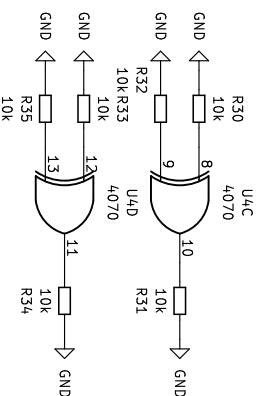


Figure 18. Zero-Crossing Detector
Driving CMOS Logic



Asi bych dal spíš 220n, protože vlastní frekvence je 20 Hz.
 takže bych se na regulovatelnost pro 100 Hz vyhodnul