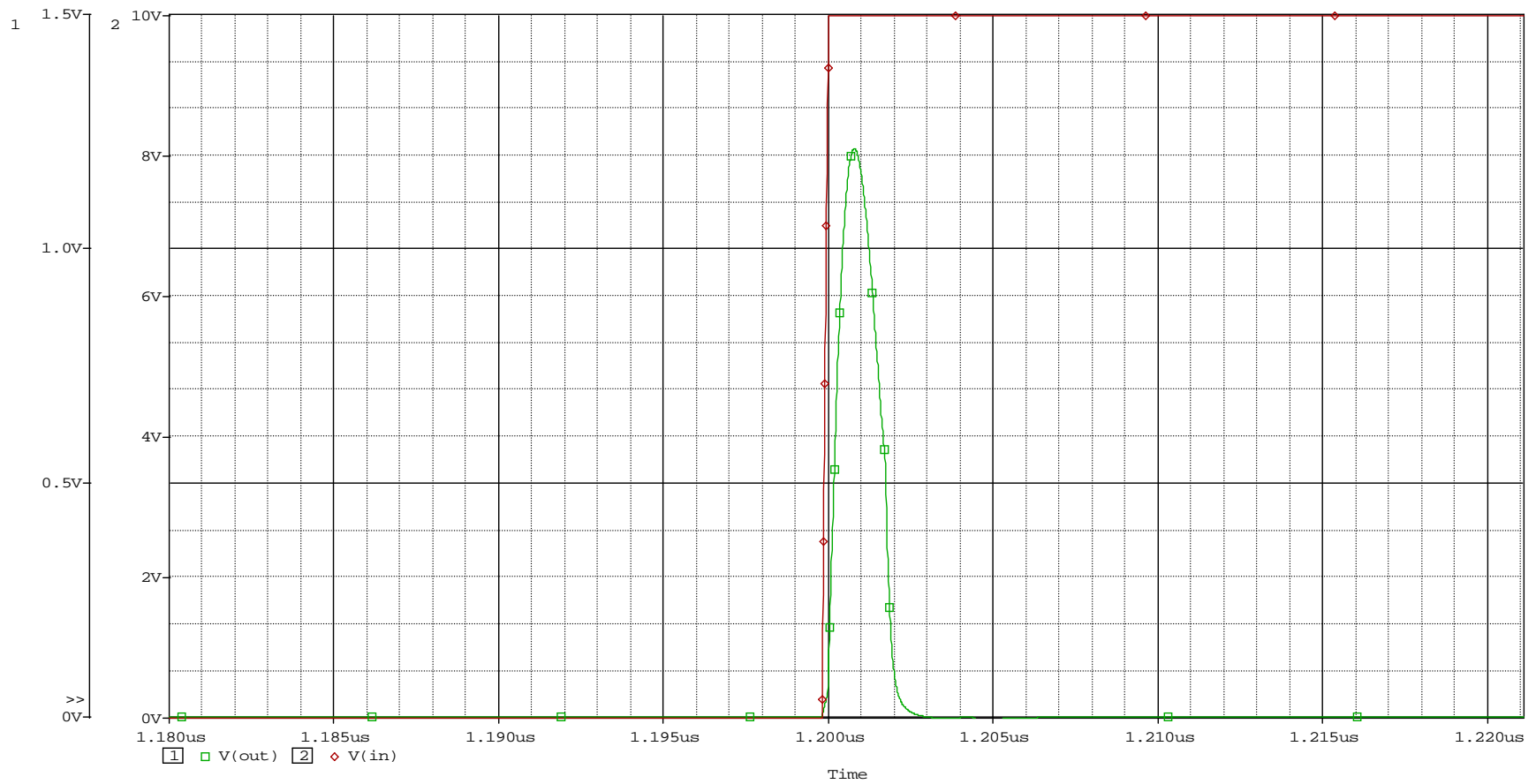
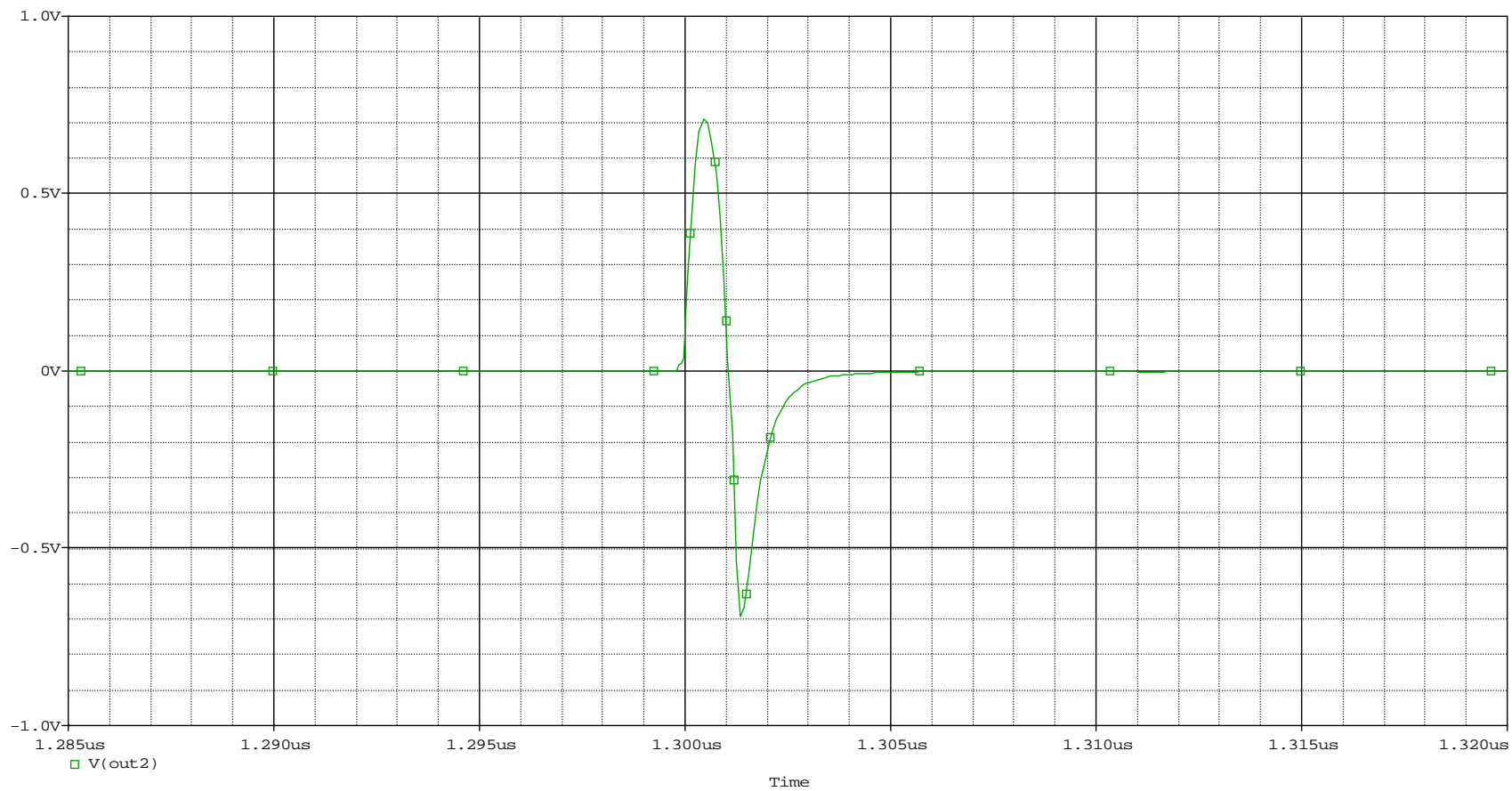


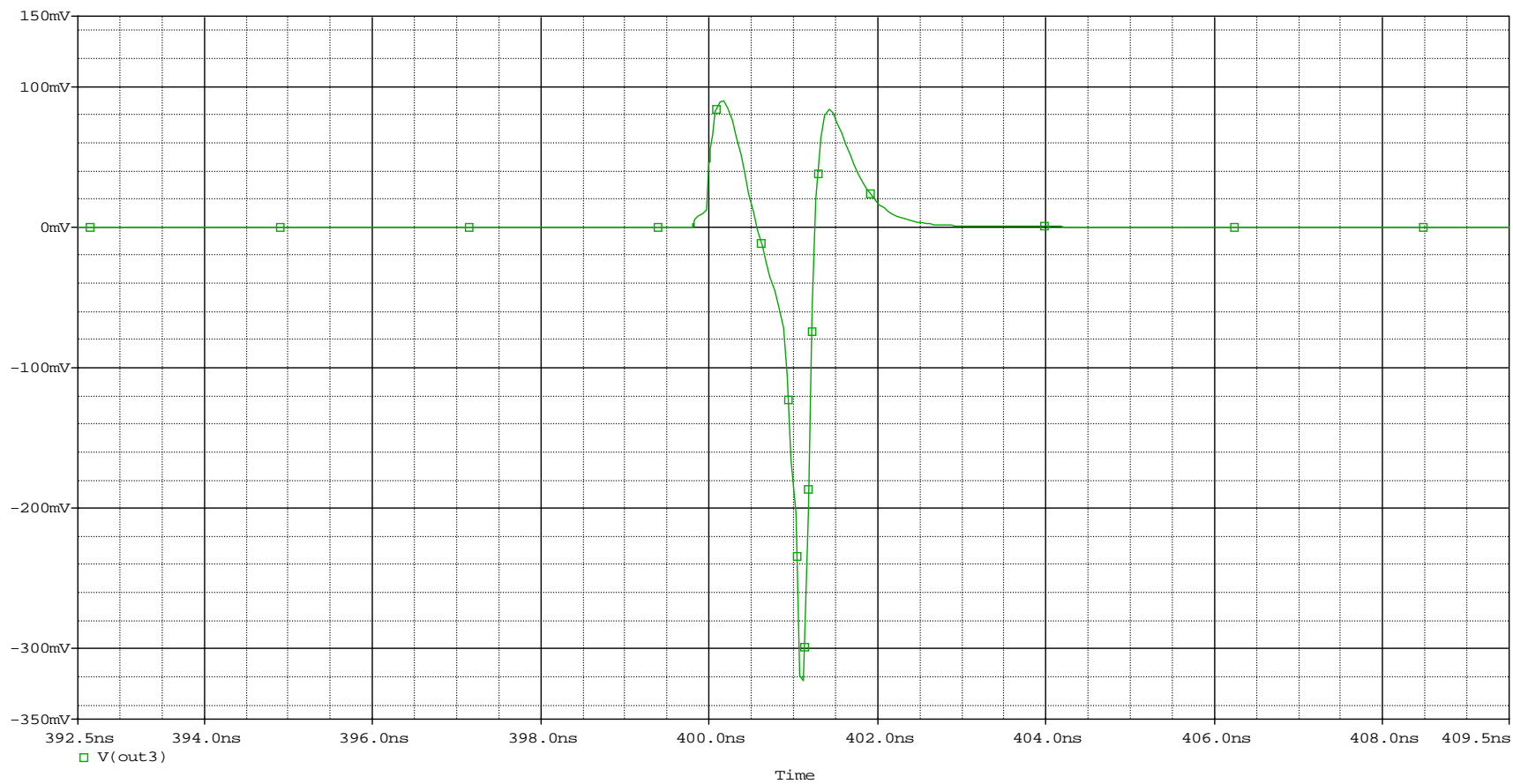
Simulace 1: Výstupní simulace generátoru s tranzistorem generující kladné špičky.



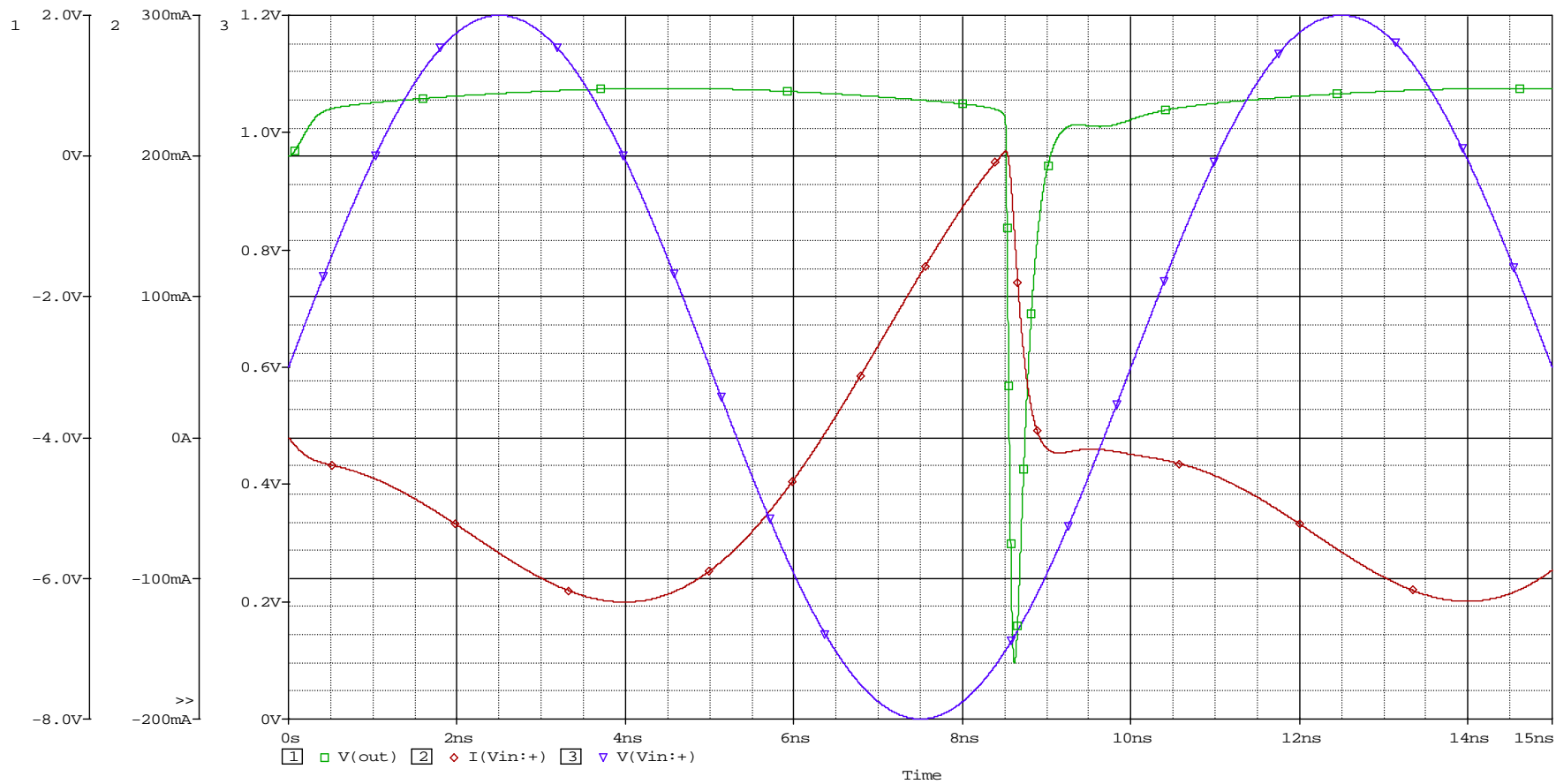
Simulace 2: Výstupní simulace lavinového generátoru impulsů: Gaussův impuls v základním tvaru.



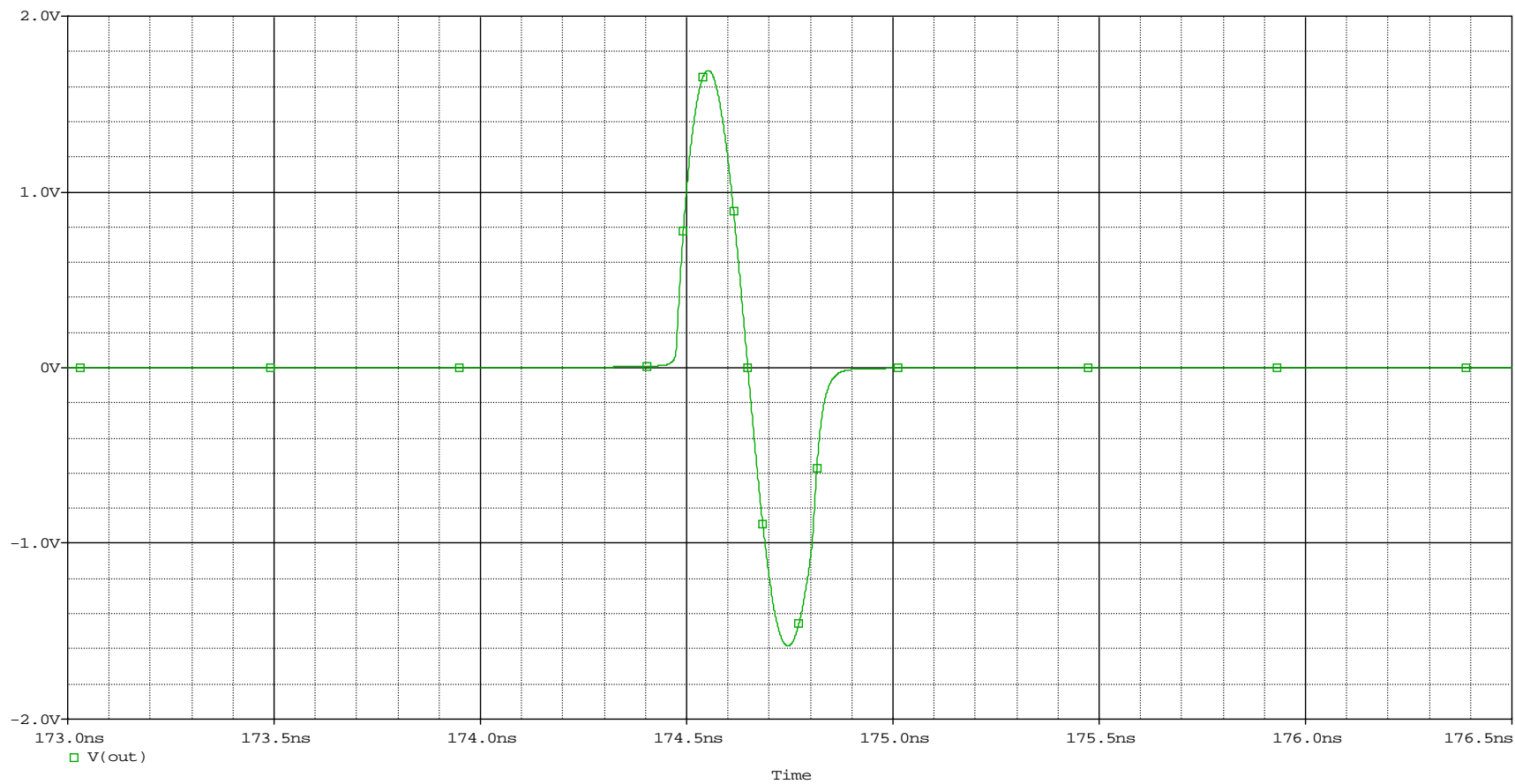
Simulace 3: Výstupní simulace generátoru s lavinovým tranzistorem: první derivace Gaussova impulsu.



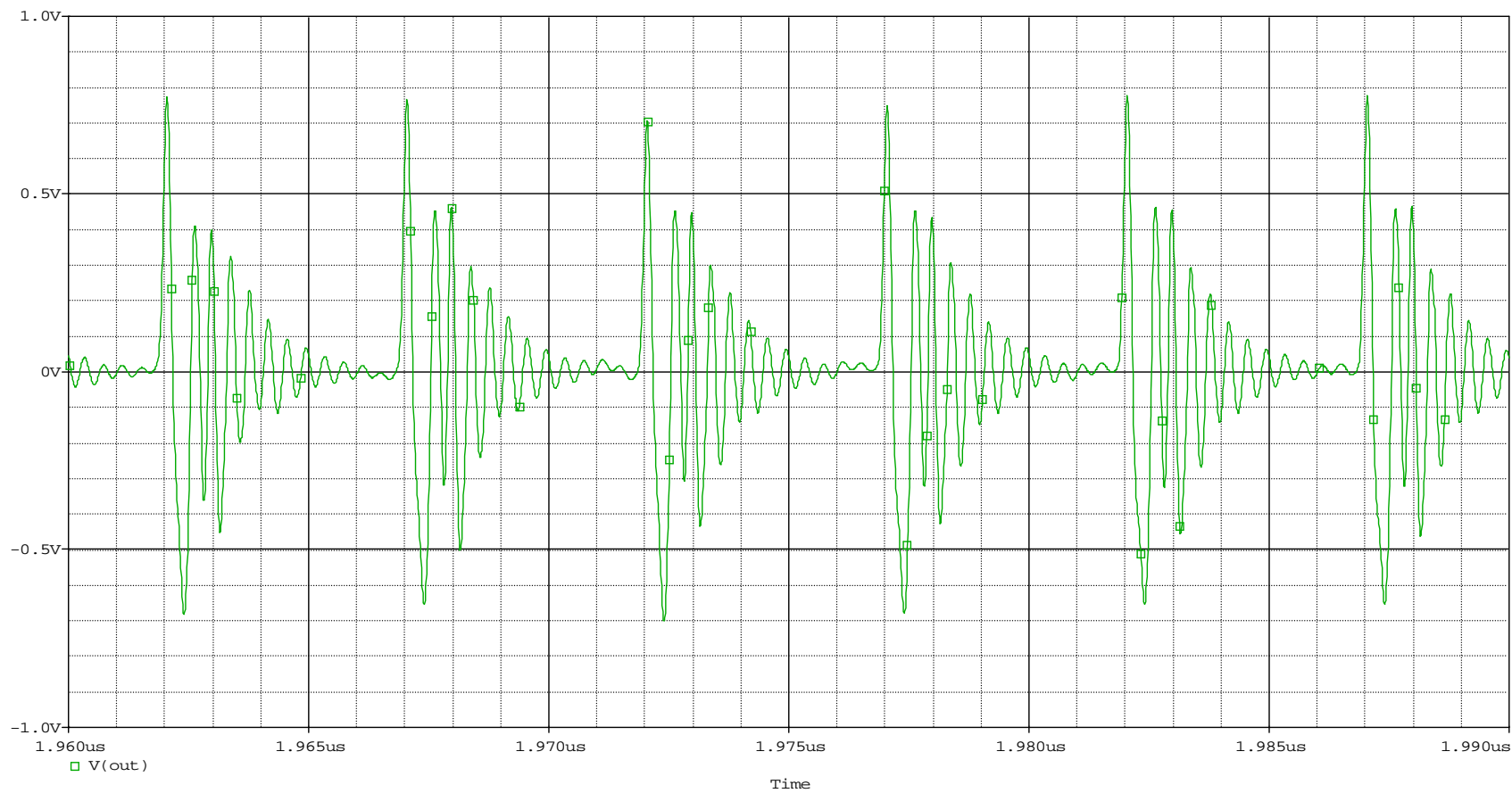
Simulace 4: Výstupní simulace generátor u s lavinovým tranzistorem: druhá derivace Gaussova impulsu.



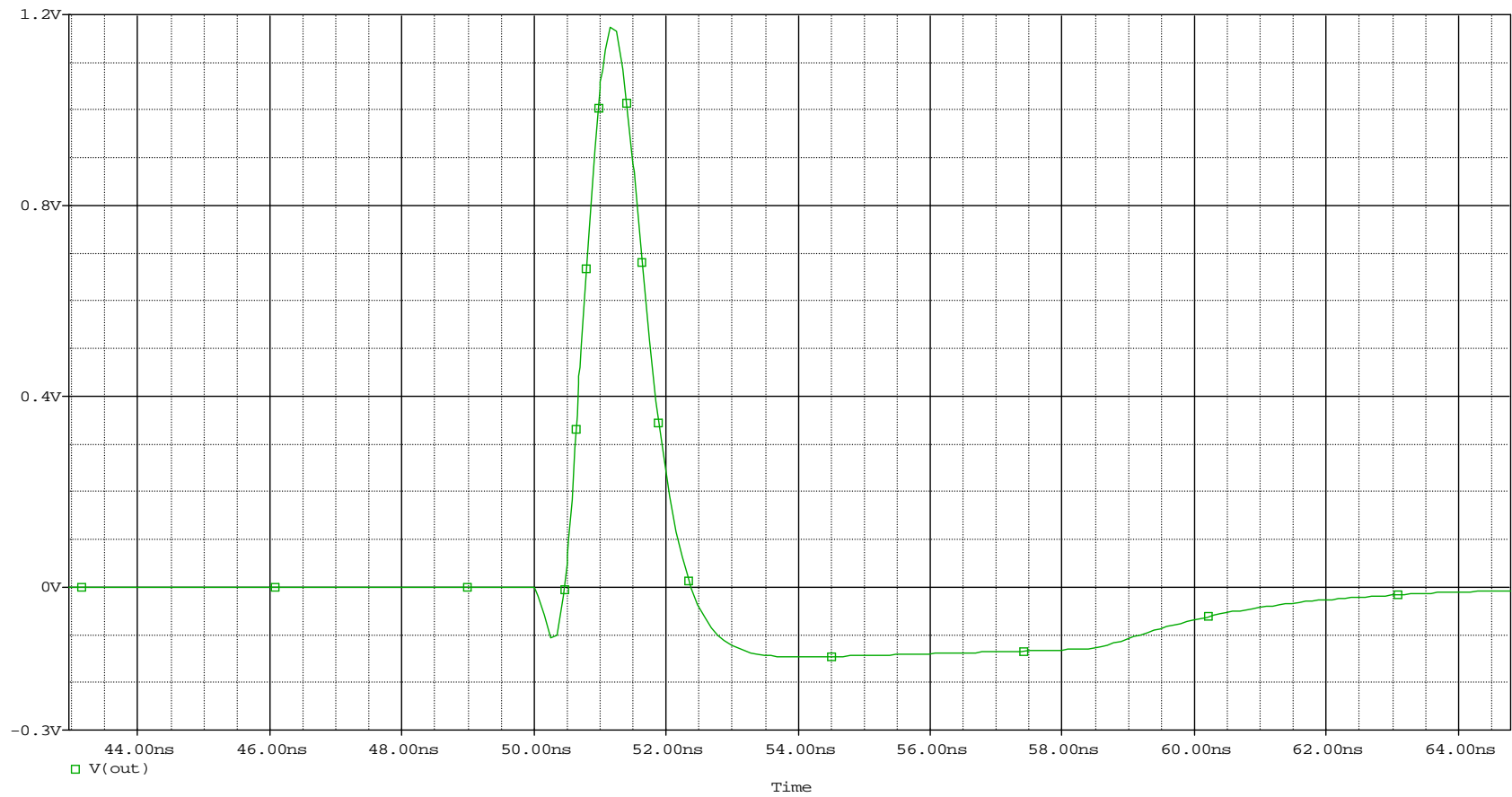
Simulace 5: Výstupní simulace impulsního generátoru s SRD diodou: záporné impulsy.



Simulace 6: Výstupní simulace impulsního generátoru s SRD diodou: první derivace Gaussova impulsu.



Simulace 7: Výstupní simulace impulsního generátoru s SRD diodou a přenosovým vedením.



Simulace 8: Výstupní simulace impulsního CMOS generátoru.