Controller Vytah
Controller Fault Handler
Power-Up Handler

Tasks

MainTask
- **MainProgram**
  - **MainRoutine**
  - **MOD0_Manualni_rizeni**
  - **MOD1_Automat**
  - **MOD2_SIM**
  - **MOD_Statistika**
  - **Pro_Vizu**
  - **Rizeni**

Unscheduled Programs / Phases

Motion Groups

Ungrouped Axes

Add-On Instructions

A_KABINA
Obsluha komunikace kabiny
- **Logic**

A_OVLADANI_MOTORU
Ovládání motoru výtahu
- **Logic**

A_PATRO_X
Ovládaní komunikace s panely v patrech
- **Logic**

B_ALGORITMUS
- **Logic**

B_DOJEZD
Povel pro zastavení kabiny v následujícím patře.
- **Logic**

B_INIT_KABINA
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné
- **Logic**

B_ROZJEZD
Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede.
- **Logic**

B_Stop_Kabina
- **Logic**

GET_LCS
Seznam poškozených slavů.
- **Logic**

_K_DATA_PRO_KABINU
- **Logic**

_K_INICIALIZACE_KOMUNIKACE
- **Logic**

_K_KABINA_INSIDE
- **Logic**

_K_PARITA_PRICHOZICH_DAT
- **Logic**

_K_PRICHOZI_DATA
- **Logic**

_K_ZATIZENI
- **Logic**

_P_DATA_PRO_PATRA
- **Logic**

_P_PATRO_INSIDE
- **Logic**

_ZZZ_BITOVY_XOR

Provede bitový XOR
Logic
_ZZZ_PARITA_ODCHOZICH_DAT
Doplnuje paritní bit, aby byla parita SUDA
Logic
_ZZZ_READ_1DI
Cteni 1DI z slavu 4DI do maximali adresy 15!
Logic
_ZZZ_READ_4DI
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Logic
_ZZZ_WRITE_1AO
Zapíše hodnotu na daný analogový výstup
Logic
_ZZZ_WRITE_4DO
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Logic

Data Types

User-Defined
Strings
STRING
Add-On-Defined
A_KABINA
Obsluha komunikace kabiny
A_OVLADANI_MOTORU
Ovládání motoru výtahu
A_PATRO_X
Ovládaní komunikace s panely v patrech
B_ALGORITMUS
B_DOJEZD
Povel pro zastavení kabiny v následujícím patře.
B_INIT_KABINA
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné
B_ROZJEZD
Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede.
B_Stop_Kabina
GET_LCS
Seznam poškozených slavů.
_K_DATA_PRO_KABINU
_K_INICIALIZACE_KOMUNIKACE
_K_KABINA_INSIDE
_K_PARITA_PRICHOZICH_DAT
_K_PRICHOZI_DATA
_K_ZATIZENI
_P_DATA_PRO_PATRA
_P_PATRO_INSIDE
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_PARITA_ODCHOZICH_DAT
Doplnuje paritní bit, aby byla parita SUDA
_ZZZ_READ_1DI
Cteni 1DI z slavu 4DI do maximali adresy 15!
_ZZZ_READ_4DI
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
_ZZZ_WRITE_1AO
Zapíše hodnotu na daný analogový výstup
_ZZZ_WRITE_4DO
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Module-Defined

AB:1756_MODULE:C:0
AB:1756_MODULE_INT_488Bytes:I:0
AB:1756_MODULE_INT_488Bytes:O:0

Trends

I/O Configuration

1756 Backplane, 1756-A4
[0] 1756-L63 Vytah
[3] 1756-MODULE ASI_modul

Name	Value	Data Type	Scope
ASi_Input		AB:1756_MODULE_INT_488Bytes:I:0	Vytah
AS-i Input Data, Mailbox In, Analog Input Data			
AliasFor:	Local:3:I		
Base Tag:	Local:3:I		
Constant	No		
External Access:	Read/Write		
*ASi_Input - MainProgram/MainRoutine - *0(A_PATRO_X), *0(A_PATRO_X), *0(A_PATRO_X), *0(A_PATRO_X), *1(A_KABINA), *3(GET_LCS), *4(A_OVLADANI_MOTORU), *5(_ZZZ_READ_1DI)*			
ASi_Input.Data		INT	
AS-i Input Data, Mailbox In, Analog Input Data			
ASi_Input.Data[0]	0	INT	
Circuit 1: Flags, AS-i Slaves 1..3			
ASi_Input.Data[0].0	0	BOOL	
slave 3/3A, bit 0			
ASi_Input.Data[0].1	0	BOOL	
slave 3/3A, bit 1			
ASi_Input.Data[0].2	0	BOOL	
slave 3/3A, Bit 2			
ASi_Input.Data[0].3	0	BOOL	
slave 3/3A, Bit 3			
ASi_Input.Data[0].4	0	BOOL	
slave 2/2A, Bit 0			
ASi_Input.Data[0].5	0	BOOL	
slave 2/2A, Bit 1			
ASi_Input.Data[0].6	0	BOOL	
slave 2/2A, Bit 2			
ASi_Input.Data[0].7	0	BOOL	
slave 2/A, Bit 3			
ASi_Input.Data[0].8	0	BOOL	
slave 1/1A, Bit 0			
ASi_Input.Data[0].9	0	BOOL	
slave 1/1A, Bit 1			
ASi_Input.Data[0].10	0	BOOL	
slave 1/1A, Bit 2			
ASi_Input.Data[0].11	0	BOOL	
slave 1/1A, Bit 3			
ASi_Input.Data[0].12	0	BOOL	
ConfigError			
ASi_Input.Data[0].13	0	BOOL	
APF (AS-i Power Failure)			
ASi_Input.Data[0].14	0	BOOL	
PeripheryFault			
ASi_Input.Data[0].15	0	BOOL	
ConfigurationActive			
ASi_Input.Data[1]	0	INT	
Circuit 1: AS-i Slaves 4..7			
ASi_Input.Data[1].0	0	BOOL	
slave 7/7A, bit 0			
ASi_Input.Data[1].1	0	BOOL	
slave 7/7A, bit 1			
ASi_Input.Data[1].2	0	BOOL	
slave 7/7A, bit 2			
ASi_Input.Data[1].3	0	BOOL	
slave 7/7A, bit 3			
ASi_Input.Data[1].4	0	BOOL	
slave 6/6A, bit 0			
ASi_Input.Data[1].5	0	BOOL	
slave 6/6A, bit 1			
ASi_Input.Data[1].6	0	BOOL	
slave 6/6A, bit 2			
ASi_Input.Data[1].7	0	BOOL	
slave 6/6A, bit 3			
ASi_Input.Data[1].8	0	BOOL	
slave 5/5A, bit 0			
ASi_Input.Data[1].9	0	BOOL	
slave 5/5A, bit 1			

ASi_Input (Continued)		
ASi_Input.Data[1].10	0	BOOL
slave 5/5A, bit 2		
ASi_Input.Data[1].11	0	BOOL
slave 5/5A, bit 3		
ASi_Input.Data[1].12	0	BOOL
slave 4/4A, bit 0		
ASi_Input.Data[1].13	0	BOOL
slave 4/4A, bit 1		
ASi_Input.Data[1].14	0	BOOL
slave 4/4A, bit 2		
ASi_Input.Data[1].15	0	BOOL
slave 4/4A, bit 3		
ASi_Input.Data[2]	0	INT
Circuit 1: AS-i Slaves 8..11		
ASi_Input.Data[2].0	0	BOOL
slave 11/11A, bit 0		
ASi_Input.Data[2].1	0	BOOL
slave 11/11A, bit 1		
ASi_Input.Data[2].2	0	BOOL
slave 11/11A, bit 2		
ASi_Input.Data[2].3	0	BOOL
slave 11/11A, bit 3		
ASi_Input.Data[2].4	0	BOOL
slave 10/10A, bit 0		
ASi_Input.Data[2].5	0	BOOL
slave 10/10A, bit 1		
ASi_Input.Data[2].6	0	BOOL
slave 10/10A, bit 2		
ASi_Input.Data[2].7	0	BOOL
slave 10/10A, bit 3		
ASi_Input.Data[2].8	0	BOOL
slave 9/9A, bit 0		
ASi_Input.Data[2].9	0	BOOL
slave 9/9A, bit 1		
ASi_Input.Data[2].10	0	BOOL
slave 9/9A, bit 2		
ASi_Input.Data[2].11	0	BOOL
slave 9/9A, bit 3		
ASi_Input.Data[2].12	0	BOOL
slave 8/8A, bit 0		
ASi_Input.Data[2].13	0	BOOL
slave 8/8A, bit 1		
ASi_Input.Data[2].14	0	BOOL
slave 8/8A, bit 2		
ASi_Input.Data[2].15	0	BOOL
slave 8/8A, bit 3		
ASi_Input.Data[3]	0	INT
Circuit 1: AS-i Slaves 12..15		
ASi_Input.Data[3].0	0	BOOL
slave 15/15A, bit 0		
ASi_Input.Data[3].1	0	BOOL
slave 15/15A, bit 1		
ASi_Input.Data[3].2	0	BOOL
slave 15/15A, bit 2		
ASi_Input.Data[3].3	0	BOOL
slave 15/15A, bit 3		
ASi_Input.Data[3].4	0	BOOL
slave 14/14A, bit 0		
ASi_Input.Data[3].5	0	BOOL
slave 14/14A, bit 1		
ASi_Input.Data[3].6	0	BOOL
slave 14/14A, bit 2		
ASi_Input.Data[3].7	0	BOOL
slave 14/14A, bit 3		
ASi_Input.Data[3].8	0	BOOL
slave 13/13A, bit 0		
ASi_Input.Data[3].9	0	BOOL

ASi_Input (Continued)		
slave 13/13A, bit 1		
ASi_Input.Data[3].10	0	BOOL
slave 13/13A, bit 2		
ASi_Input.Data[3].11	0	BOOL
slave 13/13A, bit 3		
ASi_Input.Data[3].12	0	BOOL
slave 12/12A, bit 0		
ASi_Input.Data[3].13	0	BOOL
slave 12/12A, bit 1		
ASi_Input.Data[3].14	0	BOOL
slave 12/12A, bit 2		
ASi_Input.Data[3].15	0	BOOL
slave 12/12A, bit 3		
ASi_Input.Data[4]	0	INT
Circuit 1: AS-i Slaves 16..19		
ASi_Input.Data[4].0	0	BOOL
slave 19/19A, bit 0		
ASi_Input.Data[4].1	0	BOOL
slave 19/19A, bit 1		
ASi_Input.Data[4].2	0	BOOL
slave 19/19A, bit 2		
ASi_Input.Data[4].3	0	BOOL
slave 19/19A, bit 3		
ASi_Input.Data[4].4	0	BOOL
slave 18/18A, bit 0		
ASi_Input.Data[4].5	0	BOOL
slave 18/18A, bit 1		
ASi_Input.Data[4].6	0	BOOL
slave 18/18A, bit 2		
ASi_Input.Data[4].7	0	BOOL
slave 18/18A, bit 3		
ASi_Input.Data[4].8	0	BOOL
slave 17/17A, bit 0		
ASi_Input.Data[4].9	0	BOOL
slave 17/17A, bit 1		
ASi_Input.Data[4].10	0	BOOL
slave 17/17A, bit 2		
ASi_Input.Data[4].11	0	BOOL
slave 17/17A, bit 3		
ASi_Input.Data[4].12	0	BOOL
slave 16/16A, bit 0		
ASi_Input.Data[4].13	0	BOOL
slave 16/16A, bit 1		
ASi_Input.Data[4].14	0	BOOL
slave 16/16A, bit 2		
ASi_Input.Data[4].15	0	BOOL
slave 16/16A, bit 3		
ASi_Input.Data[5]	0	INT
Circuit 1: AS-i Slaves 20..23		
ASi_Input.Data[5].0	0	BOOL
slave 23/23A, bit 0		
ASi_Input.Data[5].1	0	BOOL
slave 23/23A, bit 1		
ASi_Input.Data[5].2	0	BOOL
slave 23/23A, bit 2		
ASi_Input.Data[5].3	0	BOOL
slave 23/23A, bit 3		
ASi_Input.Data[5].4	0	BOOL
slave 22/22A, bit 0		
ASi_Input.Data[5].5	0	BOOL
slave 22/22A, bit 1		
ASi_Input.Data[5].6	0	BOOL
slave 22/22A, bit 2		
ASi_Input.Data[5].7	0	BOOL
slave 22/22A, bit 3		
ASi_Input.Data[5].8	0	BOOL
slave 21/21A, bit 0		

ASi_Input (Continued)		
ASi_Input.Data[5].9	0	BOOL
slave 21/21A, bit 1		
ASi_Input.Data[5].10	0	BOOL
slave 21/21A, bit 2		
ASi_Input.Data[5].11	0	BOOL
slave 21/21A, bit 3		
ASi_Input.Data[5].12	0	BOOL
slave 20/20A, bit 0		
ASi_Input.Data[5].13	0	BOOL
slave 20/20A, bit 1		
ASi_Input.Data[5].14	0	BOOL
slave 20/20A, bit 2		
ASi_Input.Data[5].15	0	BOOL
slave 20/20A, bit 3		
ASi_Input.Data[6]	0	INT
Circuit 1: AS-i Slaves 24..27		
ASi_Input.Data[6].0	0	BOOL
slave 27/27A, bit 0		
ASi_Input.Data[6].1	0	BOOL
slave 27/27A, bit 1		
ASi_Input.Data[6].2	0	BOOL
slave 27/27A, bit 2		
ASi_Input.Data[6].3	0	BOOL
slave 27/27A, bit 3		
ASi_Input.Data[6].4	0	BOOL
slave 26/26A, bit 0		
ASi_Input.Data[6].5	0	BOOL
slave 26/26A, bit 1		
ASi_Input.Data[6].6	0	BOOL
slave 26/26A, bit 2		
ASi_Input.Data[6].7	0	BOOL
slave 26/26A, bit 3		
ASi_Input.Data[6].8	0	BOOL
slave 25/25A, bit 0		
ASi_Input.Data[6].9	0	BOOL
slave 25/25A, bit 1		
ASi_Input.Data[6].10	0	BOOL
slave 25/25A, bit 2		
ASi_Input.Data[6].11	0	BOOL
slave 25/25A, bit 3		
ASi_Input.Data[6].12	0	BOOL
slave 24/24A, bit 0		
ASi_Input.Data[6].13	0	BOOL
slave 24/24A, bit 1		
ASi_Input.Data[6].14	0	BOOL
slave 24/24A, bit 2		
ASi_Input.Data[6].15	0	BOOL
slave 24/24A, bit 3		
ASi_Input.Data[7]	0	INT
Circuit 1: AS-i Slaves 28..31		
ASi_Input.Data[7].0	0	BOOL
slave 31/31A, bit 0		
ASi_Input.Data[7].1	0	BOOL
slave 31/31A, bit 1		
ASi_Input.Data[7].2	0	BOOL
slave 31/31A, bit 2		
ASi_Input.Data[7].3	0	BOOL
slave 31/31A, bit 3		
ASi_Input.Data[7].4	0	BOOL
slave 30/30A, bit 0		
ASi_Input.Data[7].5	0	BOOL
slave 30/30A, bit 1		
ASi_Input.Data[7].6	0	BOOL
slave 30/30A, bit 2		
ASi_Input.Data[7].7	0	BOOL
slave 30/30A, bit 3		
ASi_Input.Data[7].8	0	BOOL

ASi_Input (Continued)		
slave 29/29A, bit 0		
ASi_Input.Data[7].9	0	BOOL
slave 29/29A, bit 1		
ASi_Input.Data[7].10	0	BOOL
slave 29/29A, bit 2		
ASi_Input.Data[7].11	0	BOOL
slave 29/29A, bit 3		
ASi_Input.Data[7].12	0	BOOL
slave 28/28A, bit 0		
ASi_Input.Data[7].13	0	BOOL
slave 28/28A, bit 1		
ASi_Input.Data[7].14	0	BOOL
slave 28/28A, bit 2		
ASi_Input.Data[7].15	0	BOOL
slave 28/28A, bit 3		
ASi_Input.Data[8]	0	INT
Circuit 1: AS-i Slaves 1B..3B		
ASi_Input.Data[8].0	0	BOOL
slave 3B, bit 0		
ASi_Input.Data[8].1	0	BOOL
slave 3B, bit 1		
ASi_Input.Data[8].2	0	BOOL
slave 3B, bit 2		
ASi_Input.Data[8].3	0	BOOL
slave 3B, bit 3		
ASi_Input.Data[8].4	0	BOOL
slave 2B, bit 0		
ASi_Input.Data[8].5	0	BOOL
slave 2B, bit 1		
ASi_Input.Data[8].6	0	BOOL
slave 2B, bit 2		
ASi_Input.Data[8].7	0	BOOL
slave 2B, bit 3		
ASi_Input.Data[8].8	0	BOOL
slave 1B, bit 0		
ASi_Input.Data[8].9	0	BOOL
slave 1B, bit 1		
ASi_Input.Data[8].10	0	BOOL
slave 1B, bit 2		
ASi_Input.Data[8].11	0	BOOL
slave 1B, bit 3		
ASi_Input.Data[8].12	0	BOOL
reserved		
ASi_Input.Data[8].13	0	BOOL
reserved		
ASi_Input.Data[8].14	0	BOOL
reserved		
ASi_Input.Data[8].15	0	BOOL
reserved		
ASi_Input.Data[9]	0	INT
Circuit 1: AS-i Slaves 4B..7B		
ASi_Input.Data[9].0	0	BOOL
slave 7B, bit 0		
ASi_Input.Data[9].1	0	BOOL
slave 7B, bit 1		
ASi_Input.Data[9].2	0	BOOL
slave 7B, bit 2		
ASi_Input.Data[9].3	0	BOOL
slave 7B, bit 3		
ASi_Input.Data[9].4	0	BOOL
slave 6B, bit 0		
ASi_Input.Data[9].5	0	BOOL
slave 6B, bit 1		
ASi_Input.Data[9].6	0	BOOL
slave 6B, bit 2		
ASi_Input.Data[9].7	0	BOOL
slave 6B, bit 3		

ASi_Input (Continued)		
ASi_Input.Data[9].8	0	BOOL
slave 5B, bit 0		
ASi_Input.Data[9].9	0	BOOL
slave 5B, bit 1		
ASi_Input.Data[9].10	0	BOOL
slave 5B, bit 2		
ASi_Input.Data[9].11	0	BOOL
slave 5B, bit 3		
ASi_Input.Data[9].12	0	BOOL
slave 4B, bit 0		
ASi_Input.Data[9].13	0	BOOL
slave 4B, bit 1		
ASi_Input.Data[9].14	0	BOOL
slave 4B, bit 2		
ASi_Input.Data[9].15	0	BOOL
slave 4B, bit 3		
ASi_Input.Data[10]	0	INT
Circuit 1: AS-i Slaves 8B..11B		
ASi_Input.Data[10].0	0	BOOL
slave 11B, bit 0		
ASi_Input.Data[10].1	0	BOOL
slave 11B, bit 1		
ASi_Input.Data[10].2	0	BOOL
slave 11B, bit 2		
ASi_Input.Data[10].3	0	BOOL
slave 11B, bit 3		
ASi_Input.Data[10].4	0	BOOL
slave 10B, bit 0		
ASi_Input.Data[10].5	0	BOOL
slave 10B, bit 1		
ASi_Input.Data[10].6	0	BOOL
slave 10B, bit 2		
ASi_Input.Data[10].7	0	BOOL
slave 10B, bit 3		
ASi_Input.Data[10].8	0	BOOL
slave 9B, bit 0		
ASi_Input.Data[10].9	0	BOOL
slave 9B, bit 1		
ASi_Input.Data[10].10	0	BOOL
slave 9B, bit 2		
ASi_Input.Data[10].11	0	BOOL
slave 9B, bit 3		
ASi_Input.Data[10].12	0	BOOL
slave 8B, bit 0		
ASi_Input.Data[10].13	0	BOOL
slave 8B, bit 1		
ASi_Input.Data[10].14	0	BOOL
slave 8B, bit 2		
ASi_Input.Data[10].15	0	BOOL
slave 8B, bit 3		
ASi_Input.Data[11]	0	INT
Circuit 1: AS-i Slaves 12B..15B		
ASi_Input.Data[11].0	0	BOOL
slave 15B, bit 0		
ASi_Input.Data[11].1	0	BOOL
slave 15B, bit 1		
ASi_Input.Data[11].2	0	BOOL
slave 15B, bit 2		
ASi_Input.Data[11].3	0	BOOL
slave 15B, bit 3		
ASi_Input.Data[11].4	0	BOOL
slave 14B, bit 0		
ASi_Input.Data[11].5	0	BOOL
slave 14B, bit 1		
ASi_Input.Data[11].6	0	BOOL
slave 14B, bit 2		
ASi_Input.Data[11].7	0	BOOL

ASi_Input (Continued)		
slave 14B, bit 3		
ASi_Input.Data[11].8	0	BOOL
slave 13B, bit 0		
ASi_Input.Data[11].9	0	BOOL
slave 13B, bit 1		
ASi_Input.Data[11].10	0	BOOL
slave 13B, bit 2		
ASi_Input.Data[11].11	0	BOOL
slave 13B, bit 3		
ASi_Input.Data[11].12	0	BOOL
slave 12B, bit 0		
ASi_Input.Data[11].13	0	BOOL
slave 12B, bit 1		
ASi_Input.Data[11].14	0	BOOL
slave 12B, bit 2		
ASi_Input.Data[11].15	0	BOOL
slave 12B, bit 3		
ASi_Input.Data[12]	0	INT
Circuit 1: AS-i Slaves 16B..19B		
ASi_Input.Data[12].0	0	BOOL
slave 19B, bit 0		
ASi_Input.Data[12].1	0	BOOL
slave 19B, bit 1		
ASi_Input.Data[12].2	0	BOOL
slave 19B, bit 2		
ASi_Input.Data[12].3	0	BOOL
slave 19B, bit 3		
ASi_Input.Data[12].4	0	BOOL
slave 18B, bit 0		
ASi_Input.Data[12].5	0	BOOL
slave 18B, bit 1		
ASi_Input.Data[12].6	0	BOOL
slave 18B, bit 2		
ASi_Input.Data[12].7	0	BOOL
slave 18B, bit 3		
ASi_Input.Data[12].8	0	BOOL
slave 17B, bit 0		
ASi_Input.Data[12].9	0	BOOL
slave 17B, bit 1		
ASi_Input.Data[12].10	0	BOOL
slave 17B, bit 2		
ASi_Input.Data[12].11	0	BOOL
slave 17B, bit 3		
ASi_Input.Data[12].12	0	BOOL
slave 16B, bit 0		
ASi_Input.Data[12].13	0	BOOL
slave 16B, bit 1		
ASi_Input.Data[12].14	0	BOOL
slave 16B, bit 2		
ASi_Input.Data[12].15	0	BOOL
slave 16B, bit 3		
ASi_Input.Data[13]	0	INT
Circuit 1: AS-i Slaves 20B..23B		
ASi_Input.Data[13].0	0	BOOL
slave 23B, bit 0		
ASi_Input.Data[13].1	0	BOOL
slave 23B, bit 1		
ASi_Input.Data[13].2	0	BOOL
slave 23B, bit 2		
ASi_Input.Data[13].3	0	BOOL
slave 23B, bit 3		
ASi_Input.Data[13].4	0	BOOL
slave 22B, bit 0		
ASi_Input.Data[13].5	0	BOOL
slave 22B, bit 1		
ASi_Input.Data[13].6	0	BOOL
slave 22B, bit 2		

ASi_Input (Continued)		
ASi_Input.Data[13].7	0	BOOL
slave 22B, bit 3		
ASi_Input.Data[13].8	0	BOOL
slave 21B, bit 0		
ASi_Input.Data[13].9	0	BOOL
slave 21B, bit 1		
ASi_Input.Data[13].10	0	BOOL
slave 21B, bit 2		
ASi_Input.Data[13].11	0	BOOL
slave 21B, bit 3		
ASi_Input.Data[13].12	0	BOOL
slave 20B, bit 0		
ASi_Input.Data[13].13	0	BOOL
slave 20B, bit 1		
ASi_Input.Data[13].14	0	BOOL
slave 20B, bit 2		
ASi_Input.Data[13].15	0	BOOL
slave 20B, bit 3		
ASi_Input.Data[14]	0	INT
Circuit 1: AS-i Slaves 24B..27B		
ASi_Input.Data[14].0	0	BOOL
slave 27B, bit 0		
ASi_Input.Data[14].1	0	BOOL
slave 27B, bit 1		
ASi_Input.Data[14].2	0	BOOL
slave 27B, bit 2		
ASi_Input.Data[14].3	0	BOOL
slave 27B, bit 3		
ASi_Input.Data[14].4	0	BOOL
slave 26B, bit 0		
ASi_Input.Data[14].5	0	BOOL
slave 26B, bit 1		
ASi_Input.Data[14].6	0	BOOL
slave 26B, bit 2		
ASi_Input.Data[14].7	0	BOOL
slave 26B, bit 3		
ASi_Input.Data[14].8	0	BOOL
slave 25B, bit 0		
ASi_Input.Data[14].9	0	BOOL
slave 25B, bit 1		
ASi_Input.Data[14].10	0	BOOL
slave 25B, bit 2		
ASi_Input.Data[14].11	0	BOOL
slave 25B, bit 3		
ASi_Input.Data[14].12	0	BOOL
slave 24B, bit 0		
ASi_Input.Data[14].13	0	BOOL
slave 24B, bit 1		
ASi_Input.Data[14].14	0	BOOL
slave 24B, bit 2		
ASi_Input.Data[14].15	0	BOOL
slave 24B, bit 3		
ASi_Input.Data[15]	0	INT
Circuit 1: AS-i Slaves 28B..31B		
ASi_Input.Data[15].0	0	BOOL
slave 31B, bit 0		
ASi_Input.Data[15].1	0	BOOL
slave 31B, bit 1		
ASi_Input.Data[15].2	0	BOOL
slave 31B, bit 2		
ASi_Input.Data[15].3	0	BOOL
slave 31B, bit 3		
ASi_Input.Data[15].4	0	BOOL
slave 30B, bit 0		
ASi_Input.Data[15].5	0	BOOL
slave 30B, bit 1		
ASi_Input.Data[15].6	0	BOOL

ASi_Input (Continued)		
slave 30B, bit 2		
ASi_Input.Data[15].7	0	BOOL
slave 30B, bit 3		
ASi_Input.Data[15].8	0	BOOL
slave 29B, bit 0		
ASi_Input.Data[15].9	0	BOOL
slave 29B, bit 1		
ASi_Input.Data[15].10	0	BOOL
slave 29B, bit 2		
ASi_Input.Data[15].11	0	BOOL
slave 29B, bit 3		
ASi_Input.Data[15].12	0	BOOL
slave 28B, bit 0		
ASi_Input.Data[15].13	0	BOOL
slave 28B, bit 1		
ASi_Input.Data[15].14	0	BOOL
slave 28B, bit 2		
ASi_Input.Data[15].15	0	BOOL
slave 28B, bit 3		
ASi_Input.Data[16]	0	INT
Circuit 2: Flags, AS-i Slaves 1..3		
ASi_Input.Data[16].0	0	BOOL
slave 3/3A, bit 0		
ASi_Input.Data[16].1	0	BOOL
slave 3/3A, bit 1		
ASi_Input.Data[16].2	0	BOOL
slave 3/3A, bit 2		
ASi_Input.Data[16].3	0	BOOL
slave 3/3A, bit 3		
ASi_Input.Data[16].4	0	BOOL
slave 2/2A, bit 0		
ASi_Input.Data[16].5	0	BOOL
slave 2/2A, bit 1		
ASi_Input.Data[16].6	0	BOOL
slave 2/2A, bit 2		
ASi_Input.Data[16].7	0	BOOL
slave 2/2A, bit 03		
ASi_Input.Data[16].8	0	BOOL
slave 1/1A, bit 0		
ASi_Input.Data[16].9	0	BOOL
slave 1/1A, bit 1		
ASi_Input.Data[16].10	0	BOOL
slave 1/1A, bit 2		
ASi_Input.Data[16].11	0	BOOL
slave 1/1A, bit 3		
ASi_Input.Data[16].12	0	BOOL
ConfigError		
ASi_Input.Data[16].13	0	BOOL
APF (AS-i Power Failure)		
ASi_Input.Data[16].14	0	BOOL
PeripheryFault		
ASi_Input.Data[16].15	0	BOOL
ConfigurationActive		
ASi_Input.Data[17]	0	INT
Circuit 2: AS-i Slaves 4..7		
ASi_Input.Data[17].0	0	BOOL
slave 7/7A, bit 0		
ASi_Input.Data[17].1	0	BOOL
slave 7/7A, bit 1		
ASi_Input.Data[17].2	0	BOOL
slave 7/7A, bit 2		
ASi_Input.Data[17].3	0	BOOL
slave 7/7A, bit 3		
ASi_Input.Data[17].4	0	BOOL
slave 6/6A, bit 0		
ASi_Input.Data[17].5	0	BOOL
slave 6/6A, bit 1		

ASi_Input (Continued)		
ASi_Input.Data[17].6	0	BOOL
slave 6/6A, bit 2		
ASi_Input.Data[17].7	0	BOOL
slave 6/6A, bit 3		
ASi_Input.Data[17].8	0	BOOL
slave 5/5A, bit 0		
ASi_Input.Data[17].9	0	BOOL
slave 5/5A, bit 1		
ASi_Input.Data[17].10	0	BOOL
slave 5/5A, bit 2		
ASi_Input.Data[17].11	0	BOOL
slave 5/5A, bit 3		
ASi_Input.Data[17].12	0	BOOL
slave 4/4A, bit 0		
ASi_Input.Data[17].13	0	BOOL
slave 4/4A, bit 1		
ASi_Input.Data[17].14	0	BOOL
slave 4/4A, bit 2		
ASi_Input.Data[17].15	0	BOOL
slave 4/4A, bit 3		
ASi_Input.Data[18]	0	INT
Circuit 2: AS-i Slaves 8..11		
ASi_Input.Data[18].0	0	BOOL
slave 11/11A, bit 0		
ASi_Input.Data[18].1	0	BOOL
slave 11/11A, bit 1		
ASi_Input.Data[18].2	0	BOOL
slave 11/11A, bit 2		
ASi_Input.Data[18].3	0	BOOL
slave 11/11A, bit 3		
ASi_Input.Data[18].4	0	BOOL
slave 10/10A, bit 0		
ASi_Input.Data[18].5	0	BOOL
slave 10/10A, bit 1		
ASi_Input.Data[18].6	0	BOOL
slave 10/10A, bit 2		
ASi_Input.Data[18].7	0	BOOL
slave 10/10A, bit 3		
ASi_Input.Data[18].8	0	BOOL
slave 9/9A, bit 0		
ASi_Input.Data[18].9	0	BOOL
slave 9/9A, bit 1		
ASi_Input.Data[18].10	0	BOOL
slave 9/9A, bit 2		
ASi_Input.Data[18].11	0	BOOL
slave 9/9A, bit 3		
ASi_Input.Data[18].12	0	BOOL
slave 8/8A, bit 0		
ASi_Input.Data[18].13	0	BOOL
slave 8/8A, bit 1		
ASi_Input.Data[18].14	0	BOOL
slave 8/8A, bit 2		
ASi_Input.Data[18].15	0	BOOL
slave 8/8A, bit 3		
ASi_Input.Data[19]	0	INT
Circuit 2: AS-i Slaves 12..15		
ASi_Input.Data[19].0	0	BOOL
slave 15/15A, bit 0		
ASi_Input.Data[19].1	0	BOOL
slave 15/15A, bit 1		
ASi_Input.Data[19].2	0	BOOL
slave 15/15A, bit 2		
ASi_Input.Data[19].3	0	BOOL
slave 15/15A, bit 3		
ASi_Input.Data[19].4	0	BOOL
slave 14/14A, bit 0		
ASi_Input.Data[19].5	0	BOOL

ASi_Input (Continued)		
slave 14/14A, bit 1		
ASi_Input.Data[19].6	0	BOOL
slave 14/14A, bit 2		
ASi_Input.Data[19].7	0	BOOL
slave 14/14A, bit 3		
ASi_Input.Data[19].8	0	BOOL
slave 13/13A, bit 0		
ASi_Input.Data[19].9	0	BOOL
slave 13/13A, bit 1		
ASi_Input.Data[19].10	0	BOOL
slave 13/13A, bit 2		
ASi_Input.Data[19].11	0	BOOL
slave 13/13A, bit 3		
ASi_Input.Data[19].12	0	BOOL
slave 12/12A, bit 0		
ASi_Input.Data[19].13	0	BOOL
slave 12/12A, bit 1		
ASi_Input.Data[19].14	0	BOOL
slave 12/12A, bit 2		
ASi_Input.Data[19].15	0	BOOL
slave 12/12A, bit 3		
ASi_Input.Data[20]	0	INT
Circuit 2: AS-i Slaves 16..19		
ASi_Input.Data[20].0	0	BOOL
slave 19/19A, bit 0		
ASi_Input.Data[20].1	0	BOOL
slave 19/19A, bit 1		
ASi_Input.Data[20].2	0	BOOL
slave 19/19A, bit 2		
ASi_Input.Data[20].3	0	BOOL
slave 19/19A, bit 3		
ASi_Input.Data[20].4	0	BOOL
slave 18/18A, bit 0		
ASi_Input.Data[20].5	0	BOOL
slave 18/18A, bit 1		
ASi_Input.Data[20].6	0	BOOL
slave 18/18A, bit 2		
ASi_Input.Data[20].7	0	BOOL
slave 18/18A, bit 3		
ASi_Input.Data[20].8	0	BOOL
slave 17/17A, bit 0		
ASi_Input.Data[20].9	0	BOOL
slave 17/17A, bit 1		
ASi_Input.Data[20].10	0	BOOL
slave 17/17A, bit 2		
ASi_Input.Data[20].11	0	BOOL
slave 17/17A, bit 3		
ASi_Input.Data[20].12	0	BOOL
slave 16/16A, bit 0		
ASi_Input.Data[20].13	0	BOOL
slave 16/16A, bit 1		
ASi_Input.Data[20].14	0	BOOL
slave 16/16A, bit 2		
ASi_Input.Data[20].15	0	BOOL
slave 16/16A, bit 3		
ASi_Input.Data[21]	0	INT
Circuit 2: AS-i Slaves 20..23		
ASi_Input.Data[21].0	0	BOOL
slave 23/23A, bit 0		
ASi_Input.Data[21].1	0	BOOL
slave 23/23A, bit 1		
ASi_Input.Data[21].2	0	BOOL
slave 23/23A, bit 2		
ASi_Input.Data[21].3	0	BOOL
slave 23/23A, bit 3		
ASi_Input.Data[21].4	0	BOOL
slave 22/22A, bit 0		

ASi_Input (Continued)		
ASi_Input.Data[21].5	0	BOOL
slave 22/22A, bit 1		
ASi_Input.Data[21].6	0	BOOL
slave 22/22A, bit 2		
ASi_Input.Data[21].7	0	BOOL
slave 22/22A, bit 3		
ASi_Input.Data[21].8	0	BOOL
slave 21/21A, bit 0		
ASi_Input.Data[21].9	0	BOOL
slave 21/21A, bit 1		
ASi_Input.Data[21].10	0	BOOL
slave 21/21A, bit 2		
ASi_Input.Data[21].11	0	BOOL
slave 21/21A, bit 3		
ASi_Input.Data[21].12	0	BOOL
slave 20/20A, bit 0		
ASi_Input.Data[21].13	0	BOOL
slave 20/20A, bit 1		
ASi_Input.Data[21].14	0	BOOL
slave 20/20A, bit 2		
ASi_Input.Data[21].15	0	BOOL
slave 20/20A, bit 3		
ASi_Input.Data[22]	0	INT
Circuit 2: AS-i Slaves 24..27		
ASi_Input.Data[22].0	0	BOOL
slave 27/27A, bit 0		
ASi_Input.Data[22].1	0	BOOL
slave 27/27A, bit 1		
ASi_Input.Data[22].2	0	BOOL
slave 27/27A, bit 2		
ASi_Input.Data[22].3	0	BOOL
slave 27/27A, bit 3		
ASi_Input.Data[22].4	0	BOOL
slave 26/26A, bit 0		
ASi_Input.Data[22].5	0	BOOL
slave 26/26A, bit 1		
ASi_Input.Data[22].6	0	BOOL
slave 26/26A, bit 2		
ASi_Input.Data[22].7	0	BOOL
slave 26/26A, bit 3		
ASi_Input.Data[22].8	0	BOOL
slave 25/25A, bit 0		
ASi_Input.Data[22].9	0	BOOL
slave 25/25A, bit 1		
ASi_Input.Data[22].10	0	BOOL
slave 25/25A, bit 2		
ASi_Input.Data[22].11	0	BOOL
slave 25/25A, bit 3		
ASi_Input.Data[22].12	0	BOOL
slave 24/24A, bit 0		
ASi_Input.Data[22].13	0	BOOL
slave 24/24A, bit 1		
ASi_Input.Data[22].14	0	BOOL
slave 24/24A, bit 2		
ASi_Input.Data[22].15	0	BOOL
slave 24/24A, bit 3		
ASi_Input.Data[23]	0	INT
Circuit 2: AS-i Slaves 28..31		
ASi_Input.Data[23].0	0	BOOL
slave 31/31A, bit 0		
ASi_Input.Data[23].1	0	BOOL
slave 31/31A, bit 1		
ASi_Input.Data[23].2	0	BOOL
slave 31/31A, bit 2		
ASi_Input.Data[23].3	0	BOOL
slave 31/31A, bit 3		
ASi_Input.Data[23].4	0	BOOL

ASi_Input (Continued)		
slave 30/30A, bit 0		
ASi_Input.Data[23].5	0	BOOL
slave 30/30A, bit 1		
ASi_Input.Data[23].6	0	BOOL
slave 30/30A, bit 2		
ASi_Input.Data[23].7	0	BOOL
slave 30/30A, bit 3		
ASi_Input.Data[23].8	0	BOOL
slave 29/29A, bit 0		
ASi_Input.Data[23].9	0	BOOL
slave 29/29A, bit 1		
ASi_Input.Data[23].10	0	BOOL
slave 29/29A, bit 2		
ASi_Input.Data[23].11	0	BOOL
slave 29/29A, bit 3		
ASi_Input.Data[23].12	0	BOOL
slave 28/28A, bit 0		
ASi_Input.Data[23].13	0	BOOL
slave 28/28A, bit 1		
ASi_Input.Data[23].14	0	BOOL
slave 28/28A, bit 2		
ASi_Input.Data[23].15	0	BOOL
slave 28/28A, bit 3		
ASi_Input.Data[24]	0	INT
Circuit 2: AS-i Slaves 1B..3B		
ASi_Input.Data[24].0	0	BOOL
slave 3B, bit 0		
ASi_Input.Data[24].1	0	BOOL
slave 3B, bit 1		
ASi_Input.Data[24].2	0	BOOL
slave 3B, bit 2		
ASi_Input.Data[24].3	0	BOOL
slave 3B, bit 3		
ASi_Input.Data[24].4	0	BOOL
slave 2B, bit 0		
ASi_Input.Data[24].5	0	BOOL
slave 2B, bit 1		
ASi_Input.Data[24].6	0	BOOL
slave 2B, bit 2		
ASi_Input.Data[24].7	0	BOOL
slave 2B, bit 3		
ASi_Input.Data[24].8	0	BOOL
slave 1B, bit 0		
ASi_Input.Data[24].9	0	BOOL
slave 1B, bit 1		
ASi_Input.Data[24].10	0	BOOL
slave 1B, bit 2		
ASi_Input.Data[24].11	0	BOOL
slave 1B, bit 3		
ASi_Input.Data[24].12	0	BOOL
reseved		
ASi_Input.Data[24].13	0	BOOL
reseved		
ASi_Input.Data[24].14	0	BOOL
reseved		
ASi_Input.Data[24].15	0	BOOL
reseved		
ASi_Input.Data[25]	0	INT
Circuit 2: AS-i Slaves 4B..7B		
ASi_Input.Data[25].0	0	BOOL
slave 7B, bit 0		
ASi_Input.Data[25].1	0	BOOL
slave 7B, bit 1		
ASi_Input.Data[25].2	0	BOOL
slave 7B, bit 2		
ASi_Input.Data[25].3	0	BOOL
slave 7B, bit 3		

ASi_Input (Continued)		
ASi_Input.Data[25].4	0	BOOL
slave 6B, bit 0		
ASi_Input.Data[25].5	0	BOOL
slave 6B, bit 1		
ASi_Input.Data[25].6	0	BOOL
slave 6B, bit 2		
ASi_Input.Data[25].7	0	BOOL
slave 6B, bit 3		
ASi_Input.Data[25].8	0	BOOL
slave 5B, bit 0		
ASi_Input.Data[25].9	0	BOOL
slave 5B, bit 1		
ASi_Input.Data[25].10	0	BOOL
slave 5B, bit 2		
ASi_Input.Data[25].11	0	BOOL
slave 5B, bit 3		
ASi_Input.Data[25].12	0	BOOL
slave 4B, bit 0		
ASi_Input.Data[25].13	0	BOOL
slave 4B, bit 1		
ASi_Input.Data[25].14	0	BOOL
slave 4B, bit 2		
ASi_Input.Data[25].15	0	BOOL
slave 4B, bit 3		
ASi_Input.Data[26]	0	INT
Circuit 2: AS-i Slaves 8B..11B		
ASi_Input.Data[26].0	0	BOOL
slave 11B, bit 0		
ASi_Input.Data[26].1	0	BOOL
slave 11B, bit 1		
ASi_Input.Data[26].2	0	BOOL
slave 11B, bit 2		
ASi_Input.Data[26].3	0	BOOL
slave 11B, bit 3		
ASi_Input.Data[26].4	0	BOOL
slave 10B, bit 0		
ASi_Input.Data[26].5	0	BOOL
slave 10B, bit 1		
ASi_Input.Data[26].6	0	BOOL
slave 10B, bit 2		
ASi_Input.Data[26].7	0	BOOL
slave 10B, bit 3		
ASi_Input.Data[26].8	0	BOOL
slave 9B, bit 0		
ASi_Input.Data[26].9	0	BOOL
slave 9B, bit 1		
ASi_Input.Data[26].10	0	BOOL
slave 9B, bit 2		
ASi_Input.Data[26].11	0	BOOL
slave 9B, bit 3		
ASi_Input.Data[26].12	0	BOOL
slave 8B, bit 0		
ASi_Input.Data[26].13	0	BOOL
slave 8B, bit 1		
ASi_Input.Data[26].14	0	BOOL
slave 8B, bit 2		
ASi_Input.Data[26].15	0	BOOL
slave 8B, bit 3		
ASi_Input.Data[27]	0	INT
Circuit 2: AS-i Slaves 12B..15B		
ASi_Input.Data[27].0	0	BOOL
slave 15B, bit 0		
ASi_Input.Data[27].1	0	BOOL
slave 15B, bit 1		
ASi_Input.Data[27].2	0	BOOL
slave 15B, bit 2		
ASi_Input.Data[27].3	0	BOOL

ASi_Input (Continued)		
slave 15B, bit 3		
ASi_Input.Data[27].4	0	BOOL
slave 14B, bit 0		
ASi_Input.Data[27].5	0	BOOL
slave 14B, bit 1		
ASi_Input.Data[27].6	0	BOOL
slave 14B, bit 2		
ASi_Input.Data[27].7	0	BOOL
slave 14B, bit 3		
ASi_Input.Data[27].8	0	BOOL
slave 13B, bit 0		
ASi_Input.Data[27].9	0	BOOL
slave 13B, bit 1		
ASi_Input.Data[27].10	0	BOOL
slave 13B, bit 2		
ASi_Input.Data[27].11	0	BOOL
slave 13B, bit 3		
ASi_Input.Data[27].12	0	BOOL
slave 12B, bit 0		
ASi_Input.Data[27].13	0	BOOL
slave 12B, bit 1		
ASi_Input.Data[27].14	0	BOOL
slave 12B, bit 2		
ASi_Input.Data[27].15	0	BOOL
slave 12B, bit 3		
ASi_Input.Data[28]	0	INT
Circuit 2: AS-i Slaves 16B..19B		
ASi_Input.Data[28].0	0	BOOL
slave 19B, bit 0		
ASi_Input.Data[28].1	0	BOOL
slave 19B, bit 1		
ASi_Input.Data[28].2	0	BOOL
slave 19B, bit 2		
ASi_Input.Data[28].3	0	BOOL
slave 19B, bit 3		
ASi_Input.Data[28].4	0	BOOL
slave 18B, bit 0		
ASi_Input.Data[28].5	0	BOOL
slave 18B, bit 1		
ASi_Input.Data[28].6	0	BOOL
slave 18B, bit 2		
ASi_Input.Data[28].7	0	BOOL
slave 18B, bit 3		
ASi_Input.Data[28].8	0	BOOL
slave 17B, bit 0		
ASi_Input.Data[28].9	0	BOOL
slave 17B, bit 1		
ASi_Input.Data[28].10	0	BOOL
slave 17B, bit 2		
ASi_Input.Data[28].11	0	BOOL
slave 17B, bit 3		
ASi_Input.Data[28].12	0	BOOL
slave 16B, bit 0		
ASi_Input.Data[28].13	0	BOOL
slave 16B, bit 1		
ASi_Input.Data[28].14	0	BOOL
slave 16B, bit 2		
ASi_Input.Data[28].15	0	BOOL
slave 16B, bit 3		
ASi_Input.Data[29]	0	INT
Circuit 2: AS-i Slaves 20B..23B		
ASi_Input.Data[29].0	0	BOOL
slave 23B, bit 0		
ASi_Input.Data[29].1	0	BOOL
slave 23B, bit 1		
ASi_Input.Data[29].2	0	BOOL
slave 23B, bit 2		

ASi_Input (Continued)		
ASi_Input.Data[29].3 slave 23B, bit 3	0	BOOL
ASi_Input.Data[29].4 slave 22B, bit 0	0	BOOL
ASi_Input.Data[29].5 slave 22B, bit 1	0	BOOL
ASi_Input.Data[29].6 slave 22B, bit 2	0	BOOL
ASi_Input.Data[29].7 slave 22B, bit 3	0	BOOL
ASi_Input.Data[29].8 slave 21B, bit 0	0	BOOL
ASi_Input.Data[29].9 slave 21B, bit 1	0	BOOL
ASi_Input.Data[29].10 slave 21B, bit 2	0	BOOL
ASi_Input.Data[29].11 slave 21B, bit 3	0	BOOL
ASi_Input.Data[29].12 slave 20B, bit 0	0	BOOL
ASi_Input.Data[29].13 slave 20B, bit 1	0	BOOL
ASi_Input.Data[29].14 slave 20B, bit 2	0	BOOL
ASi_Input.Data[29].15 slave 20B, bit 3	0	BOOL
ASi_Input.Data[30] Circuit 2: AS-i Slaves 24B..27B	0	INT
ASi_Input.Data[30].0 slave 27B, bit 0	0	BOOL
ASi_Input.Data[30].1 slave 27B, bit 1	0	BOOL
ASi_Input.Data[30].2 slave 27B, bit 2	0	BOOL
ASi_Input.Data[30].3 slave 27B, bit 3	0	BOOL
ASi_Input.Data[30].4 slave 26B, bit 0	0	BOOL
ASi_Input.Data[30].5 slave 26B, bit 1	0	BOOL
ASi_Input.Data[30].6 slave 26B, bit 2	0	BOOL
ASi_Input.Data[30].7 slave 26B, bit 3	0	BOOL
ASi_Input.Data[30].8 slave 25B, bit 0	0	BOOL
ASi_Input.Data[30].9 slave 25B, bit 1	0	BOOL
ASi_Input.Data[30].10 slave 25B, bit 2	0	BOOL
ASi_Input.Data[30].11 slave 25B, bit 3	0	BOOL
ASi_Input.Data[30].12 slave 24B, bit 0	0	BOOL
ASi_Input.Data[30].13 slave 24B, bit 1	0	BOOL
ASi_Input.Data[30].14 slave 24B, bit 2	0	BOOL
ASi_Input.Data[30].15 slave 24B, bit 3	0	BOOL
ASi_Input.Data[31] Circuit 2: AS-i Slaves 28B..31B	0	INT
ASi_Input.Data[31].0 slave 31B, bit 0	0	BOOL
ASi_Input.Data[31].1 slave 31B, bit 1	0	BOOL
ASi_Input.Data[31].2	0	BOOL

ASi_Input (Continued)		
slave 31B, bit 2		
ASi_Input.Data[31].3	0	BOOL
slave 31B, bit 3		
ASi_Input.Data[31].4	0	BOOL
slave 30B, bit 0		
ASi_Input.Data[31].5	0	BOOL
slave 30B, bit 1		
ASi_Input.Data[31].6	0	BOOL
slave 30B, bit 2		
ASi_Input.Data[31].7	0	BOOL
slave 30B, bit 3		
ASi_Input.Data[31].8	0	BOOL
slave 29B, bit 0		
ASi_Input.Data[31].9	0	BOOL
slave 29B, bit 1		
ASi_Input.Data[31].10	0	BOOL
slave 29B, bit 2		
ASi_Input.Data[31].11	0	BOOL
slave 29B, bit 3		
ASi_Input.Data[31].12	0	BOOL
slave 28B, bit 0		
ASi_Input.Data[31].13	0	BOOL
slave 28B, bit 1		
ASi_Input.Data[31].14	0	BOOL
slave 28B, bit 2		
ASi_Input.Data[31].15	0	BOOL
slave 28B, bit 3		
ASi_Input.Data[32]	0	INT
Mailbox1 Command, Toggle Bit, Result		
ASi_Input.Data[32].0	0	BOOL
result bit 0		
ASi_Input.Data[32].1	0	BOOL
result bit 1		
ASi_Input.Data[32].2	0	BOOL
result bit 2		
ASi_Input.Data[32].3	0	BOOL
result bit 3		
ASi_Input.Data[32].4	0	BOOL
result bit 4		
ASi_Input.Data[32].5	0	BOOL
result bit 5		
ASi_Input.Data[32].6	0	BOOL
result bit 6		
ASi_Input.Data[32].7	0	BOOL
Toggle bit		
ASi_Input.Data[32].8	0	BOOL
command bit 0		
ASi_Input.Data[32].9	0	BOOL
command bit 1		
ASi_Input.Data[32].10	0	BOOL
command bit 2		
ASi_Input.Data[32].11	0	BOOL
command bit 3		
ASi_Input.Data[32].12	0	BOOL
command bit 4		
ASi_Input.Data[32].13	0	BOOL
command bit 5		
ASi_Input.Data[32].14	0	BOOL
command bit 6		
ASi_Input.Data[32].15	0	BOOL
command bit 7		
ASi_Input.Data[33]	0	INT
Mailbox1 Responce Parameters 1..2		
ASi_Input.Data[33].0	0	BOOL
responce parameter byte 2, bit 0		
ASi_Input.Data[33].1	0	BOOL
responce parameter byte 2, bit 1		

ASi_Input (Continued)		
ASi_Input.Data[33].2	0	BOOL
responce parameter byte 2, bit 2		
ASi_Input.Data[33].3	0	BOOL
responce parameter byte 2, bit 3		
ASi_Input.Data[33].4	0	BOOL
responce parameter byte 2, bit 4		
ASi_Input.Data[33].5	0	BOOL
responce parameter byte 2, bit 5		
ASi_Input.Data[33].6	0	BOOL
responce parameter byte 2, bit 6		
ASi_Input.Data[33].7	0	BOOL
responce parameter byte 2, bit 7		
ASi_Input.Data[33].8	0	BOOL
responce parameter byte 1, bit 0		
ASi_Input.Data[33].9	0	BOOL
responce parameter byte 1, bit 1		
ASi_Input.Data[33].10	0	BOOL
responce parameter byte 1, bit 2		
ASi_Input.Data[33].11	0	BOOL
responce parameter byte 1, bit 3		
ASi_Input.Data[33].12	0	BOOL
responce parameter byte 1, bit 4		
ASi_Input.Data[33].13	0	BOOL
responce parameter byte 1, bit 5		
ASi_Input.Data[33].14	0	BOOL
responce parameter byte 1, bit 6		
ASi_Input.Data[33].15	0	BOOL
responce parameter byte 1, bit 7		
ASi_Input.Data[34]	0	INT
Mailbox1 Responce Parameters 3..4		
ASi_Input.Data[34].0	0	BOOL
responce parameter byte 4, bit 0		
ASi_Input.Data[34].1	0	BOOL
responce parameter byte 4, bit 1		
ASi_Input.Data[34].2	0	BOOL
responce parameter byte 4, bit 2		
ASi_Input.Data[34].3	0	BOOL
responce parameter byte 4, bit 3		
ASi_Input.Data[34].4	0	BOOL
responce parameter byte 4, bit 4		
ASi_Input.Data[34].5	0	BOOL
responce parameter byte 4, bit 5		
ASi_Input.Data[34].6	0	BOOL
responce parameter byte 4, bit 6		
ASi_Input.Data[34].7	0	BOOL
responce parameter byte 4, bit 7		
ASi_Input.Data[34].8	0	BOOL
responce parameter byte 3, bit 0		
ASi_Input.Data[34].9	0	BOOL
responce parameter byte 3, bit 1		
ASi_Input.Data[34].10	0	BOOL
responce parameter byte 3, bit 2		
ASi_Input.Data[34].11	0	BOOL
responce parameter byte 3, bit 3		
ASi_Input.Data[34].12	0	BOOL
responce parameter byte 3, bit 4		
ASi_Input.Data[34].13	0	BOOL
responce parameter byte 3, bit 5		
ASi_Input.Data[34].14	0	BOOL
responce parameter byte 3, bit 6		
ASi_Input.Data[34].15	0	BOOL
responce parameter byte 3, bit 7		
ASi_Input.Data[35]	0	INT
Mailbox1 Responce Parameters 5..6		
ASi_Input.Data[35].0	0	BOOL
responce parameter byte 6, bit 0		
ASi_Input.Data[35].1	0	BOOL

ASi_Input (Continued)		
responce parameter byte 6, bit 1		
ASi_Input.Data[35].2	0	BOOL
responce parameter byte 6, bit 2		
ASi_Input.Data[35].3	0	BOOL
responce parameter byte 6, bit 3		
ASi_Input.Data[35].4	0	BOOL
responce parameter byte 6, bit 4		
ASi_Input.Data[35].5	0	BOOL
responce parameter byte 6, bit 5		
ASi_Input.Data[35].6	0	BOOL
responce parameter byte 6, bit 6		
ASi_Input.Data[35].7	0	BOOL
responce parameter byte 6, bit 7		
ASi_Input.Data[35].8	0	BOOL
responce parameter byte 5, bit 0		
ASi_Input.Data[35].9	0	BOOL
responce parameter byte 5, bit 1		
ASi_Input.Data[35].10	0	BOOL
responce parameter byte 5, bit 2		
ASi_Input.Data[35].11	0	BOOL
responce parameter byte 5, bit 3		
ASi_Input.Data[35].12	0	BOOL
responce parameter byte 5, bit 4		
ASi_Input.Data[35].13	0	BOOL
responce parameter byte 5, bit 5		
ASi_Input.Data[35].14	0	BOOL
responce parameter byte 5, bit 6		
ASi_Input.Data[35].15	0	BOOL
responce parameter byte 5, bit 7		
ASi_Input.Data[36]	0	INT
Mailbox1 Responce Parameters 7..8		
ASi_Input.Data[36].0	0	BOOL
responce parameter byte 8, bit 0		
ASi_Input.Data[36].1	0	BOOL
responce parameter byte 8, bit 1		
ASi_Input.Data[36].2	0	BOOL
responce parameter byte 8, bit 2		
ASi_Input.Data[36].3	0	BOOL
responce parameter byte 8, bit 3		
ASi_Input.Data[36].4	0	BOOL
responce parameter byte 8, bit 4		
ASi_Input.Data[36].5	0	BOOL
responce parameter byte 8, bit 5		
ASi_Input.Data[36].6	0	BOOL
responce parameter byte 8, bit 6		
ASi_Input.Data[36].7	0	BOOL
responce parameter byte 8, bit 7		
ASi_Input.Data[36].8	0	BOOL
responce parameter byte 7, bit 0		
ASi_Input.Data[36].9	0	BOOL
responce parameter byte 7, bit 1		
ASi_Input.Data[36].10	0	BOOL
responce parameter byte 7, bit 2		
ASi_Input.Data[36].11	0	BOOL
responce parameter byte 7, bit 3		
ASi_Input.Data[36].12	0	BOOL
responce parameter byte 7, bit 4		
ASi_Input.Data[36].13	0	BOOL
responce parameter byte 7, bit 5		
ASi_Input.Data[36].14	0	BOOL
responce parameter byte 7, bit 6		
ASi_Input.Data[36].15	0	BOOL
responce parameter byte 7, bit 7		
ASi_Input.Data[37]	0	INT
Mailbox1 Responce Parameters 9..10		
ASi_Input.Data[37].0	0	BOOL
responce parameter byte 10, bit 0		

ASi_Input (Continued)		
ASi_Input.Data[37].1	0	BOOL
responce parameter byte 10, bit 1		
ASi_Input.Data[37].2	0	BOOL
responce parameter byte 10, bit 2		
ASi_Input.Data[37].3	0	BOOL
responce parameter byte 10, bit 3		
ASi_Input.Data[37].4	0	BOOL
responce parameter byte 10, bit 4		
ASi_Input.Data[37].5	0	BOOL
responce parameter byte 10, bit 5		
ASi_Input.Data[37].6	0	BOOL
responce parameter byte 10, bit 6		
ASi_Input.Data[37].7	0	BOOL
responce parameter byte 10, bit 7		
ASi_Input.Data[37].8	0	BOOL
responce parameter byte 9, bit 0		
ASi_Input.Data[37].9	0	BOOL
responce parameter byte 9, bit 1		
ASi_Input.Data[37].10	0	BOOL
responce parameter byte 9, bit 2		
ASi_Input.Data[37].11	0	BOOL
responce parameter byte 9, bit 3		
ASi_Input.Data[37].12	0	BOOL
responce parameter byte 9, bit 4		
ASi_Input.Data[37].13	0	BOOL
responce parameter byte 9, bit 5		
ASi_Input.Data[37].14	0	BOOL
responce parameter byte 9, bit 6		
ASi_Input.Data[37].15	0	BOOL
responce parameter byte 9, bit 7		
ASi_Input.Data[38]	0	INT
Mailbox1 Responce Parameters 11..12		
ASi_Input.Data[38].0	0	BOOL
responce parameter byte 12, bit 0		
ASi_Input.Data[38].1	0	BOOL
responce parameter byte 12, bit 1		
ASi_Input.Data[38].2	0	BOOL
responce parameter byte 12, bit 2		
ASi_Input.Data[38].3	0	BOOL
responce parameter byte 12, bit 3		
ASi_Input.Data[38].4	0	BOOL
responce parameter byte 12, bit 4		
ASi_Input.Data[38].5	0	BOOL
responce parameter byte 12, bit 5		
ASi_Input.Data[38].6	0	BOOL
responce parameter byte 12, bit 6		
ASi_Input.Data[38].7	0	BOOL
responce parameter byte 12, bit 7		
ASi_Input.Data[38].8	0	BOOL
responce parameter byte 11, bit 0		
ASi_Input.Data[38].9	0	BOOL
responce parameter byte 11, bit 1		
ASi_Input.Data[38].10	0	BOOL
responce parameter byte 11, bit 2		
ASi_Input.Data[38].11	0	BOOL
responce parameter byte 11, bit 3		
ASi_Input.Data[38].12	0	BOOL
responce parameter byte 11, bit 4		
ASi_Input.Data[38].13	0	BOOL
responce parameter byte 11, bit 5		
ASi_Input.Data[38].14	0	BOOL
responce parameter byte 11, bit 6		
ASi_Input.Data[38].15	0	BOOL
responce parameter byte 11, bit 7		
ASi_Input.Data[39]	0	INT
Mailbox1 Responce Parameters 13..14		
ASi_Input.Data[39].0	0	BOOL

ASi_Input (Continued)		
responce parameter byte 14, bit 0		
ASi_Input.Data[39].1	0	BOOL
responce parameter byte 14, bit 1		
ASi_Input.Data[39].2	0	BOOL
responce parameter byte 14, bit 2		
ASi_Input.Data[39].3	0	BOOL
responce parameter byte 14, bit 3		
ASi_Input.Data[39].4	0	BOOL
responce parameter byte 14, bit 4		
ASi_Input.Data[39].5	0	BOOL
responce parameter byte 14, bit 5		
ASi_Input.Data[39].6	0	BOOL
responce parameter byte 14, bit 6		
ASi_Input.Data[39].7	0	BOOL
responce parameter byte 14, bit 7		
ASi_Input.Data[39].8	0	BOOL
responce parameter byte 13, bit 0		
ASi_Input.Data[39].9	0	BOOL
responce parameter byte 13, bit 1		
ASi_Input.Data[39].10	0	BOOL
responce parameter byte 13, bit 2		
ASi_Input.Data[39].11	0	BOOL
responce parameter byte 13, bit 3		
ASi_Input.Data[39].12	0	BOOL
responce parameter byte 13, bit 4		
ASi_Input.Data[39].13	0	BOOL
responce parameter byte 13, bit 5		
ASi_Input.Data[39].14	0	BOOL
responce parameter byte 13, bit 6		
ASi_Input.Data[39].15	0	BOOL
responce parameter byte 13, bit 7		
ASi_Input.Data[40]	0	INT
Mailbox1 Responce Parameters 15..16		
ASi_Input.Data[40].0	0	BOOL
responce parameter byte 16, bit 0		
ASi_Input.Data[40].1	0	BOOL
responce parameter byte 16, bit 1		
ASi_Input.Data[40].2	0	BOOL
responce parameter byte 16, bit 2		
ASi_Input.Data[40].3	0	BOOL
responce parameter byte 16, bit 3		
ASi_Input.Data[40].4	0	BOOL
responce parameter byte 16, bit 4		
ASi_Input.Data[40].5	0	BOOL
responce parameter byte 16, bit 5		
ASi_Input.Data[40].6	0	BOOL
responce parameter byte 16, bit 6		
ASi_Input.Data[40].7	0	BOOL
responce parameter byte 16, bit 7		
ASi_Input.Data[40].8	0	BOOL
responce parameter byte 15, bit 0		
ASi_Input.Data[40].9	0	BOOL
responce parameter byte 15, bit 1		
ASi_Input.Data[40].10	0	BOOL
responce parameter byte 15, bit 2		
ASi_Input.Data[40].11	0	BOOL
responce parameter byte 15, bit 3		
ASi_Input.Data[40].12	0	BOOL
responce parameter byte 15, bit 4		
ASi_Input.Data[40].13	0	BOOL
responce parameter byte 15, bit 5		
ASi_Input.Data[40].14	0	BOOL
responce parameter byte 15, bit 6		
ASi_Input.Data[40].15	0	BOOL
responce parameter byte 15, bit 7		
ASi_Input.Data[41]	0	INT
Mailbox1 Responce Parameters 17..18		

ASi_Input (Continued)

ASi_Input.Data[41].0	0	BOOL
responce parameter byte 18, bit 0		
ASi_Input.Data[41].1	0	BOOL
responce parameter byte 18, bit 1		
ASi_Input.Data[41].2	0	BOOL
responce parameter byte 18, bit 2		
ASi_Input.Data[41].3	0	BOOL
responce parameter byte 18, bit 3		
ASi_Input.Data[41].4	0	BOOL
responce parameter byte 18, bit 4		
ASi_Input.Data[41].5	0	BOOL
responce parameter byte 18, bit 5		
ASi_Input.Data[41].6	0	BOOL
responce parameter byte 18, bit 6		
ASi_Input.Data[41].7	0	BOOL
responce parameter byte 18, bit 7		
ASi_Input.Data[41].8	0	BOOL
responce parameter byte 17, bit 0		
ASi_Input.Data[41].9	0	BOOL
responce parameter byte 17, bit 1		
ASi_Input.Data[41].10	0	BOOL
responce parameter byte 17, bit 2		
ASi_Input.Data[41].11	0	BOOL
responce parameter byte 17, bit 3		
ASi_Input.Data[41].12	0	BOOL
responce parameter byte 17, bit 4		
ASi_Input.Data[41].13	0	BOOL
responce parameter byte 17, bit 5		
ASi_Input.Data[41].14	0	BOOL
responce parameter byte 17, bit 6		
ASi_Input.Data[41].15	0	BOOL
responce parameter byte 17, bit 7		
ASi_Input.Data[42]	0	INT
Mailbox1 Responce Parameters 19..20		
ASi_Input.Data[42].0	0	BOOL
responce parameter byte 20, bit 0		
ASi_Input.Data[42].1	0	BOOL
responce parameter byte 20, bit 1		
ASi_Input.Data[42].2	0	BOOL
responce parameter byte 20, bit 2		
ASi_Input.Data[42].3	0	BOOL
responce parameter byte 20, bit 3		
ASi_Input.Data[42].4	0	BOOL
responce parameter byte 20, bit 4		
ASi_Input.Data[42].5	0	BOOL
responce parameter byte 20, bit 5		
ASi_Input.Data[42].6	0	BOOL
responce parameter byte 20, bit 6		
ASi_Input.Data[42].7	0	BOOL
responce parameter byte 20, bit 7		
ASi_Input.Data[42].8	0	BOOL
responce parameter byte 19, bit 0		
ASi_Input.Data[42].9	0	BOOL
responce parameter byte 19, bit 1		
ASi_Input.Data[42].10	0	BOOL
responce parameter byte 19, bit 2		
ASi_Input.Data[42].11	0	BOOL
responce parameter byte 19, bit 3		
ASi_Input.Data[42].12	0	BOOL
responce parameter byte 19, bit 4		
ASi_Input.Data[42].13	0	BOOL
responce parameter byte 19, bit 5		
ASi_Input.Data[42].14	0	BOOL
responce parameter byte 19, bit 6		
ASi_Input.Data[42].15	0	BOOL
responce parameter byte 19, bit 7		
ASi_Input.Data[43]	0	INT

ASi_Input (Continued)
Mailbox1 Responce Parameters 21..22

ASi_Input.Data[43].0	0	BOOL
responce parameter byte 22, bit 0		
ASi_Input.Data[43].1	0	BOOL
responce parameter byte 22, bit 1		
ASi_Input.Data[43].2	0	BOOL
responce parameter byte 22, bit 2		
ASi_Input.Data[43].3	0	BOOL
responce parameter byte 22, bit 3		
ASi_Input.Data[43].4	0	BOOL
responce parameter byte 22, bit 4		
ASi_Input.Data[43].5	0	BOOL
responce parameter byte 22, bit 5		
ASi_Input.Data[43].6	0	BOOL
responce parameter byte 22, bit 6		
ASi_Input.Data[43].7	0	BOOL
responce parameter byte 22, bit 7		
ASi_Input.Data[43].8	0	BOOL
responce parameter byte 21, bit 0		
ASi_Input.Data[43].9	0	BOOL
responce parameter byte 21, bit 1		
ASi_Input.Data[43].10	0	BOOL
responce parameter byte 21, bit 2		
ASi_Input.Data[43].11	0	BOOL
responce parameter byte 21, bit 3		
ASi_Input.Data[43].12	0	BOOL
responce parameter byte 21, bit 4		
ASi_Input.Data[43].13	0	BOOL
responce parameter byte 21, bit 5		
ASi_Input.Data[43].14	0	BOOL
responce parameter byte 21, bit 6		
ASi_Input.Data[43].15	0	BOOL
responce parameter byte 21, bit 7		
ASi_Input.Data[44]	0	INT
Mailbox1 Responce Parameters 23..24		
ASi_Input.Data[44].0	0	BOOL
responce parameter byte 24, bit 0		
ASi_Input.Data[44].1	0	BOOL
responce parameter byte 24, bit 1		
ASi_Input.Data[44].2	0	BOOL
responce parameter byte 24, bit 2		
ASi_Input.Data[44].3	0	BOOL
responce parameter byte 24, bit 3		
ASi_Input.Data[44].4	0	BOOL
responce parameter byte 24, bit 4		
ASi_Input.Data[44].5	0	BOOL
responce parameter byte 24, bit 5		
ASi_Input.Data[44].6	0	BOOL
responce parameter byte 24, bit 6		
ASi_Input.Data[44].7	0	BOOL
responce parameter byte 24, bit 7		
ASi_Input.Data[44].8	0	BOOL
responce parameter byte 23, bit 0		
ASi_Input.Data[44].9	0	BOOL
responce parameter byte 23, bit 1		
ASi_Input.Data[44].10	0	BOOL
responce parameter byte 23, bit 2		
ASi_Input.Data[44].11	0	BOOL
responce parameter byte 23, bit 3		
ASi_Input.Data[44].12	0	BOOL
responce parameter byte 23, bit 4		
ASi_Input.Data[44].13	0	BOOL
responce parameter byte 23, bit 5		
ASi_Input.Data[44].14	0	BOOL
responce parameter byte 23, bit 6		
ASi_Input.Data[44].15	0	BOOL
responce parameter byte 23, bit 7		

ASi_Input (Continued)

ASi_Input.Data[45]	0	INT
Mailbox1 Responce Parameters 25..26		
ASi_Input.Data[45].0	0	BOOL
responce parameter byte 26, bit 0		
ASi_Input.Data[45].1	0	BOOL
responce parameter byte 26, bit 1		
ASi_Input.Data[45].2	0	BOOL
responce parameter byte 26, bit 2		
ASi_Input.Data[45].3	0	BOOL
responce parameter byte 26, bit 3		
ASi_Input.Data[45].4	0	BOOL
responce parameter byte 26, bit 4		
ASi_Input.Data[45].5	0	BOOL
responce parameter byte 26, bit 5		
ASi_Input.Data[45].6	0	BOOL
responce parameter byte 26, bit 6		
ASi_Input.Data[45].7	0	BOOL
responce parameter byte 26, bit 7		
ASi_Input.Data[45].8	0	BOOL
responce parameter byte 25, bit 0		
ASi_Input.Data[45].9	0	BOOL
responce parameter byte 25, bit 1		
ASi_Input.Data[45].10	0	BOOL
responce parameter byte 25, bit 2		
ASi_Input.Data[45].11	0	BOOL
responce parameter byte 25, bit 3		
ASi_Input.Data[45].12	0	BOOL
responce parameter byte 25, bit 4		
ASi_Input.Data[45].13	0	BOOL
responce parameter byte 25, bit 5		
ASi_Input.Data[45].14	0	BOOL
responce parameter byte 25, bit 6		
ASi_Input.Data[45].15	0	BOOL
responce parameter byte 25, bit 7		
ASi_Input.Data[46]	0	INT
Mailbox1 Responce Parameters 27..28		
ASi_Input.Data[46].0	0	BOOL
responce parameter byte 28, bit 0		
ASi_Input.Data[46].1	0	BOOL
responce parameter byte 28, bit 1		
ASi_Input.Data[46].2	0	BOOL
responce parameter byte 28, bit 2		
ASi_Input.Data[46].3	0	BOOL
responce parameter byte 28, bit 3		
ASi_Input.Data[46].4	0	BOOL
responce parameter byte 28, bit 4		
ASi_Input.Data[46].5	0	BOOL
responce parameter byte 28, bit 5		
ASi_Input.Data[46].6	0	BOOL
responce parameter byte 28, bit 6		
ASi_Input.Data[46].7	0	BOOL
responce parameter byte 28, bit 7		
ASi_Input.Data[46].8	0	BOOL
responce parameter byte 27, bit 0		
ASi_Input.Data[46].9	0	BOOL
responce parameter byte 27, bit 1		
ASi_Input.Data[46].10	0	BOOL
responce parameter byte 27, bit 2		
ASi_Input.Data[46].11	0	BOOL
responce parameter byte 27, bit 3		
ASi_Input.Data[46].12	0	BOOL
responce parameter byte 27, bit 4		
ASi_Input.Data[46].13	0	BOOL
responce parameter byte 27, bit 5		
ASi_Input.Data[46].14	0	BOOL
responce parameter byte 27, bit 6		
ASi_Input.Data[46].15	0	BOOL

ASi_Input (Continued)		
responce parameter byte 27, bit 7		
ASi_Input.Data[47]	0	INT
Mailbox1 Responce Parameters 29..30		
ASi_Input.Data[47].0	0	BOOL
responce parameter byte 30, bit 0		
ASi_Input.Data[47].1	0	BOOL
responce parameter byte 30, bit 1		
ASi_Input.Data[47].2	0	BOOL
responce parameter byte 30, bit 2		
ASi_Input.Data[47].3	0	BOOL
responce parameter byte 30, bit 3		
ASi_Input.Data[47].4	0	BOOL
responce parameter byte 30, bit 4		
ASi_Input.Data[47].5	0	BOOL
responce parameter byte 30, bit 5		
ASi_Input.Data[47].6	0	BOOL
responce parameter byte 30, bit 6		
ASi_Input.Data[47].7	0	BOOL
responce parameter byte 30, bit 7		
ASi_Input.Data[47].8	0	BOOL
responce parameter byte 29, bit 0		
ASi_Input.Data[47].9	0	BOOL
responce parameter byte 29, bit 1		
ASi_Input.Data[47].10	0	BOOL
responce parameter byte 29, bit 2		
ASi_Input.Data[47].11	0	BOOL
responce parameter byte 29, bit 3		
ASi_Input.Data[47].12	0	BOOL
responce parameter byte 29, bit 4		
ASi_Input.Data[47].13	0	BOOL
responce parameter byte 29, bit 5		
ASi_Input.Data[47].14	0	BOOL
responce parameter byte 29, bit 6		
ASi_Input.Data[47].15	0	BOOL
responce parameter byte 29, bit 7		
ASi_Input.Data[48]	0	INT
Mailbox1 Responce Parameters 31..32		
ASi_Input.Data[48].0	0	BOOL
responce parameter byte 32, bit 0		
ASi_Input.Data[48].1	0	BOOL
responce parameter byte 32, bit 1		
ASi_Input.Data[48].2	0	BOOL
responce parameter byte 32, bit 2		
ASi_Input.Data[48].3	0	BOOL
responce parameter byte 32, bit 3		
ASi_Input.Data[48].4	0	BOOL
responce parameter byte 32, bit 4		
ASi_Input.Data[48].5	0	BOOL
responce parameter byte 32, bit 5		
ASi_Input.Data[48].6	0	BOOL
responce parameter byte 32, bit 6		
ASi_Input.Data[48].7	0	BOOL
responce parameter byte 32, bit 7		
ASi_Input.Data[48].8	0	BOOL
responce parameter byte 31, bit 0		
ASi_Input.Data[48].9	0	BOOL
responce parameter byte 32, bit 1		
ASi_Input.Data[48].10	0	BOOL
responce parameter byte 32, bit 2		
ASi_Input.Data[48].11	0	BOOL
responce parameter byte 32, bit 3		
ASi_Input.Data[48].12	0	BOOL
responce parameter byte 32, bit 4		
ASi_Input.Data[48].13	0	BOOL
responce parameter byte 32, bit 5		
ASi_Input.Data[48].14	0	BOOL
responce parameter byte 32, bit 6		

ASi_Input (Continued)

ASi_Input.Data[48].15	0	BOOL
responce parameter byte 32, bit 7		
ASi_Input.Data[49]	0	INT
Mailbox1 Responce Parameters 33..34		
ASi_Input.Data[49].0	0	BOOL
responce parameter byte 34, bit 0		
ASi_Input.Data[49].1	0	BOOL
responce parameter byte 34, bit 1		
ASi_Input.Data[49].2	0	BOOL
responce parameter byte 34, bit 2		
ASi_Input.Data[49].3	0	BOOL
responce parameter byte 34, bit 3		
ASi_Input.Data[49].4	0	BOOL
responce parameter byte 34, bit 4		
ASi_Input.Data[49].5	0	BOOL
responce parameter byte 34, bit 5		
ASi_Input.Data[49].6	0	BOOL
responce parameter byte 34, bit 6		
ASi_Input.Data[49].7	0	BOOL
responce parameter byte 34, bit 7		
ASi_Input.Data[49].8	0	BOOL
responce parameter byte 33, bit 0		
ASi_Input.Data[49].9	0	BOOL
responce parameter byte 33, bit 1		
ASi_Input.Data[49].10	0	BOOL
responce parameter byte 33, bit 2		
ASi_Input.Data[49].11	0	BOOL
responce parameter byte 33, bit 3		
ASi_Input.Data[49].12	0	BOOL
responce parameter byte 33, bit 4		
ASi_Input.Data[49].13	0	BOOL
responce parameter byte 33, bit 5		
ASi_Input.Data[49].14	0	BOOL
responce parameter byte 33, bit 6		
ASi_Input.Data[49].15	0	BOOL
responce parameter byte 33, bit 7		
ASi_Input.Data[50]	0	INT
Mailbox2 Command, Toggle Bit, Result		
ASi_Input.Data[50].0	0	BOOL
result bit 0		
ASi_Input.Data[50].1	0	BOOL
result bit 1		
ASi_Input.Data[50].2	0	BOOL
result bit 2		
ASi_Input.Data[50].3	0	BOOL
result bit 3		
ASi_Input.Data[50].4	0	BOOL
result bit 4		
ASi_Input.Data[50].5	0	BOOL
result bit 5		
ASi_Input.Data[50].6	0	BOOL
result bit 6		
ASi_Input.Data[50].7	0	BOOL
Toggle bit		
ASi_Input.Data[50].8	0	BOOL
command bit 0		
ASi_Input.Data[50].9	0	BOOL
command bit 1		
ASi_Input.Data[50].10	0	BOOL
command bit 2		
ASi_Input.Data[50].11	0	BOOL
command bit 3		
ASi_Input.Data[50].12	0	BOOL
command bit 4		
ASi_Input.Data[50].13	0	BOOL
command bit 5		
ASi_Input.Data[50].14	0	BOOL

ASi_Input (Continued)

command bit 6		
ASi_Input.Data[50].15	0	BOOL
command bit 7		
ASi_Input.Data[51]	0	INT
Mailbox2 Responce Parameters 1..2		
ASi_Input.Data[51].0	0	BOOL
responce parameter byte 2, bit 0		
ASi_Input.Data[51].1	0	BOOL
responce parameter byte 2, bit 1		
ASi_Input.Data[51].2	0	BOOL
responce parameter byte 2, bit 2		
ASi_Input.Data[51].3	0	BOOL
responce parameter byte 2, bit 3		
ASi_Input.Data[51].4	0	BOOL
responce parameter byte 2, bit 4		
ASi_Input.Data[51].5	0	BOOL
responce parameter byte 2, bit 5		
ASi_Input.Data[51].6	0	BOOL
responce parameter byte 2, bit 6		
ASi_Input.Data[51].7	0	BOOL
responce parameter byte 2, bit 7		
ASi_Input.Data[51].8	0	BOOL
responce parameter byte 1, bit 0		
ASi_Input.Data[51].9	0	BOOL
responce parameter byte 1, bit 1		
ASi_Input.Data[51].10	0	BOOL
responce parameter byte 1, bit 2		
ASi_Input.Data[51].11	0	BOOL
responce parameter byte 1, bit 3		
ASi_Input.Data[51].12	0	BOOL
responce parameter byte 1, bit 4		
ASi_Input.Data[51].13	0	BOOL
responce parameter byte 1, bit 5		
ASi_Input.Data[51].14	0	BOOL
responce parameter byte 1, bit 6		
ASi_Input.Data[51].15	0	BOOL
responce parameter byte 1, bit 7		
ASi_Input.Data[52]	0	INT
Mailbox2 Responce Parameters 3..4		
ASi_Input.Data[52].0	0	BOOL
responce parameter byte 4, bit 0		
ASi_Input.Data[52].1	0	BOOL
responce parameter byte 4, bit 1		
ASi_Input.Data[52].2	0	BOOL
responce parameter byte 4, bit 2		
ASi_Input.Data[52].3	0	BOOL
responce parameter byte 4, bit 3		
ASi_Input.Data[52].4	0	BOOL
responce parameter byte 4, bit 4		
ASi_Input.Data[52].5	0	BOOL
responce parameter byte 4, bit 5		
ASi_Input.Data[52].6	0	BOOL
responce parameter byte 4, bit 6		
ASi_Input.Data[52].7	0	BOOL
responce parameter byte 4, bit 7		
ASi_Input.Data[52].8	0	BOOL
responce parameter byte 3, bit 0		
ASi_Input.Data[52].9	0	BOOL
responce parameter byte 3, bit 1		
ASi_Input.Data[52].10	0	BOOL
responce parameter byte 3, bit 2		
ASi_Input.Data[52].11	0	BOOL
responce parameter byte 3, bit 3		
ASi_Input.Data[52].12	0	BOOL
responce parameter byte 3, bit 4		
ASi_Input.Data[52].13	0	BOOL
responce parameter byte 3, bit 5		

ASi_Input (Continued)

ASi_Input.Data[52].14	0	BOOL
responce parameter byte 3, bit 6		
ASi_Input.Data[52].15	0	BOOL
responce parameter byte 3, bit 7		
ASi_Input.Data[53]	0	INT
Mailbox2 Responce Parameters 5..6		
ASi_Input.Data[53].0	0	BOOL
responce parameter byte 6, bit 0		
ASi_Input.Data[53].1	0	BOOL
responce parameter byte 6, bit 1		
ASi_Input.Data[53].2	0	BOOL
responce parameter byte 6, bit 2		
ASi_Input.Data[53].3	0	BOOL
responce parameter byte 6, bit 3		
ASi_Input.Data[53].4	0	BOOL
responce parameter byte 6, bit 4		
ASi_Input.Data[53].5	0	BOOL
responce parameter byte 6, bit 5		
ASi_Input.Data[53].6	0	BOOL
responce parameter byte 6, bit 6		
ASi_Input.Data[53].7	0	BOOL
responce parameter byte 6, bit 7		
ASi_Input.Data[53].8	0	BOOL
responce parameter byte 5, bit 0		
ASi_Input.Data[53].9	0	BOOL
responce parameter byte 5, bit 1		
ASi_Input.Data[53].10	0	BOOL
responce parameter byte 5, bit 2		
ASi_Input.Data[53].11	0	BOOL
responce parameter byte 5, bit 3		
ASi_Input.Data[53].12	0	BOOL
responce parameter byte 5, bit 4		
ASi_Input.Data[53].13	0	BOOL
responce parameter byte 5, bit 5		
ASi_Input.Data[53].14	0	BOOL
responce parameter byte 5, bit 6		
ASi_Input.Data[53].15	0	BOOL
responce parameter byte 5, bit 7		
ASi_Input.Data[54]	0	INT
Mailbox2 Responce Parameters 7..8		
ASi_Input.Data[54].0	0	BOOL
responce parameter byte 8, bit 0		
ASi_Input.Data[54].1	0	BOOL
responce parameter byte 8, bit 1		
ASi_Input.Data[54].2	0	BOOL
responce parameter byte 8, bit 2		
ASi_Input.Data[54].3	0	BOOL
responce parameter byte 8, bit 3		
ASi_Input.Data[54].4	0	BOOL
responce parameter byte 8, bit 4		
ASi_Input.Data[54].5	0	BOOL
responce parameter byte 8, bit 5		
ASi_Input.Data[54].6	0	BOOL
responce parameter byte 8, bit 6		
ASi_Input.Data[54].7	0	BOOL
responce parameter byte 8, bit 7		
ASi_Input.Data[54].8	0	BOOL
responce parameter byte 7, bit 0		
ASi_Input.Data[54].9	0	BOOL
responce parameter byte 7, bit 1		
ASi_Input.Data[54].10	0	BOOL
responce parameter byte 7, bit 2		
ASi_Input.Data[54].11	0	BOOL
responce parameter byte 7, bit 3		
ASi_Input.Data[54].12	0	BOOL
responce parameter byte 7, bit 4		
ASi_Input.Data[54].13	0	BOOL

ASi_Input (Continued)		
responce parameter byte 7, bit 5		
ASi_Input.Data[54].14	0	BOOL
responce parameter byte 7, bit 6		
ASi_Input.Data[54].15	0	BOOL
responce parameter byte 7, bit 7		
ASi_Input.Data[55]	0	INT
Mailbox2 Responce Parameters 9..10		
ASi_Input.Data[55].0	0	BOOL
responce parameter byte 10, bit 0		
ASi_Input.Data[55].1	0	BOOL
responce parameter byte 10, bit 1		
ASi_Input.Data[55].2	0	BOOL
responce parameter byte 10, bit 2		
ASi_Input.Data[55].3	0	BOOL
responce parameter byte 10, bit 3		
ASi_Input.Data[55].4	0	BOOL
responce parameter byte 10, bit 4		
ASi_Input.Data[55].5	0	BOOL
responce parameter byte 10, bit 5		
ASi_Input.Data[55].6	0	BOOL
responce parameter byte 10, bit 6		
ASi_Input.Data[55].7	0	BOOL
responce parameter byte 10, bit 7		
ASi_Input.Data[55].8	0	BOOL
responce parameter byte 9, bit 0		
ASi_Input.Data[55].9	0	BOOL
responce parameter byte 9, bit 1		
ASi_Input.Data[55].10	0	BOOL
responce parameter byte 9, bit 2		
ASi_Input.Data[55].11	0	BOOL
responce parameter byte 9, bit 3		
ASi_Input.Data[55].12	0	BOOL
responce parameter byte 9, bit 4		
ASi_Input.Data[55].13	0	BOOL
responce parameter byte 9, bit 5		
ASi_Input.Data[55].14	0	BOOL
responce parameter byte 9, bit 6		
ASi_Input.Data[55].15	0	BOOL
responce parameter byte 9, bit 7		
ASi_Input.Data[56]	0	INT
Mailbox2 Responce Parameters 11..12		
ASi_Input.Data[56].0	0	BOOL
responce parameter byte 12, bit 0		
ASi_Input.Data[56].1	0	BOOL
responce parameter byte 12, bit 1		
ASi_Input.Data[56].2	0	BOOL
responce parameter byte 12, bit 2		
ASi_Input.Data[56].3	0	BOOL
responce parameter byte 12, bit 3		
ASi_Input.Data[56].4	0	BOOL
responce parameter byte 12, bit 4		
ASi_Input.Data[56].5	0	BOOL
responce parameter byte 12, bit 5		
ASi_Input.Data[56].6	0	BOOL
responce parameter byte 12, bit 6		
ASi_Input.Data[56].7	0	BOOL
responce parameter byte 12, bit 7		
ASi_Input.Data[56].8	0	BOOL
responce parameter byte 11, bit 0		
ASi_Input.Data[56].9	0	BOOL
responce parameter byte 11, bit 1		
ASi_Input.Data[56].10	0	BOOL
responce parameter byte 11, bit 2		
ASi_Input.Data[56].11	0	BOOL
responce parameter byte 11, bit 3		
ASi_Input.Data[56].12	0	BOOL
responce parameter byte 11, bit 4		

ASi_Input (Continued)

ASi_Input.Data[56].13	0	BOOL
responce parameter byte 11, bit 5		
ASi_Input.Data[56].14	0	BOOL
responce parameter byte 11, bit 6		
ASi_Input.Data[56].15	0	BOOL
responce parameter byte 11, bit 7		
ASi_Input.Data[57]	0	INT
Mailbox2 Responce Parameters 13..14		
ASi_Input.Data[57].0	0	BOOL
responce parameter byte 14, bit 0		
ASi_Input.Data[57].1	0	BOOL
responce parameter byte 14, bit 1		
ASi_Input.Data[57].2	0	BOOL
responce parameter byte 14, bit 2		
ASi_Input.Data[57].3	0	BOOL
responce parameter byte 14, bit 3		
ASi_Input.Data[57].4	0	BOOL
responce parameter byte 14, bit 4		
ASi_Input.Data[57].5	0	BOOL
responce parameter byte 14, bit 5		
ASi_Input.Data[57].6	0	BOOL
responce parameter byte 14, bit 6		
ASi_Input.Data[57].7	0	BOOL
responce parameter byte 14, bit 7		
ASi_Input.Data[57].8	0	BOOL
responce parameter byte 13, bit 0		
ASi_Input.Data[57].9	0	BOOL
responce parameter byte 13, bit 1		
ASi_Input.Data[57].10	0	BOOL
responce parameter byte 13, bit 2		
ASi_Input.Data[57].11	0	BOOL
responce parameter byte 13, bit 3		
ASi_Input.Data[57].12	0	BOOL
responce parameter byte 13, bit 4		
ASi_Input.Data[57].13	0	BOOL
responce parameter byte 13, bit 5		
ASi_Input.Data[57].14	0	BOOL
responce parameter byte 13, bit 6		
ASi_Input.Data[57].15	0	BOOL
responce parameter byte 13, bit 7		
ASi_Input.Data[58]	0	INT
Mailbox2 Responce Parameters 15..16		
ASi_Input.Data[58].0	0	BOOL
responce parameter byte 16, bit 0		
ASi_Input.Data[58].1	0	BOOL
responce parameter byte 16, bit 1		
ASi_Input.Data[58].2	0	BOOL
responce parameter byte 16, bit 2		
ASi_Input.Data[58].3	0	BOOL
responce parameter byte 16, bit 3		
ASi_Input.Data[58].4	0	BOOL
responce parameter byte 16, bit 4		
ASi_Input.Data[58].5	0	BOOL
responce parameter byte 16, bit 5		
ASi_Input.Data[58].6	0	BOOL
responce parameter byte 16, bit 6		
ASi_Input.Data[58].7	0	BOOL
responce parameter byte 16, bit 7		
ASi_Input.Data[58].8	0	BOOL
responce parameter byte 15, bit 0		
ASi_Input.Data[58].9	0	BOOL
responce parameter byte 15, bit 1		
ASi_Input.Data[58].10	0	BOOL
responce parameter byte 15, bit 2		
ASi_Input.Data[58].11	0	BOOL
responce parameter byte 15, bit 3		
ASi_Input.Data[58].12	0	BOOL

ASi_Input (Continued)		
responce parameter byte 15, bit 4		
ASi_Input.Data[58].13	0	BOOL
responce parameter byte 15, bit 5		
ASi_Input.Data[58].14	0	BOOL
responce parameter byte 15, bit 6		
ASi_Input.Data[58].15	0	BOOL
responce parameter byte 15, bit 7		
ASi_Input.Data[59]	0	INT
Mailbox2 Responce Parameters 17..18		
ASi_Input.Data[59].0	0	BOOL
responce parameter byte 18, bit 0		
ASi_Input.Data[59].1	0	BOOL
responce parameter byte 18, bit 1		
ASi_Input.Data[59].2	0	BOOL
responce parameter byte 18, bit 2		
ASi_Input.Data[59].3	0	BOOL
responce parameter byte 18, bit 3		
ASi_Input.Data[59].4	0	BOOL
responce parameter byte 18, bit 4		
ASi_Input.Data[59].5	0	BOOL
responce parameter byte 18, bit 5		
ASi_Input.Data[59].6	0	BOOL
responce parameter byte 18, bit 6		
ASi_Input.Data[59].7	0	BOOL
responce parameter byte 18, bit 7		
ASi_Input.Data[59].8	0	BOOL
responce parameter byte 17, bit 0		
ASi_Input.Data[59].9	0	BOOL
responce parameter byte 17, bit 1		
ASi_Input.Data[59].10	0	BOOL
responce parameter byte 17, bit 2		
ASi_Input.Data[59].11	0	BOOL
responce parameter byte 17, bit 3		
ASi_Input.Data[59].12	0	BOOL
responce parameter byte 17, bit 4		
ASi_Input.Data[59].13	0	BOOL
responce parameter byte 17, bit 5		
ASi_Input.Data[59].14	0	BOOL
responce parameter byte 17, bit 6		
ASi_Input.Data[59].15	0	BOOL
responce parameter byte 17, bit 7		
ASi_Input.Data[60]	0	INT
Mailbox2 Responce Parameters 19..20		
ASi_Input.Data[60].0	0	BOOL
responce parameter byte 20, bit 0		
ASi_Input.Data[60].1	0	BOOL
responce parameter byte 20, bit 1		
ASi_Input.Data[60].2	0	BOOL
responce parameter byte 20, bit 2		
ASi_Input.Data[60].3	0	BOOL
responce parameter byte 20, bit 3		
ASi_Input.Data[60].4	0	BOOL
responce parameter byte 20, bit 4		
ASi_Input.Data[60].5	0	BOOL
responce parameter byte 20, bit 5		
ASi_Input.Data[60].6	0	BOOL
responce parameter byte 20, bit 6		
ASi_Input.Data[60].7	0	BOOL
responce parameter byte 20, bit 7		
ASi_Input.Data[60].8	0	BOOL
responce parameter byte 19, bit 0		
ASi_Input.Data[60].9	0	BOOL
responce parameter byte 19, bit 1		
ASi_Input.Data[60].10	0	BOOL
responce parameter byte 19, bit 2		
ASi_Input.Data[60].11	0	BOOL
responce parameter byte 19, bit 3		

ASi_Input (Continued)

ASi_Input.Data[60].12	0	BOOL
responce parameter byte 19, bit 4		
ASi_Input.Data[60].13	0	BOOL
responce parameter byte 19, bit 5		
ASi_Input.Data[60].14	0	BOOL
responce parameter byte 19, bit 6		
ASi_Input.Data[60].15	0	BOOL
responce parameter byte 19, bit 7		
ASi_Input.Data[61]	0	INT
Mailbox2 Responce Parameters 21..22		
ASi_Input.Data[61].0	0	BOOL
responce parameter byte 22, bit 0		
ASi_Input.Data[61].1	0	BOOL
responce parameter byte 22, bit 1		
ASi_Input.Data[61].2	0	BOOL
responce parameter byte 22, bit 2		
ASi_Input.Data[61].3	0	BOOL
responce parameter byte 22, bit 3		
ASi_Input.Data[61].4	0	BOOL
responce parameter byte 22, bit 4		
ASi_Input.Data[61].5	0	BOOL
responce parameter byte 22, bit 5		
ASi_Input.Data[61].6	0	BOOL
responce parameter byte 22, bit 6		
ASi_Input.Data[61].7	0	BOOL
responce parameter byte 22, bit 7		
ASi_Input.Data[61].8	0	BOOL
responce parameter byte 21, bit 0		
ASi_Input.Data[61].9	0	BOOL
responce parameter byte 21, bit 1		
ASi_Input.Data[61].10	0	BOOL
responce parameter byte 21, bit 2		
ASi_Input.Data[61].11	0	BOOL
responce parameter byte 21, bit 3		
ASi_Input.Data[61].12	0	BOOL
responce parameter byte 21, bit 4		
ASi_Input.Data[61].13	0	BOOL
responce parameter byte 21, bit 5		
ASi_Input.Data[61].14	0	BOOL
responce parameter byte 21, bit 6		
ASi_Input.Data[61].15	0	BOOL
responce parameter byte 21, bit 7		
ASi_Input.Data[62]	0	INT
Mailbox2 Responce Parameters 23..24		
ASi_Input.Data[62].0	0	BOOL
responce parameter byte 24, bit 0		
ASi_Input.Data[62].1	0	BOOL
responce parameter byte 24, bit 1		
ASi_Input.Data[62].2	0	BOOL
responce parameter byte 24, bit 2		
ASi_Input.Data[62].3	0	BOOL
responce parameter byte 24, bit 3		
ASi_Input.Data[62].4	0	BOOL
responce parameter byte 24, bit 4		
ASi_Input.Data[62].5	0	BOOL
responce parameter byte 24, bit 5		
ASi_Input.Data[62].6	0	BOOL
responce parameter byte 24, bit 6		
ASi_Input.Data[62].7	0	BOOL
responce parameter byte 24, bit 7		
ASi_Input.Data[62].8	0	BOOL
responce parameter byte 23, bit 0		
ASi_Input.Data[62].9	0	BOOL
responce parameter byte 23, bit 1		
ASi_Input.Data[62].10	0	BOOL
responce parameter byte 23, bit 2		
ASi_Input.Data[62].11	0	BOOL

ASi_Input (Continued)		
responce parameter byte 23, bit 3		
ASi_Input.Data[62].12	0	BOOL
responce parameter byte 23, bit 4		
ASi_Input.Data[62].13	0	BOOL
responce parameter byte 23, bit 5		
ASi_Input.Data[62].14	0	BOOL
responce parameter byte 23, bit 6		
ASi_Input.Data[62].15	0	BOOL
responce parameter byte 23, bit 7		
ASi_Input.Data[63]	0	INT
Mailbox2 Responce Parameters 25..26		
ASi_Input.Data[63].0	0	BOOL
responce parameter byte 26, bit 0		
ASi_Input.Data[63].1	0	BOOL
responce parameter byte 26, bit 1		
ASi_Input.Data[63].2	0	BOOL
responce parameter byte 26, bit 2		
ASi_Input.Data[63].3	0	BOOL
responce parameter byte 26, bit 3		
ASi_Input.Data[63].4	0	BOOL
responce parameter byte 26, bit 4		
ASi_Input.Data[63].5	0	BOOL
responce parameter byte 26, bit 5		
ASi_Input.Data[63].6	0	BOOL
responce parameter byte 26, bit 6		
ASi_Input.Data[63].7	0	BOOL
responce parameter byte 26, bit 7		
ASi_Input.Data[63].8	0	BOOL
responce parameter byte 25, bit 0		
ASi_Input.Data[63].9	0	BOOL
responce parameter byte 25, bit 1		
ASi_Input.Data[63].10	0	BOOL
responce parameter byte 25, bit 2		
ASi_Input.Data[63].11	0	BOOL
responce parameter byte 25, bit 3		
ASi_Input.Data[63].12	0	BOOL
responce parameter byte 25, bit 4		
ASi_Input.Data[63].13	0	BOOL
responce parameter byte 25, bit 5		
ASi_Input.Data[63].14	0	BOOL
responce parameter byte 25, bit 6		
ASi_Input.Data[63].15	0	BOOL
responce parameter byte 25, bit 7		
ASi_Input.Data[64]	0	INT
Mailbox2 Responce Parameters 27..28		
ASi_Input.Data[64].0	0	BOOL
responce parameter byte 28, bit 0		
ASi_Input.Data[64].1	0	BOOL
responce parameter byte 28, bit 1		
ASi_Input.Data[64].2	0	BOOL
responce parameter byte 28, bit 2		
ASi_Input.Data[64].3	0	BOOL
responce parameter byte 28, bit 3		
ASi_Input.Data[64].4	0	BOOL
responce parameter byte 28, bit 4		
ASi_Input.Data[64].5	0	BOOL
responce parameter byte 28, bit 5		
ASi_Input.Data[64].6	0	BOOL
responce parameter byte 28, bit 6		
ASi_Input.Data[64].7	0	BOOL
responce parameter byte 28, bit 7		
ASi_Input.Data[64].8	0	BOOL
responce parameter byte 27, bit 0		
ASi_Input.Data[64].9	0	BOOL
responce parameter byte 27, bit 1		
ASi_Input.Data[64].10	0	BOOL
responce parameter byte 27, bit 2		

ASi_Input (Continued)

ASi_Input.Data[64].11	0	BOOL
responce parameter byte 27, bit 3		
ASi_Input.Data[64].12	0	BOOL
responce parameter byte 27, bit 4		
ASi_Input.Data[64].13	0	BOOL
responce parameter byte 27, bit 5		
ASi_Input.Data[64].14	0	BOOL
responce parameter byte 27, bit 6		
ASi_Input.Data[64].15	0	BOOL
responce parameter byte 27, bit 7		
ASi_Input.Data[65]	0	INT
Mailbox2 Responce Parameters 29..30		
ASi_Input.Data[65].0	0	BOOL
responce parameter byte 30, bit 0		
ASi_Input.Data[65].1	0	BOOL
responce parameter byte 30, bit 1		
ASi_Input.Data[65].2	0	BOOL
responce parameter byte 30, bit 2		
ASi_Input.Data[65].3	0	BOOL
responce parameter byte 30, bit 3		
ASi_Input.Data[65].4	0	BOOL
responce parameter byte 30, bit 4		
ASi_Input.Data[65].5	0	BOOL
responce parameter byte 30, bit 5		
ASi_Input.Data[65].6	0	BOOL
responce parameter byte 30, bit 6		
ASi_Input.Data[65].7	0	BOOL
responce parameter byte 30, bit 7		
ASi_Input.Data[65].8	0	BOOL
responce parameter byte 29, bit 0		
ASi_Input.Data[65].9	0	BOOL
responce parameter byte 29, bit 1		
ASi_Input.Data[65].10	0	BOOL
responce parameter byte 29, bit 2		
ASi_Input.Data[65].11	0	BOOL
responce parameter byte 29, bit 3		
ASi_Input.Data[65].12	0	BOOL
responce parameter byte 29, bit 4		
ASi_Input.Data[65].13	0	BOOL
responce parameter byte 29, bit 5		
ASi_Input.Data[65].14	0	BOOL
responce parameter byte 29, bit 6		
ASi_Input.Data[65].15	0	BOOL
responce parameter byte 29, bit 7		
ASi_Input.Data[66]	0	INT
Mailbox2 Responce Parameters 31..32		
ASi_Input.Data[66].0	0	BOOL
responce parameter byte 32, bit 0		
ASi_Input.Data[66].1	0	BOOL
responce parameter byte 32, bit 1		
ASi_Input.Data[66].2	0	BOOL
responce parameter byte 32, bit 2		
ASi_Input.Data[66].3	0	BOOL
responce parameter byte 32, bit 3		
ASi_Input.Data[66].4	0	BOOL
responce parameter byte 32, bit 4		
ASi_Input.Data[66].5	0	BOOL
responce parameter byte 32, bit 5		
ASi_Input.Data[66].6	0	BOOL
responce parameter byte 32, bit 6		
ASi_Input.Data[66].7	0	BOOL
responce parameter byte 32, bit 7		
ASi_Input.Data[66].8	0	BOOL
responce parameter byte 29, bit 0		
ASi_Input.Data[66].9	0	BOOL
responce parameter byte 29, bit 1		
ASi_Input.Data[66].10	0	BOOL

ASi_Input (Continued)		
responce parameter byte 29, bit 2		
ASi_Input.Data[66].11	0	BOOL
responce parameter byte 29, bit 3		
ASi_Input.Data[66].12	0	BOOL
responce parameter byte 29, bit 4		
ASi_Input.Data[66].13	0	BOOL
responce parameter byte 29, bit 5		
ASi_Input.Data[66].14	0	BOOL
responce parameter byte 29, bit 6		
ASi_Input.Data[66].15	0	BOOL
responce parameter byte 29, bit 7		
ASi_Input.Data[67]	0	INT
Mailbox2 Responce Parameters 33..34		
ASi_Input.Data[67].0	0	BOOL
responce parameter byte 34, bit 0		
ASi_Input.Data[67].1	0	BOOL
responce parameter byte 34, bit 1		
ASi_Input.Data[67].2	0	BOOL
responce parameter byte 34, bit 2		
ASi_Input.Data[67].3	0	BOOL
responce parameter byte 34, bit 3		
ASi_Input.Data[67].4	0	BOOL
responce parameter byte 34, bit 4		
ASi_Input.Data[67].5	0	BOOL
responce parameter byte 34, bit 5		
ASi_Input.Data[67].6	0	BOOL
responce parameter byte 34, bit 6		
ASi_Input.Data[67].7	0	BOOL
responce parameter byte 34, bit 7		
ASi_Input.Data[67].8	0	BOOL
responce parameter byte 33, bit 0		
ASi_Input.Data[67].9	0	BOOL
responce parameter byte 33, bit 1		
ASi_Input.Data[67].10	0	BOOL
responce parameter byte 33, bit 2		
ASi_Input.Data[67].11	0	BOOL
responce parameter byte 33, bit 3		
ASi_Input.Data[67].12	0	BOOL
responce parameter byte 33, bit 4		
ASi_Input.Data[67].13	0	BOOL
responce parameter byte 33, bit 5		
ASi_Input.Data[67].14	0	BOOL
responce parameter byte 33, bit 6		
ASi_Input.Data[67].15	0	BOOL
responce parameter byte 33, bit 7		
ASi_Input.Data[68]	0	INT
Circuit 1: Analog Slave 10 Channel 1		
ASi_Input.Data[69]	0	INT
Circuit 1: Analog Slave 10 Channel 2		
ASi_Input.Data[70]	0	INT
Circuit 1: Analog Slave 10 Channel 3		
ASi_Input.Data[71]	0	INT
Circuit 1: Analog Slave 10 Channel 4		
ASi_Input.Data[72]	0	INT
Circuit 1: Analog Slave 11 Channel 1		
ASi_Input.Data[73]	0	INT
Circuit 1: Analog Slave 11 Channel 2		
ASi_Input.Data[74]	0	INT
Circuit 1: Analog Slave 11 Channel 3		
ASi_Input.Data[75]	0	INT
Circuit 1: Analog Slave 11 Channel 4		
ASi_Input.Data[76]	0	INT
Circuit 1: Analog Slave 12 Channel 1		
ASi_Input.Data[77]	0	INT
Circuit 1: Analog Slave 12 Channel 2		
ASi_Input.Data[78]	0	INT
Circuit 1: Analog Slave 12 Channel 3		

ASi_Input (Continued)

ASi_Input.Data[79]	0	INT
Circuit 1: Analog Slave 12 Channel 4		
ASi_Input.Data[80]	0	INT
Circuit 1: Analog Slave 13 Channel 1		
ASi_Input.Data[81]	0	INT
Circuit 1: Analog Slave 13 Channel 2		
ASi_Input.Data[82]	0	INT
Circuit 1: Analog Slave 13 Channel 3		
ASi_Input.Data[83]	0	INT
Circuit 1: Analog Slave 13 Channel 4		
ASi_Input.Data[84]	0	INT
Circuit 1: Analog Slave 14 Channel 1		
ASi_Input.Data[85]	0	INT
Circuit 1: Analog Slave 14 Channel 2		
ASi_Input.Data[86]	0	INT
Circuit 1: Analog Slave 14 Channel 3		
ASi_Input.Data[87]	0	INT
Circuit 1: Analog Slave 14 Channel 4		
ASi_Input.Data[88]	0	INT
Circuit 1: Analog Slave 15 Channel 1		
ASi_Input.Data[89]	0	INT
Circuit 1: Analog Slave 15 Channel 2		
ASi_Input.Data[90]	0	INT
Circuit 1: Analog Slave 15 Channel 3		
ASi_Input.Data[91]	0	INT
Circuit 1: Analog Slave 15 Channel 4		
ASi_Input.Data[92]	0	INT
Circuit 1: Analog Slave 16 Channel 1		
ASi_Input.Data[93]	0	INT
Circuit 1: Analog Slave 16 Channel 2		
ASi_Input.Data[94]	0	INT
Circuit 1: Analog Slave 16 Channel 3		
ASi_Input.Data[95]	0	INT
Circuit 1: Analog Slave 16 Channel 4		
ASi_Input.Data[96]	0	INT
Circuit 1: Analog Slave 17 Channel 1		
ASi_Input.Data[97]	0	INT
Circuit 1: Analog Slave 17 Channel 2		
ASi_Input.Data[98]	0	INT
Circuit 1: Analog Slave 17 Channel 3		
ASi_Input.Data[99]	0	INT
Circuit 1: Analog Slave 17 Channel 4		
ASi_Input.Data[100]	0	INT
Circuit 1: Analog Slave 18 Channel 1		
ASi_Input.Data[101]	0	INT
Circuit 1: Analog Slave 18 Channel 2		
ASi_Input.Data[102]	0	INT
Circuit 1: Analog Slave 18 Channel 3		
ASi_Input.Data[103]	0	INT
Circuit 1: Analog Slave 18 Channel 4		
ASi_Input.Data[104]	0	INT
Circuit 1: Analog Slave 19 Channel 1		
ASi_Input.Data[105]	0	INT
Circuit 1: Analog Slave 19 Channel 2		
ASi_Input.Data[106]	0	INT
Circuit 1: Analog Slave 19 Channel 3		
ASi_Input.Data[107]	0	INT
Circuit 1: Analog Slave 19 Channel 4		
ASi_Input.Data[108]	0	INT
Circuit 1: Analog Slave 20 Channel 1		
ASi_Input.Data[109]	0	INT
Circuit 1: Analog Slave 20 Channel 2		
ASi_Input.Data[110]	0	INT
Circuit 1: Analog Slave 20 Channel 3		
ASi_Input.Data[111]	0	INT
Circuit 1: Analog Slave 20 Channel 4		
ASi_Input.Data[112]	0	INT

ASi_Input (Continued)

Circuit 1: Analog Slave 21 Channel 1		
ASi_Input.Data[113]	0	INT
Circuit 1: Analog Slave 21 Channel 2		
ASi_Input.Data[114]	0	INT
Circuit 1: Analog Slave 21 Channel 3		
ASi_Input.Data[115]	0	INT
Circuit 1: Analog Slave 21 Channel 4		
ASi_Input.Data[116]	0	INT
Circuit 1: Analog Slave 22 Channel 1		
ASi_Input.Data[117]	0	INT
Circuit 1: Analog Slave 22 Channel 2		
ASi_Input.Data[118]	0	INT
Circuit 1: Analog Slave 22 Channel 3		
ASi_Input.Data[119]	0	INT
Circuit 1: Analog Slave 22 Channel 4		
ASi_Input.Data[120]	0	INT
Circuit 1: Analog Slave 23 Channel 1		
ASi_Input.Data[121]	0	INT
Circuit 1: Analog Slave 23 Channel 2		
ASi_Input.Data[122]	0	INT
Circuit 1: Analog Slave 23 Channel 3		
ASi_Input.Data[123]	0	INT
Circuit 1: Analog Slave 23 Channel 4		
ASi_Input.Data[124]	0	INT
Circuit 1: Analog Slave 24 Channel 1		
ASi_Input.Data[125]	0	INT
Circuit 1: Analog Slave 24 Channel 2		
ASi_Input.Data[126]	0	INT
Circuit 1: Analog Slave 24 Channel 3		
ASi_Input.Data[127]	0	INT
Circuit 1: Analog Slave 24 Channel 4		
ASi_Input.Data[128]	0	INT
Circuit 1: Analog Slave 25 Channel 1		
ASi_Input.Data[129]	0	INT
Circuit 1: Analog Slave 25 Channel 2		
ASi_Input.Data[130]	0	INT
Circuit 1: Analog Slave 25 Channel 3		
ASi_Input.Data[131]	0	INT
Circuit 1: Analog Slave 25 Channel 4		
ASi_Input.Data[132]	0	INT
Circuit 1: Analog Slave 26 Channel 1		
ASi_Input.Data[133]	0	INT
Circuit 1: Analog Slave 26 Channel 2		
ASi_Input.Data[134]	0	INT
Circuit 1: Analog Slave 26 Channel 3		
ASi_Input.Data[135]	0	INT
Circuit 1: Analog Slave 26 Channel 4		
ASi_Input.Data[136]	0	INT
Circuit 1: Analog Slave 27 Channel 1		
ASi_Input.Data[137]	0	INT
Circuit 1: Analog Slave 27 Channel 2		
ASi_Input.Data[138]	0	INT
Circuit 1: Analog Slave 27 Channel 3		
ASi_Input.Data[139]	0	INT
Circuit 1: Analog Slave 27 Channel 4		
ASi_Input.Data[140]	0	INT
Circuit 1: Analog Slave 28 Channel 1		
ASi_Input.Data[141]	0	INT
Circuit 1: Analog Slave 28 Channel 2		
ASi_Input.Data[142]	0	INT
Circuit 1: Analog Slave 28 Channel 3		
ASi_Input.Data[143]	0	INT
Circuit 1: Analog Slave 28 Channel 4		
ASi_Input.Data[144]	0	INT
Circuit 1: Analog Slave 29 Channel 1		
ASi_Input.Data[145]	0	INT
Circuit 1: Analog Slave 29 Channel 2		

ASi_Input (Continued)

ASi_Input.Data[146]	0	INT
Circuit 1: Analog Slave 29 Channel 3		
ASi_Input.Data[147]	0	INT
Circuit 1: Analog Slave 29 Channel 4		
ASi_Input.Data[148]	0	INT
Circuit 1: Analog Slave 30 Channel 1		
ASi_Input.Data[149]	0	INT
Circuit 1: Analog Slave 30 Channel 2		
ASi_Input.Data[150]	0	INT
Circuit 1: Analog Slave 30 Channel 3		
ASi_Input.Data[151]	0	INT
Circuit 1: Analog Slave 30 Channel 4		
ASi_Input.Data[152]	0	INT
Circuit 1: Analog Slave 31 Channel 1		
ASi_Input.Data[153]	0	INT
Circuit 1: Analog Slave 31 Channel 2		
ASi_Input.Data[154]	0	INT
Circuit 1: Analog Slave 31 Channel 3		
ASi_Input.Data[155]	0	INT
Circuit 1: Analog Slave 31 Channel 4		
ASi_Input.Data[156]	0	INT
Circuit 2: Analog Slave 10 Channel 1		
ASi_Input.Data[157]	0	INT
Circuit 2: Analog Slave 10 Channel 2		
ASi_Input.Data[158]	0	INT
Circuit 2: Analog Slave 10 Channel 3		
ASi_Input.Data[159]	0	INT
Circuit 2: Analog Slave 10 Channel 4		
ASi_Input.Data[160]	0	INT
Circuit 2: Analog Slave 11 Channel 1		
ASi_Input.Data[161]	0	INT
Circuit 2: Analog Slave 11 Channel 2		
ASi_Input.Data[162]	0	INT
Circuit 2: Analog Slave 11 Channel 3		
ASi_Input.Data[163]	0	INT
Circuit 2: Analog Slave 11 Channel 4		
ASi_Input.Data[164]	0	INT
Circuit 2: Analog Slave 12 Channel 1		
ASi_Input.Data[165]	0	INT
Circuit 2: Analog Slave 12 Channel 2		
ASi_Input.Data[166]	0	INT
Circuit 2: Analog Slave 12 Channel 3		
ASi_Input.Data[167]	0	INT
Circuit 2: Analog Slave 12 Channel 4		
ASi_Input.Data[168]	0	INT
Circuit 2: Analog Slave 13 Channel 1		
ASi_Input.Data[169]	0	INT
Circuit 2: Analog Slave 13 Channel 2		
ASi_Input.Data[170]	0	INT
Circuit 2: Analog Slave 13 Channel 3		
ASi_Input.Data[171]	0	INT
Circuit 2: Analog Slave 13 Channel 4		
ASi_Input.Data[172]	0	INT
Circuit 2: Analog Slave 14 Channel 1		
ASi_Input.Data[173]	0	INT
Circuit 2: Analog Slave 14 Channel 2		
ASi_Input.Data[174]	0	INT
Circuit 2: Analog Slave 14 Channel 3		
ASi_Input.Data[175]	0	INT
Circuit 2: Analog Slave 14 Channel 4		
ASi_Input.Data[176]	0	INT
Circuit 2: Analog Slave 15 Channel 1		
ASi_Input.Data[177]	0	INT
Circuit 2: Analog Slave 15 Channel 2		
ASi_Input.Data[178]	0	INT
Circuit 2: Analog Slave 15 Channel 3		
ASi_Input.Data[179]	0	INT

ASi_Input (Continued)

Circuit 2: Analog Slave 15 Channel 4		
ASi_Input.Data[180]	0	INT
Circuit 2: Analog Slave 16 Channel 1		
ASi_Input.Data[181]	0	INT
Circuit 2: Analog Slave 16 Channel 2		
ASi_Input.Data[182]	0	INT
Circuit 2: Analog Slave 16 Channel 3		
ASi_Input.Data[183]	0	INT
Circuit 2: Analog Slave 16 Channel 4		
ASi_Input.Data[184]	0	INT
Circuit 2: Analog Slave 17 Channel 1		
ASi_Input.Data[185]	0	INT
Circuit 2: Analog Slave 17 Channel 2		
ASi_Input.Data[186]	0	INT
Circuit 2: Analog Slave 17 Channel 3		
ASi_Input.Data[187]	0	INT
Circuit 2: Analog Slave 17 Channel 4		
ASi_Input.Data[188]	0	INT
Circuit 2: Analog Slave 18 Channel 1		
ASi_Input.Data[189]	0	INT
Circuit 2: Analog Slave 18 Channel 2		
ASi_Input.Data[190]	0	INT
Circuit 2: Analog Slave 18 Channel 3		
ASi_Input.Data[191]	0	INT
Circuit 2: Analog Slave 18 Channel 4		
ASi_Input.Data[192]	0	INT
Circuit 2: Analog Slave 19 Channel 1		
ASi_Input.Data[193]	0	INT
Circuit 2: Analog Slave 19 Channel 2		
ASi_Input.Data[194]	0	INT
Circuit 2: Analog Slave 19 Channel 3		
ASi_Input.Data[195]	0	INT
Circuit 2: Analog Slave 19 Channel 4		
ASi_Input.Data[196]	0	INT
Circuit 2: Analog Slave 20 Channel 1		
ASi_Input.Data[197]	0	INT
Circuit 2: Analog Slave 20 Channel 2		
ASi_Input.Data[198]	0	INT
Circuit 2: Analog Slave 20 Channel 3		
ASi_Input.Data[199]	0	INT
Circuit 2: Analog Slave 20 Channel 4		
ASi_Input.Data[200]	0	INT
Circuit 2: Analog Slave 21 Channel 1		
ASi_Input.Data[201]	0	INT
Circuit 2: Analog Slave 21 Channel 2		
ASi_Input.Data[202]	0	INT
Circuit 2: Analog Slave 21 Channel 3		
ASi_Input.Data[203]	0	INT
Circuit 2: Analog Slave 21 Channel 4		
ASi_Input.Data[204]	0	INT
Circuit 2: Analog Slave 22 Channel 1		
ASi_Input.Data[205]	0	INT
Circuit 2: Analog Slave 22 Channel 2		
ASi_Input.Data[206]	0	INT
Circuit 2: Analog Slave 22 Channel 3		
ASi_Input.Data[207]	0	INT
Circuit 2: Analog Slave 22 Channel 4		
ASi_Input.Data[208]	0	INT
Circuit 2: Analog Slave 23 Channel 1		
ASi_Input.Data[209]	0	INT
Circuit 2: Analog Slave 23 Channel 2		
ASi_Input.Data[210]	0	INT
Circuit 2: Analog Slave 23 Channel 3		
ASi_Input.Data[211]	0	INT
Circuit 2: Analog Slave 23 Channel 4		
ASi_Input.Data[212]	0	INT
Circuit 2: Analog Slave 24 Channel 1		

ASi_Input (Continued)

ASi_Input.Data[213]	0	INT
Circuit 2: Analog Slave 24 Channel 2		
ASi_Input.Data[214]	0	INT
Circuit 2: Analog Slave 24 Channel 3		
ASi_Input.Data[215]	0	INT
Circuit 2: Analog Slave 24 Channel 4		
ASi_Input.Data[216]	0	INT
Circuit 2: Analog Slave 25 Channel 1		
ASi_Input.Data[217]	0	INT
Circuit 2: Analog Slave 25 Channel 2		
ASi_Input.Data[218]	0	INT
Circuit 2: Analog Slave 25 Channel 3		
ASi_Input.Data[219]	0	INT
Circuit 2: Analog Slave 25 Channel 4		
ASi_Input.Data[220]	0	INT
Circuit 2: Analog Slave 26 Channel 1		
ASi_Input.Data[221]	0	INT
Circuit 2: Analog Slave 26 Channel 2		
ASi_Input.Data[222]	0	INT
Circuit 2: Analog Slave 26 Channel 3		
ASi_Input.Data[223]	0	INT
Circuit 2: Analog Slave 26 Channel 4		
ASi_Input.Data[224]	0	INT
Circuit 2: Analog Slave 27 Channel 1		
ASi_Input.Data[225]	0	INT
Circuit 2: Analog Slave 27 Channel 2		
ASi_Input.Data[226]	0	INT
Circuit 2: Analog Slave 27 Channel 3		
ASi_Input.Data[227]	0	INT
Circuit 2: Analog Slave 27 Channel 4		
ASi_Input.Data[228]	0	INT
Circuit 2: Analog Slave 28 Channel 1		
ASi_Input.Data[229]	0	INT
Circuit 2: Analog Slave 28 Channel 2		
ASi_Input.Data[230]	0	INT
Circuit 2: Analog Slave 28 Channel 3		
ASi_Input.Data[231]	0	INT
Circuit 2: Analog Slave 28 Channel 4		
ASi_Input.Data[232]	0	INT
Circuit 2: Analog Slave 29 Channel 1		
ASi_Input.Data[233]	0	INT
Circuit 2: Analog Slave 29 Channel 2		
ASi_Input.Data[234]	0	INT
Circuit 2: Analog Slave 29 Channel 3		
ASi_Input.Data[235]	0	INT
Circuit 2: Analog Slave 29 Channel 4		
ASi_Input.Data[236]	0	INT
Circuit 2: Analog Slave 30 Channel 1		
ASi_Input.Data[237]	0	INT
Circuit 2: Analog Slave 30 Channel 2		
ASi_Input.Data[238]	0	INT
Circuit 2: Analog Slave 30 Channel 3		
ASi_Input.Data[239]	0	INT
Circuit 2: Analog Slave 30 Channel 4		
ASi_Input.Data[240]	0	INT
Circuit 2: Analog Slave 31 Channel 1		
ASi_Input.Data[241]	0	INT
Circuit 2: Analog Slave 31 Channel 2		
ASi_Input.Data[242]	0	INT
Circuit 2: Analog Slave 31 Channel 3		
ASi_Input.Data[243]	0	INT
Circuit 2: Analog Slave 31 Channel 4		

ASi_Output AB:1756_MODULE_INT_488Bytes:O:0
Vytah

AS-i Output Data, Mailbox Out, Analog Output Data
AliasFor: Local:3:O

ASi_Output (Continued)
Base Tag: Local:3:O
Constant No
External Access: Read/Write
*ASi_Output - MainProgram/MainRoutine - *0(A_PATRO_X), *0(A_PATRO_X), *0(A_PATRO_X), *0(A_PATRO_X), *1(A_KABINA), *3(GET_LCS), *4(A_OVLADANI_MOTORU), *5(_ZZZ_READ_1DI)*

ASi_Output.Data		INT
AS-i Output Data, Mailbox Out, Analog Output Data		
ASi_Output.Data[0]	0	INT
Circuit 1: Flags, AS-i Slaves 1..3		
ASi_Output.Data[0].0	0	BOOL
slave 3/3A, bit 0		
ASi_Output.Data[0].1	0	BOOL
slave 3/3A, bit 1		
ASi_Output.Data[0].2	0	BOOL
slave 3/3A, bit 2		
ASi_Output.Data[0].3	0	BOOL
slave 3/3A, bit 3		
ASi_Output.Data[0].4	0	BOOL
slave 2/2A, bit 0		
ASi_Output.Data[0].5	0	BOOL
slave 2/2A, bit 1		
ASi_Output.Data[0].6	0	BOOL
slave 2/2A, bit 2		
ASi_Output.Data[0].7	0	BOOL
slave 2/2A, bit 3		
ASi_Output.Data[0].8	0	BOOL
slave 1/1A, bit 0		
ASi_Output.Data[0].9	0	BOOL
slave 1/1A, bit 1		
ASi_Output.Data[0].10	0	BOOL
slave 1/1A, bit 2		
ASi_Output.Data[0].11	0	BOOL
slave 1/1A, bit 3		
ASi_Output.Data[0].12	0	BOOL
Off-line		
ASi_Output.Data[0].13	0	BOOL
LOS-master-bit		
ASi_Output.Data[0].14	0	BOOL
switch to ConfigurationMode		
ASi_Output.Data[0].15	0	BOOL
switch to ProtectedMode		
ASi_Output.Data[1]	0	INT
Circuit 1: AS-i Slaves 4..7		
ASi_Output.Data[1].0	0	BOOL
slave 7/7A, bit 0		
ASi_Output.Data[1].1	0	BOOL
slave 7/7A, bit 1		
ASi_Output.Data[1].2	0	BOOL
slave 7/7A, bit 2		
ASi_Output.Data[1].3	0	BOOL
slave 7/7A, bit 3		
ASi_Output.Data[1].4	0	BOOL
slave 6/6A, bit 0		
ASi_Output.Data[1].5	0	BOOL
slave 6/6A, bit 1		
ASi_Output.Data[1].6	0	BOOL
slave 6/6A, bit 2		
ASi_Output.Data[1].7	0	BOOL
slave 6/6A, bit 3		
ASi_Output.Data[1].8	0	BOOL
slave 5/5A, bit 0		
ASi_Output.Data[1].9	0	BOOL
slave 5/5A, bit 1		
ASi_Output.Data[1].10	0	BOOL
slave 5/5A, bit 2		
ASi_Output.Data[1].11	0	BOOL
slave 5/5A, bit 3		

ASi_Output (Continued)		
ASi_Output.Data[1].12	0	BOOL
slave 4/4A, bit 0		
ASi_Output.Data[1].13	0	BOOL
slave 4/4A, bit 1		
ASi_Output.Data[1].14	0	BOOL
slave 4/4A, bit 2		
ASi_Output.Data[1].15	0	BOOL
slave 4/4A, bit 3		
ASi_Output.Data[2]	0	INT
Circuit 1: AS-i Slaves 8..11		
ASi_Output.Data[2].0	0	BOOL
slave 11/11A, bit 0		
ASi_Output.Data[2].1	0	BOOL
slave 11/11A, bit 1		
ASi_Output.Data[2].2	0	BOOL
slave 11/11A, bit 2		
ASi_Output.Data[2].3	0	BOOL
slave 11/11A, bit 3		
ASi_Output.Data[2].4	0	BOOL
slave 10/10A, bit 0		
ASi_Output.Data[2].5	0	BOOL
slave 10/10A, bit 1		
ASi_Output.Data[2].6	0	BOOL
slave 10/10A, bit 2		
ASi_Output.Data[2].7	0	BOOL
slave 10/10A, bit 3		
ASi_Output.Data[2].8	0	BOOL
slave 9/9A, bit 0		
ASi_Output.Data[2].9	0	BOOL
slave 9/9A, bit 1		
ASi_Output.Data[2].10	0	BOOL
slave 9/9A, bit 2		
ASi_Output.Data[2].11	0	BOOL
slave 9/9A, bit 3		
ASi_Output.Data[2].12	0	BOOL
slave 8/8A, bit 0		
ASi_Output.Data[2].13	0	BOOL
slave 8/8A, bit 1		
ASi_Output.Data[2].14	0	BOOL
slave 8/8A, bit 2		
ASi_Output.Data[2].15	0	BOOL
slave 8/8A, bit 3		
ASi_Output.Data[3]	0	INT
Circuit 1: AS-i Slaves 12..15		
ASi_Output.Data[3].0	0	BOOL
slave 15/15A, bit 0		
ASi_Output.Data[3].1	0	BOOL
slave 15/15A, bit 1		
ASi_Output.Data[3].2	0	BOOL
slave 15/15A, bit 2		
ASi_Output.Data[3].3	0	BOOL
slave 15/15A, bit 3		
ASi_Output.Data[3].4	0	BOOL
slave 14/14A, bit 0		
ASi_Output.Data[3].5	0	BOOL
slave 14/14A, bit 1		
ASi_Output.Data[3].6	0	BOOL
slave 14/14A, bit 2		
ASi_Output.Data[3].7	0	BOOL
slave 14/14A, bit 3		
ASi_Output.Data[3].8	0	BOOL
slave 13/13A, bit 0		
ASi_Output.Data[3].9	0	BOOL
slave 13/13A, bit 1		
ASi_Output.Data[3].10	0	BOOL
slave 13/13A, bit 2		
ASi_Output.Data[3].11	0	BOOL

ASi_Output (Continued)		
slave 13/13A, bit 3		
ASi_Output.Data[3].12	0	BOOL
slave 12/12A, bit 0		
ASi_Output.Data[3].13	0	BOOL
slave 12/12A, bit 1		
ASi_Output.Data[3].14	0	BOOL
slave 12/12A, bit 2		
ASi_Output.Data[3].15	0	BOOL
slave 12/12A, bit 3		
ASi_Output.Data[4]	0	INT
Circuit 1: AS-i Slaves 16..19		
ASi_Output.Data[4].0	0	BOOL
slave 19/19A, bit 0		
ASi_Output.Data[4].1	0	BOOL
slave 19/19A, bit 1		
ASi_Output.Data[4].2	0	BOOL
slave 19/19A, bit 2		
ASi_Output.Data[4].3	0	BOOL
slave 19/19A, bit 3		
ASi_Output.Data[4].4	0	BOOL
slave 18/18A, bit 0		
ASi_Output.Data[4].5	0	BOOL
slave 18/18A, bit 1		
ASi_Output.Data[4].6	0	BOOL
slave 18/18A, bit 2		
ASi_Output.Data[4].7	0	BOOL
slave 18/18A, bit 3		
ASi_Output.Data[4].8	0	BOOL
slave 17/17A, bit 0		
ASi_Output.Data[4].9	0	BOOL
slave 17/17A, bit 1		
ASi_Output.Data[4].10	0	BOOL
slave 17/17A, bit 2		
ASi_Output.Data[4].11	0	BOOL
slave 17/17A, bit 3		
ASi_Output.Data[4].12	0	BOOL
slave 16/16A, bit 0		
ASi_Output.Data[4].13	0	BOOL
slave 16/16A, bit 1		
ASi_Output.Data[4].14	0	BOOL
slave 16/16A, bit 2		
ASi_Output.Data[4].15	0	BOOL
slave 16/16A, bit 3		
ASi_Output.Data[5]	0	INT
Circuit 1: AS-i Slaves 20..23		
ASi_Output.Data[5].0	0	BOOL
slave 23/23A, bit 0		
ASi_Output.Data[5].1	0	BOOL
slave 23/23A, bit 1		
ASi_Output.Data[5].2	0	BOOL
slave 23/23A, bit 2		
ASi_Output.Data[5].3	0	BOOL
slave 23/23A, bit 3		
ASi_Output.Data[5].4	0	BOOL
slave 22/22A, bit 0		
ASi_Output.Data[5].5	0	BOOL
slave 22/22A, bit 1		
ASi_Output.Data[5].6	0	BOOL
slave 22/22A, bit 2		
ASi_Output.Data[5].7	0	BOOL
slave 22/22A, bit 3		
ASi_Output.Data[5].8	0	BOOL
slave 21/21A, bit 0		
ASi_Output.Data[5].9	0	BOOL
slave 21/21A, bit 1		
ASi_Output.Data[5].10	0	BOOL
slave 21/21A, bit 2		

ASi_Output (Continued)		
ASi_Output.Data[5].11	0	BOOL
slave 21/21A, bit 3		
ASi_Output.Data[5].12	0	BOOL
slave 20/20A, bit 0		
ASi_Output.Data[5].13	0	BOOL
slave 20/20A, bit 1		
ASi_Output.Data[5].14	0	BOOL
slave 20/20A, bit 2		
ASi_Output.Data[5].15	0	BOOL
slave 20/20A, bit 3		
ASi_Output.Data[6]	0	INT
Circuit 1: AS-i Slaves 24..27		
ASi_Output.Data[6].0	0	BOOL
slave 27/27A, bit 0		
ASi_Output.Data[6].1	0	BOOL
slave 27/27A, bit 1		
ASi_Output.Data[6].2	0	BOOL
slave 27/27A, bit 2		
ASi_Output.Data[6].3	0	BOOL
slave 27/27A, bit 3		
ASi_Output.Data[6].4	0	BOOL
slave 26/26A, bit 0		
ASi_Output.Data[6].5	0	BOOL
slave 26/26A, bit 1		
ASi_Output.Data[6].6	0	BOOL
slave 26/26A, bit 2		
ASi_Output.Data[6].7	0	BOOL
slave 26/26A, bit 3		
ASi_Output.Data[6].8	0	BOOL
slave 25/25A, bit 0		
ASi_Output.Data[6].9	0	BOOL
slave 25/25A, bit 1		
ASi_Output.Data[6].10	0	BOOL
slave 25/25A, bit 2		
ASi_Output.Data[6].11	0	BOOL
slave 25/25A, bit 3		
ASi_Output.Data[6].12	0	BOOL
slave 24/24A, bit 0		
ASi_Output.Data[6].13	0	BOOL
slave 24/24A, bit 1		
ASi_Output.Data[6].14	0	BOOL
slave 24/24A, bit 2		
ASi_Output.Data[6].15	0	BOOL
slave 24/24A, bit 3		
ASi_Output.Data[7]	0	INT
Circuit 1: AS-i Slaves 28..31		
ASi_Output.Data[7].0	0	BOOL
slave 31/31A, bit 0		
ASi_Output.Data[7].1	0	BOOL
slave 31/31A, bit 1		
ASi_Output.Data[7].2	0	BOOL
slave 31/31A, bit 2		
ASi_Output.Data[7].3	0	BOOL
slave 31/31A, bit 3		
ASi_Output.Data[7].4	0	BOOL
slave 30/30A, bit 0		
ASi_Output.Data[7].5	0	BOOL
slave 30/30A, bit 1		
ASi_Output.Data[7].6	0	BOOL
slave 30/30A, bit 2		
ASi_Output.Data[7].7	0	BOOL
slave 30/30A, bit 3		
ASi_Output.Data[7].8	0	BOOL
slave 29/29A, bit 0		
ASi_Output.Data[7].9	0	BOOL
slave 29/29A, bit 1		
ASi_Output.Data[7].10	0	BOOL

ASi_Output (Continued)		
slave 29/29A, bit 2		
ASi_Output.Data[7].11	0	BOOL
slave 29/29A, bit 3		
ASi_Output.Data[7].12	0	BOOL
slave 28/28A, bit 0		
ASi_Output.Data[7].13	0	BOOL
slave 28/28A, bit 1		
ASi_Output.Data[7].14	0	BOOL
slave 28/28A, bit 2		
ASi_Output.Data[7].15	0	BOOL
slave 28/28A, bit 3		
ASi_Output.Data[8]	0	INT
Circuit 1: AS-i Slaves 1B..3B		
ASi_Output.Data[8].0	0	BOOL
slave 3B, bit 0		
ASi_Output.Data[8].1	0	BOOL
slave 3B, bit 1		
ASi_Output.Data[8].2	0	BOOL
slave 3B, bit 2		
ASi_Output.Data[8].3	0	BOOL
slave 3B, bit 3		
ASi_Output.Data[8].4	0	BOOL
slave 2B, bit 0		
ASi_Output.Data[8].5	0	BOOL
slave 2B, bit 1		
ASi_Output.Data[8].6	0	BOOL
slave 2B, bit 2		
ASi_Output.Data[8].7	0	BOOL
slave 2B, bit 3		
ASi_Output.Data[8].8	0	BOOL
slave 1B, bit 0		
ASi_Output.Data[8].9	0	BOOL
slave 1B, bit 1		
ASi_Output.Data[8].10	0	BOOL
slave 1B, bit 2		
ASi_Output.Data[8].11	0	BOOL
slave 1B, bit 3		
ASi_Output.Data[8].12	0	BOOL
reseved		
ASi_Output.Data[8].13	0	BOOL
reseved		
ASi_Output.Data[8].14	0	BOOL
reseved		
ASi_Output.Data[8].15	0	BOOL
reseved		
ASi_Output.Data[9]	0	INT
Circuit 1: AS-i Slaves 4B..7B		
ASi_Output.Data[9].0	0	BOOL
slave 7B, bit 0		
ASi_Output.Data[9].1	0	BOOL
slave 7B, bit 1		
ASi_Output.Data[9].2	0	BOOL
slave 7B, bit 2		
ASi_Output.Data[9].3	0	BOOL
slave 7B, bit 3		
ASi_Output.Data[9].4	0	BOOL
slave 6B, bit 0		
ASi_Output.Data[9].5	0	BOOL
slave 6B, bit 1		
ASi_Output.Data[9].6	0	BOOL
slave 6B, bit 2		
ASi_Output.Data[9].7	0	BOOL
slave 6B, bit 3		
ASi_Output.Data[9].8	0	BOOL
slave 5B, bit 0		
ASi_Output.Data[9].9	0	BOOL
slave 5B, bit 1		

ASi_Output (Continued)		
ASi_Output.Data[9].10	0	BOOL
slave 5B, bit 2		
ASi_Output.Data[9].11	0	BOOL
slave 5B, bit 3		
ASi_Output.Data[9].12	0	BOOL
slave 4B, bit 0		
ASi_Output.Data[9].13	0	BOOL
slave 4B, bit 1		
ASi_Output.Data[9].14	0	BOOL
slave 4B, bit 2		
ASi_Output.Data[9].15	0	BOOL
slave 4B, bit 3		
ASi_Output.Data[10]	0	INT
Circuit 1: AS-i Slaves 8B..11B		
ASi_Output.Data[10].0	0	BOOL
slave 11B, bit 0		
ASi_Output.Data[10].1	0	BOOL
slave 11B, bit 1		
ASi_Output.Data[10].2	0	BOOL
slave 11B, bit 2		
ASi_Output.Data[10].3	0	BOOL
slave 11B, bit 3		
ASi_Output.Data[10].4	0	BOOL
slave 10B, bit 0		
ASi_Output.Data[10].5	0	BOOL
slave 10B, bit 1		
ASi_Output.Data[10].6	0	BOOL
slave 10B, bit 2		
ASi_Output.Data[10].7	0	BOOL
slave 10B, bit 3		
ASi_Output.Data[10].8	0	BOOL
slave 9B, bit 0		
ASi_Output.Data[10].9	0	BOOL
slave 9B, bit 1		
ASi_Output.Data[10].10	0	BOOL
slave 9B, bit 2		
ASi_Output.Data[10].11	0	BOOL
slave 9B, bit 3		
ASi_Output.Data[10].12	0	BOOL
slave 8B, bit 0		
ASi_Output.Data[10].13	0	BOOL
slave 8B, bit 1		
ASi_Output.Data[10].14	0	BOOL
slave 8B, bit 2		
ASi_Output.Data[10].15	0	BOOL
slave 8B, bit 3		
ASi_Output.Data[11]	0	INT
Circuit 1: AS-i Slaves 12B..15B		
ASi_Output.Data[11].0	0	BOOL
slave 15B, bit 0		
ASi_Output.Data[11].1	0	BOOL
slave 15B, bit 1		
ASi_Output.Data[11].2	0	BOOL
slave 15B, bit 2		
ASi_Output.Data[11].3	0	BOOL
slave 15B, bit 3		
ASi_Output.Data[11].4	0	BOOL
slave 14B, bit 0		
ASi_Output.Data[11].5	0	BOOL
slave 14B, bit 1		
ASi_Output.Data[11].6	0	BOOL
slave 14B, bit 2		
ASi_Output.Data[11].7	0	BOOL
slave 14B, bit 3		
ASi_Output.Data[11].8	0	BOOL
slave 13B, bit 0		
ASi_Output.Data[11].9	0	BOOL

ASi_Output (Continued)		
slave 13B, bit 1		
ASi_Output.Data[11].10	0	BOOL
slave 13B, bit 2		
ASi_Output.Data[11].11	0	BOOL
slave 13B, bit 3		
ASi_Output.Data[11].12	0	BOOL
slave 12B, bit 0		
ASi_Output.Data[11].13	0	BOOL
slave 12B, bit 1		
ASi_Output.Data[11].14	0	BOOL
slave 12B, bit 2		
ASi_Output.Data[11].15	0	BOOL
slave 12B, bit 3		
ASi_Output.Data[12]	0	INT
Circuit 1: AS-i Slaves 16B..19B		
ASi_Output.Data[12].0	0	BOOL
slave 19B, bit 0		
ASi_Output.Data[12].1	0	BOOL
slave 19B, bit 1		
ASi_Output.Data[12].2	0	BOOL
slave 19B, bit 2		
ASi_Output.Data[12].3	0	BOOL
slave 19B, bit 3		
ASi_Output.Data[12].4	0	BOOL
slave 18B, bit 0		
ASi_Output.Data[12].5	0	BOOL
slave 18B, bit 1		
ASi_Output.Data[12].6	0	BOOL
slave 18B, bit 2		
ASi_Output.Data[12].7	0	BOOL
slave 18B, bit 3		
ASi_Output.Data[12].8	0	BOOL
slave 17B, bit 0		
ASi_Output.Data[12].9	0	BOOL
slave 17B, bit 1		
ASi_Output.Data[12].10	0	BOOL
slave 17B, bit 2		
ASi_Output.Data[12].11	0	BOOL
slave 17B, bit 3		
ASi_Output.Data[12].12	0	BOOL
slave 16B, bit 0		
ASi_Output.Data[12].13	0	BOOL
slave 16B, bit 1		
ASi_Output.Data[12].14	0	BOOL
slave 16B, bit 2		
ASi_Output.Data[12].15	0	BOOL
slave 16B, bit 3		
ASi_Output.Data[13]	0	INT
Circuit 1: AS-i Slaves 20B..23B		
ASi_Output.Data[13].0	0	BOOL
slave 23B, bit 0		
ASi_Output.Data[13].1	0	BOOL
slave 23B, bit 1		
ASi_Output.Data[13].2	0	BOOL
slave 23B, bit 2		
ASi_Output.Data[13].3	0	BOOL
slave 23B, bit 3		
ASi_Output.Data[13].4	0	BOOL
slave 22B, bit 0		
ASi_Output.Data[13].5	0	BOOL
slave 22B, bit 1		
ASi_Output.Data[13].6	0	BOOL
slave 22B, bit 2		
ASi_Output.Data[13].7	0	BOOL
slave 22B, bit 3		
ASi_Output.Data[13].8	0	BOOL
slave 21B, bit 0		

ASi_Output (Continued)		
ASi_Output.Data[13].9	0	BOOL
slave 21B, bit 1		
ASi_Output.Data[13].10	0	BOOL
slave 21B, bit 2		
ASi_Output.Data[13].11	0	BOOL
slave 21B, bit 3		
ASi_Output.Data[13].12	0	BOOL
slave 20B, bit 0		
ASi_Output.Data[13].13	0	BOOL
slave 20B, bit 1		
ASi_Output.Data[13].14	0	BOOL
slave 20B, bit 2		
ASi_Output.Data[13].15	0	BOOL
slave 20B, bit 3		
ASi_Output.Data[14]	0	INT
Circuit 1: AS-i Slaves 24B..27B		
ASi_Output.Data[14].0	0	BOOL
slave 27B, bit 0		
ASi_Output.Data[14].1	0	BOOL
slave 27B, bit 1		
ASi_Output.Data[14].2	0	BOOL
slave 27B, bit 2		
ASi_Output.Data[14].3	0	BOOL
slave 27B, bit 3		
ASi_Output.Data[14].4	0	BOOL
slave 26B, bit 0		
ASi_Output.Data[14].5	0	BOOL
slave 26B, bit 1		
ASi_Output.Data[14].6	0	BOOL
slave 26B, bit 2		
ASi_Output.Data[14].7	0	BOOL
slave 26B, bit 3		
ASi_Output.Data[14].8	0	BOOL
slave 25B, bit 0		
ASi_Output.Data[14].9	0	BOOL
slave 25B, bit 1		
ASi_Output.Data[14].10	0	BOOL
slave 25B, bit 2		
ASi_Output.Data[14].11	0	BOOL
slave 25B, bit 3		
ASi_Output.Data[14].12	0	BOOL
slave 24B, bit 0		
ASi_Output.Data[14].13	0	BOOL
slave 24B, bit 1		
ASi_Output.Data[14].14	0	BOOL
slave 24B, bit 2		
ASi_Output.Data[14].15	0	BOOL
slave 24B, bit 3		
ASi_Output.Data[15]	0	INT
Circuit 1: AS-i Slaves 28B..31B		
ASi_Output.Data[15].0	0	BOOL
slave 31B, bit 0		
ASi_Output.Data[15].1	0	BOOL
slave 31B, bit 1		
ASi_Output.Data[15].2	0	BOOL
slave 31B, bit 2		
ASi_Output.Data[15].3	0	BOOL
slave 31B, bit 3		
ASi_Output.Data[15].4	0	BOOL
slave 30B, bit 0		
ASi_Output.Data[15].5	0	BOOL
slave 30B, bit 1		
ASi_Output.Data[15].6	0	BOOL
slave 30B, bit 2		
ASi_Output.Data[15].7	0	BOOL
slave 30B, bit 3		
ASi_Output.Data[15].8	0	BOOL

ASi_Output (Continued)		
slave 29B, bit 0		
ASi_Output.Data[15].9	0	BOOL
slave 29B, bit 1		
ASi_Output.Data[15].10	0	BOOL
slave 29B, bit 2		
ASi_Output.Data[15].11	0	BOOL
slave 29B, bit 3		
ASi_Output.Data[15].12	0	BOOL
slave 28B, bit 0		
ASi_Output.Data[15].13	0	BOOL
slave 28B, bit 1		
ASi_Output.Data[15].14	0	BOOL
slave 28B, bit 2		
ASi_Output.Data[15].15	0	BOOL
slave 28B, bit 3		
ASi_Output.Data[16]	0	INT
Circuit 2: Flags, AS-i Slaves 1..3		
ASi_Output.Data[16].0	0	BOOL
slave 3/3A, bit 0		
ASi_Output.Data[16].1	0	BOOL
slave 3/3A, bit 1		
ASi_Output.Data[16].2	0	BOOL
slave 3/3A, bit 2		
ASi_Output.Data[16].3	0	BOOL
slave 3/3A, bit 3		
ASi_Output.Data[16].4	0	BOOL
slave 2/2A, bit 0		
ASi_Output.Data[16].5	0	BOOL
slave 2/2A, bit 1		
ASi_Output.Data[16].6	0	BOOL
slave 2/2A, bit 2		
ASi_Output.Data[16].7	0	BOOL
slave 2/2A, bit 3		
ASi_Output.Data[16].8	0	BOOL
slave 1/1A, bit 0		
ASi_Output.Data[16].9	0	BOOL
slave 1/1A, bit 1		
ASi_Output.Data[16].10	0	BOOL
slave 1/1A, bit 2		
ASi_Output.Data[16].11	0	BOOL
slave 1/1A, bit 3		
ASi_Output.Data[16].12	0	BOOL
Off-line		
ASi_Output.Data[16].13	0	BOOL
LOS-master-bit		
ASi_Output.Data[16].14	0	BOOL
switch to ConfigurationMode		
ASi_Output.Data[16].15	0	BOOL
switch to ProtectedMode		
ASi_Output.Data[17]	0	INT
Circuit 2: AS-i Slaves 4..7		
ASi_Output.Data[17].0	0	BOOL
slave 7/7A, bit 0		
ASi_Output.Data[17].1	0	BOOL
slave 7/7A, bit 1		
ASi_Output.Data[17].2	0	BOOL
slave 7/7A, bit 2		
ASi_Output.Data[17].3	0	BOOL
slave 7/7A, bit 3		
ASi_Output.Data[17].4	0	BOOL
slave 6/6A, bit 0		
ASi_Output.Data[17].5	0	BOOL
slave 6/6A, bit 1		
ASi_Output.Data[17].6	0	BOOL
slave 6/6A, bit 2		
ASi_Output.Data[17].7	0	BOOL
slave 6/6A, bit 3		

ASi_Output (Continued)		
ASi_Output.Data[17].8	0	BOOL
slave 5/5A, bit 0		
ASi_Output.Data[17].9	0	BOOL
slave 5/5A, bit 1		
ASi_Output.Data[17].10	0	BOOL
slave 5/5A, bit 2		
ASi_Output.Data[17].11	0	BOOL
slave 5/5A, bit 3		
ASi_Output.Data[17].12	0	BOOL
slave 4/4A, bit 0		
ASi_Output.Data[17].13	0	BOOL
slave 4/4A, bit 1		
ASi_Output.Data[17].14	0	BOOL
slave 4/4A, bit 2		
ASi_Output.Data[17].15	0	BOOL
slave 4/4A, bit 3		
ASi_Output.Data[18]	0	INT
Circuit 2: AS-i Slaves 8..11		
ASi_Output.Data[18].0	0	BOOL
slave 11/11A, bit 0		
ASi_Output.Data[18].1	0	BOOL
slave 11/11A, bit 1		
ASi_Output.Data[18].2	0	BOOL
slave 11/11A, bit 2		
ASi_Output.Data[18].3	0	BOOL
slave 11/11A, bit 3		
ASi_Output.Data[18].4	0	BOOL
slave 10/10A, bit 0		
ASi_Output.Data[18].5	0	BOOL
slave 10/10A, bit 1		
ASi_Output.Data[18].6	0	BOOL
slave 10/10A, bit 2		
ASi_Output.Data[18].7	0	BOOL
slave 10/10A, bit 3		
ASi_Output.Data[18].8	0	BOOL
slave 9/9A, bit 0		
ASi_Output.Data[18].9	0	BOOL
slave 9/9A, bit 1		
ASi_Output.Data[18].10	0	BOOL
slave 9/9A, bit 2		
ASi_Output.Data[18].11	0	BOOL
slave 9/9A, bit 3		
ASi_Output.Data[18].12	0	BOOL
slave 8/8A, bit 0		
ASi_Output.Data[18].13	0	BOOL
slave 8/8A, bit 1		
ASi_Output.Data[18].14	0	BOOL
slave 8/8A, bit 2		
ASi_Output.Data[18].15	0	BOOL
slave 8/8A, bit 3		
ASi_Output.Data[19]	0	INT
Circuit 2: AS-i Slaves 12..15		
ASi_Output.Data[19].0	0	BOOL
slave 15/15A, bit 0		
ASi_Output.Data[19].1	0	BOOL
slave 15/15A, bit 1		
ASi_Output.Data[19].2	0	BOOL
slave 15/15A, bit 2		
ASi_Output.Data[19].3	0	BOOL
slave 15/15A, bit 3		
ASi_Output.Data[19].4	0	BOOL
slave 14/14A, bit 0		
ASi_Output.Data[19].5	0	BOOL
slave 14/14A, bit 1		
ASi_Output.Data[19].6	0	BOOL
slave 14/14A, bit 2		
ASi_Output.Data[19].7	0	BOOL

ASi_Output (Continued)		
slave 14/14A, bit 3		
ASi_Output.Data[19].8	0	BOOL
slave 13/13A, bit 0		
ASi_Output.Data[19].9	0	BOOL
slave 13/13A, bit 1		
ASi_Output.Data[19].10	0	BOOL
slave 13/13A, bit 2		
ASi_Output.Data[19].11	0	BOOL
slave 13/13A, bit 3		
ASi_Output.Data[19].12	0	BOOL
slave 12/12A, bit 0		
ASi_Output.Data[19].13	0	BOOL
slave 12/12A, bit 1		
ASi_Output.Data[19].14	0	BOOL
slave 12/12A, bit 2		
ASi_Output.Data[19].15	0	BOOL
slave 12/12A, bit 3		
ASi_Output.Data[20]	0	INT
Circuit 2: AS-i Slaves 16..19		
ASi_Output.Data[20].0	0	BOOL
slave 19/19A, bit 0		
ASi_Output.Data[20].1	0	BOOL
slave 19/19A, bit 1		
ASi_Output.Data[20].2	0	BOOL
slave 19/19A, bit 2		
ASi_Output.Data[20].3	0	BOOL
slave 19/19A, bit 3		
ASi_Output.Data[20].4	0	BOOL
slave 18/18A, bit 0		
ASi_Output.Data[20].5	0	BOOL
slave 18/18A, bit 1		
ASi_Output.Data[20].6	0	BOOL
slave 18/18A, bit 2		
ASi_Output.Data[20].7	0	BOOL
slave 18/18A, bit 3		
ASi_Output.Data[20].8	0	BOOL
slave 17/17A, bit 0		
ASi_Output.Data[20].9	0	BOOL
slave 17/17A, bit 1		
ASi_Output.Data[20].10	0	BOOL
slave 17/17A, bit 2		
ASi_Output.Data[20].11	0	BOOL
slave 17/17A, bit 3		
ASi_Output.Data[20].12	0	BOOL
slave 16/16A, bit 0		
ASi_Output.Data[20].13	0	BOOL
slave 16/16A, bit 1		
ASi_Output.Data[20].14	0	BOOL
slave 16/16A, bit 2		
ASi_Output.Data[20].15	0	BOOL
slave 16/16A, bit 3		
ASi_Output.Data[21]	0	INT
Circuit 2: AS-i Slaves 20..23		
ASi_Output.Data[21].0	0	BOOL
slave 23/23A, bit 0		
ASi_Output.Data[21].1	0	BOOL
slave 23/23A, bit 1		
ASi_Output.Data[21].2	0	BOOL
slave 23/23A, bit 2		
ASi_Output.Data[21].3	0	BOOL
slave 23/23A, bit 3		
ASi_Output.Data[21].4	0	BOOL
slave 22/22A, bit 0		
ASi_Output.Data[21].5	0	BOOL
slave 22/22A, bit 1		
ASi_Output.Data[21].6	0	BOOL
slave 22/22A, bit 2		

ASi_Output (Continued)		
ASi_Output.Data[21].7	0	BOOL
slave 22/22A, bit 3		
ASi_Output.Data[21].8	0	BOOL
slave 21/21A, bit 0		
ASi_Output.Data[21].9	0	BOOL
slave 21/21A, bit 1		
ASi_Output.Data[21].10	0	BOOL
slave 21/21A, bit 2		
ASi_Output.Data[21].11	0	BOOL
slave 21/21A, bit 3		
ASi_Output.Data[21].12	0	BOOL
slave 20/20A, bit 0		
ASi_Output.Data[21].13	0	BOOL
slave 20/20A, bit 1		
ASi_Output.Data[21].14	0	BOOL
slave 20/20A, bit 2		
ASi_Output.Data[21].15	0	BOOL
slave 20/20A, bit 3		
ASi_Output.Data[22]	0	INT
Circuit 2: AS-i Slaves 24..27		
ASi_Output.Data[22].0	0	BOOL
slave 27/27A, bit 0		
ASi_Output.Data[22].1	0	BOOL
slave 27/27A, bit 1		
ASi_Output.Data[22].2	0	BOOL
slave 27/27A, bit 2		
ASi_Output.Data[22].3	0	BOOL
slave 27/27A, bit 3		
ASi_Output.Data[22].4	0	BOOL
slave 26/26A, bit 0		
ASi_Output.Data[22].5	0	BOOL
slave 26/26A, bit 1		
ASi_Output.Data[22].6	0	BOOL
slave 26/26A, bit 2		
ASi_Output.Data[22].7	0	BOOL
slave 26/26A, bit 3		
ASi_Output.Data[22].8	0	BOOL
slave 25/25A, bit 0		
ASi_Output.Data[22].9	0	BOOL
slave 25/25A, bit 1		
ASi_Output.Data[22].10	0	BOOL
slave 25/25A, bit 2		
ASi_Output.Data[22].11	0	BOOL
slave 25/25A, bit 3		
ASi_Output.Data[22].12	0	BOOL
slave 24/24A, bit 0		
ASi_Output.Data[22].13	0	BOOL
slave 24/24A, bit 1		
ASi_Output.Data[22].14	0	BOOL
slave 24/24A, bit 2		
ASi_Output.Data[22].15	0	BOOL
slave 24/24A, bit 3		
ASi_Output.Data[23]	0	INT
Circuit 2: AS-i Slaves 28..31		
ASi_Output.Data[23].0	0	BOOL
slave 31/31A, bit 0		
ASi_Output.Data[23].1	0	BOOL
slave 31/31A, bit 1		
ASi_Output.Data[23].2	0	BOOL
slave 31/31A, bit 2		
ASi_Output.Data[23].3	0	BOOL
slave 31/31A, bit 3		
ASi_Output.Data[23].4	0	BOOL
slave 30/30A, bit 0		
ASi_Output.Data[23].5	0	BOOL
slave 30/30A, bit 1		
ASi_Output.Data[23].6	0	BOOL

ASi_Output (Continued)		
slave 30/30A, bit 2		
ASi_Output.Data[23].7	0	BOOL
slave 30/30A, bit 3		
ASi_Output.Data[23].8	0	BOOL
slave 29/29A, bit 0		
ASi_Output.Data[23].9	0	BOOL
slave 29/29A, bit 1		
ASi_Output.Data[23].10	0	BOOL
slave 29/29A, bit 2		
ASi_Output.Data[23].11	0	BOOL
slave 29/29A, bit 3		
ASi_Output.Data[23].12	0	BOOL
slave 28/28A, bit 0		
ASi_Output.Data[23].13	0	BOOL
slave 28/28A, bit 1		
ASi_Output.Data[23].14	0	BOOL
slave 28/28A, bit 2		
ASi_Output.Data[23].15	0	BOOL
slave 28/28A, bit 3		
ASi_Output.Data[24]	0	INT
Circuit 2: AS-i Slaves 1B..3B		
ASi_Output.Data[24].0	0	BOOL
slave 3B, bit 0		
ASi_Output.Data[24].1	0	BOOL
slave 3B, bit 1		
ASi_Output.Data[24].2	0	BOOL
slave 3B, bit 2		
ASi_Output.Data[24].3	0	BOOL
slave 3B, bit 3		
ASi_Output.Data[24].4	0	BOOL
slave 2B, bit 0		
ASi_Output.Data[24].5	0	BOOL
slave 2B, bit 1		
ASi_Output.Data[24].6	0	BOOL
slave 2B, bit 2		
ASi_Output.Data[24].7	0	BOOL
slave 2B, bit 3		
ASi_Output.Data[24].8	0	BOOL
slave 1B, bit 0		
ASi_Output.Data[24].9	0	BOOL
slave 1B, bit 1		
ASi_Output.Data[24].10	0	BOOL
slave 1B, bit 2		
ASi_Output.Data[24].11	0	BOOL
slave 1B, bit 3		
ASi_Output.Data[24].12	0	BOOL
reserved		
ASi_Output.Data[24].13	0	BOOL
reserved		
ASi_Output.Data[24].14	0	BOOL
reserved		
ASi_Output.Data[24].15	0	BOOL
reserved		
ASi_Output.Data[25]	0	INT
Circuit 2: AS-i Slaves 4B..7B		
ASi_Output.Data[25].0	0	BOOL
slave 7B, bit 0		
ASi_Output.Data[25].1	0	BOOL
slave 7B, bit 1		
ASi_Output.Data[25].2	0	BOOL
slave 7B, bit 2		
ASi_Output.Data[25].3	0	BOOL
slave 7B, bit 3		
ASi_Output.Data[25].4	0	BOOL
slave 6B, bit 0		
ASi_Output.Data[25].5	0	BOOL
slave 6B, bit 1		

ASi_Output (Continued)		
ASi_Output.Data[25].6 slave 6B, bit 2	0	BOOL
ASi_Output.Data[25].7 slave 6B, bit 3	0	BOOL
ASi_Output.Data[25].8 slave 5B, bit 0	0	BOOL
ASi_Output.Data[25].9 slave 5B, bit 1	0	BOOL
ASi_Output.Data[25].10 slave 5B, bit 2	0	BOOL
ASi_Output.Data[25].11 slave 5B, bit 3	0	BOOL
ASi_Output.Data[25].12 slave 4B, bit 0	0	BOOL
ASi_Output.Data[25].13 slave 4B, bit 1	0	BOOL
ASi_Output.Data[25].14 slave 4B, bit 2	0	BOOL
ASi_Output.Data[25].15 slave 4B, bit 3	0	BOOL
ASi_Output.Data[26] Circuit 2: AS-i Slaves 8B..11B	0	INT
ASi_Output.Data[26].0 slave 11B, bit 0	0	BOOL
ASi_Output.Data[26].1 slave 11B, bit 1	0	BOOL
ASi_Output.Data[26].2 slave 11B, bit 2	0	BOOL
ASi_Output.Data[26].3 slave 11B, bit 3	0	BOOL
ASi_Output.Data[26].4 slave 10B, bit 0	0	BOOL
ASi_Output.Data[26].5 slave 10B, bit 1	0	BOOL
ASi_Output.Data[26].6 slave 10B, bit 2	0	BOOL
ASi_Output.Data[26].7 slave 10B, bit 3	0	BOOL
ASi_Output.Data[26].8 slave 9B, bit 0	0	BOOL
ASi_Output.Data[26].9 slave 9B, bit 1	0	BOOL
ASi_Output.Data[26].10 slave 9B, bit 2	0	BOOL
ASi_Output.Data[26].11 slave 9B, bit 3	0	BOOL
ASi_Output.Data[26].12 slave 8B, bit 0	0	BOOL
ASi_Output.Data[26].13 slave 8B, bit 1	0	BOOL
ASi_Output.Data[26].14 slave 8B, bit 2	0	BOOL
ASi_Output.Data[26].15 slave 8B, bit 3	0	BOOL
ASi_Output.Data[27] Circuit 2: AS-i Slaves 12B..15B	0	INT
ASi_Output.Data[27].0 slave 15B, bit 0	0	BOOL
ASi_Output.Data[27].1 slave 15B, bit 1	0	BOOL
ASi_Output.Data[27].2 slave 15B, bit 2	0	BOOL
ASi_Output.Data[27].3 slave 15B, bit 3	0	BOOL
ASi_Output.Data[27].4 slave 14B, bit 0	0	BOOL
ASi_Output.Data[27].5	0	BOOL

ASi_Output (Continued)		
slave 14B, bit 1		
ASi_Output.Data[27].6	0	BOOL
slave 14B, bit 2		
ASi_Output.Data[27].7	0	BOOL
slave 14B, bit 3		
ASi_Output.Data[27].8	0	BOOL
slave 13B, bit 0		
ASi_Output.Data[27].9	0	BOOL
slave 13B, bit 1		
ASi_Output.Data[27].10	0	BOOL
slave 13B, bit 2		
ASi_Output.Data[27].11	0	BOOL
slave 13B, bit 3		
ASi_Output.Data[27].12	0	BOOL
slave 12B, bit 0		
ASi_Output.Data[27].13	0	BOOL
slave 12B, bit 1		
ASi_Output.Data[27].14	0	BOOL
slave 12B, bit 2		
ASi_Output.Data[27].15	0	BOOL
slave 12B, bit 3		
ASi_Output.Data[28]	0	INT
Circuit 2: AS-i Slaves 16B..19B		
ASi_Output.Data[28].0	0	BOOL
slave 19B, bit 0		
ASi_Output.Data[28].1	0	BOOL
slave 19B, bit 1		
ASi_Output.Data[28].2	0	BOOL
slave 19B, bit 2		
ASi_Output.Data[28].3	0	BOOL
slave 19B, bit 3		
ASi_Output.Data[28].4	0	BOOL
slave 18B, bit 0		
ASi_Output.Data[28].5	0	BOOL
slave 18B, bit 1		
ASi_Output.Data[28].6	0	BOOL
slave 18B, bit 2		
ASi_Output.Data[28].7	0	BOOL
slave 18B, bit 3		
ASi_Output.Data[28].8	0	BOOL
slave 17B, bit 0		
ASi_Output.Data[28].9	0	BOOL
slave 17B, bit 1		
ASi_Output.Data[28].10	0	BOOL
slave 17B, bit 2		
ASi_Output.Data[28].11	0	BOOL
slave 17B, bit 3		
ASi_Output.Data[28].12	0	BOOL
slave 16B, bit 0		
ASi_Output.Data[28].13	0	BOOL
slave 16B, bit 1		
ASi_Output.Data[28].14	0	BOOL
slave 16B, bit 2		
ASi_Output.Data[28].15	0	BOOL
slave 16B, bit 3		
ASi_Output.Data[29]	0	INT
Circuit 2: AS-i Slaves 20B..23B		
ASi_Output.Data[29].0	0	BOOL
slave 23B, bit 0		
ASi_Output.Data[29].1	0	BOOL
slave 23B, bit 1		
ASi_Output.Data[29].2	0	BOOL
slave 23B, bit 2		
ASi_Output.Data[29].3	0	BOOL
slave 23B, bit 3		
ASi_Output.Data[29].4	0	BOOL
slave 22B, bit 0		

ASi_Output (Continued)		
ASi_Output.Data[29].5	0	BOOL
slave 22B, bit 1		
ASi_Output.Data[29].6	0	BOOL
slave 22B, bit 2		
ASi_Output.Data[29].7	0	BOOL
slave 22B, bit 3		
ASi_Output.Data[29].8	0	BOOL
slave 21B, bit 0		
ASi_Output.Data[29].9	0	BOOL
slave 21B, bit 1		
ASi_Output.Data[29].10	0	BOOL
slave 21B, bit 2		
ASi_Output.Data[29].11	0	BOOL
slave 21B, bit 3		
ASi_Output.Data[29].12	0	BOOL
slave 20B, bit 0		
ASi_Output.Data[29].13	0	BOOL
slave 20B, bit 1		
ASi_Output.Data[29].14	0	BOOL
slave 20B, bit 2		
ASi_Output.Data[29].15	0	BOOL
slave 20B, bit 3		
ASi_Output.Data[30]	0	INT
Circuit 2: AS-i Slaves 24B..27B		
ASi_Output.Data[30].0	0	BOOL
slave 27B, bit 0		
ASi_Output.Data[30].1	0	BOOL
slave 27B, bit 1		
ASi_Output.Data[30].2	0	BOOL
slave 27B, bit 2		
ASi_Output.Data[30].3	0	BOOL
slave 27B, bit 3		
ASi_Output.Data[30].4	0	BOOL
slave 26B, bit 0		
ASi_Output.Data[30].5	0	BOOL
slave 26B, bit 1		
ASi_Output.Data[30].6	0	BOOL
slave 26B, bit 2		
ASi_Output.Data[30].7	0	BOOL
slave 26B, bit 3		
ASi_Output.Data[30].8	0	BOOL
slave 25B, bit 0		
ASi_Output.Data[30].9	0	BOOL
slave 25B, bit 1		
ASi_Output.Data[30].10	0	BOOL
slave 25B, bit 2		
ASi_Output.Data[30].11	0	BOOL
slave 25B, bit 3		
ASi_Output.Data[30].12	0	BOOL
slave 24B, bit 0		
ASi_Output.Data[30].13	0	BOOL
slave 24B, bit 1		
ASi_Output.Data[30].14	0	BOOL
slave 24B, bit 2		
ASi_Output.Data[30].15	0	BOOL
slave 24B, bit 3		
ASi_Output.Data[31]	0	INT
Circuit 2: AS-i Slaves 28B..31B		
ASi_Output.Data[31].0	0	BOOL
slave 31B, bit 0		
ASi_Output.Data[31].1	0	BOOL
slave 31B, bit 1		
ASi_Output.Data[31].2	0	BOOL
slave 31B, bit 2		
ASi_Output.Data[31].3	0	BOOL
slave 31B, bit 3		
ASi_Output.Data[31].4	0	BOOL

ASi_Output (Continued)		
slave 30B, bit 0		
ASi_Output.Data[31].5	0	BOOL
slave 30B, bit 1		
ASi_Output.Data[31].6	0	BOOL
slave 30B, bit 2		
ASi_Output.Data[31].7	0	BOOL
slave 30B, bit 3		
ASi_Output.Data[31].8	0	BOOL
slave 29B, bit 0		
ASi_Output.Data[31].9	0	BOOL
slave 29B, bit 1		
ASi_Output.Data[31].10	0	BOOL
slave 29B, bit 2		
ASi_Output.Data[31].11	0	BOOL
slave 29B, bit 3		
ASi_Output.Data[31].12	0	BOOL
slave 28B, bit 0		
ASi_Output.Data[31].13	0	BOOL
slave 28B, bit 1		
ASi_Output.Data[31].14	0	BOOL
slave 28B, bit 2		
ASi_Output.Data[31].15	0	BOOL
slave 28B, bit 3		
ASi_Output.Data[32]	0	INT
Mailbox1 Command, Toggle Bit, Circuit		
ASi_Output.Data[32].0	0	BOOL
circuit bit 0		
ASi_Output.Data[32].1	0	BOOL
circuit bit 1		
ASi_Output.Data[32].2	0	BOOL
circuit bit 2		
ASi_Output.Data[32].3	0	BOOL
circuit bit 3		
ASi_Output.Data[32].4	0	BOOL
circuit bit 4		
ASi_Output.Data[32].5	0	BOOL
circuit bit 5		
ASi_Output.Data[32].6	0	BOOL
-		
ASi_Output.Data[32].7	0	BOOL
Toggle bit		
ASi_Output.Data[32].8	0	BOOL
command bit 0		
ASi_Output.Data[32].9	0	BOOL
command bit 1		
ASi_Output.Data[32].10	0	BOOL
command bit 2		
ASi_Output.Data[32].11	0	BOOL
command bit 3		
ASi_Output.Data[32].12	0	BOOL
command bit 4		
ASi_Output.Data[32].13	0	BOOL
command bit 5		
ASi_Output.Data[32].14	0	BOOL
command bit 6		
ASi_Output.Data[32].15	0	BOOL
command bit 7		
ASi_Output.Data[33]	0	INT
Mailbox1 Request Parameters 1..2		
ASi_Output.Data[33].0	0	BOOL
request parameter byte 2, bit 0		
ASi_Output.Data[33].1	0	BOOL
request parameter byte 2, bit 1		
ASi_Output.Data[33].2	0	BOOL
request parameter byte 2, bit 2		
ASi_Output.Data[33].3	0	BOOL
request parameter byte 2, bit 3		

ASi_Output (Continued)

ASi_Output.Data[33].4	0	BOOL
request parameter byte 2, bit 4		
ASi_Output.Data[33].5	0	BOOL
request parameter byte 2, bit 5		
ASi_Output.Data[33].6	0	BOOL
request parameter byte 2, bit 6		
ASi_Output.Data[33].7	0	BOOL
request parameter byte 2, bit 7		
ASi_Output.Data[33].8	0	BOOL
request parameter byte 1, bit 0		
ASi_Output.Data[33].9	0	BOOL
request parameter byte 1, bit 1		
ASi_Output.Data[33].10	0	BOOL
request parameter byte 1, bit 2		
ASi_Output.Data[33].11	0	BOOL
request parameter byte 1, bit 3		
ASi_Output.Data[33].12	0	BOOL
request parameter byte 1, bit 4		
ASi_Output.Data[33].13	0	BOOL
request parameter byte 1, bit 5		
ASi_Output.Data[33].14	0	BOOL
request parameter byte 1, bit 6		
ASi_Output.Data[33].15	0	BOOL
request parameter byte 1, bit 7		
ASi_Output.Data[34]	0	INT
Mailbox1 Request Parameters 3..4		
ASi_Output.Data[34].0	0	BOOL
request parameter byte 4, bit 0		
ASi_Output.Data[34].1	0	BOOL
request parameter byte 4, bit 1		
ASi_Output.Data[34].2	0	BOOL
request parameter byte 4, bit 2		
ASi_Output.Data[34].3	0	BOOL
request parameter byte 4, bit 3		
ASi_Output.Data[34].4	0	BOOL
request parameter byte 4, bit 4		
ASi_Output.Data[34].5	0	BOOL
request parameter byte 4, bit 5		
ASi_Output.Data[34].6	0	BOOL
request parameter byte 4, bit 6		
ASi_Output.Data[34].7	0	BOOL
request parameter byte 4, bit 7		
ASi_Output.Data[34].8	0	BOOL
request parameter byte 3, bit 0		
ASi_Output.Data[34].9	0	BOOL
request parameter byte 3, bit 1		
ASi_Output.Data[34].10	0	BOOL
request parameter byte 3, bit 2		
ASi_Output.Data[34].11	0	BOOL
request parameter byte 3, bit 3		
ASi_Output.Data[34].12	0	BOOL
request parameter byte 3, bit 4		
ASi_Output.Data[34].13	0	BOOL
request parameter byte 3, bit 5		
ASi_Output.Data[34].14	0	BOOL
request parameter byte 3, bit 6		
ASi_Output.Data[34].15	0	BOOL
request parameter byte 3, bit 7		
ASi_Output.Data[35]	0	INT
Mailbox1 Request Parameters 5..6		
ASi_Output.Data[35].0	0	BOOL
request parameter byte 6, bit 0		
ASi_Output.Data[35].1	0	BOOL
request parameter byte 6, bit 1		
ASi_Output.Data[35].2	0	BOOL
request parameter byte 6, bit 2		
ASi_Output.Data[35].3	0	BOOL

ASi_Output (Continued)		
request parameter byte 6, bit 3		
ASi_Output.Data[35].4	0	BOOL
request parameter byte 6, bit 4		
ASi_Output.Data[35].5	0	BOOL
request parameter byte 6, bit 5		
ASi_Output.Data[35].6	0	BOOL
request parameter byte 6, bit 6		
ASi_Output.Data[35].7	0	BOOL
request parameter byte 6, bit 7		
ASi_Output.Data[35].8	0	BOOL
request parameter byte 5, bit 0		
ASi_Output.Data[35].9	0	BOOL
request parameter byte 5, bit 1		
ASi_Output.Data[35].10	0	BOOL
request parameter byte 5, bit 2		
ASi_Output.Data[35].11	0	BOOL
request parameter byte 5, bit 3		
ASi_Output.Data[35].12	0	BOOL
request parameter byte 5, bit 4		
ASi_Output.Data[35].13	0	BOOL
request parameter byte 5, bit 5		
ASi_Output.Data[35].14	0	BOOL
request parameter byte 5, bit 6		
ASi_Output.Data[35].15	0	BOOL
request parameter byte 5, bit 7		
ASi_Output.Data[36]	0	INT
Mailbox1 Request Parameters 7..8		
ASi_Output.Data[36].0	0	BOOL
request parameter byte 8, bit 0		
ASi_Output.Data[36].1	0	BOOL
request parameter byte 8, bit 1		
ASi_Output.Data[36].2	0	BOOL
request parameter byte 8, bit 2		
ASi_Output.Data[36].3	0	BOOL
request parameter byte 8, bit 3		
ASi_Output.Data[36].4	0	BOOL
request parameter byte 8, bit 4		
ASi_Output.Data[36].5	0	BOOL
request parameter byte 8, bit 5		
ASi_Output.Data[36].6	0	BOOL
request parameter byte 8, bit 6		
ASi_Output.Data[36].7	0	BOOL
request parameter byte 8, bit 7		
ASi_Output.Data[36].8	0	BOOL
request parameter byte 7, bit 0		
ASi_Output.Data[36].9	0	BOOL
request parameter byte 7, bit 1		
ASi_Output.Data[36].10	0	BOOL
request parameter byte 7, bit 2		
ASi_Output.Data[36].11	0	BOOL
request parameter byte 7, bit 3		
ASi_Output.Data[36].12	0	BOOL
request parameter byte 7, bit 4		
ASi_Output.Data[36].13	0	BOOL
request parameter byte 7, bit 5		
ASi_Output.Data[36].14	0	BOOL
request parameter byte 7, bit 6		
ASi_Output.Data[36].15	0	BOOL
request parameter byte 7, bit 7		
ASi_Output.Data[37]	0	INT
Mailbox1 Request Parameters 9..10		
ASi_Output.Data[37].0	0	BOOL
request parameter byte 10, bit 0		
ASi_Output.Data[37].1	0	BOOL
request parameter byte 10, bit 1		
ASi_Output.Data[37].2	0	BOOL
request parameter byte 10, bit 2		

ASi_Output (Continued)		
ASi_Output.Data[37].3	0	BOOL
request parameter byte 10, bit 3		
ASi_Output.Data[37].4	0	BOOL
request parameter byte 10, bit 4		
ASi_Output.Data[37].5	0	BOOL
request parameter byte 10, bit 5		
ASi_Output.Data[37].6	0	BOOL
request parameter byte 10, bit 6		
ASi_Output.Data[37].7	0	BOOL
request parameter byte 10, bit 7		
ASi_Output.Data[37].8	0	BOOL
request parameter byte 9, bit 0		
ASi_Output.Data[37].9	0	BOOL
request parameter byte 9, bit 1		
ASi_Output.Data[37].10	0	BOOL
request parameter byte 9, bit 2		
ASi_Output.Data[37].11	0	BOOL
request parameter byte 9, bit 3		
ASi_Output.Data[37].12	0	BOOL
request parameter byte 9, bit 4		
ASi_Output.Data[37].13	0	BOOL
request parameter byte 9, bit 5		
ASi_Output.Data[37].14	0	BOOL
request parameter byte 9, bit 6		
ASi_Output.Data[37].15	0	BOOL
request parameter byte 9, bit 7		
ASi_Output.Data[38]	0	INT
Mailbox1 Request Parameters 11..12		
ASi_Output.Data[38].0	0	BOOL
request parameter byte 12, bit 0		
ASi_Output.Data[38].1	0	BOOL
request parameter byte 12, bit 1		
ASi_Output.Data[38].2	0	BOOL
request parameter byte 12, bit 2		
ASi_Output.Data[38].3	0	BOOL
request parameter byte 12, bit 3		
ASi_Output.Data[38].4	0	BOOL
request parameter byte 12, bit 4		
ASi_Output.Data[38].5	0	BOOL
request parameter byte 12, bit 5		
ASi_Output.Data[38].6	0	BOOL
request parameter byte 12, bit 6		
ASi_Output.Data[38].7	0	BOOL
request parameter byte 12, bit 7		
ASi_Output.Data[38].8	0	BOOL
request parameter byte 11, bit 0		
ASi_Output.Data[38].9	0	BOOL
request parameter byte 11, bit 1		
ASi_Output.Data[38].10	0	BOOL
request parameter byte 11, bit 2		
ASi_Output.Data[38].11	0	BOOL
request parameter byte 11, bit 3		
ASi_Output.Data[38].12	0	BOOL
request parameter byte 11, bit 4		
ASi_Output.Data[38].13	0	BOOL
request parameter byte 11, bit 5		
ASi_Output.Data[38].14	0	BOOL
request parameter byte 11, bit 6		
ASi_Output.Data[38].15	0	BOOL
request parameter byte 11, bit 7		
ASi_Output.Data[39]	0	INT
Mailbox1 Request Parameters 13..14		
ASi_Output.Data[39].0	0	BOOL
request parameter byte 14, bit 0		
ASi_Output.Data[39].1	0	BOOL
request parameter byte 14, bit 1		
ASi_Output.Data[39].2	0	BOOL

ASi_Output (Continued)		
request parameter byte 14, bit 2		
ASi_Output.Data[39].3	0	BOOL
request parameter byte 14, bit 3		
ASi_Output.Data[39].4	0	BOOL
request parameter byte 14, bit 4		
ASi_Output.Data[39].5	0	BOOL
request parameter byte 14, bit 5		
ASi_Output.Data[39].6	0	BOOL
request parameter byte 14, bit 6		
ASi_Output.Data[39].7	0	BOOL
request parameter byte 14, bit 7		
ASi_Output.Data[39].8	0	BOOL
request parameter byte 13, bit 0		
ASi_Output.Data[39].9	0	BOOL
request parameter byte 13, bit 1		
ASi_Output.Data[39].10	0	BOOL
request parameter byte 13, bit 2		
ASi_Output.Data[39].11	0	BOOL
request parameter byte 13, bit 3		
ASi_Output.Data[39].12	0	BOOL
request parameter byte 13, bit 4		
ASi_Output.Data[39].13	0	BOOL
request parameter byte 13, bit 5		
ASi_Output.Data[39].14	0	BOOL
request parameter byte 13, bit 6		
ASi_Output.Data[39].15	0	BOOL
request parameter byte 13, bit 7		
ASi_Output.Data[40]	0	INT
Mailbox1 Request Parameters 15..16		
ASi_Output.Data[40].0	0	BOOL
request parameter byte 16, bit 0		
ASi_Output.Data[40].1	0	BOOL
request parameter byte 16, bit 1		
ASi_Output.Data[40].2	0	BOOL
request parameter byte 16, bit 2		
ASi_Output.Data[40].3	0	BOOL
request parameter byte 16, bit 3		
ASi_Output.Data[40].4	0	BOOL
request parameter byte 16, bit 4		
ASi_Output.Data[40].5	0	BOOL
request parameter byte 16, bit 5		
ASi_Output.Data[40].6	0	BOOL
request parameter byte 16, bit 6		
ASi_Output.Data[40].7	0	BOOL
request parameter byte 16, bit 7		
ASi_Output.Data[40].8	0	BOOL
request parameter byte 15, bit 0		
ASi_Output.Data[40].9	0	BOOL
request parameter byte 15, bit 1		
ASi_Output.Data[40].10	0	BOOL
request parameter byte 15, bit 2		
ASi_Output.Data[40].11	0	BOOL
request parameter byte 15, bit 3		
ASi_Output.Data[40].12	0	BOOL
request parameter byte 15, bit 4		
ASi_Output.Data[40].13	0	BOOL
request parameter byte 15, bit 5		
ASi_Output.Data[40].14	0	BOOL
request parameter byte 15, bit 6		
ASi_Output.Data[40].15	0	BOOL
request parameter byte 15, bit 7		
ASi_Output.Data[41]	0	INT
Mailbox1 Request Parameters 17..18		
ASi_Output.Data[41].0	0	BOOL
request parameter byte 18, bit 0		
ASi_Output.Data[41].1	0	BOOL
request parameter byte 18, bit 1		

ASi_Output (Continued)		
ASi_Output.Data[41].2	0	BOOL
request parameter byte 18, bit 2		
ASi_Output.Data[41].3	0	BOOL
request parameter byte 18, bit 3		
ASi_Output.Data[41].4	0	BOOL
request parameter byte 18, bit 4		
ASi_Output.Data[41].5	0	BOOL
request parameter byte 18, bit 5		
ASi_Output.Data[41].6	0	BOOL
request parameter byte 18, bit 6		
ASi_Output.Data[41].7	0	BOOL
request parameter byte 18, bit 7		
ASi_Output.Data[41].8	0	BOOL
request parameter byte 17, bit 0		
ASi_Output.Data[41].9	0	BOOL
request parameter byte 17, bit 1		
ASi_Output.Data[41].10	0	BOOL
request parameter byte 17, bit 2		
ASi_Output.Data[41].11	0	BOOL
request parameter byte 17, bit 3		
ASi_Output.Data[41].12	0	BOOL
request parameter byte 17, bit 4		
ASi_Output.Data[41].13	0	BOOL
request parameter byte 17, bit 5		
ASi_Output.Data[41].14	0	BOOL
request parameter byte 17, bit 6		
ASi_Output.Data[41].15	0	BOOL
request parameter byte 17, bit 7		
ASi_Output.Data[42]	0	INT
Mailbox1 Request Parameters 19..20		
ASi_Output.Data[42].0	0	BOOL
request parameter byte 20, bit 0		
ASi_Output.Data[42].1	0	BOOL
request parameter byte 20, bit 1		
ASi_Output.Data[42].2	0	BOOL
request parameter byte 20, bit 2		
ASi_Output.Data[42].3	0	BOOL
request parameter byte 20, bit 3		
ASi_Output.Data[42].4	0	BOOL
request parameter byte 20, bit 4		
ASi_Output.Data[42].5	0	BOOL
request parameter byte 20, bit 5		
ASi_Output.Data[42].6	0	BOOL
request parameter byte 20, bit 6		
ASi_Output.Data[42].7	0	BOOL
request parameter byte 20, bit 7		
ASi_Output.Data[42].8	0	BOOL
request parameter byte 19, bit 0		
ASi_Output.Data[42].9	0	BOOL
request parameter byte 19, bit 1		
ASi_Output.Data[42].10	0	BOOL
request parameter byte 19, bit 2		
ASi_Output.Data[42].11	0	BOOL
request parameter byte 19, bit 3		
ASi_Output.Data[42].12	0	BOOL
request parameter byte 19, bit 4		
ASi_Output.Data[42].13	0	BOOL
request parameter byte 19, bit 5		
ASi_Output.Data[42].14	0	BOOL
request parameter byte 19, bit 6		
ASi_Output.Data[42].15	0	BOOL
request parameter byte 19, bit 7		
ASi_Output.Data[43]	0	INT
Mailbox1 Request Parameters 21..22		
ASi_Output.Data[43].0	0	BOOL
request parameter byte 22, bit 0		
ASi_Output.Data[43].1	0	BOOL

ASi_Output (Continued)		
request parameter byte 22, bit 1		
ASi_Output.Data[43].2	0	BOOL
request parameter byte 22, bit 2		
ASi_Output.Data[43].3	0	BOOL
request parameter byte 22, bit 3		
ASi_Output.Data[43].4	0	BOOL
request parameter byte 22, bit 4		
ASi_Output.Data[43].5	0	BOOL
request parameter byte 22, bit 5		
ASi_Output.Data[43].6	0	BOOL
request parameter byte 22, bit 6		
ASi_Output.Data[43].7	0	BOOL
request parameter byte 22, bit 7		
ASi_Output.Data[43].8	0	BOOL
request parameter byte 21, bit 0		
ASi_Output.Data[43].9	0	BOOL
request parameter byte 21, bit 1		
ASi_Output.Data[43].10	0	BOOL
request parameter byte 21, bit 2		
ASi_Output.Data[43].11	0	BOOL
request parameter byte 21, bit 3		
ASi_Output.Data[43].12	0	BOOL
request parameter byte 21, bit 4		
ASi_Output.Data[43].13	0	BOOL
request parameter byte 21, bit 5		
ASi_Output.Data[43].14	0	BOOL
request parameter byte 21, bit 6		
ASi_Output.Data[43].15	0	BOOL
request parameter byte 21, bit 7		
ASi_Output.Data[44]	0	INT
Mailbox1 Request Parameters 23..24		
ASi_Output.Data[44].0	0	BOOL
request parameter byte 24, bit 0		
ASi_Output.Data[44].1	0	BOOL
request parameter byte 24, bit 1		
ASi_Output.Data[44].2	0	BOOL
request parameter byte 24, bit 2		
ASi_Output.Data[44].3	0	BOOL
request parameter byte 24, bit 3		
ASi_Output.Data[44].4	0	BOOL
request parameter byte 24, bit 4		
ASi_Output.Data[44].5	0	BOOL
request parameter byte 24, bit 5		
ASi_Output.Data[44].6	0	BOOL
request parameter byte 24, bit 6		
ASi_Output.Data[44].7	0	BOOL
request parameter byte 24, bit 7		
ASi_Output.Data[44].8	0	BOOL
request parameter byte 23, bit 0		
ASi_Output.Data[44].9	0	BOOL
request parameter byte 23, bit 1		
ASi_Output.Data[44].10	0	BOOL
request parameter byte 23, bit 2		
ASi_Output.Data[44].11	0	BOOL
request parameter byte 23, bit 3		
ASi_Output.Data[44].12	0	BOOL
request parameter byte 23, bit 4		
ASi_Output.Data[44].13	0	BOOL
request parameter byte 23, bit 5		
ASi_Output.Data[44].14	0	BOOL
request parameter byte 23, bit 6		
ASi_Output.Data[44].15	0	BOOL
request parameter byte 23, bit 7		
ASi_Output.Data[45]	0	INT
Mailbox1 Request Parameters 25..26		
ASi_Output.Data[45].0	0	BOOL
request parameter byte 26, bit 0		

ASi_Output (Continued)

ASi_Output.Data[45].1	0	BOOL
request parameter byte 26, bit 1		
ASi_Output.Data[45].2	0	BOOL
request parameter byte 26, bit 2		
ASi_Output.Data[45].3	0	BOOL
request parameter byte 26, bit 3		
ASi_Output.Data[45].4	0	BOOL
request parameter byte 26, bit 4		
ASi_Output.Data[45].5	0	BOOL
request parameter byte 26, bit 5		
ASi_Output.Data[45].6	0	BOOL
request parameter byte 26, bit 6		
ASi_Output.Data[45].7	0	BOOL
request parameter byte 26, bit 7		
ASi_Output.Data[45].8	0	BOOL
request parameter byte 25, bit 0		
ASi_Output.Data[45].9	0	BOOL
request parameter byte 25, bit 1		
ASi_Output.Data[45].10	0	BOOL
request parameter byte 25, bit 2		
ASi_Output.Data[45].11	0	BOOL
request parameter byte 25, bit 3		
ASi_Output.Data[45].12	0	BOOL
request parameter byte 25, bit 4		
ASi_Output.Data[45].13	0	BOOL
request parameter byte 25, bit 5		
ASi_Output.Data[45].14	0	BOOL
request parameter byte 25, bit 6		
ASi_Output.Data[45].15	0	BOOL
request parameter byte 25, bit 7		
ASi_Output.Data[46]	0	INT
Mailbox1 Request Parameters 27..28		
ASi_Output.Data[46].0	0	BOOL
request parameter byte 28, bit 0		
ASi_Output.Data[46].1	0	BOOL
request parameter byte 28, bit 1		
ASi_Output.Data[46].2	0	BOOL
request parameter byte 28, bit 2		
ASi_Output.Data[46].3	0	BOOL
request parameter byte 28, bit 3		
ASi_Output.Data[46].4	0	BOOL
request parameter byte 28, bit 4		
ASi_Output.Data[46].5	0	BOOL
request parameter byte 28, bit 5		
ASi_Output.Data[46].6	0	BOOL
request parameter byte 28, bit 6		
ASi_Output.Data[46].7	0	BOOL
request parameter byte 28, bit 7		
ASi_Output.Data[46].8	0	BOOL
request parameter byte 27, bit 0		
ASi_Output.Data[46].9	0	BOOL
request parameter byte 27, bit 1		
ASi_Output.Data[46].10	0	BOOL
request parameter byte 27, bit 2		
ASi_Output.Data[46].11	0	BOOL
request parameter byte 27, bit 3		
ASi_Output.Data[46].12	0	BOOL
request parameter byte 27, bit 4		
ASi_Output.Data[46].13	0	BOOL
request parameter byte 27, bit 5		
ASi_Output.Data[46].14	0	BOOL
request parameter byte 27, bit 6		
ASi_Output.Data[46].15	0	BOOL
request parameter byte 27, bit 7		
ASi_Output.Data[47]	0	INT
Mailbox1 Request Parameters 29..30		
ASi_Output.Data[47].0	0	BOOL

ASi_Output (Continued)		
request parameter byte 30, bit 0		
ASi_Output.Data[47].1	0	BOOL
request parameter byte 30, bit 1		
ASi_Output.Data[47].2	0	BOOL
request parameter byte 30, bit 2		
ASi_Output.Data[47].3	0	BOOL
request parameter byte 30, bit 3		
ASi_Output.Data[47].4	0	BOOL
request parameter byte 30, bit 4		
ASi_Output.Data[47].5	0	BOOL
request parameter byte 30, bit 5		
ASi_Output.Data[47].6	0	BOOL
request parameter byte 30, bit 6		
ASi_Output.Data[47].7	0	BOOL
request parameter byte 30, bit 7		
ASi_Output.Data[47].8	0	BOOL
request parameter byte 29, bit 0		
ASi_Output.Data[47].9	0	BOOL
request parameter byte 29, bit 1		
ASi_Output.Data[47].10	0	BOOL
request parameter byte 29, bit 2		
ASi_Output.Data[47].11	0	BOOL
request parameter byte 29, bit 3		
ASi_Output.Data[47].12	0	BOOL
request parameter byte 29, bit 4		
ASi_Output.Data[47].13	0	BOOL
request parameter byte 29, bit 5		
ASi_Output.Data[47].14	0	BOOL
request parameter byte 29, bit 6		
ASi_Output.Data[47].15	0	BOOL
request parameter byte 29, bit 7		
ASi_Output.Data[48]	0	INT
Mailbox1 Request Parameters 31..32		
ASi_Output.Data[48].0	0	BOOL
request parameter byte 32, bit 0		
ASi_Output.Data[48].1	0	BOOL
request parameter byte 32, bit 1		
ASi_Output.Data[48].2	0	BOOL
request parameter byte 32, bit 2		
ASi_Output.Data[48].3	0	BOOL
request parameter byte 32, bit 3		
ASi_Output.Data[48].4	0	BOOL
request parameter byte 32, bit 4		
ASi_Output.Data[48].5	0	BOOL
request parameter byte 32, bit 5		
ASi_Output.Data[48].6	0	BOOL
request parameter byte 32, bit 6		
ASi_Output.Data[48].7	0	BOOL
request parameter byte 32, bit 7		
ASi_Output.Data[48].8	0	BOOL
request parameter byte 31, bit 0		
ASi_Output.Data[48].9	0	BOOL
request parameter byte 31, bit 1		
ASi_Output.Data[48].10	0	BOOL
request parameter byte 31, bit 2		
ASi_Output.Data[48].11	0	BOOL
request parameter byte 31, bit 3		
ASi_Output.Data[48].12	0	BOOL
request parameter byte 31, bit 4		
ASi_Output.Data[48].13	0	BOOL
request parameter byte 31, bit 5		
ASi_Output.Data[48].14	0	BOOL
request parameter byte 31, bit 6		
ASi_Output.Data[48].15	0	BOOL
request parameter byte 31, bit 7		
ASi_Output.Data[49]	0	INT
Mailbox1 Request Parameters 33..34		

ASi_Output (Continued)

ASi_Output.Data[49].0	0	BOOL
request parameter byte 34, bit 0		
ASi_Output.Data[49].1	0	BOOL
request parameter byte 34, bit 1		
ASi_Output.Data[49].2	0	BOOL
request parameter byte 34, bit 2		
ASi_Output.Data[49].3	0	BOOL
request parameter byte 34, bit 3		
ASi_Output.Data[49].4	0	BOOL
request parameter byte 34, bit 4		
ASi_Output.Data[49].5	0	BOOL
request parameter byte 34, bit 5		
ASi_Output.Data[49].6	0	BOOL
request parameter byte 34, bit 6		
ASi_Output.Data[49].7	0	BOOL
request parameter byte 34, bit 7		
ASi_Output.Data[49].8	0	BOOL
request parameter byte 33, bit 0		
ASi_Output.Data[49].9	0	BOOL
request parameter byte 33, bit 1		
ASi_Output.Data[49].10	0	BOOL
request parameter byte 33, bit 2		
ASi_Output.Data[49].11	0	BOOL
request parameter byte 33, bit 3		
ASi_Output.Data[49].12	0	BOOL
request parameter byte 33, bit 4		
ASi_Output.Data[49].13	0	BOOL
request parameter byte 33, bit 5		
ASi_Output.Data[49].14	0	BOOL
request parameter byte 33, bit 6		
ASi_Output.Data[49].15	0	BOOL
request parameter byte 33, bit 7		
ASi_Output.Data[50]	0	INT
Mailbox2 Command, Toggle Bit, Circuit		
ASi_Output.Data[50].0	0	BOOL
circuit bit 0		
ASi_Output.Data[50].1	0	BOOL
circuit bit 1		
ASi_Output.Data[50].2	0	BOOL
circuit bit 2		
ASi_Output.Data[50].3	0	BOOL
circuit bit 3		
ASi_Output.Data[50].4	0	BOOL
circuit bit 4		
ASi_Output.Data[50].5	0	BOOL
circuit bit 5		
ASi_Output.Data[50].6	0	BOOL
-		
ASi_Output.Data[50].7	0	BOOL
Toggle bit		
ASi_Output.Data[50].8	0	BOOL
command bit 0		
ASi_Output.Data[50].9	0	BOOL
command bit 1		
ASi_Output.Data[50].10	0	BOOL
command bit 2		
ASi_Output.Data[50].11	0	BOOL
command bit 3		
ASi_Output.Data[50].12	0	BOOL
command bit 4		
ASi_Output.Data[50].13	0	BOOL
command bit 5		
ASi_Output.Data[50].14	0	BOOL
command bit 6		
ASi_Output.Data[50].15	0	BOOL
command bit 7		
ASi_Output.Data[51]	0	INT

ASi_Output (Continued)		
Mailbox2 Request Parameters 1..2		
ASi_Output.Data[51].0	0	BOOL
request parameter byte 2, bit 0		
ASi_Output.Data[51].1	0	BOOL
request parameter byte 2, bit 1		
ASi_Output.Data[51].2	0	BOOL
request parameter byte 2, bit 2		
ASi_Output.Data[51].3	0	BOOL
request parameter byte 2, bit 3		
ASi_Output.Data[51].4	0	BOOL
request parameter byte 2, bit 4		
ASi_Output.Data[51].5	0	BOOL
request parameter byte 2, bit 5		
ASi_Output.Data[51].6	0	BOOL
request parameter byte 2, bit 6		
ASi_Output.Data[51].7	0	BOOL
request parameter byte 2, bit 7		
ASi_Output.Data[51].8	0	BOOL
request parameter byte 1, bit 0		
ASi_Output.Data[51].9	0	BOOL
request parameter byte 1, bit 1		
ASi_Output.Data[51].10	0	BOOL
request parameter byte 1, bit 2		
ASi_Output.Data[51].11	0	BOOL
request parameter byte 1, bit 3		
ASi_Output.Data[51].12	0	BOOL
request parameter byte 1, bit 4		
ASi_Output.Data[51].13	0	BOOL
request parameter byte 1, bit 5		
ASi_Output.Data[51].14	0	BOOL
request parameter byte 1, bit 6		
ASi_Output.Data[51].15	0	BOOL
request parameter byte 1, bit 7		
ASi_Output.Data[52]	0	INT
Mailbox2 Request Parameters 3..4		
ASi_Output.Data[52].0	0	BOOL
request parameter byte 4, bit 0		
ASi_Output.Data[52].1	0	BOOL
request parameter byte 4, bit 1		
ASi_Output.Data[52].2	0	BOOL
request parameter byte 4, bit 2		
ASi_Output.Data[52].3	0	BOOL
request parameter byte 4, bit 3		
ASi_Output.Data[52].4	0	BOOL
request parameter byte 4, bit 4		
ASi_Output.Data[52].5	0	BOOL
request parameter byte 4, bit 5		
ASi_Output.Data[52].6	0	BOOL
request parameter byte 4, bit 6		
ASi_Output.Data[52].7	0	BOOL
request parameter byte 4, bit 7		
ASi_Output.Data[52].8	0	BOOL
request parameter byte 3, bit 0		
ASi_Output.Data[52].9	0	BOOL
request parameter byte 3, bit 1		
ASi_Output.Data[52].10	0	BOOL
request parameter byte 3, bit 2		
ASi_Output.Data[52].11	0	BOOL
request parameter byte 3, bit 3		
ASi_Output.Data[52].12	0	BOOL
request parameter byte 3, bit 4		
ASi_Output.Data[52].13	0	BOOL
request parameter byte 3, bit 5		
ASi_Output.Data[52].14	0	BOOL
request parameter byte 3, bit 6		
ASi_Output.Data[52].15	0	BOOL
request parameter byte 3, bit 7		

ASi_Output (Continued)

ASi_Output.Data[53]	0	INT
Mailbox2 Request Parameters 5..6		
ASi_Output.Data[53].0	0	BOOL
request parameter byte 6, bit 0		
ASi_Output.Data[53].1	0	BOOL
request parameter byte 6, bit 1		
ASi_Output.Data[53].2	0	BOOL
request parameter byte 6, bit 2		
ASi_Output.Data[53].3	0	BOOL
request parameter byte 6, bit 3		
ASi_Output.Data[53].4	0	BOOL
request parameter byte 6, bit 4		
ASi_Output.Data[53].5	0	BOOL
request parameter byte 6, bit 5		
ASi_Output.Data[53].6	0	BOOL
request parameter byte 6, bit 6		
ASi_Output.Data[53].7	0	BOOL
request parameter byte 6, bit 7		
ASi_Output.Data[53].8	0	BOOL
request parameter byte 5, bit 0		
ASi_Output.Data[53].9	0	BOOL
request parameter byte 5, bit 1		
ASi_Output.Data[53].10	0	BOOL
request parameter byte 5, bit 2		
ASi_Output.Data[53].11	0	BOOL
request parameter byte 5, bit 3		
ASi_Output.Data[53].12	0	BOOL
request parameter byte 5, bit 4		
ASi_Output.Data[53].13	0	BOOL
request parameter byte 5, bit 5		
ASi_Output.Data[53].14	0	BOOL
request parameter byte 5, bit 6		
ASi_Output.Data[53].15	0	BOOL
request parameter byte 5, bit 7		
ASi_Output.Data[54]	0	INT
Mailbox2 Request Parameters 7..8		
ASi_Output.Data[54].0	0	BOOL
request parameter byte 8, bit 0		
ASi_Output.Data[54].1	0	BOOL
request parameter byte 8, bit 1		
ASi_Output.Data[54].2	0	BOOL
request parameter byte 8, bit 2		
ASi_Output.Data[54].3	0	BOOL
request parameter byte 8, bit 3		
ASi_Output.Data[54].4	0	BOOL
request parameter byte 8, bit 4		
ASi_Output.Data[54].5	0	BOOL
request parameter byte 8, bit 5		
ASi_Output.Data[54].6	0	BOOL
request parameter byte 8, bit 6		
ASi_Output.Data[54].7	0	BOOL
request parameter byte 8, bit 7		
ASi_Output.Data[54].8	0	BOOL
request parameter byte 7, bit 0		
ASi_Output.Data[54].9	0	BOOL
request parameter byte 7, bit 1		
ASi_Output.Data[54].10	0	BOOL
request parameter byte 7, bit 2		
ASi_Output.Data[54].11	0	BOOL
request parameter byte 7, bit 3		
ASi_Output.Data[54].12	0	BOOL
request parameter byte 7, bit 4		
ASi_Output.Data[54].13	0	BOOL
request parameter byte 7, bit 5		
ASi_Output.Data[54].14	0	BOOL
request parameter byte 7, bit 6		
ASi_Output.Data[54].15	0	BOOL

ASi_Output (Continued)		
request parameter byte 7, bit 7		
ASi_Output.Data[55]	0	INT
Mailbox2 Request Parameters 9..10		
ASi_Output.Data[55].0	0	BOOL
request parameter byte 10, bit 0		
ASi_Output.Data[55].1	0	BOOL
request parameter byte 10, bit 1		
ASi_Output.Data[55].2	0	BOOL
request parameter byte 10, bit 2		
ASi_Output.Data[55].3	0	BOOL
request parameter byte 10, bit 3		
ASi_Output.Data[55].4	0	BOOL
request parameter byte 10, bit 4		
ASi_Output.Data[55].5	0	BOOL
request parameter byte 10, bit 5		
ASi_Output.Data[55].6	0	BOOL
request parameter byte 10, bit 6		
ASi_Output.Data[55].7	0	BOOL
request parameter byte 10, bit 7		
ASi_Output.Data[55].8	0	BOOL
request parameter byte 9, bit 0		
ASi_Output.Data[55].9	0	BOOL
request parameter byte 9, bit 1		
ASi_Output.Data[55].10	0	BOOL
request parameter byte 9, bit 2		
ASi_Output.Data[55].11	0	BOOL
request parameter byte 9, bit 3		
ASi_Output.Data[55].12	0	BOOL
request parameter byte 9, bit 4		
ASi_Output.Data[55].13	0	BOOL
request parameter byte 9, bit 5		
ASi_Output.Data[55].14	0	BOOL
request parameter byte 9, bit 6		
ASi_Output.Data[55].15	0	BOOL
request parameter byte 9, bit 7		
ASi_Output.Data[56]	0	INT
Mailbox2 Request Parameters 11..12		
ASi_Output.Data[56].0	0	BOOL
request parameter byte 12, bit 0		
ASi_Output.Data[56].1	0	BOOL
request parameter byte 12, bit 1		
ASi_Output.Data[56].2	0	BOOL
request parameter byte 12, bit 2		
ASi_Output.Data[56].3	0	BOOL
request parameter byte 12, bit 3		
ASi_Output.Data[56].4	0	BOOL
request parameter byte 12, bit 4		
ASi_Output.Data[56].5	0	BOOL
request parameter byte 12, bit 5		
ASi_Output.Data[56].6	0	BOOL
request parameter byte 12, bit 6		
ASi_Output.Data[56].7	0	BOOL
request parameter byte 12, bit 7		
ASi_Output.Data[56].8	0	BOOL
request parameter byte 11, bit 0		
ASi_Output.Data[56].9	0	BOOL
request parameter byte 11, bit 1		
ASi_Output.Data[56].10	0	BOOL
request parameter byte 11, bit 2		
ASi_Output.Data[56].11	0	BOOL
request parameter byte 11, bit 3		
ASi_Output.Data[56].12	0	BOOL
request parameter byte 11, bit 4		
ASi_Output.Data[56].13	0	BOOL
request parameter byte 11, bit 5		
ASi_Output.Data[56].14	0	BOOL
request parameter byte 11, bit 6		

ASi_Output (Continued)

ASi_Output.Data[56].15	0	BOOL
request parameter byte 11, bit 7		
ASi_Output.Data[57]	0	INT
Mailbox2 Request Parameters 13..14		
ASi_Output.Data[57].0	0	BOOL
request parameter byte 14, bit 0		
ASi_Output.Data[57].1	0	BOOL
request parameter byte 14, bit 1		
ASi_Output.Data[57].2	0	BOOL
request parameter byte 14, bit 2		
ASi_Output.Data[57].3	0	BOOL
request parameter byte 14, bit 3		
ASi_Output.Data[57].4	0	BOOL
request parameter byte 14, bit 4		
ASi_Output.Data[57].5	0	BOOL
request parameter byte 14, bit 5		
ASi_Output.Data[57].6	0	BOOL
request parameter byte 14, bit 6		
ASi_Output.Data[57].7	0	BOOL
request parameter byte 14, bit 7		
ASi_Output.Data[57].8	0	BOOL
request parameter byte 13, bit 0		
ASi_Output.Data[57].9	0	BOOL
request parameter byte 13, bit 1		
ASi_Output.Data[57].10	0	BOOL
request parameter byte 13, bit 2		
ASi_Output.Data[57].11	0	BOOL
request parameter byte 13, bit 3		
ASi_Output.Data[57].12	0	BOOL
request parameter byte 13, bit 4		
ASi_Output.Data[57].13	0	BOOL
request parameter byte 13, bit 5		
ASi_Output.Data[57].14	0	BOOL
request parameter byte 13, bit 6		
ASi_Output.Data[57].15	0	BOOL
request parameter byte 13, bit 7		
ASi_Output.Data[58]	0	INT
Mailbox2 Request Parameters 15..16		
ASi_Output.Data[58].0	0	BOOL
request parameter byte 16, bit 0		
ASi_Output.Data[58].1	0	BOOL
request parameter byte 16, bit 1		
ASi_Output.Data[58].2	0	BOOL
request parameter byte 16, bit 2		
ASi_Output.Data[58].3	0	BOOL
request parameter byte 16, bit 3		
ASi_Output.Data[58].4	0	BOOL
request parameter byte 16, bit 4		
ASi_Output.Data[58].5	0	BOOL
request parameter byte 16, bit 5		
ASi_Output.Data[58].6	0	BOOL
request parameter byte 16, bit 6		
ASi_Output.Data[58].7	0	BOOL
request parameter byte 16, bit 7		
ASi_Output.Data[58].8	0	BOOL
request parameter byte 15, bit 0		
ASi_Output.Data[58].9	0	BOOL
request parameter byte 16, bit 1		
ASi_Output.Data[58].10	0	BOOL
request parameter byte 16, bit 2		
ASi_Output.Data[58].11	0	BOOL
request parameter byte 16, bit 3		
ASi_Output.Data[58].12	0	BOOL
request parameter byte 16, bit 4		
ASi_Output.Data[58].13	0	BOOL
request parameter byte 16, bit 5		
ASi_Output.Data[58].14	0	BOOL

ASi_Output (Continued)		
request parameter byte 16, bit 6		
ASi_Output.Data[58].15	0	BOOL
request parameter byte 16, bit 7		
ASi_Output.Data[59]	0	INT
Mailbox2 Request Parameters 17..18		
ASi_Output.Data[59].0	0	BOOL
request parameter byte 18, bit 0		
ASi_Output.Data[59].1	0	BOOL
request parameter byte 18, bit 1		
ASi_Output.Data[59].2	0	BOOL
request parameter byte 18, bit 2		
ASi_Output.Data[59].3	0	BOOL
request parameter byte 18, bit 3		
ASi_Output.Data[59].4	0	BOOL
request parameter byte 18, bit 4		
ASi_Output.Data[59].5	0	BOOL
request parameter byte 18, bit 5		
ASi_Output.Data[59].6	0	BOOL
request parameter byte 18, bit 6		
ASi_Output.Data[59].7	0	BOOL
request parameter byte 18, bit 7		
ASi_Output.Data[59].8	0	BOOL
request parameter byte 17, bit 0		
ASi_Output.Data[59].9	0	BOOL
request parameter byte 17, bit 1		
ASi_Output.Data[59].10	0	BOOL
request parameter byte 17, bit 2		
ASi_Output.Data[59].11	0	BOOL
request parameter byte 17, bit 3		
ASi_Output.Data[59].12	0	BOOL
request parameter byte 17, bit 4		
ASi_Output.Data[59].13	0	BOOL
request parameter byte 17, bit 5		
ASi_Output.Data[59].14	0	BOOL
request parameter byte 17, bit 6		
ASi_Output.Data[59].15	0	BOOL
request parameter byte 17, bit 7		
ASi_Output.Data[60]	0	INT
Mailbox2 Request Parameters 19..20		
ASi_Output.Data[60].0	0	BOOL
request parameter byte 20, bit 0		
ASi_Output.Data[60].1	0	BOOL
request parameter byte 20, bit 1		
ASi_Output.Data[60].2	0	BOOL
request parameter byte 20, bit 2		
ASi_Output.Data[60].3	0	BOOL
request parameter byte 20, bit 3		
ASi_Output.Data[60].4	0	BOOL
request parameter byte 20, bit 4		
ASi_Output.Data[60].5	0	BOOL
request parameter byte 20, bit 5		
ASi_Output.Data[60].6	0	BOOL
request parameter byte 20, bit 6		
ASi_Output.Data[60].7	0	BOOL
request parameter byte 20, bit 7		
ASi_Output.Data[60].8	0	BOOL
request parameter byte 19, bit 0		
ASi_Output.Data[60].9	0	BOOL
request parameter byte 19, bit 1		
ASi_Output.Data[60].10	0	BOOL
request parameter byte 19, bit 2		
ASi_Output.Data[60].11	0	BOOL
request parameter byte 19, bit 3		
ASi_Output.Data[60].12	0	BOOL
request parameter byte 19, bit 4		
ASi_Output.Data[60].13	0	BOOL
request parameter byte 19, bit 5		

ASi_Output (Continued)

ASi_Output.Data[60].14	0	BOOL
request parameter byte 19, bit 6		
ASi_Output.Data[60].15	0	BOOL
request parameter byte 19, bit 7		
ASi_Output.Data[61]	0	INT
Mailbox2 Request Parameters 21..22		
ASi_Output.Data[61].0	0	BOOL
request parameter byte 22, bit 0		
ASi_Output.Data[61].1	0	BOOL
request parameter byte 22, bit 1		
ASi_Output.Data[61].2	0	BOOL
request parameter byte 22, bit 2		
ASi_Output.Data[61].3	0	BOOL
request parameter byte 22, bit 3		
ASi_Output.Data[61].4	0	BOOL
request parameter byte 22, bit 4		
ASi_Output.Data[61].5	0	BOOL
request parameter byte 22, bit 5		
ASi_Output.Data[61].6	0	BOOL
request parameter byte 22, bit 6		
ASi_Output.Data[61].7	0	BOOL
request parameter byte 22, bit 7		
ASi_Output.Data[61].8	0	BOOL
request parameter byte 21, bit 0		
ASi_Output.Data[61].9	0	BOOL
request parameter byte 21, bit 1		
ASi_Output.Data[61].10	0	BOOL
request parameter byte 21, bit 2		
ASi_Output.Data[61].11	0	BOOL
request parameter byte 21, bit 3		
ASi_Output.Data[61].12	0	BOOL
request parameter byte 21, bit 4		
ASi_Output.Data[61].13	0	BOOL
request parameter byte 21, bit 5		
ASi_Output.Data[61].14	0	BOOL
request parameter byte 21, bit 6		
ASi_Output.Data[61].15	0	BOOL
request parameter byte 21, bit 7		
ASi_Output.Data[62]	0	INT
Mailbox2 Request Parameters 23..24		
ASi_Output.Data[62].0	0	BOOL
request parameter byte 24, bit 0		
ASi_Output.Data[62].1	0	BOOL
request parameter byte 24, bit 1		
ASi_Output.Data[62].2	0	BOOL
request parameter byte 24, bit 2		
ASi_Output.Data[62].3	0	BOOL
request parameter byte 24, bit 3		
ASi_Output.Data[62].4	0	BOOL
request parameter byte 24, bit 4		
ASi_Output.Data[62].5	0	BOOL
request parameter byte 24, bit 5		
ASi_Output.Data[62].6	0	BOOL
request parameter byte 24, bit 6		
ASi_Output.Data[62].7	0	BOOL
request parameter byte 24, bit 7		
ASi_Output.Data[62].8	0	BOOL
request parameter byte 23, bit 0		
ASi_Output.Data[62].9	0	BOOL
request parameter byte 23, bit 1		
ASi_Output.Data[62].10	0	BOOL
request parameter byte 23, bit 2		
ASi_Output.Data[62].11	0	BOOL
request parameter byte 23, bit 3		
ASi_Output.Data[62].12	0	BOOL
request parameter byte 23, bit 4		
ASi_Output.Data[62].13	0	BOOL

ASi_Output (Continued)		
request parameter byte 23, bit 5		
ASi_Output.Data[62].14	0	BOOL
request parameter byte 23, bit 6		
ASi_Output.Data[62].15	0	BOOL
request parameter byte 23, bit 7		
ASi_Output.Data[63]	0	INT
Mailbox2 Request Parameters 25..26		
ASi_Output.Data[63].0	0	BOOL
request parameter byte 26, bit 0		
ASi_Output.Data[63].1	0	BOOL
request parameter byte 26, bit 1		
ASi_Output.Data[63].2	0	BOOL
request parameter byte 26, bit 2		
ASi_Output.Data[63].3	0	BOOL
request parameter byte 26, bit 3		
ASi_Output.Data[63].4	0	BOOL
request parameter byte 26, bit 4		
ASi_Output.Data[63].5	0	BOOL
request parameter byte 26, bit 5		
ASi_Output.Data[63].6	0	BOOL
request parameter byte 26, bit 6		
ASi_Output.Data[63].7	0	BOOL
request parameter byte 26, bit 7		
ASi_Output.Data[63].8	0	BOOL
request parameter byte 25, bit 0		
ASi_Output.Data[63].9	0	BOOL
request parameter byte 25, bit 1		
ASi_Output.Data[63].10	0	BOOL
request parameter byte 25, bit 2		
ASi_Output.Data[63].11	0	BOOL
request parameter byte 25, bit 3		
ASi_Output.Data[63].12	0	BOOL
request parameter byte 25, bit 4		
ASi_Output.Data[63].13	0	BOOL
request parameter byte 25, bit 5		
ASi_Output.Data[63].14	0	BOOL
request parameter byte 25, bit 6		
ASi_Output.Data[63].15	0	BOOL
request parameter byte 25, bit 7		
ASi_Output.Data[64]	0	INT
Mailbox2 Request Parameters 27..28		
ASi_Output.Data[64].0	0	BOOL
request parameter byte 28, bit 0		
ASi_Output.Data[64].1	0	BOOL
request parameter byte 28, bit 1		
ASi_Output.Data[64].2	0	BOOL
request parameter byte 28, bit 2		
ASi_Output.Data[64].3	0	BOOL
request parameter byte 28, bit 3		
ASi_Output.Data[64].4	0	BOOL
request parameter byte 28, bit 4		
ASi_Output.Data[64].5	0	BOOL
request parameter byte 28, bit 5		
ASi_Output.Data[64].6	0	BOOL
request parameter byte 28, bit 6		
ASi_Output.Data[64].7	0	BOOL
request parameter byte 28, bit 7		
ASi_Output.Data[64].8	0	BOOL
request parameter byte 27, bit 0		
ASi_Output.Data[64].9	0	BOOL
request parameter byte 27, bit 1		
ASi_Output.Data[64].10	0	BOOL
request parameter byte 27, bit 2		
ASi_Output.Data[64].11	0	BOOL
request parameter byte 27, bit 3		
ASi_Output.Data[64].12	0	BOOL
request parameter byte 27, bit 4		

ASi_Output (Continued)

ASi_Output.Data[64].13	0	BOOL
request parameter byte 27, bit 5		
ASi_Output.Data[64].14	0	BOOL
request parameter byte 27, bit 6		
ASi_Output.Data[64].15	0	BOOL
request parameter byte 27, bit 7		
ASi_Output.Data[65]	0	INT
Mailbox2 Request Parameters 29..30		
ASi_Output.Data[65].0	0	BOOL
request parameter byte 30, bit 0		
ASi_Output.Data[65].1	0	BOOL
request parameter byte 30, bit 1		
ASi_Output.Data[65].2	0	BOOL
request parameter byte 30, bit 2		
ASi_Output.Data[65].3	0	BOOL
request parameter byte 30, bit 3		
ASi_Output.Data[65].4	0	BOOL
request parameter byte 30, bit 4		
ASi_Output.Data[65].5	0	BOOL
request parameter byte 30, bit 5		
ASi_Output.Data[65].6	0	BOOL
request parameter byte 30, bit 6		
ASi_Output.Data[65].7	0	BOOL
request parameter byte 30, bit 7		
ASi_Output.Data[65].8	0	BOOL
request parameter byte 29, bit 0		
ASi_Output.Data[65].9	0	BOOL
request parameter byte 29, bit 1		
ASi_Output.Data[65].10	0	BOOL
request parameter byte 29, bit 2		
ASi_Output.Data[65].11	0	BOOL
request parameter byte 29, bit 3		
ASi_Output.Data[65].12	0	BOOL
request parameter byte 29, bit 4		
ASi_Output.Data[65].13	0	BOOL
request parameter byte 29, bit 5		
ASi_Output.Data[65].14	0	BOOL
request parameter byte 29, bit 6		
ASi_Output.Data[65].15	0	BOOL
request parameter byte 29, bit 7		
ASi_Output.Data[66]	0	INT
Mailbox2 Request Parameters 31..32		
ASi_Output.Data[66].0	0	BOOL
request parameter byte 32, bit 0		
ASi_Output.Data[66].1	0	BOOL
request parameter byte 32, bit 1		
ASi_Output.Data[66].2	0	BOOL
request parameter byte 32, bit 2		
ASi_Output.Data[66].3	0	BOOL
request parameter byte 32, bit 3		
ASi_Output.Data[66].4	0	BOOL
request parameter byte 32, bit 4		
ASi_Output.Data[66].5	0	BOOL
request parameter byte 32, bit 5		
ASi_Output.Data[66].6	0	BOOL
request parameter byte 32, bit 6		
ASi_Output.Data[66].7	0	BOOL
request parameter byte 32, bit 7		
ASi_Output.Data[66].8	0	BOOL
request parameter byte 31, bit 0		
ASi_Output.Data[66].9	0	BOOL
request parameter byte 31, bit 1		
ASi_Output.Data[66].10	0	BOOL
request parameter byte 31, bit 2		
ASi_Output.Data[66].11	0	BOOL
request parameter byte 31, bit 3		
ASi_Output.Data[66].12	0	BOOL

ASi_Output (Continued)		
request parameter byte 31, bit 4		
ASi_Output.Data[66].13	0	BOOL
request parameter byte 31, bit 5		
ASi_Output.Data[66].14	0	BOOL
request parameter byte 31, bit 6		
ASi_Output.Data[66].15	0	BOOL
request parameter byte 31, bit 7		
ASi_Output.Data[67]	0	INT
Mailbox2 Request Parameters 33..34		
ASi_Output.Data[67].0	0	BOOL
request parameter byte 34, bit 0		
ASi_Output.Data[67].1	0	BOOL
request parameter byte 34, bit 1		
ASi_Output.Data[67].2	0	BOOL
request parameter byte 34, bit 2		
ASi_Output.Data[67].3	0	BOOL
request parameter byte 34, bit 3		
ASi_Output.Data[67].4	0	BOOL
request parameter byte 34, bit 4		
ASi_Output.Data[67].5	0	BOOL
request parameter byte 34, bit 5		
ASi_Output.Data[67].6	0	BOOL
request parameter byte 34, bit 6		
ASi_Output.Data[67].7	0	BOOL
request parameter byte 34, bit 7		
ASi_Output.Data[67].8	0	BOOL
request parameter byte 33, bit 0		
ASi_Output.Data[67].9	0	BOOL
request parameter byte 33, bit 1		
ASi_Output.Data[67].10	0	BOOL
request parameter byte 33, bit 2		
ASi_Output.Data[67].11	0	BOOL
request parameter byte 33, bit 3		
ASi_Output.Data[67].12	0	BOOL
request parameter byte 33, bit 4		
ASi_Output.Data[67].13	0	BOOL
request parameter byte 33, bit 5		
ASi_Output.Data[67].14	0	BOOL
request parameter byte 33, bit 6		
ASi_Output.Data[67].15	0	BOOL
request parameter byte 33, bit 7		
ASi_Output.Data[68]	0	INT
Circuit 1: Analog Slave 10 Channel 1		
ASi_Output.Data[69]	0	INT
Circuit 1: Analog Slave 10 Channel 2		
ASi_Output.Data[70]	0	INT
Circuit 1: Analog Slave 10 Channel 3		
ASi_Output.Data[71]	0	INT
Circuit 1: Analog Slave 10 Channel 4		
ASi_Output.Data[72]	0	INT
Circuit 1: Analog Slave 11 Channel 1		
ASi_Output.Data[73]	0	INT
Circuit 1: Analog Slave 11 Channel 2		
ASi_Output.Data[74]	0	INT
Circuit 1: Analog Slave 11 Channel 3		
ASi_Output.Data[75]	0	INT
Circuit 1: Analog Slave 11 Channel 4		
ASi_Output.Data[76]	0	INT
Circuit 1: Analog Slave 12 Channel 1		
ASi_Output.Data[77]	0	INT
Circuit 1: Analog Slave 12 Channel 2		
ASi_Output.Data[78]	0	INT
Circuit 1: Analog Slave 12 Channel 3		
ASi_Output.Data[79]	0	INT
Circuit 1: Analog Slave 12 Channel 4		
ASi_Output.Data[80]	0	INT
Circuit 1: Analog Slave 13 Channel 1		

ASi_Output (Continued)

ASi_Output.Data[81]	0	INT
Circuit 1: Analog Slave 13 Channel 2		
ASi_Output.Data[82]	0	INT
Circuit 1: Analog Slave 13 Channel 3		
ASi_Output.Data[83]	0	INT
Circuit 1: Analog Slave 13 Channel 4		
ASi_Output.Data[84]	0	INT
Circuit 1: Analog Slave 14 Channel 1		
ASi_Output.Data[85]	0	INT
Circuit 1: Analog Slave 14 Channel 2		
ASi_Output.Data[86]	0	INT
Circuit 1: Analog Slave 14 Channel 3		
ASi_Output.Data[87]	0	INT
Circuit 1: Analog Slave 14 Channel 4		
ASi_Output.Data[88]	0	INT
Circuit 1: Analog Slave 15 Channel 1		
ASi_Output.Data[89]	0	INT
Circuit 1: Analog Slave 15 Channel 2		
ASi_Output.Data[90]	0	INT
Circuit 1: Analog Slave 15 Channel 3		
ASi_Output.Data[91]	0	INT
Circuit 1: Analog Slave 15 Channel 4		
ASi_Output.Data[92]	0	INT
Circuit 1: Analog Slave 16 Channel 1		
ASi_Output.Data[93]	0	INT
Circuit 1: Analog Slave 16 Channel 2		
ASi_Output.Data[94]	0	INT
Circuit 1: Analog Slave 16 Channel 3		
ASi_Output.Data[95]	0	INT
Circuit 1: Analog Slave 16 Channel 4		
ASi_Output.Data[96]	0	INT
Circuit 1: Analog Slave 17 Channel 1		
ASi_Output.Data[97]	0	INT
Circuit 1: Analog Slave 17 Channel 2		
ASi_Output.Data[98]	0	INT
Circuit 1: Analog Slave 17 Channel 3		
ASi_Output.Data[99]	0	INT
Circuit 1: Analog Slave 17 Channel 4		
ASi_Output.Data[100]	0	INT
Circuit 1: Analog Slave 18 Channel 1		
ASi_Output.Data[101]	0	INT
Circuit 1: Analog Slave 18 Channel 2		
ASi_Output.Data[102]	0	INT
Circuit 1: Analog Slave 18 Channel 3		
ASi_Output.Data[103]	0	INT
Circuit 1: Analog Slave 18 Channel 4		
ASi_Output.Data[104]	0	INT
Circuit 1: Analog Slave 19 Channel 1		
ASi_Output.Data[105]	0	INT
Circuit 1: Analog Slave 19 Channel 2		
ASi_Output.Data[106]	0	INT
Circuit 1: Analog Slave 19 Channel 3		
ASi_Output.Data[107]	0	INT
Circuit 1: Analog Slave 19 Channel 4		
ASi_Output.Data[108]	0	INT
Circuit 1: Analog Slave 20 Channel 1		
ASi_Output.Data[109]	0	INT
Circuit 1: Analog Slave 20 Channel 2		
ASi_Output.Data[110]	0	INT
Circuit 1: Analog Slave 20 Channel 3		
ASi_Output.Data[111]	0	INT
Circuit 1: Analog Slave 20 Channel 4		
ASi_Output.Data[112]	0	INT
Circuit 1: Analog Slave 21 Channel 1		
ASi_Output.Data[113]	0	INT
Circuit 1: Analog Slave 21 Channel 2		
ASi_Output.Data[114]	0	INT

ASi_Output (Continued)

Circuit 1: Analog Slave 21 Channel 3		
ASi_Output.Data[115]	0	INT
Circuit 1: Analog Slave 21 Channel 4		
ASi_Output.Data[116]	0	INT
Circuit 1: Analog Slave 22 Channel 1		
ASi_Output.Data[117]	0	INT
Circuit 1: Analog Slave 22 Channel 2		
ASi_Output.Data[118]	0	INT
Circuit 1: Analog Slave 22 Channel 3		
ASi_Output.Data[119]	0	INT
Circuit 1: Analog Slave 22 Channel 4		
ASi_Output.Data[120]	0	INT
Circuit 1: Analog Slave 23 Channel 1		
ASi_Output.Data[121]	0	INT
Circuit 1: Analog Slave 23 Channel 2		
ASi_Output.Data[122]	0	INT
Circuit 1: Analog Slave 23 Channel 3		
ASi_Output.Data[123]	0	INT
Circuit 1: Analog Slave 23 Channel 4		
ASi_Output.Data[124]	0	INT
Circuit 1: Analog Slave 24 Channel 1		
ASi_Output.Data[125]	0	INT
Circuit 1: Analog Slave 24 Channel 2		
ASi_Output.Data[126]	0	INT
Circuit 1: Analog Slave 24 Channel 3		
ASi_Output.Data[127]	0	INT
Circuit 1: Analog Slave 24 Channel 4		
ASi_Output.Data[128]	0	INT
Circuit 1: Analog Slave 25 Channel 1		
ASi_Output.Data[129]	0	INT
Circuit 1: Analog Slave 25 Channel 2		
ASi_Output.Data[130]	0	INT
Circuit 1: Analog Slave 25 Channel 3		
ASi_Output.Data[131]	0	INT
Circuit 1: Analog Slave 25 Channel 4		
ASi_Output.Data[132]	0	INT
Circuit 1: Analog Slave 26 Channel 1		
ASi_Output.Data[133]	0	INT
Circuit 1: Analog Slave 26 Channel 2		
ASi_Output.Data[134]	0	INT
Circuit 1: Analog Slave 26 Channel 3		
ASi_Output.Data[135]	0	INT
Circuit 1: Analog Slave 26 Channel 4		
ASi_Output.Data[136]	0	INT
Circuit 1: Analog Slave 27 Channel 1		
ASi_Output.Data[137]	0	INT
Circuit 1: Analog Slave 27 Channel 2		
ASi_Output.Data[138]	0	INT
Circuit 1: Analog Slave 27 Channel 3		
ASi_Output.Data[139]	0	INT
Circuit 1: Analog Slave 27 Channel 4		
ASi_Output.Data[140]	0	INT
Circuit 1: Analog Slave 28 Channel 1		
ASi_Output.Data[141]	0	INT
Circuit 1: Analog Slave 28 Channel 2		
ASi_Output.Data[142]	0	INT
Circuit 1: Analog Slave 28 Channel 3		
ASi_Output.Data[143]	0	INT
Circuit 1: Analog Slave 28 Channel 4		
ASi_Output.Data[144]	0	INT
Circuit 1: Analog Slave 29 Channel 1		
ASi_Output.Data[145]	0	INT
Circuit 1: Analog Slave 29 Channel 2		
ASi_Output.Data[146]	0	INT
Circuit 1: Analog Slave 29 Channel 3		
ASi_Output.Data[147]	0	INT
Circuit 1: Analog Slave 29 Channel 4		

ASi_Output (Continued)

ASi_Output.Data[148]	0	INT
Circuit 1: Analog Slave 30 Channel 1		
ASi_Output.Data[149]	0	INT
Circuit 1: Analog Slave 30 Channel 2		
ASi_Output.Data[150]	0	INT
Circuit 1: Analog Slave 30 Channel 3		
ASi_Output.Data[151]	0	INT
Circuit 1: Analog Slave 30 Channel 4		
ASi_Output.Data[152]	0	INT
Circuit 1: Analog Slave 31 Channel 1		
ASi_Output.Data[153]	0	INT
Circuit 1: Analog Slave 31 Channel 2		
ASi_Output.Data[154]	0	INT
Circuit 1: Analog Slave 31 Channel 3		
ASi_Output.Data[155]	0	INT
Circuit 1: Analog Slave 31 Channel 4		
ASi_Output.Data[156]	0	INT
Circuit 2: Analog Slave 10 Channel 1		
ASi_Output.Data[157]	0	INT
Circuit 2: Analog Slave 10 Channel 2		
ASi_Output.Data[158]	0	INT
Circuit 2: Analog Slave 10 Channel 3		
ASi_Output.Data[159]	0	INT
Circuit 2: Analog Slave 10 Channel 4		
ASi_Output.Data[160]	0	INT
Circuit 2: Analog Slave 11 Channel 1		
ASi_Output.Data[161]	0	INT
Circuit 2: Analog Slave 11 Channel 2		
ASi_Output.Data[162]	0	INT
Circuit 2: Analog Slave 11 Channel 3		
ASi_Output.Data[163]	0	INT
Circuit 2: Analog Slave 11 Channel 4		
ASi_Output.Data[164]	0	INT
Circuit 2: Analog Slave 12 Channel 1		
ASi_Output.Data[165]	0	INT
Circuit 2: Analog Slave 12 Channel 2		
ASi_Output.Data[166]	0	INT
Circuit 2: Analog Slave 12 Channel 3		
ASi_Output.Data[167]	0	INT
Circuit 2: Analog Slave 12 Channel 4		
ASi_Output.Data[168]	0	INT
Circuit 2: Analog Slave 13 Channel 1		
ASi_Output.Data[169]	0	INT
Circuit 2: Analog Slave 13 Channel 2		
ASi_Output.Data[170]	0	INT
Circuit 2: Analog Slave 13 Channel 3		
ASi_Output.Data[171]	0	INT
Circuit 2: Analog Slave 13 Channel 4		
ASi_Output.Data[172]	0	INT
Circuit 2: Analog Slave 14 Channel 1		
ASi_Output.Data[173]	0	INT
Circuit 2: Analog Slave 14 Channel 2		
ASi_Output.Data[174]	0	INT
Circuit 2: Analog Slave 14 Channel 3		
ASi_Output.Data[175]	0	INT
Circuit 2: Analog Slave 14 Channel 4		
ASi_Output.Data[176]	0	INT
Circuit 2: Analog Slave 15 Channel 1		
ASi_Output.Data[177]	0	INT
Circuit 2: Analog Slave 15 Channel 2		
ASi_Output.Data[178]	0	INT
Circuit 2: Analog Slave 15 Channel 3		
ASi_Output.Data[179]	0	INT
Circuit 2: Analog Slave 15 Channel 4		
ASi_Output.Data[180]	0	INT
Circuit 2: Analog Slave 16 Channel 1		
ASi_Output.Data[181]	0	INT

ASi_Output (Continued)

Circuit 2: Analog Slave 16 Channel 2		
ASi_Output.Data[182]	0	INT
Circuit 2: Analog Slave 16 Channel 3		
ASi_Output.Data[183]	0	INT
Circuit 2: Analog Slave 16 Channel 4		
ASi_Output.Data[184]	0	INT
Circuit 2: Analog Slave 17 Channel 1		
ASi_Output.Data[185]	0	INT
Circuit 2: Analog Slave 17 Channel 2		
ASi_Output.Data[186]	0	INT
Circuit 2: Analog Slave 17 Channel 3		
ASi_Output.Data[187]	0	INT
Circuit 2: Analog Slave 17 Channel 4		
ASi_Output.Data[188]	0	INT
Circuit 2: Analog Slave 18 Channel 1		
ASi_Output.Data[189]	0	INT
Circuit 2: Analog Slave 18 Channel 2		
ASi_Output.Data[190]	0	INT
Circuit 2: Analog Slave 18 Channel 3		
ASi_Output.Data[191]	0	INT
Circuit 2: Analog Slave 18 Channel 4		
ASi_Output.Data[192]	0	INT
Circuit 2: Analog Slave 19 Channel 1		
ASi_Output.Data[193]	0	INT
Circuit 2: Analog Slave 19 Channel 2		
ASi_Output.Data[194]	0	INT
Circuit 2: Analog Slave 19 Channel 3		
ASi_Output.Data[195]	0	INT
Circuit 2: Analog Slave 19 Channel 4		
ASi_Output.Data[196]	0	INT
Circuit 2: Analog Slave 20 Channel 1		
ASi_Output.Data[197]	0	INT
Circuit 2: Analog Slave 20 Channel 2		
ASi_Output.Data[198]	0	INT
Circuit 2: Analog Slave 20 Channel 3		
ASi_Output.Data[199]	0	INT
Circuit 2: Analog Slave 20 Channel 4		
ASi_Output.Data[200]	0	INT
Circuit 2: Analog Slave 21 Channel 1		
ASi_Output.Data[201]	0	INT
Circuit 2: Analog Slave 21 Channel 2		
ASi_Output.Data[202]	0	INT
Circuit 2: Analog Slave 21 Channel 3		
ASi_Output.Data[203]	0	INT
Circuit 2: Analog Slave 21 Channel 4		
ASi_Output.Data[204]	0	INT
Circuit 2: Analog Slave 22 Channel 1		
ASi_Output.Data[205]	0	INT
Circuit 2: Analog Slave 22 Channel 2		
ASi_Output.Data[206]	0	INT
Circuit 2: Analog Slave 22 Channel 3		
ASi_Output.Data[207]	0	INT
Circuit 2: Analog Slave 22 Channel 4		
ASi_Output.Data[208]	0	INT
Circuit 2: Analog Slave 23 Channel 1		
ASi_Output.Data[209]	0	INT
Circuit 2: Analog Slave 23 Channel 2		
ASi_Output.Data[210]	0	INT
Circuit 2: Analog Slave 23 Channel 3		
ASi_Output.Data[211]	0	INT
Circuit 2: Analog Slave 23 Channel 4		
ASi_Output.Data[212]	0	INT
Circuit 2: Analog Slave 24 Channel 1		
ASi_Output.Data[213]	0	INT
Circuit 2: Analog Slave 24 Channel 2		
ASi_Output.Data[214]	0	INT
Circuit 2: Analog Slave 24 Channel 3		

ASi_Output (Continued)

ASi_Output.Data[215]	0	INT
Circuit 2: Analog Slave 24 Channel 4		
ASi_Output.Data[216]	0	INT
Circuit 2: Analog Slave 25 Channel 1		
ASi_Output.Data[217]	0	INT
Circuit 2: Analog Slave 25 Channel 2		
ASi_Output.Data[218]	0	INT
Circuit 2: Analog Slave 25 Channel 3		
ASi_Output.Data[219]	0	INT
Circuit 2: Analog Slave 25 Channel 4		
ASi_Output.Data[220]	0	INT
Circuit 2: Analog Slave 26 Channel 1		
ASi_Output.Data[221]	0	INT
Circuit 2: Analog Slave 26 Channel 2		
ASi_Output.Data[222]	0	INT
Circuit 2: Analog Slave 26 Channel 3		
ASi_Output.Data[223]	0	INT
Circuit 2: Analog Slave 26 Channel 4		
ASi_Output.Data[224]	0	INT
Circuit 2: Analog Slave 27 Channel 1		
ASi_Output.Data[225]	0	INT
Circuit 2: Analog Slave 27 Channel 2		
ASi_Output.Data[226]	0	INT
Circuit 2: Analog Slave 27 Channel 3		
ASi_Output.Data[227]	0	INT
Circuit 2: Analog Slave 27 Channel 4		
ASi_Output.Data[228]	0	INT
Circuit 2: Analog Slave 28 Channel 1		
ASi_Output.Data[229]	0	INT
Circuit 2: Analog Slave 28 Channel 2		
ASi_Output.Data[230]	0	INT
Circuit 2: Analog Slave 28 Channel 3		
ASi_Output.Data[231]	0	INT
Circuit 2: Analog Slave 28 Channel 4		
ASi_Output.Data[232]	0	INT
Circuit 2: Analog Slave 29 Channel 1		
ASi_Output.Data[233]	0	INT
Circuit 2: Analog Slave 29 Channel 2		
ASi_Output.Data[234]	0	INT
Circuit 2: Analog Slave 29 Channel 3		
ASi_Output.Data[235]	0	INT
Circuit 2: Analog Slave 29 Channel 4		
ASi_Output.Data[236]	0	INT
Circuit 2: Analog Slave 30 Channel 1		
ASi_Output.Data[237]	0	INT
Circuit 2: Analog Slave 30 Channel 2		
ASi_Output.Data[238]	0	INT
Circuit 2: Analog Slave 30 Channel 3		
ASi_Output.Data[239]	0	INT
Circuit 2: Analog Slave 30 Channel 4		
ASi_Output.Data[240]	0	INT
Circuit 2: Analog Slave 31 Channel 1		
ASi_Output.Data[241]	0	INT
Circuit 2: Analog Slave 31 Channel 2		
ASi_Output.Data[242]	0	INT
Circuit 2: Analog Slave 31 Channel 3		
ASi_Output.Data[243]	0	INT
Circuit 2: Analog Slave 31 Channel 4		

B_ALGORITMUS		B_ALGORITMUS	MainProgram
Constant	No		
External Access:	Read/Write		
*B_ALGORITMUS - MainProgram/MOD1_Automat - *7(B_ALGORITMUS)*			
*B_ALGORITMUS - MainProgram/MOD2_SIM - *11(B_ALGORITMUS)*			
B_ALGORITMUS.EnableIn	1	BOOL	
Enable Input - System Defined Parameter			
B_ALGORITMUS.EnableOut	0	BOOL	

B_ALGORITMUS (Continued)
Enable Output - System Defined Parameter

B_ALGORITMUS.hold	0	BOOL	

Zadrzeni po zmene patra

DOJEZD		B_DOJEZD	MainProgram

Povel pro zastavení kabiny v následujícím patře.
Constant No
External Access: Read/Write
*DOJEZD - MainProgram/MOD1_Automat - *14(B_DOJEZD)*
*DOJEZD - MainProgram/MOD2_SIM - *18(B_DOJEZD)*

DOJEZD.EnableIn	1	BOOL

Povel pro zastavení kabiny v následujícím patře. Enable Input - System Defined Parameter

DOJEZD.EnableOut	0	BOOL

Povel pro zastavení kabiny v následujícím patře. Enable Output - System Defined Parameter

DOJEZD.Rychlost_Dojezdu	0	DINT

Povel pro zastavení kabiny v následujícím patře.

DOJEZD.Snimac1	0	BOOL

Povel pro zastavení kabiny v následujícím patře.

DOJEZD.Snimac2	0	BOOL

Povel pro zastavení kabiny v následujícím patře.

GET_LCS_LIST	GET_LCS	Vytah

Vrací list poškozených slavů
Constant No
External Access: Read/Write
*GET_LCS_LIST - MainProgram/MainRoutine - *3(GET_LCS)*

GET_LCS_LIST.EnableIn	1	BOOL

Vrací list poškozených slavů Enable Input - System Defined Parameter

GET_LCS_LIST.EnableOut	0	BOOL

Vrací list poškozených slavů Enable Output - System Defined Parameter

GET_LCS_LIST.Response_instruction	16#0000	INT

Vrací list poškozených slavů Address instruction from ASi

GET_LCS_LIST.ASi_choose	0	SINT

Vrací list poškozených slavů Choose output of the ASi Master (for BWU 1488 0 or 1)

INC_ESTOP	0	BOOL	MainProgram

Nouzový stop - neaktivní je v log 1
Constant No
External Access: Read/Write
*INC_ESTOP - MainProgram/MainRoutine - *5(_ZZZ_READ_1DI)*
INC_ESTOP - MainProgram/Pro_Vizu - 13(XIO), 24(XIC), 25(XIC), 26(XIC), 27(XIC), 28(XIC), 29(XIC)

INC_Ret_LSC_LIST		SINT[8]	MainProgram

Constant No
External Access: Read/Write
*INC_Ret_LSC_LIST - MainProgram/MainRoutine - *3(GET_LCS)*

INC_SNIMAC_ZATIZENI	0	INT	MainProgram

Příchozí data - snímač zatížení
Constant No
External Access: Read/Write
*INC_SNIMAC_ZATIZENI - MainProgram/MainRoutine - *1(A_KABINA)*
INC_SNIMAC_ZATIZENI - MainProgram/MOD1_Automat - 13(B_ROZJEZD), 22(GRT), 7(B_ALGORITMUS)
INC_SNIMAC_ZATIZENI - MainProgram/MOD2_SIM - 11(B_ALGORITMUS), 17(B_ROZJEZD)
INC_SNIMAC_ZATIZENI - MainProgram/Pro_Vizu - 12(EQU)

INC_SNIMAC1	0	BOOL	MainProgram

Příchozí data - snímač polohy 1
Constant No
External Access: Read/Write
*INC_SNIMAC1 - MainProgram/MainRoutine - *1(A_KABINA)*
INC_SNIMAC1 - MainProgram/MOD1_Automat - 1(B_INIT_KABINA), 13(B_ROZJEZD), 14(B_DOJEZD), 3(XIC), 4(XIC), 6(XIO), 7(B_ALGORITMUS)
INC_SNIMAC1 - MainProgram/MOD2_SIM - 0(XIC), 1(XIC), 10(XIO), 11(B_ALGORITMUS), 17(B_ROZJEZD), 18(B_DOJEZD), 2(XIC), 3(XIC), 5(B_INIT_KABINA), 7(XIC), 8(XIC)
INC_SNIMAC1 - MainProgram/MOD_Statistika - 0(XIC), 1(XIC), 2(XIC), 3(XIC), 5(XIO)

INC_SNIMAC1 (Continued)
INC_SNIMAC1 - MainProgram/Pro_Vizu - 24(XIC), 25(XIC), 26(XIC), 27(XIC)

INC_SNIMAC2 0 BOOL MainProgram
Příchozí data - snímač polohy 2
Constant No
External Access: Read/Write
*INC_SNIMAC2 - MainProgram/MainRoutine - *1(A_KABINA)*
INC_SNIMAC2 - MainProgram/MOD1_Automat - 1(B_INIT_KABINA), 13(B_ROZJEZD), 14(B_DOJEZD), 3(XIC), 4(XIC), 6(XIO), 7(B_ALGORITMUS)
INC_SNIMAC2 - MainProgram/MOD2_SIM - 0(XIC), 1(XIC), 10(XIO), 11(B_ALGORITMUS), 17(B_ROZJEZD), 18(B_DOJEZD), 2(XIC), 3(XIC), 5(B_INIT_KABINA), 7(XIC), 8(XIC)
INC_SNIMAC2 - MainProgram/MOD_Statistika - 0(XIC), 1(XIC), 2(XIC), 3(XIC), 5(XIO)
INC_SNIMAC2 - MainProgram/Pro_Vizu - 24(XIC), 25(XIC), 26(XIC), 27(XIC)

INC_TL_DOLU 0 INT MainProgram
Příchozí data - tlačítka v patrech - požadavek jízdy dolů
Constant No
External Access: Read/Write
INC_TL_DOLU - MainProgram/MOD1_Automat - 7(B_ALGORITMUS)
INC_TL_DOLU.0 0 BOOL
Příchozí data - tlačítka v patrech - požadavek jízdy dolů
*INC_TL_DOLU.0 - MainProgram/MainRoutine - *0(A_PATRO_X)*
INC_TL_DOLU.0 - MainProgram/Pro_Vizu - 4(XIC)
INC_TL_DOLU.1 0 BOOL
Příchozí data - tlačítka v patrech - požadavek jízdy dolů
*INC_TL_DOLU.1 - MainProgram/MainRoutine - *0(A_PATRO_X)*
INC_TL_DOLU.1 - MainProgram/Pro_Vizu - 5(XIC)
INC_TL_DOLU.2 0 BOOL
Příchozí data - tlačítka v patrech - požadavek jízdy dolů
*INC_TL_DOLU.2 - MainProgram/MainRoutine - *0(A_PATRO_X)*
INC_TL_DOLU.2 - MainProgram/Pro_Vizu - 6(XIC)
INC_TL_DOLU.3 0 BOOL
Příchozí data - tlačítka v patrech - požadavek jízdy dolů
*INC_TL_DOLU.3 - MainProgram/MainRoutine - *0(A_PATRO_X)*
INC_TL_DOLU.3 - MainProgram/Pro_Vizu - 7(XIC)

INC_TL_KABINA 0 DINT MainProgram
Příchozí data - tlačítka v kabině
Constant No
External Access: Read/Write
*INC_TL_KABINA - MainProgram/MainRoutine - *1(A_KABINA)*
INC_TL_KABINA - MainProgram/MOD1_Automat - 7(B_ALGORITMUS)
INC_TL_KABINA.0 0 BOOL
Příchozí data - tlačítka v kabině
INC_TL_KABINA.0 - MainProgram/Pro_Vizu - 8(XIC)
INC_TL_KABINA.0 - MainProgram/Rizeni - 10(XIC)
INC_TL_KABINA.1 0 BOOL
Příchozí data - tlačítka v kabině
INC_TL_KABINA.1 - MainProgram/Pro_Vizu - 9(XIC)
INC_TL_KABINA.2 0 BOOL
Příchozí data - tlačítka v kabině
INC_TL_KABINA.2 - MainProgram/Pro_Vizu - 10(XIC)
INC_TL_KABINA.3 0 BOOL
Příchozí data - tlačítka v kabině
INC_TL_KABINA.3 - MainProgram/Pro_Vizu - 11(XIC)

INC_TL_NAHORU 0 INT MainProgram
Příchozí data - tlačítka v patrech - požadavek jízdy nahoru
Constant No
External Access: Read/Write
INC_TL_NAHORU - MainProgram/MOD1_Automat - 7(B_ALGORITMUS)
INC_TL_NAHORU.0 0 BOOL
Příchozí data - tlačítka v patrech - požadavek jízdy nahoru
*INC_TL_NAHORU.0 - MainProgram/MainRoutine - *0(A_PATRO_X)*
INC_TL_NAHORU.0 - MainProgram/Pro_Vizu - 0(XIC)
INC_TL_NAHORU.0 - MainProgram/Rizeni - 10(XIC)
INC_TL_NAHORU.1 0 BOOL

INC_TL_NAHORU (Continued)
Příchozí data - tlačítka v patrech - požadavek jízdy nahoru
*INC_TL_NAHORU.1 - MainProgram/MainRoutine - *0(A_PATRO_X)*
INC_TL_NAHORU.1 - MainProgram/Pro_Vizu - 1(XIC)

INC_TL_NAHORU.2 0 BOOL
Příchozí data - tlačítka v patrech - požadavek jízdy nahoru
*INC_TL_NAHORU.2 - MainProgram/MainRoutine - *0(A_PATRO_X)*
INC_TL_NAHORU.2 - MainProgram/Pro_Vizu - 2(XIC)

INC_TL_NAHORU.3 0 BOOL
Příchozí data - tlačítka v patrech - požadavek jízdy nahoru
*INC_TL_NAHORU.3 - MainProgram/MainRoutine - *0(A_PATRO_X)*
INC_TL_NAHORU.3 - MainProgram/Pro_Vizu - 3(XIC)

INC_TL_STOP 0 BOOL MainProgram
Příchozí data - STOP tlačítko v kabině
Constant No
External Access: Read/Write
*INC_TL_STOP - MainProgram/MainRoutine - *1(A_KABINA)*
INC_TL_STOP - MainProgram/MOD1_Automat - 17(XIO), 8(B_Stop_Kabina)
INC_TL_STOP - MainProgram/MOD2_SIM - 21(XIO)
INC_TL_STOP - MainProgram/Pro_Vizu - 24(XIO), 25(XIO), 26(XIO), 27(XIO), 28(XIO), 29(XIO)

INC_TL_ZVONEK 0 BOOL MainProgram
Příchozí data - ZVONEK (Spojení s operátrorem) tlačítko v kabině
Constant No
External Access: Read/Write
*INC_TL_ZVONEK - MainProgram/MainRoutine - *1(A_KABINA)*
INC_TL_ZVONEK - MainProgram/MOD1_Automat - 15(XIC), 16(XIC)

Init_Kabina B_INIT_KABINA MainProgram
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné
Constant No
External Access: Read/Write
*Init_Kabina - MainProgram/MOD1_Automat - *1(B_INIT_KABINA)*

Init_Kabina.EnableIn 1 BOOL
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné Enable Input - System Defined Parameter

Init_Kabina.EnableOut 0 BOOL
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné Enable Output - System Defined Parameter

Init_Kabina.SNIMAC_1 0 BOOL
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné

Init_Kabina.SNIMAC_2 0 BOOL
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné

Init_Kabina.Cislo_Patra 0 DINT
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné

Init_Kabina.MOT_RYCHLOST 0 DINT
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné Ovládání motoru

Init_Kabina.MOT_SMER 0 BOOL
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné Ovládání motoru

Init_Kabina.MOT_START 0 BOOL
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné Ovládání motoru

Kabina A_KABINA Vytah
Obsluha komunikace kabiny
Constant No
External Access: Read/Write
*Kabina - MainProgram/MainRoutine - *1(A_KABINA)*

Kabina.EnableIn 1 BOOL
Obsluha komunikace kabiny Enable Input - System Defined Parameter

Kabina.EnableOut 0 BOOL
Obsluha komunikace kabiny Enable Output - System Defined Parameter

Kabina.ASi_Master 0 BOOL
Obsluha komunikace kabiny Volba ASi-Mastera

Kabina.Slave1_Adr_4DI_4DO 0 DINT
Obsluha komunikace kabiny Adresa prvního 4DI/4DO slavu

Kabina.Slave2_Adr_4DI_4DO 0 DINT
Obsluha komunikace kabiny Adresa druhého 4DI/4DO slavu

Kabina.Slave3_Adr_Zatizeni 0 DINT
Obsluha komunikace kabiny Adresa snímače zatížení

Kabina (Continued)

Kabina.Slave4_Adr_Vent_Osv 0 DINT
Obsluha komunikace kabiny Adresa slavu ovládajícího osvětlení a ventialci

Kabina.Cislo_patra 0 DINT
Obsluha komunikace kabiny Číslo patra odesílané do kabiny

Kabina.SmerD 0 BOOL
Obsluha komunikace kabiny Směr jízdy "NAHORU" odesílaný do kabiny

Kabina.SmerN 0 BOOL
Obsluha komunikace kabiny Směr jízdy "DOLU" odesílaný do kabiny

Kabina.Motor_Stav 0 BOOL
Obsluha komunikace kabiny Zpětné hlášení motoru 0 - Stojí 1 - Jede

Kabina.Disp_Err 0 BOOL
Obsluha komunikace kabiny Zobrazení poruchového stavu "Err" na displeji

Kabina.Osvetleni 0 BOOL
Obsluha komunikace kabiny Povel pro zapnutí osvětlení

Kabina.Ventilace 0 BOOL
Obsluha komunikace kabiny Povel pro zapnutí ventilace

Kabina.Tlacika_kabina 0 DINT
Obsluha komunikace kabiny Přichozí zmáčkutá tlačítka uvnitř kabiny

Kabina.Stop 0 BOOL
Obsluha komunikace kabiny Signalizace "Stop" tlačítka v kabině

Kabina.Zatizeni 0 INT
Obsluha komunikace kabiny Hodnota snímače zatížení

Kabina.Zvonek 0 BOOL
Obsluha komunikace kabiny Signalizece "Zvonku" (Komunikačního tlačítka)

Kabina.Snimac2 0 BOOL
Obsluha komunikace kabiny Signalizace Snímače 1

Kabina.Snimac1 0 BOOL
Obsluha komunikace kabiny Signalizace Snímače 2

Local:3:I AB:1756_MODULE_INT_488Bytes:I:0 Vytah
External Access: Read/Write
*ASi_Input - MainProgram/MainRoutine - *0(A_PATRO_X), *0(A_PATRO_X), *0(A_PATRO_X), *0(A_PATRO_X), *1(A_KABINA), *3(GET_LCS), *4(A_OVLADANI_MOTORU), *5(_ZZZ_READ_1DI)*

Local:3:O AB:1756_MODULE_INT_488Bytes:O:0 Vytah
External Access: Read/Write
*ASi_Output - MainProgram/MainRoutine - *0(A_PATRO_X), *0(A_PATRO_X), *0(A_PATRO_X), *0(A_PATRO_X), *1(A_KABINA), *3(GET_LCS), *4(A_OVLADANI_MOTORU), *5(_ZZZ_READ_1DI)*

MOD_AKT_SMER 0 BOOL MainProgram
Směr jízdy určený agoritmem
Constant No
External Access: Read/Write
*MOD_AKT_SMER - MainProgram/MOD1_Automat - *7(B_ALGORITMUS), 13(B_ROZJEZD)*
*MOD_AKT_SMER - MainProgram/MOD2_SIM - *11(B_ALGORITMUS), 17(B_ROZJEZD)*

MOD_CAS_CHODU_MOT COUNTER MainProgram
Čas běhu motoru
Constant No
External Access: Read/Write
*MOD_CAS_CHODU_MOT - MainProgram/Pro_Vizu - *17(CTU)*

MOD_CAS_CHODU_MOT.PRE 0 DINT
Čas běhu motoru

MOD_CAS_CHODU_MOT.ACC 0 DINT
Čas běhu motoru
*MOD_CAS_CHODU_MOT.ACC - MainProgram/Pro_Vizu - *20(MOV), 18(DIV)*

MOD_CAS_CHODU_MOT.CU 0 BOOL
Čas běhu motoru

MOD_CAS_CHODU_MOT.CD 0 BOOL
Čas běhu motoru

MOD_CAS_CHODU_MOT.DN 0 BOOL
Čas běhu motoru

MOD_CAS_CHODU_MOT.OV 0 BOOL
Čas běhu motoru

MOD_CAS_CHODU_MOT.UN 0 BOOL

MOD_CAS_CHODU_MOT (Continued)
Čas běhu motoru

MOD_CAS_CHODU_PLC		COUNTER	MainProgram
Cas chodu PLC			
Constant	No		
External Access:	Read/Write		
*MOD_CAS_CHODU_PLC - MainProgram/Pro_Vizu - *15(CTU)*			
MOD_CAS_CHODU_PLC.PRE	0	DINT	
Cas chodu PLC			
MOD_CAS_CHODU_PLC.ACC	0	DINT	
Cas chodu PLC			
*MOD_CAS_CHODU_PLC.ACC - MainProgram/Pro_Vizu - *21(MOV), 18(DIV)*			
MOD_CAS_CHODU_PLC.CU	0	BOOL	
Cas chodu PLC			
MOD_CAS_CHODU_PLC.CD	0	BOOL	
Cas chodu PLC			
MOD_CAS_CHODU_PLC.DN	0	BOOL	
Cas chodu PLC			
MOD_CAS_CHODU_PLC.OV	0	BOOL	
Cas chodu PLC			
MOD_CAS_CHODU_PLC.UN	0	BOOL	
Cas chodu PLC			
MOD_CAS_CHODU_PRG		COUNTER	MainProgram
Čas chodu programu			
Constant	No		
External Access:	Read/Write		
*MOD_CAS_CHODU_PRG - MainProgram/Pro_Vizu - *16(CTU)*			
MOD_CAS_CHODU_PRG.PRE	0	DINT	
Čas chodu programu			
MOD_CAS_CHODU_PRG.ACC	0	DINT	
Čas chodu programu			
*MOD_CAS_CHODU_PRG.ACC - MainProgram/Pro_Vizu - *22(MOV), 18(DIV)*			
MOD_CAS_CHODU_PRG.CU	0	BOOL	
Čas chodu programu			
MOD_CAS_CHODU_PRG.CD	0	BOOL	
Čas chodu programu			
MOD_CAS_CHODU_PRG.DN	0	BOOL	
Čas chodu programu			
MOD_CAS_CHODU_PRG.OV	0	BOOL	
Čas chodu programu			
MOD_CAS_CHODU_PRG.UN	0	BOOL	
Čas chodu programu			
MOD_ONESEC_PULSES		TIMER	MainProgram
Timer pro Xsec pulsy			
Constant	No		
External Access:	Read/Write		
*MOD_ONESEC_PULSES - MainProgram/Pro_Vizu - *14(TON)*			
MOD_ONESEC_PULSES.PRE	1000	DINT	
Timer pro Xsec pulsy			
MOD_ONESEC_PULSES.ACC	0	DINT	
Timer pro Xsec pulsy			
MOD_ONESEC_PULSES.EN	0	BOOL	
Timer pro Xsec pulsy			
MOD_ONESEC_PULSES.TT	0	BOOL	
Timer pro Xsec pulsy			
MOD_ONESEC_PULSES.DN	0	BOOL	
Timer pro Xsec pulsy			
MOD_ONESEC_PULSES.DN - MainProgram/Pro_Vizu - 14(XIC), 14(XIO)			
MOD_Pause	0	BOOL	MainProgram
Pauza			
Constant	No		
External Access:	Read/Write		
*MOD_Pause - MainProgram/MOD1_Automat - *19(OTL), *21(OTU), 20(XIC), 7(XIO)*			
*MOD_Pause - MainProgram/MOD2_SIM - *23(OTL), *25(OTU), 11(XIO), 24(XIC)*			

MOD_ROZJEZD_REQ 0 BOOL MainProgram
Požadavek na rozjezd kabiny
Constant No
External Access: Read/Write
*MOD_ROZJEZD_REQ - MainProgram/MOD1_Automat - *13(B_ROZJEZD), *7(B_ALGORITMUS)*
*MOD_ROZJEZD_REQ - MainProgram/MOD2_SIM - *11(B_ALGORITMUS), *17(B_ROZJEZD)*

MOD_SEC_PULS 0 BOOL MainProgram
Sekundové pulsy
Constant No
External Access: Read/Write
*MOD_SEC_PULS - MainProgram/Pro_Vizu - *14(OTE), 15(XIC), 16(XIC), 17(XIC)*

MOD_ZASTAV_REQ 0 BOOL MainProgram
Požadavek na zastavení kabiny
Constant No
External Access: Read/Write
*MOD_ZASTAV_REQ - MainProgram/MOD1_Automat - *14(B_DOJEZD), *7(B_ALGORITMUS), *8(B_Stop_Kabina)*
*MOD_ZASTAV_REQ - MainProgram/MOD2_SIM - *11(B_ALGORITMUS), *12(B_Stop_Kabina), *18(B_DOJEZD)*

MOD0 0 BOOL MainProgram
Manuální režim
Constant No
External Access: Read/Write
*MOD0 - MainProgram/Rizeni - *0(OTL), *6(OTU), 0(XIO), 1(XIO), 10(XIO), 2(XIO), 3(XIC), 9(XIO)*

MOD1 0 BOOL MainProgram
Automatický režim
Constant No
External Access: Read/Write
MOD1 - MainProgram/Pro_Vizu - 16(XIC), 22(XIO)
*MOD1 - MainProgram/Rizeni - *1(OTL), *10(OTL), *7(OTU), 0(XIO), 1(XIO), 10(XIO), 2(XIO), 4(XIC), 9(XIO)*

MOD1_B_INIT_OK 0 BOOL MainProgram
Inicializace proběhla v pořádku
Constant No
External Access: Read/Write
*MOD1_B_INIT_OK - MainProgram/MOD1_Automat - *1(B_INIT_KABINA), 2(XIC)*
*MOD1_B_INIT_OK - MainProgram/Rizeni - *7(OTU)*

MOD1_B_INIT_REQ 0 BOOL MainProgram
Požadavek na inicializaci v Automatickém modu
Constant No
External Access: Read/Write
*MOD1_B_INIT_REQ - MainProgram/MOD1_Automat - *0(OTL), *1(B_INIT_KABINA), *2(OTU)*

MOD1_B_STOP_Kabina B_Stop_Kabina MainProgram
Obsluha STOP tlačítka v kabině výtahu
Constant No
External Access: Read/Write
*MOD1_B_STOP_Kabina - MainProgram/MOD1_Automat - *8(B_Stop_Kabina)*
*MOD1_B_STOP_Kabina - MainProgram/MOD2_SIM - *12(B_Stop_Kabina)*
MOD1_B_STOP_Kabina.EnableIn
1 BOOL
Obsluha STOP tlačítka v kabině výtahu Enable Input - System Defined Parameter
MOD1_B_STOP_Kabina.EnableOut
0 BOOL
Obsluha STOP tlačítka v kabině výtahu Enable Output - System Defined Parameter
MOD1_B_STOP_Kabina.Stop_kabina
0 BOOL
Obsluha STOP tlačítka v kabině výtahu

MOD1_BEH 0 BOOL MainProgram
Automatický mod po inicializaci
Constant No
External Access: Read/Write
*MOD1_BEH - MainProgram/MOD1_Automat - *2(OTL), 1(XIO), 13(XIC), 14(XIC), 15(XIC), 16(XIC), 3(XIC), 4(XIC), 7(XIC), 8(XIC), 9(XIC)*

MOD1_BEH (Continued)
MOD1_BEH - MainProgram/Pro_Vizu - 24(XIC), 25(XIC), 26(XIC), 27(XIC), 28(XIC), 29(XIC), 30(XIC)
*MOD1_BEH - MainProgram/Rizeni - *7(OTU)*

MOD1_DELAY1 TIMER MainProgram
Timer pro simulaci pauzy po zastavení motoru - interlock
Constant No
External Access: Read/Write
*MOD1_DELAY1 - MainProgram/MOD1_Automat - *20(TON)*
MOD1_DELAY1.PRE 3000 DINT
Timer pro simulaci pauzy po zastavení motoru - interlock
MOD1_DELAY1.ACC 0 DINT
Timer pro simulaci pauzy po zastavení motoru - interlock
MOD1_DELAY1.EN 0 BOOL
Timer pro simulaci pauzy po zastavení motoru - interlock
MOD1_DELAY1.TT 0 BOOL
Timer pro simulaci pauzy po zastavení motoru - interlock
MOD1_DELAY1.DN 0 BOOL
Timer pro simulaci pauzy po zastavení motoru - interlock
MOD1_DELAY1.DN - MainProgram/MOD1_Automat - 21(XIC)

MOD1_DELAY2 TIMER MainProgram
Pomocný čítač pro změnu čísla patra
Constant No
External Access: Read/Write
*MOD1_DELAY2 - MainProgram/MOD1_Automat - *5(TON)*
MOD1_DELAY2.PRE 1500 DINT
Pomocný čítač pro změnu čísla patra
MOD1_DELAY2.ACC 0 DINT
Pomocný čítač pro změnu čísla patra
MOD1_DELAY2.EN 0 BOOL
Pomocný čítač pro změnu čísla patra
MOD1_DELAY2.TT 0 BOOL
Pomocný čítač pro změnu čísla patra
MOD1_DELAY2.DN 0 BOOL
Pomocný čítač pro změnu čísla patra
MOD1_DELAY2.DN - MainProgram/MOD1_Automat - 6(XIC)

MOD1_DELAY3 TIMER MainProgram
Delay pro pocitani pater
Constant No
External Access: Read/Write
*MOD1_DELAY3 - MainProgram/MOD_Statistika - *4(TON)*
MOD1_DELAY3.PRE 1000 DINT
Delay pro pocitani pater
MOD1_DELAY3.ACC 0 DINT
Delay pro pocitani pater
MOD1_DELAY3.EN 0 BOOL
Delay pro pocitani pater
MOD1_DELAY3.TT 0 BOOL
Delay pro pocitani pater
MOD1_DELAY3.DN 0 BOOL
Delay pro pocitani pater
MOD1_DELAY3.DN - MainProgram/MOD_Statistika - 5(XIC)

MOD1_POCITANI 0 BOOL MainProgram
Pomocna pro pricitani a odecitani pater
Constant No
External Access: Read/Write
*MOD1_POCITANI - MainProgram/MOD1_Automat - *3(OTL), *4(OTL), *6(OTU), 3(XIO), 4(XIO), 5(XIC), 7(B_ALGORITMUS)*

MOD2 0 BOOL MainProgram
Simulacni mod
Constant No
External Access: Read/Write
*MOD2 - MainProgram/Rizeni - *2(OTL), *8(OTU), 0(XIO), 1(XIO), 10(XIO), 2(XIO), 5(XIC), 9(XIO)*

MOD2_B_INIT_OK 0 BOOL MainProgram

MOD2_B_INIT_OK (Continued)
Inicializace proběhla v pořádku
Constant No
External Access: Read/Write
*MOD2_B_INIT_OK - MainProgram/MOD2_SIM - *5(B_INIT_KABINA), 6(XIC)*
*MOD2_B_INIT_OK - MainProgram/Rizeni - *8(OTU)*

MOD2_B_INIT_REQ 0 BOOL MainProgram
Požadavek na inicializaci v Simulační modu
Constant No
External Access: Read/Write
*MOD2_B_INIT_REQ - MainProgram/MOD2_SIM - *4(OTL), *5(B_INIT_KABINA), *6(OTU)*

MOD2_BEH 0 BOOL MainProgram
Simulace po inicializaci
Constant No
External Access: Read/Write
*MOD2_BEH - MainProgram/MOD2_SIM - *6(OTL), 11(XIC), 12(XIC), 13(XIC), 17(XIC), 18(XIC), 19(XIC), 20(XIC), 5(XIO), 7(XIC), 8(XIC)*
MOD2_BEH - MainProgram/Pro_Vizu - 24(XIC), 25(XIC), 26(XIC), 27(XIC), 28(XIC), 29(XIC), 30(XIC)
*MOD2_BEH - MainProgram/Rizeni - *8(OTU)*

MOD2_DELAY1 TIMER MainProgram
Casová simulace pro nastoupení vystoupení
Constant No
External Access: Read/Write
*MOD2_DELAY1 - MainProgram/MOD2_SIM - *24(TON)*
MOD2_DELAY1.PRE 3000 DINT
Casová simulace pro nastoupení vystoupení
MOD2_DELAY1.ACC 0 DINT
Casová simulace pro nastoupení vystoupení
MOD2_DELAY1.EN 0 BOOL
Casová simulace pro nastoupení vystoupení
MOD2_DELAY1.TT 0 BOOL
Casová simulace pro nastoupení vystoupení
MOD2_DELAY1.DN 0 BOOL
Casová simulace pro nastoupení vystoupení
MOD2_DELAY1.DN - MainProgram/MOD2_SIM - 25(XIC)

MOD2_DELAY2 TIMER MainProgram
Pomocná promenná při přičítání a odčítaní pater
Constant No
External Access: Read/Write
*MOD2_DELAY2 - MainProgram/MOD2_SIM - *9(TON)*
MOD2_DELAY2.PRE 1000 DINT
Pomocná promenná při přičítání a odčítaní pater
MOD2_DELAY2.ACC 0 DINT
Pomocná promenná při přičítání a odčítaní pater
MOD2_DELAY2.EN 0 BOOL
Pomocná promenná při přičítání a odčítaní pater
MOD2_DELAY2.TT 0 BOOL
Pomocná promenná při přičítání a odčítaní pater
MOD2_DELAY2.DN 0 BOOL
Pomocná promenná při přičítání a odčítaní pater
MOD2_DELAY2.DN - MainProgram/MOD2_SIM - 10(XIC)

MOD2_Init_Kabina B_INIT_KABINA MainProgram
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné
Constant No
External Access: Read/Write
*MOD2_Init_Kabina - MainProgram/MOD2_SIM - *5(B_INIT_KABINA)*
MOD2_Init_Kabina.EnableIn 1 BOOL
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné Enable Input - System Defined Parameter
MOD2_Init_Kabina.EnableOut 0 BOOL
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné Enable Output - System Defined Parameter
MOD2_Init_Kabina.SNIMAC_1 0 BOOL
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné
MOD2_Init_Kabina.SNIMAC_2 0 BOOL

MOD2_Init_Kabina (Continued)
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné
MOD2_Init_Kabina.Cislo_Patra 0 DINT
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné
MOD2_Init_Kabina.MOT_RYCHLOST
0 DINT
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné Ovládání motoru
MOD2_Init_Kabina.MOT_SMER
0 BOOL
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné Ovládání motoru
MOD2_Init_Kabina.MOT_START
0 BOOL
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné Ovládání motoru

MOD2_POCITANI 0 BOOL MainProgram
Pomocná promenná při přičítání a odčítaní pater
Constant No
External Access: Read/Write
*MOD2_POCITANI - MainProgram/MOD2_SIM - *10(OTU), *7(OTL), *8(OTL), 11(B_ALGORITMUS), 7(XIO), 8(XIO), 9(XIC)*

MOD2_SHOT 0 DINT MainProgram
Pomocná proměnná pro Simulační mod
Constant No
External Access: Read/Write
MOD2_SHOT.0 0 BOOL
Pomocná proměnná pro Simulační mod
*MOD2_SHOT.0 - MainProgram/MOD2_SIM - *4(ONS)*
*MOD2_SHOT.0 - MainProgram/Rizeni - *2(OTU)*
MOD2_SHOT.1 0 BOOL
Pomocná proměnná pro Simulační mod
*MOD2_SHOT.1 - MainProgram/MOD2_SIM - *7(ONS)*
MOD2_SHOT.2 0 BOOL
Pomocná proměnná pro Simulační mod
*MOD2_SHOT.2 - MainProgram/MOD2_SIM - *8(ONS)*
MOD2_SHOT.3 0 BOOL
Pomocná proměnná pro Simulační mod
*MOD2_SHOT.3 - MainProgram/MOD2_SIM - *22(OSF)*
MOD2_SHOT.5 0 BOOL
Pomocná proměnná pro Simulační mod
*MOD2_SHOT.5 - MainProgram/MOD2_SIM - *22(OSF), 23(XIC)*

MOD2_STOP_KABINA 0 BOOL MainProgram
Simulované tlačítko STOP
Constant No
External Access: Read/Write
MOD2_STOP_KABINA - MainProgram/MOD2_SIM - 12(B_Stop_Kabina)

MOD2_TL_DOL 0 DINT MainProgram
Simulovaná tlačítka o žádost jízdy dolů
Constant No
External Access: Read/Write
MOD2_TL_DOL - MainProgram/MOD2_SIM - 11(B_ALGORITMUS)
MOD2_TL_DOL.0 0 BOOL
Simulovaná tlačítka o žádost jízdy dolů
*MOD2_TL_DOL.0 - MainProgram/MOD2_SIM - *0(OTU)*
MOD2_TL_DOL.1 0 BOOL
Simulovaná tlačítka o žádost jízdy dolů
*MOD2_TL_DOL.1 - MainProgram/MOD2_SIM - *1(OTU)*
MOD2_TL_DOL.2 0 BOOL
Simulovaná tlačítka o žádost jízdy dolů
*MOD2_TL_DOL.2 - MainProgram/MOD2_SIM - *2(OTU)*
MOD2_TL_DOL.3 0 BOOL
Simulovaná tlačítka o žádost jízdy dolů
*MOD2_TL_DOL.3 - MainProgram/MOD2_SIM - *3(OTU)*

MOD2_TL_KAB 0 DINT MainProgram
Simulovaná tlačítka v kabině
Constant No

MOD2_TL_KAB (Continued)
External Access: Read/Write
MOD2_TL_KAB - MainProgram/MOD2_SIM - 11(B_ALGORITMUS)

MOD2_TL_KAB.0 0 BOOL
Simulovaná tlačítka v kabině
*MOD2_TL_KAB.0 - MainProgram/MOD2_SIM - *0(OTU)*

MOD2_TL_KAB.1 0 BOOL
Simulovaná tlačítka v kabině
*MOD2_TL_KAB.1 - MainProgram/MOD2_SIM - *1(OTU)*

MOD2_TL_KAB.2 0 BOOL
Simulovaná tlačítka v kabině
*MOD2_TL_KAB.2 - MainProgram/MOD2_SIM - *2(OTU)*

MOD2_TL_KAB.3 0 BOOL
Simulovaná tlačítka v kabině
*MOD2_TL_KAB.3 - MainProgram/MOD2_SIM - *3(OTU)*

MOD2_TL_NAH 0 DINT MainProgram
Simulovaná tlačítka o žádost jízdy nahoru
Constant No
External Access: Read/Write
MOD2_TL_NAH - MainProgram/MOD2_SIM - 11(B_ALGORITMUS)

MOD2_TL_NAH.0 0 BOOL
Simulovaná tlačítka o žádost jízdy nahoru
*MOD2_TL_NAH.0 - MainProgram/MOD2_SIM - *0(OTU)*

MOD2_TL_NAH.1 0 BOOL
Simulovaná tlačítka o žádost jízdy nahoru
*MOD2_TL_NAH.1 - MainProgram/MOD2_SIM - *1(OTU)*

MOD2_TL_NAH.2 0 BOOL
Simulovaná tlačítka o žádost jízdy nahoru
*MOD2_TL_NAH.2 - MainProgram/MOD2_SIM - *2(OTU)*

MOD2_TL_NAH.3 0 BOOL
Simulovaná tlačítka o žádost jízdy nahoru
*MOD2_TL_NAH.3 - MainProgram/MOD2_SIM - *3(OTU)*

MOD2_ZVONEK 0 BOOL MainProgram
Simulované tlačítko ZVONEK
Constant No
External Access: Read/Write
MOD2_ZVONEK - MainProgram/MOD2_SIM - 19(XIC), 20(XIC)

OneBlock 0 DINT MainProgram
Pomocný blok
Constant No
External Access: Read/Write

OneBlock.0 0 BOOL
Citac zastaveni pater
*OneBlock.0 - MainProgram/MOD_Statistika - *0(OTL), *1(OTL), *2(OTL), *3(OTL), *5(OTU), 0(XIO), 1(XIO), 2(XIO), 3(XIO), 4(XIC)*

OneShot 0 DINT MainProgram
Pomocná proměnná pro změnu signálu
Constant No
External Access: Read/Write

OneShot.0 0 BOOL
Pro inicializaci
*OneShot.0 - MainProgram/MOD1_Automat - *0(ONS)*
*OneShot.0 - MainProgram/Rizeni - *1(OTU), *10(OTU)*

OneShot.1 0 BOOL
Pro pocitani patra nahoru
*OneShot.1 - MainProgram/MOD1_Automat - *3(ONS)*

OneShot.2 0 BOOL
Pro pocitani patra dolu
*OneShot.2 - MainProgram/MOD1_Automat - *4(ONS)*

OneShot.3 0 BOOL
Pro pauzu po zastavení
*OneShot.3 - MainProgram/MOD1_Automat - *18(OSF)*

OneShot.4 0 BOOL
Zabrano

OneShot.5 0 BOOL

OneShot (Continued)
Zabrano¨
*OneShot.5 - MainProgram/MOD1_Automat - *18(OSF), 19(XIC)*
OneShot.6 0 BOOL
Pro STOP tlačítko - uložení směru jízdy
OneShot.7 0 BOOL
Pro STOP falling edge
OneShot.8 0 BOOL
Pro STOP falling edge
OneShot.9 0 BOOL
Pro STOP
OneShot.10 0 BOOL
Statistika Patro1
*OneShot.10 - MainProgram/MOD_Statistika - *0(ONS)*
OneShot.11 0 BOOL
Statistika Patro2
*OneShot.11 - MainProgram/MOD_Statistika - *1(ONS)*
OneShot.12 0 BOOL
Statistika Patro3
*OneShot.12 - MainProgram/MOD_Statistika - *2(ONS)*
OneShot.13 0 BOOL
Statistika Patro4
*OneShot.13 - MainProgram/MOD_Statistika - *3(ONS)*
OneShot.14 0 BOOL
Pouze po zapnuti PLC
*OneShot.14 - MainProgram/Pro_Vizu - *21(ONS)*

OUT_MOT_RYCHLOST 0 DINT MainProgram
Odesílaná rychlost motoru v mA
Constant No
External Access: Read/Write
OUT_MOT_RYCHLOST - MainProgram/MainRoutine - 4(A_OVLADANI_MOTORU)
*OUT_MOT_RYCHLOST - MainProgram/MOD0_Manualni_rizeni - *2(MOV)*
*OUT_MOT_RYCHLOST - MainProgram/MOD1_Automat - *1(B_INIT_KABINA), *13(B_ROZJEZD), *14(B_DOJEZD), *8(B_Stop_Kabina)*
*OUT_MOT_RYCHLOST - MainProgram/MOD2_SIM - *12(B_Stop_Kabina), *17(B_ROZJEZD), *18(B_DOJEZD), *5(B_INIT_KABINA)*

OUT_MOT_SMER 0 BOOL MainProgram
Odesílaný povel pro směr jízdy motoru
Constant No
External Access: Read/Write
OUT_MOT_SMER - MainProgram/MainRoutine - 4(A_OVLADANI_MOTORU)
*OUT_MOT_SMER - MainProgram/MOD0_Manualni_rizeni - *0(OTL), *1(OTU)*
*OUT_MOT_SMER - MainProgram/MOD1_Automat - *1(B_INIT_KABINA), *13(B_ROZJEZD), 3(XIC), 4(XIO)*
*OUT_MOT_SMER - MainProgram/MOD2_SIM - *17(B_ROZJEZD), *5(B_INIT_KABINA), 7(XIC), 8(XIO)*

OUT_MOT_START 0 BOOL MainProgram
Odesílaný povel motor start
Constant No
External Access: Read/Write
OUT_MOT_START - MainProgram/MainRoutine - 4(A_OVLADANI_MOTORU)
*OUT_MOT_START - MainProgram/MOD0_Manualni_rizeni - *3(OTL), *4(OTU)*
*OUT_MOT_START - MainProgram/MOD1_Automat - *1(B_INIT_KABINA), *13(B_ROZJEZD), *14(B_DOJEZD), *8(B_Stop_Kabina), 18(XIC)*
*OUT_MOT_START - MainProgram/MOD2_SIM - *12(B_Stop_Kabina), *17(B_ROZJEZD), *18(B_DOJEZD), *5(B_INIT_KABINA), 0(XIO), 1(XIO), 2(XIO), 22(XIC), 3(XIO)*
*OUT_MOT_START - MainProgram/Rizeni - *9(OTU)*

OUT_OSVETLENI 0 BOOL MainProgram
Constant No
External Access: Read/Write
OUT_OSVETLENI - MainProgram/MainRoutine - 1(A_KABINA)
*OUT_OSVETLENI - MainProgram/MOD1_Automat - *22(OTE)*

OUT_OVL_DISP_ERR 0 BOOL MainProgram
Odesílaná chyba do ovládače
Constant No
External Access: Read/Write
OUT_OVL_DISP_ERR - MainProgram/MainRoutine - 0(A_PATRO_X), 0(A_PATRO_X), 0(A_PATRO_X), 0(A_PATRO_X), 1(A_KABINA)

OUT_OVL_DISP_ERR (Continued)
*OUT_OVL_DISP_ERR - MainProgram/MOD1_Automat - *8(B_Stop_Kabina)*
*OUT_OVL_DISP_ERR - MainProgram/MOD2_SIM - *12(B_Stop_Kabina)*

OUT_OVL_Mot 0 BOOL MainProgram
Zpetne hlaseni- motor v chodu
Constant No
External Access: Read/Write
*OUT_OVL_Mot - MainProgram/MainRoutine - *4(A_OVLADANI_MOTORU), 0(A_PATRO_X), 0(A_PATRO_X), 0(A_PATRO_X), 0(A_PATRO_X), 1(A_KABINA)*
OUT_OVL_Mot - MainProgram/MOD1_Automat - 7(B_ALGORITMUS)
OUT_OVL_Mot - MainProgram/MOD2_SIM - 11(B_ALGORITMUS)
OUT_OVL_Mot - MainProgram/MOD_Statistika - 0(XIO), 1(XIO), 2(XIO), 3(XIO)
OUT_OVL_Mot - MainProgram/Pro_Vizu - 17(XIC), 28(XIC), 29(XIC)

OUT_OVL_Patro 1 DINT MainProgram
Odesílané číslo patra
Constant No
External Access: Read/Write
OUT_OVL_Patro - MainProgram/MainRoutine - 0(A_PATRO_X), 0(A_PATRO_X), 0(A_PATRO_X), 0(A_PATRO_X), 1(A_KABINA)
*OUT_OVL_Patro - MainProgram/MOD0_Manualni_rizeni - *5(MOV)*
*OUT_OVL_Patro - MainProgram/MOD1_Automat - *1(B_INIT_KABINA), *3(ADD), *4(SUB), 3(ADD), 4(SUB), 7(B_ALGORITMUS)*
*OUT_OVL_Patro - MainProgram/MOD2_SIM - *5(B_INIT_KABINA), *7(ADD), *8(SUB), 0(EQU), 1(EQU), 11(B_ALGORITMUS), 2(EQU), 3(EQU), 7(ADD), 8(SUB)*
OUT_OVL_Patro - MainProgram/MOD_Statistika - 0(EQU), 1(EQU), 2(EQU), 3(EQU)
OUT_OVL_Patro - MainProgram/Pro_Vizu - 24(EQU), 25(EQU), 26(EQU), 27(EQU)

OUT_OVL_SMER_DOLU 0 BOOL MainProgram
Zpětné hlášení-směr dolů
Constant No
External Access: Read/Write
*OUT_OVL_SMER_DOLU - MainProgram/MainRoutine - *4(A_OVLADANI_MOTORU), 0(A_PATRO_X), 0(A_PATRO_X), 0(A_PATRO_X), 0(A_PATRO_X), 1(A_KABINA)*
OUT_OVL_SMER_DOLU - MainProgram/Pro_Vizu - 29(XIC)

OUT_OVL_SMER_NAHORU 0 BOOL MainProgram
Zpětné hlášení-směr nahoru
Constant No
External Access: Read/Write
*OUT_OVL_SMER_NAHORU - MainProgram/MainRoutine - *4(A_OVLADANI_MOTORU), 0(A_PATRO_X), 0(A_PATRO_X), 0(A_PATRO_X), 0(A_PATRO_X), 1(A_KABINA)*
OUT_OVL_SMER_NAHORU - MainProgram/Pro_Vizu - 28(XIC)

OUT_VENTILATOR 0 BOOL MainProgram
Constant No
External Access: Read/Write
OUT_VENTILATOR - MainProgram/MainRoutine - 1(A_KABINA)
*OUT_VENTILATOR - MainProgram/MOD1_Automat - *22(OTE)*

Ovladani_Motoru A_OVLADANI_MOTORU Vytah
Ovládání motoru výtahu
Constant No
External Access: Read/Write
*Ovladani_Motoru - MainProgram/MainRoutine - *4(A_OVLADANI_MOTORU)*
Ovladani_Motoru.EnableIn 1 BOOL
Ovládání motoru výtahu Enable Input - System Defined Parameter
Ovladani_Motoru.EnableOut 0 BOOL
Ovládání motoru výtahu Enable Output - System Defined Parameter
Ovladani_Motoru.ASi_Master 0 BOOL
Ovládání motoru výtahu Volba ASi-Mastera
Ovladani_Motoru.Slave_Adr_4DI_4DO
0 DINT
Ovládání motoru výtahu Adresa Slavu ovládajícího frekvenční měnič
Ovladani_Motoru.Slave_Adr_A_out
0 DINT
Ovládání motoru výtahu Adresa Slavu nastavující rychlost motoru
Ovladani_Motoru.Slave_Kanal_A_out
0 DINT

Ovladani_Motoru (Continued)
Ovládání motoru výtahu Volba kanálu anologového výstupního slavu
Ovladani_Motoru.Motor_smer 0 BOOL
Ovládání motoru výtahu Volba směru jízdy motoru 0 - Dolů 1 - Nahoru
Ovladani_Motoru.Motor_rychlost 0 DINT
Ovládání motoru výtahu Volba rychlosti jizdy motoru (0- 20000)
Ovladani_Motoru.Motor_chod 0 BOOL
Ovládání motoru výtahu Zapnutí chodu motoru
Ovladani_Motoru.ZH_Motor_Stav
0 BOOL
Ovládání motoru výtahu Zpětné hlášení motor v chodu
Ovladani_Motoru.ZH_Smer_D 0 BOOL
Ovládání motoru výtahu Zpětné hlášení směru jízdy "Dolů"
Ovladani_Motoru.ZH_Smer_N 0 BOOL
Ovládání motoru výtahu Zpětné hlášení směru jízdy "Nahoru"
Ovladani_Motoru.ZH_Rychlost 0 DINT
Ovládání motoru výtahu Aktualni rychlost v mm/s

Patro1 A_PATRO_X Vytah
Ovládání komunikace s panely v patrech
Constant No
External Access: Read/Write
*Patro1 - MainProgram/MainRoutine - *0(A_PATRO_X)*
Patro1.EnableIn 1 BOOL
Ovládání komunikace s panely v patrech Enable Input - System Defined Parameter
Patro1.EnableOut 0 BOOL
Ovládání komunikace s panely v patrech Enable Output - System Defined Parameter
Patro1.ASi_Master 0 BOOL
Ovládání komunikace s panely v patrech Vyber ASi Mastru 0 0 M1 1 M2
Patro1.Slave_Adr_4DI_4DO 0 DINT
Ovládání komunikace s panely v patrech Adresa Slavu 4DI/4DO
Patro1.Cislo_patra 0 DINT
Ovládání komunikace s panely v patrech Číslo patra odesílané do kabiny
Patro1.SmerD 0 BOOL
Ovládání komunikace s panely v patrech Směr jízdy "NAHORU" odesílaný do kabiny
Patro1.SmerN 0 BOOL
Ovládání komunikace s panely v patrech Směr jízdy "DOLU" odesílaný do kabiny
Patro1.Motor_Stav 0 BOOL
Ovládání komunikace s panely v patrech Zpětné hlášení motoru 0 - Stojí 1 - Jede
Patro1.Disp_Err 0 BOOL
Ovládání komunikace s panely v patrech Zobrazení poruchového stavu "Err" na displeji
Patro1.Tlacitko_Nahoru 0 BOOL
Ovládání komunikace s panely v patrech Signalizace zmáknutého tlačítka pro požadavek jízdy "Nahoru"
Patro1.Tlacitko_Dolu 0 BOOL
Ovládání komunikace s panely v patrech Signalizace zmáknutého tlačítka pro požadavek jízdy "Dolů"

Patro2 A_PATRO_X Vytah
Ovládání komunikace s panely v patrech
Constant No
External Access: Read/Write
*Patro2 - MainProgram/MainRoutine - *0(A_PATRO_X)*
Patro2.EnableIn 1 BOOL
Ovládání komunikace s panely v patrech Enable Input - System Defined Parameter
Patro2.EnableOut 0 BOOL
Ovládání komunikace s panely v patrech Enable Output - System Defined Parameter
Patro2.ASi_Master 0 BOOL
Ovládání komunikace s panely v patrech Vyber ASi Mastru 0 0 M1 1 M2
Patro2.Slave_Adr_4DI_4DO 0 DINT
Ovládání komunikace s panely v patrech Adresa Slavu 4DI/4DO
Patro2.Cislo_patra 0 DINT
Ovládání komunikace s panely v patrech Číslo patra odesílané do kabiny
Patro2.SmerD 0 BOOL
Ovládání komunikace s panely v patrech Směr jízdy "NAHORU" odesílaný do kabiny
Patro2.SmerN 0 BOOL
Ovládání komunikace s panely v patrech Směr jízdy "DOLU" odesílaný do kabiny
Patro2.Motor_Stav 0 BOOL
Ovládání komunikace s panely v patrech Zpětné hlášení motoru 0 - Stojí 1 - Jede
Patro2.Disp_Err 0 BOOL

Patro2 (Continued)
Ovládaní komunikace s panely v patrech Zobrazení poruchového stavu "Err" na displeji
Patro2.Tlacitko_Nahoru 0 BOOL
Ovládaní komunikace s panely v patrech Signalizace zmáknutého tlačítka pro požadavek jízdy "Nahoru"
Patro2.Tlacitko_Dolu 0 BOOL
Ovládaní komunikace s panely v patrech Signalizace zmáknutého tlačítka pro požadavek jízdy "Dolů"

Patro3 A_PATRO_X Vytah
Ovládaní komunikace s panely v patrech
Constant No
External Access: Read/Write
*Patro3 - MainProgram/MainRoutine - *0(A_PATRO_X)*
Patro3.EnableIn 1 BOOL
Ovládaní komunikace s panely v patrech Enable Input - System Defined Parameter
Patro3.EnableOut 0 BOOL
Ovládaní komunikace s panely v patrech Enable Output - System Defined Parameter
Patro3.ASi_Master 0 BOOL
Ovládaní komunikace s panely v patrech Vyber ASi Mastru 0 0 M1 1 M2
Patro3.Slave_Adr_4DI_4DO 0 DINT
Ovládaní komunikace s panely v patrech Adresa Slavu 4DI/4DO
Patro3.Cislo_patra 0 DINT
Ovládaní komunikace s panely v patrech Číslo patra odesílané do kabiny
Patro3.SmerD 0 BOOL
Ovládaní komunikace s panely v patrech Směr jízdy "NAHORU" odesílaný do kabiny
Patro3.SmerN 0 BOOL
Ovládaní komunikace s panely v patrech Směr jízdy "DOLU" odesílaný do kabiny
Patro3.Motor_Stav 0 BOOL
Ovládaní komunikace s panely v patrech Zpětné hlášení motoru 0 - Stojí 1 - Jede
Patro3.Disp_Err 0 BOOL
Ovládaní komunikace s panely v patrech Zobrazení poruchového stavu "Err" na displeji
Patro3.Tlacitko_Nahoru 0 BOOL
Ovládaní komunikace s panely v patrech Signalizace zmáknutého tlačítka pro požadavek jízdy "Nahoru"
Patro3.Tlacitko_Dolu 0 BOOL
Ovládaní komunikace s panely v patrech Signalizace zmáknutého tlačítka pro požadavek jízdy "Dolů"

Patro4 A_PATRO_X Vytah
Ovládaní komunikace s panely v patrech
Constant No
External Access: Read/Write
*Patro4 - MainProgram/MainRoutine - *0(A_PATRO_X)*
Patro4.EnableIn 1 BOOL
Ovládaní komunikace s panely v patrech Enable Input - System Defined Parameter
Patro4.EnableOut 0 BOOL
Ovládaní komunikace s panely v patrech Enable Output - System Defined Parameter
Patro4.ASi_Master 0 BOOL
Ovládaní komunikace s panely v patrech Vyber ASi Mastru 0 0 M1 1 M2
Patro4.Slave_Adr_4DI_4DO 0 DINT
Ovládaní komunikace s panely v patrech Adresa Slavu 4DI/4DO
Patro4.Cislo_patra 0 DINT
Ovládaní komunikace s panely v patrech Číslo patra odesílané do kabiny
Patro4.SmerD 0 BOOL
Ovládaní komunikace s panely v patrech Směr jízdy "NAHORU" odesílaný do kabiny
Patro4.SmerN 0 BOOL
Ovládaní komunikace s panely v patrech Směr jízdy "DOLU" odesílaný do kabiny
Patro4.Motor_Stav 0 BOOL
Ovládaní komunikace s panely v patrech Zpětné hlášení motoru 0 - Stojí 1 - Jede
Patro4.Disp_Err 0 BOOL
Ovládaní komunikace s panely v patrech Zobrazení poruchového stavu "Err" na displeji
Patro4.Tlacitko_Nahoru 0 BOOL
Ovládaní komunikace s panely v patrech Signalizace zmáknutého tlačítka pro požadavek jízdy "Nahoru"
Patro4.Tlacitko_Dolu 0 BOOL
Ovládaní komunikace s panely v patrech Signalizace zmáknutého tlačítka pro požadavek jízdy "Dolů"

Read_E_STOP _ZZZ_READ_1DI Vytah
Cteni 1DI z slavu 4DI do maximali adresy 15!
Constant No
External Access: Read/Write
*Read_E_STOP - MainProgram/MainRoutine - *5(_ZZZ_READ_1DI)*

Read_E_STOP (Continued)
Read_E_STOP.EnableIn 1 BOOL
Cteni 1DI z slavu 4DI do maximali adresy 15! Enable Input - System Defined Parameter
Read_E_STOP.EnableOut 0 BOOL
Cteni 1DI z slavu 4DI do maximali adresy 15! Enable Output - System Defined Parameter
Read_E_STOP.ASi_Master 0 BOOL
Cteni 1DI z slavu 4DI do maximali adresy 15!
Read_E_STOP.Slave_Address 0 DINT
Cteni 1DI z slavu 4DI do maximali adresy 15! Adresa Slavu
Read_E_STOP.Slave_Bit 0 DINT
Cteni 1DI z slavu 4DI do maximali adresy 15! Bit slavu (0-3)
Read_E_STOP.Slave_DI_ret 0 BOOL
Cteni 1DI z slavu 4DI do maximali adresy 15!

ROZJEZD B_ROZJEZD MainProgram
Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede.
Constant No
External Access: Read/Write
*ROZJEZD - MainProgram/MOD1_Automat - *13(B_ROZJEZD)*
*ROZJEZD - MainProgram/MOD2_SIM - *17(B_ROZJEZD)*
ROZJEZD.EnableIn 1 BOOL
Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede. Enable Input - System Defined Parameter
ROZJEZD.EnableOut 0 BOOL
Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede. Enable Output - System Defined Parameter
ROZJEZD.Smer_Jizdy 0 BOOL
Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede. Určuje směr jízdy kabiny
ROZJEZD.Rychlost1 0 DINT
Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede. Rozjezdová rychlost
ROZJEZD.Rychlost2 0 DINT
Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede. Plná rychlost kabiny
ROZJEZD.Snimac1 0 BOOL
Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede.
ROZJEZD.Snimac2 0 BOOL
Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede.
ROZJEZD.Snimac_zatizeni 0 INT
Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede.

System_LastScan 0 DINT MainProgram
Systémová funkce - čas předchozího cyklu v us
Constant No
External Access: Read/Write
*System_LastScan - MainProgram/MainRoutine - *7(GSV)*
System_LastScan - MainProgram/Pro_Vizu - 23(DIV)

System_LastScan_SEC 0.0 REAL MainProgram
Systémová funkce - čas předchozího cyklu v s
Constant No
External Access: Read/Write
*System_LastScan_SEC - MainProgram/Pro_Vizu - *23(DIV), 28(MUL), 29(MUL)*

VIZU_ESTOP 0 BOOL MainProgram
Emergency stop pro VIZU
Constant No
External Access: Read/Write
*VIZU_ESTOP - MainProgram/Pro_Vizu - *13(OTE)*

VIZU_MOD_RYCH_DOJ 0 DINT MainProgram
Rychlost DOJEZDU z vizu pro - Automat a Sim
Constant No
External Access: Read/Write
*VIZU_MOD_RYCH_DOJ - MainProgram/MOD1_Automat - *12(ADD), 14(B_DOJEZD)*
*VIZU_MOD_RYCH_DOJ - MainProgram/MOD2_SIM - *16(ADD), 18(B_DOJEZD)*

VIZU_MOD_RYCH_DOJ_mm 20 DINT MainProgram
Rychlost DOJEZDU z vizu pro - Automat a Sim v mm/s
Constant No
External Access: Read/Write
VIZU_MOD_RYCH_DOJ_mm - MainProgram/MOD1_Automat - 12(MUL)

VIZU_MOD_RYCH_DOJ_mm (Continued)
VIZU_MOD_RYCH_DOJ_mm - MainProgram/MOD2_SIM - 16(MUL)

VIZU_MOD_RYCH_JIZDA 0 DINT MainProgram
Rychlost JIZDY z vizu pro - Automat a Sim
Constant No
External Access: Read/Write
*VIZU_MOD_RYCH_JIZDA - MainProgram/MOD1_Automat - *11(ADD), 13(B_ROZJEZD)*
*VIZU_MOD_RYCH_JIZDA - MainProgram/MOD2_SIM - *15(ADD), 17(B_ROZJEZD)*

VIZU_MOD_RYCH_JIZDA_mm 50 DINT MainProgram
Rychlost JIZDY z vizu pro - Automat a Sim v mm/s
Constant No
External Access: Read/Write
VIZU_MOD_RYCH_JIZDA_mm - MainProgram/MOD1_Automat - 11(MUL)
VIZU_MOD_RYCH_JIZDA_mm - MainProgram/MOD2_SIM - 15(MUL)

VIZU_MOD_RYCH_ROZJ 0 DINT MainProgram
Rychlost ROZJEZDU z vizu pro - Automat a Sim
Constant No
External Access: Read/Write
*VIZU_MOD_RYCH_ROZJ - MainProgram/MOD1_Automat - *10(ADD), 13(B_ROZJEZD)*
*VIZU_MOD_RYCH_ROZJ - MainProgram/MOD2_SIM - *14(ADD), 17(B_ROZJEZD)*

VIZU_MOD_RYCH_ROZJ_mm 25 DINT MainProgram
Rychlost ROZJEZDU z vizu pro - Automat a Sim v mm/s
Constant No
External Access: Read/Write
VIZU_MOD_RYCH_ROZJ_mm - MainProgram/MOD1_Automat - 10(MUL)
VIZU_MOD_RYCH_ROZJ_mm - MainProgram/MOD2_SIM - 14(MUL)

VIZU_MOD_RYCH_TEMP 0 DINT MainProgram
Pomocna při přepočtu z mm/s na výstupní proud v mA
Constant No
External Access: Read/Write
*VIZU_MOD_RYCH_TEMP - MainProgram/MOD1_Automat - *10(MUL), *11(MUL), *12(MUL), 10(ADD), 11(ADD), 12(ADD)*
*VIZU_MOD_RYCH_TEMP - MainProgram/MOD2_SIM - *14(MUL), *15(MUL), *16(MUL), 14(ADD), 15(ADD), 16(ADD)*

VIZU_MOD_SPOJENI 0 BOOL MainProgram
Promenná pro signalizaci žádosti o spojení na VIZU
Constant No
External Access: Read/Write
*VIZU_MOD_SPOJENI - MainProgram/MOD1_Automat - *16(OTL), *17(OTU)*
*VIZU_MOD_SPOJENI - MainProgram/MOD2_SIM - *20(OTL), *21(OTU)*

VIZU_MOD_T_SPOJENI TIMER MainProgram
Vyrovnávací časovač, než dojde ke spojení s operátorem
Constant No
External Access: Read/Write
*VIZU_MOD_T_SPOJENI - MainProgram/MOD1_Automat - *15(TON)*
*VIZU_MOD_T_SPOJENI - MainProgram/MOD2_SIM - *19(TON)*
VIZU_MOD_T_SPOJENI.PRE 5000 DINT
Vyrovnávací časovač, než dojde ke spojení s operátorem
VIZU_MOD_T_SPOJENI.ACC 0 DINT
Vyrovnávací časovač, než dojde ke spojení s operátorem
VIZU_MOD_T_SPOJENI.EN 0 BOOL
Vyrovnávací časovač, než dojde ke spojení s operátorem
VIZU_MOD_T_SPOJENI.TT 0 BOOL
Vyrovnávací časovač, než dojde ke spojení s operátorem
VIZU_MOD_T_SPOJENI.DN 0 BOOL
Vyrovnávací časovač, než dojde ke spojení s operátorem
VIZU_MOD_T_SPOJENI.DN - MainProgram/MOD1_Automat - 16(XIC)
VIZU_MOD_T_SPOJENI.DN - MainProgram/MOD2_SIM - 20(XIC)

VIZU_MOD0_DOWN 0 BOOL MainProgram
Manualni mod - Nastaveni směru dolů
Constant No
External Access: Read/Write

VIZU_MOD0_DOWN (Continued)
VIZU_MOD0_DOWN - MainProgram/MOD0_Manualni_rizeni - 1(XIC)

VIZU_MOD0_MOT_START 0 BOOL MainProgram
Manualni mod - Povel pro zapnutí motoru
Constant No
External Access: Read/Write
VIZU_MOD0_MOT_START - MainProgram/MOD0_Manualni_rizeni - 3(XIC)

VIZU_MOD0_MOT_STOP 0 BOOL MainProgram
Manualni mod - Povel pro vypnutí motoru
Constant No
External Access: Read/Write
VIZU_MOD0_MOT_STOP - MainProgram/MOD0_Manualni_rizeni - 4(XIC)

VIZU_MOD0_RYCHLOST 0 DINT MainProgram
Nastavená rychlost v manuálním modu
Constant No
External Access: Read/Write
VIZU_MOD0_RYCHLOST - MainProgram/MOD0_Manualni_rizeni - 2(MOV)

VIZU_MOD0_UP 0 BOOL MainProgram
Manualni mod - Nastaveni směru nahoru
Constant No
External Access: Read/Write
VIZU_MOD0_UP - MainProgram/MOD0_Manualni_rizeni - 0(XIC)

VIZU_MOD1_CHOD_MOT 0 DINT MainProgram
Chod motoru v minutách
Constant No
External Access: Read/Write
*VIZU_MOD1_CHOD_MOT - MainProgram/Pro_Vizu - *18(DIV)*

VIZU_MOD1_CHOD_PLC 0 DINT MainProgram
Chod PLC v minutách
Constant No
External Access: Read/Write
*VIZU_MOD1_CHOD_PLC - MainProgram/Pro_Vizu - *18(DIV)*

VIZU_MOD1_CHOD_PRG 0 DINT MainProgram
Chod Automatickeho programu v minutách
Constant No
External Access: Read/Write
*VIZU_MOD1_CHOD_PRG - MainProgram/Pro_Vizu - *18(DIV)*

VIZU_MOD1_ZASTAVENI_CELKEM
0 DINT MainProgram
Součet počtu zastavení
Constant No
External Access: Read/Write
*VIZU_MOD1_ZASTAVENI_CELKEM - MainProgram/MOD_Statistika - *6(ADD), 6(ADD)*
*VIZU_MOD1_ZASTAVENI_CELKEM - MainProgram/Pro_Vizu - *19(MOV)*

VIZU_MOD1_ZASTAVENI_P1 COUNTER MainProgram
Čítač počtu zastavení
Constant No
External Access: Read/Write
*VIZU_MOD1_ZASTAVENI_P1 - MainProgram/MOD_Statistika - *0(CTU)*
VIZU_MOD1_ZASTAVENI_P1.PRE
0 DINT
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P1.ACC
0 DINT
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P1.ACC - MainProgram/MOD_Statistika - 6(ADD)
*VIZU_MOD1_ZASTAVENI_P1.ACC - MainProgram/Pro_Vizu - *19(MOV)*
VIZU_MOD1_ZASTAVENI_P1.CU
0 BOOL

VIZU_MOD1_ZASTAVENI_P1 (Continued)
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P1.CD
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P1.DN
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P1.OV
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P1.UN
0 BOOL
Čítač počtu zastavení

VIZU_MOD1_ZASTAVENI_P2 COUNTER MainProgram
Čítač počtu zastavení
Constant No
External Access: Read/Write
*VIZU_MOD1_ZASTAVENI_P2 - MainProgram/MOD_Statistika - *1(CTU)*
VIZU_MOD1_ZASTAVENI_P2.PRE
0 DINT
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P2.ACC
0 DINT
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P2.ACC - MainProgram/MOD_Statistika - 6(ADD)
*VIZU_MOD1_ZASTAVENI_P2.ACC - MainProgram/Pro_Vizu - *19(MOV)*
VIZU_MOD1_ZASTAVENI_P2.CU
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P2.CD
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P2.DN
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P2.OV
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P2.UN
0 BOOL
Čítač počtu zastavení

VIZU_MOD1_ZASTAVENI_P3 COUNTER MainProgram
Čítač počtu zastavení
Constant No
External Access: Read/Write
*VIZU_MOD1_ZASTAVENI_P3 - MainProgram/MOD_Statistika - *2(CTU)*
VIZU_MOD1_ZASTAVENI_P3.PRE
0 DINT
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P3.ACC
0 DINT
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P3.ACC - MainProgram/MOD_Statistika - 6(ADD)
*VIZU_MOD1_ZASTAVENI_P3.ACC - MainProgram/Pro_Vizu - *19(MOV)*
VIZU_MOD1_ZASTAVENI_P3.CU
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P3.CD
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P3.DN
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P3.OV
0 BOOL

VIZU_MOD1_ZASTAVENI_P3 (Continued)
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P3.UN
0 BOOL
Čítač počtu zastavení

VIZU_MOD1_ZASTAVENI_P4 COUNTER MainProgram
Čítač počtu zastavení
Constant No
External Access: Read/Write
*VIZU_MOD1_ZASTAVENI_P4 - MainProgram/MOD_Statistika - *3(CTU)*
VIZU_MOD1_ZASTAVENI_P4.PRE
0 DINT
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P4.ACC
0 DINT
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P4.ACC - MainProgram/MOD_Statistika - 6(ADD)
*VIZU_MOD1_ZASTAVENI_P4.ACC - MainProgram/Pro_Vizu - *19(MOV)*
VIZU_MOD1_ZASTAVENI_P4.CU
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P4.CD
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P4.DN
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P4.OV
0 BOOL
Čítač počtu zastavení
VIZU_MOD1_ZASTAVENI_P4.UN
0 BOOL
Čítač počtu zastavení

VIZU_MOT_RYCHLOST 0 DINT MainProgram
Rychlost motoru pro vizualizaci v mm/s
Constant No
External Access: Read/Write
*VIZU_MOT_RYCHLOST - MainProgram/MainRoutine - *4(A_OVLADANI_MOTORU)*
VIZU_MOT_RYCHLOST - MainProgram/Pro_Vizu - 28(MUL), 29(MUL)

VIZU_Pozice_Kabiny_mm 0.0 REAL MainProgram
Pozice kabiny v mm
Constant No
External Access: Read/Write
*VIZU_Pozice_Kabiny_mm - MainProgram/Pro_Vizu - *24(MOV), *25(MOV), *26(MOV), *27(MOV), *28(ADD), *29(SUB), 28(ADD), 29(SUB), 30(MUL)*

VIZU_Pozice_Kabiny_proc 0.0 REAL MainProgram
Pozice kabiny v procentech
Constant No
External Access: Read/Write
*VIZU_Pozice_Kabiny_proc - MainProgram/Pro_Vizu - *30(DIV), 31(MOV)*

VIZU_Pozice_Kabiny_proc2 0 DINT MainProgram
Zaokrouhlenei procenta pro animaci kabiny
Constant No
External Access: Read/Write
*VIZU_Pozice_Kabiny_proc2 - MainProgram/Pro_Vizu - *31(MOV)*

VIZU_Pozice_Kabiny_temp1 0.0 REAL MainProgram
Pomocná proměnná pro výpočet pozice kabiny
Constant No
External Access: Read/Write
*VIZU_Pozice_Kabiny_temp1 - MainProgram/Pro_Vizu - *28(MUL), *29(MUL), 28(ADD), 29(SUB)*

VIZU_Pozice_Kabiny_temp2 0.0 REAL MainProgram

VIZU_Pozice_Kabiny_temp2 (Continued)
Pomocná proměnná při výpočtu pozice kabiny v procentech
Constant No
External Access: Read/Write
*VIZU_Pozice_Kabiny_temp2 - MainProgram/Pro_Vizu - *30(MUL), 30(DIV)*

VIZU_PRETIZENI 0 BOOL MainProgram
Signál přetížení pro vizualizaci
Constant No
External Access: Read/Write
*VIZU_PRETIZENI - MainProgram/Pro_Vizu - *12(OTE)*

VIZU_RES_MOTOR 0 BOOL MainProgram
Reset času běhu motoru z vizualizace- Pozor, není vidět v referencích
Constant No
External Access: Read/Write
VIZU_RES_MOTOR - MainProgram/Pro_Vizu - 20(XIC)

VIZU_RES_ZASTAVENI 0 BOOL MainProgram
Reset počtu zastavení z vizualizace- Pozor, není vidět v referencích
Constant No
External Access: Read/Write
VIZU_RES_ZASTAVENI - MainProgram/Pro_Vizu - 19(XIC)

VIZU_TL_DOL1 0 BOOL MainProgram
Simulované tlačítko z vizu (MOD Simulace)
Constant No
External Access: Read/Write
*VIZU_TL_DOL1 - MainProgram/Pro_Vizu - *4(OTE)*

VIZU_TL_DOL2 0 BOOL MainProgram
Simulované tlačítko z vizu (MOD Simulace)
Constant No
External Access: Read/Write
*VIZU_TL_DOL2 - MainProgram/Pro_Vizu - *5(OTE)*

VIZU_TL_DOL3 0 BOOL MainProgram
Simulované tlačítko z vizu (MOD Simulace)
Constant No
External Access: Read/Write
*VIZU_TL_DOL3 - MainProgram/Pro_Vizu - *6(OTE)*

VIZU_TL_DOL4 0 BOOL MainProgram
Simulované tlačítko z vizu (MOD Simulace)
Constant No
External Access: Read/Write
*VIZU_TL_DOL4 - MainProgram/Pro_Vizu - *7(OTE)*

VIZU_TL_KAB1 0 BOOL MainProgram
Simulované tlačítko z vizu (MOD Simulace)
Constant No
External Access: Read/Write
*VIZU_TL_KAB1 - MainProgram/Pro_Vizu - *8(OTE)*

VIZU_TL_KAB2 0 BOOL MainProgram
Simulované tlačítko z vizu (MOD Simulace)
Constant No
External Access: Read/Write
*VIZU_TL_KAB2 - MainProgram/Pro_Vizu - *9(OTE)*

VIZU_TL_KAB3 0 BOOL MainProgram
Simulované tlačítko z vizu (MOD Simulace)
Constant No
External Access: Read/Write
*VIZU_TL_KAB3 - MainProgram/Pro_Vizu - *10(OTE)*

VIZU_TL_KAB4 0 BOOL MainProgram
Simulované tlačítko z vizu (MOD Simulace)

VIZU_TL_KAB4 (Continued)
Constant No
External Access: Read/Write
*VIZU_TL_KAB4 - MainProgram/Pro_Vizu - *11(OTE)*

VIZU_TL_NAH1 0 BOOL MainProgram
Simulované tlačítko z vizu (MOD Simulace)
Constant No
External Access: Read/Write
*VIZU_TL_NAH1 - MainProgram/Pro_Vizu - *0(OTE)*

VIZU_TL_NAH2 0 BOOL MainProgram
Simulované tlačítko z vizu (MOD Simulace)
Constant No
External Access: Read/Write
*VIZU_TL_NAH2 - MainProgram/Pro_Vizu - *1(OTE)*

VIZU_TL_NAH3 0 BOOL MainProgram
Simulované tlačítko z vizu (MOD Simulace)
Constant No
External Access: Read/Write
*VIZU_TL_NAH3 - MainProgram/Pro_Vizu - *2(OTE)*

VIZU_TL_NAH4 0 BOOL MainProgram
Simulované tlačítko z vizu (MOD Simulace)
Constant No
External Access: Read/Write
*VIZU_TL_NAH4 - MainProgram/Pro_Vizu - *3(OTE)*

VIZU_VYP0 0 BOOL MainProgram
Povel vypnuti modu 0 z VIZU
Constant No
External Access: Read/Write
VIZU_VYP0 - MainProgram/Rizeni - 6(XIC)

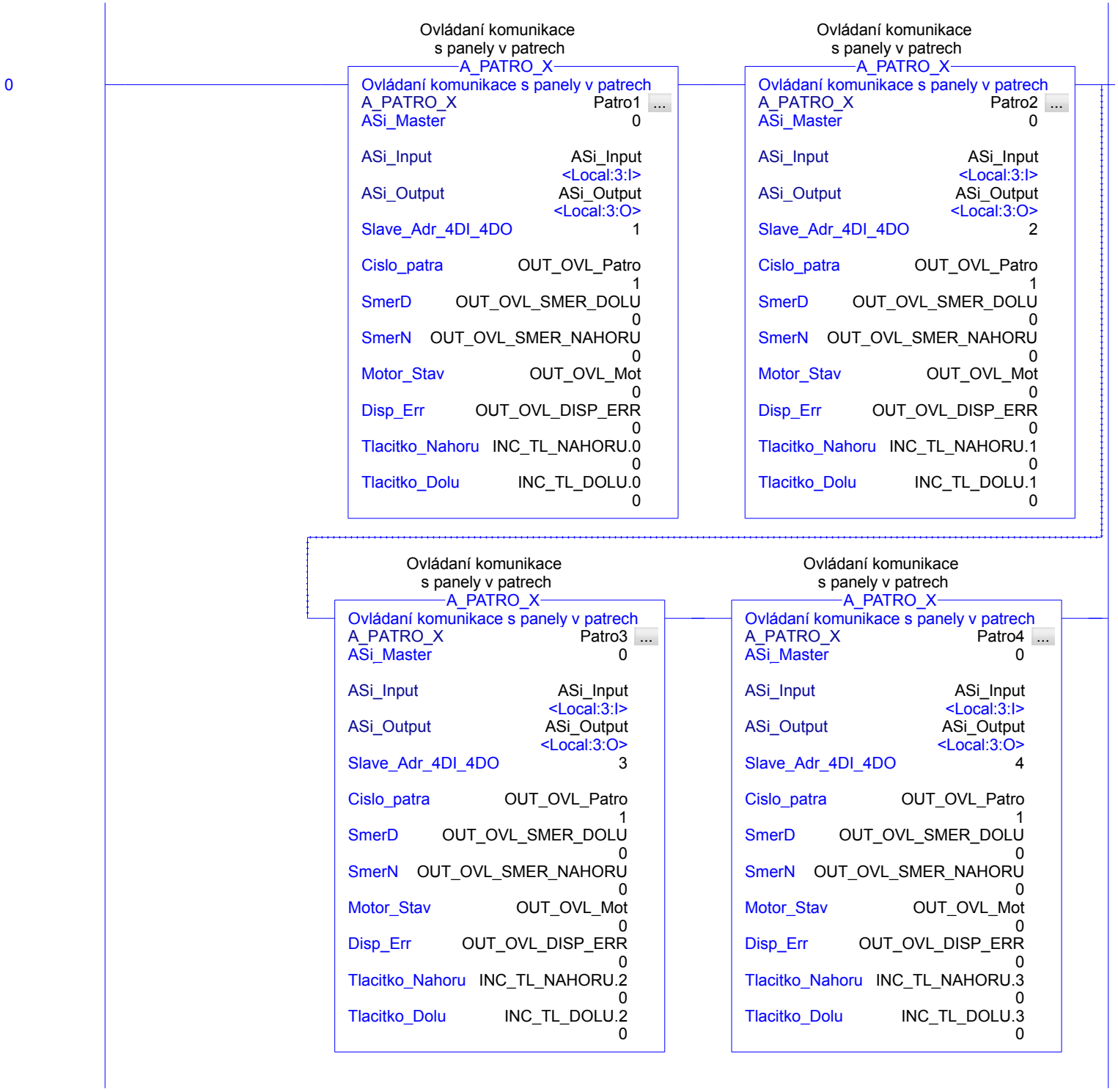
VIZU_VYP1 0 BOOL MainProgram
Povel vypnuti modu 1 z VIZU
Constant No
External Access: Read/Write
VIZU_VYP1 - MainProgram/Rizeni - 7(XIC)

VIZU_VYP2 0 BOOL MainProgram
Povel vypnuti modu 2 z VIZU
Constant No
External Access: Read/Write
VIZU_VYP2 - MainProgram/Rizeni - 8(XIC)

VIZU_ZAP0 0 BOOL MainProgram
Povel zapnuti modu 0 z VIZU
Constant No
External Access: Read/Write
VIZU_ZAP0 - MainProgram/Rizeni - 0(XIC)

VIZU_ZAP1 0 BOOL MainProgram
Povel zapnuti modu 1 z VIZU
Constant No
External Access: Read/Write
VIZU_ZAP1 - MainProgram/Rizeni - 1(XIC)

VIZU_ZAP2 0 BOOL MainProgram
Povel zapnuti modu 2 z VIZU
Constant No
External Access: Read/Write
VIZU_ZAP2 - MainProgram/Rizeni - 2(XIC)


0
Ovládaní komunikace s panely v patrech
A_PATRO_X
Ovládaní komunikace s panely v patrech
A_PATRO_X Patro1 ...
ASi_Master 0
ASi_Input ASi_Input <Local:3:I>
ASi_Output ASi_Output <Local:3:O>
Slave_Adr_4DI_4DO 1
Cislo_patra OUT_OVL_Patro 1
SmerD OUT_OVL_SMER_DOLU 0
SmerN OUT_OVL_SMER_NAHORU 0
Motor_Stav OUT_OVL_Mot 0
Disp_Err OUT_OVL_DISP_ERR 0
Tlacitko_Nahoru INC_TL_NAHORU.0 0
Tlacitko_Dolu INC_TL_DOLU.0 0
Ovládaní komunikace s panely v patrech
A_PATRO_X
Ovládaní komunikace s panely v patrech
A_PATRO_X Patro2 ...
ASi_Master 0
ASi_Input ASi_Input <Local:3:I>
ASi_Output ASi_Output <Local:3:O>
Slave_Adr_4DI_4DO 2
Cislo_patra OUT_OVL_Patro 1
SmerD OUT_OVL_SMER_DOLU 0
SmerN OUT_OVL_SMER_NAHORU 0
Motor_Stav OUT_OVL_Mot 0
Disp_Err OUT_OVL_DISP_ERR 0
Tlacitko_Nahoru INC_TL_NAHORU.1 0
Tlacitko_Dolu INC_TL_DOLU.1 0
Ovládaní komunikace s panely v patrech
A_PATRO_X
Ovládaní komunikace s panely v patrech
A_PATRO_X Patro3 ...
ASi_Master 0
ASi_Input ASi_Input <Local:3:I>
ASi_Output ASi_Output <Local:3:O>
Slave_Adr_4DI_4DO 3
Cislo_patra OUT_OVL_Patro 1
SmerD OUT_OVL_SMER_DOLU 0
SmerN OUT_OVL_SMER_NAHORU 0
Motor_Stav OUT_OVL_Mot 0
Disp_Err OUT_OVL_DISP_ERR 0
Tlacitko_Nahoru INC_TL_NAHORU.2 0
Tlacitko_Dolu INC_TL_DOLU.2 0
Ovládaní komunikace s panely v patrech
A_PATRO_X
Ovládaní komunikace s panely v patrech
A_PATRO_X Patro4 ...
ASi_Master 0
ASi_Input ASi_Input <Local:3:I>
ASi_Output ASi_Output <Local:3:O>
Slave_Adr_4DI_4DO 4
Cislo_patra OUT_OVL_Patro 1
SmerD OUT_OVL_SMER_DOLU 0
SmerN OUT_OVL_SMER_NAHORU 0
Motor_Stav OUT_OVL_Mot 0
Disp_Err OUT_OVL_DISP_ERR 0
Tlacitko_Nahoru INC_TL_NAHORU.3 0
Tlacitko_Dolu INC_TL_DOLU.3 0

1

Obsluha komunikace kabiny

A_KABINA

Obsluha komunikace kabiny	
A_KABINA	Kabina ...
ASi_Master	0
ASi_Input	ASi_Input <Local:3:I>
ASi_Output	ASi_Output <Local:3:O>
Slave1_Adr_4DI_4DO	5
Slave2_Adr_4DI_4DO	6
Slave3_Adr_Zatizeni	7
Slave4_Adr_Vent_Osv	11
Cislo_patra	OUT_OVL_Patro 1
SmerD	OUT_OVL_SMER_DOLU 0
SmerN	OUT_OVL_SMER_NAHORU 0
Motor_Stav	OUT_OVL_Mot 0
Disp_Err	OUT_OVL_DISP_ERR 0
Osvetleni	OUT_OSVETLENI 0
Ventilace	OUT_VENTILATOR 0
Tlacika_kabina	INC_TL_KABINA 0
Stop	INC_TL_STOP 0
Zatizeni	INC_SNIMAC_ZATIZENI 0
Zvonek	INC_TL_ZVONEK 0
Snimac2	INC_SNIMAC2 0
Snimac1	INC_SNIMAC1 0

2

JSR

Jump To Subroutine	
Routine Name	Rizeni

3

Vrací list poškozených slavů

GET_LCS

Seznam poškozených slavů.	
GET_LCS	GET_LCS_LIST ...
ASi_Input	ASi_Input <Local:3:I>
ASi_Output	ASi_Output <Local:3:O>
ASi_choose	0
Response_field	INC_Ret_LSC_LIST

4

Ovládání motoru výtahu

A_OVLADANI_MOTORU

Ovládání motoru výtahu	
A_OVLADANI_MOTORU	Ovladani_Motoru ...
ASi_Master	0
ASi_Input	ASi_Input <Local:3:I>
ASi_Output	ASi_Output <Local:3:O>
Slave_Adr_4DI_4DO	8
Slave_Adr_A_out	10
Slave_Kanal_A_out	1
Motor_smer	OUT_MOT_SMER 0
Motor_rychlost	OUT_MOT_RYCHLOST 0
Motor_chod	OUT_MOT_START 0
ZH_Motor_Stav	OUT_OVL_Mot 0
ZH_Smer_D	OUT_OVL_SMER_DOLU 0
ZH_Smer_N	OUT_OVL_SMER_NAHORU 0
ZH_Rychlost	VIZU_MOT_RYCHLOST 0

5

Cteni 1DI z slavu 4DI do maximali adresy 15!

_ZZZ_READ_1DI

Cteni 1DI z slavu 4DI do maximali adr...	
_ZZZ_READ_1DI	Read_E_STOP ...
ASi_Master	0
ASi_Input	ASi_Input <Local:3:I>
ASi_Output	ASi_Output <Local:3:O>
Slave_Address	8
Slave_Bit	0
Slave_DI_ret	INC_ESTOP 0

6

JSR

Jump To Subroutine	
Routine Name	Pro_Vizu

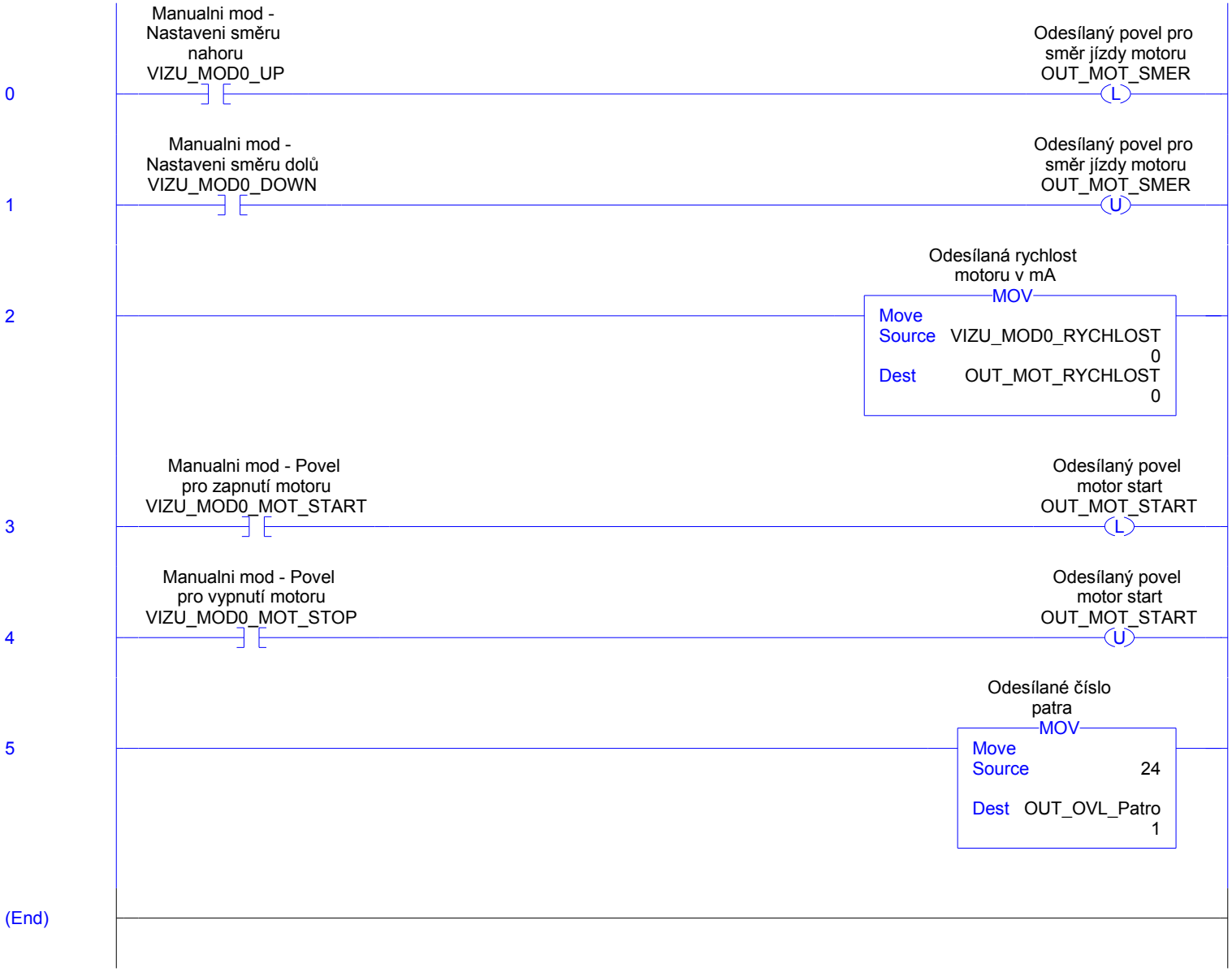
7

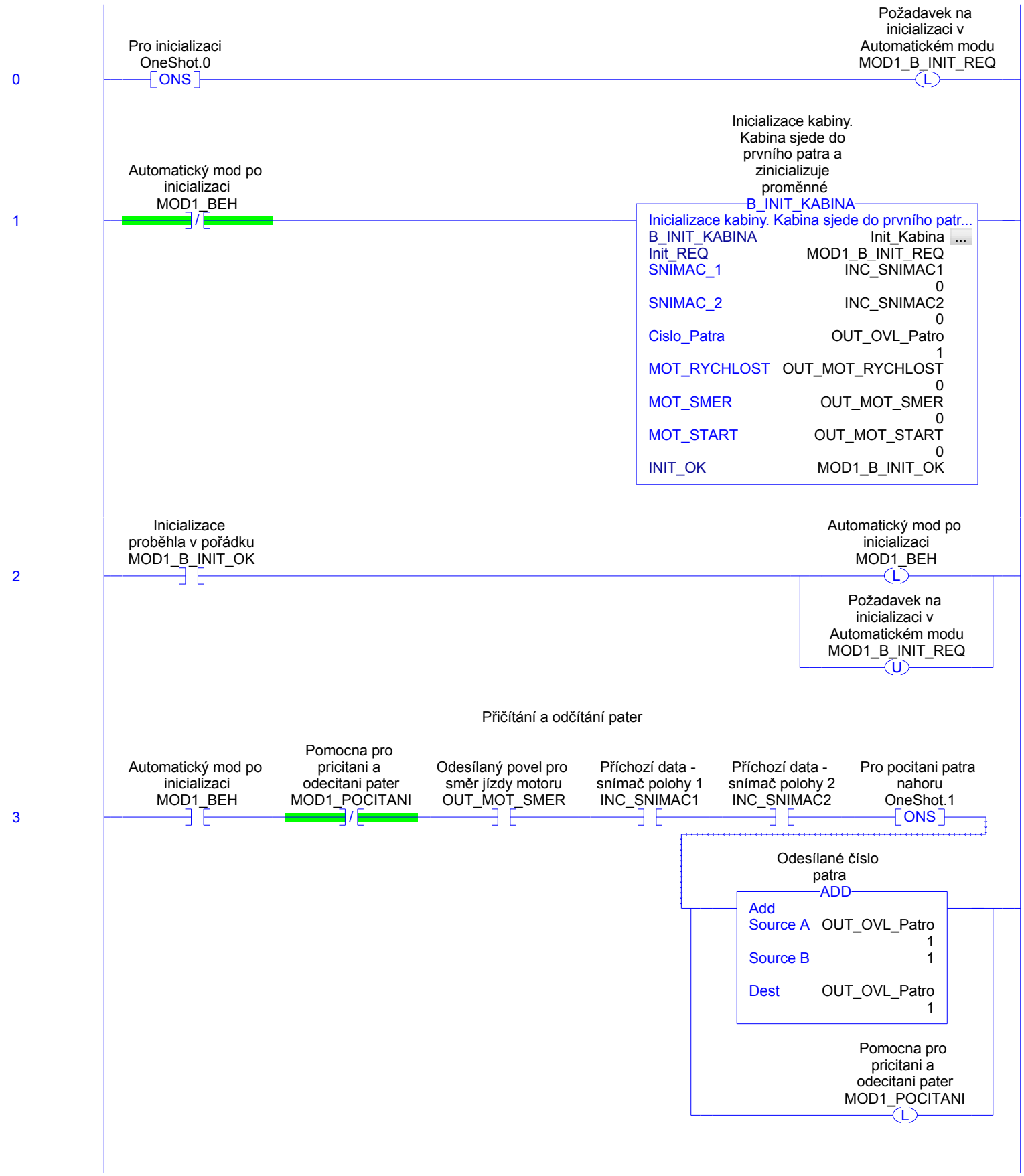
Systémová funkce - čas předchozího cyklu v us

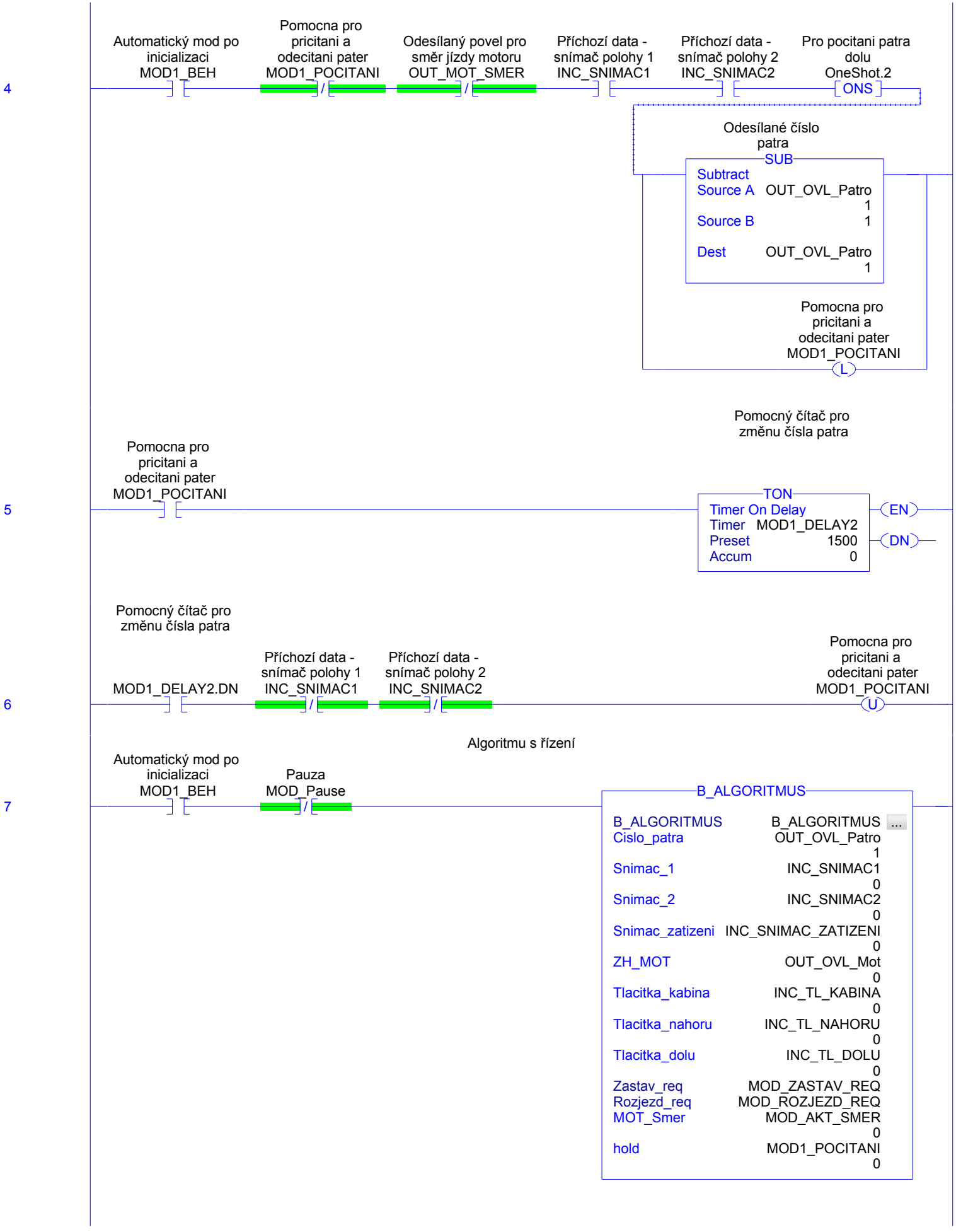
GSV

Get System Value	
Class Name	Task
Instance Name	MainTask
Attribute Name	LastScanTime
Dest	System_LastScan 0

(End)


0
Manualni mod - Nastaveni směru nahoru VIZU_MOD0_UP
Odesílaný povel pro směr jízdy motoru OUT_MOT_SMER
L
1
Manualni mod - Nastaveni směru dolů VIZU_MOD0_DOWN
Odesílaný povel pro směr jízdy motoru OUT_MOT_SMER
U
2
Odesílaná rychlost motoru v mA
MOV
Move
Source VIZU_MOD0_RYCHLOST 0
Dest OUT_MOT_RYCHLOST 0
3
Manualni mod - Povel pro zapnutí motoru VIZU_MOD0_MOT_START
Odesílaný povel motor start OUT_MOT_START
L
4
Manualni mod - Povel pro vypnutí motoru VIZU_MOD0_MOT_STOP
Odesílaný povel motor start OUT_MOT_START
U
5
Odesílané číslo patra
MOV
Move
Source 24
Dest OUT_OVL_Patro 1
(End)


0
Pro inicializaci OneShot.0
ONS
Požadavek na inicializaci v Automatickém modu MOD1_B_INIT_REQ
L
1
Automatický mod po inicializaci MOD1_BEH
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné
B_INIT_KABINA
Inicializace kabiny. Kabina sjede do prvního patr...
B_INIT_KABINA Init_Kabina ...
Init_REQ MOD1_B_INIT_REQ
SNIMAC_1 INC_SNIMAC1 0
SNIMAC_2 INC_SNIMAC2 0
Cislo_Patra OUT_OVL_Patro 1
MOT_RYCHLOST OUT_MOT_RYCHLOST 0
MOT_SMER OUT_MOT_SMER 0
MOT_START OUT_MOT_START 0
INIT_OK MOD1_B_INIT_OK
2
Inicializace proběhla v pořádku MOD1_B_INIT_OK
Automatický mod po inicializaci MOD1_BEH
L
Požadavek na inicializaci v Automatickém modu MOD1_B_INIT_REQ
U
Přičítání a odčítání pater
3
Automatický mod po inicializaci MOD1_BEH
Pomocna pro pricitani a odecitani pater MOD1_POCITANI
Odesílaný povel pro směr jízdy motoru OUT_MOT_SMER
Příchozí data - snímač polohy 1 INC_SNIMAC1
Příchozí data - snímač polohy 2 INC_SNIMAC2
Pro pocitani patra nahoru OneShot.1
ONS
Odesílané číslo patra
ADD
Add
Source A OUT_OVL_Patro 1
Source B 1
Dest OUT_OVL_Patro 1
Pomocna pro pricitani a odecitani pater MOD1_POCITANI
L


4
Automatický mod po inicializaci MOD1_BEH
Pomocna pro pricitani a odecitani pater MOD1_POCITANI
Odesílaný povel pro směr jízdy motoru OUT_MOT_SMER
Příchozí data - snímač polohy 1 INC_SNIMAC1
Příchozí data - snímač polohy 2 INC_SNIMAC2
Pro pocitani patra dolu OneShot.2
ONS
Odesílané číslo patra
SUB
Subtract
Source A OUT_OVL_Patro 1
Source B 1
Dest OUT_OVL_Patro 1
Pomocna pro pricitani a odecitani pater MOD1_POCITANI
L
Pomocný čítač pro změnu čísla patra
5
Pomocna pro pricitani a odecitani pater MOD1_POCITANI
TON
Timer On Delay
Timer MOD1_DELAY2
Preset 1500
Accum 0
EN
DN
Pomocný čítač pro změnu čísla patra
6
MOD1_DELAY2.DN
Příchozí data - snímač polohy 1 INC_SNIMAC1
Příchozí data - snímač polohy 2 INC_SNIMAC2
Pomocna pro pricitani a odecitani pater MOD1_POCITANI
U
Algoritmu s řízení
7
Automatický mod po inicializaci MOD1_BEH
Pauza MOD_Pause
B_ALGORITMUS
B_ALGORITMUS B_ALGORITMUS
Cislo_patra OUT_OVL_Patro 1
Snimac_1 INC_SNIMAC1 0
Snimac_2 INC_SNIMAC2 0
Snimac_zatizeni INC_SNIMAC_ZATIZENI 0
ZH_MOT OUT_OVL_Mot 0
Tlacitka_kabina INC_TL_KABINA 0
Tlacitka_nahoru INC_TL_NAHORU 0
Tlacitka_dolu INC_TL_DOLU 0
Zastav_req MOD_ZASTAV_REQ
Rozjezd_req MOD_ROZJEZD_REQ
MOT_Smer MOD_AKT_SMER 0
hold MOD1_POCITANI 0

8

Automatický mod po inicializaci MOD1_BEH

Obsluha STOP tlačítka v kabině výtahu

B_Stop_Kabina

B_Stop_Kabina	MOD1_B_STOP_Kabina ...
Stop_kabina	INC_TL_STOP 0
MOT_START	OUT_MOT_START
Error	OUT_OVL_DISP_ERR
MOT_RYCHLOST	OUT_MOT_RYCHLOST
Stop_REQ	MOD_ZASTAV_REQ

9

Automatický mod po inicializaci MOD1_BEH

JSR

Jump To Subroutine	
Routine Name	MOD_Statistika

10

Přepočet rozjezdove rychlosti

Pomocna při přepočtu z mm/s na výstupní proud v mA

MUL

Multiply	
Source A	VIZU_MOD_RYCH_ROZJ_mm 25
Source B	100
Dest	VIZU_MOD_RYCH_TEMP 0

Rychlost ROZJEZDU z vizu pro - Automat a Sim

ADD

Add	
Source A	VIZU_MOD_RYCH_TEMP 0
Source B	4000
Dest	VIZU_MOD_RYCH_ROZJ 0

11

Přepočet rychlosti jizdy

Pomocna při přepočtu z mm/s na výstupní proud v mA

MUL

Multiply	
Source A	VIZU_MOD_RYCH_JIZDA_mm 50
Source B	100
Dest	VIZU_MOD_RYCH_TEMP 0

Rychlost JIZDY z vizu pro - Automat a Sim

ADD

Add	
Source A	VIZU_MOD_RYCH_TEMP 0
Source B	4000
Dest	VIZU_MOD_RYCH_JIZDA 0

12

Přepočet dojezdové rychlosti

Pomocna při přepočtu z mm/s na výstupní proud v mA

MUL

Multiply	
Source A	VIZU_MOD_RYCH_DOJ_mm 20
Source B	100
Dest	VIZU_MOD_RYCH_TEMP 0

Rychlost DOJEZDU z vizu pro - Automat a Sim

ADD

Add	
Source A	VIZU_MOD_RYCH_TEMP 0
Source B	4000
Dest	VIZU_MOD_RYCH_DOJ 0

13

Automatický mod po inicializaci MOD1_BEH

Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede.

B_ROZJEZD

Stará se o rozjezd kabiny, kontroluje zdali není k...	
B_ROZJEZD	ROZJEZD ...
Start_Busy	MOD_ROZJEZD_REQ
Smer_Jizdy	MOD_AKT_SMER
	0
Rychlost1	VIZU_MOD_RYCH_ROZJ
	0
Rychlost2	VIZU_MOD_RYCH_JIZDA
	0
Snimac1	INC_SNIMAC1
	0
Snimac2	INC_SNIMAC2
	0
Snimac_zatizeni	INC_SNIMAC_ZATIZENI
	0
MOT_RYCHLOST	OUT_MOT_RYCHLOST
MOT_SMER	OUT_MOT_SMER
MOT_START	OUT_MOT_START

14

Automatický mod po inicializaci MOD1_BEH

Povel pro zastavení kabiny v následujícím patře.

B_DOJEZD

Povel pro zastavení kabiny v následujícím patře.	
B_DOJEZD	DOJEZD ...
Req_Busy	MOD_ZASTAV_REQ
Rychlost_Dojezdu	VIZU_MOD_RYCH_DOJ
	0
Snimac1	INC_SNIMAC1
	0
Snimac2	INC_SNIMAC2
	0
MOT_RYCHLOST	OUT_MOT_RYCHLOST
MOT_START	OUT_MOT_START

Po 5ti sekundovém držení žlutého tlačítka se aktivuje komunikace a oparátorem.

15

Automatický mod po inicializaci MOD1_BEH

Příchozí data - ZVONEK (Spojení s operátrorem) tlačítko v kabině INC_TL_ZVONEK

Vyrovnávací časovač, než dojde ke spojení s operátorem

TON

Timer On Delay		
Timer	VIZU_MOD_T_SPOJENI	EN
Preset	5000	DN
Accum	0	

16

Automatický mod po inicializaci MOD1_BEH

Příchozí data - ZVONEK (Spojení s operátrorem) tlačítko v kabině INC_TL_ZVONEK

Vyrovnávací časovač, než dojde ke spojení s operátorem VIZU_MOD_T_SPOJENI.DN

Promenná pro signalizaci žádosti o spojení na VIZU VIZU_MOD_SPOJENI (L)

17

Příchozí data - STOP tlačítko v kabině INC_TL_STOP

Promenná pro signalizaci žádosti o spojení na VIZU VIZU_MOD_SPOJENI (U)

Pauza pro simulaci nastupu a výstupu

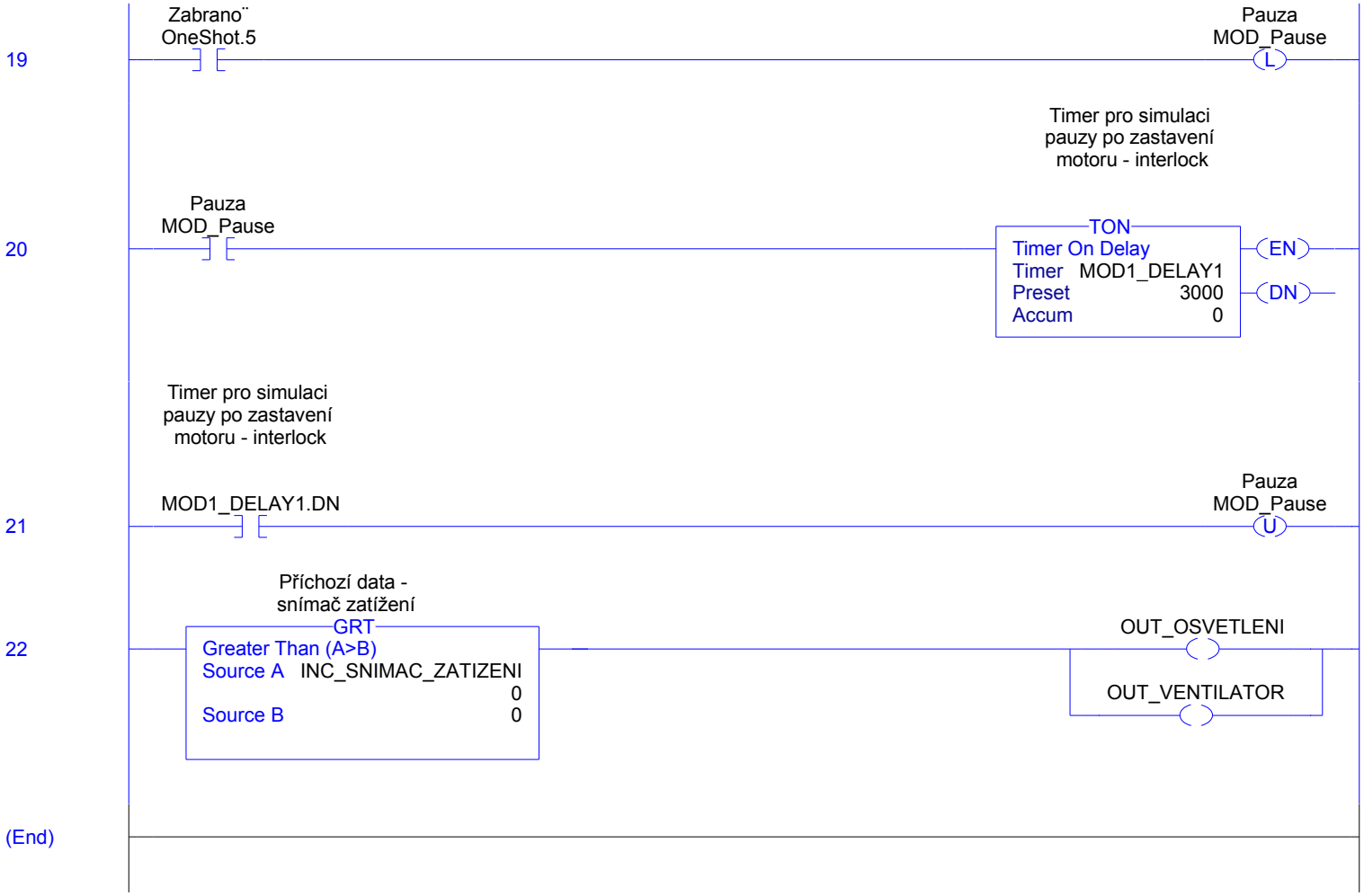
18

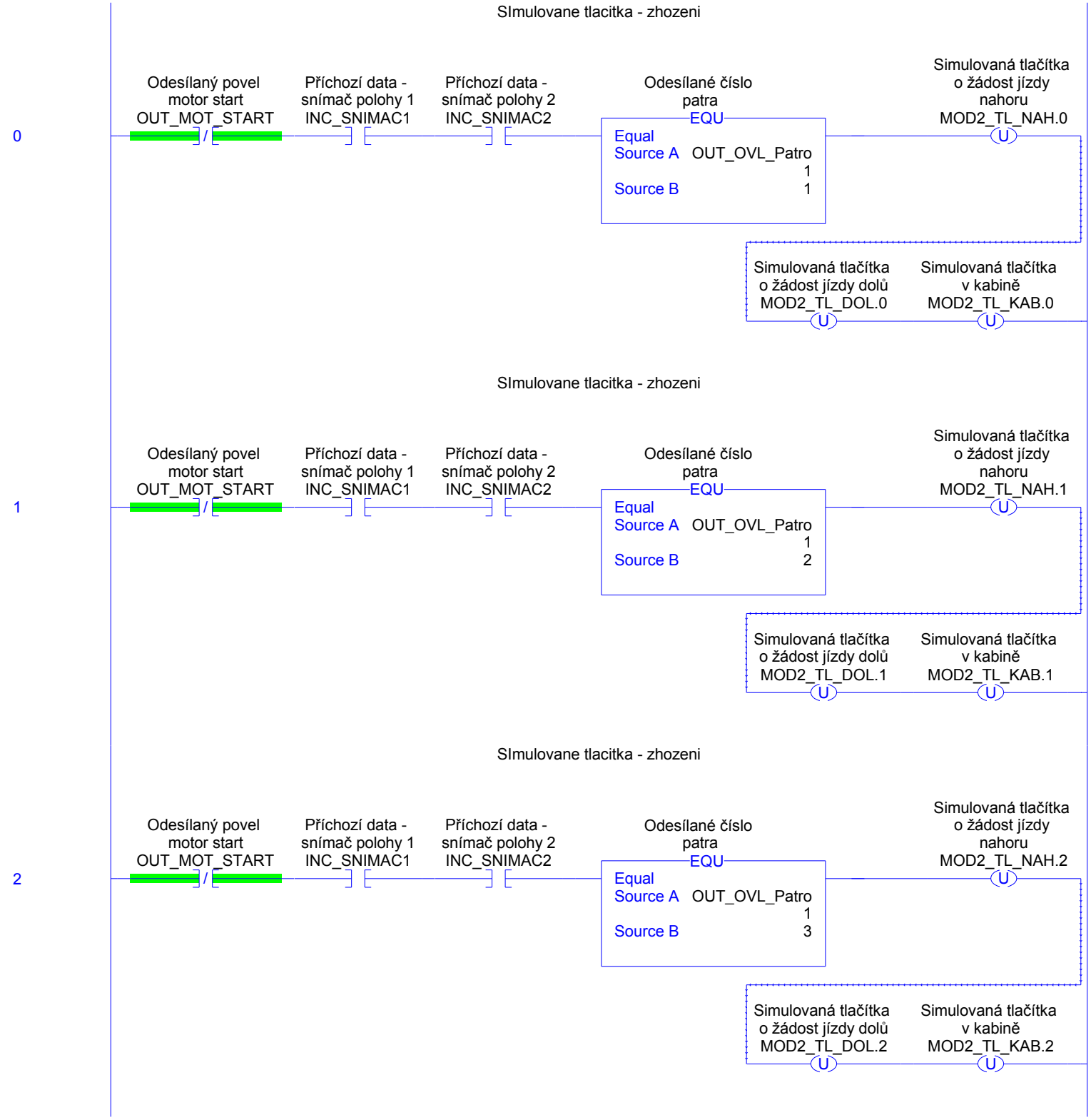
Odesílaný povel motor start OUT_MOT_START

Pro pauzu po zastavení

OSF

One Shot Falling		
Storage Bit	OneShot.3	SB
Output Bit	OneShot.5	OB


19
Zabrano¨
OneShot.5
Pauza
MOD_Pause
L
Timer pro simulaci
pauzy po zastavení
motoru - interlock
20
Pauza
MOD_Pause
TON
Timer On Delay
Timer MOD1_DELAY1
Preset 3000
Accum 0
EN
DN
Timer pro simulaci
pauzy po zastavení
motoru - interlock
21
MOD1_DELAY1.DN
Pauza
MOD_Pause
U
Příchozí data -
snímač zatížení
22
GRT
Greater Than (A>B)
Source A INC_SNIMAC_ZATIZENI
0
Source B 0
OUT_OSVETLENI
OUT_VENTILATOR
(End)


SImulovane tlacitka - zhozeni
Odesílaný povel motor start OUT_MOT_START
Příchozí data - snímač polohy 1 INC_SNIMAC1
Příchozí data - snímač polohy 2 INC_SNIMAC2
Odesílané číslo patra
EQU
Equal
Source A OUT_OVL_Patro 1
Source B 1
Simulovaná tlačítka o žádost jízdy nahoru MOD2_TL_NAH.0
Simulovaná tlačítka o žádost jízdy dolů MOD2_TL_DOL.0
Simulovaná tlačítka v kabině MOD2_TL_KAB.0
0
SImulovane tlacitka - zhozeni
Odesílaný povel motor start OUT_MOT_START
Příchozí data - snímač polohy 1 INC_SNIMAC1
Příchozí data - snímač polohy 2 INC_SNIMAC2
Odesílané číslo patra
EQU
Equal
Source A OUT_OVL_Patro 1
Source B 2
Simulovaná tlačítka o žádost jízdy nahoru MOD2_TL_NAH.1
Simulovaná tlačítka o žádost jízdy dolů MOD2_TL_DOL.1
Simulovaná tlačítka v kabině MOD2_TL_KAB.1
1
SImulovane tlacitka - zhozeni
Odesílaný povel motor start OUT_MOT_START
Příchozí data - snímač polohy 1 INC_SNIMAC1
Příchozí data - snímač polohy 2 INC_SNIMAC2
Odesílané číslo patra
EQU
Equal
Source A OUT_OVL_Patro 1
Source B 3
Simulovaná tlačítka o žádost jízdy nahoru MOD2_TL_NAH.2
Simulovaná tlačítka o žádost jízdy dolů MOD2_TL_DOL.2
Simulovaná tlačítka v kabině MOD2_TL_KAB.2
2

SImulovane tlacitka - zhozeni

3

Odesílaný povel motor start OUT_MOT_START

Příchozí data - snímač polohy 1 INC_SNIMAC1

Příchozí data - snímač polohy 2 INC_SNIMAC2

Odesílané číslo patra

EQU
Equal
Source A OUT_OVL_Patro 1
Source B 4

Simulovaná tlačítka o žádost jízdy nahoru MOD2_TL_NAH.3 (U)

Simulovaná tlačítka o žádost jízdy dolů MOD2_TL_DOL.3 (U)

Simulovaná tlačítka v kabině MOD2_TL_KAB.3 (U)

Simulacni agoritmus

4

Pomocná proměnná pro Simulační mod MOD2_SHOT.0 ONS

Požadavek na inicializaci v Simulační modu MOD2_B_INIT_REQ (L)

5

Simulace po inicializaci MOD2_BEH

Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné

B_INIT_KABINA
Inicializace kabiny. Kabina sjede do prvního patr...
B_INIT_KABINA MOD2_Init_Kabina ...
Init_REQ MOD2_B_INIT_REQ
SNIMAC_1 INC_SNIMAC1 0
SNIMAC_2 INC_SNIMAC2 0
Cislo_Patra OUT_OVL_Patro 1
MOT_RYCHLOST OUT_MOT_RYCHLOST 0
MOT_SMER OUT_MOT_SMER 0
MOT_START OUT_MOT_START 0
INIT_OK MOD2_B_INIT_OK

6

Inicializace proběhla v pořádku MOD2_B_INIT_OK

Simulace po inicializaci MOD2_BEH (L)

Požadavek na inicializaci v Simulační modu MOD2_B_INIT_REQ (U)

Přičítání a odčítání pater

7

Simulace po inicializaci MOD2_BEH

Pomocná promenná při přičítání a odčítaní pater MOD2_POCITANI /

Odesílaný povel pro směr jízdy motoru OUT_MOT_SMER

Příchozí data - snímač polohy 1 INC_SNIMAC1

Příchozí data - snímač polohy 2 INC_SNIMAC2

Pomocná proměnná pro Simulační mod MOD2_SHOT.1 ONS

Odesílané číslo patra

ADD

Add

Source A OUT_OVL_Patro 1

Source B 1

Dest OUT_OVL_Patro 1

Pomocná promenná při přičítání a odčítaní pater MOD2_POCITANI (L)

8

Simulace po inicializaci MOD2_BEH

Pomocná promenná při přičítání a odčítaní pater MOD2_POCITANI /

Odesílaný povel pro směr jízdy motoru OUT_MOT_SMER /

Příchozí data - snímač polohy 1 INC_SNIMAC1

Příchozí data - snímač polohy 2 INC_SNIMAC2

Pomocná proměnná pro Simulační mod MOD2_SHOT.2 ONS

Odesílané číslo patra

SUB

Subtract

Source A OUT_OVL_Patro 1

Source B 1

Dest OUT_OVL_Patro 1

Pomocná promenná při přičítání a odčítaní pater MOD2_POCITANI (L)

9

Pomocná promenná při přičítání a odčítaní pater MOD2_POCITANI

Pomocná promenná při přičítání a odčítaní pater

TON

Timer On Delay

Timer MOD2_DELAY2

Preset 1000

Accum 0

EN

DN

10

Pomocná promenná při přičítání a odčítaní pater MOD2_DELAY2.DN

Příchozí data - snímač polohy 1 INC_SNIMAC1 /

Příchozí data - snímač polohy 2 INC_SNIMAC2 /

Pomocná promenná při přičítání a odčítaní pater MOD2_POCITANI (U)

Algoritmu s řízení

11

Simulace po inicializaci MOD2_BEH

Pauza MOD_Pause

B_ALGORITMUS

B_ALGORITMUS	B_ALGORITMUS ...
Cislo_patra	OUT_OVL_Patro 1
Snimac_1	INC_SNIMAC1 0
Snimac_2	INC_SNIMAC2 0
Snimac_zatizeni	INC_SNIMAC_ZATIZENI 0
ZH_MOT	OUT_OVL_Mot 0
Tlacitka_kabina	MOD2_TL_KAB 0
Tlacitka_nahoru	MOD2_TL_NAH 0
Tlacitka_dolu	MOD2_TL_DOL 0
Zastav_req	MOD_ZASTAV_REQ
Rozjezd_req	MOD_ROZJEZD_REQ
MOT_Smer	MOD_AKT_SMER 0
hold	MOD2_POCITANI 0

12

Simulace po inicializaci MOD2_BEH

Obsluha STOP tlačítka v kabině výtahu

B_Stop_Kabina

B_Stop_Kabina	MOD1_B_STOP_Kabina ...
Stop_kabina	MOD2_STOP_KABINA 0
MOT_START	OUT_MOT_START
Error	OUT_OVL_DISP_ERR
MOT_RYCHLOST	OUT_MOT_RYCHLOST
Stop_REQ	MOD_ZASTAV_REQ

13

Simulace po inicializaci MOD2_BEH

JSR

Jump To Subroutine
Routine Name MOD_Statistika

14

Přepočet rozjezdove rychlosti
Pomocna při přepočtu z mm/s na výstupní proud v mA

MUL

Multiply	
Source A	VIZU_MOD_RYCH_ROZJ_mm 25
Source B	100
Dest	VIZU_MOD_RYCH_TEMP 0

Rychlost ROZJEZDU z vizu pro - Automat a Sim

ADD

Add	
Source A	VIZU_MOD_RYCH_TEMP 0
Source B	4000
Dest	VIZU_MOD_RYCH_ROZJ 0

Přepočet rychlosti jizdy

15

Pomocna při přepočtu z mm/s na výstupní proud v mA

MUL

Multiply	
Source A	VIZU_MOD_RYCH_JIZDA_mm 50
Source B	100
Dest	VIZU_MOD_RYCH_TEMP 0

Rychlost JIZDY z vizu pro - Automat a Sim

ADD

Add	
Source A	VIZU_MOD_RYCH_TEMP 0
Source B	4000
Dest	VIZU_MOD_RYCH_JIZDA 0

Přepočet dojezdové rychlosti

16

Pomocna při přepočtu z mm/s na výstupní proud v mA

MUL

Multiply	
Source A	VIZU_MOD_RYCH_DOJ_mm 20
Source B	100
Dest	VIZU_MOD_RYCH_TEMP 0

Rychlost DOJEZDU z vizu pro - Automat a Sim

ADD

Add	
Source A	VIZU_MOD_RYCH_TEMP 0
Source B	4000
Dest	VIZU_MOD_RYCH_DOJ 0

17

Simulace po inicializaci MOD2_BEH

Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede.

B_ROZJEZD

Stará se o rozjezd kabiny, kontroluje zdali není k...	
B_ROZJEZD	ROZJEZD ...
Start_Busy	MOD_ROZJEZD_REQ
Smer_Jizdy	MOD_AKT_SMER 0
Rychlost1	VIZU_MOD_RYCH_ROZJ 0
Rychlost2	VIZU_MOD_RYCH_JIZDA 0
Snimac1	INC_SNIMAC1 0
Snimac2	INC_SNIMAC2 0
Snimac_zatizeni	INC_SNIMAC_ZATIZENI 0
MOT_RYCHLOST	OUT_MOT_RYCHLOST
MOT_SMER	OUT_MOT_SMER
MOT_START	OUT_MOT_START

18

Simulace po inicializaci MOD2_BEH

Povel pro zastavení kabiny v následujícím patře.

B_DOJEZD

Povel pro zastavení kabiny v následujícím patře.	
B_DOJEZD	DOJEZD ...
Req_Busy	MOD_ZASTAV_REQ
Rychlost_Dojezdu	VIZU_MOD_RYCH_DOJ 0
Snimac1	INC_SNIMAC1 0
Snimac2	INC_SNIMAC2 0
MOT_RYCHLOST	OUT_MOT_RYCHLOST
MOT_START	OUT_MOT_START

Po 5ti sekundovém držení žlutého tlačítka se aktivuje komunikace a oparátorem.

19
Simulace po inicializaci MOD2_BEH
Simulované tlačítko ZVONEK MOD2_ZVONEK
Vyrovnávací časovač, než dojde ke spojení s operátorem
TON
Timer On Delay
Timer VIZU_MOD_T_SPOJENI
Preset 5000
Accum 0
EN
DN

20
Simulace po inicializaci MOD2_BEH
Simulované tlačítko ZVONEK MOD2_ZVONEK
Vyrovnávací časovač, než dojde ke spojení s operátorem VIZU_MOD_T_SPOJENI.DN
Promenná pro signalizaci žádosti o spojení na VIZU VIZU_MOD_SPOJENI
L

21
Příchozí data - STOP tlačítko v kabině INC_TL_STOP
Promenná pro signalizaci žádosti o spojení na VIZU VIZU_MOD_SPOJENI
U

Pauza pro simulaci nastupu a výstupu

22
Odesílaný povel motor start OUT_MOT_START
Pomocná proměnná pro Simulační mod
OSF
One Shot Falling
Storage Bit MOD2_SHOT.3
Output Bit MOD2_SHOT.5
SB
OB

23
Pomocná proměnná pro Simulační mod MOD2_SHOT.5
Pauza MOD_Pause
L

24
Pauza MOD_Pause
Casová simulace pro nastoupení vystoupení
TON
Timer On Delay
Timer MOD2_DELAY1
Preset 3000
Accum 0
EN
DN

25
Casová simulace pro nastoupení vystoupení MOD2_DELAY1.DN
Pauza MOD_Pause
U

(End)

Počítaní zastavení v jednotli vých patrech a ceklový součet

0

Zpetne hlaseni-
motor v chodu
OUT_OVL_Mot

Citac zastaveni
pater
OneBlock.0

Příchozí data -
snímač polohy 1
INC_SNIMAC1

Příchozí data -
snímač polohy 2
INC_SNIMAC2

Statistika Patro1
OneShot.10
ONS

Odesílané číslo
patra
EQU
Equal
Source A OUT_OVL_Patro
1
Source B 1

Čítač počtu
zastavení
CTU
Count Up
Counter VIZU_MOD1_ZASTAVENI_P1
Preset 0
Accum 0
CU
DN

Citac zastaveni
pater
OneBlock.0
L

1

Zpetne hlaseni-
motor v chodu
OUT_OVL_Mot

Citac zastaveni
pater
OneBlock.0

Příchozí data -
snímač polohy 1
INC_SNIMAC1

Příchozí data -
snímač polohy 2
INC_SNIMAC2

Statistika Patro2
OneShot.11
ONS

Odesílané číslo
patra
EQU
Equal
Source A OUT_OVL_Patro
1
Source B 2

Čítač počtu
zastavení
CTU
Count Up
Counter VIZU_MOD1_ZASTAVENI_P2
Preset 0
Accum 0
CU
DN

Citac zastaveni
pater
OneBlock.0
L

2

Zpetne hlaseni-
motor v chodu
OUT_OVL_Mot

Citac zastaveni
pater
OneBlock.0

Příchozí data -
snímač polohy 1
INC_SNIMAC1

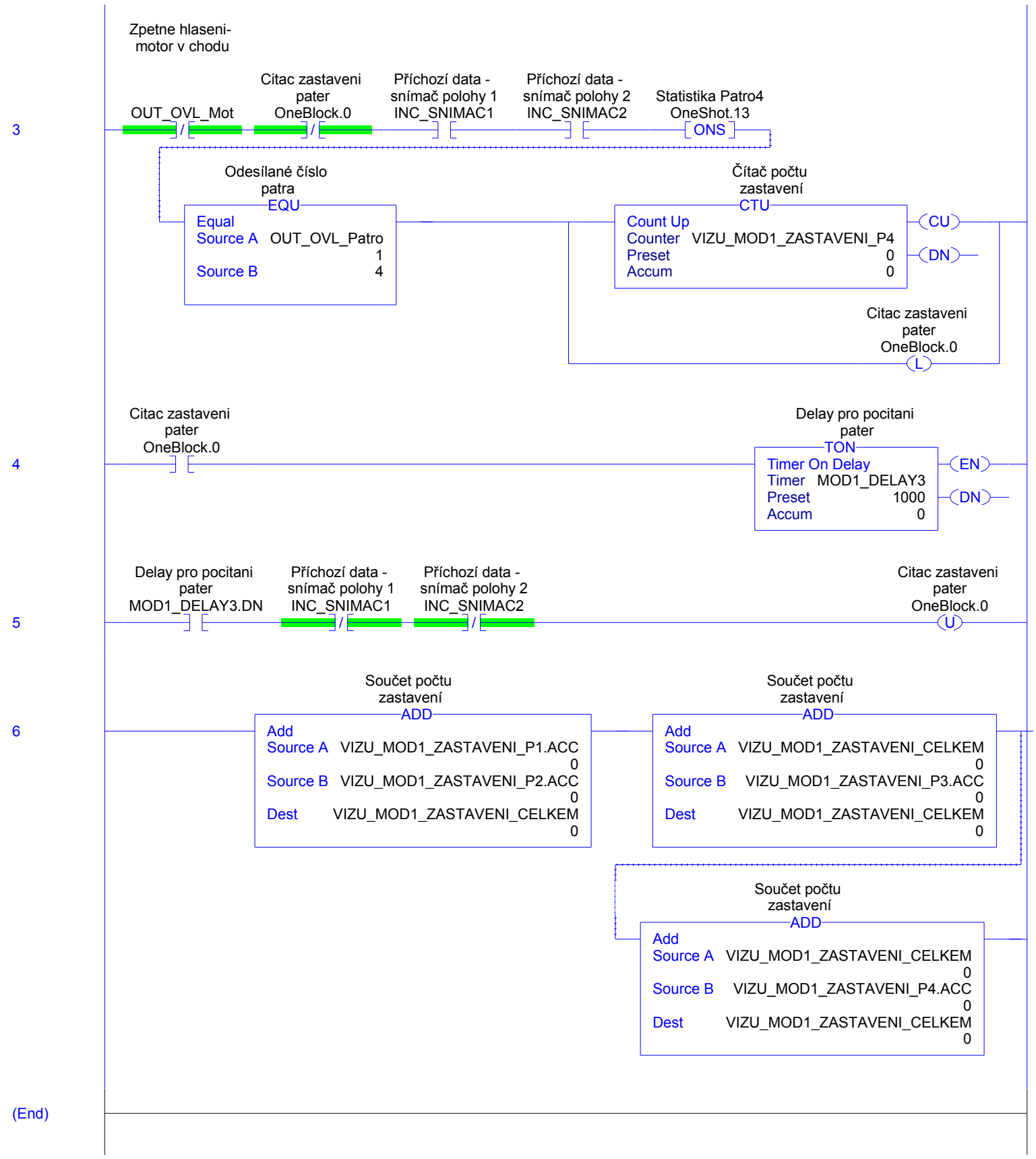
Příchozí data -
snímač polohy 2
INC_SNIMAC2

Statistika Patro3
OneShot.12
ONS

Odesílané číslo
patra
EQU
Equal
Source A OUT_OVL_Patro
1
Source B 3

Čítač počtu
zastavení
CTU
Count Up
Counter VIZU_MOD1_ZASTAVENI_P3
Preset 0
Accum 0
CU
DN

Citac zastaveni
pater
OneBlock.0
L


Zpetne hlaseni-motor v chodu
OUT_OVL_Mot
Citac zastaveni pater OneBlock.0
Příchozí data - snímač polohy 1 INC_SNIMAC1
Příchozí data - snímač polohy 2 INC_SNIMAC2
Statistika Patro4 OneShot.13
ONS
3
Odesílané číslo patra
EQU
Equal
Source A OUT_OVL_Patro 1
Source B 4
Čítač počtu zastavení
CTU
Count Up
Counter VIZU_MOD1_ZASTAVENI_P4 0
Preset 0
Accum 0
CU
DN
Citac zastaveni pater OneBlock.0
L
Citac zastaveni pater OneBlock.0
4
Delay pro pocitani pater
TON
Timer On Delay
Timer MOD1_DELAY3
Preset 1000
Accum 0
EN
DN
Delay pro pocitani pater MOD1_DELAY3.DN
Příchozí data - snímač polohy 1 INC_SNIMAC1
Příchozí data - snímač polohy 2 INC_SNIMAC2
Citac zastaveni pater OneBlock.0
U
5
Součet počtu zastavení
ADD
Add
Source A VIZU_MOD1_ZASTAVENI_P1.ACC 0
Source B VIZU_MOD1_ZASTAVENI_P2.ACC 0
Dest VIZU_MOD1_ZASTAVENI_CELKEM 0
Součet počtu zastavení
ADD
Add
Source A VIZU_MOD1_ZASTAVENI_CELKEM 0
Source B VIZU_MOD1_ZASTAVENI_P3.ACC 0
Dest VIZU_MOD1_ZASTAVENI_CELKEM 0
6
Součet počtu zastavení
ADD
Add
Source A VIZU_MOD1_ZASTAVENI_CELKEM 0
Source B VIZU_MOD1_ZASTAVENI_P4.ACC 0
Dest VIZU_MOD1_ZASTAVENI_CELKEM 0
(End)

Pro zobrazení tlačítek + přetížení ve vizualizaci - automatický režim

0
Příchozí data - tlačítka v patrech - požadavek jízdy nahoru INC_TL_NAHORU.0
Simulované tlačítko z vizu (MOD Simulace) VIZU_TL_NAH1

1
Příchozí data - tlačítka v patrech - požadavek jízdy nahoru INC_TL_NAHORU.1
Simulované tlačítko z vizu (MOD Simulace) VIZU_TL_NAH2

2
Příchozí data - tlačítka v patrech - požadavek jízdy nahoru INC_TL_NAHORU.2
Simulované tlačítko z vizu (MOD Simulace) VIZU_TL_NAH3

3
Příchozí data - tlačítka v patrech - požadavek jízdy nahoru INC_TL_NAHORU.3
Simulované tlačítko z vizu (MOD Simulace) VIZU_TL_NAH4

4
Příchozí data - tlačítka v patrech - požadavek jízdy dolů INC_TL_DOLU.0
Simulované tlačítko z vizu (MOD Simulace) VIZU_TL_DOL1

5
Příchozí data - tlačítka v patrech - požadavek jízdy dolů INC_TL_DOLU.1
Simulované tlačítko z vizu (MOD Simulace) VIZU_TL_DOL2

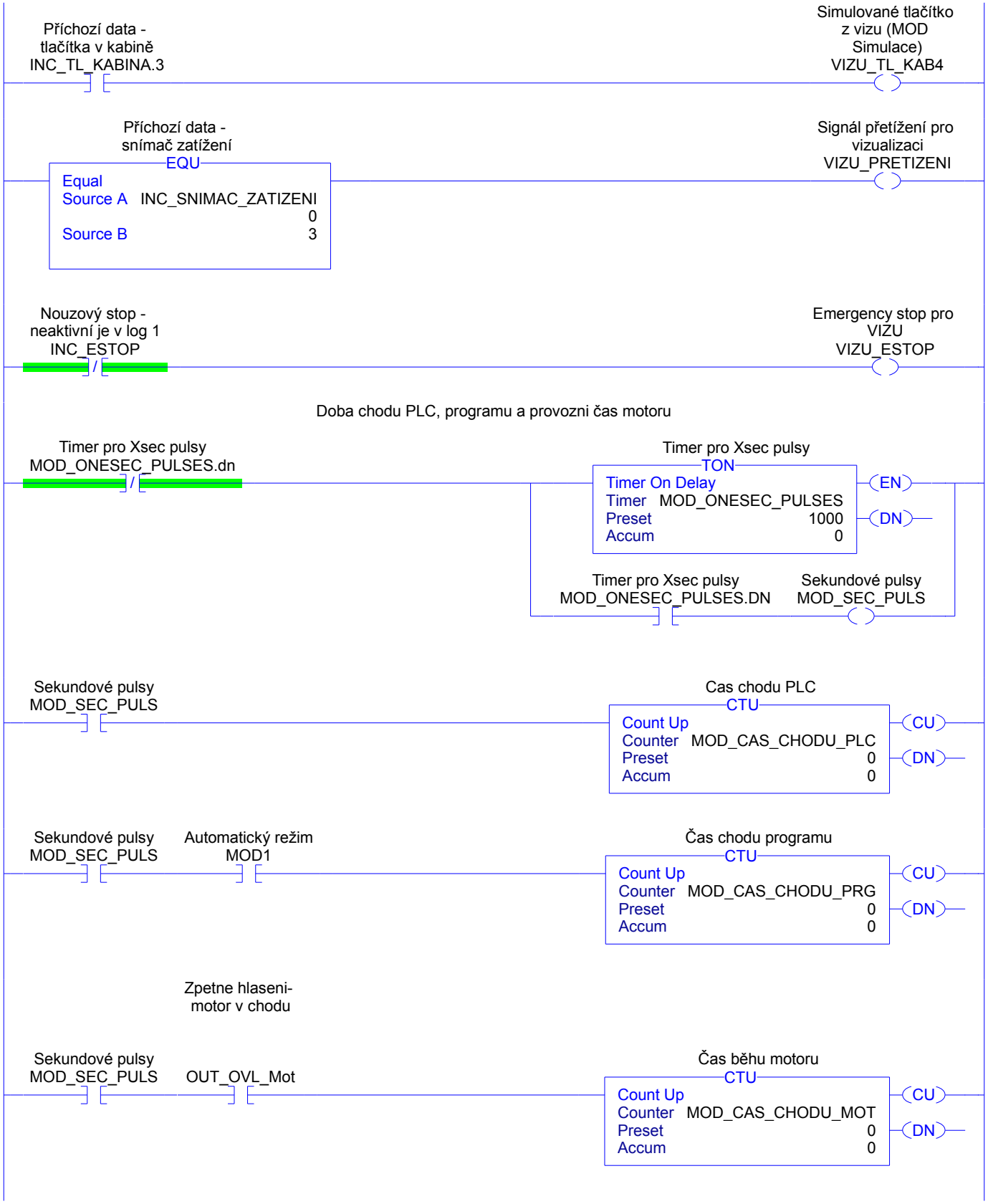
6
Příchozí data - tlačítka v patrech - požadavek jízdy dolů INC_TL_DOLU.2
Simulované tlačítko z vizu (MOD Simulace) VIZU_TL_DOL3

7
Příchozí data - tlačítka v patrech - požadavek jízdy dolů INC_TL_DOLU.3
Simulované tlačítko z vizu (MOD Simulace) VIZU_TL_DOL4

8
Příchozí data - tlačítka v kabině INC_TL_KABINA.0
Simulované tlačítko z vizu (MOD Simulace) VIZU_TL_KAB1

9
Příchozí data - tlačítka v kabině INC_TL_KABINA.1
Simulované tlačítko z vizu (MOD Simulace) VIZU_TL_KAB2

10
Příchozí data - tlačítka v kabině INC_TL_KABINA.2
Simulované tlačítko z vizu (MOD Simulace) VIZU_TL_KAB3


11
Příchozí data - tlačítka v kabině
INC_TL_KABINA.3
Simulované tlačítko z vizu (MOD Simulace)
VIZU_TL_KAB4
12
Příchozí data - snímač zatížení
EQU
Equal
Source A INC_SNIMAC_ZATIZENI
0
Source B 3
Signál přetížení pro vizualizaci
VIZU_PRETIZENI
13
Nouzový stop - neaktivní je v log 1
INC_ESTOP
Emergency stop pro VIZU
VIZU_ESTOP
Doba chodu PLC, programu a provozni čas motoru
14
Timer pro Xsec pulsy
MOD_ONESEC_PULSES.dn
Timer pro Xsec pulsy
TON
Timer On Delay
Timer MOD_ONESEC_PULSES
Preset 1000
Accum 0
EN
DN
Timer pro Xsec pulsy
MOD_ONESEC_PULSES.DN
Sekundové pulsy
MOD_SEC_PULS
15
Sekundové pulsy
MOD_SEC_PULS
Cas chodu PLC
CTU
Count Up
Counter MOD_CAS_CHODU_PLC
Preset 0
Accum 0
CU
DN
16
Sekundové pulsy
MOD_SEC_PULS
Automatický režim
MOD1
Čas chodu programu
CTU
Count Up
Counter MOD_CAS_CHODU_PRG
Preset 0
Accum 0
CU
DN
Zpetne hlaseni- motor v chodu
17
Sekundové pulsy
MOD_SEC_PULS
OUT_OVL_Mot
Čas běhu motoru
CTU
Count Up
Counter MOD_CAS_CHODU_MOT
Preset 0
Accum 0
CU
DN

18

Chod PLC v minutách

DIV
Divide
Source A MOD_CAS_CHODU_PLC.ACC
0
Source B 60
Dest VIZU_MOD1_CHOD_PLC
0

Chod Automatickeho programu v minutách

DIV
Divide
Source A MOD_CAS_CHODU_PRG.ACC
0
Source B 60
Dest VIZU_MOD1_CHOD_PRG
0

Chod motoru v minutách

DIV
Divide
Source A MOD_CAS_CHODU_MOT.ACC
0
Source B 60
Dest VIZU_MOD1_CHOD_MOT
0

19

Reset počtu zastavení z vizualizace- Pozor, není vidět v referencích VIZU_RES_ZASTAVENI

Čítač počtu zastavení

MOV
Move
Source 0
Dest VIZU_MOD1_ZASTAVENI_P1.ACC
0

Čítač počtu zastavení

MOV
Move
Source 0
Dest VIZU_MOD1_ZASTAVENI_P2.ACC
0

Čítač počtu zastavení

MOV
Move
Source 0
Dest VIZU_MOD1_ZASTAVENI_P3.ACC
0

Čítač počtu zastavení

MOV
Move
Source 0
Dest VIZU_MOD1_ZASTAVENI_P4.ACC
0

Součet počtu zastavení

MOV
Move
Source 0
Dest VIZU_MOD1_ZASTAVENI_CELKEM
0

20

Reset času běhu motoru z vizualizace- Pozor, není vidět v referencích VIZU_RES_MOTOR

Čas běhu motoru

MOV
Move
Source 0
Dest MOD_CAS_CHODU_MOT.ACC
0

21
Pouze po zapnuti PLC
OneShot.14
ONS
Cas chodu PLC
MOV
Move
Source 0
Dest MOD_CAS_CHODU_PLC.ACC
0

22
Automatický režim
MOD1
/
Čas chodu programu
MOV
Move
Source 0
Dest MOD_CAS_CHODU_PRG.ACC
0

Animace kabiny ----->

23
Systémová funkce -
čas předchozího
cyklu v s
DIV
Divide
Source A System_LastScan
0
Source B 1000000
Dest System_LastScan_SEC
0.0

24
Automatický mod po
inicializaci
MOD1_BEH
Simulace
po inicializaci
MOD2_BEH
Příchozí data - STOP
tlačítko v kabině
INC_TL_STOP
/
Nouzový stop -
neaktivní je v log 1
INC_ESTOP
Příchozí data -
snímač polohy 1
INC_SNIMAC1
Příchozí data -
snímač polohy 2
INC_SNIMAC2
Odesílané číslo
patra
EQU
Equal
Source A OUT_OVL_Patro
1
Source B 1
Pozice kabiny v mm
MOV
Move
Source 0
Dest VIZU_Pozice_Kabiny_mm
0.0

25
Automatický mod po
inicializaci
MOD1_BEH
Simulace
po inicializaci
MOD2_BEH
Příchozí data - STOP
tlačítko v kabině
INC_TL_STOP
/
Nouzový stop -
neaktivní je v log 1
INC_ESTOP
Příchozí data -
snímač polohy 1
INC_SNIMAC1
Příchozí data -
snímač polohy 2
INC_SNIMAC2
Odesílané číslo
patra
EQU
Equal
Source A OUT_OVL_Patro
1
Source B 2
Pozice kabiny v mm
MOV
Move
Source 525
Dest VIZU_Pozice_Kabiny_mm
0.0

26

Automatický mod po inicializaci MOD1_BEH
Simulace po inicializaci MOD2_BEH
Příchozí data - STOP tlačítko v kabině INC_TL_STOP
Nouzový stop - neaktivní je v log 1 INC_ESTOP
Příchozí data - snímač polohy 1 INC_SNIMAC1
Příchozí data - snímač polohy 2 INC_SNIMAC2

Odesílané číslo patra
EQU
Equal
Source A OUT_OVL_Patro 1
Source B 3

Pozice kabiny v mm
MOV
Move
Source 1050
Dest VIZU_Pozice_Kabiny_mm 0.0

27

Automatický mod po inicializaci MOD1_BEH
Simulace po inicializaci MOD2_BEH
Příchozí data - STOP tlačítko v kabině INC_TL_STOP
Nouzový stop - neaktivní je v log 1 INC_ESTOP
Příchozí data - snímač polohy 1 INC_SNIMAC1
Příchozí data - snímač polohy 2 INC_SNIMAC2

Odesílané číslo patra
EQU
Equal
Source A OUT_OVL_Patro 1
Source B 4

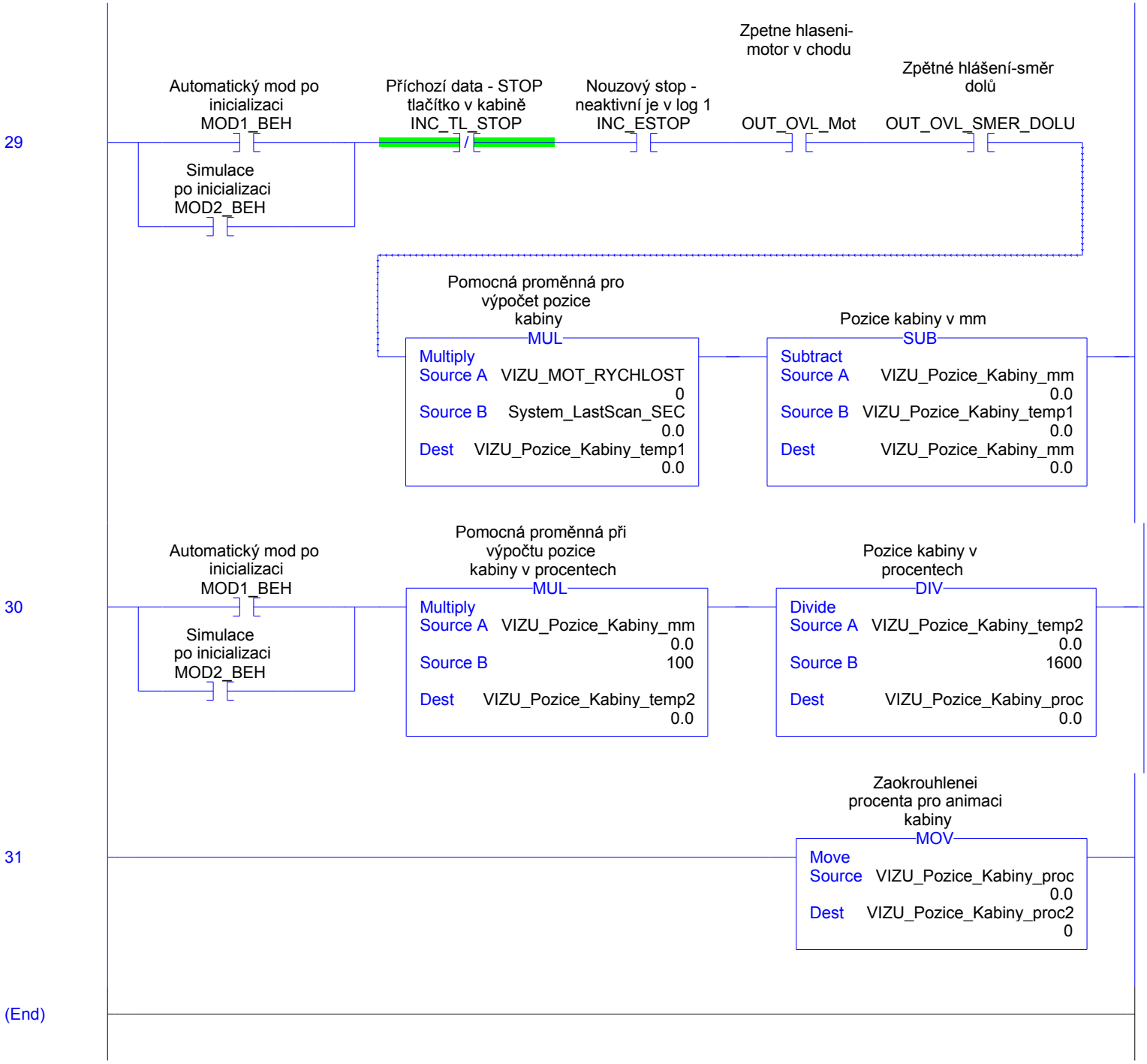
Pozice kabiny v mm
MOV
Move
Source 1600
Dest VIZU_Pozice_Kabiny_mm 0.0

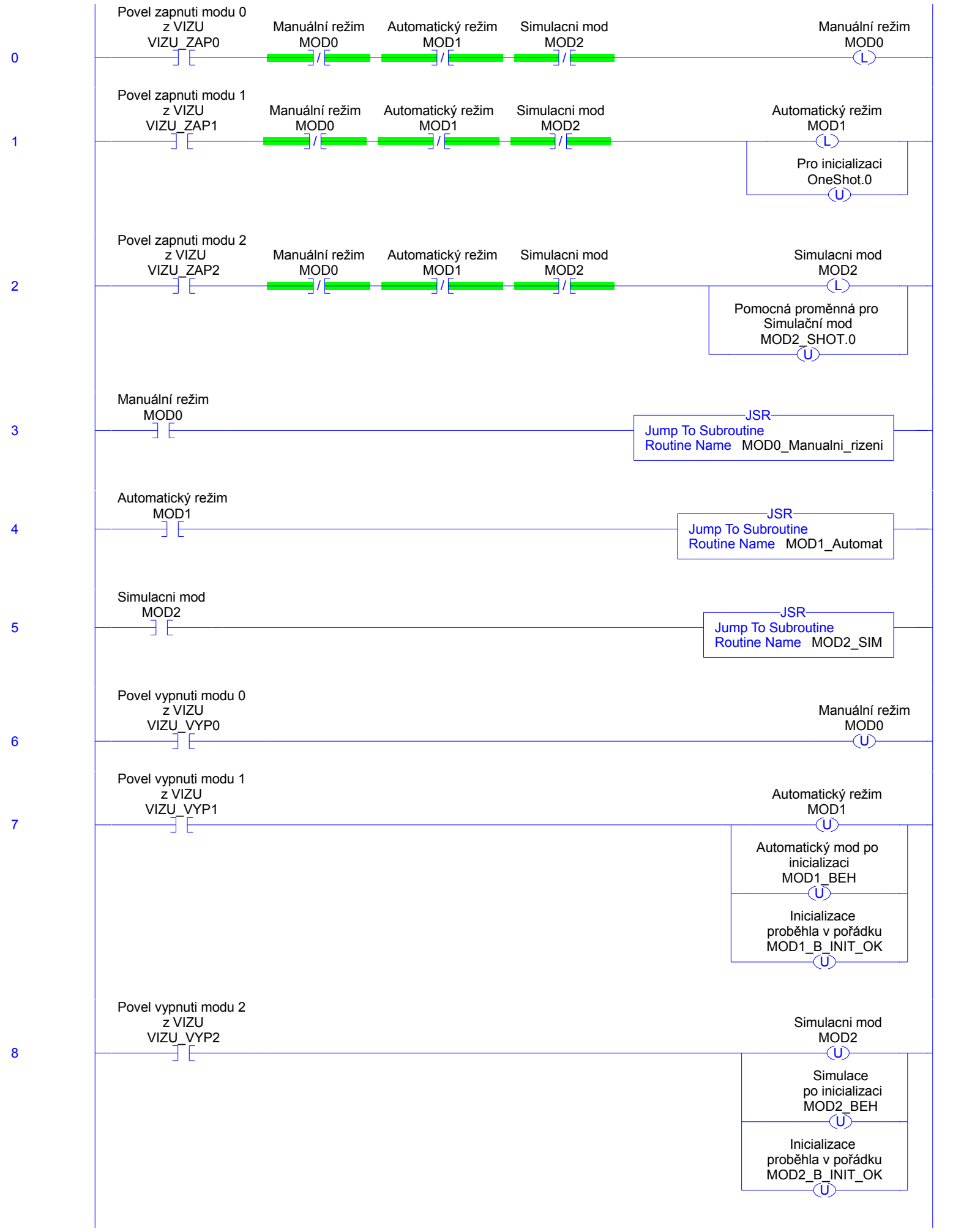
28

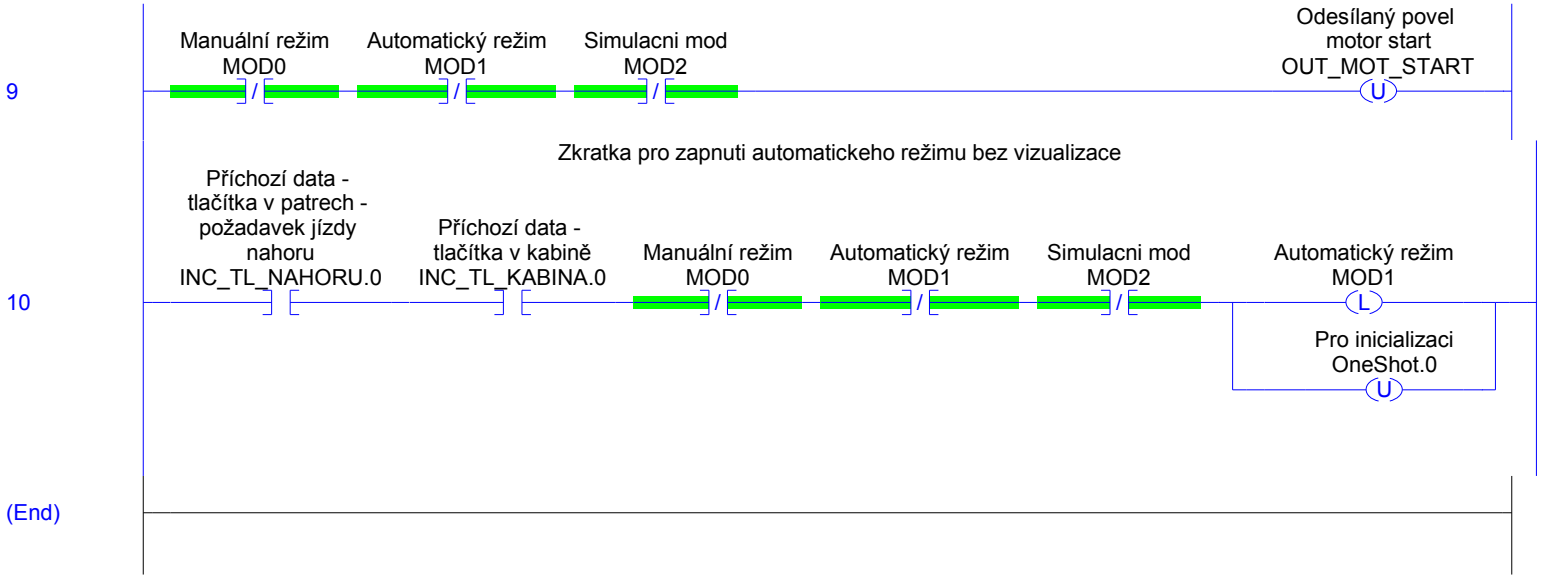
Automatický mod po inicializaci MOD1_BEH
Simulace po inicializaci MOD2_BEH
Příchozí data - STOP tlačítko v kabině INC_TL_STOP
Nouzový stop - neaktivní je v log 1 INC_ESTOP
Zpetne hlaseni-motor v chodu OUT_OVL_Mot
Zpětné hlášení-směr nahoru OUT_OVL_SMER_NAHORU

Pomocná proměnná pro výpočet pozice kabiny
MUL
Multiply
Source A VIZU_MOT_RYCHLOST 0
Source B System_LastScan_SEC 0.0
Dest VIZU_Pozice_Kabiny_temp1 0.0

Pozice kabiny v mm
ADD
Add
Source A VIZU_Pozice_Kabiny_mm 0.0
Source B VIZU_Pozice_Kabiny_temp1 0.0
Dest VIZU_Pozice_Kabiny_mm 0.0


29
Automatický mod po inicializaci MOD1_BEH
Simulace po inicializaci MOD2_BEH
Příchozí data - STOP tlačítko v kabině INC_TL_STOP
Nouzový stop - neaktivní je v log 1 INC_ESTOP
Zpetne hlaseni-motor v chodu OUT_OVL_Mot
Zpětné hlášení-směr dolů OUT_OVL_SMER_DOLU
Pomocná proměnná pro výpočet pozice kabiny
MUL
Multiply
Source A VIZU_MOT_RYCHLOST 0
Source B System_LastScan_SEC 0.0
Dest VIZU_Pozice_Kabiny_temp1 0.0
Pozice kabiny v mm
SUB
Subtract
Source A VIZU_Pozice_Kabiny_mm 0.0
Source B VIZU_Pozice_Kabiny_temp1 0.0
Dest VIZU_Pozice_Kabiny_mm 0.0
30
Automatický mod po inicializaci MOD1_BEH
Simulace po inicializaci MOD2_BEH
Pomocná proměnná při výpočtu pozice kabiny v procentech
MUL
Multiply
Source A VIZU_Pozice_Kabiny_mm 0.0
Source B 100
Dest VIZU_Pozice_Kabiny_temp2 0.0
Pozice kabiny v procentech
DIV
Divide
Source A VIZU_Pozice_Kabiny_temp2 0.0
Source B 1600
Dest VIZU_Pozice_Kabiny_proc 0.0
31
Zaokrouhlenei procenta pro animaci kabiny
MOV
Move
Source VIZU_Pozice_Kabiny_proc 0.0
Dest VIZU_Pozice_Kabiny_proc2 0
(End)


0
Povel zapnuti modu 0 z VIZU
VIZU_ZAP0
Manuální režim MOD0
Automatický režim MOD1
Simulacni mod MOD2
Manuální režim MOD0
L
1
Povel zapnuti modu 1 z VIZU
VIZU_ZAP1
Manuální režim MOD0
Automatický režim MOD1
Simulacni mod MOD2
Automatický režim MOD1
L
Pro inicializaci OneShot.0
U
2
Povel zapnuti modu 2 z VIZU
VIZU_ZAP2
Manuální režim MOD0
Automatický režim MOD1
Simulacni mod MOD2
Simulacni mod MOD2
L
Pomocná proměnná pro Simulační mod MOD2_SHOT.0
U
3
Manuální režim MOD0
JSR
Jump To Subroutine
Routine Name MOD0_Manualni_rizeni
4
Automatický režim MOD1
JSR
Jump To Subroutine
Routine Name MOD1_Automat
5
Simulacni mod MOD2
JSR
Jump To Subroutine
Routine Name MOD2_SIM
6
Povel vypnuti modu 0 z VIZU
VIZU_VYP0
Manuální režim MOD0
U
7
Povel vypnuti modu 1 z VIZU
VIZU_VYP1
Automatický režim MOD1
U
Automatický mod po inicializaci MOD1_BEH
U
Inicializace proběhla v pořádku MOD1_B_INIT_OK
U
8
Povel vypnuti modu 2 z VIZU
VIZU_VYP2
Simulacni mod MOD2
U
Simulace po inicializaci MOD2_BEH
U
Inicializace proběhla v pořádku MOD2_B_INIT_OK
U


Manuální režim
MOD0
Automatický režim
MOD1
Simulacni mod
MOD2
Odesílaný povel
motor start
OUT_MOT_START
9
U
Zkratka pro zapnuti automatickeho režimu bez vizualizace
Příchozí data -
tlačítka v patrech -
požadavek jízdy
nahoru
INC_TL_NAHORU.0
Příchozí data -
tlačítka v kabině
INC_TL_KABINA.0
Manuální režim
MOD0
Automatický režim
MOD1
Simulacni mod
MOD2
Automatický režim
MOD1
10
L
Pro inicializaci
OneShot.0
U
(End)

Signature Listing

A_KABINA v1.0

Obsluha komunikace kabiny

Available Languages

Relay Ladder

Function Block

Structured Text

```
A_KABINA(ASi_Master, ASi_Input, ASi_Output, Slave1_Adr_4DI_4DO, Slave2_Adr_4DI_4DO, Slave3_Adr_Zatizeni,
 Slave4_Adr_Vent_Osv, Cislo_patra, SmerD, SmerN, Motor_Stav, Disp_Err, Osvetleni, Ventilace, Tlacika_kabina, Stop, Zatizeni, Zvonek,
 Snimac2, Snimac1);
```

Parameters

Required	Name	Data Type	Usage	Description
X	A_KABINA	A_KABINA	InOut	Obsluha komunikace kabiny
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	ASi_Master	BOOL	Input	Volba ASi-Mastera
X	ASi_Input	AB:1756_MODULE_INT_488Bytes:I:0	InOut	
X	ASi_Output	AB:1756_MODULE_INT_488Bytes:O:0	InOut	
X	Slave1_Adr_4DI_4DO	DINT	Input	Adresa prvního 4DI/4DO slavu
X	Slave2_Adr_4DI_4DO	DINT	Input	Adresa druhého 4DI/4DO slavu
X	Slave3_Adr_Zatizeni	DINT	Input	Adresa snímače zatížení
X	Slave4_Adr_Vent_Osv	DINT	Input	Adresa slavu ovládajícího osvětlení a ventialci
X	Cislo_patra	DINT	Input	Číslo patra odesílané do kabiny
X	SmerD	BOOL	Input	Směr jízdy "NAHORU" odesílaný do kabiny
X	SmerN	BOOL	Input	Směr jízdy "DOLU" odesílaný do kabiny
X	Motor_Stav	BOOL	Input	Zpětné hlášení motoru 0 - Stojí 1 - Jede
X	Disp_Err	BOOL	Input	Zobrazení poruchového stavu "Err" na displeji
X	Osvetleni	BOOL	Input	Povel pro zapnutí osvětlení
X	Ventilace	BOOL	Input	Povel pro zapnutí ventilace
X	Tlacika_kabina	DINT	Output	Přichozí zmáčkutá tlačítka uvnitř kabiny
X	Stop	BOOL	Output	Signalizace "Stop" tlačítka v kabině
X	Zatizeni	INT	Output	Hodnota snímače zatížení
X	Zvonek	BOOL	Output	Signalizece "Zvonku" (Komunikačního tlačítka)
X	Snimac2	BOOL	Output	Signalizace Snímače 1
X	Snimac1	BOOL	Output	Signalizace Snímače 2

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
ASi_Input		AB:1756_MODULE_INT_488Bytes:I:0	A_KABINA
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*ASi_Input - A_KABINA/Logic - *0(_ZZZ_READ_4DI), *0(_ZZZ_READ_4DI), *0(_ZZZ_READ_4DI), *7(_ZZZ_WRITE_4DO), *7(_ZZZ_WRITE_4DO), *7(_ZZZ_WRITE_4DO)*			
ASi_Master	0	BOOL	A_KABINA
Volba ASi-Mastera			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
ASi_Master - A_KABINA/Logic - 0(_ZZZ_READ_4DI), 0(_ZZZ_READ_4DI), 0(_ZZZ_READ_4DI), 7(_ZZZ_WRITE_4DO), 7(_ZZZ_WRITE_4DO)			
ASi_Output		AB:1756_MODULE_INT_488Bytes:O:0	A_KABINA
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*ASi_Output - A_KABINA/Logic - *0(_ZZZ_READ_4DI), *0(_ZZZ_READ_4DI), *0(_ZZZ_READ_4DI), *7(_ZZZ_WRITE_4DO), *7(_ZZZ_WRITE_4DO), *7(_ZZZ_WRITE_4DO)*			
Cislo_patra	0	DINT	A_KABINA
Číslo patra odesílané do kabiny			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Cislo_patra - A_KABINA/Logic - 2(_K_DATA_PRO_KABINU)			
Disp_Err	0	BOOL	A_KABINA
Zobrazení poruchového stavu "Err" na displeji			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Disp_Err - A_KABINA/Logic - 2(_K_DATA_PRO_KABINU)			
Motor_Stav	0	BOOL	A_KABINA
Zpětné hlášení motoru 0 - Stojí 1 - Jede			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Motor_Stav - A_KABINA/Logic - 2(_K_DATA_PRO_KABINU)			
Osvetleni	0	BOOL	A_KABINA
Povel pro zapnutí osvětlení			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Osvetleni - A_KABINA/Logic - 7(_ZZZ_WRITE_4DO)			
Slave1_Adr_4DI_4DO	0	DINT	A_KABINA
Adresa prvního 4DI/4DO slavu			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Slave1_Adr_4DI_4DO - A_KABINA/Logic - 0(_ZZZ_READ_4DI), 7(_ZZZ_WRITE_4DO)			

Slave2_Adr_4DI_4DO 0 DINT A_KABINA
Adresa druhého 4DI/4DO slavu
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave2_Adr_4DI_4DO - A_KABINA/Logic - 0(_ZZZ_READ_4DI), 7(_ZZZ_WRITE_4DO)

Slave3_Adr_Zatizeni 0 DINT A_KABINA
Adresa snímače zatížení
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave3_Adr_Zatizeni - A_KABINA/Logic - 0(_ZZZ_READ_4DI)

Slave4_Adr_Vent_Osv 0 DINT A_KABINA
Adresa slavu ovládajícího osvětlení a ventialci
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave4_Adr_Vent_Osv - A_KABINA/Logic - 7(_ZZZ_WRITE_4DO)

SmerD 0 BOOL A_KABINA
Směr jízdy "NAHORU" odesílaný do kabiny
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
SmerD - A_KABINA/Logic - 2(_K_DATA_PRO_KABINU)

SmerN 0 BOOL A_KABINA
Směr jízdy "DOLU" odesílaný do kabiny
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
SmerN - A_KABINA/Logic - 2(_K_DATA_PRO_KABINU)

Snimac1 0 BOOL A_KABINA
Signalizace Snímače 2
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Snimac1 - A_KABINA/Logic - *1(_K_PRICHOZI_DATA)*

Snimac2 0 BOOL A_KABINA
Signalizace Snímače 1
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Snimac2 - A_KABINA/Logic - *1(_K_PRICHOZI_DATA)*

Stop 0 BOOL A_KABINA
Signalizace "Stop" tlačítka v kabině
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Stop - A_KABINA/Logic - *1(_K_PRICHOZI_DATA)*

Tlacika_kabina 0 DINT A_KABINA
Přichozí zmáčkutá tlačítka uvnitř kabiny
Usage: Output Parameter

Tlacika_kabina (Continued)
Required: Yes
Visible: Yes
External Access: Read/Write
*Tlacika_kabina - A_KABINA/Logic - *1(_K_PRICHOZI_DATA)*

Ventilace	0	BOOL	A_KABINA

Povel pro zapnutí ventilace
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Ventilace - A_KABINA/Logic - 7(_ZZZ_WRITE_4DO)

Zatizeni	0	INT	A_KABINA

Hodnota snímače zatížení
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Zatizeni - A_KABINA/Logic - *6(_K_ZATIZENI), 2(_K_DATA_PRO_KABINU)*

Zvonek	0	BOOL	A_KABINA

Signalizece "Zvonku" (Komunikačního tlačítka)
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Zvonek - A_KABINA/Logic - *1(_K_PRICHOZI_DATA)*

Name	Default	Data Type	Scope
DATA_KABINA		_K_DATA_PRO_KABINU	A_KABINA
Usage:	Local Tag		
External Access:	None		
*DATA_KABINA - A_KABINA/Logic - *2(_K_DATA_PRO_KABINU)*			
DATA_KABINA.EnableIn	1	BOOL	
Enable Input - System Defined Parameter			
DATA_KABINA.EnableOut	0	BOOL	
Enable Output - System Defined Parameter			
INICIALIZACE_KOMUNIKACE		_K_INICIALIZACE_KOMUNIKACE	A_KABINA
Usage:	Local Tag		
External Access:	None		
*INICIALIZACE_KOMUNIKACE - A_KABINA/Logic - *5(_K_INICIALIZACE_KOMUNIKACE)*			
INICIALIZACE_KOMUNIKACE.EnableIn	1	BOOL	
Enable Input - System Defined Parameter			
INICIALIZACE_KOMUNIKACE.EnableOut	0	BOOL	
Enable Output - System Defined Parameter			
INIT_OK	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	None		
*INIT_OK - A_KABINA/Logic - *5(_K_INICIALIZACE_KOMUNIKACE), 5(XIO)*			
K_DATA_INCOME	0	DINT	A_KABINA
Usage:	Local Tag		
External Access:	None		
*K_DATA_INCOME - A_KABINA/Logic - *3(_K_KABINA_INSIDE), 1(_K_PRICHOZI_DATA), 4(_K_PARITA_PRICHOZICH_DAT)*			
K_PARITA_PRICHOZICH_DAT		_K_PARITA_PRICHOZICH_DAT	A_KABINA
Usage:	Local Tag		
External Access:	None		
*K_PARITA_PRICHOZICH_DAT - A_KABINA/Logic - *4(_K_PARITA_PRICHOZICH_DAT)*			
K_PARITA_PRICHOZICH_DAT.EnableIn	1	BOOL	
Enable Input - System Defined Parameter			
K_PARITA_PRICHOZICH_DAT.EnableOut	0	BOOL	
Enable Output - System Defined Parameter			
KABINA_ZATIZENI		_K_ZATIZENI	A_KABINA
Usage:	Local Tag		
External Access:	None		
*KABINA_ZATIZENI - A_KABINA/Logic - *6(_K_ZATIZENI)*			
KABINA_ZATIZENI.EnableIn	1	BOOL	
Enable Input - System Defined Parameter			
KABINA_ZATIZENI.EnableOut	0	BOOL	
Enable Output - System Defined Parameter			
KABNA_INSIDE		_K_KABINA_INSIDE	A_KABINA
Usage:	Local Tag		
External Access:	None		
*KABNA_INSIDE - A_KABINA/Logic - *3(_K_KABINA_INSIDE)*			
KABNA_INSIDE.EnableIn	1	BOOL	
Enable Input - System Defined Parameter			
KABNA_INSIDE.EnableOut	0	BOOL	
Enable Output - System Defined Parameter			
PARITA_VPORADKU	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	None		
*PARITA_VPORADKU - A_KABINA/Logic - *4(_K_PARITA_PRICHOZICH_DAT), 1(_K_PRICHOZI_DATA)*			

PRICHOZI_DATA _K_PRICHOZI_DATA A_KABINA
Usage: Local Tag
External Access: None
*PRICHOZI_DATA - A_KABINA/Logic - *1(_K_PRICHOZI_DATA)*
PRICHOZI_DATA.EnableIn 1 BOOL
Enable Input - System Defined Parameter
PRICHOZI_DATA.EnableOut 0 BOOL
Enable Output - System Defined Parameter

Read_Slave1 _ZZZ_READ_4DI A_KABINA
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Usage: Local Tag
External Access: Read/Write
*Read_Slave1 - A_KABINA/Logic - *0(_ZZZ_READ_4DI)*
Read_Slave1.EnableIn 1 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15! Enable Input - System Defined Parameter
Read_Slave1.EnableOut 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15! Enable Output - System Defined Parameter
Read_Slave1.ASi_Master 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Read_Slave1.Slave_Adr_4DI_4DO
0 DINT
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Read_Slave1.Slave_DI_0 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Read_Slave1.Slave_DI_1 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Read_Slave1.Slave_DI_2 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Read_Slave1.Slave_DI_3 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!

Read_Slave2 _ZZZ_READ_4DI A_KABINA
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Usage: Local Tag
External Access: Read/Write
*Read_Slave2 - A_KABINA/Logic - *0(_ZZZ_READ_4DI)*
Read_Slave2.EnableIn 1 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15! Enable Input - System Defined Parameter
Read_Slave2.EnableOut 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15! Enable Output - System Defined Parameter
Read_Slave2.ASi_Master 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Read_Slave2.Slave_Adr_4DI_4DO
0 DINT
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Read_Slave2.Slave_DI_0 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Read_Slave2.Slave_DI_1 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Read_Slave2.Slave_DI_2 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Read_Slave2.Slave_DI_3 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!

Read_Slave3 _ZZZ_READ_4DI A_KABINA
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Usage: Local Tag
External Access: Read/Write
*Read_Slave3 - A_KABINA/Logic - *0(_ZZZ_READ_4DI)*
Read_Slave3.EnableIn 1 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15! Enable Input - System Defined Parameter
Read_Slave3.EnableOut 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15! Enable Output - System Defined Parameter
Read_Slave3.ASi_Master 0 BOOL
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
Read_Slave3.Slave_Adr_4DI_4DO

Read_Slave3 (Continued)

	0	DINT	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
Read_Slave3.Slave_DI_0	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
Read_Slave3.Slave_DI_1	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
Read_Slave3.Slave_DI_2	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
Read_Slave3.Slave_DI_3	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			

Slave1_DI_0	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	Read/Write		
*Slave1_DI_0 - A_KABINA/Logic - *0(_ZZZ_READ_4DI), 3(_K_KABINA_INSIDE), 5(_K_INICIALIZACE_KOMUNIKACE)*			
Slave1_DI_1	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	Read/Write		
*Slave1_DI_1 - A_KABINA/Logic - *0(_ZZZ_READ_4DI), 3(_K_KABINA_INSIDE), 5(_K_INICIALIZACE_KOMUNIKACE)*			
Slave1_DI_2	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	Read/Write		
*Slave1_DI_2 - A_KABINA/Logic - *0(_ZZZ_READ_4DI), 3(_K_KABINA_INSIDE), 5(_K_INICIALIZACE_KOMUNIKACE)*			
Slave1_DI_3	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	Read/Write		
*Slave1_DI_3 - A_KABINA/Logic - *0(_ZZZ_READ_4DI), 1(_K_PRICHOZI_DATA), 3(_K_KABINA_INSIDE)*			
Slave1_DO_0	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	None		
*Slave1_DO_0 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), 7(_ZZZ_WRITE_4DO)*			
Slave1_DO_1	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	None		
*Slave1_DO_1 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), 7(_ZZZ_WRITE_4DO)*			
Slave1_DO_2	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	None		
*Slave1_DO_2 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), 7(_ZZZ_WRITE_4DO)*			
Slave1_DO_3	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	None		
*Slave1_DO_3 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), 7(_ZZZ_WRITE_4DO)*			
Slave2_DI_0	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	Read/Write		
*Slave2_DI_0 - A_KABINA/Logic - *0(_ZZZ_READ_4DI), 3(_K_KABINA_INSIDE)*			
Slave2_DI_1	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	Read/Write		
*Slave2_DI_1 - A_KABINA/Logic - *0(_ZZZ_READ_4DI), 3(_K_KABINA_INSIDE)*			
Slave2_DI_2	0	BOOL	A_KABINA
Usage:	Local Tag		
External Access:	Read/Write		
*Slave2_DI_2 - A_KABINA/Logic - *0(_ZZZ_READ_4DI), 3(_K_KABINA_INSIDE)*			

Slave2_DI_3 0 BOOL A_KABINA
Usage: Local Tag
External Access: Read/Write
*Slave2_DI_3 - A_KABINA/Logic - *0(_ZZZ_READ_4DI), 1(_K_PRICHOZI_DATA), 3(_K_KABINA_INSIDE)*

Slave2_DO_0 0 BOOL A_KABINA
Usage: Local Tag
External Access: None
*Slave2_DO_0 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), 7(_ZZZ_WRITE_4DO)*

Slave2_DO_1 0 BOOL A_KABINA
Usage: Local Tag
External Access: None
*Slave2_DO_1 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), 7(_ZZZ_WRITE_4DO)*

Slave2_DO_2 0 BOOL A_KABINA
Usage: Local Tag
External Access: None
*Slave2_DO_2 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), 7(_ZZZ_WRITE_4DO)*

Slave2_DO_3 0 BOOL A_KABINA
Usage: Local Tag
External Access: None
*Slave2_DO_3 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), 7(_ZZZ_WRITE_4DO)*

Slave3_DI_0 0 BOOL A_KABINA
Usage: Local Tag
External Access: Read/Write
*Slave3_DI_0 - A_KABINA/Logic - *0(_ZZZ_READ_4DI), 6(_K_ZATIZENI)*

Slave3_DI_1 0 BOOL A_KABINA
Usage: Local Tag
External Access: Read/Write
*Slave3_DI_1 - A_KABINA/Logic - *0(_ZZZ_READ_4DI), 6(_K_ZATIZENI)*

Slave3_DI_2 0 BOOL A_KABINA
Usage: Local Tag
External Access: Read/Write
*Slave3_DI_2 - A_KABINA/Logic - *0(_ZZZ_READ_4DI)*

Slave3_DI_3 0 BOOL A_KABINA
Usage: Local Tag
External Access: Read/Write
*Slave3_DI_3 - A_KABINA/Logic - *0(_ZZZ_READ_4DI)*

Stav0 0 BOOL A_KABINA
Usage: Local Tag
External Access: None
*Stav0 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), *5(_K_INICIALIZACE_KOMUNIKACE)*

Stav1 0 BOOL A_KABINA
Usage: Local Tag
External Access: None
*Stav1 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), *5(_K_INICIALIZACE_KOMUNIKACE)*

Stav2 0 BOOL A_KABINA
Usage: Local Tag
External Access: None
*Stav2 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), *5(_K_INICIALIZACE_KOMUNIKACE)*

Stav3 0 BOOL A_KABINA
Usage: Local Tag
External Access: None
*Stav3 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), *5(_K_INICIALIZACE_KOMUNIKACE)*

Stav4 0 BOOL A_KABINA
Usage: Local Tag

Stav4 (Continued)
External Access: None
*Stav4 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), *5(_K_INICIALIZACE_KOMUNIKACE)*

Stav5 0 BOOL A_KABINA
Usage: Local Tag
External Access: None
*Stav5 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), *5(_K_INICIALIZACE_KOMUNIKACE)*

Stav6 0 BOOL A_KABINA
Usage: Local Tag
External Access: None
*Stav6 - A_KABINA/Logic - *3(_K_KABINA_INSIDE), *5(_K_INICIALIZACE_KOMUNIKACE)*

Write_Slave1 _ZZZ_WRITE_4DO A_KABINA
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Usage: Local Tag
External Access: None
*Write_Slave1 - A_KABINA/Logic - *7(_ZZZ_WRITE_4DO)*
Write_Slave1.EnableIn 1 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15! Enable Input - System Defined Parameter
Write_Slave1.EnableOut 0 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15! Enable Output - System Defined Parameter
Write_Slave1.ASi_Master 0 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Write_Slave1.Slave_Adr_4DI_4DO
0 DINT
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Write_Slave1.Slave_DO_0 0 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Write_Slave1.Slave_DO_1 0 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Write_Slave1.Slave_DO_2 0 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Write_Slave1.Slave_DO_3 0 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!

Write_Slave2 _ZZZ_WRITE_4DO A_KABINA
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Usage: Local Tag
External Access: None
*Write_Slave2 - A_KABINA/Logic - *7(_ZZZ_WRITE_4DO)*
Write_Slave2.EnableIn 1 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15! Enable Input - System Defined Parameter
Write_Slave2.EnableOut 0 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15! Enable Output - System Defined Parameter
Write_Slave2.ASi_Master 0 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Write_Slave2.Slave_Adr_4DI_4DO
0 DINT
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Write_Slave2.Slave_DO_0 0 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Write_Slave2.Slave_DO_1 0 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Write_Slave2.Slave_DO_2 0 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Write_Slave2.Slave_DO_3 0 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!

Write_Slave4 _ZZZ_WRITE_4DO A_KABINA
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
Usage: Local Tag
External Access: None
*Write_Slave4 - A_KABINA/Logic - *7(_ZZZ_WRITE_4DO)*
Write_Slave4.EnableIn 1 BOOL
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15! Enable Input - System Defined Parameter

Write_Slave4 (Continued)

Write_Slave4.EnableOut	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15! Enable Output - System Defined Parameter			
Write_Slave4.ASi_Master	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
Write_Slave4.Slave_Adr_4DI_4DO	0	DINT	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
Write_Slave4.Slave_DO_0	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
Write_Slave4.Slave_DO_1	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
Write_Slave4.Slave_DO_2	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
Write_Slave4.Slave_DO_3	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			

ZPRAVA_K_ODESLANI	0	INT	A_KABINA
Usage:	Local Tag		
External Access:	None		
*ZPRAVA_K_ODESLANI - A_KABINA/Logic - *2(_K_DATA_PRO_KABINU), 3(_K_KABINA_INSIDE)*			

Cteni informaci ze slavů

0

Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!

_ZZZ_READ_4DI

Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!	
_ZZZ_READ_4DI	Read_Slave1 ...
ASi_Master	ASi_Master
	0
ASi_Input	ASi_Input
ASi_Output	ASi_Output
Slave_Adr_4DI_4DO	Slave1_Adr_4DI_4DO
	0
Slave_DI_0	Slave1_DI_0
	0
Slave_DI_1	Slave1_DI_1
	0
Slave_DI_2	Slave1_DI_2
	0
Slave_DI_3	Slave1_DI_3
	0

Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!

_ZZZ_READ_4DI

Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!	
_ZZZ_READ_4DI	Read_Slave2 ...
ASi_Master	ASi_Master
	0
ASi_Input	ASi_Input
ASi_Output	ASi_Output
Slave_Adr_4DI_4DO	Slave2_Adr_4DI_4DO
	0
Slave_DI_0	Slave2_DI_0
	0
Slave_DI_1	Slave2_DI_1
	0
Slave_DI_2	Slave2_DI_2
	0
Slave_DI_3	Slave2_DI_3
	0

Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!

_ZZZ_READ_4DI

Cteni 4DI z slavu 4DI/4DO do maximali adresy ...	
_ZZZ_READ_4DI	Read_Slave3 ...
ASi_Master	ASi_Master
	0
ASi_Input	ASi_Input
ASi_Output	ASi_Output
Slave_Adr_4DI_4DO	Slave3_Adr_Zatizeni
	0
Slave_DI_0	Slave3_DI_0
	0
Slave_DI_1	Slave3_DI_1
	0
Slave_DI_2	Slave3_DI_2
	0
Slave_DI_3	Slave3_DI_3
	0

1

_K_PRICHOZI_DATA

_K_PRICHOZI_DATA	PRICHOZI_DATA ...
K_DATA_PRICHOZI	K_DATA_INCOME
	0
PARITA_OK	PARITA_VPORADKU
	0
Slave1_in_3	Slave1_DI_3
	0
Slave2_in_3	Slave2_DI_3
	0
K_TLACITKA	Tlacika_kabina
	0
K_SNIMAC1	Snimac1
	0
K_SNIMAC2	Snimac2
	0
K_STOP	Stop
	0
K_ZVONEK	Zvonek
	0

2

_K_DATA_PRO_KABINU

_K_DATA_PRO_KABINU	DATA_KABINA ...
Cislo_patra	Cislo_patra
	0
SmerN	SmerN
	0
SmerD	SmerD
	0
Motor_Stav	Motor_Stav
	0
Disp_Err	Disp_Err
	0
TELEGRAM	ZPRAVA_K_ODESLANI
	0
Zatizeni_kabiny	Zatizeni
	0

3

_K_KABINA_INSIDE

_K_KABINA_INSIDE	KABNA_INSIDE ...
TELEGRAM	ZPRAVA_K_ODESLANI
	0
Slave1_in_0	Slave1_DI_0
	0
Slave1_in_1	Slave1_DI_1
	0
Slave1_in_2	Slave1_DI_2
	0
Slave1_in_3	Slave1_DI_3
	0
Slave2_in_0	Slave2_DI_0
	0
Slave2_in_1	Slave2_DI_1
	0
Slave2_in_2	Slave2_DI_2
	0
Slave2_in_3	Slave2_DI_3
	0
Slave1_out_0	Slave1_DO_0
	0
Slave1_out_1	Slave1_DO_1
	0
Slave1_out_2	Slave1_DO_2
	0
Slave1_out_3	Slave1_DO_3
	0
Slave2_out_0	Slave2_DO_0
	0
Slave2_out_1	Slave2_DO_1
	0
Slave2_out_2	Slave2_DO_2
	0
Slave2_out_3	Slave2_DO_3
	0
Prichozi_data	K_DATA_INCOME
K_STAV0	Stav0
K_STAV1	Stav1
K_STAV2	Stav2
K_STAV3	Stav3
K_STAV4	Stav4
K_STAV5	Stav5
K_STAV6	Stav6

4

_K_PARITA_PRICHOZICH_DAT

_K_PARITA_PRICHOZICH...	K_PARITA_PRICHOZICH_DAT ...
Prichozi_data	K_DATA_INCOME
	0
Paritak_vporadku	PARITA_VPORADKU
	0

5

INIT_OK

_K_INICIALIZACE_KOMUNIKACE

_K_INICIALIZACE_KOMU...	INICIALIZACE_KOMUNIKACE ...
Init_OK	INIT_OK 0
K_S0	Stav0 0
K_S1	Stav1 0
K_S2	Stav2 0
K_S3	Stav3 0
K_S4	Stav4 0
K_S5	Stav5 0
K_S6	Stav6 0
Slave1_in_0	Slave1_DI_0 0
Slave1_in_1	Slave1_DI_1 0
Slave1_in_2	Slave1_DI_2 0

6

_K_ZATIZENI

_K_ZATIZENI	KABINA_ZATIZENI ...
Slave3_in_0	Slave3_DI_0 0
Slave3_in_1	Slave3_DI_1 0
Zatizeni	Zatizeni 0

7

Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!

_ZZZ_WRITE_4DO

Zapis 4DI na slavu 4DI/4DO do maximali adresy ...	
_ZZZ_WRITE_4DO	Write_Slave4 ...
ASi_Master	0
ASi_Input	ASi_Input
ASi_Output	ASi_Output
Slave_Adr_4DI_4DO	Slave4_Adr_Vent_Osv
	0
Slave_DO_0	Ventilace
	0
Slave_DO_1	Osvetleni
	0
Slave_DO_2	0
Slave_DO_3	0

Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!

_ZZZ_WRITE_4DO

Zapis 4DI na slavu 4DI/4DO do maximali adresy...	
_ZZZ_WRITE_4DO	Write_Slave1 ...
ASi_Master	ASi_Master
	0
ASi_Input	ASi_Input
ASi_Output	ASi_Output
Slave_Adr_4DI_4DO	Slave1_Adr_4DI_4DO
	0
Slave_DO_0	Slave1_DO_0
	0
Slave_DO_1	Slave1_DO_1
	0
Slave_DO_2	Slave1_DO_2
	0
Slave_DO_3	Slave1_DO_3
	0

Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!

_ZZZ_WRITE_4DO

Zapis 4DI na slavu 4DI/4DO do maximali adresy...	
_ZZZ_WRITE_4DO	Write_Slave2 ...
ASi_Master	ASi_Master
	0
ASi_Input	ASi_Input
ASi_Output	ASi_Output
Slave_Adr_4DI_4DO	Slave2_Adr_4DI_4DO
	0
Slave_DO_0	Slave2_DO_0
	0
Slave_DO_1	Slave2_DO_1
	0
Slave_DO_2	Slave2_DO_2
	0
Slave_DO_3	Slave2_DO_3
	0

(End)

A_OVLADANI_MOTORU v1.0

Ovládání motoru výtahu

Available Languages

Relay Ladder

Function Block

Structured Text

```
A_OVLADANI_MOTORU(ASi_Master, ASi_Input, ASi_Output, Slave_Adr_4DI_4DO, Slave_Adr_A_out, Slave_Kanal_A_out, Motor_smer,
 Motor_rychlost, Motor_chod, ZH_Motor_Stav, ZH_Smer_D, ZH_Smer_N, ZH_Rychlost);
```

Parameters

Required	Name	Data Type	Usage	Description
X	A_OVLADANI_MOTORU	A_OVLADANI_MOTORU	InOut	Ovládání motoru výtahu
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	ASi_Master	BOOL	Input	Volba ASi-Mastera
X	ASi_Input	AB:1756_MODULE_INT_488Bytes:I:0	InOut	
X	ASi_Output	AB:1756_MODULE_INT_488Bytes:O:0	InOut	
X	Slave_Adr_4DI_4DO	DINT	Input	Adresa Slavu ovládajícího frekvenční měnič

X	Slave_Adr_A_out	DINT	Input	Adresa Slavu nastavující rychlost motoru
X	Slave_Kanal_A_out	DINT	Input	Volba kanálu anologového výstupního slavu
X	Motor_smer	BOOL	Input	Volba směru jízdy motoru 0 - Dolů 1 - Nahoru
X	Motor_rychlost	DINT	Input	Volba rychlosti jizdy motoru (0- 20000)
X	Motor_chod	BOOL	Input	Zapnutí chodu motoru
X	ZH_Motor_Stav	BOOL	Output	Zpětné hlášení motor v chodu
X	ZH_Smer_D	BOOL	Output	Zpětné hlášení směru jízdy "Dolů"
X	ZH_Smer_N	BOOL	Output	Zpětné hlášení směru jízdy "Nahoru"
X	ZH_Rychlost	DINT	Output	Aktualni rychlost v mm/s

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
ASi_Input		AB:1756_MODULE_INT_488Bytes:I:0	A_OVLADANI_MOTORU
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*ASi_Input - A_OVLADANI_MOTORU/Logic - *11(_ZZZ_WRITE_4DO)*			
ASi_Master	0	BOOL	A_OVLADANI_MOTORU
Volba ASi-Mastera			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
ASi_Master - A_OVLADANI_MOTORU/Logic - 11(_ZZZ_WRITE_4DO), 12(_ZZZ_WRITE_1AO)			
ASi_Output		AB:1756_MODULE_INT_488Bytes:O:0	A_OVLADANI_MOTORU
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*ASi_Output - A_OVLADANI_MOTORU/Logic - *11(_ZZZ_WRITE_4DO), *12(_ZZZ_WRITE_1AO)*			
Motor_chod	0	BOOL	A_OVLADANI_MOTORU
Zapnutí chodu motoru			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Motor_chod - A_OVLADANI_MOTORU/Logic - 0(XIC), 1(XIC), 4(XIC), 6(XIO), 8(XIC), 8(XIO)			
Motor_rychlost	0	DINT	A_OVLADANI_MOTORU
Volba rychlosti jizdy motoru (0- 20000)			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Motor_rychlost - A_OVLADANI_MOTORU/Logic - 1(MOV), 7(LES), 8(GRT), 9(SUB)			
Motor_smer	0	BOOL	A_OVLADANI_MOTORU
Volba směru jízdy motoru 0 - Dolů 1 - Nahoru			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Motor_smer - A_OVLADANI_MOTORU/Logic - 2(XIC), 3(XIO), 8(XIC), 8(XIO)			
Slave_Adr_4DI_4DO	0	DINT	A_OVLADANI_MOTORU
Adresa Slavu ovládajícího frekvenční měnič			
Usage:	Input Parameter		
Required:	Yes		

Slave_Adr_4DI_4DO (Continued)
Visible: Yes
External Access: Read/Write
Slave_Adr_4DI_4DO - A_OVLADANI_MOTORU/Logic - 11(_ZZZ_WRITE_4DO)

Slave_Adr_A_out	0	DINT	A_OVLADANI_MOTORU

Adresa Slavu nastavující rychlost motoru
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave_Adr_A_out - A_OVLADANI_MOTORU/Logic - 12(_ZZZ_WRITE_1AO)

Slave_Kanal_A_out	0	DINT	A_OVLADANI_MOTORU

Volba kanálu anologového výstupního slavu
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave_Kanal_A_out - A_OVLADANI_MOTORU/Logic - 12(_ZZZ_WRITE_1AO)

ZH_Motor_Stav	0	BOOL	A_OVLADANI_MOTORU

Zpětné hlášení motor v chodu
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*ZH_Motor_Stav - A_OVLADANI_MOTORU/Logic - *6(OTU), *7(OTU), *8(OTL), *8(OTU), 10(XIO), 9(XIC)*

ZH_Rychlost	0	DINT	A_OVLADANI_MOTORU

Aktualni rychlost v mm/s
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*ZH_Rychlost - A_OVLADANI_MOTORU/Logic - *10(MOV), *9(ADD), *9(DIV), *9(SUB), 9(ADD), 9(DIV)*

ZH_Smer_D	0	BOOL	A_OVLADANI_MOTORU

Zpětné hlášení směru jízdy "Dolů"
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*ZH_Smer_D - A_OVLADANI_MOTORU/Logic - *7(OTU), *8(OTL), *8(OTU)*

ZH_Smer_N	0	BOOL	A_OVLADANI_MOTORU

Zpětné hlášení směru jízdy "Nahoru"
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*ZH_Smer_N - A_OVLADANI_MOTORU/Logic - *7(OTU), *8(OTL), *8(OTU)*

Name	Default	Data Type	Scope
MOT_POM	0	INT	A_OVLADANI_MOTORU
Usage:	Local Tag		
External Access:	None		
MOT_POM.0	0	BOOL	
*MOT_POM.0 - A_OVLADANI_MOTORU/Logic - *4(OTL), *5(OTU), *6(OTU), 5(XIC)*			
MOT_POM.1	0	BOOL	
*MOT_POM.1 - A_OVLADANI_MOTORU/Logic - *5(OTL), *6(OTU)*			
Slave_AO_1	0	DINT	A_OVLADANI_MOTORU
Usage:	Local Tag		
External Access:	None		
*Slave_AO_1 - A_OVLADANI_MOTORU/Logic - *1(MOV), *6(MOV), 12(_ZZZ_WRITE_1AO)*			
Slave_DO_0	0	BOOL	A_OVLADANI_MOTORU
Usage:	Local Tag		
External Access:	None		
*Slave_DO_0 - A_OVLADANI_MOTORU/Logic - *0(OTE), 11(_ZZZ_WRITE_4DO)*			
Slave_DO_1	0	BOOL	A_OVLADANI_MOTORU
Usage:	Local Tag		
External Access:	None		
Slave_DO_1 - A_OVLADANI_MOTORU/Logic - 11(_ZZZ_WRITE_4DO)			
Slave_DO_2	0	BOOL	A_OVLADANI_MOTORU
Usage:	Local Tag		
External Access:	None		
*Slave_DO_2 - A_OVLADANI_MOTORU/Logic - *2(OTL), *3(OTU), 11(_ZZZ_WRITE_4DO)*			
Slave_DO_3	0	BOOL	A_OVLADANI_MOTORU
Usage:	Local Tag		
External Access:	None		
*Slave_DO_3 - A_OVLADANI_MOTORU/Logic - *4(OTU), *5(OTL), *6(OTU), 11(_ZZZ_WRITE_4DO)*			
Write_4DO_MOTOR		_ZZZ_WRITE_4DO	A_OVLADANI_MOTORU
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
Usage:	Local Tag		
External Access:	None		
*Write_4DO_MOTOR - A_OVLADANI_MOTORU/Logic - *11(_ZZZ_WRITE_4DO)*			
Write_4DO_MOTOR.EnableIn	1	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15! Enable Input - System Defined Parameter			
Write_4DO_MOTOR.EnableOut	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15! Enable Output - System Defined Parameter			
Write_4DO_MOTOR.ASi_Master	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
Write_4DO_MOTOR.Slave_Adr_4DI_4DO	0	DINT	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
Write_4DO_MOTOR.Slave_DO_0	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
Write_4DO_MOTOR.Slave_DO_1			

Write_4DO_MOTOR (Continued)

	0	BOOL

Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!

Write_4DO_MOTOR.Slave_DO_2		
	0	BOOL

Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!

Write_4DO_MOTOR.Slave_DO_3		
	0	BOOL

Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!

Write_AO	_ZZZ_WRITE_1AO	A_OVLADANI_MOTORU

Zapíše hodnotu na daný analogový výstup
Usage: Local Tag
External Access: None
*Write_AO - A_OVLADANI_MOTORU/Logic - *12(_ZZZ_WRITE_1AO)*

Write_AO.EnableIn	1	BOOL

Zapíše hodnotu na daný analogový výstup Enable Input - System Defined Parameter

Write_AO.EnableOut	0	BOOL

Zapíše hodnotu na daný analogový výstup Enable Output - System Defined Parameter

Write_AO.Adresa	0	DINT

Zapíše hodnotu na daný analogový výstup Adresa analogového slavu v rozsahu 10-20

Write_AO.Kanal	0	DINT

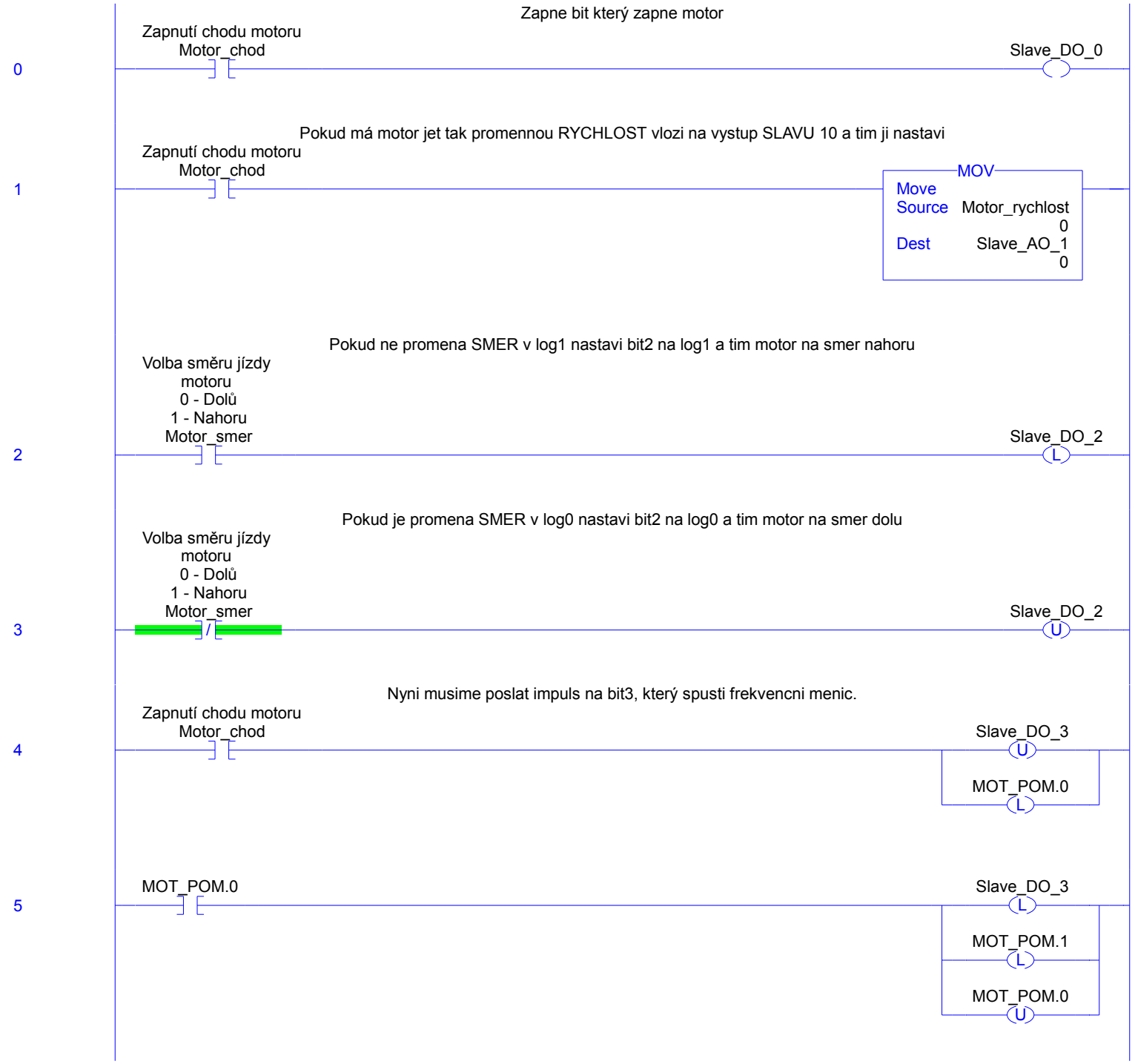
Zapíše hodnotu na daný analogový výstup Číslo pripojeneného kanálu 1-4

Write_AO.Hodnota	0	DINT

Zapíše hodnotu na daný analogový výstup Hodnota, která má být zapsána na výstup

Write_AO.ASi_Master	0	BOOL

Zapíše hodnotu na daný analogový výstup Volba ASi Masteru


Zapne bit který zapne motor
Zapnutí chodu motoru
Motor_chod
Slave_DO_0
0
Pokud má motor jet tak promennou RYCHLOST vlozi na vystup SLAVU 10 a tim ji nastavi
Zapnutí chodu motoru
Motor_chod
1
MOV
Move
Source Motor_rychlost
0
Dest Slave_AO_1
0
Pokud ne promena SMER v log1 nastavi bit2 na log1 a tim motor na smer nahoru
Volba směru jízdy
motoru
0 - Dolů
1 - Nahoru
Motor_smer
Slave_DO_2
2
L
Pokud je promena SMER v log0 nastavi bit2 na log0 a tim motor na smer dolu
Volba směru jízdy
motoru
0 - Dolů
1 - Nahoru
Motor_smer
Slave_DO_2
3
U
Nyni musime poslat impuls na bit3, který spusti frekvencni menic.
Zapnutí chodu motoru
Motor_chod
Slave_DO_3
4
U
MOT_POM.0
L
MOT_POM.0
Slave_DO_3
5
L
MOT_POM.1
L
MOT_POM.0
U

Po vypnuti motoru se nastavi rychlost na 4000(nejede)

6

Zapnutí chodu motoru
Motor_chod
]/[

MOV
Move
Source 4000
Dest Slave_AO_1
0

MOT_POM.1
U

MOT_POM.0
U

Slave_DO_3
U

Zpětné hlášení motor
v chodu
ZH_Motor_Stav
U

JEN LOGICKE SPOJENI - Pokud je rychlost menší než 5000(nejede) tak se odesilaji logické nuly o smeru nahoru a dolu a o tom ze jede -----> zobrazi se pomlcka

7

Volba rychlosti
jizdy motoru (0-
20000
)

LES
Less Than (A<B)
Source A Motor_rychlost
0
Source B 5000

Zpětné hlášení směru
jízdy "Dolů"
ZH_Smer_D
U

Zpětné hlášení směru
jízdy "Nahoru"
ZH_Smer_N
U

Zpětné hlášení motor
v chodu
ZH_Motor_Stav
U

JEN LOGICKE SPOJENI - Pokud je rychlost vetsi nez 5999:
Smer je nahoru (Motor vyplý) ----> Blikajici sipka nahoru
Smer je dolu (Motor vyplý) ----> Blikajici sipka dolu
Smer je nahoru (Motor zaply) ---->Svitici sipka nahoru
Smer je dolu (Motor zaply) ----> Svitici sipka dolu

8

Volba rychlosti jizdy motoru (0-20000)

GRT
Greater Than (A>B)
Source A Motor_rychlost
0
Source B 5999

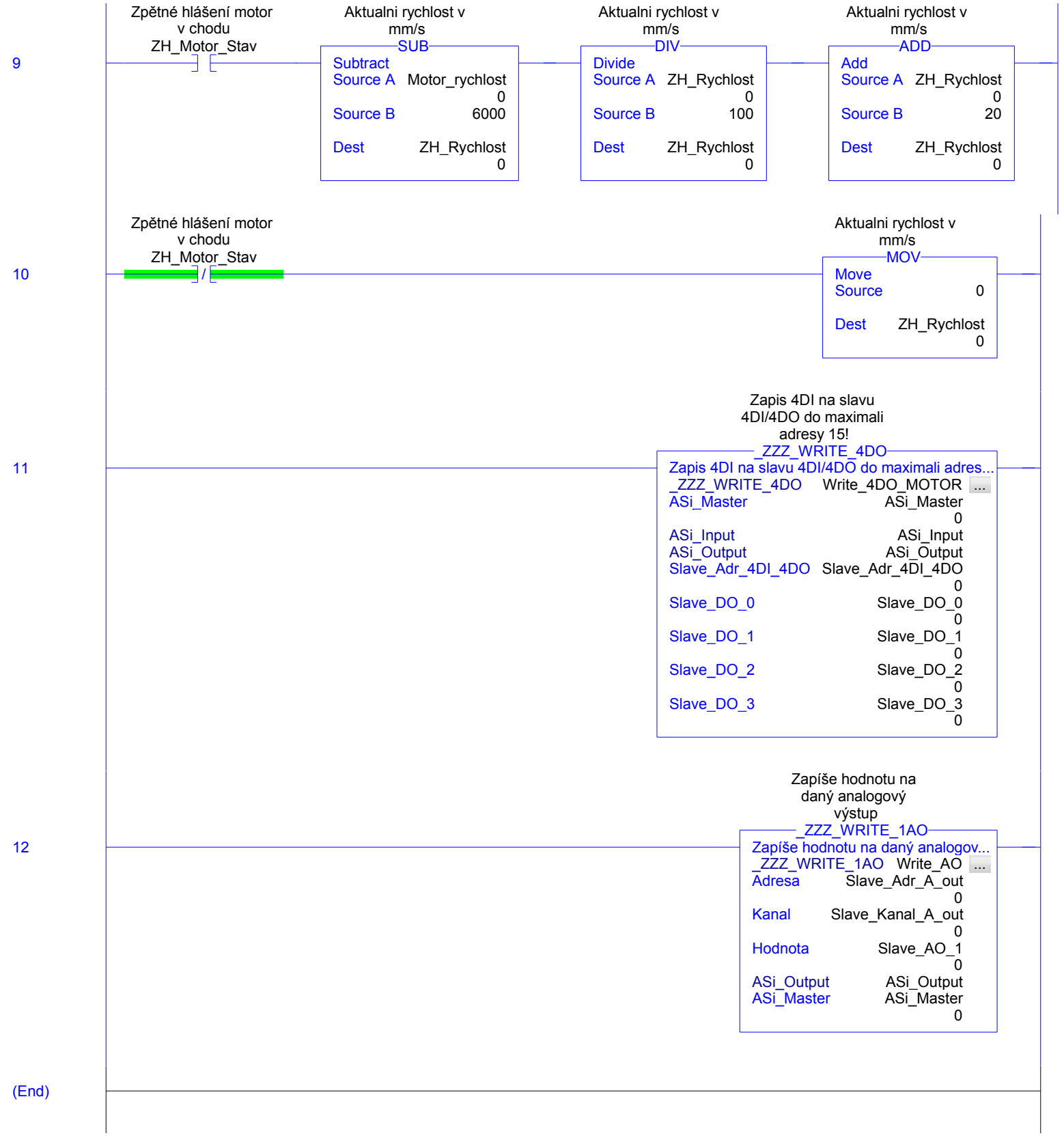
Zapnutí chodu motoru
Motor_chod

Volba směru jízdy motoru
0 - Dolů
1 - Nahoru
Motor_smer

Zpětné hlášení směru jízdy "Nahoru"
ZH_Smer_N

Zpětné hlášení směru jízdy "Dolů"
ZH_Smer_D

Zpětné hlášení motor v chodu
ZH_Motor_Stav


9
Zpětné hlášení motor v chodu
ZH_Motor_Stav
Aktualni rychlost v mm/s
SUB
Subtract
Source A Motor_rychlost
0
Source B 6000
Dest ZH_Rychlost
0
Aktualni rychlost v mm/s
DIV
Divide
Source A ZH_Rychlost
0
Source B 100
Dest ZH_Rychlost
0
Aktualni rychlost v mm/s
ADD
Add
Source A ZH_Rychlost
0
Source B 20
Dest ZH_Rychlost
0
10
Zpětné hlášení motor v chodu
ZH_Motor_Stav
Aktualni rychlost v mm/s
MOV
Move
Source 0
Dest ZH_Rychlost
0
11
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
_ZZZ_WRITE_4DO
Zapis 4DI na slavu 4DI/4DO do maximali adres...
_ZZZ_WRITE_4DO Write_4DO_MOTOR ...
ASi_Master ASi_Master
0
ASi_Input ASi_Input
ASi_Output ASi_Output
Slave_Adr_4DI_4DO Slave_Adr_4DI_4DO
0
Slave_DO_0 Slave_DO_0
0
Slave_DO_1 Slave_DO_1
0
Slave_DO_2 Slave_DO_2
0
Slave_DO_3 Slave_DO_3
0
12
Zapíše hodnotu na daný analogový výstup
_ZZZ_WRITE_1AO
Zapíše hodnotu na daný analogov...
_ZZZ_WRITE_1AO Write_AO ...
Adresa Slave_Adr_A_out
0
Kanal Slave_Kanal_A_out
0
Hodnota Slave_AO_1
0
ASi_Output ASi_Output
ASi_Master ASi_Master
0
(End)

A_PATRO_X v1.0

Ovládání komunikace s panely v patrech

Available Languages

Relay Ladder

Function Block

Structured Text

```
A_PATRO_X(ASi_Master, ASi_Input, ASi_Output, Slave_Adr_4DI_4DO, Cislo_patra, SmerD, SmerN, Motor_Stav, Disp_Err,
 Tlacitko_Nahoru, Tlacitko_Dolu);
```

Parameters

Required	Name	Data Type	Usage	Description
X	A_PATRO_X	A_PATRO_X	InOut	Ovládání komunikace s panely v patrech
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	ASi_Master	BOOL	Input	Vyber ASi Mastru 0 0 M1 1 M2
X	ASi_Input	AB:1756_MODULE_INT_488Bytes:I:0	InOut	
X	ASi_Output	AB:1756_MODULE_INT_488Bytes:O:0	InOut	
X	Slave_Adr_4DI_4DO	DINT	Input	Adresa Slavu 4DI/4DO

X	Cislo_patra	DINT	Input	Číslo patra odesílané do kabiny
X	SmerD	BOOL	Input	Směr jízdy "NAHORU" odesílaný do kabiny
X	SmerN	BOOL	Input	Směr jízdy "DOLU" odesílaný do kabiny
X	Motor_Stav	BOOL	Input	Zpětné hlášení motoru 0 - Stojí 1 - Jede
X	Disp_Err	BOOL	Input	Zobrazení poruchového stavu "Err" na displeji
X	Tlacitko_Nahoru	BOOL	Output	Signalizace zmáknutého tlačítka pro požadavek jízdy "Nahoru"
X	Tlacitko_Dolu	BOOL	Output	Signalizace zmáknutého tlačítka pro požadavek jízdy "Dolů"

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
ASi_Input		AB:1756_MODULE_INT_488Bytes:I:0	A_PATRO_X
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*ASi_Input - A_PATRO_X/Logic - *0(_ZZZ_READ_4DI), *3(_ZZZ_WRITE_4DO)*			
ASi_Master	0	BOOL	A_PATRO_X
Vyber ASi Mastru 0 0 M1 1 M2			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
ASi_Master - A_PATRO_X/Logic - 0(_ZZZ_READ_4DI), 3(_ZZZ_WRITE_4DO)			
ASi_Output		AB:1756_MODULE_INT_488Bytes:O:0	A_PATRO_X
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*ASi_Output - A_PATRO_X/Logic - *0(_ZZZ_READ_4DI), *3(_ZZZ_WRITE_4DO)*			
Cislo_patra	0	DINT	A_PATRO_X
Číslo patra odesílané do kabiny			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Cislo_patra - A_PATRO_X/Logic - 1(_P_DATA_PRO_PATRA)			
Disp_Err	0	BOOL	A_PATRO_X
Zobrazení poruchového stavu "Err" na displeji			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Disp_Err - A_PATRO_X/Logic - 1(_P_DATA_PRO_PATRA)			
Motor_Stav	0	BOOL	A_PATRO_X
Zpětné hlášení motoru 0 - Stojí 1 - Jede			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Motor_Stav - A_PATRO_X/Logic - 1(_P_DATA_PRO_PATRA)			
Slave_Adr_4DI_4DO	0	DINT	A_PATRO_X
Adresa Slavu 4DI/4DO			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Slave_Adr_4DI_4DO - A_PATRO_X/Logic - 0(_ZZZ_READ_4DI), 3(_ZZZ_WRITE_4DO)			
SmerD	0	BOOL	A_PATRO_X
Směr jízdy "NAHORU" odesílaný do kabiny			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
SmerD - A_PATRO_X/Logic - 1(_P_DATA_PRO_PATRA)			
SmerN	0	BOOL	A_PATRO_X
Směr jízdy "DOLU" odesílaný do kabiny			

SmerN (Continued)
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
SmerN - A_PATRO_X/Logic - 1(_P_DATA_PRO_PATRA)

Tlacitko_Dolu	0	BOOL	A_PATRO_X

Signalizace zmáknutého tlačítka pro požadavek jízdy "Dolů"
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Tlacitko_Dolu - A_PATRO_X/Logic - *2(_P_PATRO_INSIDE)*

Tlacitko_Nahoru	0	BOOL	A_PATRO_X

Signalizace zmáknutého tlačítka pro požadavek jízdy "Nahoru"
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Tlacitko_Nahoru - A_PATRO_X/Logic - *2(_P_PATRO_INSIDE)*

Name	Default	Data Type	Scope
P4_READ		_ZZZ_READ_4DI	A_PATRO_X
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
Usage:	Local Tag		
External Access:	None		
*P4_READ - A_PATRO_X/Logic - *0(_ZZZ_READ_4DI)*			
P4_READ.EnableIn	1	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15! Enable Input - System Defined Parameter			
P4_READ.EnableOut	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15! Enable Output - System Defined Parameter			
P4_READ.ASi_Master	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
P4_READ.Slave_Adr_4DI_4DO	0	DINT	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
P4_READ.Slave_DI_0	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
P4_READ.Slave_DI_1	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
P4_READ.Slave_DI_2	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
P4_READ.Slave_DI_3	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
P4_WRITE		_ZZZ_WRITE_4DO	A_PATRO_X
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
Usage:	Local Tag		
External Access:	None		
*P4_WRITE - A_PATRO_X/Logic - *3(_ZZZ_WRITE_4DO)*			
P4_WRITE.EnableIn	1	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15! Enable Input - System Defined Parameter			
P4_WRITE.EnableOut	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15! Enable Output - System Defined Parameter			
P4_WRITE.ASi_Master	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
P4_WRITE.Slave_Adr_4DI_4DO	0	DINT	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
P4_WRITE.Slave_DO_0	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
P4_WRITE.Slave_DO_1	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
P4_WRITE.Slave_DO_2	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
P4_WRITE.Slave_DO_3	0	BOOL	
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!			
PATRO_INSIDE		_P_PATRO_INSIDE	A_PATRO_X
Usage:	Local Tag		
External Access:	None		
*PATRO_INSIDE - A_PATRO_X/Logic - *2(_P_PATRO_INSIDE)*			
PATRO_INSIDE.EnableIn	1	BOOL	
Enable Input - System Defined Parameter			
PATRO_INSIDE.EnableOut	0	BOOL	
Enable Output - System Defined Parameter			
Priprava_Dat		_P_DATA_PRO_PATRA	A_PATRO_X
Usage:	Local Tag		
External Access:	None		
*Priprava_Dat - A_PATRO_X/Logic - *1(_P_DATA_PRO_PATRA)*			
Priprava_Dat.EnableIn	1	BOOL	
Enable Input - System Defined Parameter			
Priprava_Dat.EnableOut	0	BOOL	
Enable Output - System Defined Parameter			
Slave_in_0	0	BOOL	A_PATRO_X
Usage:	Local Tag		
External Access:	None		
*Slave_in_0 - A_PATRO_X/Logic - *0(_ZZZ_READ_4DI), 2(_P_PATRO_INSIDE)*			

Slave_in_1 0 BOOL A_PATRO_X
Usage: Local Tag
External Access: Read/Write
*Slave_in_1 - A_PATRO_X/Logic - *0(_ZZZ_READ_4DI), 2(_P_PATRO_INSIDE)*

Slave_in_2 0 BOOL A_PATRO_X
Usage: Local Tag
External Access: Read/Write
*Slave_in_2 - A_PATRO_X/Logic - *0(_ZZZ_READ_4DI), 2(_P_PATRO_INSIDE)*

Slave_in_3 0 BOOL A_PATRO_X
Usage: Local Tag
External Access: Read/Write
*Slave_in_3 - A_PATRO_X/Logic - *0(_ZZZ_READ_4DI)*

Slave_out_0 0 BOOL A_PATRO_X
Usage: Local Tag
External Access: None
*Slave_out_0 - A_PATRO_X/Logic - *2(_P_PATRO_INSIDE), 3(_ZZZ_WRITE_4DO)*

Slave_out_1 0 BOOL A_PATRO_X
Usage: Local Tag
External Access: None
*Slave_out_1 - A_PATRO_X/Logic - *2(_P_PATRO_INSIDE), 3(_ZZZ_WRITE_4DO)*

Slave_out_2 0 BOOL A_PATRO_X
Usage: Local Tag
External Access: None
*Slave_out_2 - A_PATRO_X/Logic - *2(_P_PATRO_INSIDE), 3(_ZZZ_WRITE_4DO)*

Slave_out_3 0 BOOL A_PATRO_X
Usage: Local Tag
External Access: None
*Slave_out_3 - A_PATRO_X/Logic - *2(_P_PATRO_INSIDE), 3(_ZZZ_WRITE_4DO)*

ZPRAVA_K_ODESLANI 0 INT A_PATRO_X
Usage: Local Tag
External Access: None
*ZPRAVA_K_ODESLANI - A_PATRO_X/Logic - *1(_P_DATA_PRO_PATRA), 2(_P_PATRO_INSIDE)*

0

Cteni 4DI z slavu
4DI/4DO do maximali
adresy 15!

_ZZZ_READ_4DI

Cteni 4DI z slavu 4DI/4DO do maximali adresy ...	
_ZZZ_READ_4DI	P4_READ ...
ASi_Master	ASi_Master
	0
ASi_Input	ASi_Input
ASi_Output	ASi_Output
Slave_Adr_4DI_4DO	Slave_Adr_4DI_4DO
	0
Slave_DI_0	Slave_in_0
	0
Slave_DI_1	Slave_in_1
	0
Slave_DI_2	Slave_in_2
	0
Slave_DI_3	Slave_in_3
	0

1

_P_DATA_PRO_PATRA

_P_DATA_PRO_PATRA	Priprava_Dat ...
Cislo_patra	Cislo_patra
	0
SmerN	SmerN
	0
SmerD	SmerD
	0
Motor_Stav	Motor_Stav
	0
Disp_Err	Disp_Err
	0
TELEGRAM	ZPRAVA_K_ODESLANI
	0

2

_P_PATRO_INSIDE

_P_PATRO_INSIDE	PATRO_INSIDE ...
SLAVE_DATA	ZPRAVA_K_ODESLANI
	0
SLAVE_B0	Slave_in_0
	0
SLAVE_B1	Slave_in_1
	0
SLAVE_B2	Slave_in_2
	0
SLAVE_BO0	Slave_out_0
	0
SLAVE_BO1	Slave_out_1
	0
SLAVE_BO2	Slave_out_2
	0
SLAVE_BO3	Slave_out_3
	0
SLAVE_NAHORU	Tlacitko_Nahoru
	0
SLAVE_DOLU	Tlacitko_Dolu
	0

3

Zapis 4DI na slavu
4DI/4DO do maximali
adresy 15!

_ZZZ_WRITE_4DO

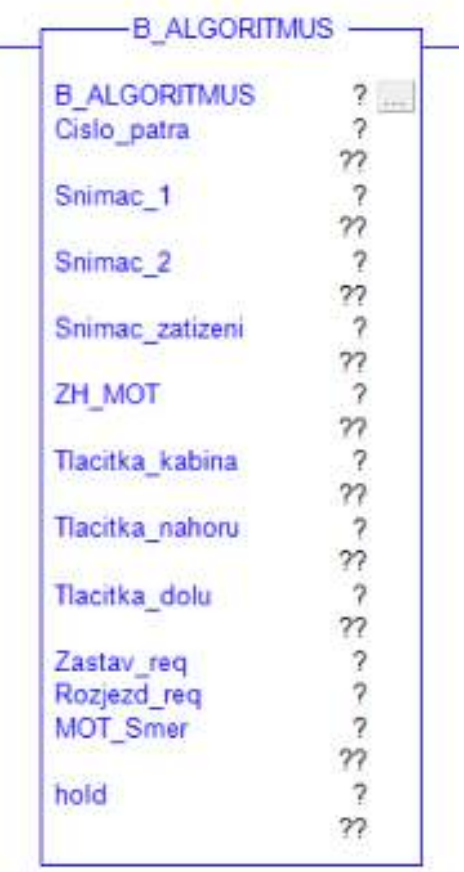
Zapis 4DI na slavu 4DI/4DO do maximali adres...	
_ZZZ_WRITE_4DO	P4_WRITE ...
ASi_Master	ASi_Master
	0
ASi_Input	ASi_Input
ASi_Output	ASi_Output
Slave_Adr_4DI_4DO	Slave_Adr_4DI_4DO
	0
Slave_DO_0	Slave_out_0
	0
Slave_DO_1	Slave_out_1
	0
Slave_DO_2	Slave_out_2
	0
Slave_DO_3	Slave_out_3
	0

(End)

B_ALGORITMUS v1.0

Available Languages

Relay Ladder



Function Block

Structured Text

```
B_ALGORITMUS(Cislo_patra, Snimac_1, Snimac_2, Snimac_zatizeni, ZH_MOT, Tlacitka_kabina, Tlacitka_nahoru, Tlacitka_dolu, Zastav_req,
 Rozjezd_req, MOT_Smer, hold);
```

Parameters

Required	Name	Data Type	Usage	Description
X	B_ALGORITMUS	B_ALGORITMUS	InOut	
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	Cislo_patra	DINT	Input	
X	Snimac_1	BOOL	Input	
X	Snimac_2	BOOL	Input	
X	Snimac_zatizeni	DINT	Input	
X	ZH_MOT	BOOL	Input	
X	Tlacitka_kabina	DINT	Input	
X	Tlacitka_nahoru	DINT	Input	
X	Tlacitka_dolu	DINT	Input	

X	Zastav_req	BOOL	InOut	
X	Rozjezd_req	BOOL	InOut	
X	MOT_Smer	BOOL	Output	
X	hold	BOOL	Input	Zadrzeni po zmene patra

Extended Description

Execution

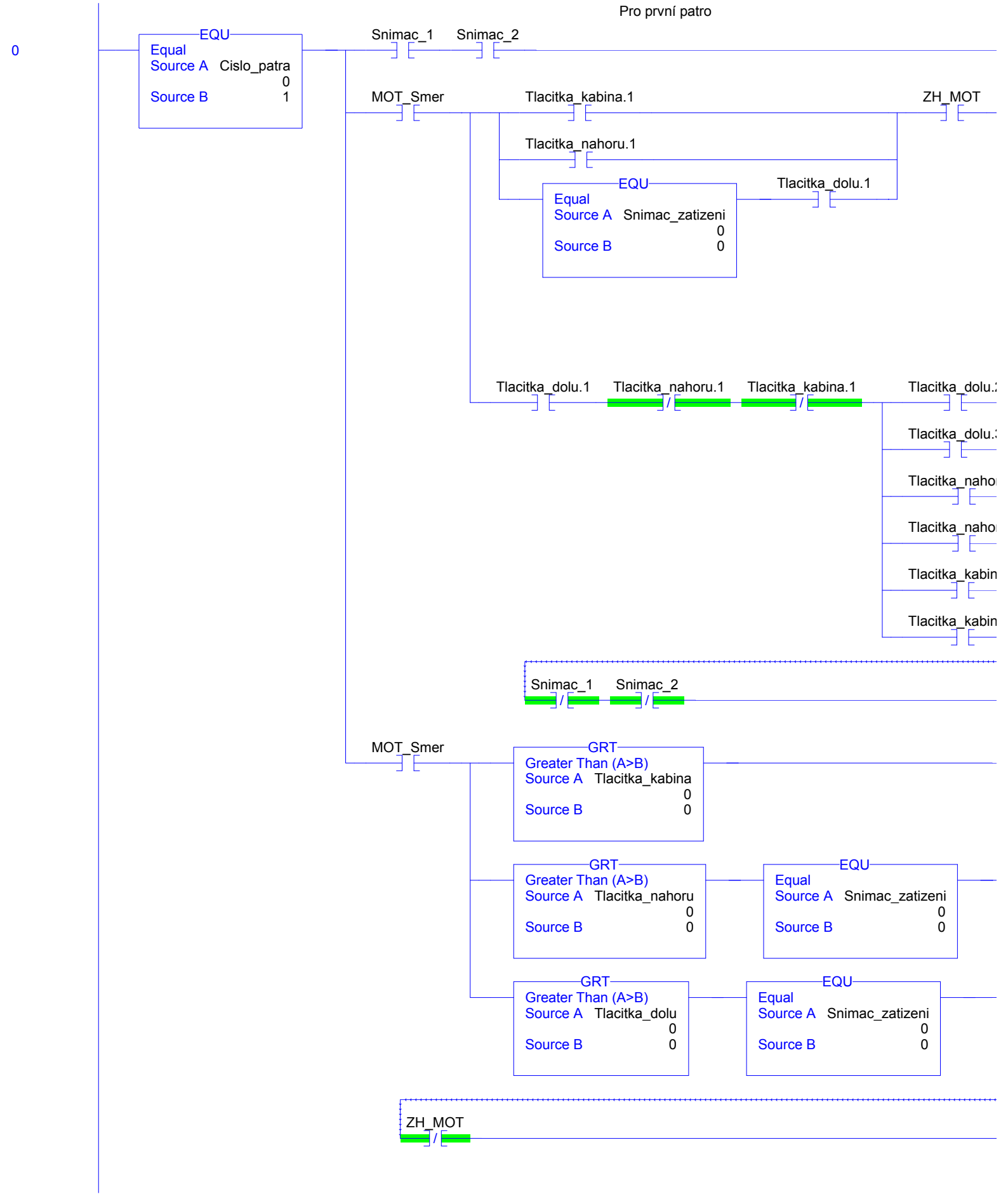
Condition	Description
EnableIn is true	

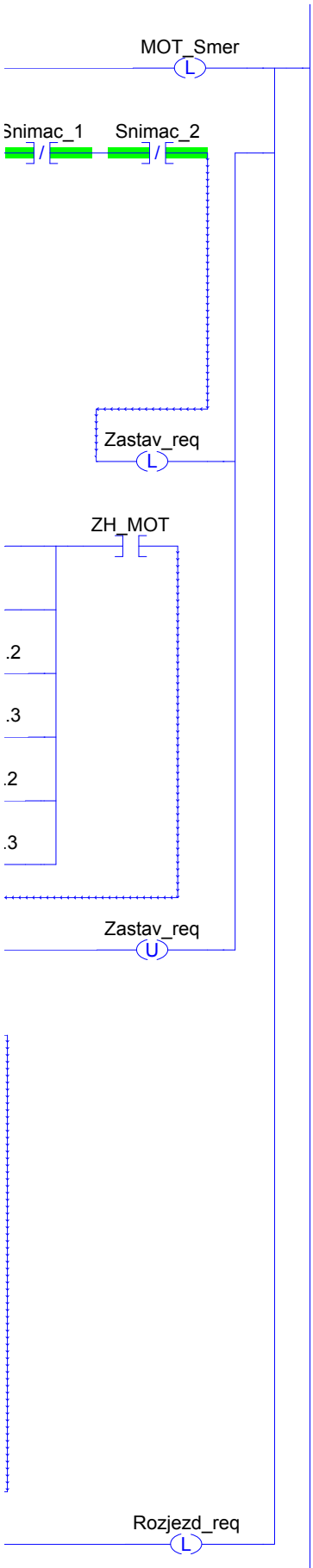
Revision v1.0 Notes

Name	Default	Data Type	Scope
Cislo_patra	0	DINT	B_ALGORITMUS
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Cislo_patra - B_ALGORITMUS/Logic - 0(EQU), 1(EQU), 2(EQU), 3(EQU)			
hold	0	BOOL	B_ALGORITMUS
Zadrzeni po zmene patra			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
hold - B_ALGORITMUS/Logic - 1(XIO), 2(XIO)			
MOT_Smer	0	BOOL	B_ALGORITMUS
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*MOT_Smer - B_ALGORITMUS/Logic - *0(OTL), *1(OTL), *1(OTU), *2(OTL), *2(OTU), *3(OTU), 0(XIC), 1(XIC), 1(XIO), 2(XIC), 2(XIO), 3(XIO)*			
Rozjezd_req	??	BOOL	B_ALGORITMUS
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*Rozjezd_req - B_ALGORITMUS/Logic - *0(OTL), *1(OTL), *2(OTL), *3(OTL)*			
Snimac_1	0	BOOL	B_ALGORITMUS
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Snimac_1 - B_ALGORITMUS/Logic - 0(XIC), 0(XIO), 1(XIC), 1(XIO), 2(XIC), 2(XIO), 3(XIC), 3(XIO)			
Snimac_2	0	BOOL	B_ALGORITMUS
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Snimac_2 - B_ALGORITMUS/Logic - 0(XIC), 0(XIO), 1(XIC), 1(XIO), 2(XIC), 2(XIO), 3(XIC), 3(XIO)			
Snimac_zatizeni	0	DINT	B_ALGORITMUS
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Snimac_zatizeni - B_ALGORITMUS/Logic - 0(EQU), 1(EQU), 1(NEQ), 2(EQU), 2(NEQ), 3(EQU)			
Tlacitka_dolu	0	DINT	B_ALGORITMUS
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Tlacitka_dolu - B_ALGORITMUS/Logic - 0(GRT), 1(LES), 2(LES), 3(GRT), 3(LES)			
Tlacitka_dolu.0	0	BOOL	
Tlacitka_dolu.0 - B_ALGORITMUS/Logic - 2(XIC), 3(XIC)			
Tlacitka_dolu.1	0	BOOL	
Tlacitka_dolu.1 - B_ALGORITMUS/Logic - 0(XIC), 2(XIC), 2(XIO), 3(XIC)			
Tlacitka_dolu.2	0	BOOL	
Tlacitka_dolu.2 - B_ALGORITMUS/Logic - 0(XIC), 1(XIC), 3(XIC), 3(XIO)			
Tlacitka_dolu.3	0	BOOL	
Tlacitka_dolu.3 - B_ALGORITMUS/Logic - 0(XIC), 1(XIC), 2(XIC)			

Tlacitka_kabina	0	DINT	B_ALGORITMUS
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Tlacitka_kabina - B_ALGORITMUS/Logic - 0(GRT), 1(LES), 2(LES), 3(GRT), 3(LES)			
Tlacitka_kabina.0	0	BOOL	
Tlacitka_kabina.0 - B_ALGORITMUS/Logic - 1(XIC), 1(XIO), 2(XIC), 2(XIO), 3(XIC)			
Tlacitka_kabina.1	0	BOOL	
Tlacitka_kabina.1 - B_ALGORITMUS/Logic - 0(XIC), 0(XIO), 2(XIC), 2(XIO), 3(XIC)			
Tlacitka_kabina.2	0	BOOL	
Tlacitka_kabina.2 - B_ALGORITMUS/Logic - 0(XIC), 1(XIC), 1(XIO), 3(XIC), 3(XIO)			
Tlacitka_kabina.3	0	BOOL	
Tlacitka_kabina.3 - B_ALGORITMUS/Logic - 0(XIC), 1(XIC), 2(XIC)			
Tlacitka_nahoru	0	DINT	B_ALGORITMUS
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Tlacitka_nahoru - B_ALGORITMUS/Logic - 0(GRT), 1(LES), 2(LES), 3(GRT), 3(LES)			
Tlacitka_nahoru.0	0	BOOL	
Tlacitka_nahoru.0 - B_ALGORITMUS/Logic - 1(XIC), 1(XIO), 2(XIC), 2(XIO), 3(XIC)			
Tlacitka_nahoru.1	0	BOOL	
Tlacitka_nahoru.1 - B_ALGORITMUS/Logic - 0(XIC), 0(XIO), 2(XIC), 2(XIO), 3(XIC)			
Tlacitka_nahoru.2	0	BOOL	
Tlacitka_nahoru.2 - B_ALGORITMUS/Logic - 0(XIC), 1(XIC), 1(XIO), 3(XIC)			
Tlacitka_nahoru.3	0	BOOL	
Tlacitka_nahoru.3 - B_ALGORITMUS/Logic - 0(XIC), 1(XIC), 2(XIC)			
Zastav_req	??	BOOL	B_ALGORITMUS
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*Zastav_req - B_ALGORITMUS/Logic - *0(OTL), *0(OTU), *1(OTL), *1(OTU), *2(OTL), *2(OTU), *3(OTL), *3(OTU)*			
ZH_MOT	0	BOOL	B_ALGORITMUS
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
ZH_MOT - B_ALGORITMUS/Logic - 0(XIC), 0(XIO), 1(XIC), 1(XIO), 2(XIC), 2(XIO), 3(XIC), 3(XIO)			

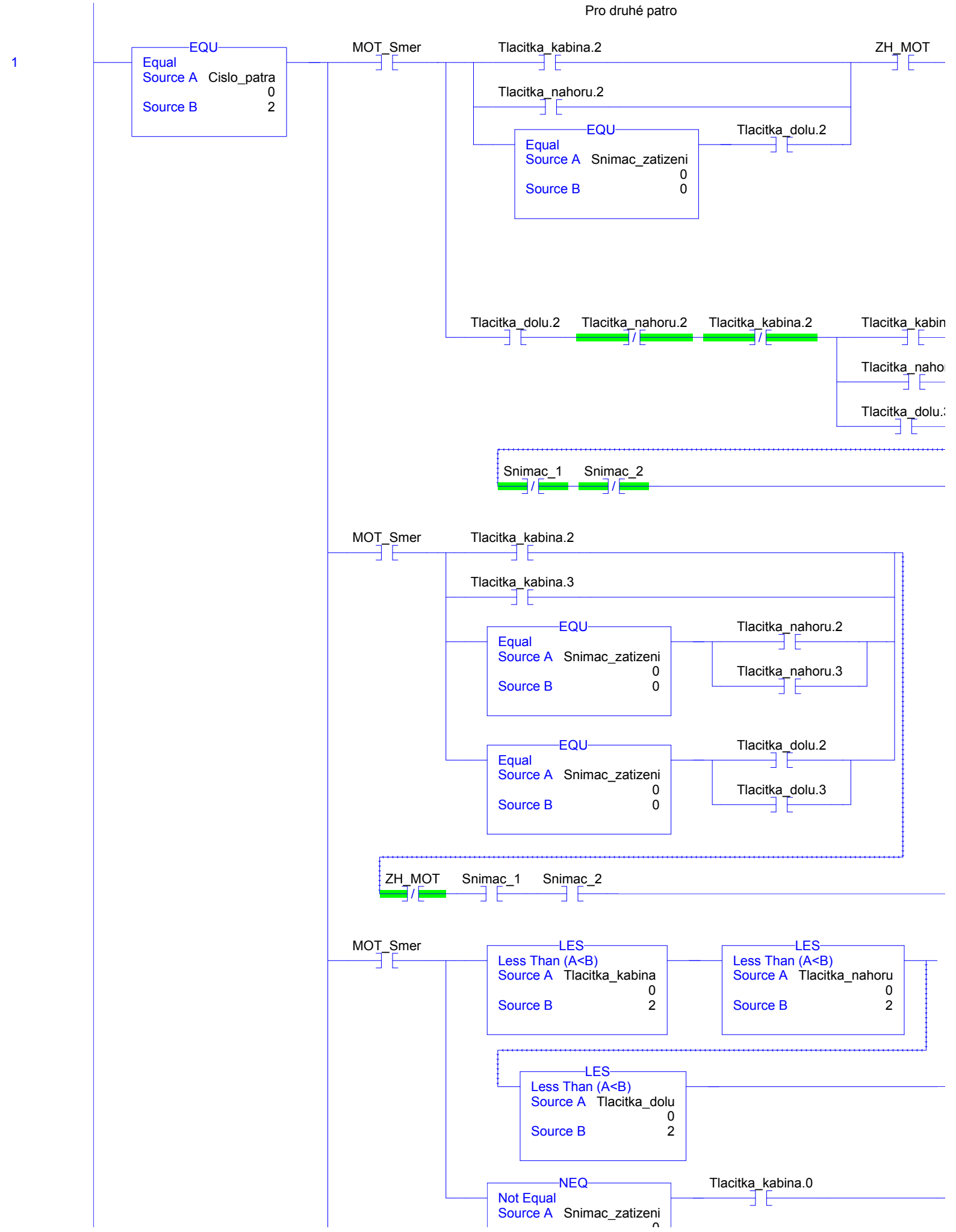
Name	Default	Data Type	Scope
No Tags Exist			


Pro první patro
0
EQU
Equal
Source A Cislo_patra
0
Source B 1
Snimac_1
Snimac_2
MOT_Smer
Tlacitka_kabina.1
ZH_MOT
Tlacitka_nahoru.1
EQU
Equal
Source A Snimac_zatizeni
0
Source B 0
Tlacitka_dolu.1
Tlacitka_dolu.1
Tlacitka_nahoru.1
Tlacitka_kabina.1
Tlacitka_dolu.2
Tlacitka_dolu.3
Tlacitka_naho
Tlacitka_naho
Tlacitka_kabin
Tlacitka_kabin
Snimac_1
Snimac_2
MOT_Smer
GRT
Greater Than (A>B)
Source A Tlacitka_kabina
0
Source B 0
GRT
Greater Than (A>B)
Source A Tlacitka_nahoru
0
Source B 0
EQU
Equal
Source A Snimac_zatizeni
0
Source B 0
GRT
Greater Than (A>B)
Source A Tlacitka_dolu
0
Source B 0
EQU
Equal
Source A Snimac_zatizeni
0
Source B 0
ZH_MOT

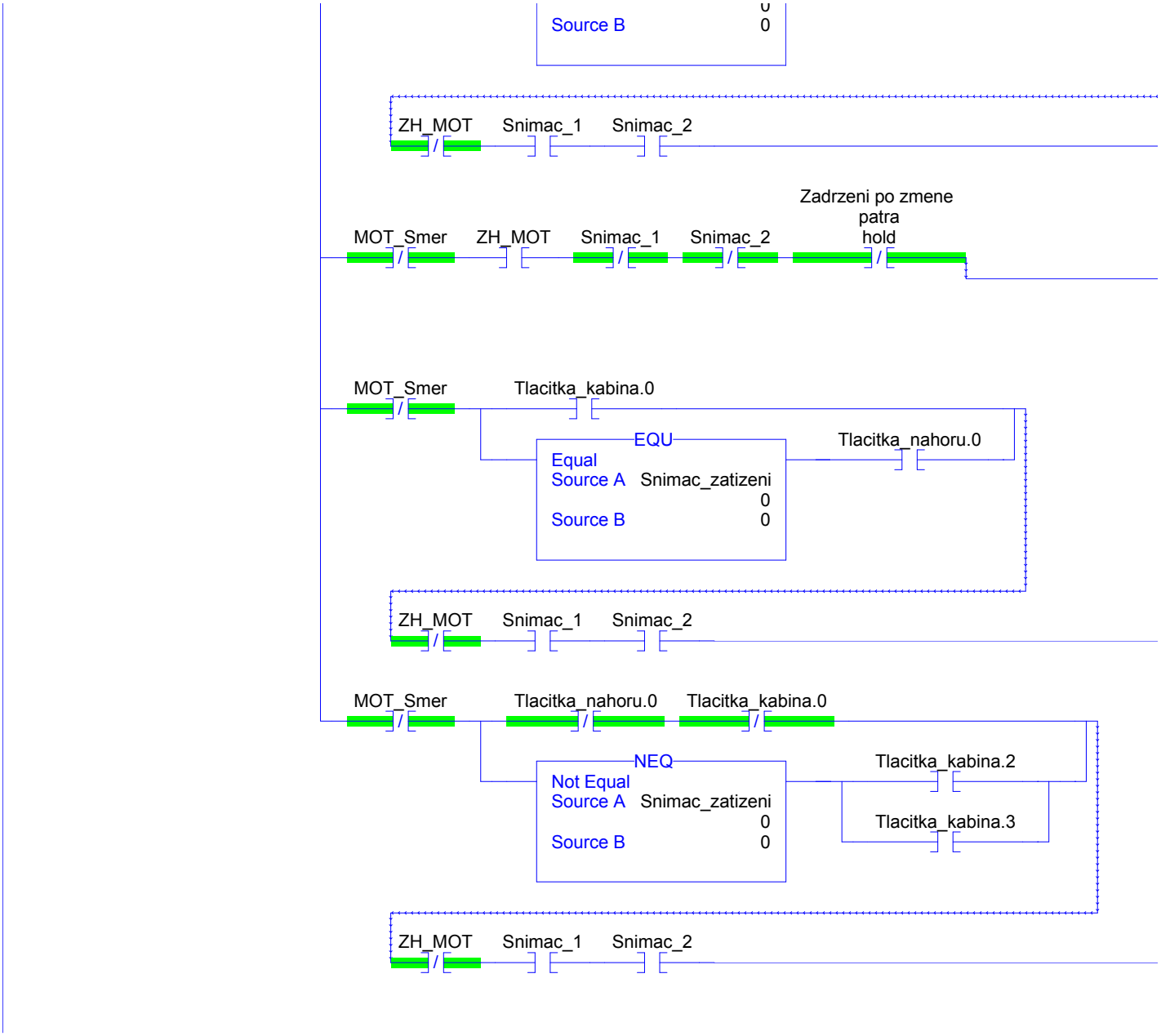

MOT_Smer
L
Snimac_1
Snimac_2
Zastav_req
L
ZH_MOT
.2
.3
.2
.3
Zastav_req
U
Rozjezd_req
L

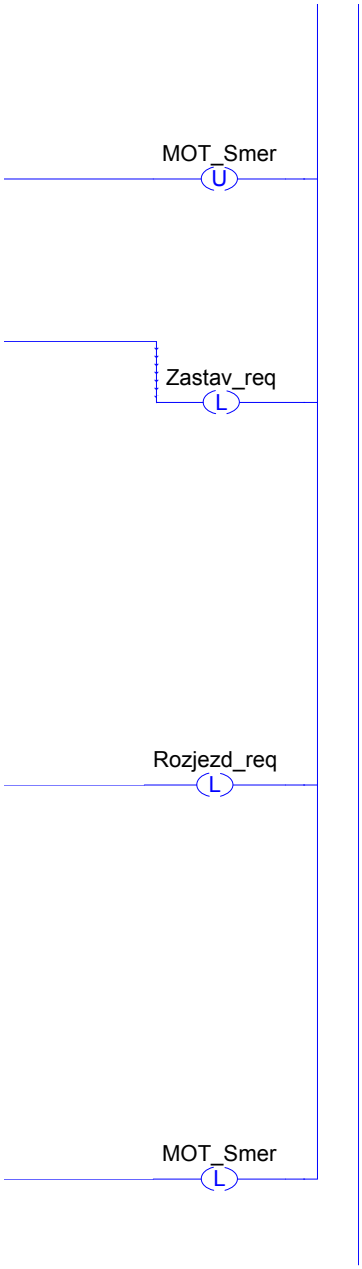
Pro druhé patro

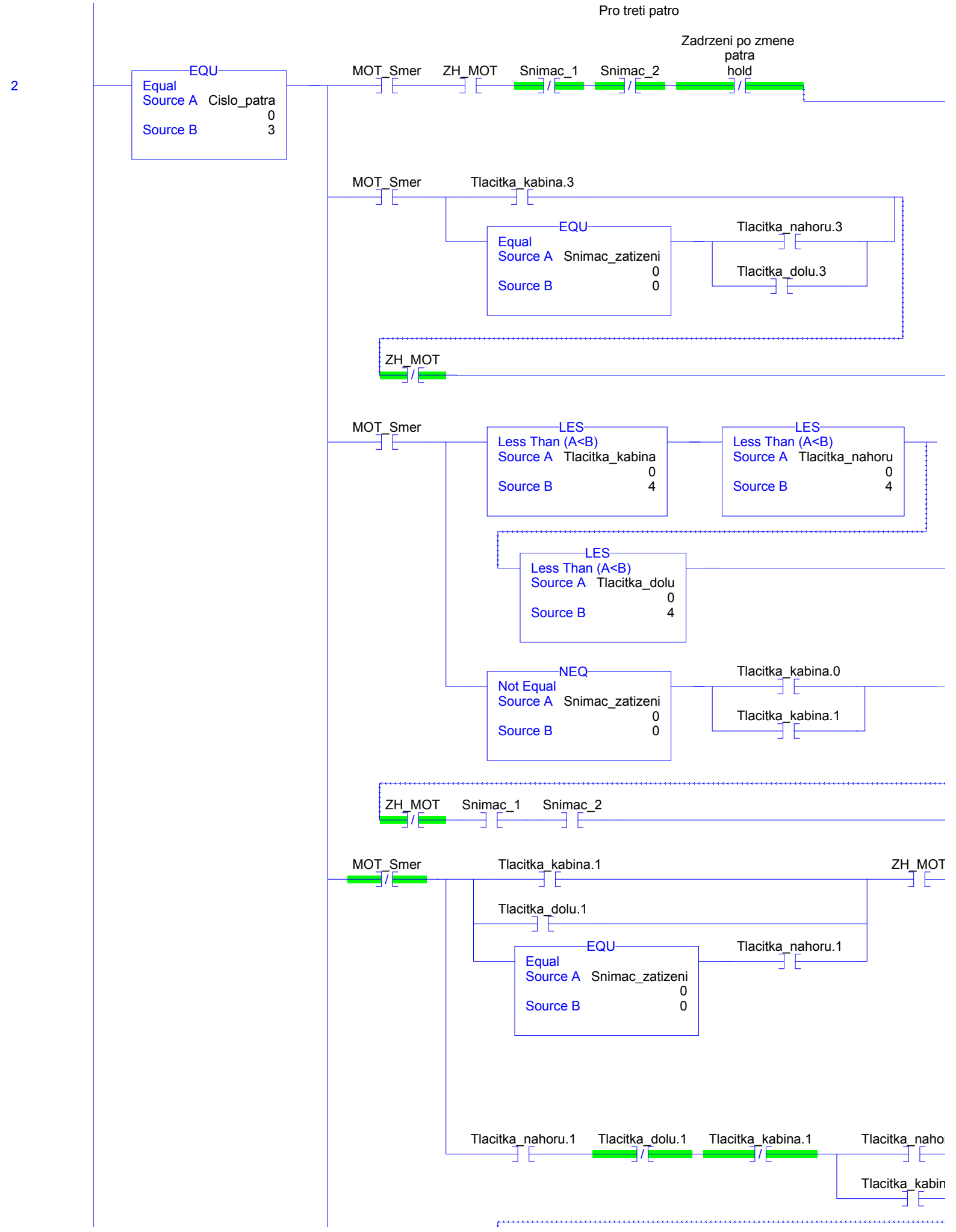
1



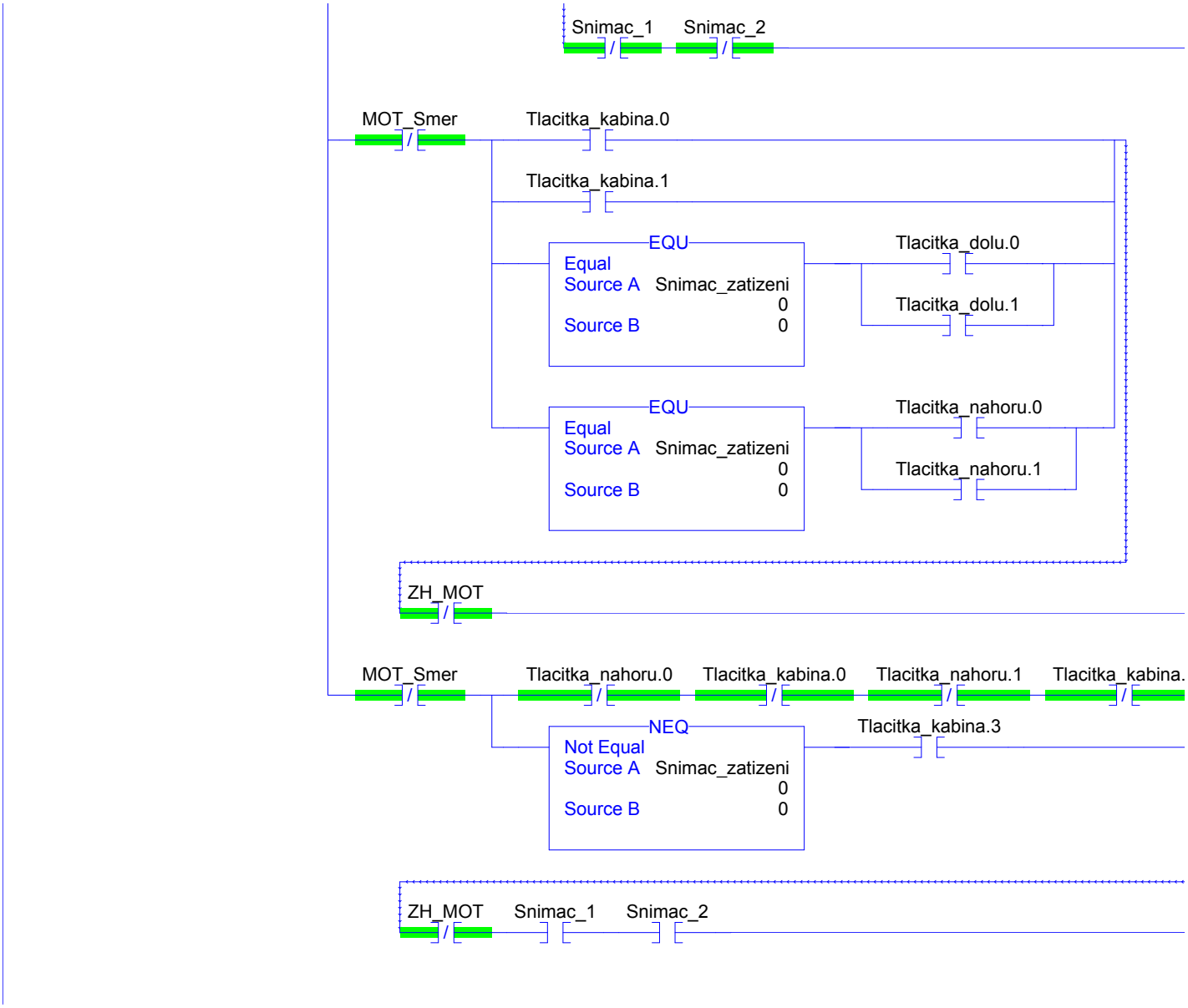
Snimac_1
Snimac_2
Zastav_req
L
.3
ZH_MOT
.3
Zastav_req
U
Rozjezd_req
L

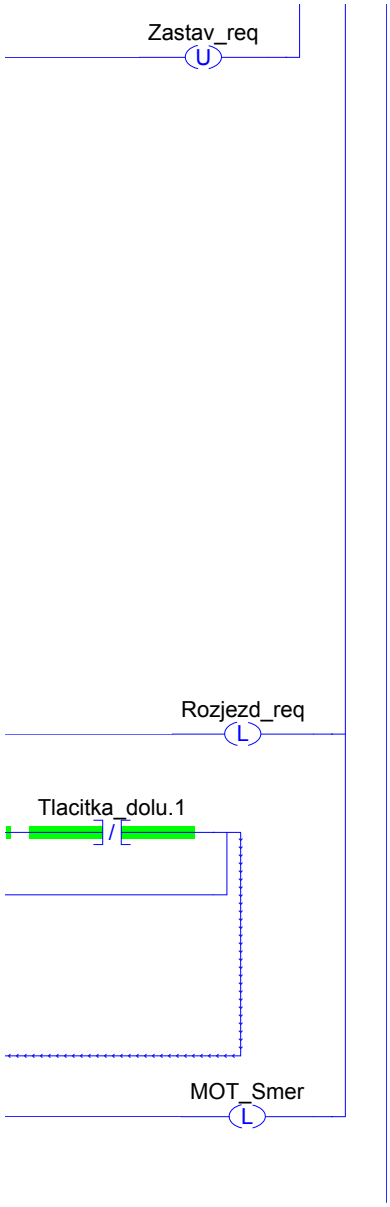

Source B
0
ZH_MOT
Snimac_1
Snimac_2
Zadrzeni po zmene patra
MOT_Smer
ZH_MOT
Snimac_1
Snimac_2
hold
MOT_Smer
Tlacitka_kabina.0
EQU
Equal
Source A
Snimac_zatizeni
0
Source B
0
Tlacitka_nahoru.0
ZH_MOT
Snimac_1
Snimac_2
MOT_Smer
Tlacitka_nahoru.0
Tlacitka_kabina.0
NEQ
Not Equal
Source A
Snimac_zatizeni
0
Source B
0
Tlacitka_kabina.2
Tlacitka_kabina.3
ZH_MOT
Snimac_1
Snimac_2


MOT_Smer
U
Zastav_req
L
Rozjezd_req
L
MOT_Smer
L


Pro treti patro
2
EQU
Equal
Source A Cislo_patra
0
Source B 3
Zadrzeni po zmene patra
MOT_Smer
ZH_MOT
Snimac_1
Snimac_2
hold
MOT_Smer
Tlacitka_kabina.3
EQU
Equal
Source A Snimac_zatizeni
0
Source B 0
Tlacitka_nahoru.3
Tlacitka_dolu.3
ZH_MOT
MOT_Smer
LES
Less Than (A<B)
Source A Tlacitka_kabina
0
Source B 4
LES
Less Than (A<B)
Source A Tlacitka_nahoru
0
Source B 4
LES
Less Than (A<B)
Source A Tlacitka_dolu
0
Source B 4
NEQ
Not Equal
Source A Snimac_zatizeni
0
Source B 0
Tlacitka_kabina.0
Tlacitka_kabina.1
ZH_MOT
Snimac_1
Snimac_2
MOT_Smer
Tlacitka_kabina.1
ZH_MOT
Tlacitka_dolu.1
EQU
Equal
Source A Snimac_zatizeni
0
Source B 0
Tlacitka_nahoru.1
Tlacitka_nahoru.1
Tlacitka_dolu.1
Tlacitka_kabina.1

Zastav_req
L
Rozjezd_req
L
MOT_Smer
U
Snimac_1
Snimac_2
Zastav_req
L
.0
ZH_MOT
.0


Snimac_1
Snimac_2
MOT_Smer
Tlacitka_kabina.0
Tlacitka_kabina.1
EQU
Equal
Source A
Snimac_zatizeni
0
Source B
0
Tlacitka_dolu.0
Tlacitka_dolu.1
EQU
Equal
Source A
Snimac_zatizeni
0
Source B
0
Tlacitka_nahoru.0
Tlacitka_nahoru.1
ZH_MOT
MOT_Smer
Tlacitka_nahoru.0
Tlacitka_kabina.0
Tlacitka_nahoru.1
Tlacitka_kabina.
NEQ
Not Equal
Source A
Snimac_zatizeni
0
Source B
0
Tlacitka_kabina.3
ZH_MOT
Snimac_1
Snimac_2


Zastav_req
U
Rozjezd_req
L
Tlacitka_dolu.1
MOT_Smer
L

3

Pro ctvrte patro

EQU
Equal
Source A Cislo_patra
0
Source B 4

Snimac_1 Snimac_2

MOT_Smer /

Tlacitka_kabina.2

ZH_MOT

Tlacitka_dolu.2

EQU
Equal
Source A Snimac_zatizeni
0
Source B 0

Tlacitka_nahoru.2

Tlacitka_nahoru.2 Tlacitka_dolu.2 / Tlacitka_kabina.2 /

Tlacitka_naho

Tlacitka_naho

Tlacitka_dolu.

Tlacitka_dolu.

Tlacitka_kabin

Tlacitka_kabin

Snimac_1 / Snimac_2 /

MOT_Smer /

LES
Less Than (A<B)
Source A Tlacitka_kabina
0
Source B 8

GRT
Greater Than (A>B)
Source A Tlacitka_kabina
0
Source B 0

LES
Less Than (A<B)
Source A Tlacitka_nahoru
0
Source B 8

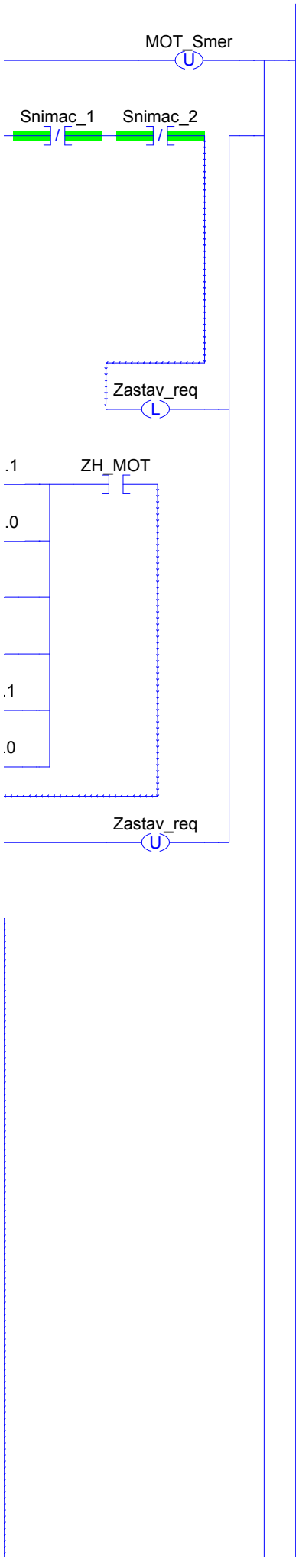
GRT
Greater Than (A>B)
Source A Tlacitka_nahoru
0
Source B 0

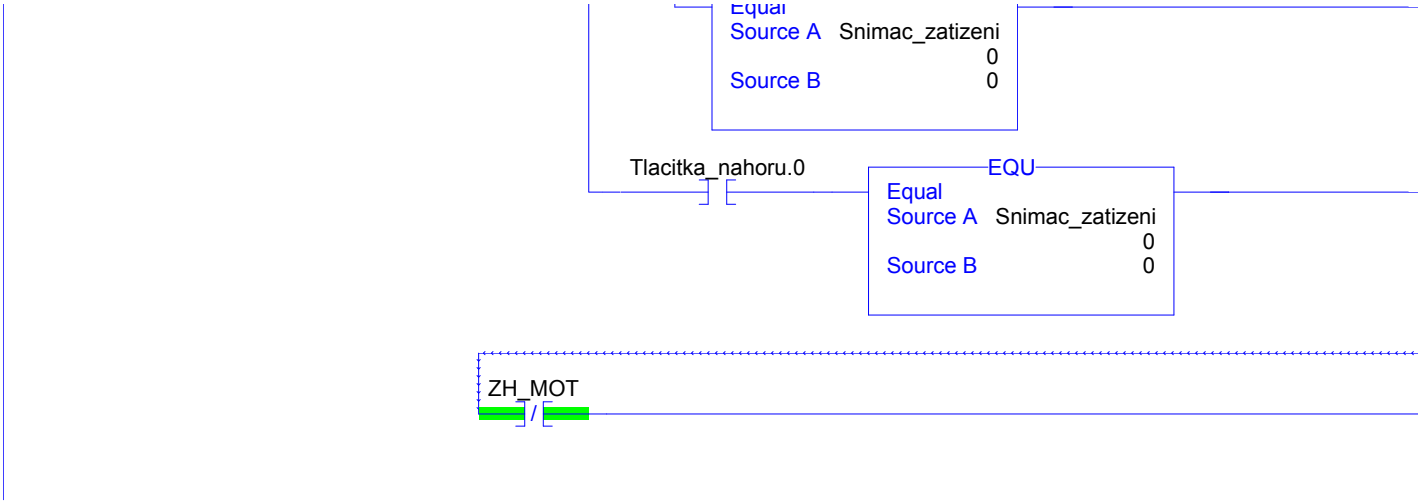
EQU
Equal
Source A Snimac_zatizeni
0
Source B 0

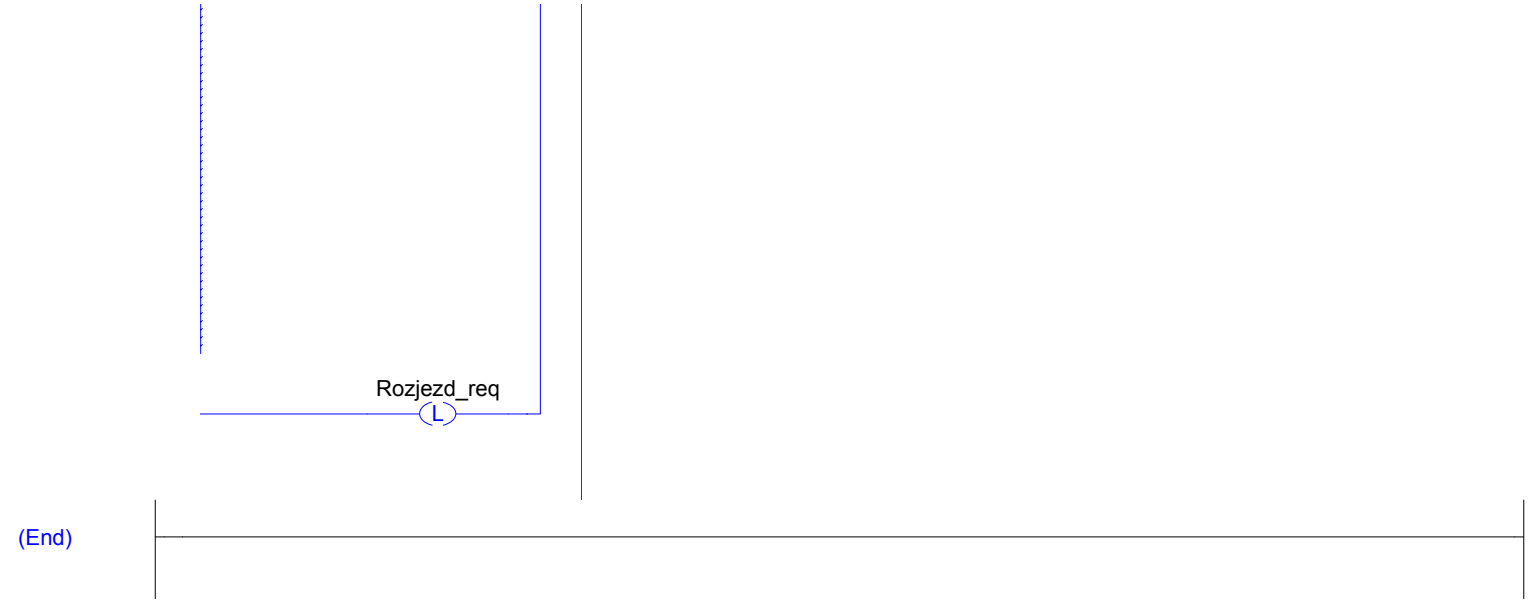
LES
Less Than (A<B)
Source A Tlacitka_dolu
0
Source B 8

GRT
Greater Than (A>B)
Source A Tlacitka_dolu
0
Source B 0

EQU


MOT_Smer
U
Snimac_1
Snimac_2
Zastav_req
L
.1
ZH_MOT
.0
.1
.0
Zastav_req
U


Equal
Source A Snimac_zatizeni
0
Source B 0
Tlacitka_nahoru.0
EQU
Equal
Source A Snimac_zatizeni
0
Source B 0
ZH_MOT
/


Rozjezd_req
L
(End)

B_DOJEZD v1.0

Povel pro zastavení kabiny v následujícím patře.

Available Languages

Relay Ladder

Function Block

Structured Text

```
B_DOJEZD(Req_Busy, Rychlost_Dojezdu, Snimac1, Snimac2, MOT_RYCHLOST, MOT_START);
```

Parameters

Required	Name	Data Type	Usage	Description
X	B_DOJEZD	B_DOJEZD	InOut	Povel pro zastavení kabiny v následujícím patře.
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	Req_Busy	BOOL	InOut	
X	Rychlost_Dojezdu	DINT	Input	
X	Snimac1	BOOL	Input	
X	Snimac2	BOOL	Input	
X	MOT_RYCHLOST	DINT	InOut	
X	MOT_START	BOOL	InOut	

Extended Description

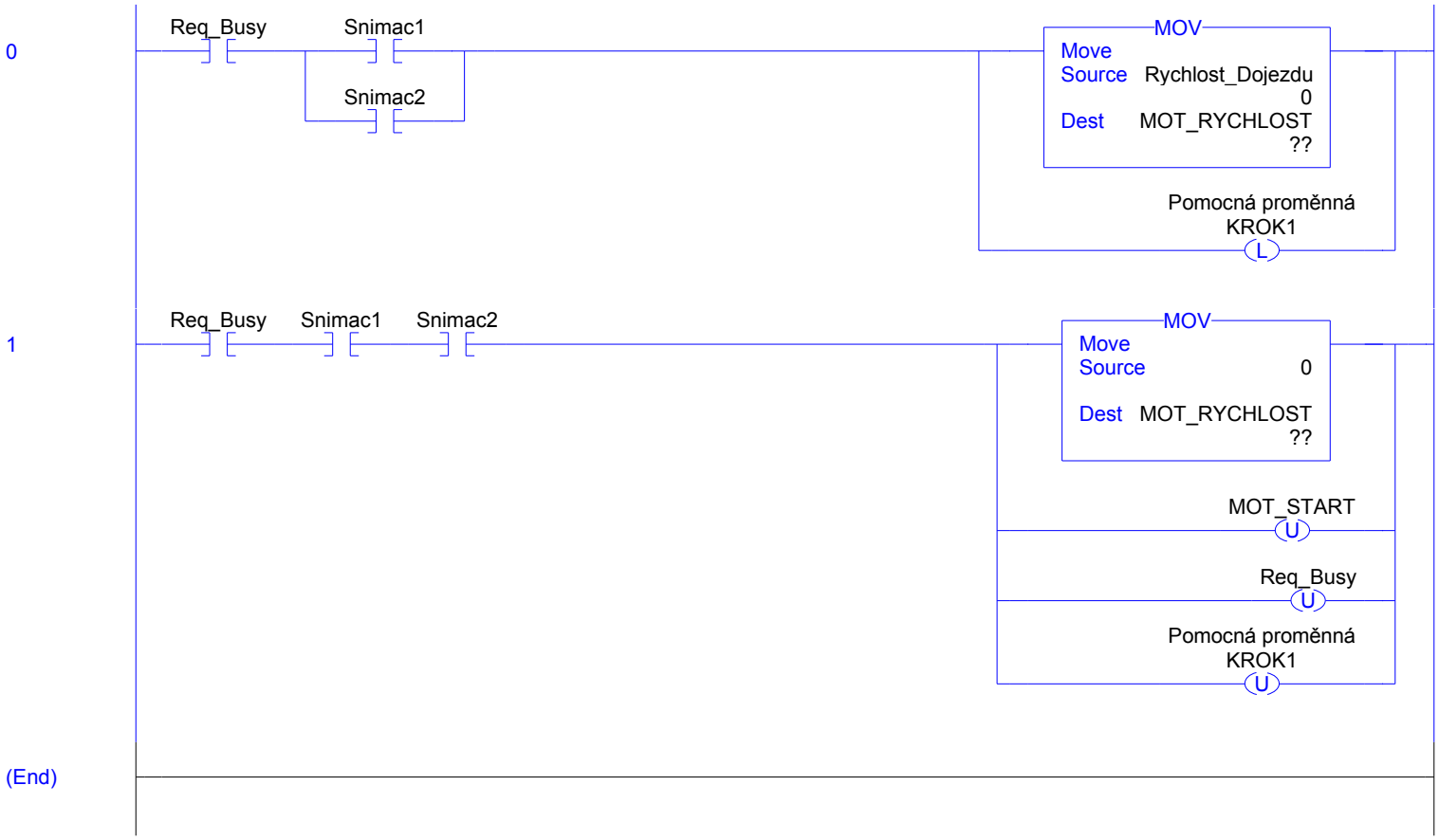
Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
MOT_RYCHLOST	??	DINT	B_DOJEZD
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*MOT_RYCHLOST - B_DOJEZD/Logic - *0(MOV), *1(MOV)*			
MOT_START	??	BOOL	B_DOJEZD
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*MOT_START - B_DOJEZD/Logic - *1(OTU)*			
Req_Busy	??	BOOL	B_DOJEZD
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*Req_Busy - B_DOJEZD/Logic - *1(OTU), 0(XIC), 1(XIC)*			
Rychlost_Dojezdu	0	DINT	B_DOJEZD
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Rychlost_Dojezdu - B_DOJEZD/Logic - 0(MOV)			
Snimac1	0	BOOL	B_DOJEZD
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Snimac1 - B_DOJEZD/Logic - 0(XIC), 1(XIC)			
Snimac2	0	BOOL	B_DOJEZD
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Snimac2 - B_DOJEZD/Logic - 0(XIC), 1(XIC)			

Name	Default	Data Type	Scope
KROK1	0	BOOL	B_DOJEZD
Pomocná proměnná			
Usage:	Local Tag		
External Access:	None		
*KROK1 - B_DOJEZD/Logic - *0(OTL), *1(OTU)*			


0
Req_Busy
Snimac1
Snimac2
MOV
Move
Source Rychlost_Dojezdu
0
Dest MOT_RYCHLOST
??
Pomocná proměnná
KROK1
L
1
Req_Busy
Snimac1
Snimac2
MOV
Move
Source 0
Dest MOT_RYCHLOST
??
MOT_START
U
Req_Busy
U
Pomocná proměnná
KROK1
U
(End)

B_INIT_KABINA v1.0

Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné

Available Languages

Relay Ladder

Function Block

Structured Text

```
B_INIT_KABINA(Init_REQ, SNIMAC_1, SNIMAC_2, Cislo_Patra, MOT_RYCHLOST, MOT_SMER, MOT_START, INIT_OK);
```

Parameters

Required	Name	Data Type	Usage	Description
X	B_INIT_KABINA	B_INIT_KABINA	InOut	Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	Init_REQ	BOOL	InOut	Požadavek na inicializaci kabiny
X	SNIMAC_1	BOOL	Input	
X	SNIMAC_2	BOOL	Input	
X	Cislo_Patra	DINT	Output	
X	MOT_RYCHLOST	DINT	Output	Ovládání motoru
X	MOT_SMER	BOOL	Output	Ovládání motoru
X	MOT_START	BOOL	Output	Ovládání motoru
X	INIT_OK	BOOL	InOut	Inicializace proběhla v pořádku

Extended Description

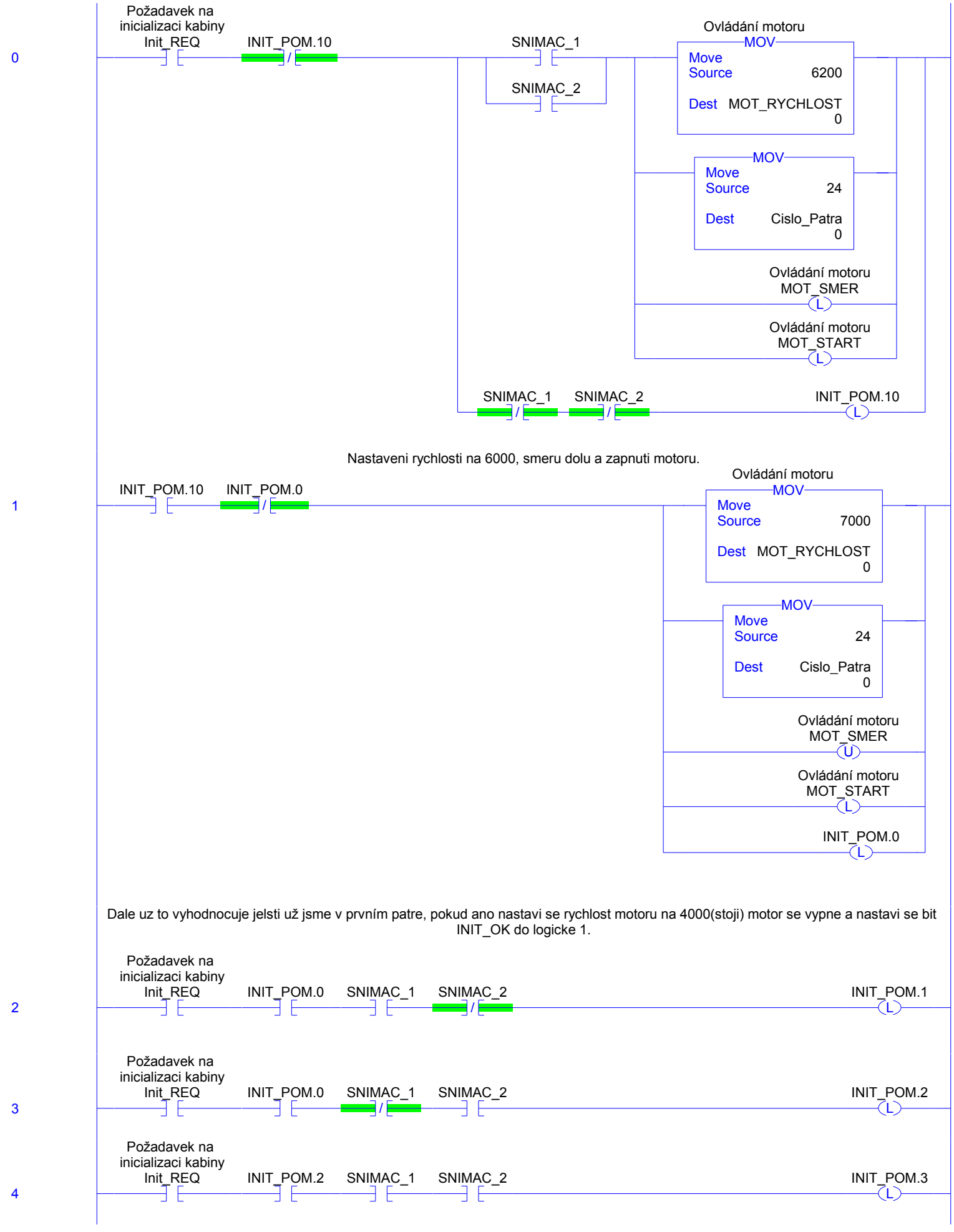
Execution

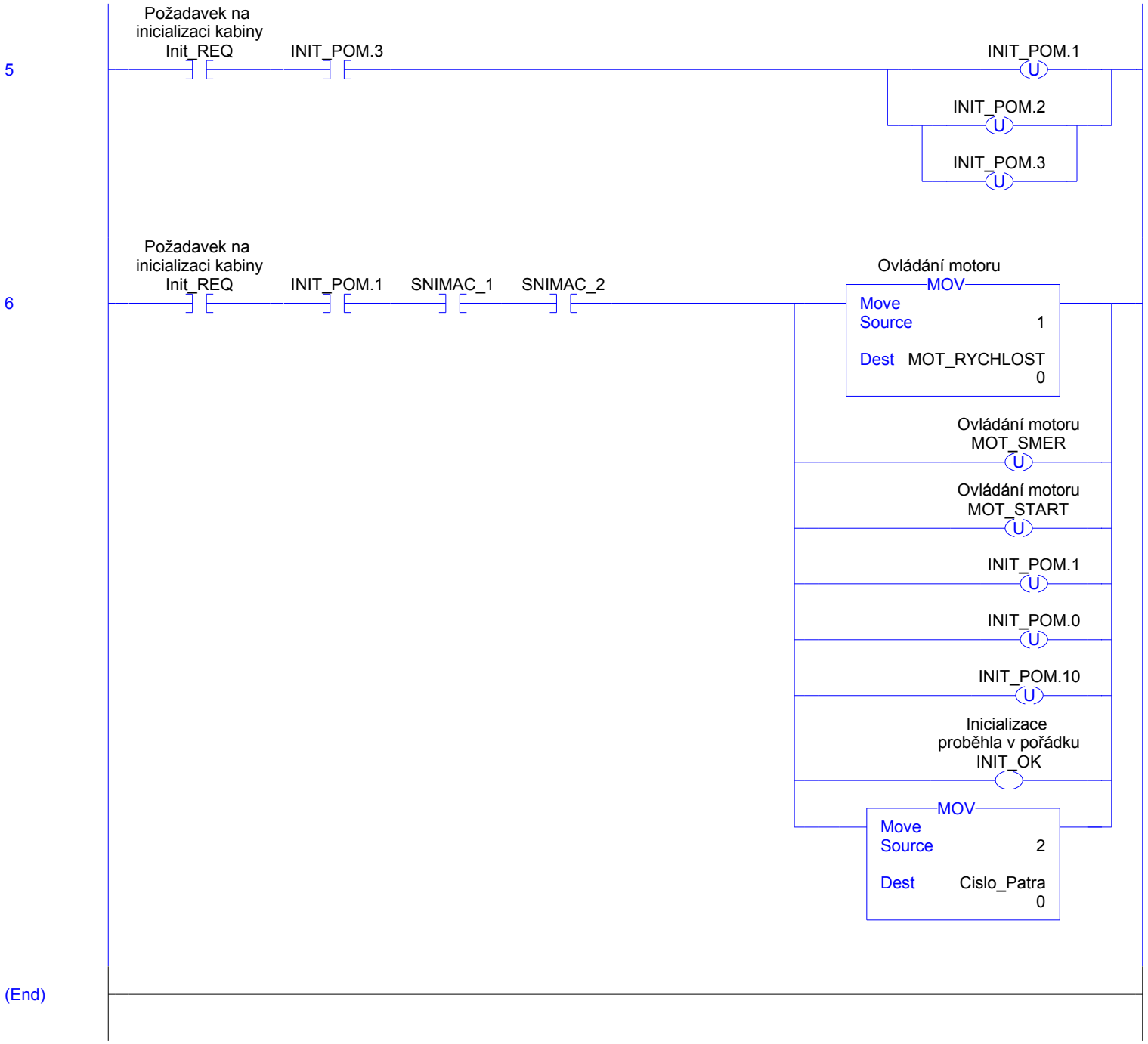
Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
Cislo_Patra	0	DINT	B_INIT_KABINA
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*Cislo_Patra - B_INIT_KABINA/Logic - *0(MOV), *1(MOV), *6(MOV)*			
INIT_OK	??	BOOL	B_INIT_KABINA
Inicializace proběhla v pořádku			
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*INIT_OK - B_INIT_KABINA/Logic - *6(OTE)*			
Init_REQ	??	BOOL	B_INIT_KABINA
Požadavek na inicializaci kabiny			
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
Init_REQ - B_INIT_KABINA/Logic - 0(XIC), 2(XIC), 3(XIC), 4(XIC), 5(XIC), 6(XIC)			
MOT_RYCHLOST	0	DINT	B_INIT_KABINA
Ovládání motoru			
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*MOT_RYCHLOST - B_INIT_KABINA/Logic - *0(MOV), *1(MOV), *6(MOV)*			
MOT_SMER	0	BOOL	B_INIT_KABINA
Ovládání motoru			
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*MOT_SMER - B_INIT_KABINA/Logic - *0(OTL), *1(OTU), *6(OTU)*			
MOT_START	0	BOOL	B_INIT_KABINA
Ovládání motoru			
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*MOT_START - B_INIT_KABINA/Logic - *0(OTL), *1(OTL), *6(OTU)*			
SNIMAC_1	0	BOOL	B_INIT_KABINA
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
SNIMAC_1 - B_INIT_KABINA/Logic - 0(XIC), 0(XIO), 2(XIC), 3(XIO), 4(XIC), 6(XIC)			
SNIMAC_2	0	BOOL	B_INIT_KABINA
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
SNIMAC_2 - B_INIT_KABINA/Logic - 0(XIC), 0(XIO), 2(XIO), 3(XIC), 4(XIC), 6(XIC)			

Name	Default	Data Type	Scope
INIT_POM	0	INT	B_INIT_KABINA
Usage:	Local Tag		
External Access:	None		
INIT_POM.0	0	BOOL	
*INIT_POM.0 - B_INIT_KABINA/Logic - *1(OTL), *6(OTU), 1(XIO), 2(XIC), 3(XIC)*			
INIT_POM.1	0	BOOL	
*INIT_POM.1 - B_INIT_KABINA/Logic - *2(OTL), *5(OTU), *6(OTU), 6(XIC)*			
INIT_POM.2	0	BOOL	
*INIT_POM.2 - B_INIT_KABINA/Logic - *3(OTL), *5(OTU), 4(XIC)*			
INIT_POM.3	0	BOOL	
*INIT_POM.3 - B_INIT_KABINA/Logic - *4(OTL), *5(OTU), 5(XIC)*			
INIT_POM.10	0	BOOL	
*INIT_POM.10 - B_INIT_KABINA/Logic - *0(OTL), *6(OTU), 0(XIO), 1(XIC)*			


0
Požadavek na inicializaci kabiny
Init_REQ
INIT_POM.10
SNIMAC_1
SNIMAC_2
Ovládání motoru
MOV
Move
Source 6200
Dest MOT_RYCHLOST
0
MOV
Move
Source 24
Dest Cislo_Patra
0
Ovládání motoru
MOT_SMER
L
Ovládání motoru
MOT_START
L
SNIMAC_1
SNIMAC_2
INIT_POM.10
L
Nastaveni rychlosti na 6000, smeru dolu a zapnuti motoru.
1
INIT_POM.10
INIT_POM.0
Ovládání motoru
MOV
Move
Source 7000
Dest MOT_RYCHLOST
0
MOV
Move
Source 24
Dest Cislo_Patra
0
Ovládání motoru
MOT_SMER
U
Ovládání motoru
MOT_START
L
INIT_POM.0
L
Dale uz to vyhodnocuje jelsti už jsme v prvním patre, pokud ano nastavi se rychlost motoru na 4000(stoji) motor se vypne a nastavi se bit INIT_OK do logicke 1.
2
Požadavek na inicializaci kabiny
Init_REQ
INIT_POM.0
SNIMAC_1
SNIMAC_2
INIT_POM.1
L
3
Požadavek na inicializaci kabiny
Init_REQ
INIT_POM.0
SNIMAC_1
SNIMAC_2
INIT_POM.2
L
4
Požadavek na inicializaci kabiny
Init_REQ
INIT_POM.2
SNIMAC_1
SNIMAC_2
INIT_POM.3
L


5
Požadavek na inicializaci kabiny
Init_REQ
INIT_POM.3
INIT_POM.1
U
INIT_POM.2
U
INIT_POM.3
U
6
Požadavek na inicializaci kabiny
Init_REQ
INIT_POM.1
SNIMAC_1
SNIMAC_2
Ovládání motoru
MOV
Move
Source 1
Dest MOT_RYCHLOST
0
Ovládání motoru
MOT_SMER
U
Ovládání motoru
MOT_START
U
INIT_POM.1
U
INIT_POM.0
U
INIT_POM.10
U
Inicializace proběhla v pořádku
INIT_OK
MOV
Move
Source 2
Dest Cislo_Patra
0
(End)

B_ROZJEZD v1.0

Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede.

Available Languages

Relay Ladder

Function Block

Structured Text

```
B_ROZJEZD(Start_Busy, Smer_Jizdy, Rychlost1, Rychlost2, Snimac1, Snimac2, Snimac_zatizeni, MOT_RYCHLOST, MOT_SMER,
 MOT_START);
```

Parameters

Required	Name	Data Type	Usage	Description
X	B_ROZJEZD	B_ROZJEZD	InOut	Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede.
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	Start_Busy	BOOL	InOut	Uvedením do log1 se povel spustí, až se vypne tak je již dokončen a kabina jede plnou rychlostí
X	Smer_Jizdy	BOOL	Input	Určuje směr jízdy kabiny
X	Rychlost1	DINT	Input	Rozjezdová rychlost
X	Rychlost2	DINT	Input	Plná rychlost kabiny
X	Snimac1	BOOL	Input	
X	Snimac2	BOOL	Input	
X	Snimac_zatizeni	INT	Input	

X	MOT_RYCHLOST	DINT	InOut	Povel pro motor
X	MOT_SMER	BOOL	InOut	Povel pro motor
X	MOT_START	BOOL	InOut	Povel pro motor

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

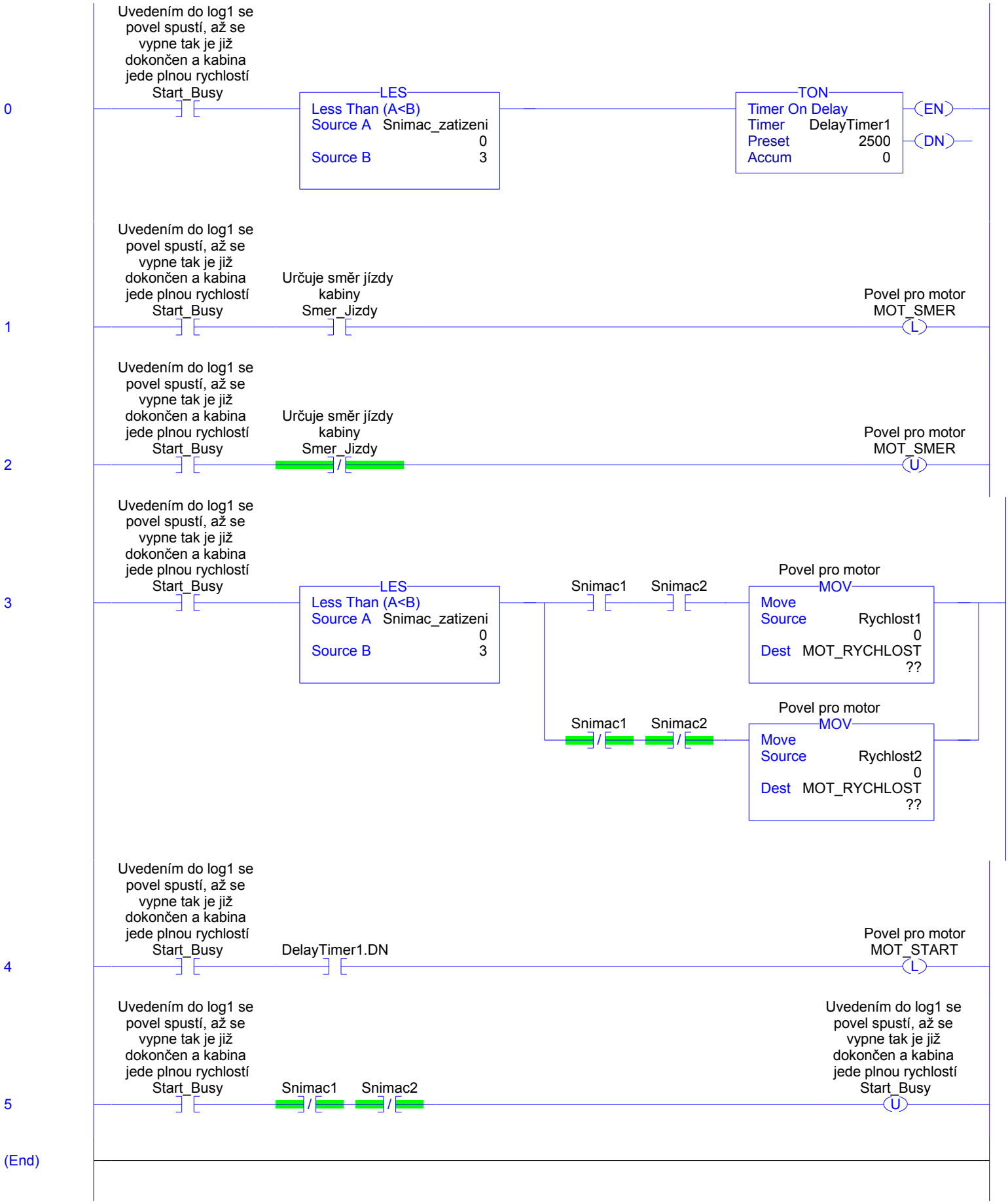
Name	Default	Data Type	Scope
MOT_RYCHLOST	??	DINT	B_ROZJEZD
Povel pro motor			
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*MOT_RYCHLOST - B_ROZJEZD/Logic - *3(MOV)*			
MOT_SMER	??	BOOL	B_ROZJEZD
Povel pro motor			
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*MOT_SMER - B_ROZJEZD/Logic - *1(OTL), *2(OTU)*			
MOT_START	??	BOOL	B_ROZJEZD
Povel pro motor			
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*MOT_START - B_ROZJEZD/Logic - *4(OTL)*			
Rychlost1	0	DINT	B_ROZJEZD
Rozjezdová rychlost			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Rychlost1 - B_ROZJEZD/Logic - 3(MOV)			
Rychlost2	0	DINT	B_ROZJEZD
Plná rychlost kabiny			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Rychlost2 - B_ROZJEZD/Logic - 3(MOV)			
Smer_Jizdy	0	BOOL	B_ROZJEZD
Určuje směr jízdy kabiny			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Smer_Jizdy - B_ROZJEZD/Logic - 1(XIC), 2(XIO)			
Snimac1	0	BOOL	B_ROZJEZD
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Snimac1 - B_ROZJEZD/Logic - 3(XIC), 3(XIO), 5(XIO)			
Snimac2	0	BOOL	B_ROZJEZD
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Snimac2 - B_ROZJEZD/Logic - 3(XIC), 3(XIO), 5(XIO)			
Snimac_zatizeni	0	INT	B_ROZJEZD
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		

Snimac_zatizeni (Continued)
External Access: Read/Write
Snimac_zatizeni - B_ROZJEZD/Logic - 0(LES), 3(LES)

Start_Busy	??	BOOL	B_ROZJEZD

Uvedením do log1 se povel spustí, až se vypne tak je již dokončen a kabina jede plnou rychlostí
Usage: InOut Parameter
Required: Yes
Visible: Yes
Constant No
*Start_Busy - B_ROZJEZD/Logic - *5(OTU), 0(XIC), 1(XIC), 2(XIC), 3(XIC), 4(XIC), 5(XIC)*

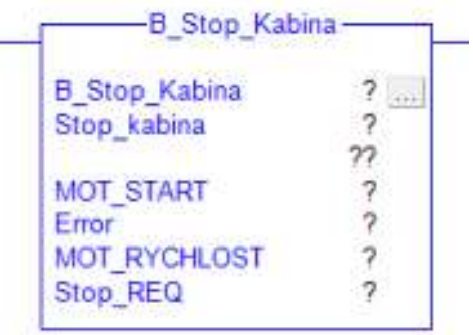
Name	Default	Data Type	Scope
DelayTimer1		TIMER	B_ROZJEZD
Usage:	Local Tag		
External Access:	None		
*DelayTimer1 - B_ROZJEZD/Logic - *0(TON)*			
DelayTimer1.DN	0	BOOL	
DelayTimer1.DN - B_ROZJEZD/Logic - 4(XIC)			


0
Uvedením do log1 se povel spustí, až se vypne tak je již dokončen a kabina jede plnou rychlostí
Start_Busy
LES
Less Than (A<B)
Source A Snimac_zatizeni
0
Source B 3
TON
Timer On Delay
Timer DelayTimer1
Preset 2500
Accum 0
EN
DN
1
Uvedením do log1 se povel spustí, až se vypne tak je již dokončen a kabina jede plnou rychlostí
Start_Busy
Určuje směr jízdy kabiny
Smer_Jizdy
Povel pro motor
MOT_SMER
L
2
Uvedením do log1 se povel spustí, až se vypne tak je již dokončen a kabina jede plnou rychlostí
Start_Busy
Určuje směr jízdy kabiny
Smer_Jizdy
Povel pro motor
MOT_SMER
U
3
Uvedením do log1 se povel spustí, až se vypne tak je již dokončen a kabina jede plnou rychlostí
Start_Busy
LES
Less Than (A<B)
Source A Snimac_zatizeni
0
Source B 3
Snimac1
Snimac2
Povel pro motor
MOV
Move
Source Rychlost1
0
Dest MOT_RYCHLOST
??
Snimac1
Snimac2
Povel pro motor
MOV
Move
Source Rychlost2
0
Dest MOT_RYCHLOST
??
4
Uvedením do log1 se povel spustí, až se vypne tak je již dokončen a kabina jede plnou rychlostí
Start_Busy
DelayTimer1.DN
Povel pro motor
MOT_START
L
5
Uvedením do log1 se povel spustí, až se vypne tak je již dokončen a kabina jede plnou rychlostí
Start_Busy
Snimac1
Snimac2
Uvedením do log1 se povel spustí, až se vypne tak je již dokončen a kabina jede plnou rychlostí
Start_Busy
U
(End)

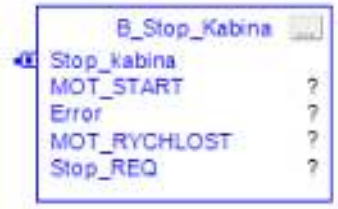
B_Stop_Kabina v1.0

Available Languages

Relay Ladder



Function Block



Structured Text

```
B_Stop_Kabina(Stop_kabina, MOT_START, Error, MOT_RYCHLOST, Stop_REQ);
```

Parameters

Required	Name	Data Type	Usage	Description
X	B_Stop_Kabina	B_Stop_Kabina	InOut	
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	Stop_kabina	BOOL	Input	
X	MOT_START	BOOL	InOut	
X	Error	BOOL	InOut	
X	MOT_RYCHLOST	DINT	InOut	
X	Stop_REQ	BOOL	InOut	

Extended Description

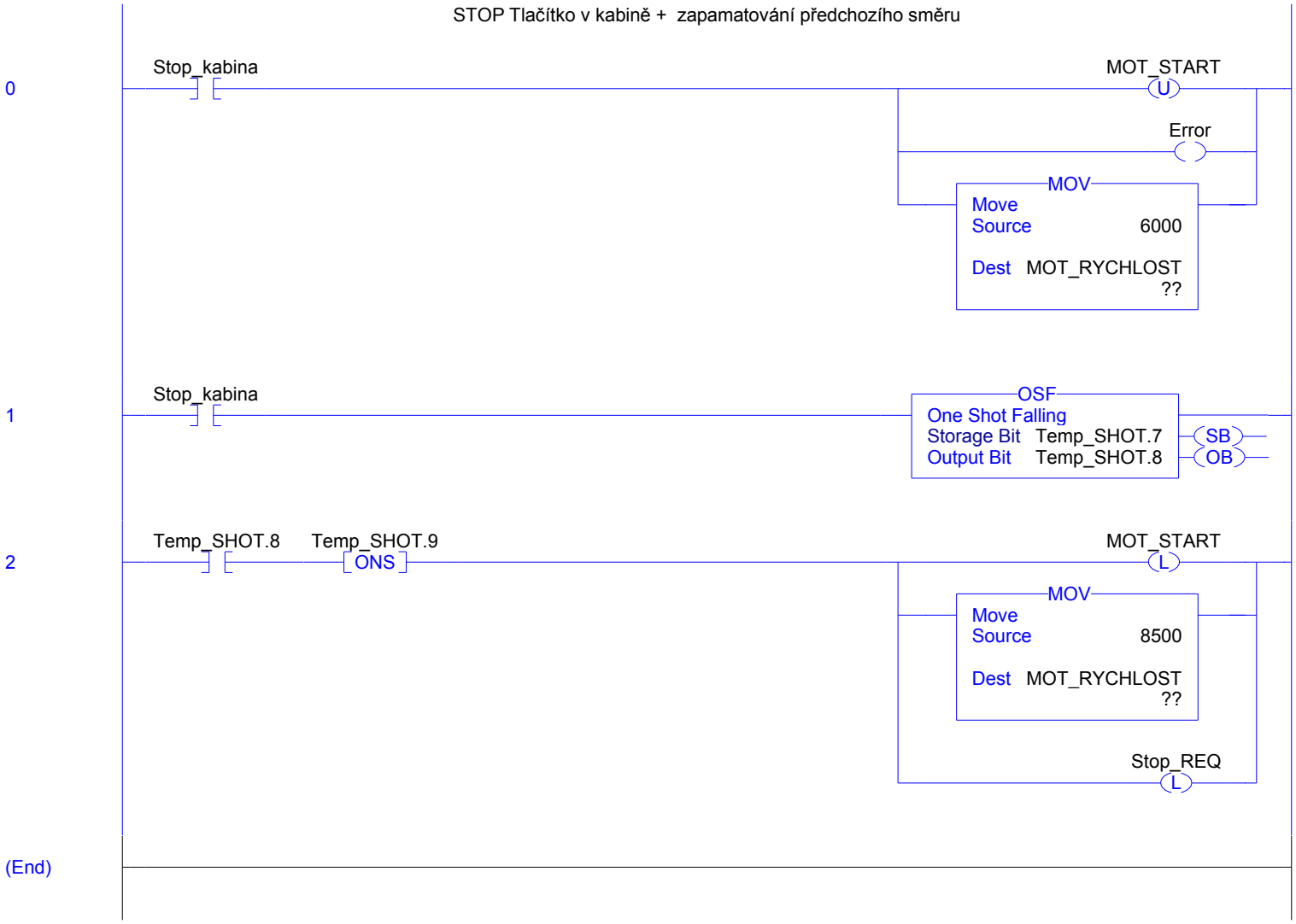
Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
Error	??	BOOL	B_Stop_Kabina
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*Error - B_Stop_Kabina/Logic - *0(OTE)*			
MOT_RYCHLOST	??	DINT	B_Stop_Kabina
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*MOT_RYCHLOST - B_Stop_Kabina/Logic - *0(MOV), *2(MOV)*			
MOT_START	??	BOOL	B_Stop_Kabina
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*MOT_START - B_Stop_Kabina/Logic - *0(OTU), *2(OTL)*			
Stop_kabina	0	BOOL	B_Stop_Kabina
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Stop_kabina - B_Stop_Kabina/Logic - 0(XIC), 1(XIC)			
Stop_REQ	??	BOOL	B_Stop_Kabina
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*Stop_REQ - B_Stop_Kabina/Logic - *2(OTL)*			

Name	Default	Data Type	Scope
Temp_SHOT	0	DINT	B_Stop_Kabina
Usage:	Local Tag		
External Access:	None		
Temp_SHOT.7	0	BOOL	
*Temp_SHOT.7 - B_Stop_Kabina/Logic - *1(OSF)*			
Temp_SHOT.8	0	BOOL	
*Temp_SHOT.8 - B_Stop_Kabina/Logic - *1(OSF), 2(XIC)*			
Temp_SHOT.9	0	BOOL	
*Temp_SHOT.9 - B_Stop_Kabina/Logic - *2(ONS)*			

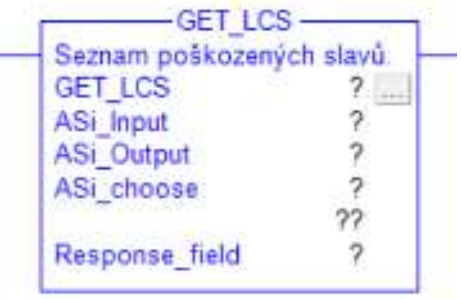

STOP Tlačítko v kabině + zapamatování předchozího směru
0
Stop_kabina
MOT_START
U
Error
MOV
Move
Source 6000
Dest MOT_RYCHLOST
??
1
Stop_kabina
OSF
One Shot Falling
Storage Bit Temp_SHOT.7
Output Bit Temp_SHOT.8
SB
OB
2
Temp_SHOT.8
Temp_SHOT.9
ONS
MOT_START
L
MOV
Move
Source 8500
Dest MOT_RYCHLOST
??
Stop_REQ
L
(End)

GET_LCS v1.0

Seznam poškozených slavů.

Available Languages

Relay Ladder



Function Block

Structured Text

```
GET_LCS(ASi_Input, ASi_Output, ASi_choose, Response_field);
```

Parameters

Required	Name	Data Type	Usage	Description
X	GET_LCS	GET_LCS	InOut	Seznam poškozených slavů.
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	ASi_Input	AB:1756_MODULE_INT_488Bytes:I:0	InOut	
X	ASi_Output	AB:1756_MODULE_INT_488Bytes:O:0	InOut	
	Response_instruction	INT	Output	Address instruction from ASi
X	ASi_choose	SINT	Input	Choose output of the ASi Master (for BWU 1488 0 or 1)
X	Response_field	SINT	InOut	

Extended Description

Instrukce LCS (16#60) Get list of corrupted Slaves

With the call GET_LCS, the List of Corrupted Slaves (LCS) can be read.

Vstupy:
ASi_choose = výběr výstupní sběrnice na Masteru (0 nebo 1)

Výstupy:
Response_instruction = adresa použité instrukce + toggle bit (INT)
Response_field [8] = seznam poškozených slavů (pole osmi 8 bitových informací SINT)

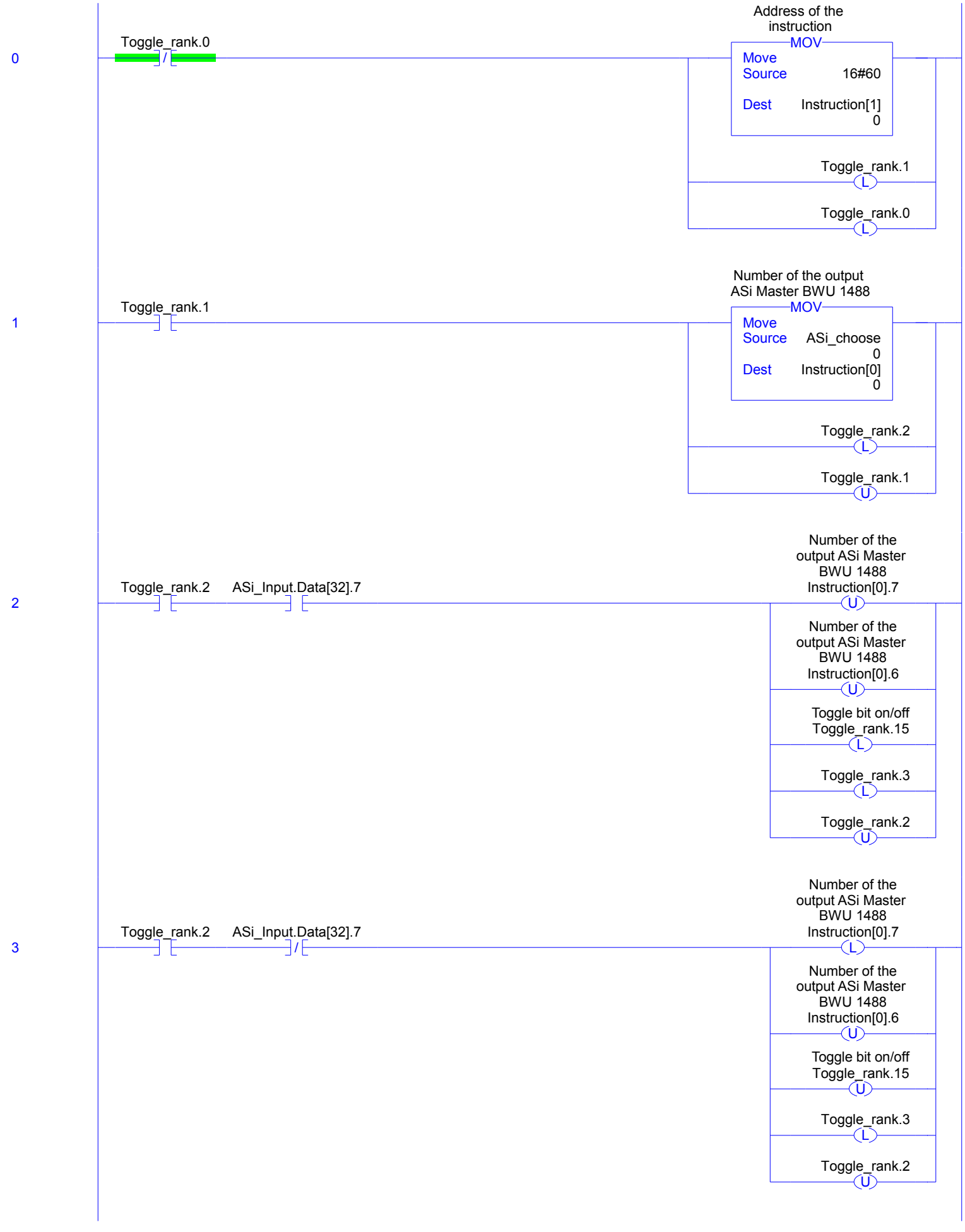
Execution

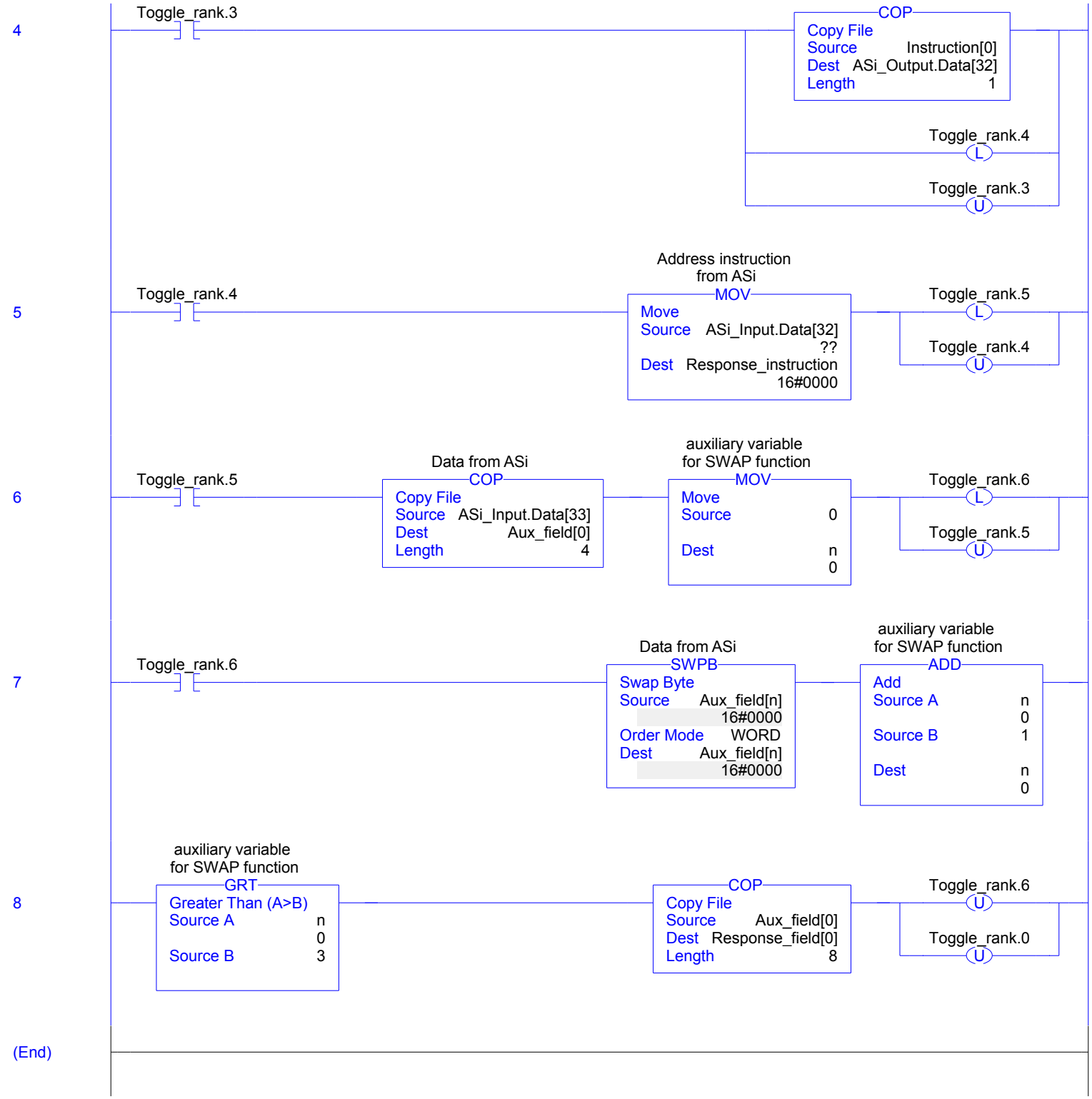
Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
ASi_choose	0	SINT	GET_LCS
Choose output of the ASi Master (for BWU 1488 0 or 1)			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
ASi_choose - GET_LCS/Logic - 1(MOV)			
ASi_Input		AB:1756_MODULE_INT_488Bytes:I:0	GET_LCS
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
ASi_Input - GET_LCS/Logic - 6(COP)			
ASi_Input.Data[32]	??	INT	
ASi_Input.Data[32] - GET_LCS/Logic - 5(MOV)			
ASi_Input.Data[32].7	??	BOOL	
ASi_Input.Data[32].7 - GET_LCS/Logic - 2(XIC), 3(XIO)			
ASi_Output		AB:1756_MODULE_INT_488Bytes:O:0	GET_LCS
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
ASi_Output.Data[32]	??	INT	
*ASi_Output.Data[32] - GET_LCS/Logic - *4(COP)*			
Response_field		SINT[8]	GET_LCS
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*Response_field - GET_LCS/Logic - *8(COP)*			
Response_instruction	16#0000	INT	GET_LCS
Address instruction from ASi			
Usage:	Output Parameter		
Required:	No		
Visible:	No		
External Access:	None		
*Response_instruction - GET_LCS/Logic - *5(MOV)*			

Name	Default	Data Type	Scope
Aux_field		INT[4]	GET_LCS
Data from ASi			
Usage:	Local Tag		
External Access:	None		
*Aux_field - GET_LCS/Logic - *6(COP), *7(SWPB), 7(SWPB), 8(COP)*			
Aux_field[0]	16#0000	INT	
Data from ASi			
Aux_field[1]	16#0000	INT	
Data from ASi			
Aux_field[2]	16#0000	INT	
Data from ASi			
Aux_field[3]	16#0000	INT	
Data from ASi			
Instruction		SINT[2]	GET_LCS
Usage:	Local Tag		
External Access:	None		
Instruction - GET_LCS/Logic - 4(COP)			
Instruction[0]	0	SINT	
Number of the output ASi Master BWU 1488			
*Instruction[0] - GET_LCS/Logic - *1(MOV)*			
Instruction[0].6	0	BOOL	
Number of the output ASi Master BWU 1488			
*Instruction[0].6 - GET_LCS/Logic - *2(OTU), *3(OTU)*			
Instruction[0].7	0	BOOL	
Number of the output ASi Master BWU 1488			
*Instruction[0].7 - GET_LCS/Logic - *2(OTU), *3(OTL)*			
Instruction[1]	0	SINT	
Address of the instruction			
*Instruction[1] - GET_LCS/Logic - *0(MOV)*			
n	0	SINT	GET_LCS
auxiliary variable for SWAP function			
Usage:	Local Tag		
External Access:	None		
*n - GET_LCS/Logic - *6(MOV), *7(ADD), 7(ADD), 7(SWPB), 8(GRT)*			
Toggle_rank	0	INT	GET_LCS
Usage:	Local Tag		
External Access:	None		
Toggle_rank.0	0	BOOL	
*Toggle_rank.0 - GET_LCS/Logic - *0(OTL), *8(OTU), 0(XIO)*			
Toggle_rank.1	0	BOOL	
*Toggle_rank.1 - GET_LCS/Logic - *0(OTL), *1(OTU), 1(XIC)*			
Toggle_rank.2	0	BOOL	
*Toggle_rank.2 - GET_LCS/Logic - *1(OTL), *2(OTU), *3(OTU), 2(XIC), 3(XIC)*			
Toggle_rank.3	0	BOOL	
*Toggle_rank.3 - GET_LCS/Logic - *2(OTL), *3(OTL), *4(OTU), 4(XIC)*			
Toggle_rank.4	0	BOOL	
*Toggle_rank.4 - GET_LCS/Logic - *4(OTL), *5(OTU), 5(XIC)*			
Toggle_rank.5	0	BOOL	
*Toggle_rank.5 - GET_LCS/Logic - *5(OTL), *6(OTU), 6(XIC)*			
Toggle_rank.6	0	BOOL	
*Toggle_rank.6 - GET_LCS/Logic - *6(OTL), *8(OTU), 7(XIC)*			
Toggle_rank.15	0	BOOL	
Toggle bit on/off			
*Toggle_rank.15 - GET_LCS/Logic - *2(OTL), *3(OTU)*			


0
Toggle_rank.0
Address of the instruction
MOV
Move
Source 16#60
Dest Instruction[1] 0
Toggle_rank.1
L
Toggle_rank.0
L
1
Toggle_rank.1
Number of the output ASi Master BWU 1488
MOV
Move
Source ASi_choose 0
Dest Instruction[0] 0
Toggle_rank.2
L
Toggle_rank.1
U
2
Toggle_rank.2
ASi_Input.Data[32].7
Number of the output ASi Master BWU 1488 Instruction[0].7
U
Number of the output ASi Master BWU 1488 Instruction[0].6
U
Toggle bit on/off Toggle_rank.15
L
Toggle_rank.3
L
Toggle_rank.2
U
3
Toggle_rank.2
ASi_Input.Data[32].7
Number of the output ASi Master BWU 1488 Instruction[0].7
L
Number of the output ASi Master BWU 1488 Instruction[0].6
U
Toggle bit on/off Toggle_rank.15
U
Toggle_rank.3
L
Toggle_rank.2
U


4
Toggle_rank.3
COP
Copy File
Source Instruction[0]
Dest ASi_Output.Data[32]
Length 1
Toggle_rank.4
L
Toggle_rank.3
U
5
Toggle_rank.4
Address instruction from ASi
MOV
Move
Source ASi_Input.Data[32] ??
Dest Response_instruction 16#0000
Toggle_rank.5
L
Toggle_rank.4
U
6
Toggle_rank.5
Data from ASi
COP
Copy File
Source ASi_Input.Data[33]
Dest Aux_field[0]
Length 4
auxiliary variable for SWAP function
MOV
Move
Source 0
Dest n 0
Toggle_rank.6
L
Toggle_rank.5
U
7
Toggle_rank.6
Data from ASi
SWPB
Swap Byte
Source Aux_field[n] 16#0000
Order Mode WORD
Dest Aux_field[n] 16#0000
auxiliary variable for SWAP function
ADD
Add
Source A n 0
Source B 1
Dest n 0
8
auxiliary variable for SWAP function
GRT
Greater Than (A>B)
Source A n 0
Source B 3
COP
Copy File
Source Aux_field[0]
Dest Response_field[0]
Length 8
Toggle_rank.6
U
Toggle_rank.0
U
(End)

_K_DATA_PRO_KABINU v1.0

Available Languages

Relay Ladder

Function Block

Structured Text

```
_K_DATA_PRO_KABINU(Cislo_patra, SmerN, SmerD, Motor_Stav, Disp_Err, TELEGRAM, Zatizeni_kabiny);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_K_DATA_PRO_KABINU	_K_DATA_PRO_KABINU	InOut	
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	Cislo_patra	DINT	Input	
X	SmerN	BOOL	Input	
X	SmerD	BOOL	Input	
X	Motor_Stav	BOOL	Input	
X	Disp_Err	BOOL	Input	
X	TELEGRAM	INT	Output	
X	Zatizeni_kabiny	INT	Input	

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
Cislo_patra	0	DINT	_K_DATA_PRO_KABINU
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Cislo_patra - _K_DATA_PRO_KABINU/Logic - 4(BTD), 7(BTD)			
Disp_Err	0	BOOL	_K_DATA_PRO_KABINU
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Disp_Err - _K_DATA_PRO_KABINU/Logic - 0(XIC), 5(XIO), 6(XIC), 7(XIC)			
Motor_Stav	0	BOOL	_K_DATA_PRO_KABINU
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Motor_Stav - _K_DATA_PRO_KABINU/Logic - 1(XIC)			
SmerD	0	BOOL	_K_DATA_PRO_KABINU
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
SmerD - _K_DATA_PRO_KABINU/Logic - 2(XIC)			
SmerN	0	BOOL	_K_DATA_PRO_KABINU
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
SmerN - _K_DATA_PRO_KABINU/Logic - 3(XIC)			
TELEGRAM	0	INT	_K_DATA_PRO_KABINU
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*TELEGRAM - _K_DATA_PRO_KABINU/Logic - *8(_ZZZ_PARITA_ODCHOZICH_DAT)*			
Zatizeni_kabiny	0	INT	_K_DATA_PRO_KABINU
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Zatizeni_kabiny - _K_DATA_PRO_KABINU/Logic - 5(EQU), 6(GRT), 6(LES), 7(EQU)			

Name	Default	Data Type	Scope
Parita		_ZZZ_PARITA_ODCHOZICH_DAT	_K_DATA_PRO_KABINU
Doplnuje paritní bit, aby byla parita SUDA			
Usage:	Local Tag		
External Access:	None		
*Parita - _K_DATA_PRO_KABINU/Logic - *8(_ZZZ_PARITA_ODCHOZICH_DAT)*			
Parita.EnableIn	1	BOOL	
Doplnuje paritní bit, aby byla parita SUDA Enable Input - System Defined Parameter			
Parita.EnableOut	0	BOOL	
Doplnuje paritní bit, aby byla parita SUDA Enable Output - System Defined Parameter			
Parita.Data_bez_parity	0	INT	
Doplnuje paritní bit, aby byla parita SUDA			
Parita.Data_s_paritou	0	INT	
Doplnuje paritní bit, aby byla parita SUDA			
TEMP	0	INT	_K_DATA_PRO_KABINU
Usage:	Local Tag		
External Access:	None		
*TEMP - _K_DATA_PRO_KABINU/Logic - *4(BTD), *5(BTD), *6(BTD), *7(BTD), 8(_ZZZ_PARITA_ODCHOZICH_DAT)*			
TEMP.1	0	BOOL	
*TEMP.1 - _K_DATA_PRO_KABINU/Logic - *0(OTE)*			
TEMP.2	0	BOOL	
*TEMP.2 - _K_DATA_PRO_KABINU/Logic - *1(OTE)*			
TEMP.3	0	BOOL	
*TEMP.3 - _K_DATA_PRO_KABINU/Logic - *2(OTE)*			
TEMP.4	0	BOOL	
*TEMP.4 - _K_DATA_PRO_KABINU/Logic - *3(OTE)*			

0
Disp_Err
TEMP.1

1
Motor_Stav
TEMP.2

2
SmerD
TEMP.3

3
SmerN
TEMP.4

Cislo patra se posila vzdycky

4
BTD
Bit Field Distribute
Source Cislo_patra
0
Source Bit 0
Dest TEMP
0
Dest Bit 5
Length 5

Pokud neni porucha a je kabina pretizena posila se cislo patra 0

5
Disp_Err
EQU
Equal
Source A Zatizeni_kabiny
0
Source B 3
BTD
Bit Field Distribute
Source 0
Source Bit 0
Dest TEMP
0
Dest Bit 5
Length 5

Pokud je porucha a kabina je zatizena nebo plna tak se poslila cislo patra 31 a na displeji se objevi napis.

6
Disp_Err
LES
Less Than (A<B)
Source A Zatizeni_kabiny
0
Source B 3
GRT
Greater Than (A>B)
Source A Zatizeni_kabiny
0
Source B 0
BTD
Bit Field Distribute
Source 31
Source Bit 0
Dest TEMP
0
Dest Bit 5
Length 5

Pokud je porucha a kabina je prazdna tak se posílá číslo patra normálně

7
Disp_Err
EQU
Equal
Source A Zatizeni_kabiny
0
Source B 0
BTD
Bit Field Distribute
Source Cislo_patra
0
Source Bit 0
Dest TEMP
0
Dest Bit 5
Length 5

8

Doplnuje paritní
bit, aby byla parita
SUDA

_ZZZ_PARITA_ODCHOZICH_DAT

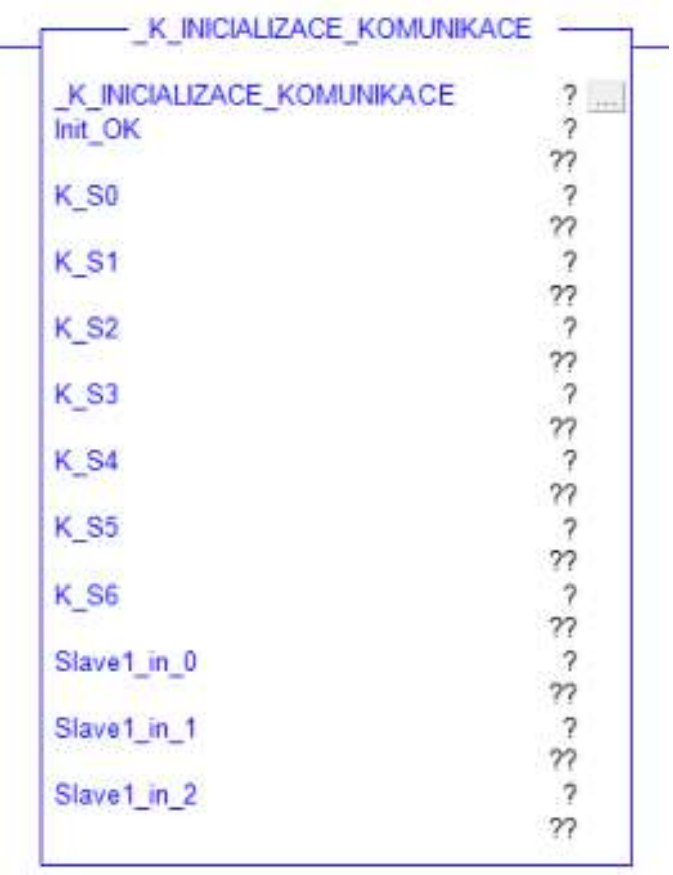
Doplnuje paritní bit, aby byla parita SUDA
_ZZZ_PARITA_ODCHOZIC... Parita ...
Data_bez_parity TEMP 0
Data_s_paritou TELEGRAM 0

(End)

_K_INICIALIZACE_KOMUNIKACE v1.0

Available Languages

Relay Ladder



Function Block

Structured Text

```
_K_INICIALIZACE_KOMUNIKACE(Init_OK, K_S0, K_S1, K_S2, K_S3, K_S4, K_S5, K_S6, Slave1_in_0, Slave1_in_1, Slave1_in_2);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_K_INICIALIZACE_KOMUNIKACE	_K_INICIALIZACE_KOMUNIKACE	InOut	
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	Init_OK	BOOL	Output	
X	K_S0	BOOL	Output	
X	K_S1	BOOL	Output	
X	K_S2	BOOL	Output	
X	K_S3	BOOL	Output	
X	K_S4	BOOL	Output	
X	K_S5	BOOL	Output	
X	K_S6	BOOL	Output	
X	Slave1_in_0	BOOL	Input	
X	Slave1_in_1	BOOL	Input	
X	Slave1_in_2	BOOL	Input	

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
Init_OK	0	BOOL	_K_INICIALIZACE_KOMUNIKACE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*Init_OK - _K_INICIALIZACE_KOMUNIKACE/Logic - *6(OTL), 0(XIO), 1(XIO), 2(XIO), 3(XIO), 4(XIO), 5(XIO)*			
K_S1	0	BOOL	_K_INICIALIZACE_KOMUNIKACE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*K_S1 - _K_INICIALIZACE_KOMUNIKACE/Logic - *0(OTL)*			
K_S2	0	BOOL	_K_INICIALIZACE_KOMUNIKACE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*K_S2 - _K_INICIALIZACE_KOMUNIKACE/Logic - *1(OTL)*			
K_S3	0	BOOL	_K_INICIALIZACE_KOMUNIKACE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*K_S3 - _K_INICIALIZACE_KOMUNIKACE/Logic - *2(OTL)*			
K_S4	0	BOOL	_K_INICIALIZACE_KOMUNIKACE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*K_S4 - _K_INICIALIZACE_KOMUNIKACE/Logic - *3(OTL)*			
K_S5	0	BOOL	_K_INICIALIZACE_KOMUNIKACE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*K_S5 - _K_INICIALIZACE_KOMUNIKACE/Logic - *4(OTL)*			
K_S6	0	BOOL	_K_INICIALIZACE_KOMUNIKACE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*K_S6 - _K_INICIALIZACE_KOMUNIKACE/Logic - *5(OTL)*			
Slave1_in_0	0	BOOL	_K_INICIALIZACE_KOMUNIKACE

Slave1_in_0 (Continued)

Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave1_in_0 - _K_INICIALIZACE_KOMUNIKACE/Logic - 0(XIC), 1(XIC), 2(XIO), 3(XIC), 4(XIO), 5(XIC)

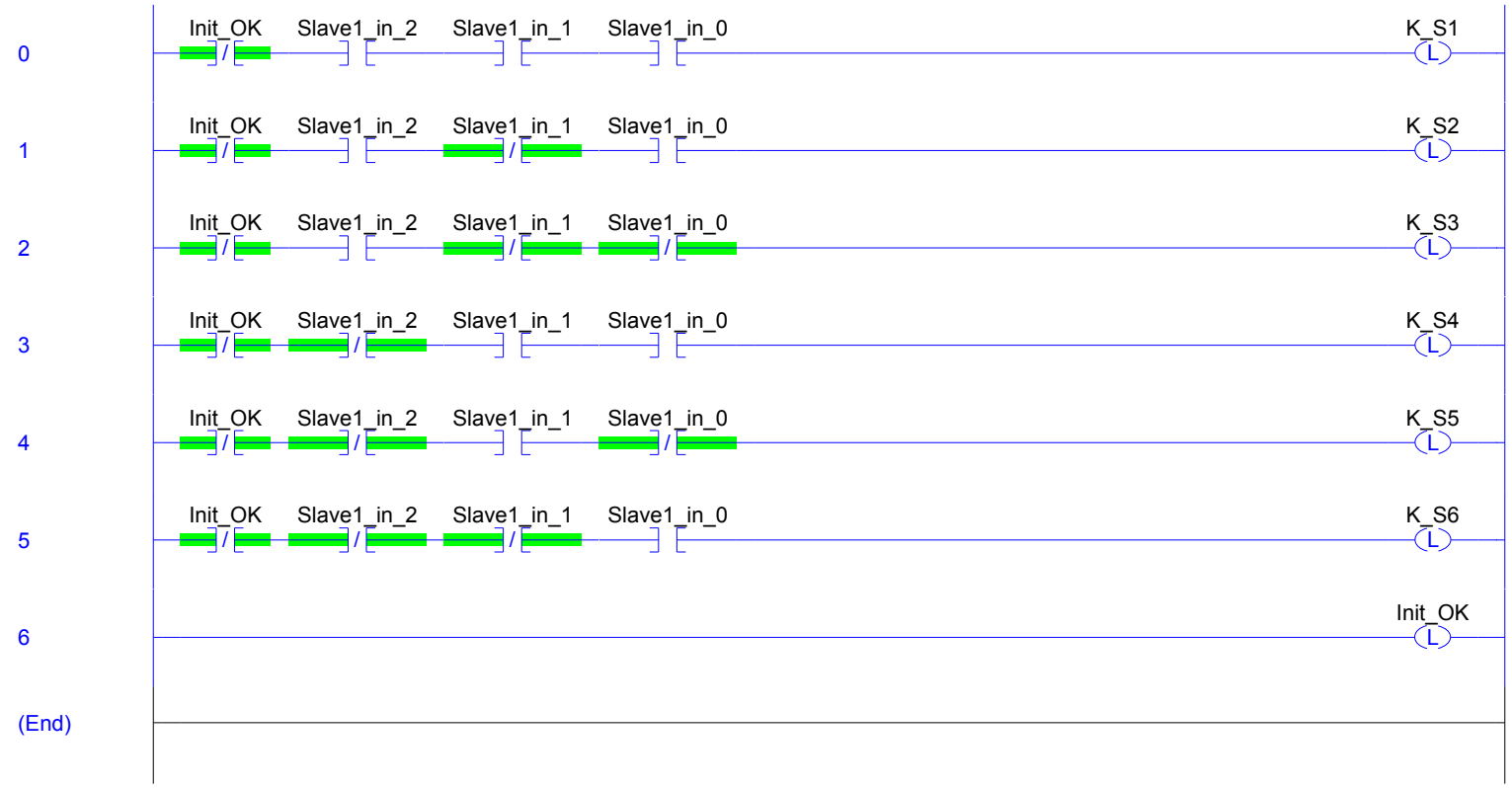
Slave1_in_1	0	BOOL	_K_INICIALIZACE_KOMUNIKACE

Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave1_in_1 - _K_INICIALIZACE_KOMUNIKACE/Logic - 0(XIC), 1(XIO), 2(XIO), 3(XIC), 4(XIC), 5(XIO)

Slave1_in_2	0	BOOL	_K_INICIALIZACE_KOMUNIKACE

Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave1_in_2 - _K_INICIALIZACE_KOMUNIKACE/Logic - 0(XIC), 1(XIC), 2(XIC), 3(XIO), 4(XIO), 5(XIO)

Name	Default	Data Type	Scope
No Tags Exist			

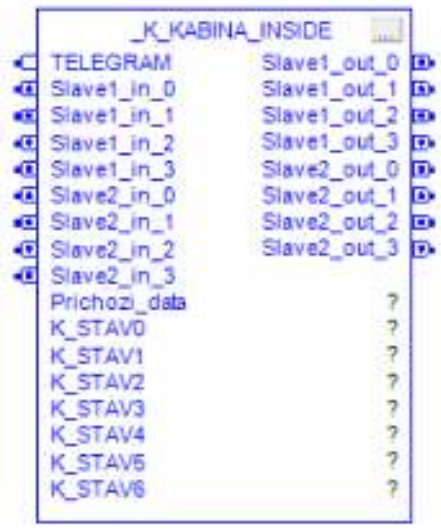

0
Init_OK
Slave1_in_2
Slave1_in_1
Slave1_in_0
K_S1
1
Init_OK
Slave1_in_2
Slave1_in_1
Slave1_in_0
K_S2
2
Init_OK
Slave1_in_2
Slave1_in_1
Slave1_in_0
K_S3
3
Init_OK
Slave1_in_2
Slave1_in_1
Slave1_in_0
K_S4
4
Init_OK
Slave1_in_2
Slave1_in_1
Slave1_in_0
K_S5
5
Init_OK
Slave1_in_2
Slave1_in_1
Slave1_in_0
K_S6
6
Init_OK
(End)

_K_KABINA_INSIDE v1.0

Available Languages

Relay Ladder

Function Block



Structured Text

```
_K_KABINA_INSIDE(TELEGRAM, Slave1_in_0, Slave1_in_1, Slave1_in_2, Slave1_in_3, Slave2_in_0, Slave2_in_1, Slave2_in_2,
 Slave2_in_3, Slave1_out_0, Slave1_out_1, Slave1_out_2, Slave1_out_3, Slave2_out_0, Slave2_out_1, Slave2_out_2, Slave2_out_3,
 Prichozi_data, K_STAV0, K_STAV1, K_STAV2, K_STAV3, K_STAV4, K_STAV5, K_STAV6);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_K_KABINA_INSIDE	_K_KABINA_INSIDE	InOut	
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	TELEGRAM	INT	Input	
X	Slave1_in_0	BOOL	Input	
X	Slave1_in_1	BOOL	Input	
X	Slave1_in_2	BOOL	Input	
X	Slave1_in_3	BOOL	Input	
X	Slave2_in_0	BOOL	Input	
X	Slave2_in_1	BOOL	Input	
X	Slave2_in_2	BOOL	Input	
X	Slave2_in_3	BOOL	Input	
X	Slave1_out_0	BOOL	Output	
X	Slave1_out_1	BOOL	Output	
X	Slave1_out_2	BOOL	Output	
X	Slave1_out_3	BOOL	Output	
X	Slave2_out_0	BOOL	Output	
X	Slave2_out_1	BOOL	Output	
X	Slave2_out_2	BOOL	Output	
X	Slave2_out_3	BOOL	Output	
X	Prichozi_data	DINT	InOut	
X	K_STAV0	BOOL	InOut	
X	K_STAV1	BOOL	InOut	
X	K_STAV2	BOOL	InOut	
X	K_STAV3	BOOL	InOut	
X	K_STAV4	BOOL	InOut	
X	K_STAV5	BOOL	InOut	
X	K_STAV6	BOOL	InOut	

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
K_STAV1	??	BOOL	_K_KABINA_INSIDE
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*K_STAV1 - _K_KABINA_INSIDE/Logic - *0(OTL), *1(OTU), 0(XIO), 1(XIC)*			
K_STAV2	??	BOOL	_K_KABINA_INSIDE
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*K_STAV2 - _K_KABINA_INSIDE/Logic - *1(OTL), *2(OTU), 0(XIO), 2(XIC)*			
K_STAV3	??	BOOL	_K_KABINA_INSIDE
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*K_STAV3 - _K_KABINA_INSIDE/Logic - *2(OTL), *3(OTU), 0(XIO), 3(XIC)*			
K_STAV4	??	BOOL	_K_KABINA_INSIDE
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*K_STAV4 - _K_KABINA_INSIDE/Logic - *3(OTL), *4(OTU), 0(XIO), 4(XIC)*			
K_STAV5	??	BOOL	_K_KABINA_INSIDE
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*K_STAV5 - _K_KABINA_INSIDE/Logic - *4(OTL), *5(OTU), 0(XIO), 5(XIC)*			
K_STAV6	??	BOOL	_K_KABINA_INSIDE
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*K_STAV6 - _K_KABINA_INSIDE/Logic - *5(OTL), *6(OTU), 0(XIO), 6(XIC)*			
Prichozi_data	??	DINT	_K_KABINA_INSIDE
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
Prichozi_data.0	??	BOOL	
*Prichozi_data.0 - _K_KABINA_INSIDE/Logic - *0(OTL), *0(OTU)*			
Prichozi_data.1	??	BOOL	
*Prichozi_data.1 - _K_KABINA_INSIDE/Logic - *6(OTL), *6(OTU)*			
Prichozi_data.2	??	BOOL	
*Prichozi_data.2 - _K_KABINA_INSIDE/Logic - *6(OTL), *6(OTU)*			
Prichozi_data.3	??	BOOL	
*Prichozi_data.3 - _K_KABINA_INSIDE/Logic - *6(OTL), *6(OTU)*			
Prichozi_data.4	??	BOOL	
*Prichozi_data.4 - _K_KABINA_INSIDE/Logic - *5(OTL), *5(OTU)*			
Prichozi_data.5	??	BOOL	
*Prichozi_data.5 - _K_KABINA_INSIDE/Logic - *5(OTL), *5(OTU)*			
Prichozi_data.6	??	BOOL	
*Prichozi_data.6 - _K_KABINA_INSIDE/Logic - *5(OTL), *5(OTU)*			
Prichozi_data.7	??	BOOL	
*Prichozi_data.7 - _K_KABINA_INSIDE/Logic - *4(OTL), *4(OTU)*			
Prichozi_data.8	??	BOOL	
*Prichozi_data.8 - _K_KABINA_INSIDE/Logic - *4(OTL), *4(OTU)*			
Prichozi_data.9	??	BOOL	

Prichozi_data (Continued)
*Prichozi_data.9 - _K_KABINA_INSIDE/Logic - *4(OTL), *4(OTU)*
Prichozi_data.10 ?? BOOL
*Prichozi_data.10 - _K_KABINA_INSIDE/Logic - *3(OTL), *3(OTU)*
Prichozi_data.11 ?? BOOL
*Prichozi_data.11 - _K_KABINA_INSIDE/Logic - *3(OTL), *3(OTU)*
Prichozi_data.12 ?? BOOL
*Prichozi_data.12 - _K_KABINA_INSIDE/Logic - *3(OTL), *3(OTU)*
Prichozi_data.13 ?? BOOL
*Prichozi_data.13 - _K_KABINA_INSIDE/Logic - *2(OTL), *2(OTU)*
Prichozi_data.14 ?? BOOL
*Prichozi_data.14 - _K_KABINA_INSIDE/Logic - *2(OTL), *2(OTU)*
Prichozi_data.15 ?? BOOL
*Prichozi_data.15 - _K_KABINA_INSIDE/Logic - *2(OTL), *2(OTU)*
Prichozi_data.17 ?? BOOL
*Prichozi_data.17 - _K_KABINA_INSIDE/Logic - *0(OTL), *0(OTU), *6(OTL), *6(OTU)*
Prichozi_data.18 ?? BOOL
*Prichozi_data.18 - _K_KABINA_INSIDE/Logic - *6(OTL), *6(OTU)*
Prichozi_data.19 ?? BOOL
*Prichozi_data.19 - _K_KABINA_INSIDE/Logic - *6(OTL), *6(OTU)*
Prichozi_data.20 ?? BOOL
*Prichozi_data.20 - _K_KABINA_INSIDE/Logic - *5(OTL), *5(OTU)*
Prichozi_data.21 ?? BOOL
*Prichozi_data.21 - _K_KABINA_INSIDE/Logic - *5(OTL), *5(OTU)*
Prichozi_data.22 ?? BOOL
*Prichozi_data.22 - _K_KABINA_INSIDE/Logic - *5(OTL), *5(OTU)*
Prichozi_data.23 ?? BOOL
*Prichozi_data.23 - _K_KABINA_INSIDE/Logic - *4(OTL), *4(OTU)*
Prichozi_data.24 ?? BOOL
*Prichozi_data.24 - _K_KABINA_INSIDE/Logic - *4(OTL), *4(OTU)*
Prichozi_data.25 ?? BOOL
*Prichozi_data.25 - _K_KABINA_INSIDE/Logic - *4(OTL), *4(OTU)*
Prichozi_data.26 ?? BOOL
*Prichozi_data.26 - _K_KABINA_INSIDE/Logic - *3(OTL), *3(OTU)*
Prichozi_data.27 ?? BOOL
*Prichozi_data.27 - _K_KABINA_INSIDE/Logic - *3(OTL), *3(OTU)*
Prichozi_data.28 ?? BOOL
*Prichozi_data.28 - _K_KABINA_INSIDE/Logic - *3(OTL), *3(OTU)*
Prichozi_data.29 ?? BOOL
*Prichozi_data.29 - _K_KABINA_INSIDE/Logic - *2(OTL), *2(OTU)*
Prichozi_data.30 ?? BOOL
*Prichozi_data.30 - _K_KABINA_INSIDE/Logic - *2(OTL), *2(OTU)*
Prichozi_data.31 ?? BOOL
*Prichozi_data.31 - _K_KABINA_INSIDE/Logic - *2(OTL), *2(OTU)*

Slave1_in_0 0 BOOL _K_KABINA_INSIDE
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave1_in_0 - _K_KABINA_INSIDE/Logic - 0(XIO), 1(XIC), 2(XIC), 3(XIO), 4(XIC), 5(XIO), 6(XIC)

Slave1_in_1 0 BOOL _K_KABINA_INSIDE
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave1_in_1 - _K_KABINA_INSIDE/Logic - 0(XIO), 1(XIC), 2(XIO), 3(XIO), 4(XIC), 5(XIC), 6(XIO)

Slave1_in_2 0 BOOL _K_KABINA_INSIDE
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave1_in_2 - _K_KABINA_INSIDE/Logic - 0(XIO), 1(XIC), 2(XIC), 3(XIC), 4(XIO), 5(XIO), 6(XIO)

Slave1_out_0 0 BOOL _K_KABINA_INSIDE

Slave1_out_0 (Continued)
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Slave1_out_0 - _K_KABINA_INSIDE/Logic - *0(OTL), *1(OTU), *2(OTU), *3(OTU), *4(OTL), *4(OTU), *5(OTL), *5(OTU), *6(OTL), *6(OTU)*

Slave1_out_1 0 BOOL _K_KABINA_INSIDE
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Slave1_out_1 - _K_KABINA_INSIDE/Logic - *0(OTU), *1(OTU), *2(OTU), *3(OTU), *4(OTL), *4(OTU), *5(OTL), *5(OTU), *6(OTL), *6(OTU)*

Slave1_out_2 0 BOOL _K_KABINA_INSIDE
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Slave1_out_2 - _K_KABINA_INSIDE/Logic - *0(OTL), *0(OTU), *1(OTU), *2(OTU), *3(OTU), *4(OTL), *4(OTU), *5(OTL), *5(OTU), *6(OTL), *6(OTU)*

Slave2_in_0 0 BOOL _K_KABINA_INSIDE
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave2_in_0 - _K_KABINA_INSIDE/Logic - 1(XIC), 1(XIO), 2(XIC), 2(XIO), 3(XIC), 3(XIO), 4(XIC), 4(XIO), 5(XIC), 5(XIO), 6(XIC), 6(XIO)

Slave2_in_1 0 BOOL _K_KABINA_INSIDE
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave2_in_1 - _K_KABINA_INSIDE/Logic - 2(XIC), 2(XIO), 3(XIC), 3(XIO), 4(XIC), 4(XIO), 5(XIC), 5(XIO), 6(XIC), 6(XIO)

Slave2_in_2 0 BOOL _K_KABINA_INSIDE
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave2_in_2 - _K_KABINA_INSIDE/Logic - 0(XIC), 0(XIO), 2(XIC), 2(XIO), 3(XIC), 3(XIO), 4(XIC), 4(XIO), 5(XIC), 5(XIO), 6(XIC), 6(XIO)

Slave2_out_0 0 BOOL _K_KABINA_INSIDE
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Slave2_out_0 - _K_KABINA_INSIDE/Logic - *0(OTL), *1(OTL), *2(OTU), *3(OTL), *4(OTU), *5(OTL), *6(OTU)*

Slave2_out_1 0 BOOL _K_KABINA_INSIDE
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Slave2_out_1 - _K_KABINA_INSIDE/Logic - *0(OTL), *1(OTU), *2(OTU), *3(OTL), *4(OTL), *5(OTU), *6(OTU)*

Slave2_out_2 0 BOOL _K_KABINA_INSIDE
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Slave2_out_2 - _K_KABINA_INSIDE/Logic - *0(OTL), *1(OTL), *2(OTL), *3(OTU), *4(OTU), *5(OTU), *6(OTU)*

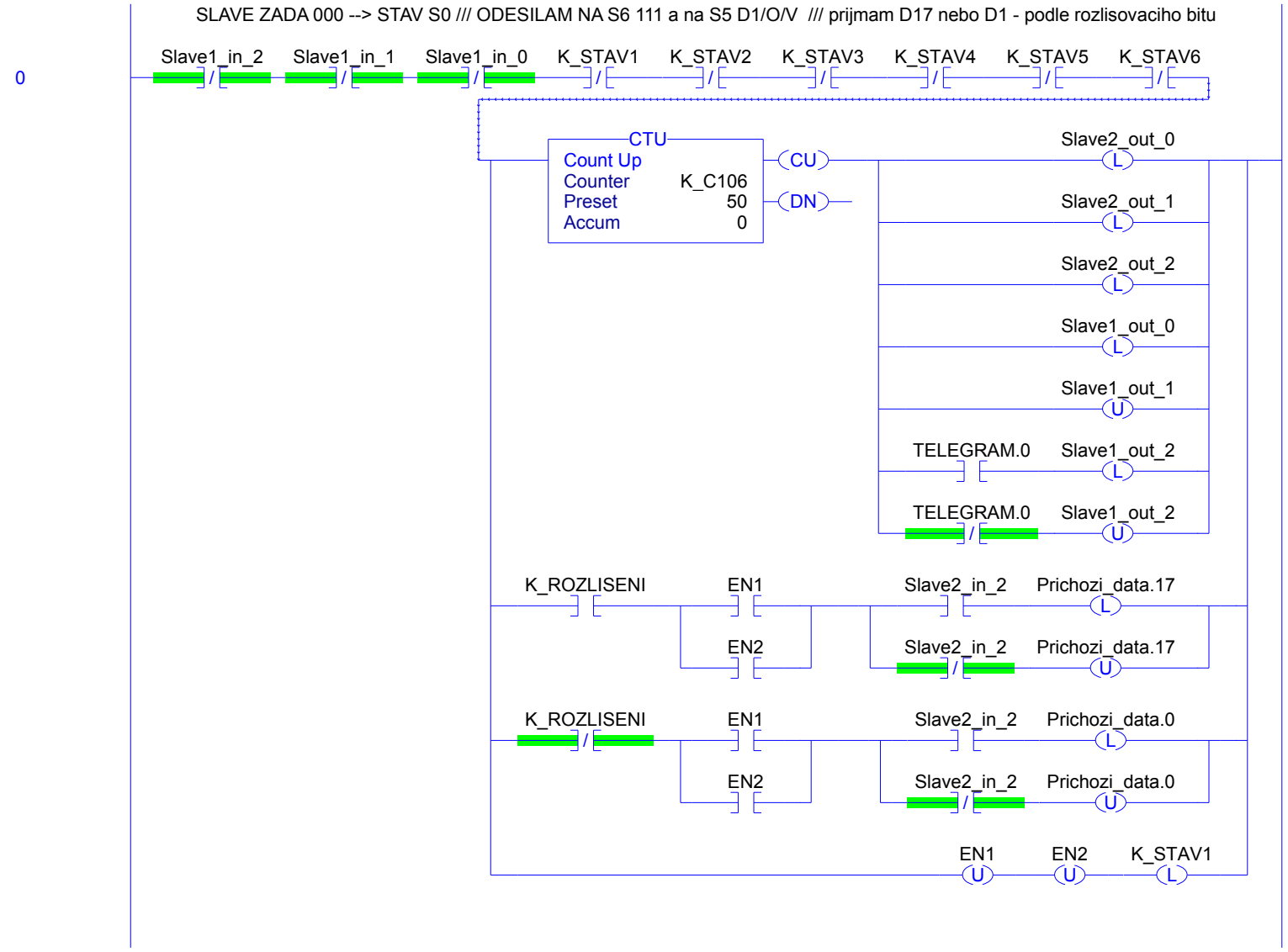
TELEGRAM	0	INT	_K_KABINA_INSIDE
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
TELEGRAM.0	0	BOOL	
TELEGRAM.0 - _K_KABINA_INSIDE/Logic - 0(XIC), 0(XIO)			
TELEGRAM.1	0	BOOL	
TELEGRAM.1 - _K_KABINA_INSIDE/Logic - 6(XIC), 6(XIO)			
TELEGRAM.2	0	BOOL	
TELEGRAM.2 - _K_KABINA_INSIDE/Logic - 6(XIC), 6(XIO)			
TELEGRAM.3	0	BOOL	
TELEGRAM.3 - _K_KABINA_INSIDE/Logic - 6(XIC), 6(XIO)			
TELEGRAM.4	0	BOOL	
TELEGRAM.4 - _K_KABINA_INSIDE/Logic - 5(XIC), 5(XIO)			
TELEGRAM.5	0	BOOL	
TELEGRAM.5 - _K_KABINA_INSIDE/Logic - 5(XIC), 5(XIO)			
TELEGRAM.6	0	BOOL	
TELEGRAM.6 - _K_KABINA_INSIDE/Logic - 5(XIC), 5(XIO)			
TELEGRAM.7	0	BOOL	
TELEGRAM.7 - _K_KABINA_INSIDE/Logic - 4(XIC), 4(XIO)			
TELEGRAM.8	0	BOOL	
TELEGRAM.8 - _K_KABINA_INSIDE/Logic - 4(XIC), 4(XIO)			
TELEGRAM.9	0	BOOL	
TELEGRAM.9 - _K_KABINA_INSIDE/Logic - 4(XIC), 4(XIO)			

Name	Default	Data Type	Scope
C10		COUNTER	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*C10 - _K_KABINA_INSIDE/Logic - *1(CTU)*			
C20		COUNTER	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*C20 - _K_KABINA_INSIDE/Logic - *1(CTU)*			
EN1	0	BOOL	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*EN1 - _K_KABINA_INSIDE/Logic - *0(OTU), *1(OTL), 0(XIC), 2(XIC), 3(XIC), 4(XIC), 5(XIC), 6(XIC)*			
EN2	0	BOOL	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*EN2 - _K_KABINA_INSIDE/Logic - *0(OTU), *1(OTL), 0(XIC), 2(XIC), 3(XIC), 4(XIC), 5(XIC), 6(XIC)*			
K_C1		COUNTER	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*K_C1 - _K_KABINA_INSIDE/Logic - *1(CTU)*			
K_C2		COUNTER	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*K_C2 - _K_KABINA_INSIDE/Logic - *1(CTU)*			
K_C006		COUNTER	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*K_C006 - _K_KABINA_INSIDE/Logic - *2(CTU)*			
K_C008		COUNTER	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*K_C008 - _K_KABINA_INSIDE/Logic - *2(CTU)*			
K_C100		COUNTER	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*K_C100 - _K_KABINA_INSIDE/Logic - *1(CTU)*			
K_C101		COUNTER	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*K_C101 - _K_KABINA_INSIDE/Logic - *2(CTU)*			
K_C102		COUNTER	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*K_C102 - _K_KABINA_INSIDE/Logic - *3(CTU)*			
K_C103		COUNTER	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*K_C103 - _K_KABINA_INSIDE/Logic - *4(CTU)*			
K_C104		COUNTER	_K_KABINA_INSIDE
Usage:	Local Tag		
External Access:	None		
*K_C104 - _K_KABINA_INSIDE/Logic - *5(CTU)*			
K_C105		COUNTER	_K_KABINA_INSIDE

K_C105 (Continued)
Usage: Local Tag
External Access: None
*K_C105 - _K_KABINA_INSIDE/Logic - *6(CTU)*

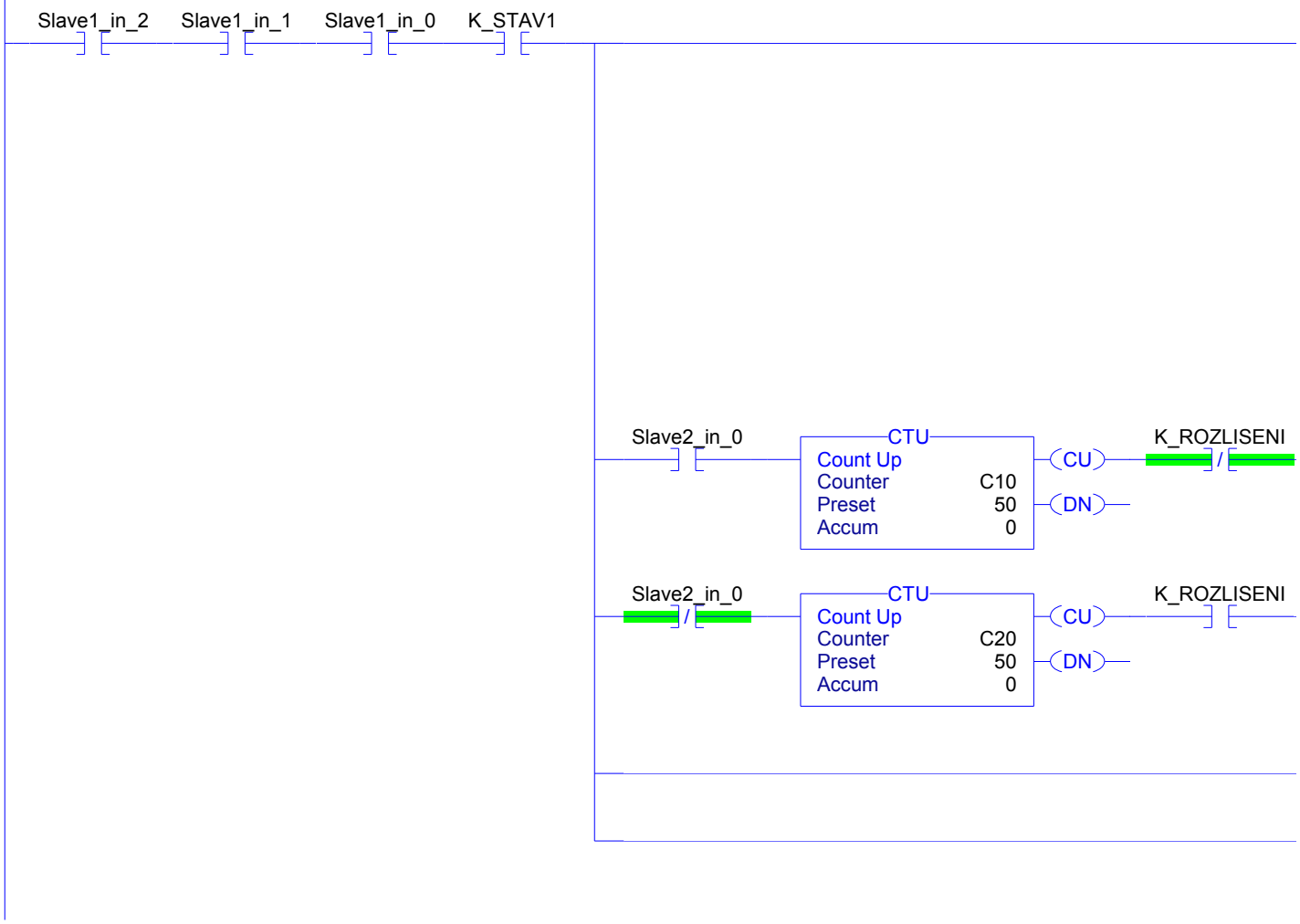
K_C106 COUNTER _K_KABINA_INSIDE
Usage: Local Tag
External Access: None
*K_C106 - _K_KABINA_INSIDE/Logic - *0(CTU)*

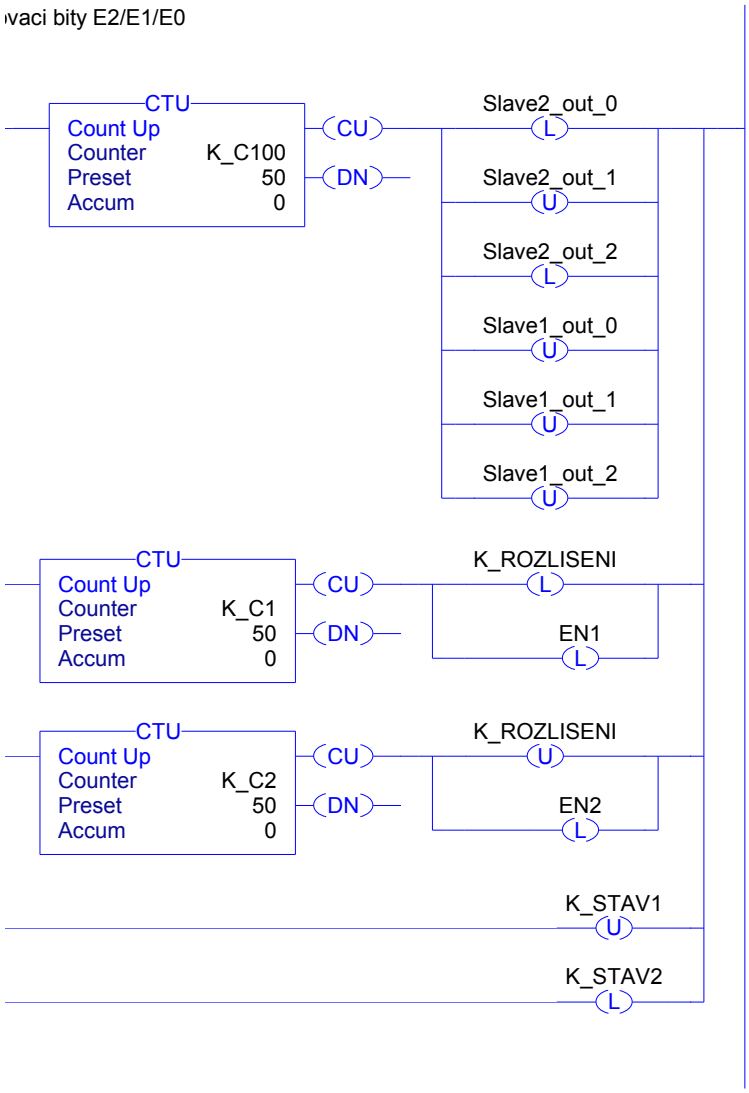
K_ROZLISENI 0 BOOL _K_KABINA_INSIDE
Usage: Local Tag
External Access: None
*K_ROZLISENI - _K_KABINA_INSIDE/Logic - *1(OTL), *1(OTU), 0(XIC), 0(XIO), 1(XIC), 1(XIO), 2(XIC), 2(XIO), 3(XIC), 3(XIO), 4(XIC), 4(XIO), 5(XIC), 5(XIO), 6(XIC), 6(XIO)*


SLAVE ZADA 000 --> STAV S0 /// ODESILAM NA S6 111 a na S5 D1/O/V /// prijmam D17 nebo D1 - podle rozlisovaciho bitu
0
Slave1_in_2
Slave1_in_1
Slave1_in_0
K_STAV1
K_STAV2
K_STAV3
K_STAV4
K_STAV5
K_STAV6
CTU
Count Up
Counter K_C106
Preset 50
Accum 0
CU
DN
Slave2_out_0
Slave2_out_1
Slave2_out_2
Slave1_out_0
Slave1_out_1
TELEGRAM.0
Slave1_out_2
K_ROZLISENI
EN1
EN2
Slave2_in_2
Prichozi_data.17
Prichozi_data.0
U
L

SLAVE ZADA 111 --> STAV S1 /// ODESILAM NA S6 101 a na S5 0/0/0 /// prijmam rozlis
Tady je ten problem pocty v C10 a C20 by mely byt stejne!

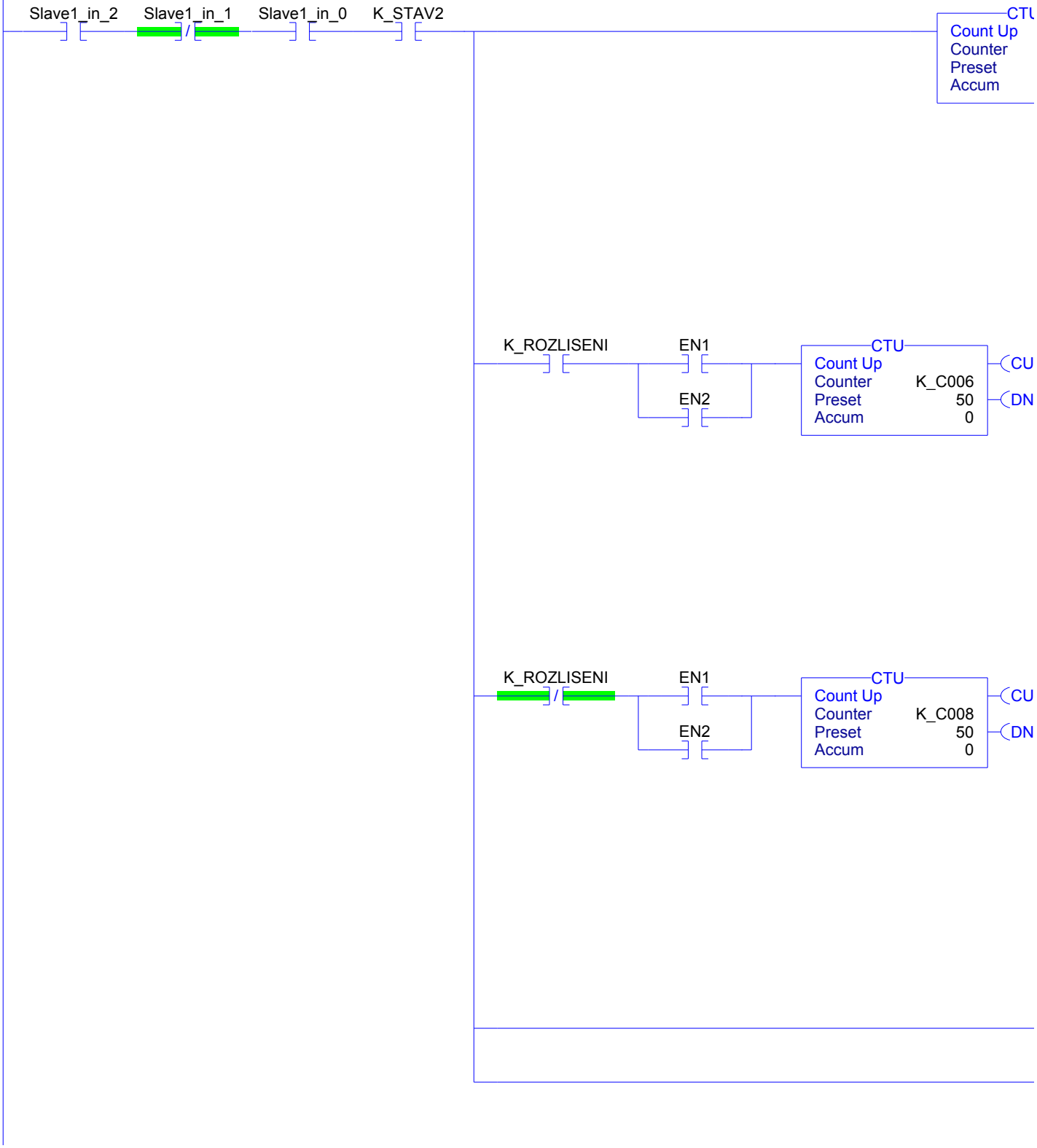
1

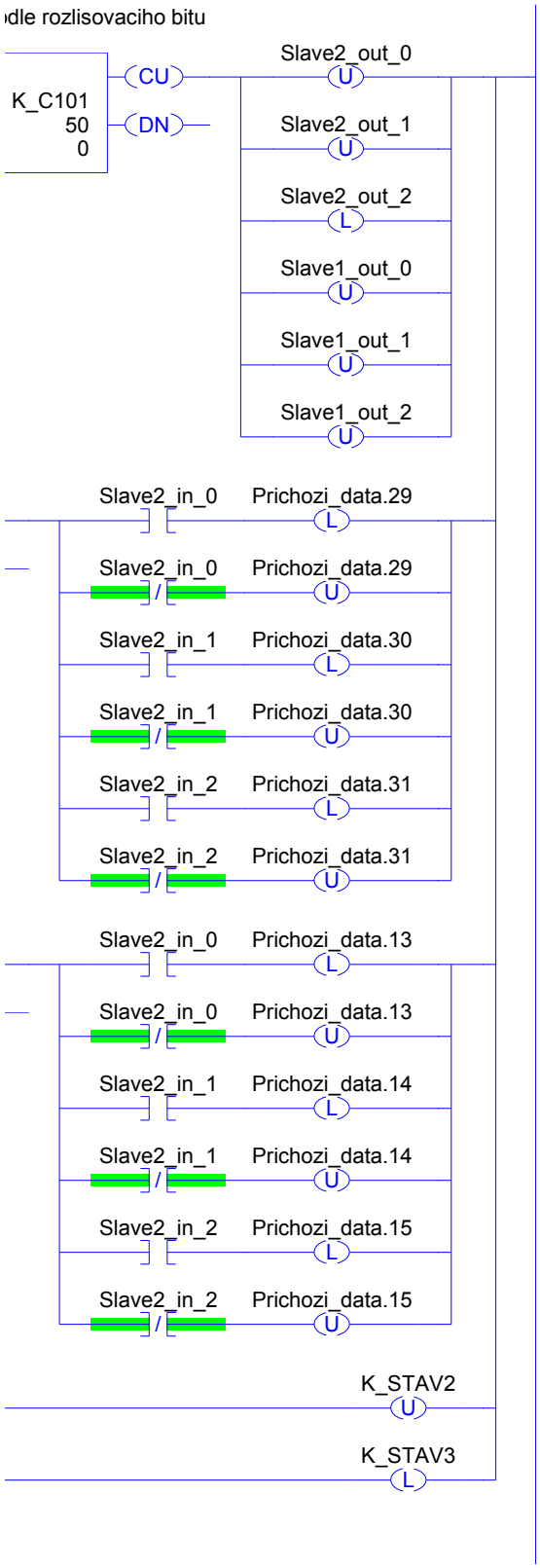


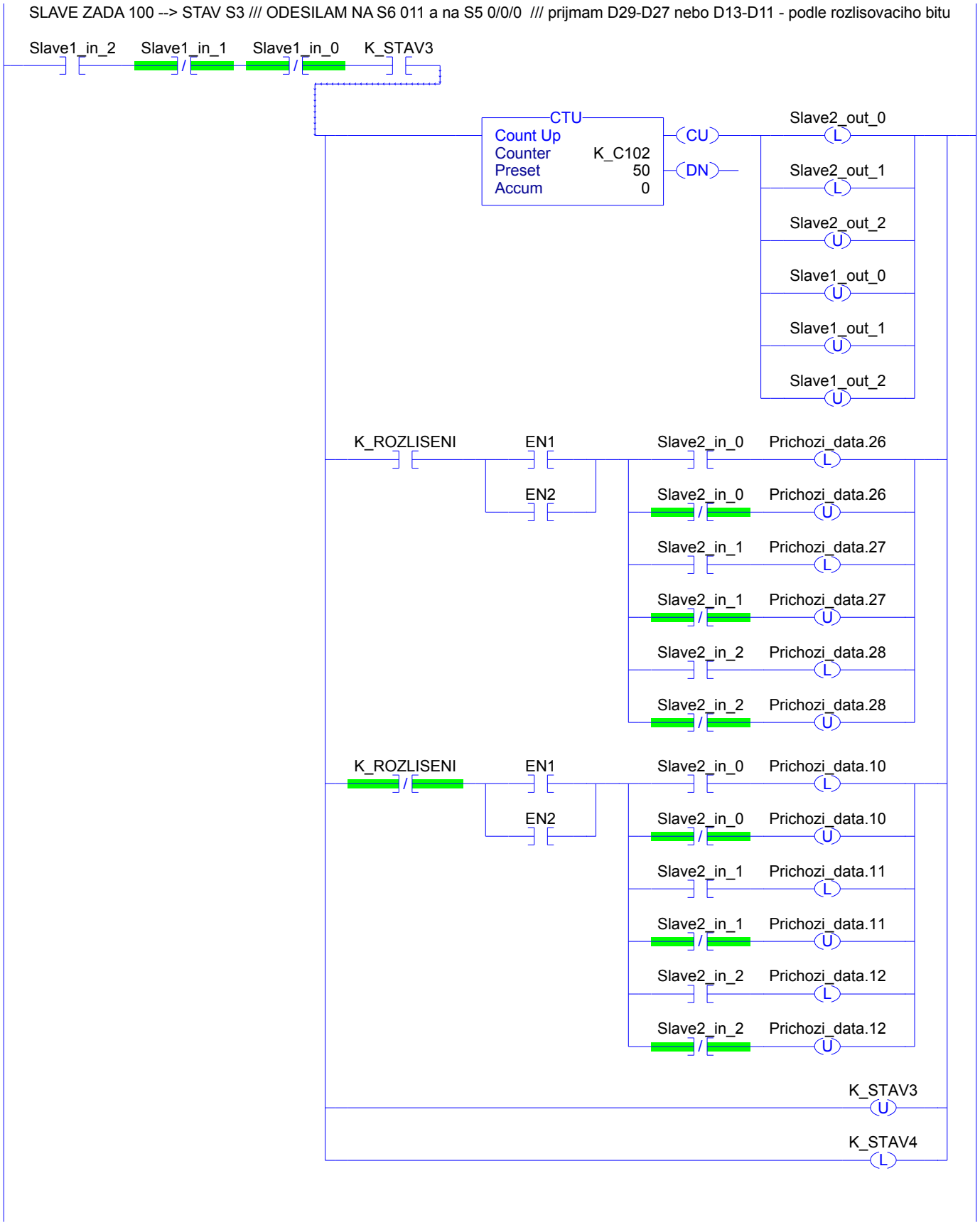

ıvaci bity E2/E1/E0
CTU
Count Up
Counter K_C100
Preset 50
Accum 0
CU
DN
Slave2_out_0
L
Slave2_out_1
U
Slave2_out_2
L
Slave1_out_0
U
Slave1_out_1
U
Slave1_out_2
U
CTU
Count Up
Counter K_C1
Preset 50
Accum 0
CU
DN
K_ROZLISENI
L
EN1
L
CTU
Count Up
Counter K_C2
Preset 50
Accum 0
CU
DN
K_ROZLISENI
U
EN2
L
K_STAV1
U
K_STAV2
L

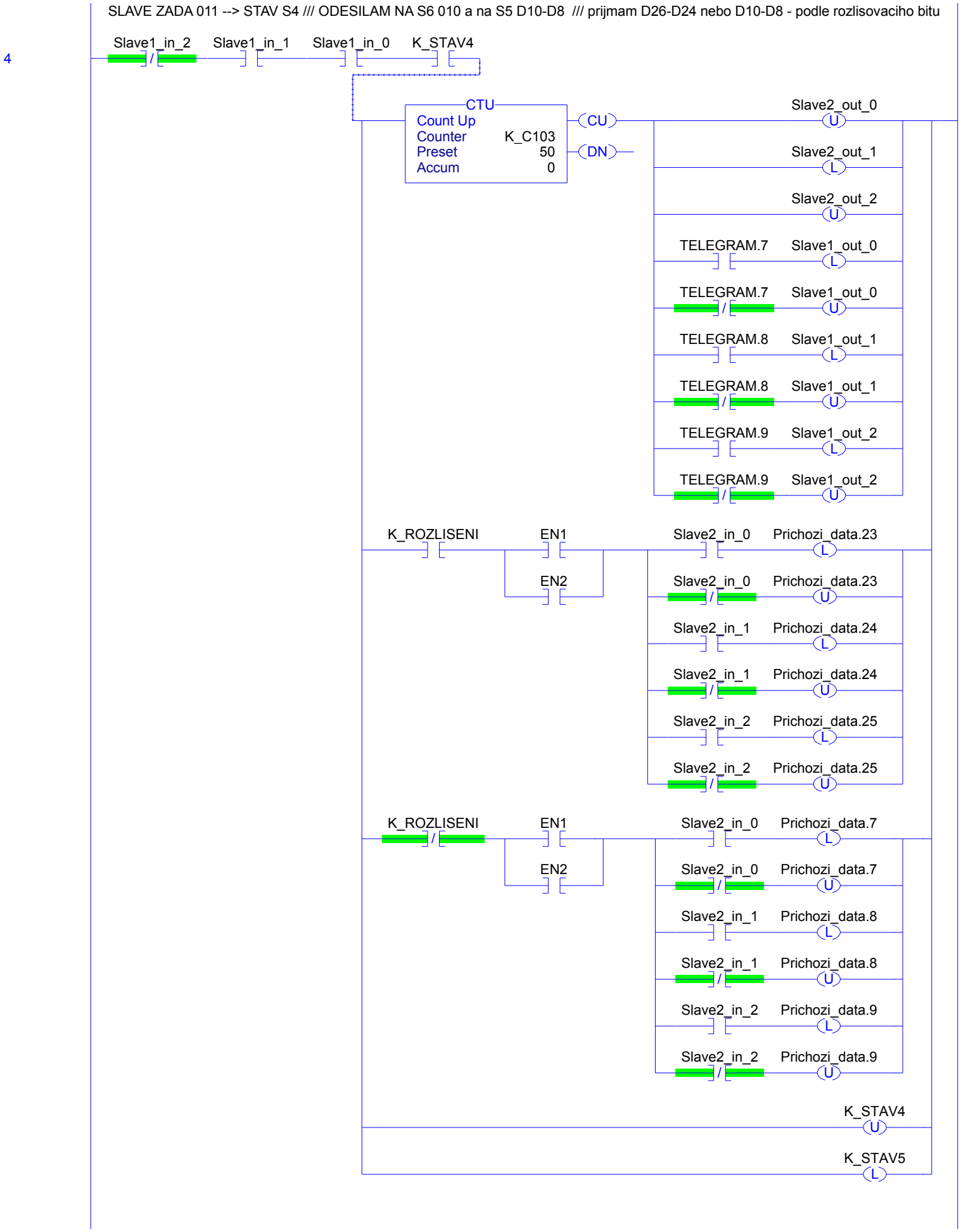
SLAVE ZADA 101 --> STAV S2 /// ODESILAM NA S6 100 a na S5 0/0/0 /// prijmam D32-D30 nebo D16-D14 - p

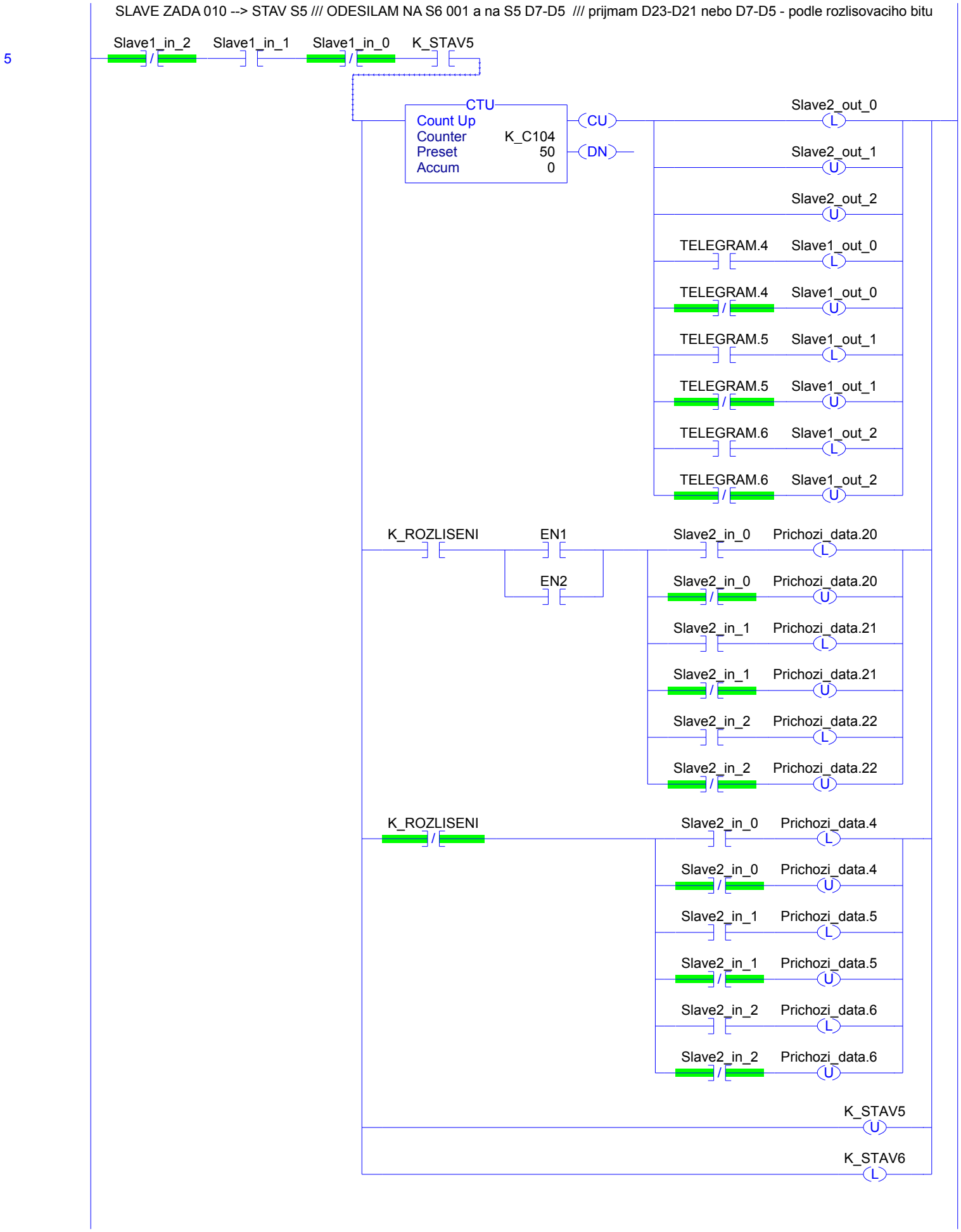
2




idle rozlisovaciho bitu
K_C101
50
0
CU
DN
Slave2_out_0
Slave2_out_1
Slave2_out_2
Slave1_out_0
Slave1_out_1
Slave1_out_2
Slave2_in_0 Prichozi_data.29
Slave2_in_1 Prichozi_data.30
Slave2_in_2 Prichozi_data.31
Slave2_in_0 Prichozi_data.13
Slave2_in_1 Prichozi_data.14
Slave2_in_2 Prichozi_data.15
K_STAV2
K_STAV3

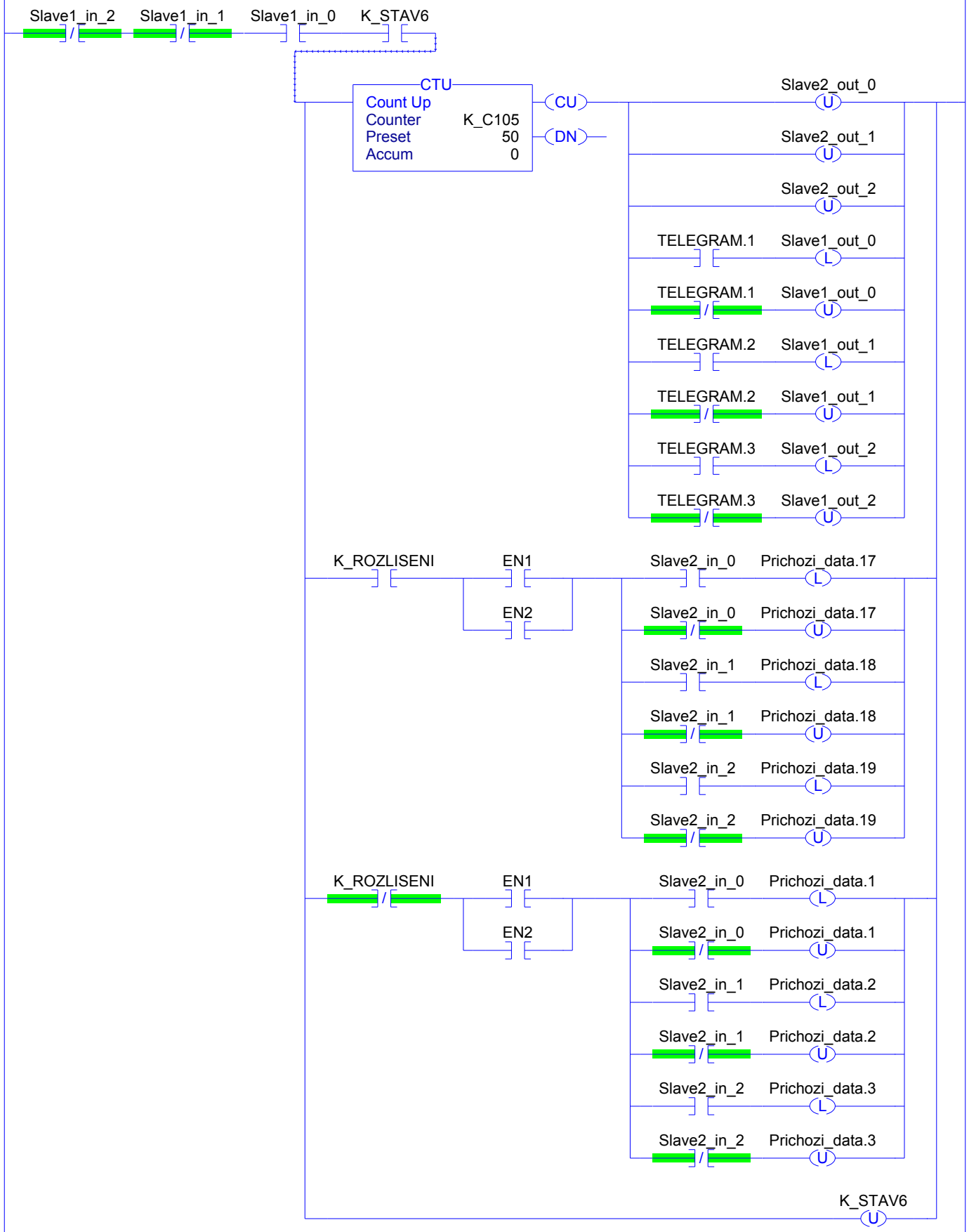

SLAVE ZADA 100 --> STAV S3 /// ODESILAM NA S6 011 a na S5 0/0/0 /// prijmam D29-D27 nebo D13-D11 - podle rozlisovaciho bitu
3
Slave1_in_2
Slave1_in_1
Slave1_in_0
K_STAV3
CTU
Count Up
Counter K_C102
Preset 50
Accum 0
CU
DN
Slave2_out_0
Slave2_out_1
Slave2_out_2
Slave1_out_0
Slave1_out_1
Slave1_out_2
K_ROZLISENI
EN1
EN2
Slave2_in_0
Prichozi_data.26
Slave2_in_1
Prichozi_data.27
Slave2_in_2
Prichozi_data.28
Prichozi_data.10
Slave2_in_1
Prichozi_data.11
Slave2_in_2
Prichozi_data.12
K_STAV3
K_STAV4


SLAVE ZADA 011 --> STAV S4 /// ODESILAM NA S6 010 a na S5 D10-D8 /// prijmam D26-D24 nebo D10-D8 - podle rozlisovaciho bitu
4
Slave1_in_2
Slave1_in_1
Slave1_in_0
K_STAV4
CTU
Count Up
Counter K_C103
Preset 50
Accum 0
CU
DN
Slave2_out_0
Slave2_out_1
Slave2_out_2
TELEGRAM.7 Slave1_out_0
TELEGRAM.7 Slave1_out_0
TELEGRAM.8 Slave1_out_1
TELEGRAM.8 Slave1_out_1
TELEGRAM.9 Slave1_out_2
TELEGRAM.9 Slave1_out_2
K_ROZLISENI EN1
EN2
Slave2_in_0 Prichozi_data.23
Slave2_in_0 Prichozi_data.23
Slave2_in_1 Prichozi_data.24
Slave2_in_1 Prichozi_data.24
Slave2_in_2 Prichozi_data.25
Slave2_in_2 Prichozi_data.25
K_ROZLISENI EN1
EN2
Slave2_in_0 Prichozi_data.7
Slave2_in_0 Prichozi_data.7
Slave2_in_1 Prichozi_data.8
Slave2_in_1 Prichozi_data.8
Slave2_in_2 Prichozi_data.9
Slave2_in_2 Prichozi_data.9
K_STAV4
K_STAV5


SLAVE ZADA 010 --> STAV S5 /// ODESILAM NA S6 001 a na S5 D7-D5 /// prijmam D23-D21 nebo D7-D5 - podle rozlisovaciho bitu
5
Slave1_in_2
Slave1_in_1
Slave1_in_0
K_STAV5
CTU
Count Up
Counter K_C104
Preset 50
Accum 0
CU
DN
Slave2_out_0
Slave2_out_1
Slave2_out_2
TELEGRAM.4 Slave1_out_0
TELEGRAM.4 Slave1_out_0
TELEGRAM.5 Slave1_out_1
TELEGRAM.5 Slave1_out_1
TELEGRAM.6 Slave1_out_2
TELEGRAM.6 Slave1_out_2
K_ROZLISENI
EN1
EN2
Slave2_in_0 Prichozi_data.20
Slave2_in_0 Prichozi_data.20
Slave2_in_1 Prichozi_data.21
Slave2_in_1 Prichozi_data.21
Slave2_in_2 Prichozi_data.22
Slave2_in_2 Prichozi_data.22
K_ROZLISENI
Slave2_in_0 Prichozi_data.4
Slave2_in_0 Prichozi_data.4
Slave2_in_1 Prichozi_data.5
Slave2_in_1 Prichozi_data.5
Slave2_in_2 Prichozi_data.6
Slave2_in_2 Prichozi_data.6
K_STAV5
K_STAV6

SLAVE ZADA 001 --> STAV S6 /// ODESILAM NA S6 000 a na S5 D4-D2 /// prijmam D20-D18 nebo D4-D2 - podle rozlisovaciho bitu

6



(End)

_K_PARITA_PRICHOZICH_DAT v1.0

Available Languages

Relay Ladder

Function Block

Structured Text

```
_K_PARITA_PRICHOZICH_DAT(Prichozi_data, Paritak_vporadku);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_K_PARITA_PRICHOZICH_DAT	_K_PARITA_PRICHOZICH_DAT	InOut	
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	Prichozi_data	DINT	Input	
X	Paritak_vporadku	BOOL	Output	

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
Paritak_vporadku	0	BOOL	_K_PARITA_PRICHOZICH_DAT
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*Paritak_vporadku - _K_PARITA_PRICHOZICH_DAT/Logic - *29(OTL), *29(OTU)*			
Prichozi_data	0	DINT	_K_PARITA_PRICHOZICH_DAT
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Prichozi_data.0	0	BOOL	
Prichozi_data.0 - _K_PARITA_PRICHOZICH_DAT/Logic - 0(_ZZZ_BITOVY_XOR)			
Prichozi_data.1	0	BOOL	
Prichozi_data.1 - _K_PARITA_PRICHOZICH_DAT/Logic - 0(_ZZZ_BITOVY_XOR)			
Prichozi_data.2	0	BOOL	
Prichozi_data.2 - _K_PARITA_PRICHOZICH_DAT/Logic - 1(_ZZZ_BITOVY_XOR)			
Prichozi_data.3	0	BOOL	
Prichozi_data.3 - _K_PARITA_PRICHOZICH_DAT/Logic - 2(_ZZZ_BITOVY_XOR)			
Prichozi_data.4	0	BOOL	
Prichozi_data.4 - _K_PARITA_PRICHOZICH_DAT/Logic - 3(_ZZZ_BITOVY_XOR)			
Prichozi_data.5	0	BOOL	
Prichozi_data.5 - _K_PARITA_PRICHOZICH_DAT/Logic - 4(_ZZZ_BITOVY_XOR)			
Prichozi_data.6	0	BOOL	
Prichozi_data.6 - _K_PARITA_PRICHOZICH_DAT/Logic - 5(_ZZZ_BITOVY_XOR)			
Prichozi_data.7	0	BOOL	
Prichozi_data.7 - _K_PARITA_PRICHOZICH_DAT/Logic - 6(_ZZZ_BITOVY_XOR)			
Prichozi_data.8	0	BOOL	
Prichozi_data.8 - _K_PARITA_PRICHOZICH_DAT/Logic - 7(_ZZZ_BITOVY_XOR)			
Prichozi_data.9	0	BOOL	
Prichozi_data.9 - _K_PARITA_PRICHOZICH_DAT/Logic - 8(_ZZZ_BITOVY_XOR)			
Prichozi_data.10	0	BOOL	
Prichozi_data.10 - _K_PARITA_PRICHOZICH_DAT/Logic - 9(_ZZZ_BITOVY_XOR)			
Prichozi_data.11	0	BOOL	
Prichozi_data.11 - _K_PARITA_PRICHOZICH_DAT/Logic - 10(_ZZZ_BITOVY_XOR)			
Prichozi_data.12	0	BOOL	
Prichozi_data.12 - _K_PARITA_PRICHOZICH_DAT/Logic - 11(_ZZZ_BITOVY_XOR)			
Prichozi_data.13	0	BOOL	
Prichozi_data.13 - _K_PARITA_PRICHOZICH_DAT/Logic - 12(_ZZZ_BITOVY_XOR)			
Prichozi_data.14	0	BOOL	
Prichozi_data.14 - _K_PARITA_PRICHOZICH_DAT/Logic - 13(_ZZZ_BITOVY_XOR)			
Prichozi_data.15	0	BOOL	
Prichozi_data.15 - _K_PARITA_PRICHOZICH_DAT/Logic - 14(_ZZZ_BITOVY_XOR)			
Prichozi_data.16	0	BOOL	
Prichozi_data.16 - _K_PARITA_PRICHOZICH_DAT/Logic - 15(_ZZZ_BITOVY_XOR)			
Prichozi_data.17	0	BOOL	
Prichozi_data.17 - _K_PARITA_PRICHOZICH_DAT/Logic - 16(_ZZZ_BITOVY_XOR)			
Prichozi_data.18	0	BOOL	
Prichozi_data.18 - _K_PARITA_PRICHOZICH_DAT/Logic - 17(_ZZZ_BITOVY_XOR)			
Prichozi_data.19	0	BOOL	
Prichozi_data.19 - _K_PARITA_PRICHOZICH_DAT/Logic - 18(_ZZZ_BITOVY_XOR)			
Prichozi_data.20	0	BOOL	
Prichozi_data.20 - _K_PARITA_PRICHOZICH_DAT/Logic - 19(_ZZZ_BITOVY_XOR)			
Prichozi_data.21	0	BOOL	
Prichozi_data.21 - _K_PARITA_PRICHOZICH_DAT/Logic - 20(_ZZZ_BITOVY_XOR)			
Prichozi_data.22	0	BOOL	
Prichozi_data.22 - _K_PARITA_PRICHOZICH_DAT/Logic - 21(_ZZZ_BITOVY_XOR)			
Prichozi_data.23	0	BOOL	
Prichozi_data.23 - _K_PARITA_PRICHOZICH_DAT/Logic - 22(_ZZZ_BITOVY_XOR)			
Prichozi_data.24	0	BOOL	
Prichozi_data.24 - _K_PARITA_PRICHOZICH_DAT/Logic - 23(_ZZZ_BITOVY_XOR)			

Prichozi_data (Continued)

Prichozi_data.25	0	BOOL
Prichozi_data.25 - _K_PARITA_PRICHOZICH_DAT/Logic - 24(_ZZZ_BITOVY_XOR)		
Prichozi_data.26	0	BOOL
Prichozi_data.26 - _K_PARITA_PRICHOZICH_DAT/Logic - 25(_ZZZ_BITOVY_XOR)		
Prichozi_data.27	0	BOOL
Prichozi_data.27 - _K_PARITA_PRICHOZICH_DAT/Logic - 26(_ZZZ_BITOVY_XOR)		
Prichozi_data.28	0	BOOL
Prichozi_data.28 - _K_PARITA_PRICHOZICH_DAT/Logic - 27(_ZZZ_BITOVY_XOR)		
Prichozi_data.29	0	BOOL
Prichozi_data.29 - _K_PARITA_PRICHOZICH_DAT/Logic - 28(_ZZZ_BITOVY_XOR)		

Name	Default	Data Type	Scope
PPD_XOR		_ZZZ_BITOVY_XOR[30]	_K_PARITA_PRICHOZICH_DAT
Provede bitový XOR			
Usage:	Local Tag		
External Access:	None		
PPD_XOR[0]		_ZZZ_BITOVY_XOR	
Provede bitový XOR			
*PPD_XOR[0] - _K_PARITA_PRICHOZICH_DAT/Logic - *0(_ZZZ_BITOVY_XOR)*			
PPD_XOR[0].EnableIn	1	BOOL	
Provede bitový XOR Enable Input - System Defined Parameter			
PPD_XOR[0].EnableOut	0	BOOL	
Provede bitový XOR Enable Output - System Defined Parameter			
PPD_XOR[0].IN1	0	BOOL	
Provede bitový XOR			
PPD_XOR[0].IN2	0	BOOL	
Provede bitový XOR			
PPD_XOR[0].OUT	0	BOOL	
Provede bitový XOR			
*PPD_XOR[0].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *0(_ZZZ_BITOVY_XOR), 1(_ZZZ_BITOVY_XOR)*			
PPD_XOR[1]		_ZZZ_BITOVY_XOR	
Provede bitový XOR			
*PPD_XOR[1] - _K_PARITA_PRICHOZICH_DAT/Logic - *1(_ZZZ_BITOVY_XOR)*			
PPD_XOR[1].EnableIn	1	BOOL	
Provede bitový XOR Enable Input - System Defined Parameter			
PPD_XOR[1].EnableOut	0	BOOL	
Provede bitový XOR Enable Output - System Defined Parameter			
PPD_XOR[1].IN1	0	BOOL	
Provede bitový XOR			
PPD_XOR[1].IN2	0	BOOL	
Provede bitový XOR			
PPD_XOR[1].OUT	0	BOOL	
Provede bitový XOR			
*PPD_XOR[1].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *1(_ZZZ_BITOVY_XOR), 2(_ZZZ_BITOVY_XOR)*			
PPD_XOR[2]		_ZZZ_BITOVY_XOR	
Provede bitový XOR			
*PPD_XOR[2] - _K_PARITA_PRICHOZICH_DAT/Logic - *2(_ZZZ_BITOVY_XOR)*			
PPD_XOR[2].EnableIn	1	BOOL	
Provede bitový XOR Enable Input - System Defined Parameter			
PPD_XOR[2].EnableOut	0	BOOL	
Provede bitový XOR Enable Output - System Defined Parameter			
PPD_XOR[2].IN1	0	BOOL	
Provede bitový XOR			
PPD_XOR[2].IN2	0	BOOL	
Provede bitový XOR			
PPD_XOR[2].OUT	0	BOOL	
Provede bitový XOR			
*PPD_XOR[2].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *2(_ZZZ_BITOVY_XOR), 3(_ZZZ_BITOVY_XOR)*			
PPD_XOR[3]		_ZZZ_BITOVY_XOR	
Provede bitový XOR			
*PPD_XOR[3] - _K_PARITA_PRICHOZICH_DAT/Logic - *3(_ZZZ_BITOVY_XOR)*			
PPD_XOR[3].EnableIn	1	BOOL	
Provede bitový XOR Enable Input - System Defined Parameter			
PPD_XOR[3].EnableOut	0	BOOL	
Provede bitový XOR Enable Output - System Defined Parameter			
PPD_XOR[3].IN1	0	BOOL	
Provede bitový XOR			
PPD_XOR[3].IN2	0	BOOL	
Provede bitový XOR			
PPD_XOR[3].OUT	0	BOOL	
Provede bitový XOR			
*PPD_XOR[3].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *3(_ZZZ_BITOVY_XOR), 4(_ZZZ_BITOVY_XOR)*			
PPD_XOR[4]		_ZZZ_BITOVY_XOR	
Provede bitový XOR			
*PPD_XOR[4] - _K_PARITA_PRICHOZICH_DAT/Logic - *4(_ZZZ_BITOVY_XOR)*			
PPD_XOR[4].EnableIn	1	BOOL	

PPD_XOR (Continued)
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[4].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[4].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[4].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[4].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[4].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *4(_ZZZ_BITOVY_XOR), 5(_ZZZ_BITOVY_XOR)*
PPD_XOR[5] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[5] - _K_PARITA_PRICHOZICH_DAT/Logic - *5(_ZZZ_BITOVY_XOR)*
PPD_XOR[5].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[5].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[5].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[5].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[5].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[5].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *5(_ZZZ_BITOVY_XOR), 6(_ZZZ_BITOVY_XOR)*
PPD_XOR[6] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[6] - _K_PARITA_PRICHOZICH_DAT/Logic - *6(_ZZZ_BITOVY_XOR)*
PPD_XOR[6].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[6].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[6].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[6].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[6].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[6].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *6(_ZZZ_BITOVY_XOR), 7(_ZZZ_BITOVY_XOR)*
PPD_XOR[7] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[7] - _K_PARITA_PRICHOZICH_DAT/Logic - *7(_ZZZ_BITOVY_XOR)*
PPD_XOR[7].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[7].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[7].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[7].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[7].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[7].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *7(_ZZZ_BITOVY_XOR), 8(_ZZZ_BITOVY_XOR)*
PPD_XOR[8] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[8] - _K_PARITA_PRICHOZICH_DAT/Logic - *8(_ZZZ_BITOVY_XOR)*
PPD_XOR[8].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[8].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[8].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[8].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[8].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[8].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *8(_ZZZ_BITOVY_XOR), 9(_ZZZ_BITOVY_XOR)*

PPD_XOR (Continued)

PPD_XOR[9] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[9] - _K_PARITA_PRICHOZICH_DAT/Logic - *9(_ZZZ_BITOVY_XOR)*
PPD_XOR[9].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[9].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[9].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[9].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[9].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[9].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *9(_ZZZ_BITOVY_XOR), 10(_ZZZ_BITOVY_XOR)*
PPD_XOR[10] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[10] - _K_PARITA_PRICHOZICH_DAT/Logic - *10(_ZZZ_BITOVY_XOR)*
PPD_XOR[10].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[10].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[10].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[10].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[10].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[10].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *10(_ZZZ_BITOVY_XOR), 11(_ZZZ_BITOVY_XOR)*
PPD_XOR[11] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[11] - _K_PARITA_PRICHOZICH_DAT/Logic - *11(_ZZZ_BITOVY_XOR)*
PPD_XOR[11].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[11].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[11].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[11].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[11].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[11].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *11(_ZZZ_BITOVY_XOR), 12(_ZZZ_BITOVY_XOR)*
PPD_XOR[12] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[12] - _K_PARITA_PRICHOZICH_DAT/Logic - *12(_ZZZ_BITOVY_XOR)*
PPD_XOR[12].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[12].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[12].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[12].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[12].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[12].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *12(_ZZZ_BITOVY_XOR), 13(_ZZZ_BITOVY_XOR)*
PPD_XOR[13] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[13] - _K_PARITA_PRICHOZICH_DAT/Logic - *13(_ZZZ_BITOVY_XOR)*
PPD_XOR[13].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[13].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[13].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[13].IN2 0 BOOL

PPD_XOR (Continued)
Provede bitový XOR
PPD_XOR[13].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[13].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *13(_ZZZ_BITOVY_XOR), 14(_ZZZ_BITOVY_XOR)*
PPD_XOR[14] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[14] - _K_PARITA_PRICHOZICH_DAT/Logic - *14(_ZZZ_BITOVY_XOR)*
PPD_XOR[14].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[14].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[14].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[14].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[14].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[14].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *14(_ZZZ_BITOVY_XOR), 15(_ZZZ_BITOVY_XOR)*
PPD_XOR[15] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[15] - _K_PARITA_PRICHOZICH_DAT/Logic - *15(_ZZZ_BITOVY_XOR)*
PPD_XOR[15].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[15].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[15].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[15].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[15].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[15].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *15(_ZZZ_BITOVY_XOR), 16(_ZZZ_BITOVY_XOR)*
PPD_XOR[16] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[16] - _K_PARITA_PRICHOZICH_DAT/Logic - *16(_ZZZ_BITOVY_XOR)*
PPD_XOR[16].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[16].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[16].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[16].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[16].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[16].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *16(_ZZZ_BITOVY_XOR), 17(_ZZZ_BITOVY_XOR)*
PPD_XOR[17] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[17] - _K_PARITA_PRICHOZICH_DAT/Logic - *17(_ZZZ_BITOVY_XOR)*
PPD_XOR[17].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[17].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[17].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[17].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[17].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[17].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *17(_ZZZ_BITOVY_XOR), 18(_ZZZ_BITOVY_XOR)*
PPD_XOR[18] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[18] - _K_PARITA_PRICHOZICH_DAT/Logic - *18(_ZZZ_BITOVY_XOR)*
PPD_XOR[18].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[18].EnableOut 0 BOOL

PPD_XOR (Continued)
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[18].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[18].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[18].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[18].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *18(_ZZZ_BITOVY_XOR), 19(_ZZZ_BITOVY_XOR)*
PPD_XOR[19] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[19] - _K_PARITA_PRICHOZICH_DAT/Logic - *19(_ZZZ_BITOVY_XOR)*
PPD_XOR[19].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[19].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[19].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[19].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[19].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[19].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *19(_ZZZ_BITOVY_XOR), 20(_ZZZ_BITOVY_XOR)*
PPD_XOR[20] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[20] - _K_PARITA_PRICHOZICH_DAT/Logic - *20(_ZZZ_BITOVY_XOR)*
PPD_XOR[20].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[20].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[20].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[20].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[20].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[20].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *20(_ZZZ_BITOVY_XOR), 21(_ZZZ_BITOVY_XOR)*
PPD_XOR[21] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[21] - _K_PARITA_PRICHOZICH_DAT/Logic - *21(_ZZZ_BITOVY_XOR)*
PPD_XOR[21].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[21].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[21].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[21].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[21].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[21].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *21(_ZZZ_BITOVY_XOR), 22(_ZZZ_BITOVY_XOR)*
PPD_XOR[22] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[22] - _K_PARITA_PRICHOZICH_DAT/Logic - *22(_ZZZ_BITOVY_XOR)*
PPD_XOR[22].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[22].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[22].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[22].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[22].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[22].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *22(_ZZZ_BITOVY_XOR), 23(_ZZZ_BITOVY_XOR)*
PPD_XOR[23] _ZZZ_BITOVY_XOR
Provede bitový XOR

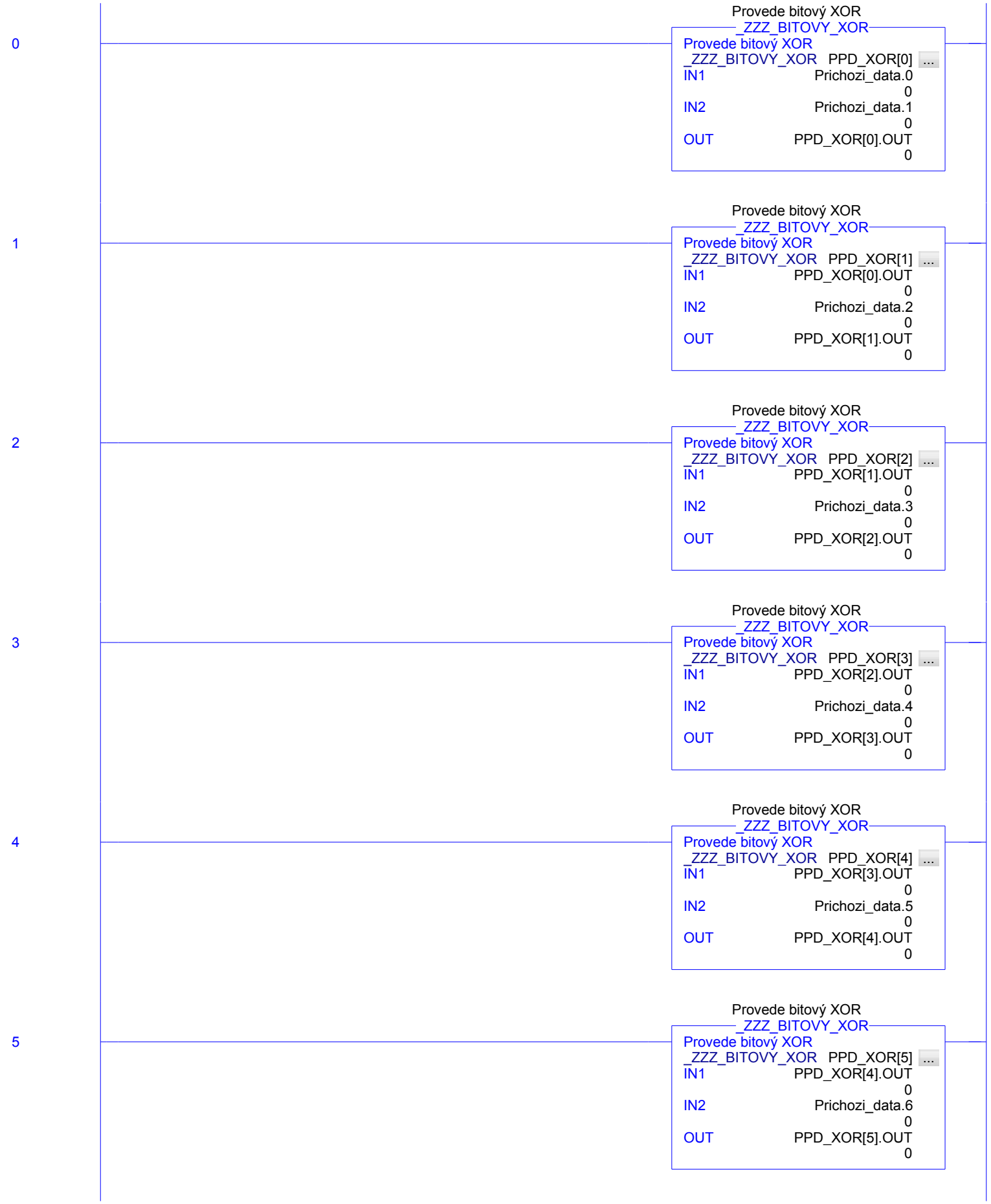
PPD_XOR (Continued)
*PPD_XOR[23] - _K_PARITA_PRICHOZICH_DAT/Logic - *23(_ZZZ_BITOVY_XOR)*
PPD_XOR[23].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[23].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[23].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[23].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[23].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[23].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *23(_ZZZ_BITOVY_XOR), 24(_ZZZ_BITOVY_XOR)*
PPD_XOR[24] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[24] - _K_PARITA_PRICHOZICH_DAT/Logic - *24(_ZZZ_BITOVY_XOR)*
PPD_XOR[24].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[24].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[24].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[24].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[24].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[24].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *24(_ZZZ_BITOVY_XOR), 25(_ZZZ_BITOVY_XOR)*
PPD_XOR[25] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[25] - _K_PARITA_PRICHOZICH_DAT/Logic - *25(_ZZZ_BITOVY_XOR)*
PPD_XOR[25].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[25].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[25].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[25].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[25].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[25].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *25(_ZZZ_BITOVY_XOR), 26(_ZZZ_BITOVY_XOR)*
PPD_XOR[26] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[26] - _K_PARITA_PRICHOZICH_DAT/Logic - *26(_ZZZ_BITOVY_XOR)*
PPD_XOR[26].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[26].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[26].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[26].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[26].OUT 0 BOOL
Provede bitový XOR
*PPD_XOR[26].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *26(_ZZZ_BITOVY_XOR), 27(_ZZZ_BITOVY_XOR)*
PPD_XOR[27] _ZZZ_BITOVY_XOR
Provede bitový XOR
*PPD_XOR[27] - _K_PARITA_PRICHOZICH_DAT/Logic - *27(_ZZZ_BITOVY_XOR)*
PPD_XOR[27].EnableIn 1 BOOL
Provede bitový XOR Enable Input - System Defined Parameter
PPD_XOR[27].EnableOut 0 BOOL
Provede bitový XOR Enable Output - System Defined Parameter
PPD_XOR[27].IN1 0 BOOL
Provede bitový XOR
PPD_XOR[27].IN2 0 BOOL
Provede bitový XOR
PPD_XOR[27].OUT 0 BOOL

PPD_XOR (Continued)
Provede bitový XOR
*PPD_XOR[27].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *27(_ZZZ_BITOVY_XOR), 28(_ZZZ_BITOVY_XOR)*

PPD_XOR[28]		_ZZZ_BITOVY_XOR
Provede bitový XOR		
*PPD_XOR[28] - _K_PARITA_PRICHOZICH_DAT/Logic - *28(_ZZZ_BITOVY_XOR)*		
PPD_XOR[28].EnableIn	1	BOOL
Provede bitový XOR Enable Input - System Defined Parameter		
PPD_XOR[28].EnableOut	0	BOOL
Provede bitový XOR Enable Output - System Defined Parameter		
PPD_XOR[28].IN1	0	BOOL
Provede bitový XOR		
PPD_XOR[28].IN2	0	BOOL
Provede bitový XOR		
PPD_XOR[28].OUT	0	BOOL
Provede bitový XOR		

*PPD_XOR[28].OUT - _K_PARITA_PRICHOZICH_DAT/Logic - *28(_ZZZ_BITOVY_XOR), 29(XIC), 29(XIO)*

PPD_XOR[29]		_ZZZ_BITOVY_XOR
Provede bitový XOR		
PPD_XOR[29].EnableIn	1	BOOL
Provede bitový XOR Enable Input - System Defined Parameter		
PPD_XOR[29].EnableOut	0	BOOL
Provede bitový XOR Enable Output - System Defined Parameter		
PPD_XOR[29].IN1	0	BOOL
Provede bitový XOR		
PPD_XOR[29].IN2	0	BOOL
Provede bitový XOR		
PPD_XOR[29].OUT	0	BOOL
Provede bitový XOR		


0
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[0] ...
IN1 Prichozi_data.0
0
IN2 Prichozi_data.1
0
OUT PPD_XOR[0].OUT
0
1
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[1] ...
IN1 PPD_XOR[0].OUT
0
IN2 Prichozi_data.2
0
OUT PPD_XOR[1].OUT
0
2
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[2] ...
IN1 PPD_XOR[1].OUT
0
IN2 Prichozi_data.3
0
OUT PPD_XOR[2].OUT
0
3
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[3] ...
IN1 PPD_XOR[2].OUT
0
IN2 Prichozi_data.4
0
OUT PPD_XOR[3].OUT
0
4
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[4] ...
IN1 PPD_XOR[3].OUT
0
IN2 Prichozi_data.5
0
OUT PPD_XOR[4].OUT
0
5
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[5] ...
IN1 PPD_XOR[4].OUT
0
IN2 Prichozi_data.6
0
OUT PPD_XOR[5].OUT
0

6

Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[6] ...
IN1 PPD_XOR[5].OUT
0
IN2 Prichozi_data.7
0
OUT PPD_XOR[6].OUT
0

7

Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[7] ...
IN1 PPD_XOR[6].OUT
0
IN2 Prichozi_data.8
0
OUT PPD_XOR[7].OUT
0

8

Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[8] ...
IN1 PPD_XOR[7].OUT
0
IN2 Prichozi_data.9
0
OUT PPD_XOR[8].OUT
0

9

Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[9] ...
IN1 PPD_XOR[8].OUT
0
IN2 Prichozi_data.10
0
OUT PPD_XOR[9].OUT
0

10

Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[10] ...
IN1 PPD_XOR[9].OUT
0
IN2 Prichozi_data.11
0
OUT PPD_XOR[10].OUT
0

11

Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[11] ...
IN1 PPD_XOR[10].OUT
0
IN2 Prichozi_data.12
0
OUT PPD_XOR[11].OUT
0

12

Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[12] ...
IN1 PPD_XOR[11].OUT
0
IN2 Prichozi_data.13
0
OUT PPD_XOR[12].OUT
0

13

Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[13] ...
IN1 PPD_XOR[12].OUT
0
IN2 Prichozi_data.14
0
OUT PPD_XOR[13].OUT
0

14

Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[14] ...
IN1 PPD_XOR[13].OUT
0
IN2 Prichozi_data.15
0
OUT PPD_XOR[14].OUT
0

15

Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[15] ...
IN1 PPD_XOR[14].OUT
0
IN2 Prichozi_data.16
0
OUT PPD_XOR[15].OUT
0

16

Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[16] ...
IN1 PPD_XOR[15].OUT
0
IN2 Prichozi_data.17
0
OUT PPD_XOR[16].OUT
0

17

Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[17] ...
IN1 PPD_XOR[16].OUT
0
IN2 Prichozi_data.18
0
OUT PPD_XOR[17].OUT
0

18
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[18] ...
IN1 PPD_XOR[17].OUT
0
IN2 Prichozi_data.19
0
OUT PPD_XOR[18].OUT
0

19
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[19] ...
IN1 PPD_XOR[18].OUT
0
IN2 Prichozi_data.20
0
OUT PPD_XOR[19].OUT
0

20
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[20] ...
IN1 PPD_XOR[19].OUT
0
IN2 Prichozi_data.21
0
OUT PPD_XOR[20].OUT
0

21
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[21] ...
IN1 PPD_XOR[20].OUT
0
IN2 Prichozi_data.22
0
OUT PPD_XOR[21].OUT
0

22
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[22] ...
IN1 PPD_XOR[21].OUT
0
IN2 Prichozi_data.23
0
OUT PPD_XOR[22].OUT
0

23
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[23] ...
IN1 PPD_XOR[22].OUT
0
IN2 Prichozi_data.24
0
OUT PPD_XOR[23].OUT
0

24
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[24] ...
IN1 PPD_XOR[23].OUT
0
IN2 Prichozi_data.25
0
OUT PPD_XOR[24].OUT
0

25
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[25] ...
IN1 PPD_XOR[24].OUT
0
IN2 Prichozi_data.26
0
OUT PPD_XOR[25].OUT
0

26
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[26] ...
IN1 PPD_XOR[25].OUT
0
IN2 Prichozi_data.27
0
OUT PPD_XOR[26].OUT
0

27
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[27] ...
IN1 PPD_XOR[26].OUT
0
IN2 Prichozi_data.28
0
OUT PPD_XOR[27].OUT
0

28
Provede bitový XOR
_ZZZ_BITOVY_XOR
Provede bitový XOR
_ZZZ_BITOVY_XOR PPD_XOR[28] ...
IN1 PPD_XOR[27].OUT
0
IN2 Prichozi_data.29
0
OUT PPD_XOR[28].OUT
0

Pokud je licha tak je v poradku.

29
Provede bitový XOR
PPD_XOR[28].OUT Paritak_vporadku
(L)
Provede bitový XOR
PPD_XOR[28].OUT Paritak_vporadku
(U)

(End)

_K_PRICHOZI_DATA v1.0

Available Languages

Relay Ladder

Function Block

Structured Text

```
_K_PRICHOZI_DATA(K_DATA_PRICHOZI, PARITA_OK, Slave1_in_3, Slave2_in_3, K_TLACITKA, K_SNIMAC1, K_SNIMAC2,
 K_STOP, K_ZVONEK);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_K_PRICHOZI_DATA	_K_PRICHOZI_DATA	InOut	
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	K_DATA_PRICHOZI	DINT	Input	
X	PARITA_OK	BOOL	Input	
X	Slave1_in_3	BOOL	Input	
X	Slave2_in_3	BOOL	Input	
X	K_TLACITKA	DINT	Output	
X	K_SNIMAC1	BOOL	Output	
X	K_SNIMAC2	BOOL	Output	
X	K_STOP	BOOL	Output	
X	K_ZVONEK	BOOL	Output	

Extended Description

Execution

Condition	Description

EnableIn is true

Revision v1.0 Notes

Name	Default	Data Type	Scope
K_DATA_PRICHOZI	0	DINT	_K_PRICHOZI_DATA
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
K_DATA_PRICHOZI.0	0	BOOL	
K_DATA_PRICHOZI.0 - _K_PRICHOZI_DATA/Logic - 0(XIC), 0(XIO)			
K_DATA_PRICHOZI.1	0	BOOL	
K_DATA_PRICHOZI.1 - _K_PRICHOZI_DATA/Logic - 0(XIC), 0(XIO)			
K_DATA_PRICHOZI.2	0	BOOL	
K_DATA_PRICHOZI.2 - _K_PRICHOZI_DATA/Logic - 0(XIC), 0(XIO)			
K_DATA_PRICHOZI.3	0	BOOL	
K_DATA_PRICHOZI.3 - _K_PRICHOZI_DATA/Logic - 0(XIC), 0(XIO)			
K_DATA_PRICHOZI.24	0	BOOL	
K_DATA_PRICHOZI.24 - _K_PRICHOZI_DATA/Logic - 0(XIC), 0(XIO)			
K_DATA_PRICHOZI.25	0	BOOL	
K_DATA_PRICHOZI.25 - _K_PRICHOZI_DATA/Logic - 0(XIC), 0(XIO)			
K_DATA_PRICHOZI.26	0	BOOL	
K_DATA_PRICHOZI.26 - _K_PRICHOZI_DATA/Logic - 0(XIC), 0(XIO)			
K_DATA_PRICHOZI.27	0	BOOL	
K_DATA_PRICHOZI.27 - _K_PRICHOZI_DATA/Logic - 0(XIC), 0(XIO)			
K_SNIMAC1	0	BOOL	_K_PRICHOZI_DATA
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*K_SNIMAC1 - _K_PRICHOZI_DATA/Logic - *0(OTL), *0(OTU), *1(OTL)*			
K_SNIMAC2	0	BOOL	_K_PRICHOZI_DATA
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*K_SNIMAC2 - _K_PRICHOZI_DATA/Logic - *0(OTL), *0(OTU), *1(OTL)*			
K_STOP	0	BOOL	_K_PRICHOZI_DATA
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*K_STOP - _K_PRICHOZI_DATA/Logic - *0(OTL), *0(OTU), *2(OTL)*			
K_TLACITKA	0	DINT	_K_PRICHOZI_DATA
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
K_TLACITKA.0	0	BOOL	
*K_TLACITKA.0 - _K_PRICHOZI_DATA/Logic - *0(OTL), *0(OTU)*			
K_TLACITKA.1	0	BOOL	
*K_TLACITKA.1 - _K_PRICHOZI_DATA/Logic - *0(OTL), *0(OTU)*			
K_TLACITKA.2	0	BOOL	
*K_TLACITKA.2 - _K_PRICHOZI_DATA/Logic - *0(OTL), *0(OTU)*			
K_TLACITKA.3	0	BOOL	
*K_TLACITKA.3 - _K_PRICHOZI_DATA/Logic - *0(OTL), *0(OTU)*			
K_ZVONEK	0	BOOL	_K_PRICHOZI_DATA
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*K_ZVONEK - _K_PRICHOZI_DATA/Logic - *0(OTL), *0(OTU)*			
PARITA_OK	0	BOOL	_K_PRICHOZI_DATA
Usage:	Input Parameter		

PARITA_OK (Continued)
Required: Yes
Visible: Yes
External Access: Read/Write
PARITA_OK - _K_PRICHOZI_DATA/Logic - 0(XIC)

Slave1_in_3	0	BOOL	_K_PRICHOZI_DATA

Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave1_in_3 - _K_PRICHOZI_DATA/Logic - 2(XIC)

Slave2_in_3	0	BOOL	_K_PRICHOZI_DATA

Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave2_in_3 - _K_PRICHOZI_DATA/Logic - 1(XIC)

Name	Default	Data Type	Scope
ONE_SHOT1	0	BOOL	_K_PRICHOZI_DATA
Usage:	Local Tag		
External Access:	None		
*ONE_SHOT1 - _K_PRICHOZI_DATA/Logic - *1(ONS)*			
ONE_SHOT2	0	BOOL	_K_PRICHOZI_DATA
Usage:	Local Tag		
External Access:	None		
*ONE_SHOT2 - _K_PRICHOZI_DATA/Logic - *2(ONS)*			

Roztridi data do proměnnych

0

PARITA_OK

K_DATA_PRICHOZI.0	K_TLACITKA.0 (L)
K_DATA_PRICHOZI.0	K_TLACITKA.0 (U)
K_DATA_PRICHOZI.1	K_TLACITKA.1 (L)
K_DATA_PRICHOZI.1	K_TLACITKA.1 (U)
K_DATA_PRICHOZI.2	K_TLACITKA.2 (L)
K_DATA_PRICHOZI.2	K_TLACITKA.2 (U)
K_DATA_PRICHOZI.3	K_TLACITKA.3 (L)
K_DATA_PRICHOZI.3	K_TLACITKA.3 (U)
K_DATA_PRICHOZI.24	K_SNIMAC1 (L)
K_DATA_PRICHOZI.24	K_SNIMAC1 (U)
K_DATA_PRICHOZI.25	K_SNIMAC2 (L)
K_DATA_PRICHOZI.25	K_SNIMAC2 (U)
K_DATA_PRICHOZI.26	K_STOP (L)
K_DATA_PRICHOZI.26	K_STOP (U)
K_DATA_PRICHOZI.27	K_ZVONEK (L)
K_DATA_PRICHOZI.27	K_ZVONEK (U)

Pokud je SLAVE6_IN3 v log1 (A) tak jsou sepnuty oba snimace, informace je prenesina okamzite a neceka se 14 cyklu. Pro zastaveni v patre.

1

Slave2_in_3 ONE_SHOT1 [ONS]

K_SNIMAC1 (L)

K_SNIMAC2 (L)

Pokud je SLAVE5_IN3 v log1 (A) tak je zmacknuto stop tlacitko, informace je prenesina okamzite a neceka se 14 cyklu. Pro vetsi bezpecnost.

2

Slave1_in_3 ONE_SHOT2 [ONS]

K_STOP (L)

(End)

_K_ZATIZENI v1.0

Available Languages

Relay Ladder

Function Block

Structured Text

```
_K_ZATIZENI(Slave3_in_0, Slave3_in_1, Zatizeni);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_K_ZATIZENI	_K_ZATIZENI	InOut	
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	Slave3_in_0	BOOL	Input	
X	Slave3_in_1	BOOL	Input	
X	Zatizeni	INT	Output	

Extended Description

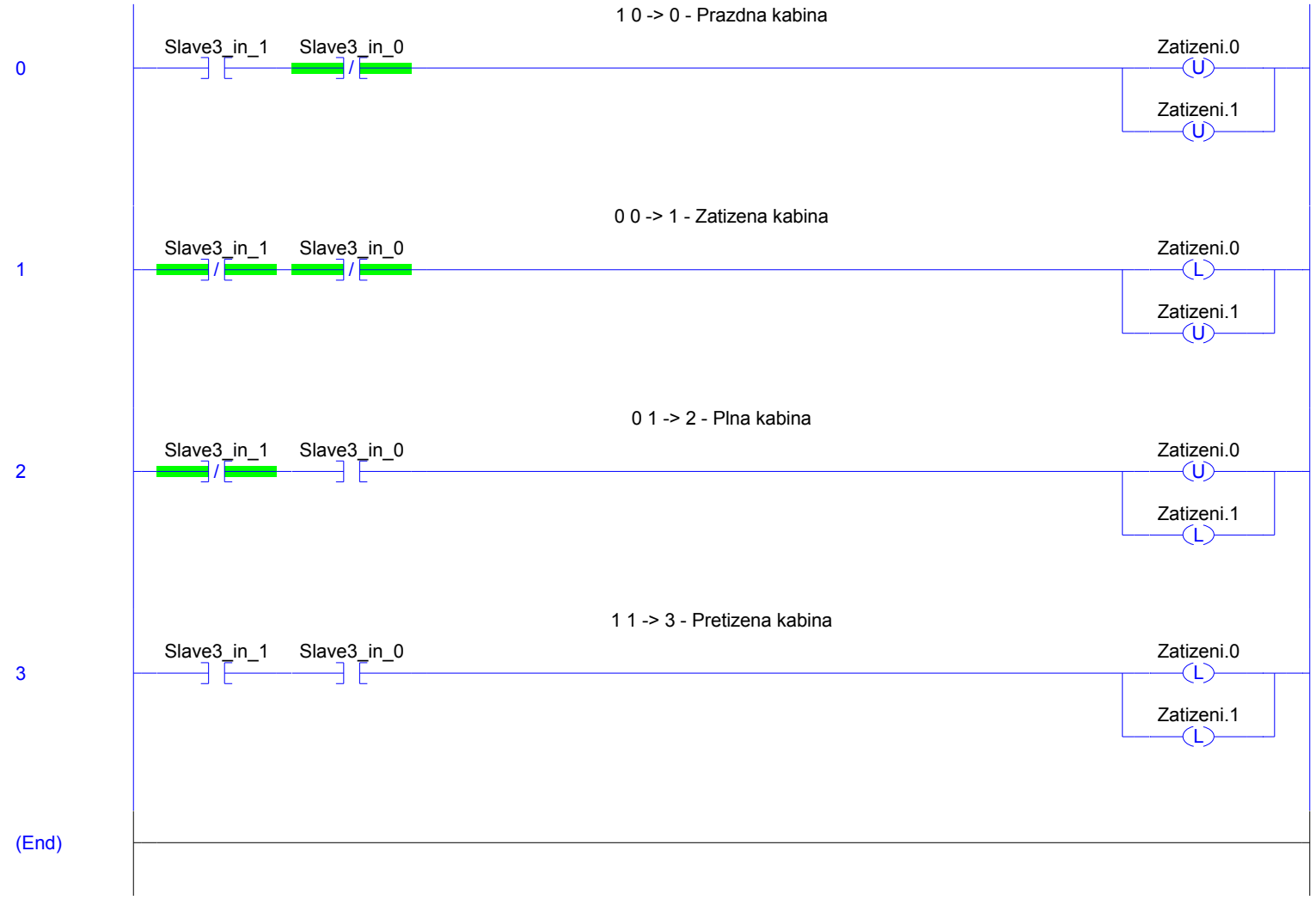
Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
Slave3_in_0	0	BOOL	_K_ZATIZENI
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Slave3_in_0 - _K_ZATIZENI/Logic - 0(XIO), 1(XIO), 2(XIC), 3(XIC)			
Slave3_in_1	0	BOOL	_K_ZATIZENI
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Slave3_in_1 - _K_ZATIZENI/Logic - 0(XIC), 1(XIO), 2(XIO), 3(XIC)			
Zatizeni	0	INT	_K_ZATIZENI
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Zatizeni.0	0	BOOL	
*Zatizeni.0 - _K_ZATIZENI/Logic - *0(OTU), *1(OTL), *2(OTU), *3(OTL)*			
Zatizeni.1	0	BOOL	
*Zatizeni.1 - _K_ZATIZENI/Logic - *0(OTU), *1(OTU), *2(OTL), *3(OTL)*			

Name	Default	Data Type	Scope
No Tags Exist			


1 0 -> 0 - Prazdna kabina
Slave3_in_1
Slave3_in_0
Zatizeni.0
U
Zatizeni.1
U
0
0 0 -> 1 - Zatizena kabina
Slave3_in_1
Slave3_in_0
Zatizeni.0
L
Zatizeni.1
U
1
0 1 -> 2 - Plna kabina
Slave3_in_1
Slave3_in_0
Zatizeni.0
U
Zatizeni.1
L
2
1 1 -> 3 - Pretizena kabina
Slave3_in_1
Slave3_in_0
Zatizeni.0
L
Zatizeni.1
L
3
(End)

_P_DATA_PRO_PATRA v1.0

Available Languages

Relay Ladder

Function Block

Structured Text

```
_P_DATA_PRO_PATRA(Cislo_patra, SmerN, SmerD, Motor_Stav, Disp_Err, TELEGRAM);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_P_DATA_PRO_PATRA	_P_DATA_PRO_PATRA	InOut	
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	Cislo_patra	DINT	Input	
X	SmerN	BOOL	Input	
X	SmerD	BOOL	Input	
X	Motor_Stav	BOOL	Input	
X	Disp_Err	BOOL	Input	
X	TELEGRAM	INT	Output	

Extended Description

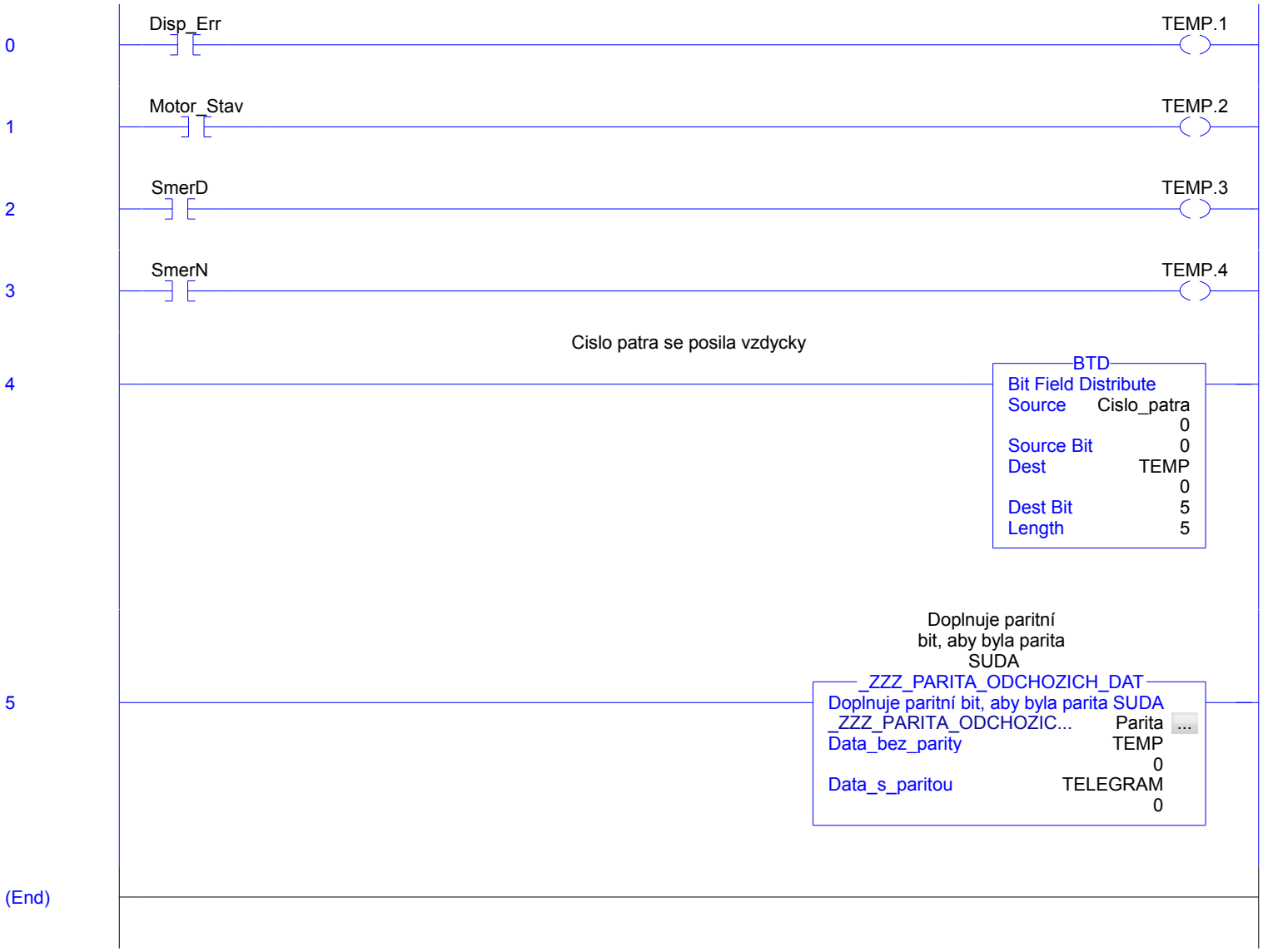
Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
Cislo_patra	0	DINT	_P_DATA_PRO_PATRA
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Cislo_patra - _P_DATA_PRO_PATRA/Logic - 4(BTD)			
Disp_Err	0	BOOL	_P_DATA_PRO_PATRA
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Disp_Err - _P_DATA_PRO_PATRA/Logic - 0(XIC)			
Motor_Stav	0	BOOL	_P_DATA_PRO_PATRA
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Motor_Stav - _P_DATA_PRO_PATRA/Logic - 1(XIC)			
SmerD	0	BOOL	_P_DATA_PRO_PATRA
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
SmerD - _P_DATA_PRO_PATRA/Logic - 2(XIC)			
SmerN	0	BOOL	_P_DATA_PRO_PATRA
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
SmerN - _P_DATA_PRO_PATRA/Logic - 3(XIC)			
TELEGRAM	0	INT	_P_DATA_PRO_PATRA
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*TELEGRAM - _P_DATA_PRO_PATRA/Logic - *5(_ZZZ_PARITA_ODCHOZICH_DAT)*			

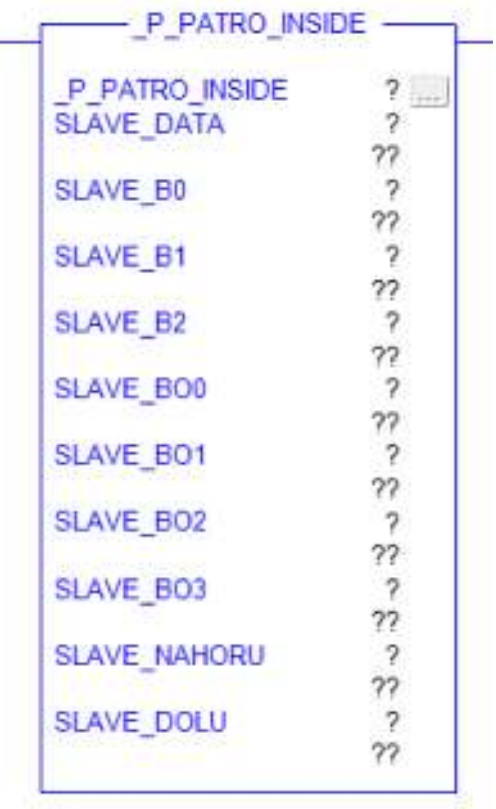
Name	Default	Data Type	Scope
Parita		_ZZZ_PARITA_ODCHOZICH_DAT	_P_DATA_PRO_PATRA
Doplnuje paritní bit, aby byla parita SUDA			
Usage:	Local Tag		
External Access:	None		
*Parita - _P_DATA_PRO_PATRA/Logic - *5(_ZZZ_PARITA_ODCHOZICH_DAT)*			
Parita.EnableIn	1	BOOL	
Doplnuje paritní bit, aby byla parita SUDA Enable Input - System Defined Parameter			
Parita.EnableOut	0	BOOL	
Doplnuje paritní bit, aby byla parita SUDA Enable Output - System Defined Parameter			
Parita.Data_bez_parity	0	INT	
Doplnuje paritní bit, aby byla parita SUDA			
Parita.Data_s_paritou	0	INT	
Doplnuje paritní bit, aby byla parita SUDA			
TEMP	0	INT	_P_DATA_PRO_PATRA
Usage:	Local Tag		
External Access:	None		
*TEMP - _P_DATA_PRO_PATRA/Logic - *4(BTD), 5(_ZZZ_PARITA_ODCHOZICH_DAT)*			
TEMP.1	0	BOOL	
*TEMP.1 - _P_DATA_PRO_PATRA/Logic - *0(OTE)*			
TEMP.2	0	BOOL	
*TEMP.2 - _P_DATA_PRO_PATRA/Logic - *1(OTE)*			
TEMP.3	0	BOOL	
*TEMP.3 - _P_DATA_PRO_PATRA/Logic - *2(OTE)*			
TEMP.4	0	BOOL	
*TEMP.4 - _P_DATA_PRO_PATRA/Logic - *3(OTE)*			


0
Disp_Err
TEMP.1
1
Motor_Stav
TEMP.2
2
SmerD
TEMP.3
3
SmerN
TEMP.4
Cislo patra se posila vzdycky
4
BTD
Bit Field Distribute
Source Cislo_patra
0
Source Bit 0
Dest TEMP
0
Dest Bit 5
Length 5
Doplnuje paritní
bit, aby byla parita
SUDA
5
_ZZZ_PARITA_ODCHOZICH_DAT
Doplnuje paritní bit, aby byla parita SUDA
_ZZZ_PARITA_ODCHOZIC... Parita ...
Data_bez_parity TEMP
0
Data_s_paritou TELEGRAM
0
(End)

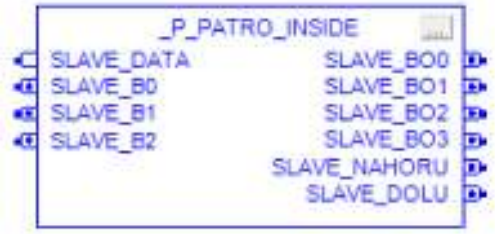
_P_PATRO_INSIDE v1.0

Available Languages

Relay Ladder



Function Block



Structured Text

```
_P_PATRO_INSIDE(SLAVE_DATA, SLAVE_B0, SLAVE_B1, SLAVE_B2, SLAVE_BO0, SLAVE_BO1, SLAVE_BO2, SLAVE_BO3,
 SLAVE_NAHORU, SLAVE_DOLU);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_P_PATRO_INSIDE	_P_PATRO_INSIDE	InOut	
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	SLAVE_DATA	INT	Input	
X	SLAVE_B0	BOOL	Input	
X	SLAVE_B1	BOOL	Input	
X	SLAVE_B2	BOOL	Input	
X	SLAVE_BO0	BOOL	Output	
X	SLAVE_BO1	BOOL	Output	
X	SLAVE_BO2	BOOL	Output	
X	SLAVE_BO3	BOOL	Output	
X	SLAVE_NAHORU	BOOL	Output	
X	SLAVE_DOLU	BOOL	Output	

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
SLAVE_B0	0	BOOL	_P_PATRO_INSIDE
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
SLAVE_B0 - _P_PATRO_INSIDE/Logic - 0(XIC), 1(XIO), 2(XIC), 3(XIO), 4(XIC), 5(XIC), 6(XIO), 7(XIC)			
SLAVE_B1	0	BOOL	_P_PATRO_INSIDE
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
SLAVE_B1 - _P_PATRO_INSIDE/Logic - 0(XIC), 1(XIC), 2(XIO), 3(XIO), 4(XIC), 5(XIO), 6(XIO), 7(XIC)			
SLAVE_B2	0	BOOL	_P_PATRO_INSIDE
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
SLAVE_B2 - _P_PATRO_INSIDE/Logic - 0(XIC), 1(XIO), 2(XIO), 3(XIO), 4(XIC), 5(XIC), 6(XIC), 7(XIO)			
SLAVE_BO0	0	BOOL	_P_PATRO_INSIDE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*SLAVE_BO0 - _P_PATRO_INSIDE/Logic - *0(OTL), *0(OTU), *1(OTL), *1(OTU), *2(OTL), *2(OTU), *3(OTL)*			
SLAVE_BO1	0	BOOL	_P_PATRO_INSIDE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*SLAVE_BO1 - _P_PATRO_INSIDE/Logic - *0(OTL), *0(OTU), *1(OTL), *1(OTU), *2(OTL), *2(OTU), *3(OTU)*			
SLAVE_BO2	0	BOOL	_P_PATRO_INSIDE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*SLAVE_BO2 - _P_PATRO_INSIDE/Logic - *0(OTL), *0(OTU), *1(OTL), *1(OTU), *2(OTL), *2(OTU), *3(OTL), *3(OTU)*			
SLAVE_BO3	0	BOOL	_P_PATRO_INSIDE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*SLAVE_BO3 - _P_PATRO_INSIDE/Logic - *0(OTL), *1(OTU), *2(OTL), *3(OTU)*			
SLAVE_DATA	0	INT	_P_PATRO_INSIDE
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
SLAVE_DATA.0	0	BOOL	
SLAVE_DATA.0 - _P_PATRO_INSIDE/Logic - 3(XIC), 3(XIO)			
SLAVE_DATA.1	0	BOOL	
SLAVE_DATA.1 - _P_PATRO_INSIDE/Logic - 2(XIC), 2(XIO)			
SLAVE_DATA.2	0	BOOL	
SLAVE_DATA.2 - _P_PATRO_INSIDE/Logic - 2(XIC), 2(XIO)			
SLAVE_DATA.3	0	BOOL	
SLAVE_DATA.3 - _P_PATRO_INSIDE/Logic - 2(XIC), 2(XIO)			
SLAVE_DATA.4	0	BOOL	
SLAVE_DATA.4 - _P_PATRO_INSIDE/Logic - 1(XIC), 1(XIO)			
SLAVE_DATA.5	0	BOOL	
SLAVE_DATA.5 - _P_PATRO_INSIDE/Logic - 1(XIC), 1(XIO)			

SLAVE_DATA (Continued)

SLAVE_DATA.6	0	BOOL	
SLAVE_DATA.6 - _P_PATRO_INSIDE/Logic - 1(XIC), 1(XIO)			
SLAVE_DATA.7	0	BOOL	
SLAVE_DATA.7 - _P_PATRO_INSIDE/Logic - 0(XIC), 0(XIO)			
SLAVE_DATA.8	0	BOOL	
SLAVE_DATA.8 - _P_PATRO_INSIDE/Logic - 0(XIC), 0(XIO)			
SLAVE_DATA.9	0	BOOL	
SLAVE_DATA.9 - _P_PATRO_INSIDE/Logic - 0(XIC), 0(XIO)			

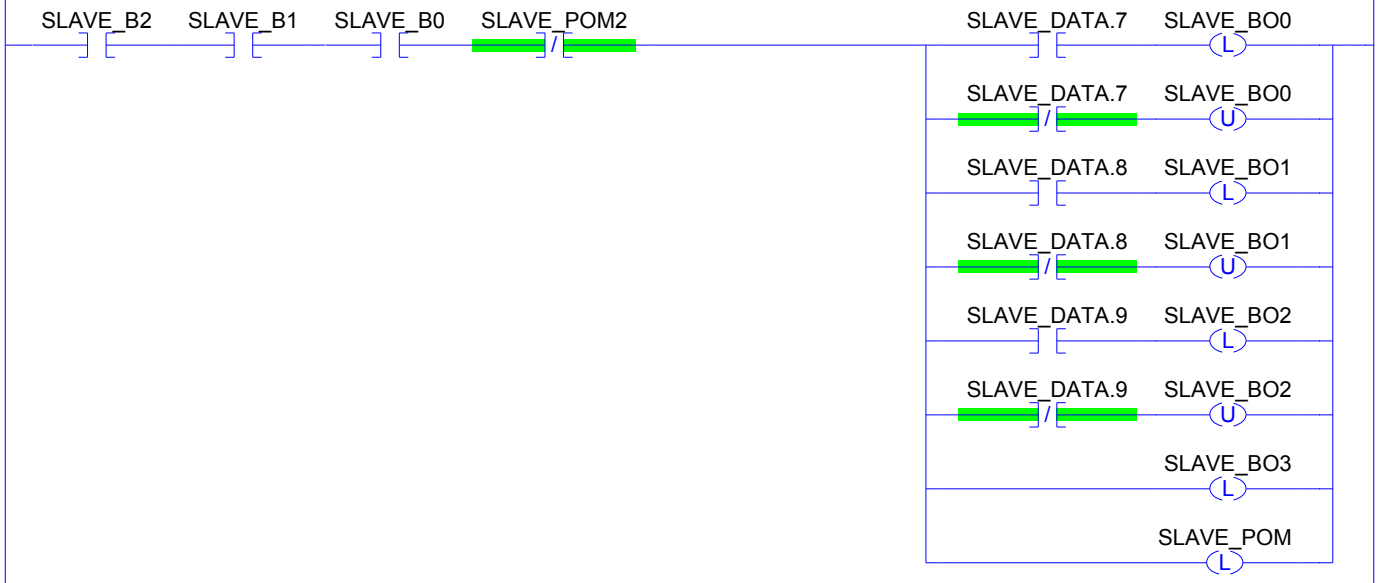
SLAVE_DOLU	0	BOOL	_P_PATRO_INSIDE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*SLAVE_DOLU - _P_PATRO_INSIDE/Logic - *8(OTL), *8(OTU)*			

SLAVE_NAHORU	0	BOOL	_P_PATRO_INSIDE
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*SLAVE_NAHORU - _P_PATRO_INSIDE/Logic - *8(OTL), *8(OTU)*			

Name	Default	Data Type	Scope
C_DOLU		COUNTER	_P_PATRO_INSIDE
Usage:	Local Tag		
External Access:	Read/Write		
*C_DOLU - _P_PATRO_INSIDE/Logic - *6(CTU), *8(RES)*			
C_DOLU.DN	0	BOOL	
C_DOLU.DN - _P_PATRO_INSIDE/Logic - 8(XIC)			
C_NAHORU		COUNTER	_P_PATRO_INSIDE
Usage:	Local Tag		
External Access:	Read/Write		
*C_NAHORU - _P_PATRO_INSIDE/Logic - *5(CTU), *8(RES)*			
C_NAHORU.DN	0	BOOL	
C_NAHORU.DN - _P_PATRO_INSIDE/Logic - 8(XIC)			
C_NIC		COUNTER	_P_PATRO_INSIDE
Usage:	Local Tag		
External Access:	Read/Write		
*C_NIC - _P_PATRO_INSIDE/Logic - *4(CTU), *8(RES)*			
C_NIC.DN	0	BOOL	
C_NIC.DN - _P_PATRO_INSIDE/Logic - 8(XIC)			
C_OBA		COUNTER	_P_PATRO_INSIDE
Usage:	Local Tag		
External Access:	Read/Write		
*C_OBA - _P_PATRO_INSIDE/Logic - *7(CTU), *8(RES)*			
C_OBA.DN	0	BOOL	
C_OBA.DN - _P_PATRO_INSIDE/Logic - 8(XIC)			
C10		COUNTER	_P_PATRO_INSIDE
Usage:	Local Tag		
External Access:	Read/Write		
*C10 - _P_PATRO_INSIDE/Logic - *8(CTU)*			
C20		COUNTER	_P_PATRO_INSIDE
Usage:	Local Tag		
External Access:	Read/Write		
*C20 - _P_PATRO_INSIDE/Logic - *3(CTU)*			
SLAVE_POM	0	BOOL	_P_PATRO_INSIDE
Usage:	Local Tag		
External Access:	Read/Write		
*SLAVE_POM - _P_PATRO_INSIDE/Logic - *0(OTL), *1(OTU), *2(OTL), *3(OTU), 1(XIC), 2(XIO), 3(XIC), 8(XIO)*			
SLAVE_POM2	0	BOOL	_P_PATRO_INSIDE
Usage:	Local Tag		
External Access:	Read/Write		
*SLAVE_POM2 - _P_PATRO_INSIDE/Logic - *3(OTL), *8(OTU), 0(XIO), 1(XIO), 2(XIO), 3(XIO), 4(XIC), 5(XIC), 6(XIC), 7(XIC), 8(XIC)*			
SLAVE_POM3	0	BOOL	_P_PATRO_INSIDE
Usage:	Local Tag		
External Access:	Read/Write		
*SLAVE_POM3 - _P_PATRO_INSIDE/Logic - *4(OTL), *5(OTL), *6(OTL), *7(OTL), *8(OTU), 8(XIC)*			

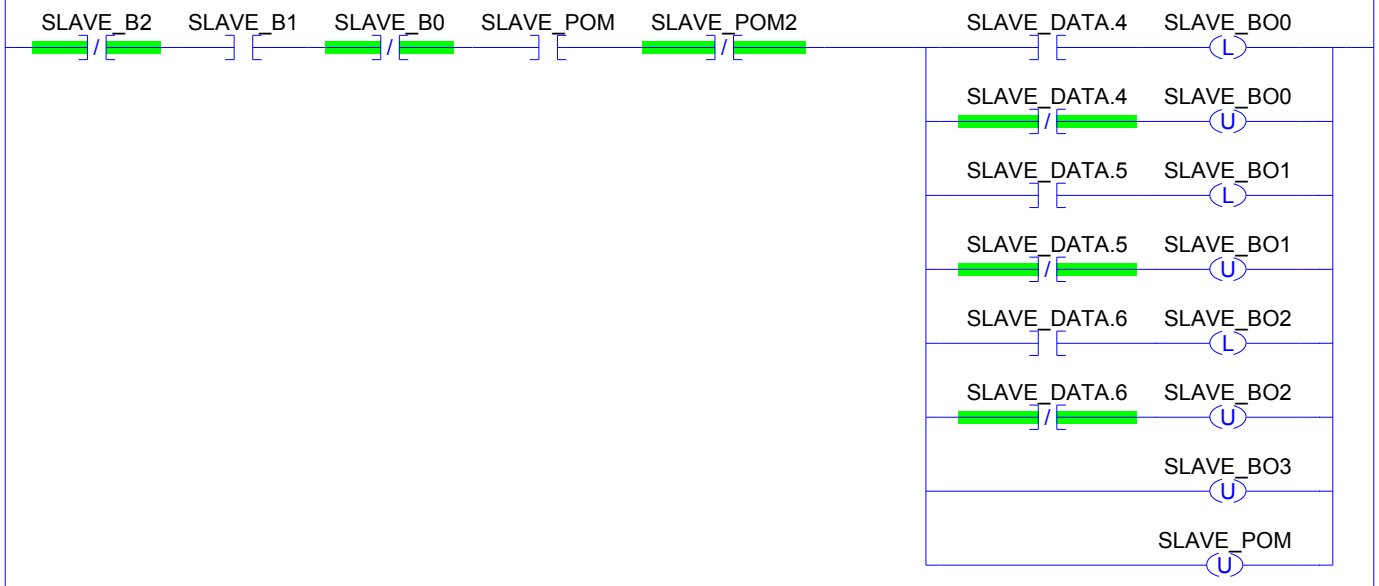
SLAVE VYSILA POZADAVEK 111 a MASTER MU POSILA D10(.9) - D8(.7). Kontrolni bit K je nastaven do log1.

0



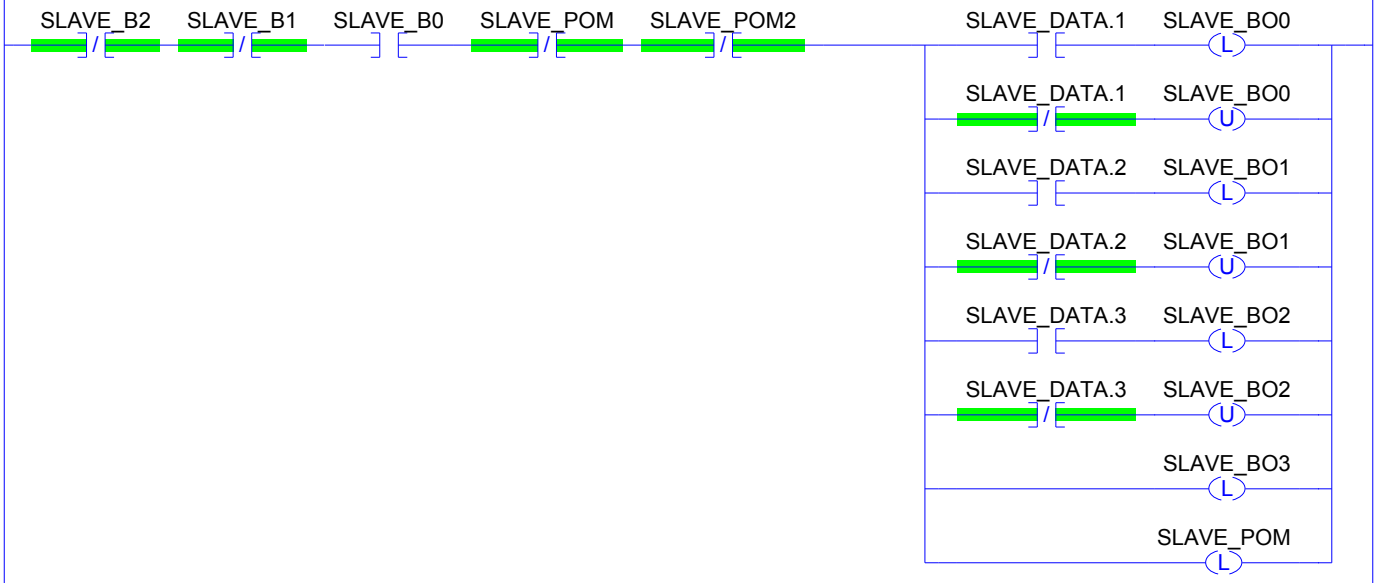
SLAVE VYSILA POZADAVEK 010 a MASTER MU POSILA D7(.6) - D5(.4). Kontrolni bit K je nastaven do log0.

1



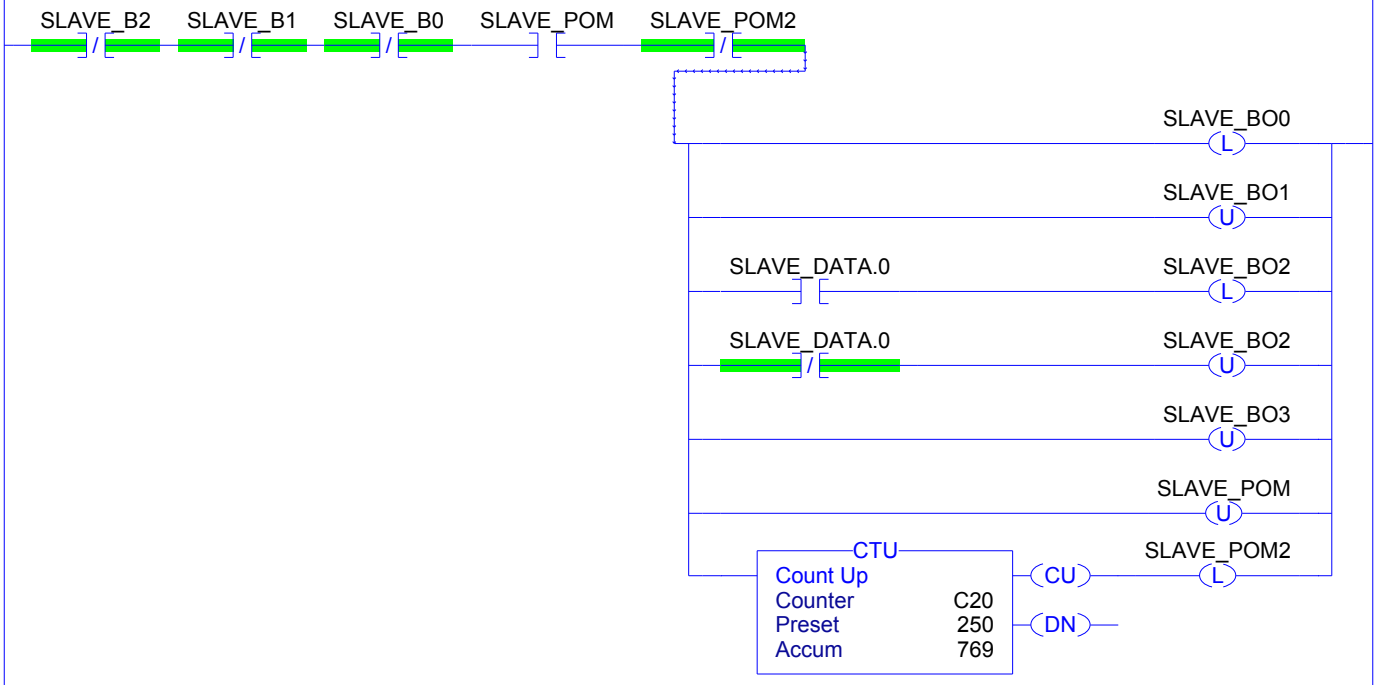
SLAVE VYSILA POZADAVEK 001 a MASTER MU POSILA D4(.3) - D2(.1). Kontrolni bit K je nastaven do log1.

2



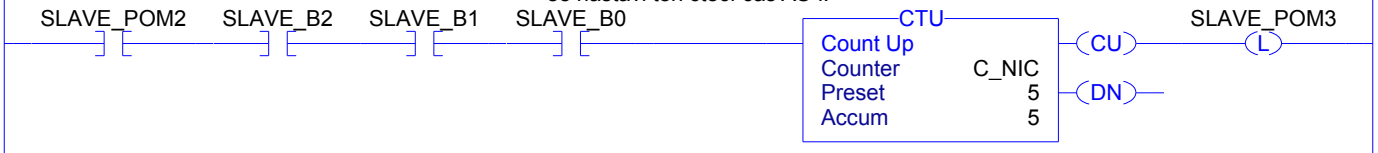
SLAVE VYSILA POZADAVEK 000 a MASTER MU POSILA D1(.0), O , V . Kontrolni bit K je nastaven do log0.

3

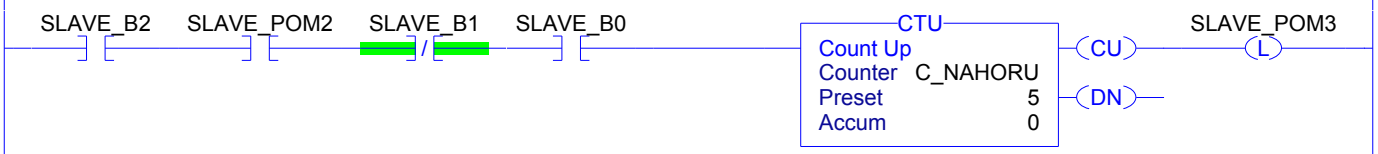


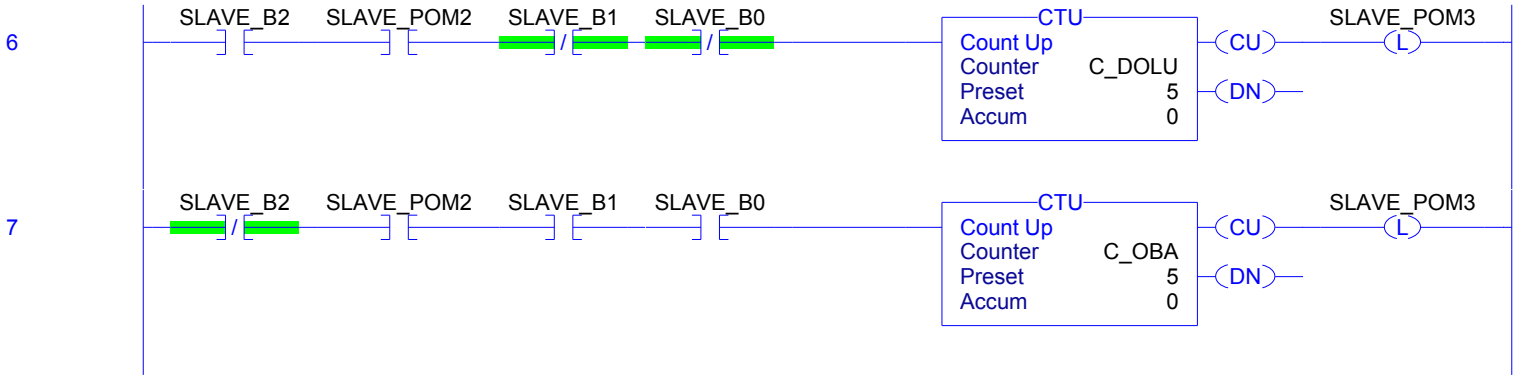
Zjistuje jestli bylo zmacknuto tlacitko. Citace jsou pridany k vuli eliminaci chyb. Teoreticky by tam nemusely být ale záleží na tom na kolik se nastavi ten čtecí čas AS-i.

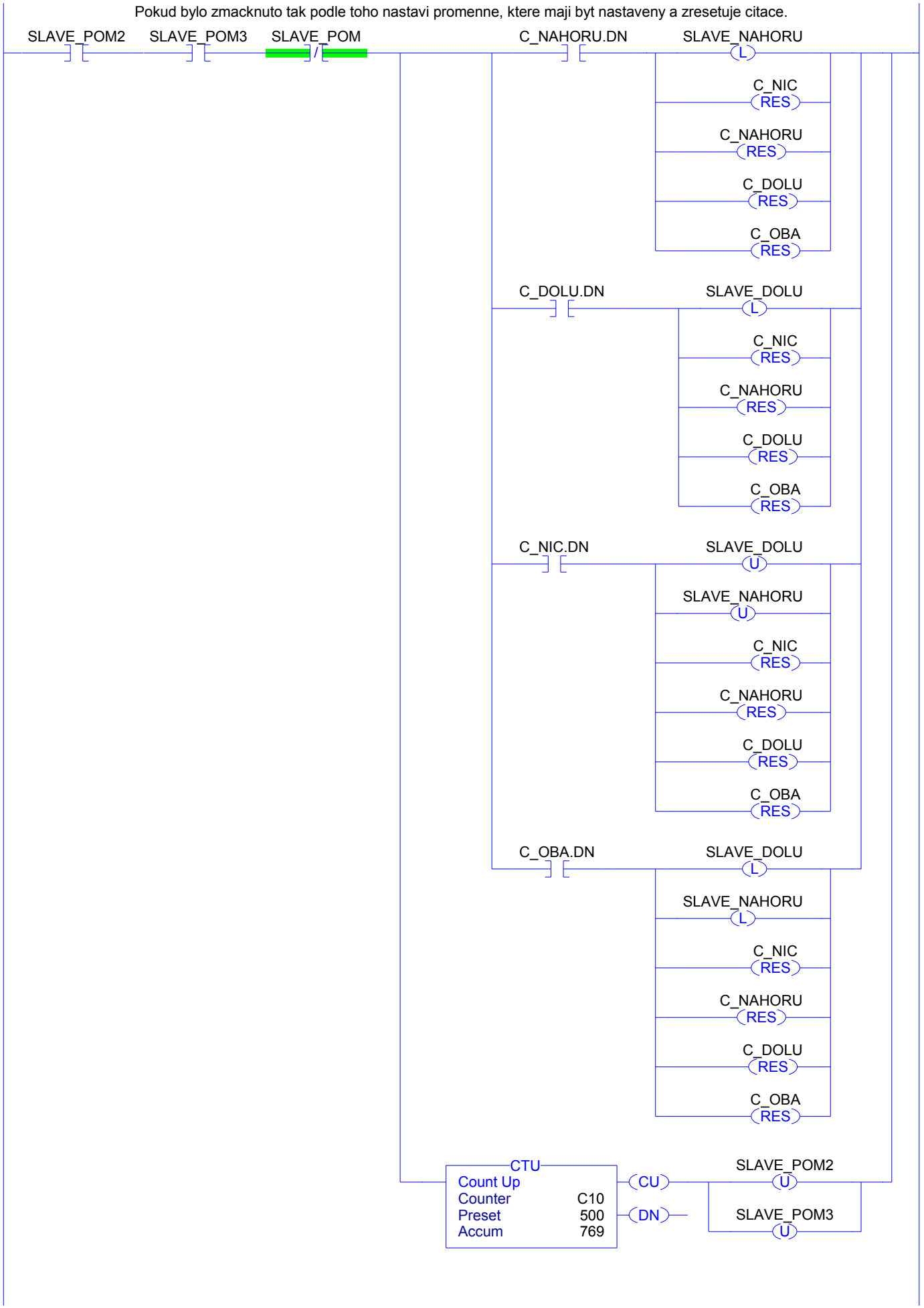
4



5




6
SLAVE_B2
SLAVE_POM2
SLAVE_B1
SLAVE_B0
CTU
Count Up
Counter C_DOLU
Preset 5
Accum 0
CU
DN
SLAVE_POM3
L
7
SLAVE_B2
SLAVE_POM2
SLAVE_B1
SLAVE_B0
CTU
Count Up
Counter C_OBA
Preset 5
Accum 0
CU
DN
SLAVE_POM3
L


Pokud bylo zmacknuto tak podle toho nastavi promenne, ktere maji byt nastaveny a zresetuje citace.
8
SLAVE_POM2
SLAVE_POM3
SLAVE_POM
C_NAHORU.DN
SLAVE_NAHORU
L
C_NIC
RES
C_NAHORU
RES
C_DOLU
RES
C_OBA
RES
C_DOLU.DN
SLAVE_DOLU
L
C_NIC
RES
C_NAHORU
RES
C_DOLU
RES
C_OBA
RES
C_NIC.DN
SLAVE_DOLU
U
SLAVE_NAHORU
U
C_NIC
RES
C_NAHORU
RES
C_DOLU
RES
C_OBA
RES
C_OBA.DN
SLAVE_DOLU
L
SLAVE_NAHORU
L
C_NIC
RES
C_NAHORU
RES
C_DOLU
RES
C_OBA
RES
CTU
Count Up
Counter C10
Preset 500
Accum 769
CU
DN
SLAVE_POM2
U
SLAVE_POM3
U

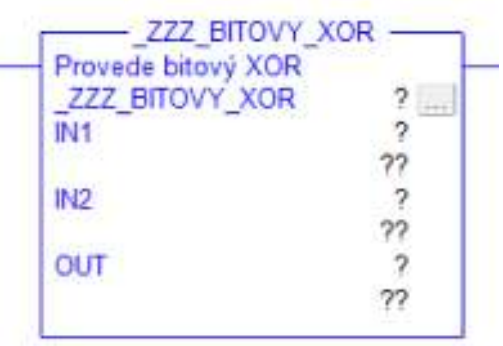
(End)

_ZZZ_BITOVY_XOR v1.0

Provede bitový XOR

Available Languages

Relay Ladder



Function Block

Structured Text

```
_ZZZ_BITOVY_XOR(IN1, IN2, OUT);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_ZZZ_BITOVY_XOR	_ZZZ_BITOVY_XOR	InOut	Provede bitový XOR
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	IN1	BOOL	Input	
X	IN2	BOOL	Input	
X	OUT	BOOL	Output	

Extended Description

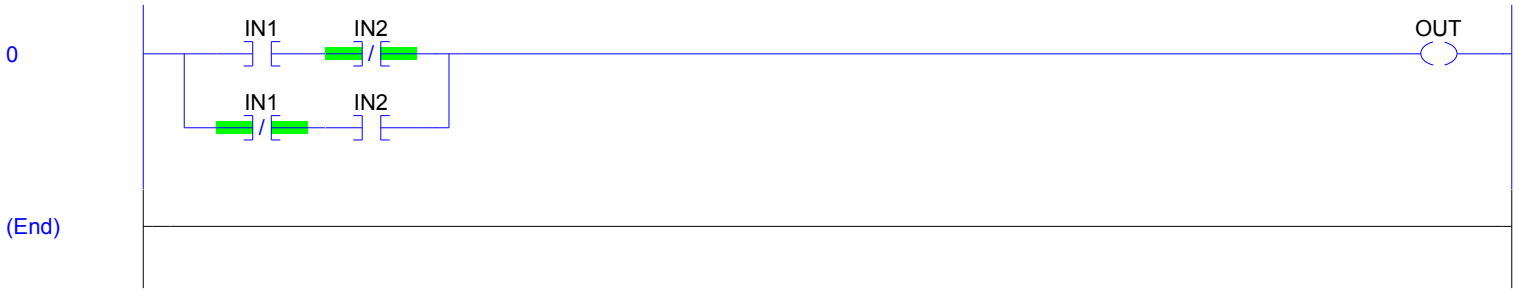
Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
IN1	0	BOOL	_ZZZ_BITOVY_XOR
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
IN1 - _ZZZ_BITOVY_XOR/Logic - 0(XIC), 0(XIO)			
IN2	0	BOOL	_ZZZ_BITOVY_XOR
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
IN2 - _ZZZ_BITOVY_XOR/Logic - 0(XIC), 0(XIO)			
OUT	0	BOOL	_ZZZ_BITOVY_XOR
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read Only		
*OUT - _ZZZ_BITOVY_XOR/Logic - *0(OTE)*			

Name	Default	Data Type	Scope
No Tags Exist			

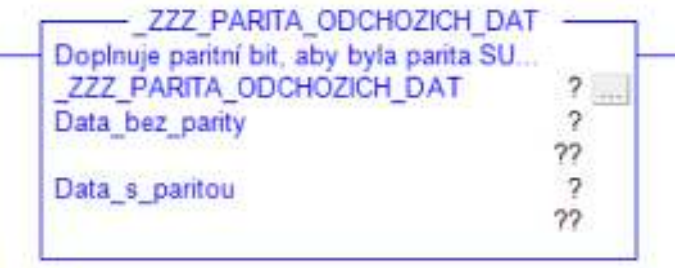

0
IN1
IN2
IN1
IN2
OUT
(End)

_ZZZ_PARITA_ODCHOZICH_DAT v1.0

Doplnuje paritní bit, aby byla parita SUDA

Available Languages

Relay Ladder



Function Block

Structured Text

```
_ZZZ_PARITA_ODCHOZICH_DAT(Data_bez_parity, Data_s_paritou);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_ZZZ_PARITA_ODCHOZICH_DAT	_ZZZ_PARITA_ODCHOZICH_DAT	InOut	Doplnuje paritní bit, aby byla parita SUDA
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	Data_bez_parity	INT	Input	
X	Data_s_paritou	INT	Output	

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
Data_bez_parity	0	INT	_ZZZ_PARITA_ODCHOZICH_DAT

Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write

Data_bez_parity.1 0 BOOL
Data_bez_parity.1 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - 1-A1(IREF,Data_bez_parity.1), 1-B1(_ZZZ_BITOVY_XOR,_BITOVY_XOR_01.IN1), 1-D3(OREF,Data_s_paritou.1)

Data_bez_parity.2 0 BOOL
Data_bez_parity.2 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - 1-A1(IREF,Data_bez_parity.2), 1-B1(_ZZZ_BITOVY_XOR,_BITOVY_XOR_01.IN2), 1-D3(OREF,Data_s_paritou.2)

Data_bez_parity.3 0 BOOL
Data_bez_parity.3 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - 1-A2(IREF,Data_bez_parity.3), 1-C1(_ZZZ_BITOVY_XOR,_BITOVY_XOR_02.IN2), 1-D4(OREF,Data_s_paritou.3)

Data_bez_parity.4 0 BOOL
Data_bez_parity.4 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - 1-A2(IREF,Data_bez_parity.4), 1-D1(_ZZZ_BITOVY_XOR,_BITOVY_XOR_03.IN2), 1-D4(OREF,Data_s_paritou.4)

Data_bez_parity.5 0 BOOL
Data_bez_parity.5 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - 1-A2(IREF,Data_bez_parity.5), 1-D4(OREF,Data_s_paritou.5), 1-E2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_04.IN2)

Data_bez_parity.6 0 BOOL
Data_bez_parity.6 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - 1-A2(IREF,Data_bez_parity.6), 1-D4(OREF,Data_s_paritou.6), 1-E2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_05.IN2)

Data_bez_parity.7 0 BOOL
Data_bez_parity.7 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - 1-A2(IREF,Data_bez_parity.7), 1-D4(OREF,Data_s_paritou.7), 1-F2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_06.IN2)

Data_bez_parity.8 0 BOOL
Data_bez_parity.8 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - 1-A3(IREF,Data_bez_parity.8), 1-D5(OREF,Data_s_paritou.8), 1-G2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_07.IN2)

Data_bez_parity.9 0 BOOL
Data_bez_parity.9 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - 1-A3(IREF,Data_bez_parity.9), 1-D5(OREF,Data_s_paritou.9), 1-H2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_08.IN2)

Data_s_paritou	0	INT	_ZZZ_PARITA_ODCHOZICH_DAT

Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write

Data_s_paritou.0 0 BOOL
*Data_s_paritou.0 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-D3(OREF,Data_s_paritou.0), 1-H2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_08.OUT)*

Data_s_paritou.1 0 BOOL
*Data_s_paritou.1 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-D3(OREF,Data_s_paritou.1), 1-A1(IREF,Data_bez_parity.1)*

Data_s_paritou.2 0 BOOL
*Data_s_paritou.2 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-D3(OREF,Data_s_paritou.2), 1-A1(IREF,Data_bez_parity.2)*

Data_s_paritou.3 0 BOOL
*Data_s_paritou.3 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-D4(OREF,Data_s_paritou.3), 1-A2(IREF,Data_bez_parity.3)*

Data_s_paritou.4 0 BOOL
*Data_s_paritou.4 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-D4(OREF,Data_s_paritou.4), 1-A2(IREF,Data_bez_parity.4)*

Data_s_paritou.5 0 BOOL
*Data_s_paritou.5 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-D4(OREF,Data_s_paritou.5), 1-A2(IREF,Data_bez_parity.5)*

Data_s_paritou.6 0 BOOL
*Data_s_paritou.6 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-D4(OREF,Data_s_paritou.6), 1-A2(IREF,Data_bez_parity.6)*

Data_s_paritou.7 0 BOOL
*Data_s_paritou.7 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-D4(OREF,Data_s_paritou.7), 1-A2(IREF,Data_bez_parity.7)*

Data_s_paritou.8 0 BOOL
*Data_s_paritou.8 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-D5(OREF,Data_s_paritou.8), 1-A3(IREF,Data_bez_parity.8)*

Data_s_paritou.9 0 BOOL
*Data_s_paritou.9 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-D5(OREF,Data_s_paritou.9), 1-A3(IREF,Data_bez_parity.9)*

Name	Default	Data Type	Scope
_BITOVY_XOR_01		_ZZZ_BITOVY_XOR	_ZZZ_PARITA_ODCHOZICH_DAT
Provede bitový XOR			
Usage:	Local Tag		
External Access:	None		
*_BITOVY_XOR_01 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-A1(IREF,Data_bez_parity.1), *1-A1(IREF,Data_bez_parity.2), *1-B1(_ZZZ_BITOVY_XOR,_BITOVY_XOR_01), *1-C1(_ZZZ_BITOVY_XOR,_BITOVY_XOR_02.IN1)*			
_BITOVY_XOR_01.EnableIn	1	BOOL	
Provede bitový XOR Enable Input - System Defined Parameter			
_BITOVY_XOR_01.EnableOut	0	BOOL	
Provede bitový XOR Enable Output - System Defined Parameter			
_BITOVY_XOR_01.IN1	0	BOOL	
Provede bitový XOR			
_BITOVY_XOR_01.IN2	0	BOOL	
Provede bitový XOR			
_BITOVY_XOR_01.OUT	0	BOOL	
Provede bitový XOR			
_BITOVY_XOR_02		_ZZZ_BITOVY_XOR	_ZZZ_PARITA_ODCHOZICH_DAT
Provede bitový XOR			
Usage:	Local Tag		
External Access:	None		
*_BITOVY_XOR_02 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-A2(IREF,Data_bez_parity.3), *1-B1(_ZZZ_BITOVY_XOR,_BITOVY_XOR_01.OUT), *1-C1(_ZZZ_BITOVY_XOR,_BITOVY_XOR_02), *1-D1(_ZZZ_BITOVY_XOR,_BITOVY_XOR_03.IN1)*			
_BITOVY_XOR_02.EnableIn	1	BOOL	
Provede bitový XOR Enable Input - System Defined Parameter			
_BITOVY_XOR_02.EnableOut	0	BOOL	
Provede bitový XOR Enable Output - System Defined Parameter			
_BITOVY_XOR_02.IN1	0	BOOL	
Provede bitový XOR			
_BITOVY_XOR_02.IN2	0	BOOL	
Provede bitový XOR			
_BITOVY_XOR_02.OUT	0	BOOL	
Provede bitový XOR			
_BITOVY_XOR_03		_ZZZ_BITOVY_XOR	_ZZZ_PARITA_ODCHOZICH_DAT
Provede bitový XOR			
Usage:	Local Tag		
External Access:	None		
*_BITOVY_XOR_03 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-A2(IREF,Data_bez_parity.4), *1-C1(_ZZZ_BITOVY_XOR,_BITOVY_XOR_02.OUT), *1-D1(_ZZZ_BITOVY_XOR,_BITOVY_XOR_03), *1-E2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_04.IN1)*			
_BITOVY_XOR_03.EnableIn	1	BOOL	
Provede bitový XOR Enable Input - System Defined Parameter			
_BITOVY_XOR_03.EnableOut	0	BOOL	
Provede bitový XOR Enable Output - System Defined Parameter			
_BITOVY_XOR_03.IN1	0	BOOL	
Provede bitový XOR			
_BITOVY_XOR_03.IN2	0	BOOL	
Provede bitový XOR			
_BITOVY_XOR_03.OUT	0	BOOL	
Provede bitový XOR			
_BITOVY_XOR_04		_ZZZ_BITOVY_XOR	_ZZZ_PARITA_ODCHOZICH_DAT
Provede bitový XOR			
Usage:	Local Tag		
External Access:	None		

_BITOVY_XOR_04 (Continued)
*_BITOVY_XOR_04 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-A2(IREF,Data_bez_parity.5), *1-D1(_ZZZ_BITOVY_XOR,_BITOVY_XOR_03.OUT), *1-E2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_04), *1-E2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_05.IN1)*

_BITOVY_XOR_04.EnableIn	1	BOOL
Provede bitový XOR Enable Input - System Defined Parameter		
_BITOVY_XOR_04.EnableOut	0	BOOL
Provede bitový XOR Enable Output - System Defined Parameter		
_BITOVY_XOR_04.IN1	0	BOOL
Provede bitový XOR		
_BITOVY_XOR_04.IN2	0	BOOL
Provede bitový XOR		
_BITOVY_XOR_04.OUT	0	BOOL
Provede bitový XOR		

_BITOVY_XOR_05	_ZZZ_BITOVY_XOR	_ZZZ_PARITA_ODCHOZICH_DAT

Provede bitový XOR
Usage: Local Tag
External Access: None
*_BITOVY_XOR_05 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-A2(IREF,Data_bez_parity.6), *1-E2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_04.OUT), *1-E2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_05), *1-F2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_06.IN1)*

_BITOVY_XOR_05.EnableIn	1	BOOL
Provede bitový XOR Enable Input - System Defined Parameter		
_BITOVY_XOR_05.EnableOut	0	BOOL
Provede bitový XOR Enable Output - System Defined Parameter		
_BITOVY_XOR_05.IN1	0	BOOL
Provede bitový XOR		
_BITOVY_XOR_05.IN2	0	BOOL
Provede bitový XOR		
_BITOVY_XOR_05.OUT	0	BOOL
Provede bitový XOR		

_BITOVY_XOR_06	_ZZZ_BITOVY_XOR	_ZZZ_PARITA_ODCHOZICH_DAT

Provede bitový XOR
Usage: Local Tag
External Access: None
*_BITOVY_XOR_06 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-A2(IREF,Data_bez_parity.7), *1-E2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_05.OUT), *1-F2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_06), *1-G2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_07.IN1)*

_BITOVY_XOR_06.EnableIn	1	BOOL
Provede bitový XOR Enable Input - System Defined Parameter		
_BITOVY_XOR_06.EnableOut	0	BOOL
Provede bitový XOR Enable Output - System Defined Parameter		
_BITOVY_XOR_06.IN1	0	BOOL
Provede bitový XOR		
_BITOVY_XOR_06.IN2	0	BOOL
Provede bitový XOR		
_BITOVY_XOR_06.OUT	0	BOOL
Provede bitový XOR		

_BITOVY_XOR_07	_ZZZ_BITOVY_XOR	_ZZZ_PARITA_ODCHOZICH_DAT

Provede bitový XOR
Usage: Local Tag
External Access: None
*_BITOVY_XOR_07 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-A3(IREF,Data_bez_parity.8), *1-F2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_06.OUT), *1-G2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_07), *1-H2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_08.IN1)*

_BITOVY_XOR_07.EnableIn	1	BOOL
Provede bitový XOR Enable Input - System Defined Parameter		
_BITOVY_XOR_07.EnableOut	0	BOOL

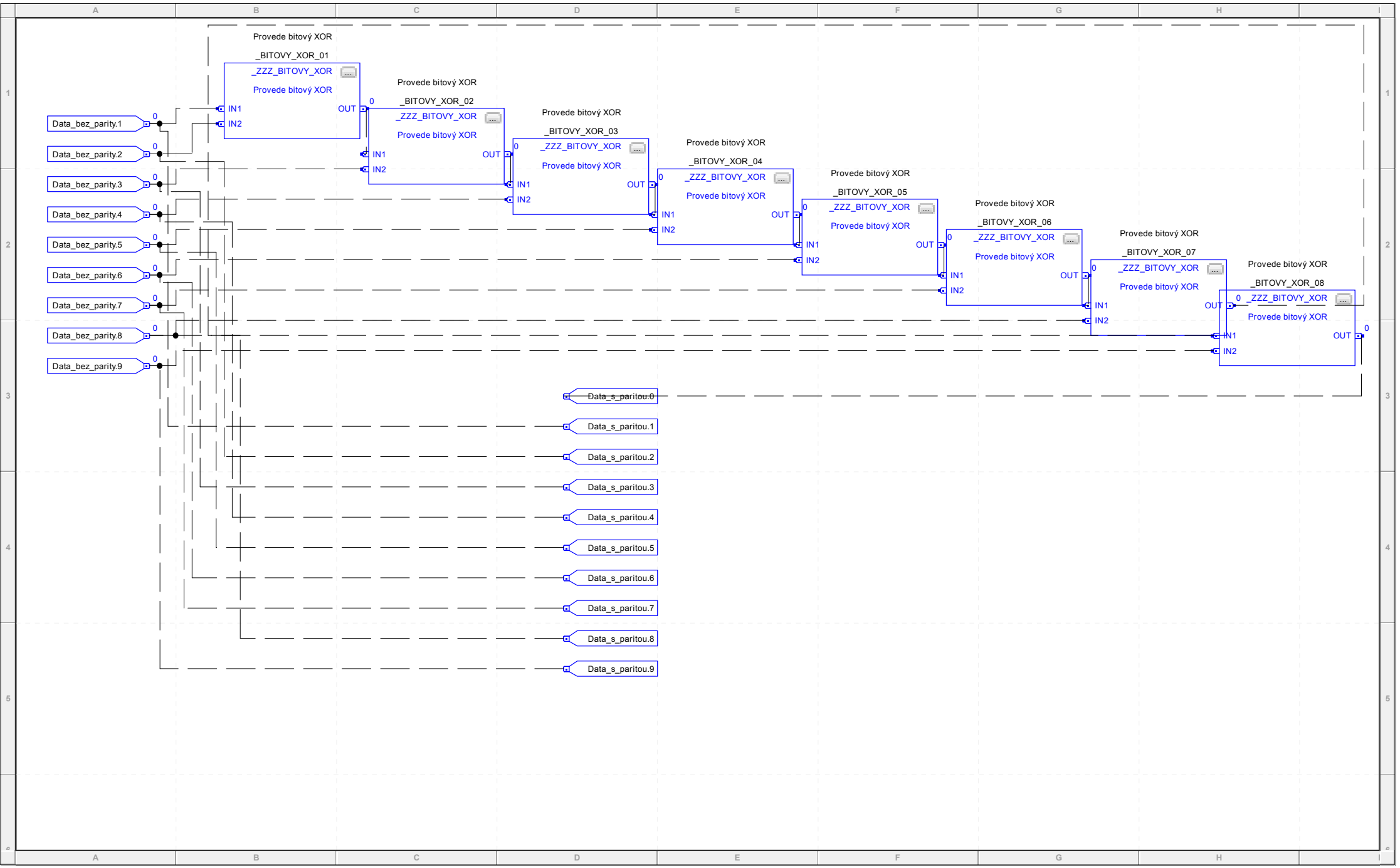
_BITOVY_XOR_07 (Continued)
Provede bitový XOR Enable Output - System Defined Parameter

_BITOVY_XOR_07.IN1	0	BOOL
Provede bitový XOR		
_BITOVY_XOR_07.IN2	0	BOOL
Provede bitový XOR		
_BITOVY_XOR_07.OUT	0	BOOL
Provede bitový XOR		

_BITOVY_XOR_08	_ZZZ_BITOVY_XOR	_ZZZ_PARITA_ODCHOZICH_DAT

Provede bitový XOR
Usage: Local Tag
External Access: None
*_BITOVY_XOR_08 - _ZZZ_PARITA_ODCHOZICH_DAT/Logic - *1-A3(IREF,Data_bez_parity.9), *1-D3(OREF,Data_s_paritou.0), *1-G2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_07.OUT), *1-H2(_ZZZ_BITOVY_XOR,_BITOVY_XOR_08)*

_BITOVY_XOR_08.EnableIn	1	BOOL
Provede bitový XOR Enable Input - System Defined Parameter		
_BITOVY_XOR_08.EnableOut	0	BOOL
Provede bitový XOR Enable Output - System Defined Parameter		
_BITOVY_XOR_08.IN1	0	BOOL
Provede bitový XOR		
_BITOVY_XOR_08.IN2	0	BOOL
Provede bitový XOR		
_BITOVY_XOR_08.OUT	0	BOOL
Provede bitový XOR		


Provede bitový XOR
_BITOVY_XOR_01
_ZZZ_BITOVY_XOR
Provede bitový XOR
IN1
IN2
OUT
_BITOVY_XOR_02
_BITOVY_XOR_03
_BITOVY_XOR_04
_BITOVY_XOR_05
_BITOVY_XOR_06
_BITOVY_XOR_07
_BITOVY_XOR_08
Data_bez_parity.1
Data_bez_parity.2
Data_bez_parity.3
Data_bez_parity.4
Data_bez_parity.5
Data_bez_parity.6
Data_bez_parity.7
Data_bez_parity.8
Data_bez_parity.9
Data_s_paritou.0
Data_s_paritou.1
Data_s_paritou.2
Data_s_paritou.3
Data_s_paritou.4
Data_s_paritou.5
Data_s_paritou.6
Data_s_paritou.7
Data_s_paritou.8
Data_s_paritou.9

_ZZZ_READ_1DI v1.0

Cteni 1DI z slavu 4DI do maximali adresy 15!

Available Languages

Relay Ladder

Function Block

Structured Text

```
_ZZZ_READ_1DI(ASi_Master, ASi_Input, ASi_Output, Slave_Address, Slave_Bit, Slave_DI_ret);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_ZZZ_READ_1DI	_ZZZ_READ_1DI	InOut	Cteni 1DI z slavu 4DI do maximali adresy 15!
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	ASi_Master	BOOL	Input	
X	ASi_Input	AB:1756_MODULE_INT_488Bytes:I:0	InOut	
X	ASi_Output	AB:1756_MODULE_INT_488Bytes:O:0	InOut	
X	Slave_Address	DINT	Input	Adresa Slavu
X	Slave_Bit	DINT	Input	Bit slavu (0-3)
X	Slave_DI_ret	BOOL	Output	

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
ASi_Input		AB:1756_MODULE_INT_488Bytes:I:0	_ZZZ_READ_1DI
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*ASi_Input - _ZZZ_READ_1DI/Logic - *0(_ZZZ_READ_4DI)*			
ASi_Master	0	BOOL	_ZZZ_READ_1DI
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
ASi_Master - _ZZZ_READ_1DI/Logic - 0(_ZZZ_READ_4DI)			
ASi_Output		AB:1756_MODULE_INT_488Bytes:O:0	_ZZZ_READ_1DI
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
*ASi_Output - _ZZZ_READ_1DI/Logic - *0(_ZZZ_READ_4DI)*			
Slave_Address	0	DINT	_ZZZ_READ_1DI
Adresa Slavu			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Slave_Address - _ZZZ_READ_1DI/Logic - 0(_ZZZ_READ_4DI)			
Slave_Bit	0	DINT	_ZZZ_READ_1DI
Bit slavu (0-3)			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Slave_Bit - _ZZZ_READ_1DI/Logic - 1(EQU)			
Slave_DI_ret	0	BOOL	_ZZZ_READ_1DI
Usage:	Output Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
*Slave_DI_ret - _ZZZ_READ_1DI/Logic - *1(OTL), *1(OTU)*			

Name	Default	Data Type	Scope
DI0	0	BOOL	_ZZZ_READ_1DI
Usage:	Local Tag		
External Access:	None		
*DI0 - _ZZZ_READ_1DI/Logic - *0(_ZZZ_READ_4DI), 1(XIC), 1(XIO)*			
DI1	0	BOOL	_ZZZ_READ_1DI
Usage:	Local Tag		
External Access:	None		
*DI1 - _ZZZ_READ_1DI/Logic - *0(_ZZZ_READ_4DI), 1(XIC), 1(XIO)*			
DI2	0	BOOL	_ZZZ_READ_1DI
Usage:	Local Tag		
External Access:	None		
*DI2 - _ZZZ_READ_1DI/Logic - *0(_ZZZ_READ_4DI), 1(XIC), 1(XIO)*			
DI3	0	BOOL	_ZZZ_READ_1DI
Usage:	Local Tag		
External Access:	None		
*DI3 - _ZZZ_READ_1DI/Logic - *0(_ZZZ_READ_4DI), 1(XIC), 1(XIO)*			
READ_4DI		_ZZZ_READ_4DI	_ZZZ_READ_1DI
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
Usage:	Local Tag		
External Access:	None		
*READ_4DI - _ZZZ_READ_1DI/Logic - *0(_ZZZ_READ_4DI)*			
READ_4DI.EnableIn	1	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15! Enable Input - System Defined Parameter			
READ_4DI.EnableOut	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15! Enable Output - System Defined Parameter			
READ_4DI.ASi_Master	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
READ_4DI.Slave_Adr_4DI_4DO	0	DINT	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
READ_4DI.Slave_DI_0	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
READ_4DI.Slave_DI_1	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
READ_4DI.Slave_DI_2	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			
READ_4DI.Slave_DI_3	0	BOOL	
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!			

0

Cteni 4DI z slavu
4DI/4DO do maximali
adresy 15!

_ZZZ_READ_4DI

Cteni 4DI z slavu 4DI/4DO do maximali a...	
_ZZZ_READ_4DI	READ_4DI ...
ASi_Master	ASi_Master
	0
ASi_Input	ASi_Input
ASi_Output	ASi_Output
Slave_Adr_4DI_4DO	Slave_Address
	0
Slave_DI_0	DI0
	0
Slave_DI_1	DI1
	0
Slave_DI_2	DI2
	0
Slave_DI_3	DI3
	0

1

Bit slavu (0-3)

EQU

Equal	
Source A	Slave_Bit
	0
Source B	0

DI0 Slave_DI_ret (L)

DI0 Slave_DI_ret (U)

Bit slavu (0-3)

EQU

Equal	
Source A	Slave_Bit
	0
Source B	1

DI1 Slave_DI_ret (L)

DI1 Slave_DI_ret (U)

Bit slavu (0-3)

EQU

Equal	
Source A	Slave_Bit
	0
Source B	2

DI2 Slave_DI_ret (L)

DI2 Slave_DI_ret (U)

Bit slavu (0-3)

EQU

Equal	
Source A	Slave_Bit
	0
Source B	3

DI3 Slave_DI_ret (L)

DI3 Slave_DI_ret (U)

(End)

_ZZZ_READ_4DI v1.0

Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!

Available Languages

Relay Ladder

Function Block

Structured Text

```
_ZZZ_READ_4DI(ASi_Master, ASi_Input, ASi_Output, Slave_Adr_4DI_4DO, Slave_DI_0, Slave_DI_1, Slave_DI_2, Slave_DI_3);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_ZZZ_READ_4DI	_ZZZ_READ_4DI	InOut	Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	ASi_Master	BOOL	Input	
X	ASi_Input	AB:1756_MODULE_INT_488Bytes:I:0	InOut	
X	ASi_Output	AB:1756_MODULE_INT_488Bytes:O:0	InOut	
X	Slave_Adr_4DI_4DO	DINT	Input	
X	Slave_DI_0	BOOL	Output	
X	Slave_DI_1	BOOL	Output	
X	Slave_DI_2	BOOL	Output	
X	Slave_DI_3	BOOL	Output	

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
ASi_Input		AB:1756_MODULE_INT_488Bytes:I:0	_ZZZ_READ_4DI
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
ASi_Input.Data[0].0	??	BOOL	
ASi_Input.Data[0].0 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[0].1	??	BOOL	
ASi_Input.Data[0].1 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[0].2	??	BOOL	
ASi_Input.Data[0].2 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[0].3	??	BOOL	
ASi_Input.Data[0].3 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[0].4	??	BOOL	
ASi_Input.Data[0].4 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[0].5	??	BOOL	
ASi_Input.Data[0].5 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[0].6	??	BOOL	
ASi_Input.Data[0].6 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[0].7	??	BOOL	
ASi_Input.Data[0].7 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[0].8	??	BOOL	
ASi_Input.Data[0].8 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[0].9	??	BOOL	
ASi_Input.Data[0].9 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[0].10	??	BOOL	
ASi_Input.Data[0].10 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[0].11	??	BOOL	
ASi_Input.Data[0].11 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].0	??	BOOL	
ASi_Input.Data[1].0 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].1	??	BOOL	
ASi_Input.Data[1].1 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].2	??	BOOL	
ASi_Input.Data[1].2 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].3	??	BOOL	
ASi_Input.Data[1].3 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].4	??	BOOL	
ASi_Input.Data[1].4 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].5	??	BOOL	
ASi_Input.Data[1].5 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].6	??	BOOL	
ASi_Input.Data[1].6 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].7	??	BOOL	
ASi_Input.Data[1].7 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].8	??	BOOL	
ASi_Input.Data[1].8 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].9	??	BOOL	
ASi_Input.Data[1].9 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].10	??	BOOL	
ASi_Input.Data[1].10 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].11	??	BOOL	
ASi_Input.Data[1].11 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].12	??	BOOL	
ASi_Input.Data[1].12 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].13	??	BOOL	
ASi_Input.Data[1].13 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].14	??	BOOL	
ASi_Input.Data[1].14 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[1].15	??	BOOL	
ASi_Input.Data[1].15 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[2].0	??	BOOL	
ASi_Input.Data[2].0 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			
ASi_Input.Data[2].1	??	BOOL	
ASi_Input.Data[2].1 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)			

ASi_Input (Continued)		
ASi_Input.Data[2].2	??	BOOL
ASi_Input.Data[2].2 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].3	??	BOOL
ASi_Input.Data[2].3 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].4	??	BOOL
ASi_Input.Data[2].4 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].5	??	BOOL
ASi_Input.Data[2].5 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].6	??	BOOL
ASi_Input.Data[2].6 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].7	??	BOOL
ASi_Input.Data[2].7 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].8	??	BOOL
ASi_Input.Data[2].8 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].9	??	BOOL
ASi_Input.Data[2].9 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].10	??	BOOL
ASi_Input.Data[2].10 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].11	??	BOOL
ASi_Input.Data[2].11 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].12	??	BOOL
ASi_Input.Data[2].12 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].13	??	BOOL
ASi_Input.Data[2].13 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].14	??	BOOL
ASi_Input.Data[2].14 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[2].15	??	BOOL
ASi_Input.Data[2].15 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].0	??	BOOL
ASi_Input.Data[3].0 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].1	??	BOOL
ASi_Input.Data[3].1 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].2	??	BOOL
ASi_Input.Data[3].2 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].3	??	BOOL
ASi_Input.Data[3].3 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].4	??	BOOL
ASi_Input.Data[3].4 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].5	??	BOOL
ASi_Input.Data[3].5 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].6	??	BOOL
ASi_Input.Data[3].6 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].7	??	BOOL
ASi_Input.Data[3].7 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].8	??	BOOL
ASi_Input.Data[3].8 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].9	??	BOOL
ASi_Input.Data[3].9 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].10	??	BOOL
ASi_Input.Data[3].10 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].11	??	BOOL
ASi_Input.Data[3].11 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].12	??	BOOL
ASi_Input.Data[3].12 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].13	??	BOOL
ASi_Input.Data[3].13 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].14	??	BOOL
ASi_Input.Data[3].14 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[3].15	??	BOOL
ASi_Input.Data[3].15 - _ZZZ_READ_4DI/Logic - 0(XIC), 0(XIO)		
ASi_Input.Data[16].0	??	BOOL
ASi_Input.Data[16].0 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[16].1	??	BOOL
ASi_Input.Data[16].1 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[16].2	??	BOOL
ASi_Input.Data[16].2 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		

ASi_Input (Continued)		
ASi_Input.Data[16].3	??	BOOL
ASi_Input.Data[16].3 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[16].4	??	BOOL
ASi_Input.Data[16].4 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[16].5	??	BOOL
ASi_Input.Data[16].5 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[16].6	??	BOOL
ASi_Input.Data[16].6 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[16].7	??	BOOL
ASi_Input.Data[16].7 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[16].8	??	BOOL
ASi_Input.Data[16].8 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[16].9	??	BOOL
ASi_Input.Data[16].9 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[16].10	??	BOOL
ASi_Input.Data[16].10 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[16].11	??	BOOL
ASi_Input.Data[16].11 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].0	??	BOOL
ASi_Input.Data[17].0 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].1	??	BOOL
ASi_Input.Data[17].1 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].2	??	BOOL
ASi_Input.Data[17].2 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].3	??	BOOL
ASi_Input.Data[17].3 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].4	??	BOOL
ASi_Input.Data[17].4 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].5	??	BOOL
ASi_Input.Data[17].5 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].6	??	BOOL
ASi_Input.Data[17].6 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].7	??	BOOL
ASi_Input.Data[17].7 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].8	??	BOOL
ASi_Input.Data[17].8 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].9	??	BOOL
ASi_Input.Data[17].9 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].10	??	BOOL
ASi_Input.Data[17].10 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].11	??	BOOL
ASi_Input.Data[17].11 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].12	??	BOOL
ASi_Input.Data[17].12 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].13	??	BOOL
ASi_Input.Data[17].13 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].14	??	BOOL
ASi_Input.Data[17].14 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[17].15	??	BOOL
ASi_Input.Data[17].15 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[18].0	??	BOOL
ASi_Input.Data[18].0 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[18].1	??	BOOL
ASi_Input.Data[18].1 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[18].2	??	BOOL
ASi_Input.Data[18].2 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[18].3	??	BOOL
ASi_Input.Data[18].3 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[18].4	??	BOOL
ASi_Input.Data[18].4 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[18].5	??	BOOL
ASi_Input.Data[18].5 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[18].6	??	BOOL
ASi_Input.Data[18].6 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		
ASi_Input.Data[18].7	??	BOOL
ASi_Input.Data[18].7 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)		

ASi_Input (Continued)

ASi_Input.Data[18].8	??	BOOL	
ASi_Input.Data[18].8 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[18].9	??	BOOL	
ASi_Input.Data[18].9 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[18].10	??	BOOL	
ASi_Input.Data[18].10 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[18].11	??	BOOL	
ASi_Input.Data[18].11 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[18].12	??	BOOL	
ASi_Input.Data[18].12 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[18].13	??	BOOL	
ASi_Input.Data[18].13 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[18].14	??	BOOL	
ASi_Input.Data[18].14 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[18].15	??	BOOL	
ASi_Input.Data[18].15 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].0	??	BOOL	
ASi_Input.Data[19].0 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].1	??	BOOL	
ASi_Input.Data[19].1 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].2	??	BOOL	
ASi_Input.Data[19].2 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].3	??	BOOL	
ASi_Input.Data[19].3 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].4	??	BOOL	
ASi_Input.Data[19].4 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].5	??	BOOL	
ASi_Input.Data[19].5 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].6	??	BOOL	
ASi_Input.Data[19].6 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].7	??	BOOL	
ASi_Input.Data[19].7 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].8	??	BOOL	
ASi_Input.Data[19].8 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].9	??	BOOL	
ASi_Input.Data[19].9 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].10	??	BOOL	
ASi_Input.Data[19].10 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].11	??	BOOL	
ASi_Input.Data[19].11 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].12	??	BOOL	
ASi_Input.Data[19].12 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].13	??	BOOL	
ASi_Input.Data[19].13 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].14	??	BOOL	
ASi_Input.Data[19].14 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			
ASi_Input.Data[19].15	??	BOOL	
ASi_Input.Data[19].15 - _ZZZ_READ_4DI/Logic - 1(XIC), 1(XIO)			

ASi_Master	0	BOOL	_ZZZ_READ_4DI
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
ASi_Master - _ZZZ_READ_4DI/Logic - 0(XIO), 1(XIC)			

Slave_Adr_4DI_4DO	0	DINT	_ZZZ_READ_4DI
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Slave_Adr_4DI_4DO - _ZZZ_READ_4DI/Logic - 0(EQU), 1(EQU)			

Slave_DI_0	0	BOOL	_ZZZ_READ_4DI
Usage:	Output Parameter		
Required:	Yes		

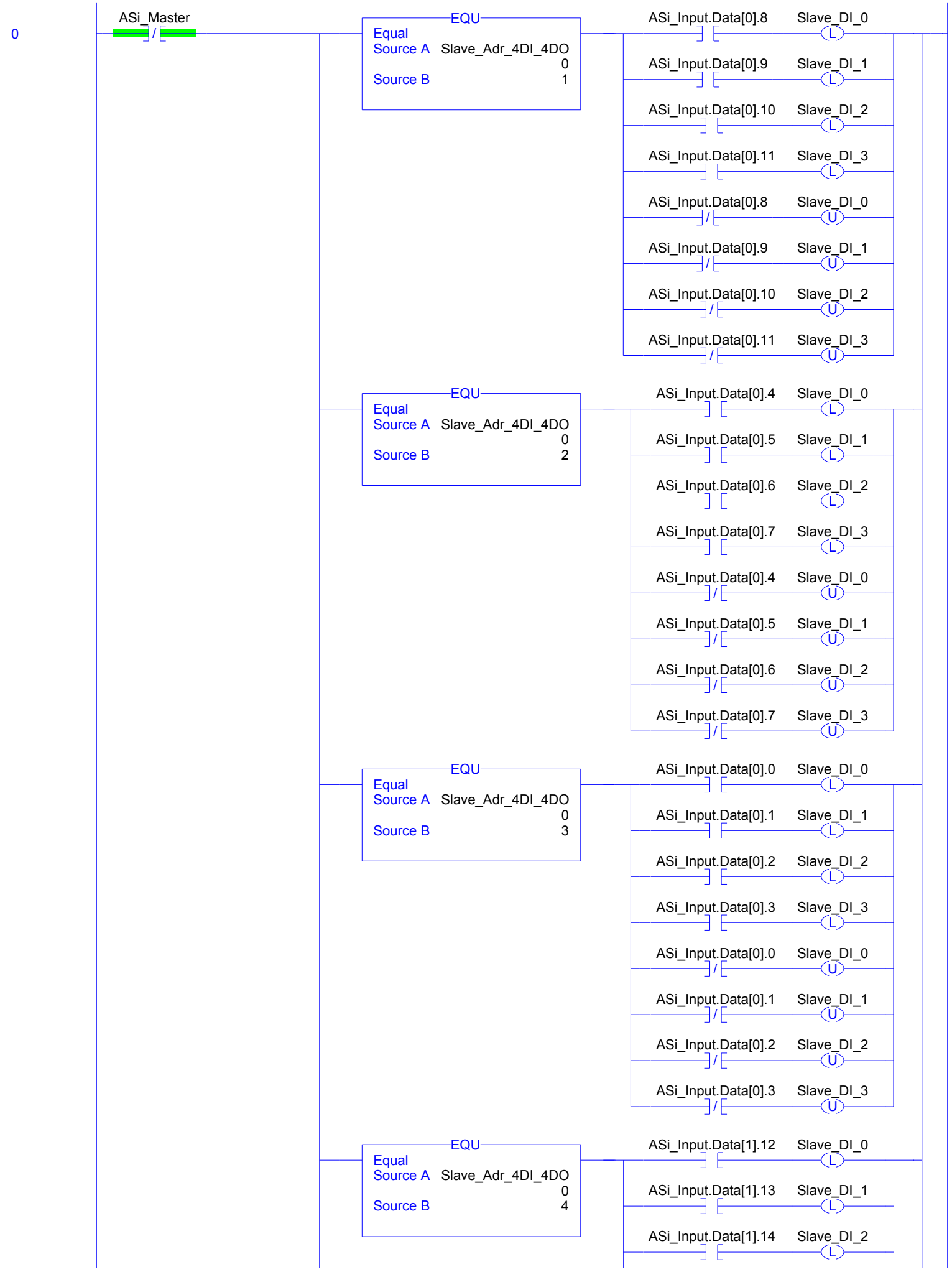
Slave_DI_0 (Continued)
Visible: Yes
External Access: Read/Write
*Slave_DI_0 - _ZZZ_READ_4DI/Logic - *0(OTL), *0(OTU), *1(OTL), *1(OTU)*

Slave_DI_1 0 BOOL _ZZZ_READ_4DI
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Slave_DI_1 - _ZZZ_READ_4DI/Logic - *0(OTL), *0(OTU), *1(OTL), *1(OTU)*

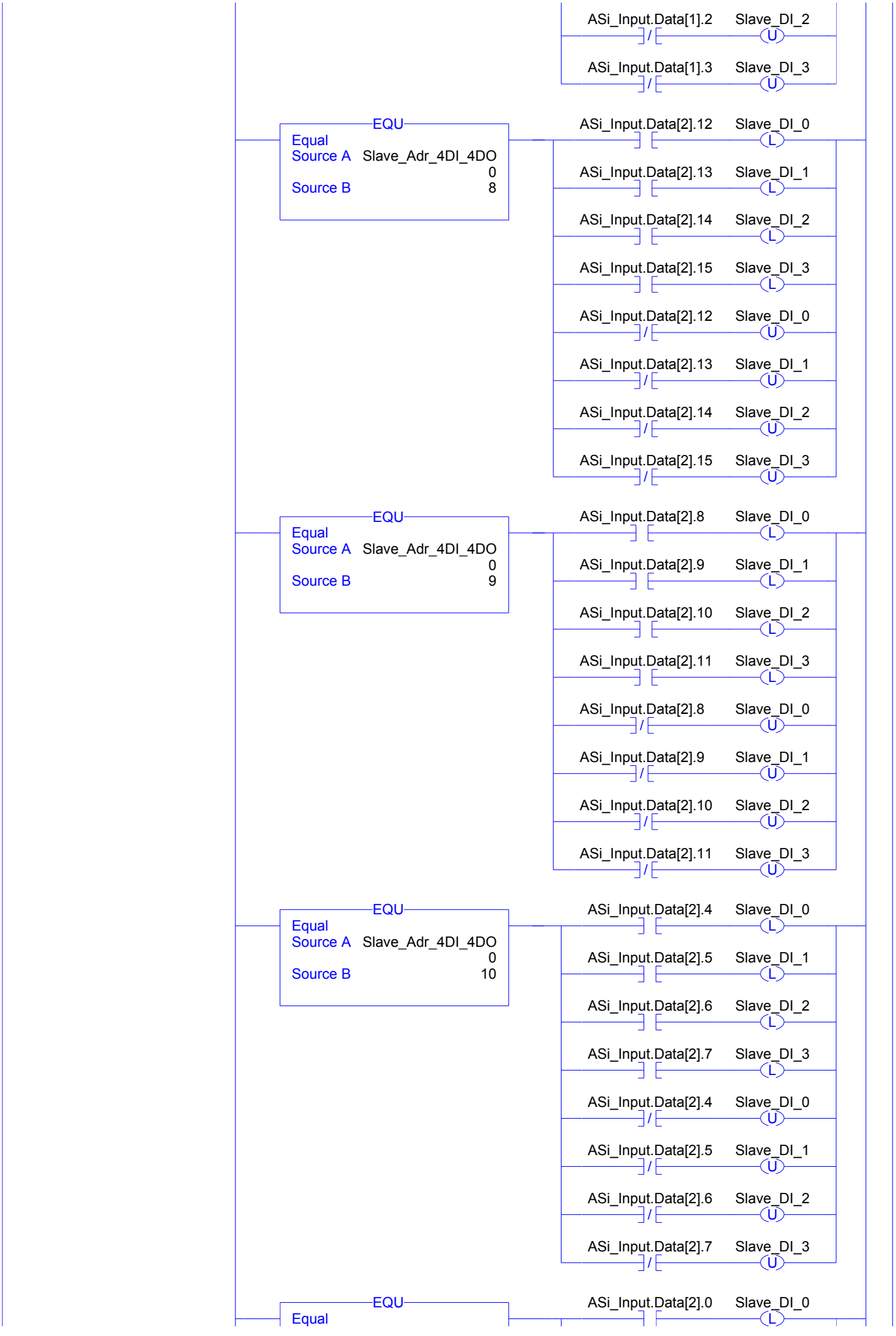
Slave_DI_2 0 BOOL _ZZZ_READ_4DI
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
*Slave_DI_2 - _ZZZ_READ_4DI/Logic - *0(OTL), *0(OTU), *1(OTL), *1(OTU)*

Slave_DI_3 0 BOOL _ZZZ_READ_4DI
Usage: Output Parameter
Required: Yes
Visible: Yes
External Access: Read Only
*Slave_DI_3 - _ZZZ_READ_4DI/Logic - *0(OTL), *0(OTU), *1(OTL), *1(OTU)*

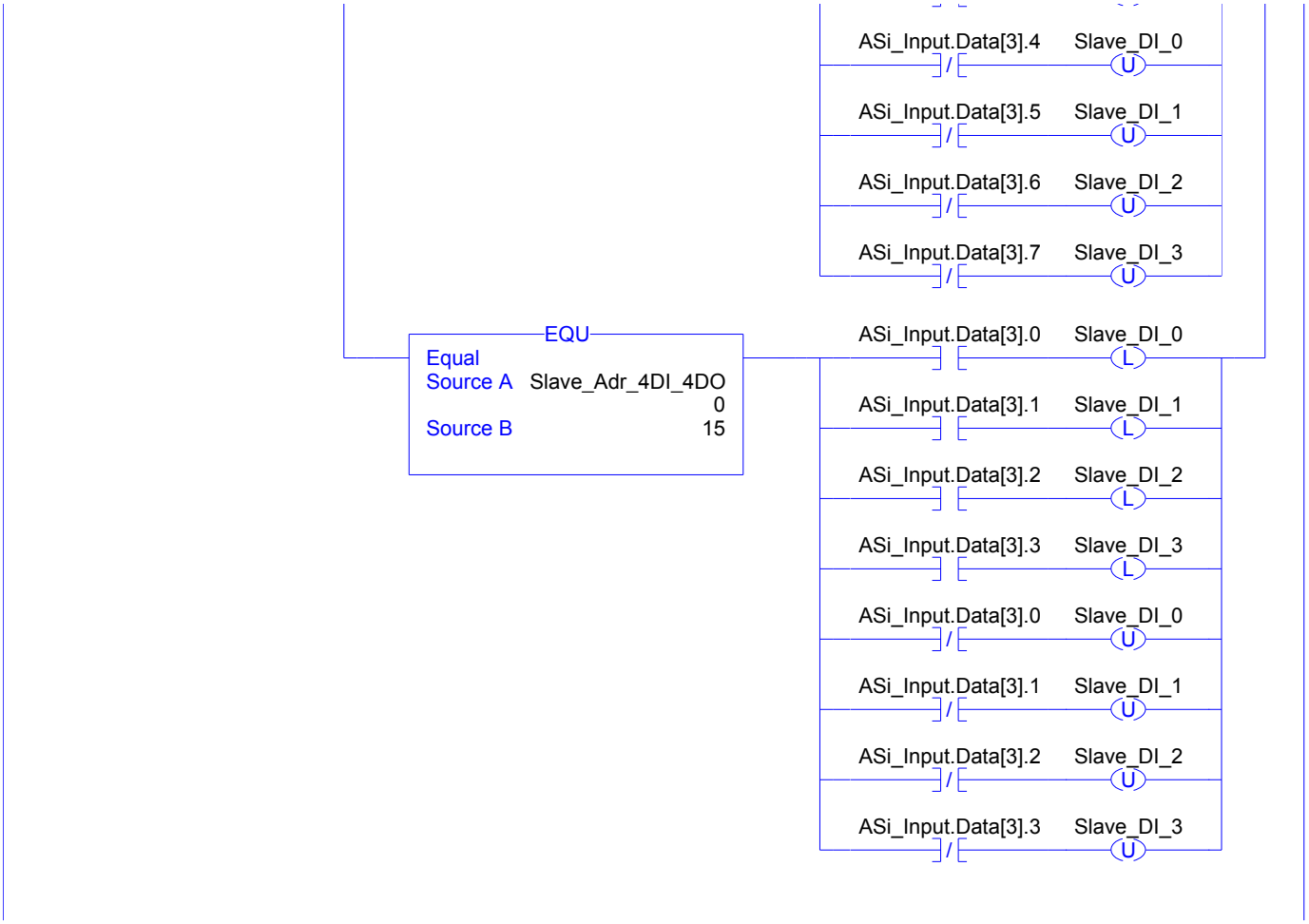
Name	Default	Data Type	Scope
No Tags Exist			

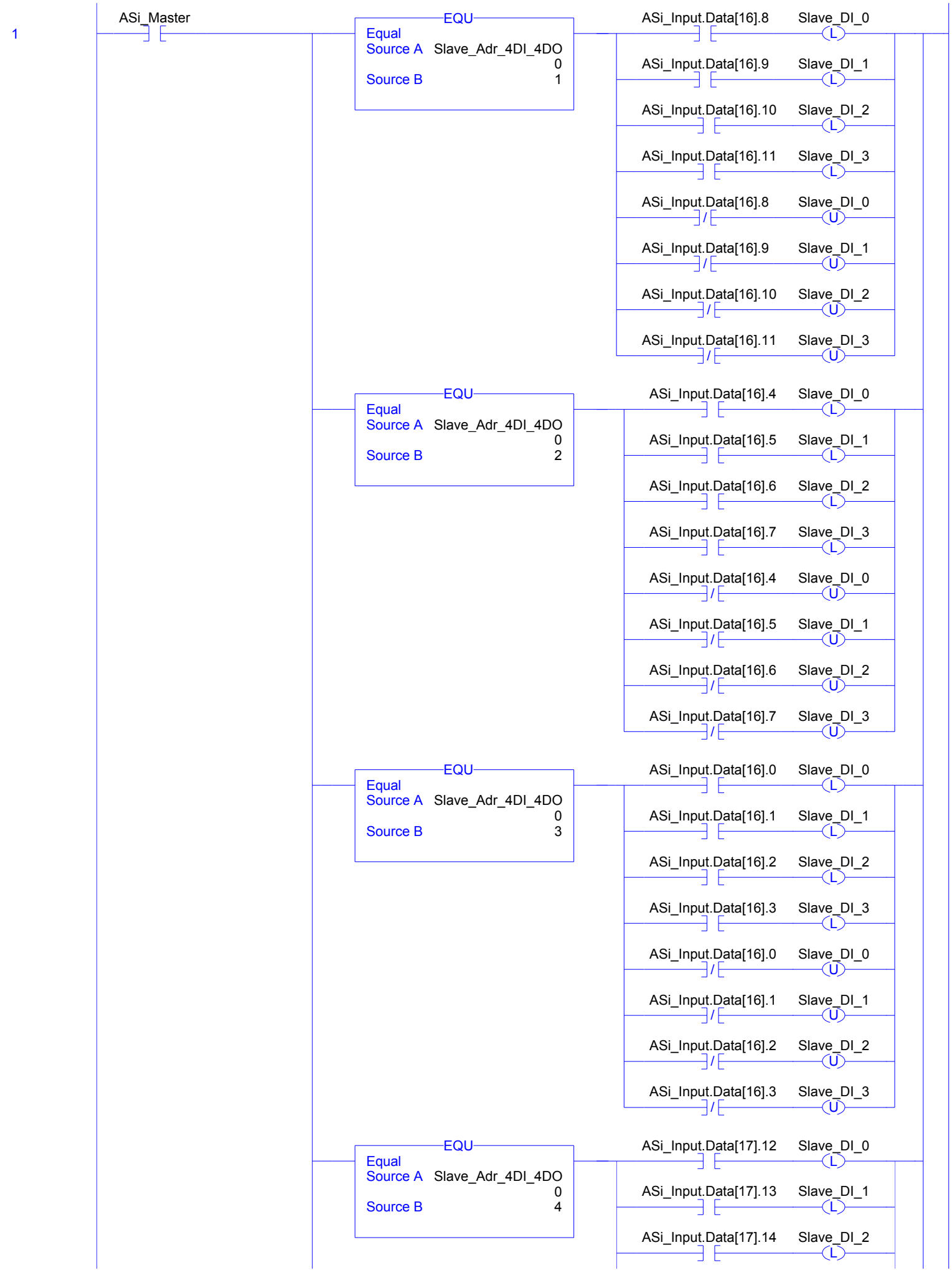

0
ASi_Master
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
1
ASi_Input.Data[0].8 Slave_DI_0
ASi_Input.Data[0].9 Slave_DI_1
ASi_Input.Data[0].10 Slave_DI_2
ASi_Input.Data[0].11 Slave_DI_3
ASi_Input.Data[0].8 Slave_DI_0
ASi_Input.Data[0].9 Slave_DI_1
ASi_Input.Data[0].10 Slave_DI_2
ASi_Input.Data[0].11 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
2
ASi_Input.Data[0].4 Slave_DI_0
ASi_Input.Data[0].5 Slave_DI_1
ASi_Input.Data[0].6 Slave_DI_2
ASi_Input.Data[0].7 Slave_DI_3
ASi_Input.Data[0].4 Slave_DI_0
ASi_Input.Data[0].5 Slave_DI_1
ASi_Input.Data[0].6 Slave_DI_2
ASi_Input.Data[0].7 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
3
ASi_Input.Data[0].0 Slave_DI_0
ASi_Input.Data[0].1 Slave_DI_1
ASi_Input.Data[0].2 Slave_DI_2
ASi_Input.Data[0].3 Slave_DI_3
ASi_Input.Data[0].0 Slave_DI_0
ASi_Input.Data[0].1 Slave_DI_1
ASi_Input.Data[0].2 Slave_DI_2
ASi_Input.Data[0].3 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
4
ASi_Input.Data[1].12 Slave_DI_0
ASi_Input.Data[1].13 Slave_DI_1
ASi_Input.Data[1].14 Slave_DI_2

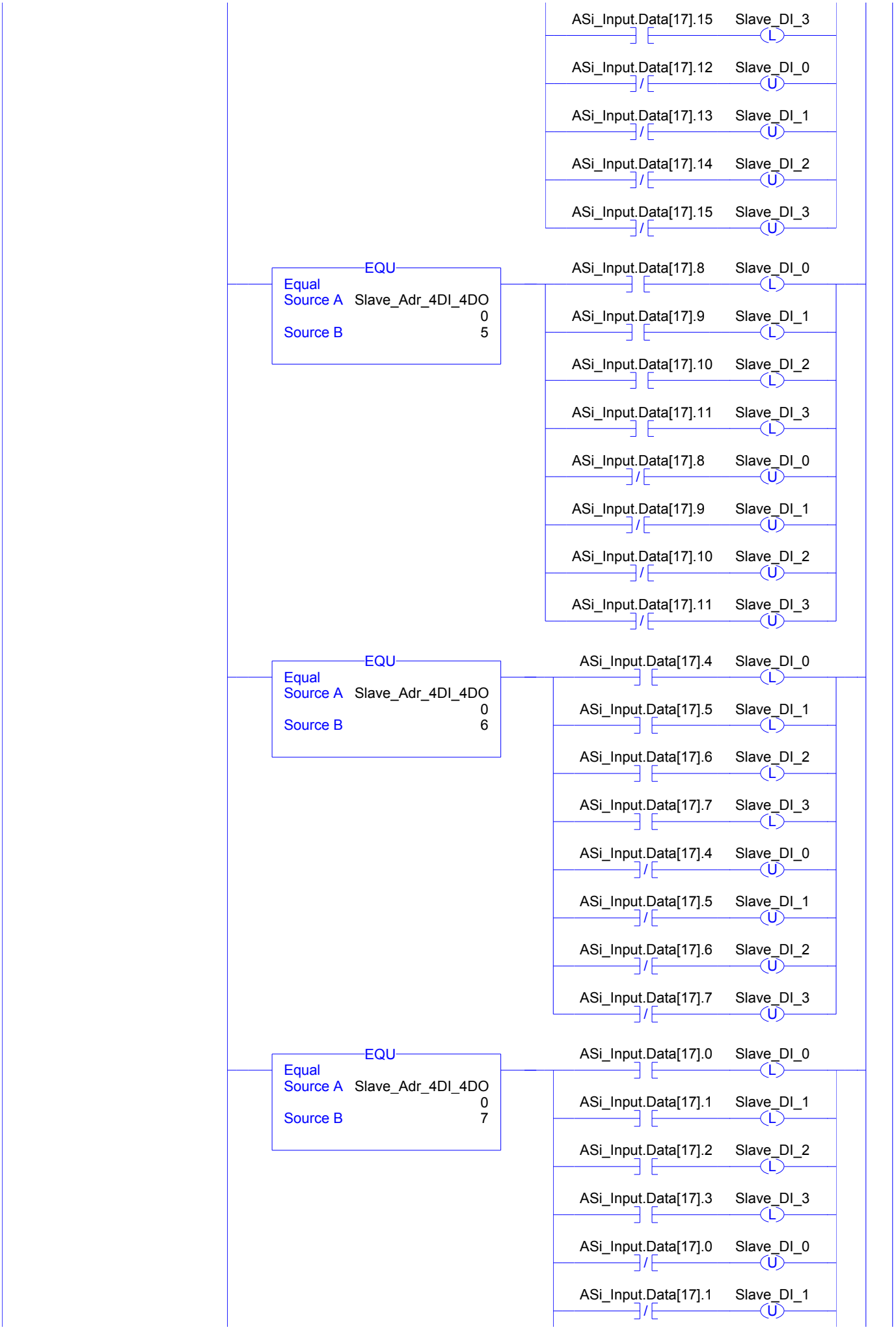
ASi_Input.Data[1].15 Slave_DI_3
L
ASi_Input.Data[1].12 Slave_DI_0
U
ASi_Input.Data[1].13 Slave_DI_1
U
ASi_Input.Data[1].14 Slave_DI_2
U
ASi_Input.Data[1].15 Slave_DI_3
U
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
5
ASi_Input.Data[1].8 Slave_DI_0
L
ASi_Input.Data[1].9 Slave_DI_1
L
ASi_Input.Data[1].10 Slave_DI_2
L
ASi_Input.Data[1].11 Slave_DI_3
L
ASi_Input.Data[1].8 Slave_DI_0
U
ASi_Input.Data[1].9 Slave_DI_1
U
ASi_Input.Data[1].10 Slave_DI_2
U
ASi_Input.Data[1].11 Slave_DI_3
U
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
6
ASi_Input.Data[1].4 Slave_DI_0
L
ASi_Input.Data[1].5 Slave_DI_1
L
ASi_Input.Data[1].6 Slave_DI_2
L
ASi_Input.Data[1].7 Slave_DI_3
L
ASi_Input.Data[1].4 Slave_DI_0
U
ASi_Input.Data[1].5 Slave_DI_1
U
ASi_Input.Data[1].6 Slave_DI_2
U
ASi_Input.Data[1].7 Slave_DI_3
U
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
7
ASi_Input.Data[1].0 Slave_DI_0
L
ASi_Input.Data[1].1 Slave_DI_1
L
ASi_Input.Data[1].2 Slave_DI_2
L
ASi_Input.Data[1].3 Slave_DI_3
L
ASi_Input.Data[1].0 Slave_DI_0
U
ASi_Input.Data[1].1 Slave_DI_1
U

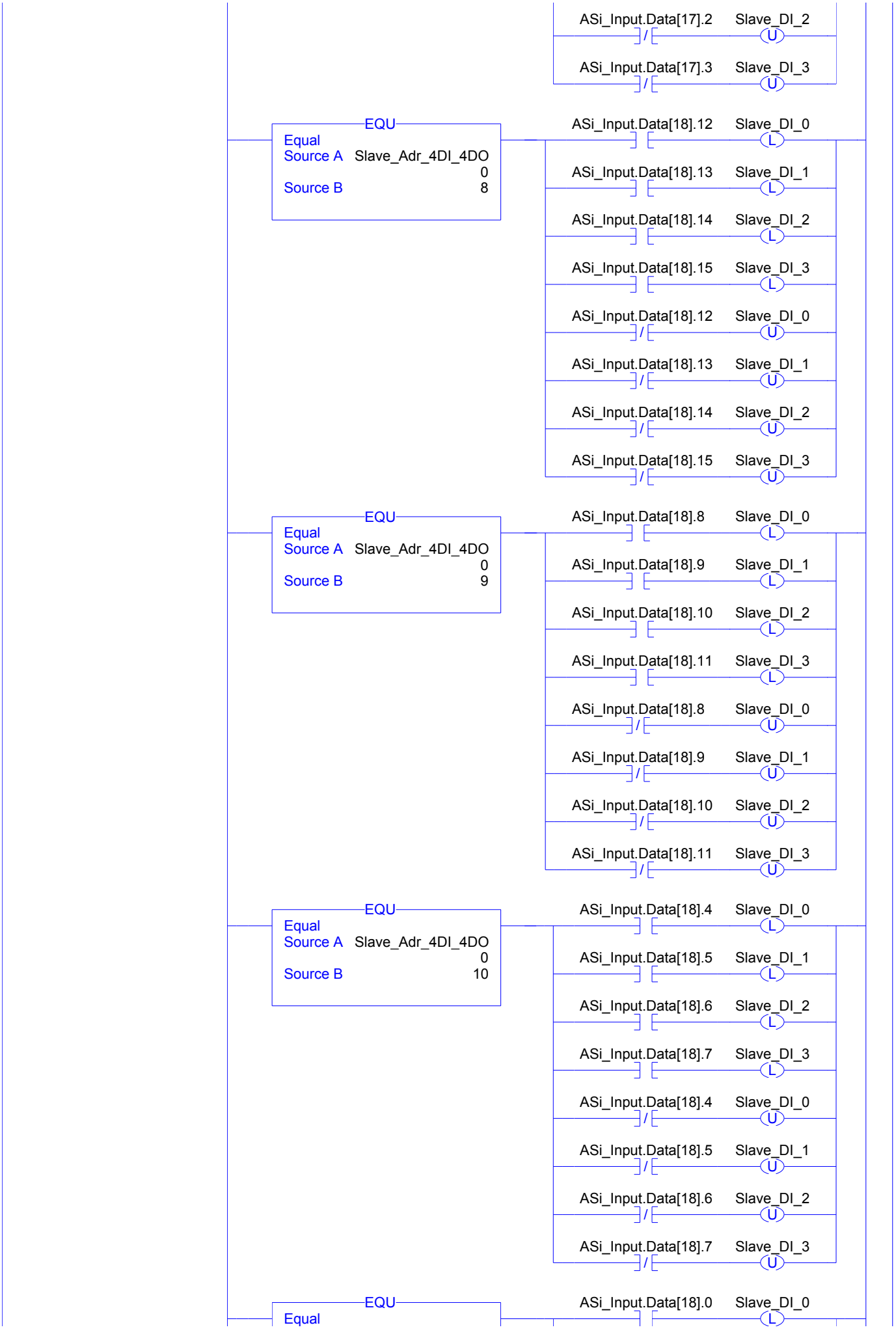

ASi_Input.Data[1].2 Slave_DI_2
ASi_Input.Data[1].3 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
8
ASi_Input.Data[2].12 Slave_DI_0
ASi_Input.Data[2].13 Slave_DI_1
ASi_Input.Data[2].14 Slave_DI_2
ASi_Input.Data[2].15 Slave_DI_3
ASi_Input.Data[2].12 Slave_DI_0
ASi_Input.Data[2].13 Slave_DI_1
ASi_Input.Data[2].14 Slave_DI_2
ASi_Input.Data[2].15 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
9
ASi_Input.Data[2].8 Slave_DI_0
ASi_Input.Data[2].9 Slave_DI_1
ASi_Input.Data[2].10 Slave_DI_2
ASi_Input.Data[2].11 Slave_DI_3
ASi_Input.Data[2].8 Slave_DI_0
ASi_Input.Data[2].9 Slave_DI_1
ASi_Input.Data[2].10 Slave_DI_2
ASi_Input.Data[2].11 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
10
ASi_Input.Data[2].4 Slave_DI_0
ASi_Input.Data[2].5 Slave_DI_1
ASi_Input.Data[2].6 Slave_DI_2
ASi_Input.Data[2].7 Slave_DI_3
ASi_Input.Data[2].4 Slave_DI_0
ASi_Input.Data[2].5 Slave_DI_1
ASi_Input.Data[2].6 Slave_DI_2
ASi_Input.Data[2].7 Slave_DI_3
EQU
Equal
ASi_Input.Data[2].0 Slave_DI_0

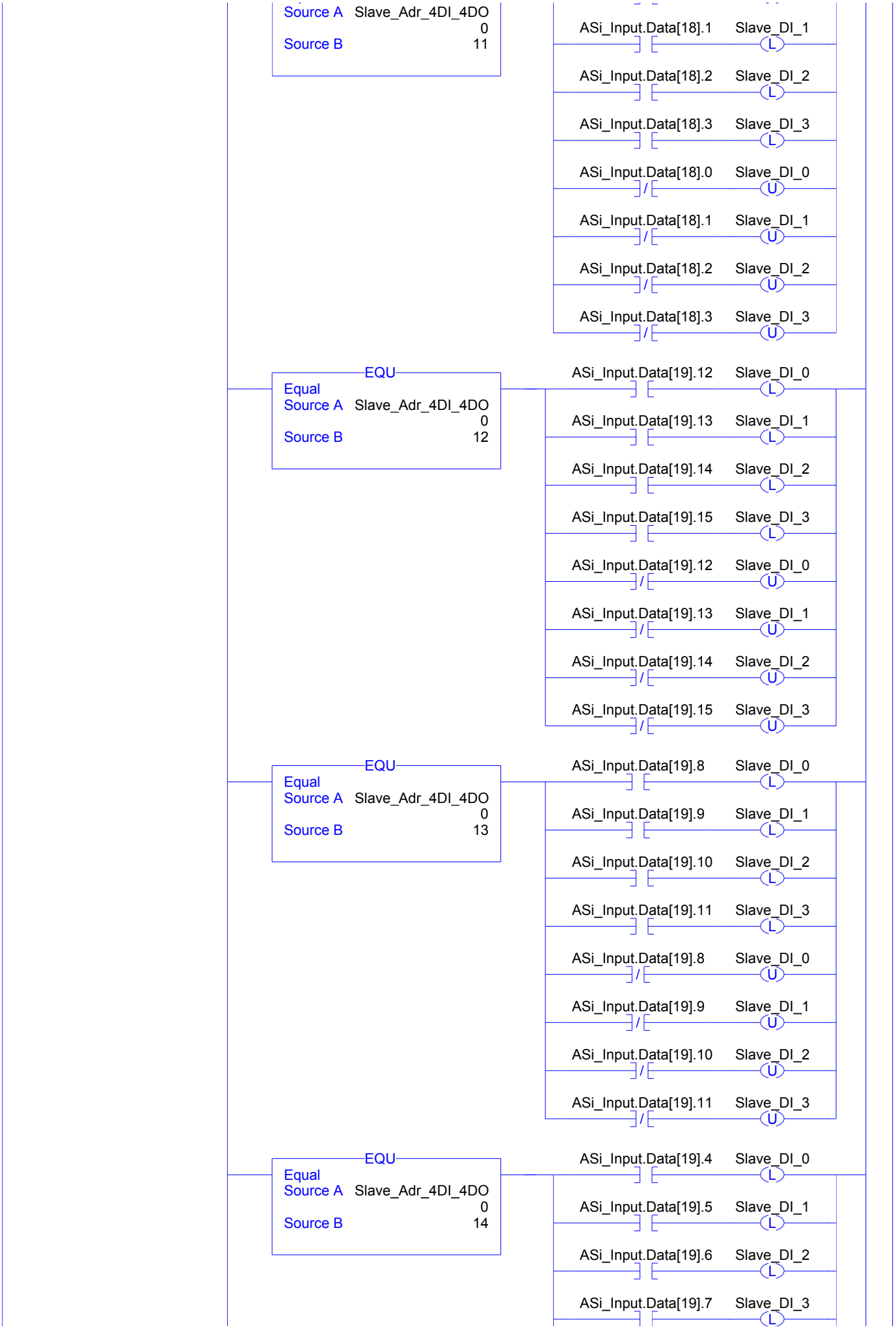
Source A Slave_Adr_4DI_4DO
0
Source B
11
ASi_Input.Data[2].1 Slave_DI_1
ASi_Input.Data[2].2 Slave_DI_2
ASi_Input.Data[2].3 Slave_DI_3
ASi_Input.Data[2].0 Slave_DI_0
ASi_Input.Data[2].1 Slave_DI_1
ASi_Input.Data[2].2 Slave_DI_2
ASi_Input.Data[2].3 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
12
ASi_Input.Data[3].12 Slave_DI_0
ASi_Input.Data[3].13 Slave_DI_1
ASi_Input.Data[3].14 Slave_DI_2
ASi_Input.Data[3].15 Slave_DI_3
ASi_Input.Data[3].12 Slave_DI_0
ASi_Input.Data[3].13 Slave_DI_1
ASi_Input.Data[3].14 Slave_DI_2
ASi_Input.Data[3].15 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
13
ASi_Input.Data[3].8 Slave_DI_0
ASi_Input.Data[3].9 Slave_DI_1
ASi_Input.Data[3].10 Slave_DI_2
ASi_Input.Data[3].11 Slave_DI_3
ASi_Input.Data[3].8 Slave_DI_0
ASi_Input.Data[3].9 Slave_DI_1
ASi_Input.Data[3].10 Slave_DI_2
ASi_Input.Data[3].11 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
14
ASi_Input.Data[3].4 Slave_DI_0
ASi_Input.Data[3].5 Slave_DI_1
ASi_Input.Data[3].6 Slave_DI_2
ASi_Input.Data[3].7 Slave_DI_3


ASi_Input.Data[3].4 Slave_DI_0
U
ASi_Input.Data[3].5 Slave_DI_1
U
ASi_Input.Data[3].6 Slave_DI_2
U
ASi_Input.Data[3].7 Slave_DI_3
U
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
15
ASi_Input.Data[3].0 Slave_DI_0
L
ASi_Input.Data[3].1 Slave_DI_1
L
ASi_Input.Data[3].2 Slave_DI_2
L
ASi_Input.Data[3].3 Slave_DI_3
L
ASi_Input.Data[3].0 Slave_DI_0
U
ASi_Input.Data[3].1 Slave_DI_1
U
ASi_Input.Data[3].2 Slave_DI_2
U
ASi_Input.Data[3].3 Slave_DI_3
U


1
ASi_Master
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
1
ASi_Input.Data[16].8 Slave_DI_0
ASi_Input.Data[16].9 Slave_DI_1
ASi_Input.Data[16].10 Slave_DI_2
ASi_Input.Data[16].11 Slave_DI_3
ASi_Input.Data[16].8 Slave_DI_0
ASi_Input.Data[16].9 Slave_DI_1
ASi_Input.Data[16].10 Slave_DI_2
ASi_Input.Data[16].11 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
2
ASi_Input.Data[16].4 Slave_DI_0
ASi_Input.Data[16].5 Slave_DI_1
ASi_Input.Data[16].6 Slave_DI_2
ASi_Input.Data[16].7 Slave_DI_3
ASi_Input.Data[16].4 Slave_DI_0
ASi_Input.Data[16].5 Slave_DI_1
ASi_Input.Data[16].6 Slave_DI_2
ASi_Input.Data[16].7 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
3
ASi_Input.Data[16].0 Slave_DI_0
ASi_Input.Data[16].1 Slave_DI_1
ASi_Input.Data[16].2 Slave_DI_2
ASi_Input.Data[16].3 Slave_DI_3
ASi_Input.Data[16].0 Slave_DI_0
ASi_Input.Data[16].1 Slave_DI_1
ASi_Input.Data[16].2 Slave_DI_2
ASi_Input.Data[16].3 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
4
ASi_Input.Data[17].12 Slave_DI_0
ASi_Input.Data[17].13 Slave_DI_1
ASi_Input.Data[17].14 Slave_DI_2


ASi_Input.Data[17].15 Slave_DI_3 L
ASi_Input.Data[17].12 Slave_DI_0 U
ASi_Input.Data[17].13 Slave_DI_1 U
ASi_Input.Data[17].14 Slave_DI_2 U
ASi_Input.Data[17].15 Slave_DI_3 U
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 5
ASi_Input.Data[17].8 Slave_DI_0 L
ASi_Input.Data[17].9 Slave_DI_1 L
ASi_Input.Data[17].10 Slave_DI_2 L
ASi_Input.Data[17].11 Slave_DI_3 L
ASi_Input.Data[17].8 Slave_DI_0 U
ASi_Input.Data[17].9 Slave_DI_1 U
ASi_Input.Data[17].10 Slave_DI_2 U
ASi_Input.Data[17].11 Slave_DI_3 U
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 6
ASi_Input.Data[17].4 Slave_DI_0 L
ASi_Input.Data[17].5 Slave_DI_1 L
ASi_Input.Data[17].6 Slave_DI_2 L
ASi_Input.Data[17].7 Slave_DI_3 L
ASi_Input.Data[17].4 Slave_DI_0 U
ASi_Input.Data[17].5 Slave_DI_1 U
ASi_Input.Data[17].6 Slave_DI_2 U
ASi_Input.Data[17].7 Slave_DI_3 U
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 7
ASi_Input.Data[17].0 Slave_DI_0 L
ASi_Input.Data[17].1 Slave_DI_1 L
ASi_Input.Data[17].2 Slave_DI_2 L
ASi_Input.Data[17].3 Slave_DI_3 L
ASi_Input.Data[17].0 Slave_DI_0 U
ASi_Input.Data[17].1 Slave_DI_1 U


ASi_Input.Data[17].2 Slave_DI_2
U
ASi_Input.Data[17].3 Slave_DI_3
U
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
8
ASi_Input.Data[18].12 Slave_DI_0
L
ASi_Input.Data[18].13 Slave_DI_1
L
ASi_Input.Data[18].14 Slave_DI_2
L
ASi_Input.Data[18].15 Slave_DI_3
L
ASi_Input.Data[18].12 Slave_DI_0
U
ASi_Input.Data[18].13 Slave_DI_1
U
ASi_Input.Data[18].14 Slave_DI_2
U
ASi_Input.Data[18].15 Slave_DI_3
U
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
9
ASi_Input.Data[18].8 Slave_DI_0
L
ASi_Input.Data[18].9 Slave_DI_1
L
ASi_Input.Data[18].10 Slave_DI_2
L
ASi_Input.Data[18].11 Slave_DI_3
L
ASi_Input.Data[18].8 Slave_DI_0
U
ASi_Input.Data[18].9 Slave_DI_1
U
ASi_Input.Data[18].10 Slave_DI_2
U
ASi_Input.Data[18].11 Slave_DI_3
U
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
10
ASi_Input.Data[18].4 Slave_DI_0
L
ASi_Input.Data[18].5 Slave_DI_1
L
ASi_Input.Data[18].6 Slave_DI_2
L
ASi_Input.Data[18].7 Slave_DI_3
L
ASi_Input.Data[18].4 Slave_DI_0
U
ASi_Input.Data[18].5 Slave_DI_1
U
ASi_Input.Data[18].6 Slave_DI_2
U
ASi_Input.Data[18].7 Slave_DI_3
U
EQU
Equal
ASi_Input.Data[18].0 Slave_DI_0
L


Source A Slave_Adr_4DI_4DO
0
Source B
11
ASi_Input.Data[18].1 Slave_DI_1
ASi_Input.Data[18].2 Slave_DI_2
ASi_Input.Data[18].3 Slave_DI_3
ASi_Input.Data[18].0 Slave_DI_0
ASi_Input.Data[18].1 Slave_DI_1
ASi_Input.Data[18].2 Slave_DI_2
ASi_Input.Data[18].3 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
12
ASi_Input.Data[19].12 Slave_DI_0
ASi_Input.Data[19].13 Slave_DI_1
ASi_Input.Data[19].14 Slave_DI_2
ASi_Input.Data[19].15 Slave_DI_3
ASi_Input.Data[19].12 Slave_DI_0
ASi_Input.Data[19].13 Slave_DI_1
ASi_Input.Data[19].14 Slave_DI_2
ASi_Input.Data[19].15 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
13
ASi_Input.Data[19].8 Slave_DI_0
ASi_Input.Data[19].9 Slave_DI_1
ASi_Input.Data[19].10 Slave_DI_2
ASi_Input.Data[19].11 Slave_DI_3
ASi_Input.Data[19].8 Slave_DI_0
ASi_Input.Data[19].9 Slave_DI_1
ASi_Input.Data[19].10 Slave_DI_2
ASi_Input.Data[19].11 Slave_DI_3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
14
ASi_Input.Data[19].4 Slave_DI_0
ASi_Input.Data[19].5 Slave_DI_1
ASi_Input.Data[19].6 Slave_DI_2
ASi_Input.Data[19].7 Slave_DI_3

ASi_Input.Data[19].4 Slave_DI_0
U
ASi_Input.Data[19].5 Slave_DI_1
U
ASi_Input.Data[19].6 Slave_DI_2
U
ASi_Input.Data[19].7 Slave_DI_3
U
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
15
ASi_Input.Data[19].0 Slave_DI_0
L
ASi_Input.Data[19].1 Slave_DI_1
L
ASi_Input.Data[19].2 Slave_DI_2
L
ASi_Input.Data[19].3 Slave_DI_3
L
ASi_Input.Data[19].0 Slave_DI_0
U
ASi_Input.Data[19].1 Slave_DI_1
U
ASi_Input.Data[19].2 Slave_DI_2
U
ASi_Input.Data[19].3 Slave_DI_3
U
(End)

_ZZZ_WRITE_1AO v1.0

Zapíše hodnotu na daný analogový výstup

Available Languages

Relay Ladder

Function Block

Structured Text

```
_ZZZ_WRITE_1AO(Adresa, Kanal, Hodnota, ASi_Output, ASi_Master);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_ZZZ_WRITE_1AO	_ZZZ_WRITE_1AO	InOut	Zapíše hodnotu na daný analogový výstup
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	Adresa	DINT	Input	Adresa analogového slavu v rozsahu 10-20
X	Kanal	DINT	Input	Číslo pripojeneného kanálu 1-4
X	Hodnota	DINT	Input	Hodnota, která má být zapsána na výstup
X	ASi_Output	AB:1756_MODULE_INT_488Bytes:O:0	InOut	
X	ASi_Master	BOOL	Input	Volba ASi Masteru

Extended Description

Execution

Condition	Description
EnableIn is true	

Revision v1.0 Notes

Name	Default	Data Type	Scope
Adresa	0	DINT	_ZZZ_WRITE_1AO
Adresa analogového slavu v rozsahu 10-20			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
Adresa - _ZZZ_WRITE_1AO/Logic - 0(EQU), 1(EQU)			
ASi_Master	0	BOOL	_ZZZ_WRITE_1AO
Volba ASi Masteru			
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
ASi_Master - _ZZZ_WRITE_1AO/Logic - 0(XIO), 1(XIC)			
ASi_Output		AB:1756_MODULE_INT_488Bytes:O:0	_ZZZ_WRITE_1AO
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
ASi_Output.Data[68]	??	INT	
*ASi_Output.Data[68] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[69]	??	INT	
*ASi_Output.Data[69] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[70]	??	INT	
*ASi_Output.Data[70] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[71]	??	INT	
*ASi_Output.Data[71] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[72]	??	INT	
*ASi_Output.Data[72] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[73]	??	INT	
*ASi_Output.Data[73] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[74]	??	INT	
*ASi_Output.Data[74] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[75]	??	INT	
*ASi_Output.Data[75] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[76]	??	INT	
*ASi_Output.Data[76] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[77]	??	INT	
*ASi_Output.Data[77] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[78]	??	INT	
*ASi_Output.Data[78] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[79]	??	INT	
*ASi_Output.Data[79] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[80]	??	INT	
*ASi_Output.Data[80] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[81]	??	INT	
*ASi_Output.Data[81] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[82]	??	INT	
*ASi_Output.Data[82] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[83]	??	INT	
*ASi_Output.Data[83] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[84]	??	INT	
*ASi_Output.Data[84] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[85]	??	INT	
*ASi_Output.Data[85] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[86]	??	INT	
*ASi_Output.Data[86] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[87]	??	INT	
*ASi_Output.Data[87] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[88]	??	INT	
*ASi_Output.Data[88] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			
ASi_Output.Data[89]	??	INT	
*ASi_Output.Data[89] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*			

ASi_Output (Continued)

ASi_Output.Data[90]	??	INT
*ASi_Output.Data[90] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[91]	??	INT
*ASi_Output.Data[91] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[92]	??	INT
*ASi_Output.Data[92] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[93]	??	INT
*ASi_Output.Data[93] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[94]	??	INT
*ASi_Output.Data[94] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[95]	??	INT
*ASi_Output.Data[95] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[96]	??	INT
*ASi_Output.Data[96] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[97]	??	INT
*ASi_Output.Data[97] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[98]	??	INT
*ASi_Output.Data[98] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[99]	??	INT
*ASi_Output.Data[99] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[100]	??	INT
*ASi_Output.Data[100] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[101]	??	INT
*ASi_Output.Data[101] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[102]	??	INT
*ASi_Output.Data[102] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[103]	??	INT
*ASi_Output.Data[103] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[104]	??	INT
*ASi_Output.Data[104] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[105]	??	INT
*ASi_Output.Data[105] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[106]	??	INT
*ASi_Output.Data[106] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[107]	??	INT
*ASi_Output.Data[107] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[108]	??	INT
*ASi_Output.Data[108] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[109]	??	INT
*ASi_Output.Data[109] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[110]	??	INT
*ASi_Output.Data[110] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[111]	??	INT
*ASi_Output.Data[111] - _ZZZ_WRITE_1AO/Logic - *0(MOV)*		
ASi_Output.Data[156]	??	INT
*ASi_Output.Data[156] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[157]	??	INT
*ASi_Output.Data[157] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[158]	??	INT
*ASi_Output.Data[158] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[159]	??	INT
*ASi_Output.Data[159] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[160]	??	INT
*ASi_Output.Data[160] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[161]	??	INT
*ASi_Output.Data[161] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[162]	??	INT
*ASi_Output.Data[162] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[163]	??	INT
*ASi_Output.Data[163] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[164]	??	INT
*ASi_Output.Data[164] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[165]	??	INT
*ASi_Output.Data[165] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[166]	??	INT
*ASi_Output.Data[166] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		

ASi_Output (Continued)

ASi_Output.Data[167]	??	INT
*ASi_Output.Data[167] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[168]	??	INT
*ASi_Output.Data[168] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[169]	??	INT
*ASi_Output.Data[169] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[170]	??	INT
*ASi_Output.Data[170] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[171]	??	INT
*ASi_Output.Data[171] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[172]	??	INT
*ASi_Output.Data[172] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[173]	??	INT
*ASi_Output.Data[173] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[174]	??	INT
*ASi_Output.Data[174] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[175]	??	INT
*ASi_Output.Data[175] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[176]	??	INT
*ASi_Output.Data[176] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[177]	??	INT
*ASi_Output.Data[177] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[178]	??	INT
*ASi_Output.Data[178] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[179]	??	INT
*ASi_Output.Data[179] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[180]	??	INT
*ASi_Output.Data[180] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[181]	??	INT
*ASi_Output.Data[181] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[182]	??	INT
*ASi_Output.Data[182] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[183]	??	INT
*ASi_Output.Data[183] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[184]	??	INT
*ASi_Output.Data[184] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[185]	??	INT
*ASi_Output.Data[185] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[186]	??	INT
*ASi_Output.Data[186] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[187]	??	INT
*ASi_Output.Data[187] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[188]	??	INT
*ASi_Output.Data[188] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[189]	??	INT
*ASi_Output.Data[189] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[190]	??	INT
*ASi_Output.Data[190] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[191]	??	INT
*ASi_Output.Data[191] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[192]	??	INT
*ASi_Output.Data[192] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[193]	??	INT
*ASi_Output.Data[193] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[194]	??	INT
*ASi_Output.Data[194] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[195]	??	INT
*ASi_Output.Data[195] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[196]	??	INT
*ASi_Output.Data[196] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[197]	??	INT
*ASi_Output.Data[197] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[198]	??	INT
*ASi_Output.Data[198] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		
ASi_Output.Data[199]	??	INT
*ASi_Output.Data[199] - _ZZZ_WRITE_1AO/Logic - *1(MOV)*		

Hodnota	0	DINT	_ZZZ_WRITE_1AO

Hodnota, která má být zapsána na výstup
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Hodnota - _ZZZ_WRITE_1AO/Logic - 0(MOV), 1(MOV)

Kanal	0	DINT	_ZZZ_WRITE_1AO

Číslo pripojeneného kanálu 1-4
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Kanal - _ZZZ_WRITE_1AO/Logic - 0(EQU), 1(EQU)

Name	Default	Data Type	Scope
No Tags Exist			

0

Volba ASi Masteru
ASi_Master

Adresa analogového slavu v rozsahu 10-20

EQU
Equal
Source A Adresa 0
Source B 10

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A Kanal 0
Source B 1

MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[68] ??

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A Kanal 0
Source B 2

MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[69] ??

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A Kanal 0
Source B 3

MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[70] ??

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A Kanal 0
Source B 4

MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[71] ??

Adresa analogového slavu v rozsahu 10-20

EQU
Equal
Source A Adresa 0
Source B 11

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A Kanal 0
Source B 1

MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[72] ??

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A Kanal 0
Source B 2

MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[73] ??

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A Kanal 0
Source B 3

MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[74] ??

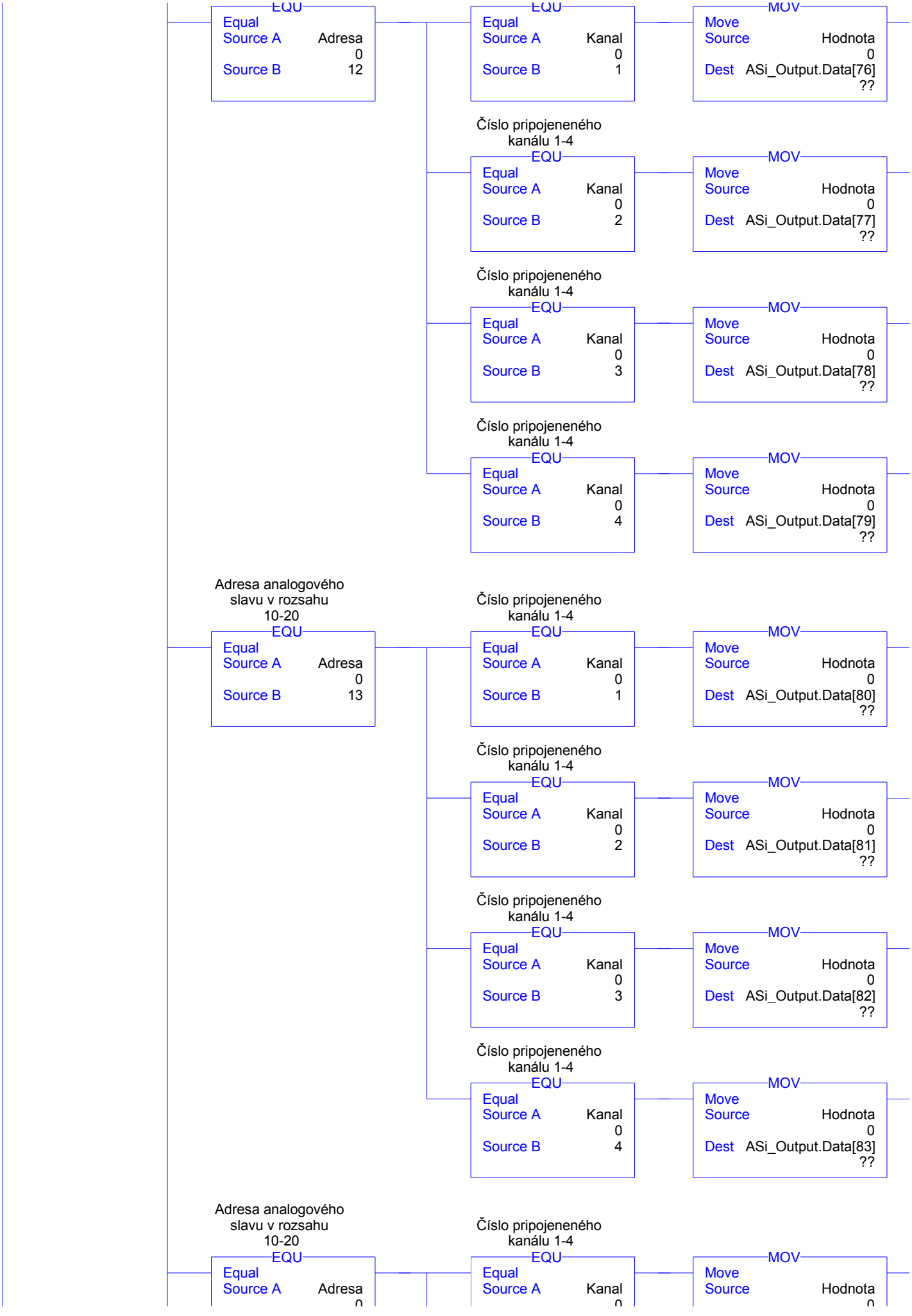
Číslo pripojeneného kanálu 1-4

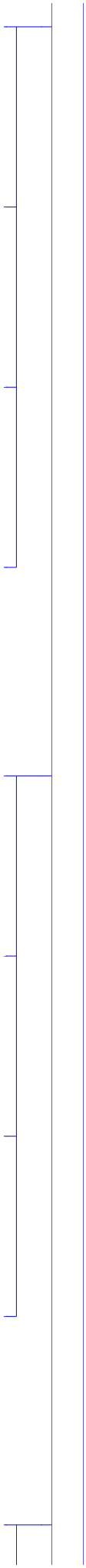
EQU
Equal
Source A Kanal 0
Source B 4

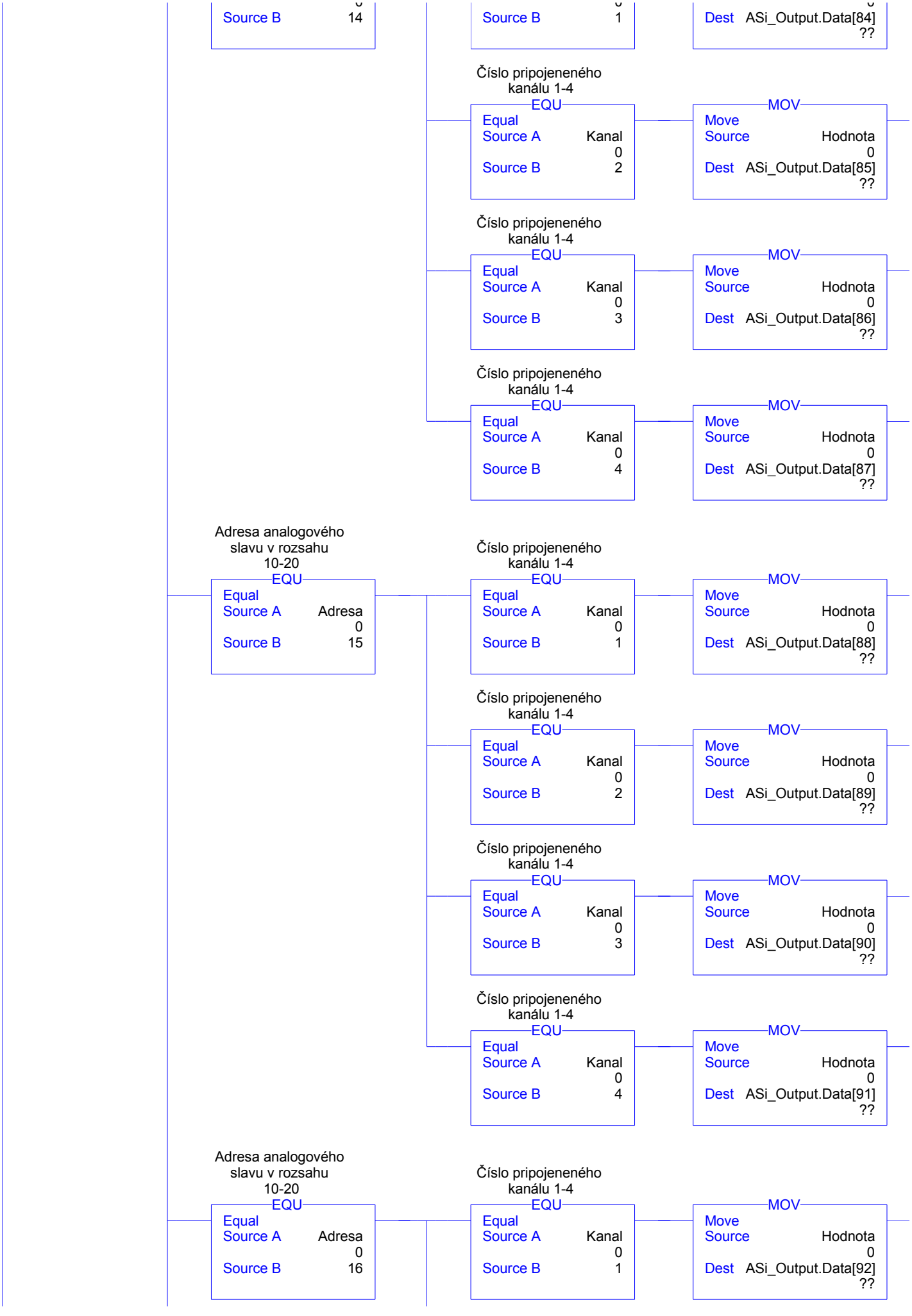
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[75] ??

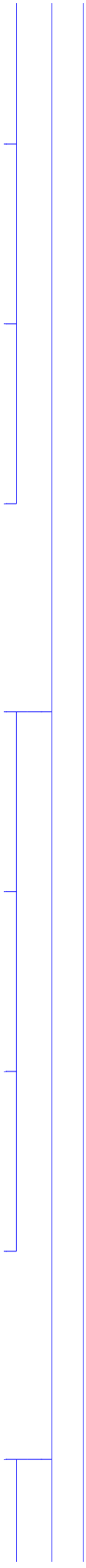
Adresa analogového slavu v rozsahu 10-20

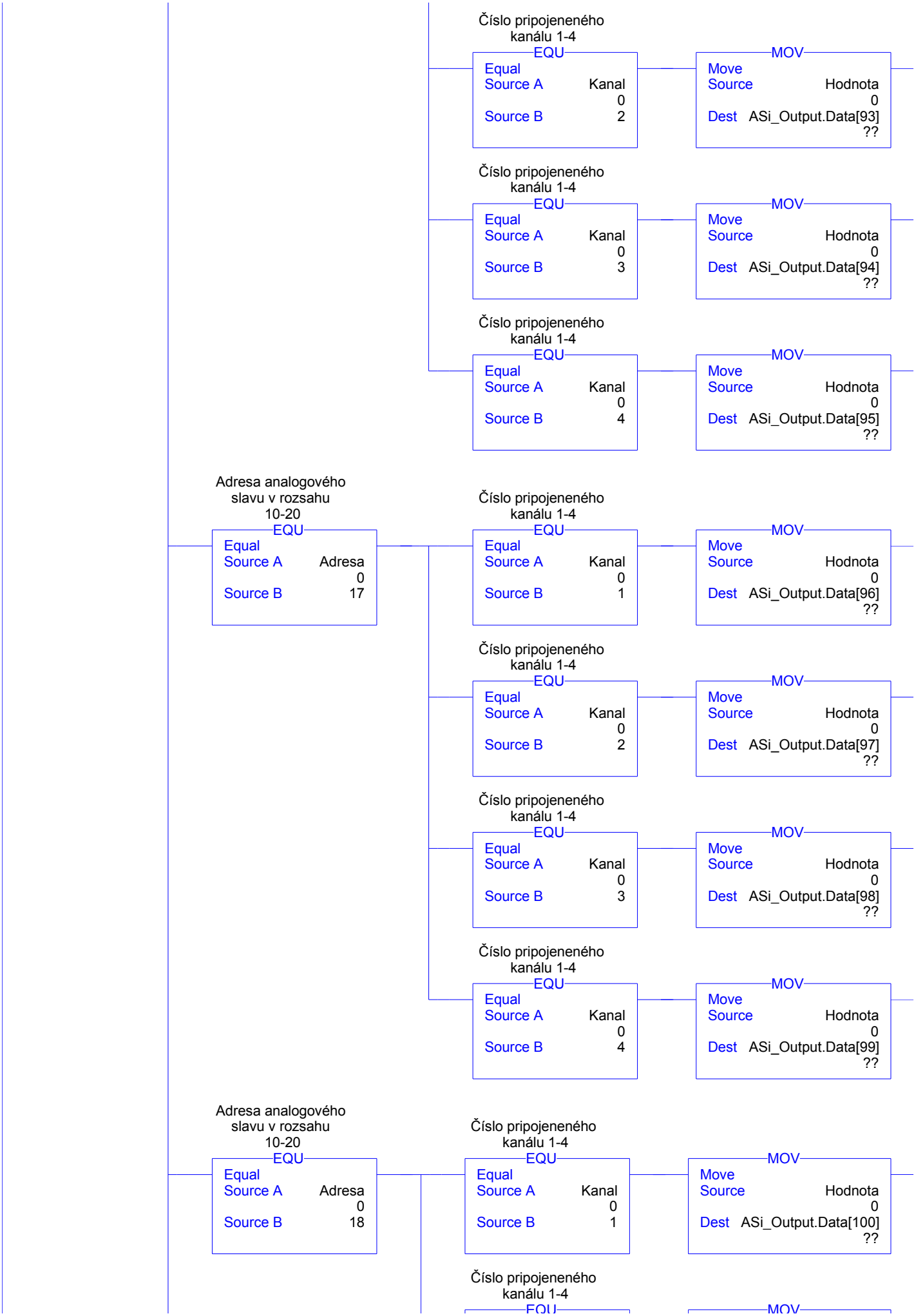
Číslo pripojeneného kanálu 1-4

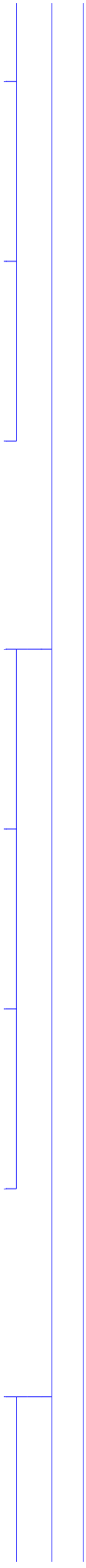

EQU
Equal
Source A Adresa
0
Source B 12
EQU
Equal
Source A Kanal
0
Source B 1
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[76]
??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 2
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[77]
??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 3
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[78]
??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 4
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[79]
??
Adresa analogového slavu v rozsahu 10-20
EQU
Equal
Source A Adresa
0
Source B 13
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 1
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[80]
??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 2
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[81]
??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 3
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[82]
??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 4
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[83]
??
Adresa analogového slavu v rozsahu 10-20
EQU
Equal
Source A Adresa
0
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
MOV
Move
Source Hodnota
0

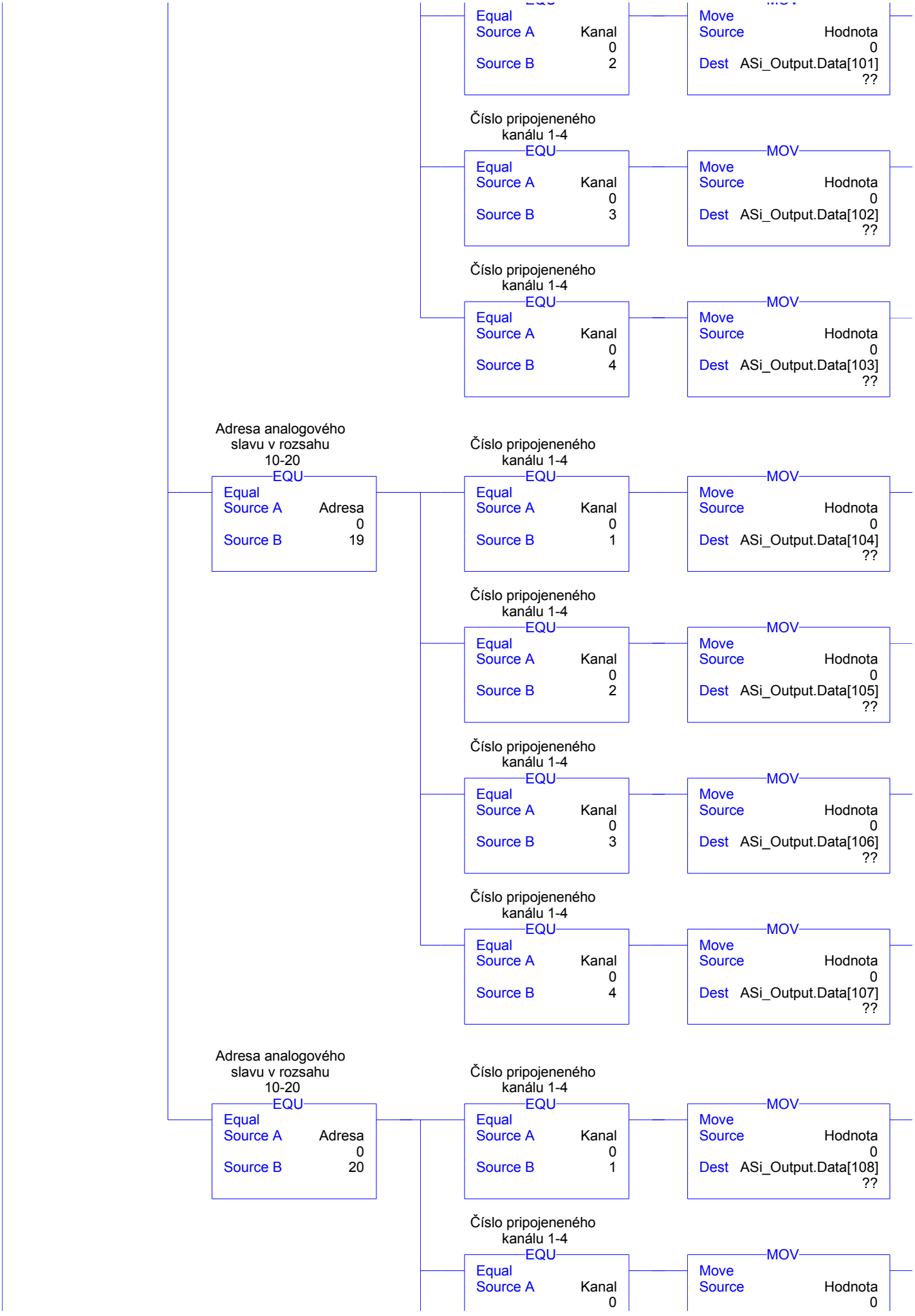


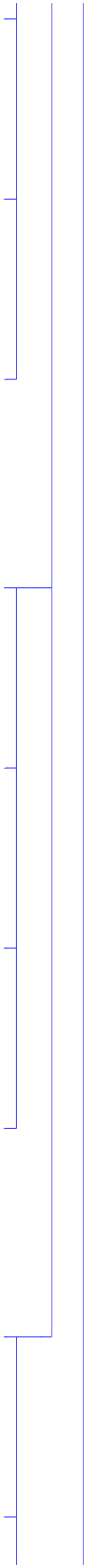

Source B 14
Source B 1
Dest ASi_Output.Data[84] ??
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 2
MOV Move Source Hodnota 0 Dest ASi_Output.Data[85] ??
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 3
MOV Move Source Hodnota 0 Dest ASi_Output.Data[86] ??
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 4
MOV Move Source Hodnota 0 Dest ASi_Output.Data[87] ??
Adresa analogového slavu v rozsahu 10-20
EQU Equal Source A Adresa 0 Source B 15
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 1
MOV Move Source Hodnota 0 Dest ASi_Output.Data[88] ??
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 2
MOV Move Source Hodnota 0 Dest ASi_Output.Data[89] ??
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 3
MOV Move Source Hodnota 0 Dest ASi_Output.Data[90] ??
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 4
MOV Move Source Hodnota 0 Dest ASi_Output.Data[91] ??
Adresa analogového slavu v rozsahu 10-20
EQU Equal Source A Adresa 0 Source B 16
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 1
MOV Move Source Hodnota 0 Dest ASi_Output.Data[92] ??

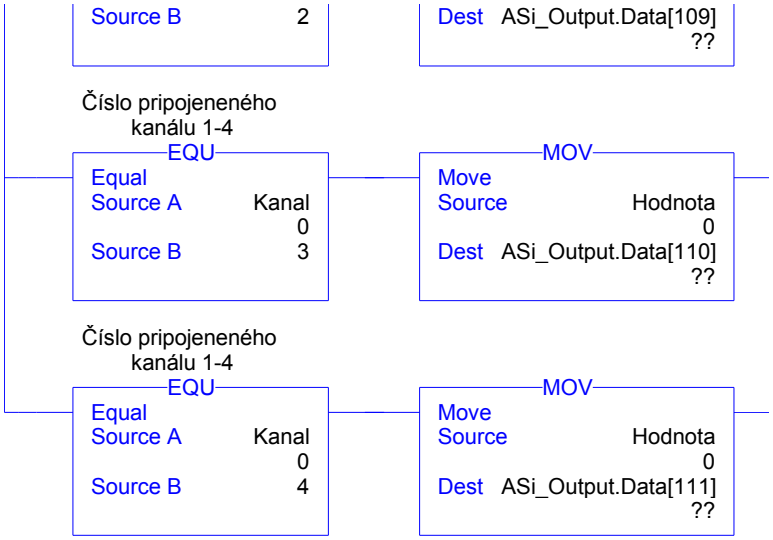


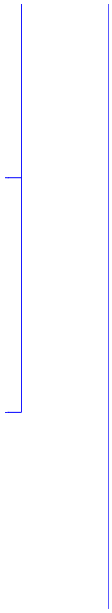

Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 2
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[93] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 3
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[94] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 4
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[95] ??
Adresa analogového slavu v rozsahu 10-20
EQU
Equal
Source A Adresa 0
Source B 17
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 1
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[96] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 2
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[97] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 3
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[98] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 4
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[99] ??
Adresa analogového slavu v rozsahu 10-20
EQU
Equal
Source A Adresa 0
Source B 18
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 1
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[100] ??
Číslo pripojeneného kanálu 1-4
EQU
MOV




Equal
Source A Kanal 0
Source B 2
Move
Source Hodnota 0
Dest ASi_Output.Data[101] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 3
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[102] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 4
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[103] ??
Adresa analogového slavu v rozsahu 10-20
EQU
Equal
Source A Adresa 0
Source B 19
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 1
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[104] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 2
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[105] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 3
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[106] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 4
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[107] ??
Adresa analogového slavu v rozsahu 10-20
EQU
Equal
Source A Adresa 0
Source B 20
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 1
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[108] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
MOV
Move
Source Hodnota 0




Source B 2
Dest ASi_Output.Data[109] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 3
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[110] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 4
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[111] ??



1

Volba ASi Masteru
ASi_Master

Adresa analogového slavu v rozsahu 10-20

EQU
Equal
Source A: Adresa
Source B: 10

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A: Kanal
Source B: 0 1

MOV
Move
Source: Hodnota 0
Dest: ASi_Output.Data[156] ??

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A: Kanal
Source B: 0 2

MOV
Move
Source: Hodnota 0
Dest: ASi_Output.Data[157] ??

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A: Kanal
Source B: 0 3

MOV
Move
Source: Hodnota 0
Dest: ASi_Output.Data[158] ??

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A: Kanal
Source B: 0 4

MOV
Move
Source: Hodnota 0
Dest: ASi_Output.Data[159] ??

Adresa analogového slavu v rozsahu 10-20

EQU
Equal
Source A: Adresa
Source B: 11

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A: Kanal
Source B: 0 1

MOV
Move
Source: Hodnota 0
Dest: ASi_Output.Data[160] ??

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A: Kanal
Source B: 0 2

MOV
Move
Source: Hodnota 0
Dest: ASi_Output.Data[161] ??

Číslo pripojeneného kanálu 1-4

EQU
Equal
Source A: Kanal
Source B: 0 3

MOV
Move
Source: Hodnota 0
Dest: ASi_Output.Data[162] ??

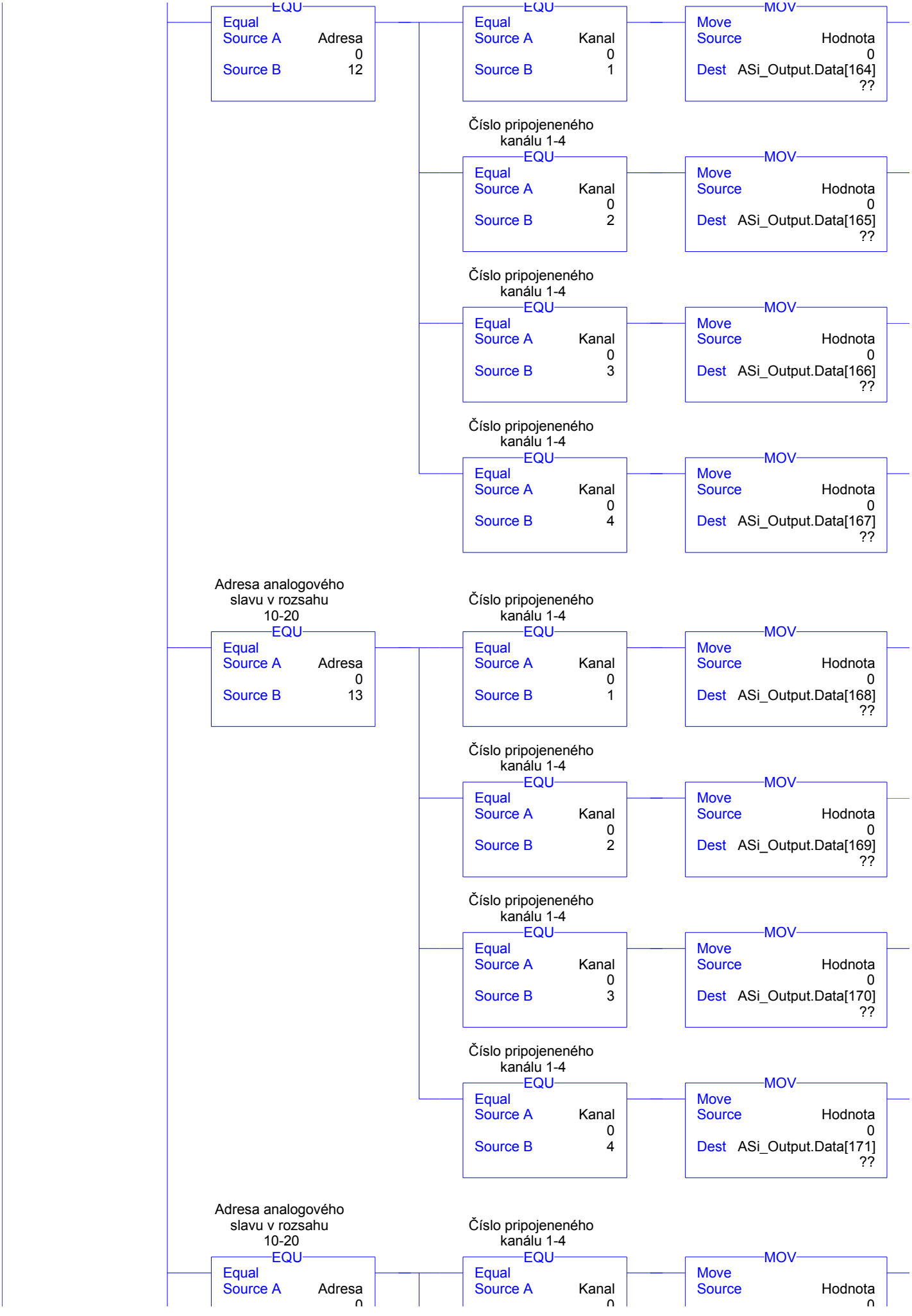
Číslo pripojeneného kanálu 1-4

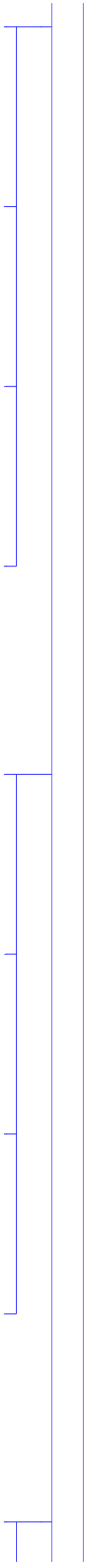
EQU
Equal
Source A: Kanal
Source B: 0 4

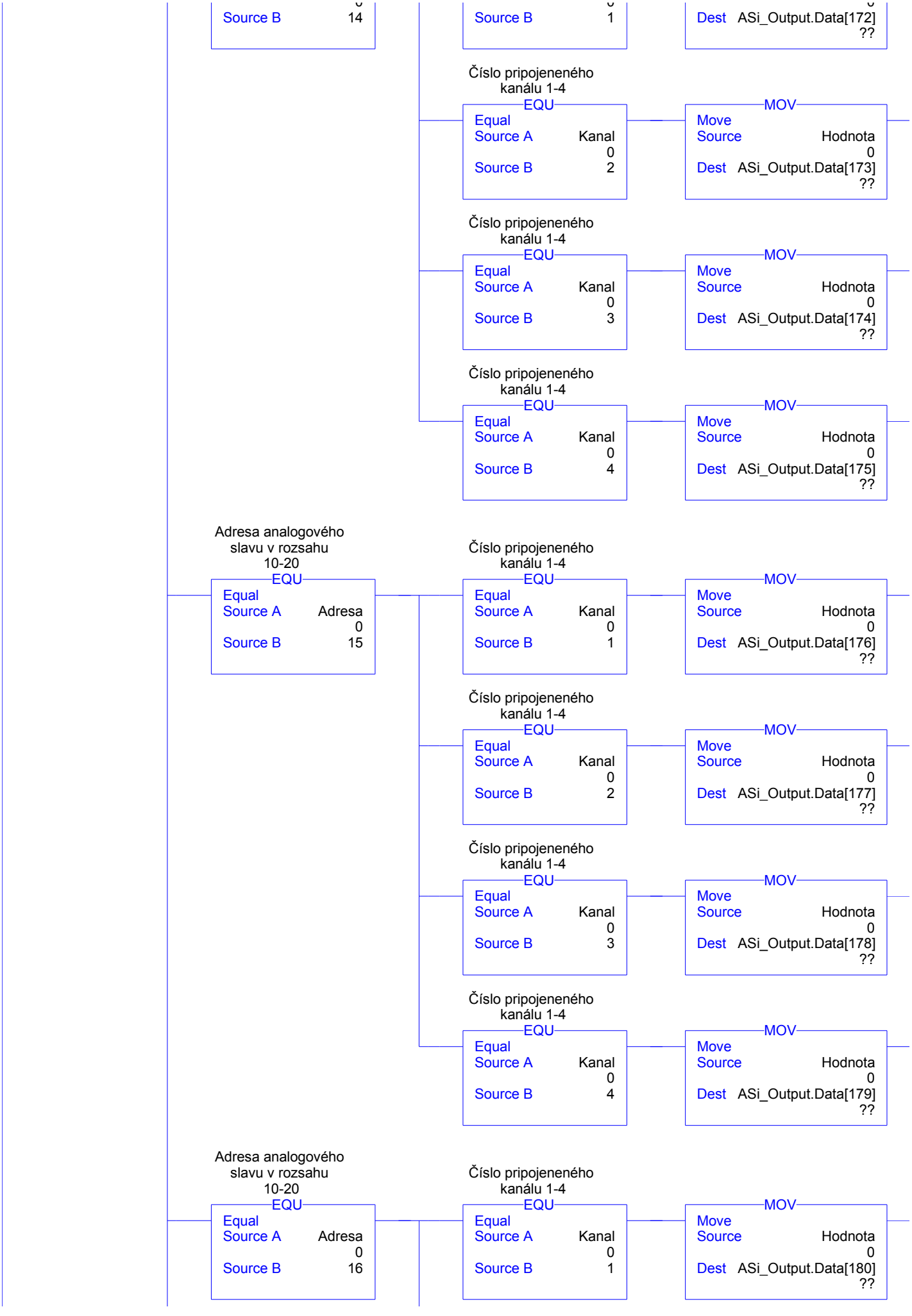
MOV
Move
Source: Hodnota 0
Dest: ASi_Output.Data[163] ??

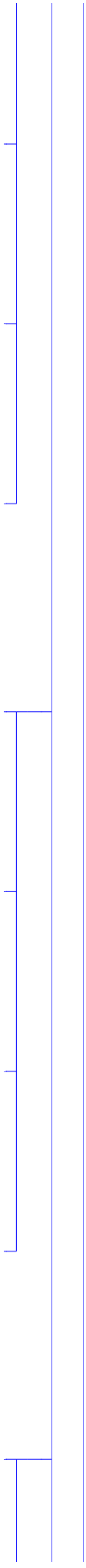
Adresa analogového slavu v rozsahu 10-20

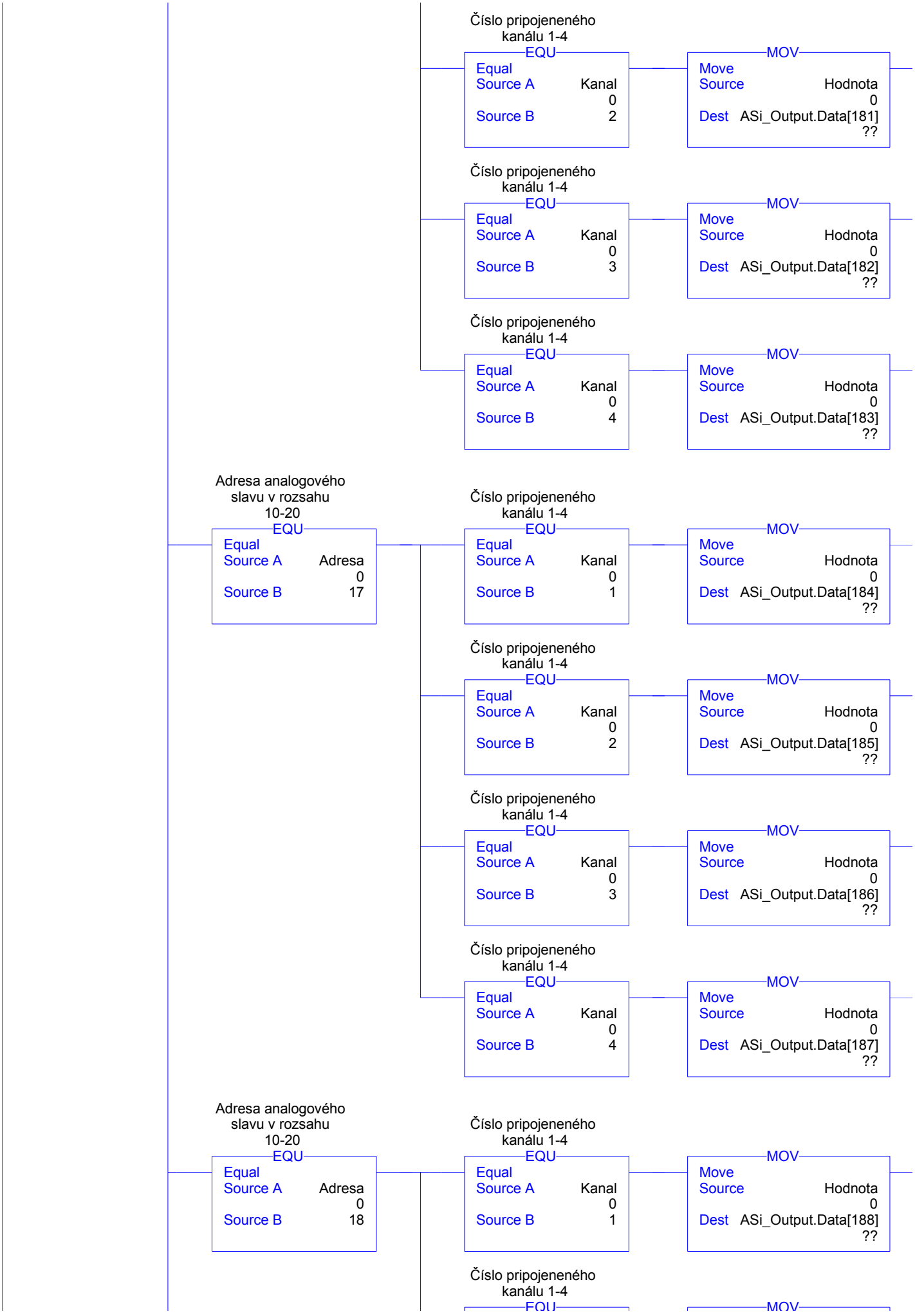
Číslo pripojeneného kanálu 1-4

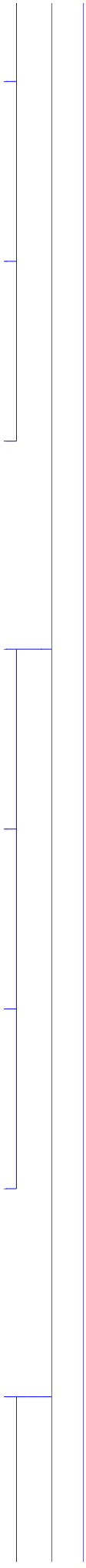

EQU
Equal
Source A Adresa
0
Source B 12
EQU
Equal
Source A Kanal
0
Source B 1
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[164]
??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 2
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[165]
??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 3
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[166]
??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 4
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[167]
??
Adresa analogového slavu v rozsahu 10-20
EQU
Equal
Source A Adresa
0
Source B 13
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 1
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[168]
??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 2
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[169]
??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 3
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[170]
??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
Source B 4
MOV
Move
Source Hodnota
0
Dest ASi_Output.Data[171]
??
Adresa analogového slavu v rozsahu 10-20
EQU
Equal
Source A Adresa
0
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal
0
MOV
Move
Source Hodnota
0

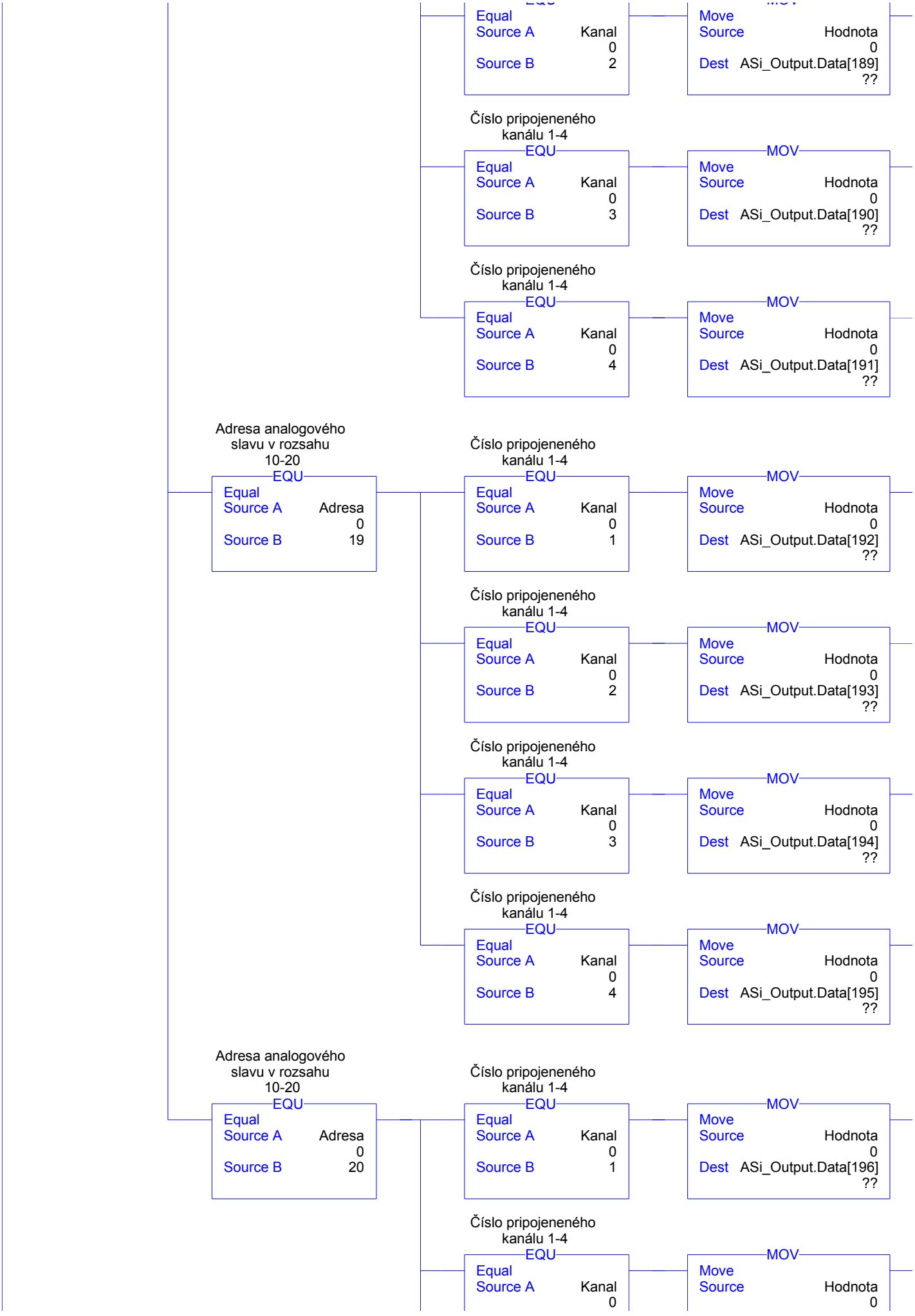


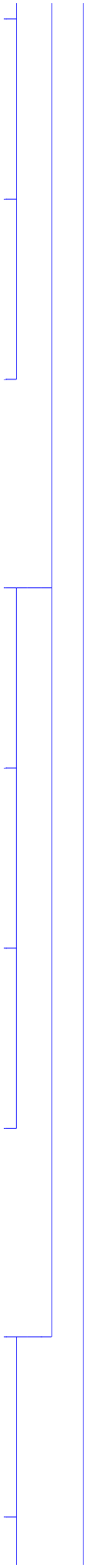

Source B 14
Source B 1
Dest ASi_Output.Data[172] ??
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 2
MOV Move Source Hodnota 0 Dest ASi_Output.Data[173] ??
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 3
MOV Move Source Hodnota 0 Dest ASi_Output.Data[174] ??
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 4
MOV Move Source Hodnota 0 Dest ASi_Output.Data[175] ??
Adresa analogového slavu v rozsahu 10-20
EQU Equal Source A Adresa 0 Source B 15
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 1
MOV Move Source Hodnota 0 Dest ASi_Output.Data[176] ??
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 2
MOV Move Source Hodnota 0 Dest ASi_Output.Data[177] ??
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 3
MOV Move Source Hodnota 0 Dest ASi_Output.Data[178] ??
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 4
MOV Move Source Hodnota 0 Dest ASi_Output.Data[179] ??
Adresa analogového slavu v rozsahu 10-20
EQU Equal Source A Adresa 0 Source B 16
Číslo pripojeneného kanálu 1-4
EQU Equal Source A Kanal 0 Source B 1
MOV Move Source Hodnota 0 Dest ASi_Output.Data[180] ??

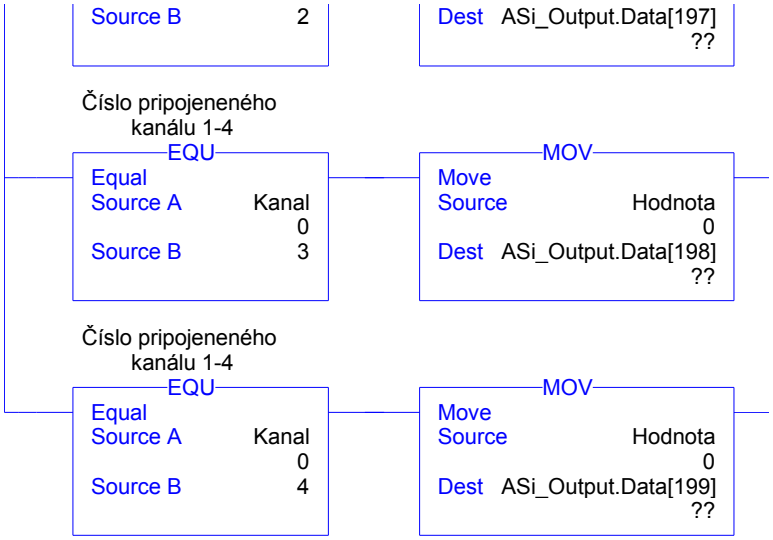


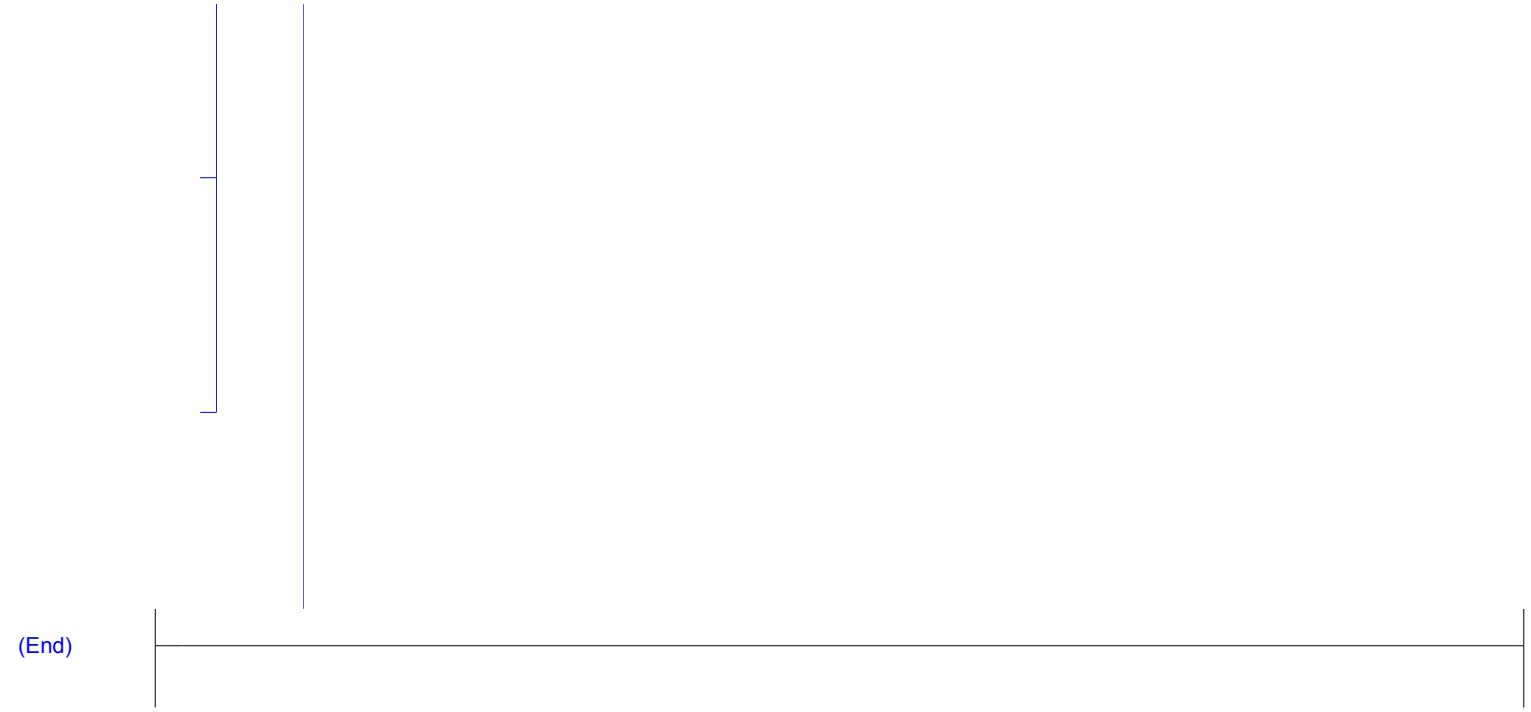

Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 2
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[181] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 3
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[182] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 4
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[183] ??
Adresa analogového slavu v rozsahu 10-20
EQU
Equal
Source A Adresa 0
Source B 17
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 1
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[184] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 2
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[185] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 3
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[186] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 4
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[187] ??
Adresa analogového slavu v rozsahu 10-20
EQU
Equal
Source A Adresa 0
Source B 18
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 1
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[188] ??
Číslo pripojeneného kanálu 1-4
EQU
MOV




Equal
Source A Kanal 0
Source B 2
Move
Source Hodnota 0
Dest ASi_Output.Data[189] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 3
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[190] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 4
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[191] ??
Adresa analogového slavu v rozsahu 10-20
EQU
Equal
Source A Adresa 0
Source B 19
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 1
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[192] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 2
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[193] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 3
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[194] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 4
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[195] ??
Adresa analogového slavu v rozsahu 10-20
EQU
Equal
Source A Adresa 0
Source B 20
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 1
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[196] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
MOV
Move
Source Hodnota 0




Source B 2
Dest ASi_Output.Data[197] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 3
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[198] ??
Číslo pripojeneného kanálu 1-4
EQU
Equal
Source A Kanal 0
Source B 4
MOV
Move
Source Hodnota 0
Dest ASi_Output.Data[199] ??


(End)

_ZZZ_WRITE_4DO v1.0

Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!

Available Languages

Relay Ladder

Function Block

Structured Text

```
_ZZZ_WRITE_4DO(ASi_Master, ASi_Input, ASi_Output, Slave_Adr_4DI_4DO, Slave_DO_0, Slave_DO_1, Slave_DO_2, Slave_DO_3);
```

Parameters

Required	Name	Data Type	Usage	Description
X	_ZZZ_WRITE_4DO	_ZZZ_WRITE_4DO	InOut	Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!
	EnableIn	BOOL	Input	
	EnableOut	BOOL	Output	
X	ASi_Master	BOOL	Input	
X	ASi_Input	AB:1756_MODULE_INT_488Bytes:I:0	InOut	
X	ASi_Output	AB:1756_MODULE_INT_488Bytes:O:0	InOut	
X	Slave_Adr_4DI_4DO	DINT	Input	
X	Slave_DO_0	BOOL	Input	
X	Slave_DO_1	BOOL	Input	
X	Slave_DO_2	BOOL	Input	
X	Slave_DO_3	BOOL	Input	

Extended Description

Execution

Condition	Description

EnableIn is true

Revision v1.0 Notes

Name	Default	Data Type	Scope
ASi_Master	0	BOOL	_ZZZ_WRITE_4DO
Usage:	Input Parameter		
Required:	Yes		
Visible:	Yes		
External Access:	Read/Write		
ASi_Master - _ZZZ_WRITE_4DO/Logic - 0(XIO), 1(XIC)			
ASi_Output		AB:1756_MODULE_INT_488Bytes:O:0	_ZZZ_WRITE_4DO
Usage:	InOut Parameter		
Required:	Yes		
Visible:	Yes		
Constant	No		
ASi_Output.Data[0].0	??	BOOL	
*ASi_Output.Data[0].0 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[0].1	??	BOOL	
*ASi_Output.Data[0].1 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[0].2	??	BOOL	
*ASi_Output.Data[0].2 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[0].3	??	BOOL	
*ASi_Output.Data[0].3 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[0].4	??	BOOL	
*ASi_Output.Data[0].4 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[0].5	??	BOOL	
*ASi_Output.Data[0].5 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[0].6	??	BOOL	
*ASi_Output.Data[0].6 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[0].7	??	BOOL	
*ASi_Output.Data[0].7 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[0].8	??	BOOL	
*ASi_Output.Data[0].8 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[0].9	??	BOOL	
*ASi_Output.Data[0].9 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[0].10	??	BOOL	
*ASi_Output.Data[0].10 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[0].11	??	BOOL	
*ASi_Output.Data[0].11 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].0	??	BOOL	
*ASi_Output.Data[1].0 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].1	??	BOOL	
*ASi_Output.Data[1].1 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].2	??	BOOL	
*ASi_Output.Data[1].2 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].3	??	BOOL	
*ASi_Output.Data[1].3 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].4	??	BOOL	
*ASi_Output.Data[1].4 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].5	??	BOOL	
*ASi_Output.Data[1].5 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].6	??	BOOL	
*ASi_Output.Data[1].6 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].7	??	BOOL	
*ASi_Output.Data[1].7 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].8	??	BOOL	
*ASi_Output.Data[1].8 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].9	??	BOOL	
*ASi_Output.Data[1].9 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].10	??	BOOL	
*ASi_Output.Data[1].10 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].11	??	BOOL	
*ASi_Output.Data[1].11 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].12	??	BOOL	
*ASi_Output.Data[1].12 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].13	??	BOOL	
*ASi_Output.Data[1].13 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*			
ASi_Output.Data[1].14	??	BOOL	

ASi_Output (Continued)
*ASi_Output.Data[1].14 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[1].15 ?? BOOL
*ASi_Output.Data[1].15 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].0 ?? BOOL
*ASi_Output.Data[2].0 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].1 ?? BOOL
*ASi_Output.Data[2].1 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].2 ?? BOOL
*ASi_Output.Data[2].2 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].3 ?? BOOL
*ASi_Output.Data[2].3 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].4 ?? BOOL
*ASi_Output.Data[2].4 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].5 ?? BOOL
*ASi_Output.Data[2].5 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].6 ?? BOOL
*ASi_Output.Data[2].6 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].7 ?? BOOL
*ASi_Output.Data[2].7 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].8 ?? BOOL
*ASi_Output.Data[2].8 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].9 ?? BOOL
*ASi_Output.Data[2].9 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].10 ?? BOOL
*ASi_Output.Data[2].10 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].11 ?? BOOL
*ASi_Output.Data[2].11 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].12 ?? BOOL
*ASi_Output.Data[2].12 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].13 ?? BOOL
*ASi_Output.Data[2].13 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].14 ?? BOOL
*ASi_Output.Data[2].14 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[2].15 ?? BOOL
*ASi_Output.Data[2].15 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].0 ?? BOOL
*ASi_Output.Data[3].0 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].1 ?? BOOL
*ASi_Output.Data[3].1 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].2 ?? BOOL
*ASi_Output.Data[3].2 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].3 ?? BOOL
*ASi_Output.Data[3].3 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].4 ?? BOOL
*ASi_Output.Data[3].4 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].5 ?? BOOL
*ASi_Output.Data[3].5 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].6 ?? BOOL
*ASi_Output.Data[3].6 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].7 ?? BOOL
*ASi_Output.Data[3].7 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].8 ?? BOOL
*ASi_Output.Data[3].8 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].9 ?? BOOL
*ASi_Output.Data[3].9 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].10 ?? BOOL
*ASi_Output.Data[3].10 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].11 ?? BOOL
*ASi_Output.Data[3].11 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].12 ?? BOOL
*ASi_Output.Data[3].12 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].13 ?? BOOL
*ASi_Output.Data[3].13 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].14 ?? BOOL
*ASi_Output.Data[3].14 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[3].15 ?? BOOL

ASi_Output (Continued)
*ASi_Output.Data[3].15 - _ZZZ_WRITE_4DO/Logic - *0(OTL), *0(OTU)*
ASi_Output.Data[16].0 ?? BOOL
*ASi_Output.Data[16].0 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[16].1 ?? BOOL
*ASi_Output.Data[16].1 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[16].2 ?? BOOL
*ASi_Output.Data[16].2 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[16].3 ?? BOOL
*ASi_Output.Data[16].3 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[16].4 ?? BOOL
*ASi_Output.Data[16].4 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[16].5 ?? BOOL
*ASi_Output.Data[16].5 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[16].6 ?? BOOL
*ASi_Output.Data[16].6 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[16].7 ?? BOOL
*ASi_Output.Data[16].7 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[16].8 ?? BOOL
*ASi_Output.Data[16].8 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[16].9 ?? BOOL
*ASi_Output.Data[16].9 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[16].10 ?? BOOL
*ASi_Output.Data[16].10 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[16].11 ?? BOOL
*ASi_Output.Data[16].11 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].0 ?? BOOL
*ASi_Output.Data[17].0 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].1 ?? BOOL
*ASi_Output.Data[17].1 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].2 ?? BOOL
*ASi_Output.Data[17].2 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].3 ?? BOOL
*ASi_Output.Data[17].3 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].4 ?? BOOL
*ASi_Output.Data[17].4 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].5 ?? BOOL
*ASi_Output.Data[17].5 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].6 ?? BOOL
*ASi_Output.Data[17].6 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].7 ?? BOOL
*ASi_Output.Data[17].7 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].8 ?? BOOL
*ASi_Output.Data[17].8 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].9 ?? BOOL
*ASi_Output.Data[17].9 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].10 ?? BOOL
*ASi_Output.Data[17].10 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].11 ?? BOOL
*ASi_Output.Data[17].11 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].12 ?? BOOL
*ASi_Output.Data[17].12 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].13 ?? BOOL
*ASi_Output.Data[17].13 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].14 ?? BOOL
*ASi_Output.Data[17].14 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[17].15 ?? BOOL
*ASi_Output.Data[17].15 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].0 ?? BOOL
*ASi_Output.Data[18].0 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].1 ?? BOOL
*ASi_Output.Data[18].1 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].2 ?? BOOL
*ASi_Output.Data[18].2 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].3 ?? BOOL
*ASi_Output.Data[18].3 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].4 ?? BOOL

ASi_Output (Continued)
*ASi_Output.Data[18].4 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].5 ?? BOOL
*ASi_Output.Data[18].5 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].6 ?? BOOL
*ASi_Output.Data[18].6 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].7 ?? BOOL
*ASi_Output.Data[18].7 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].8 ?? BOOL
*ASi_Output.Data[18].8 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].9 ?? BOOL
*ASi_Output.Data[18].9 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].10 ?? BOOL
*ASi_Output.Data[18].10 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].11 ?? BOOL
*ASi_Output.Data[18].11 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].12 ?? BOOL
*ASi_Output.Data[18].12 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].13 ?? BOOL
*ASi_Output.Data[18].13 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].14 ?? BOOL
*ASi_Output.Data[18].14 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[18].15 ?? BOOL
*ASi_Output.Data[18].15 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].0 ?? BOOL
*ASi_Output.Data[19].0 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].1 ?? BOOL
*ASi_Output.Data[19].1 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].2 ?? BOOL
*ASi_Output.Data[19].2 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].3 ?? BOOL
*ASi_Output.Data[19].3 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].4 ?? BOOL
*ASi_Output.Data[19].4 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].5 ?? BOOL
*ASi_Output.Data[19].5 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].6 ?? BOOL
*ASi_Output.Data[19].6 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].7 ?? BOOL
*ASi_Output.Data[19].7 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].8 ?? BOOL
*ASi_Output.Data[19].8 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].9 ?? BOOL
*ASi_Output.Data[19].9 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].10 ?? BOOL
*ASi_Output.Data[19].10 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].11 ?? BOOL
*ASi_Output.Data[19].11 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].12 ?? BOOL
*ASi_Output.Data[19].12 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].13 ?? BOOL
*ASi_Output.Data[19].13 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].14 ?? BOOL
*ASi_Output.Data[19].14 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*
ASi_Output.Data[19].15 ?? BOOL
*ASi_Output.Data[19].15 - _ZZZ_WRITE_4DO/Logic - *1(OTL), *1(OTU)*

Slave_Adr_4DI_4DO 0 DINT _ZZZ_WRITE_4DO
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave_Adr_4DI_4DO - _ZZZ_WRITE_4DO/Logic - 0(EQU), 1(EQU)

Slave_DO_0 0 BOOL _ZZZ_WRITE_4DO
Usage: Input Parameter
Required: Yes

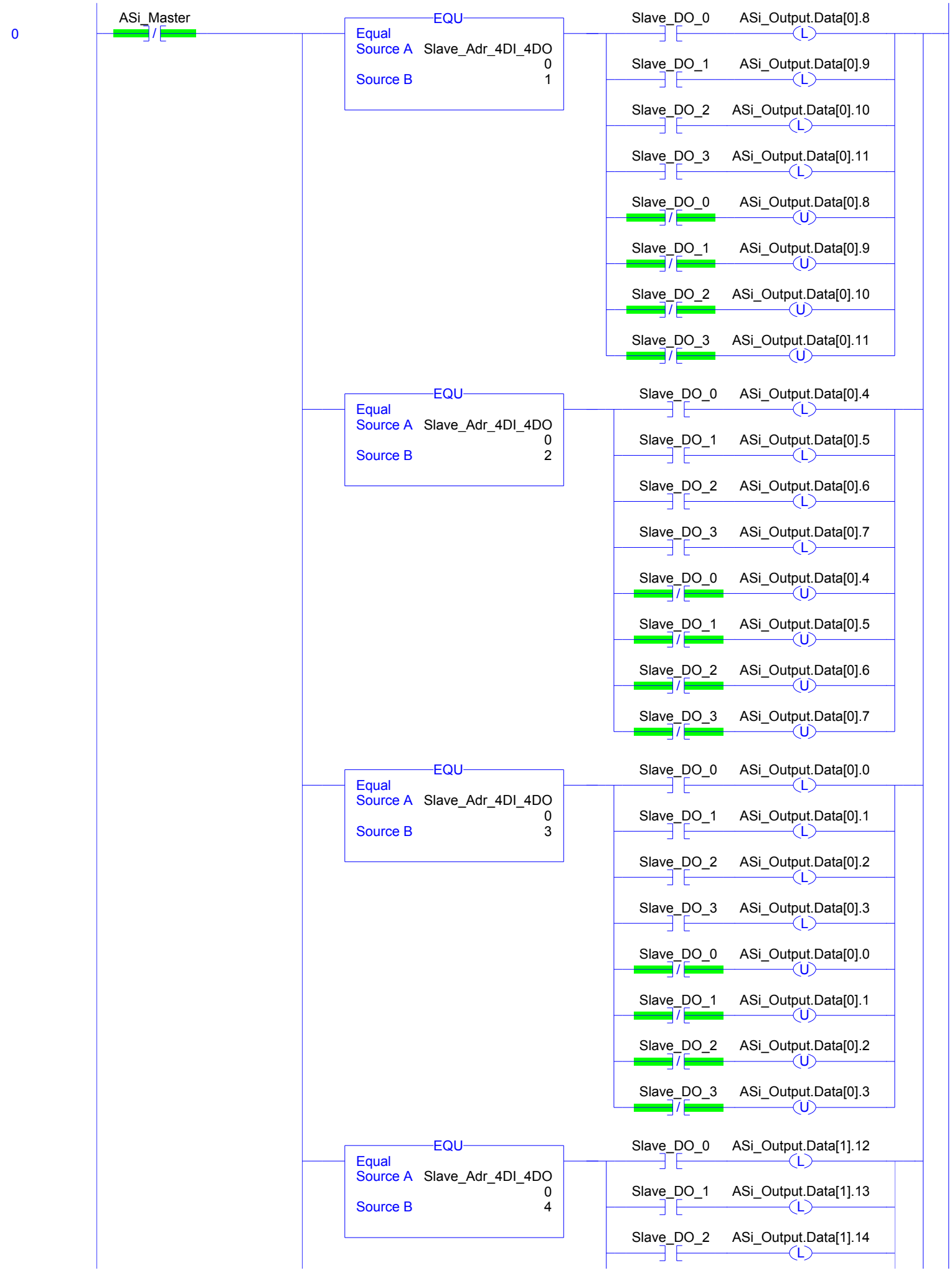
Slave_DO_0 (Continued)
Visible: Yes
External Access: Read/Write
Slave_DO_0 - _ZZZ_WRITE_4DO/Logic - 0(XIC), 0(XIO), 1(XIC), 1(XIO)

Slave_DO_1 0 BOOL _ZZZ_WRITE_4DO
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave_DO_1 - _ZZZ_WRITE_4DO/Logic - 0(XIC), 0(XIO), 1(XIC), 1(XIO)

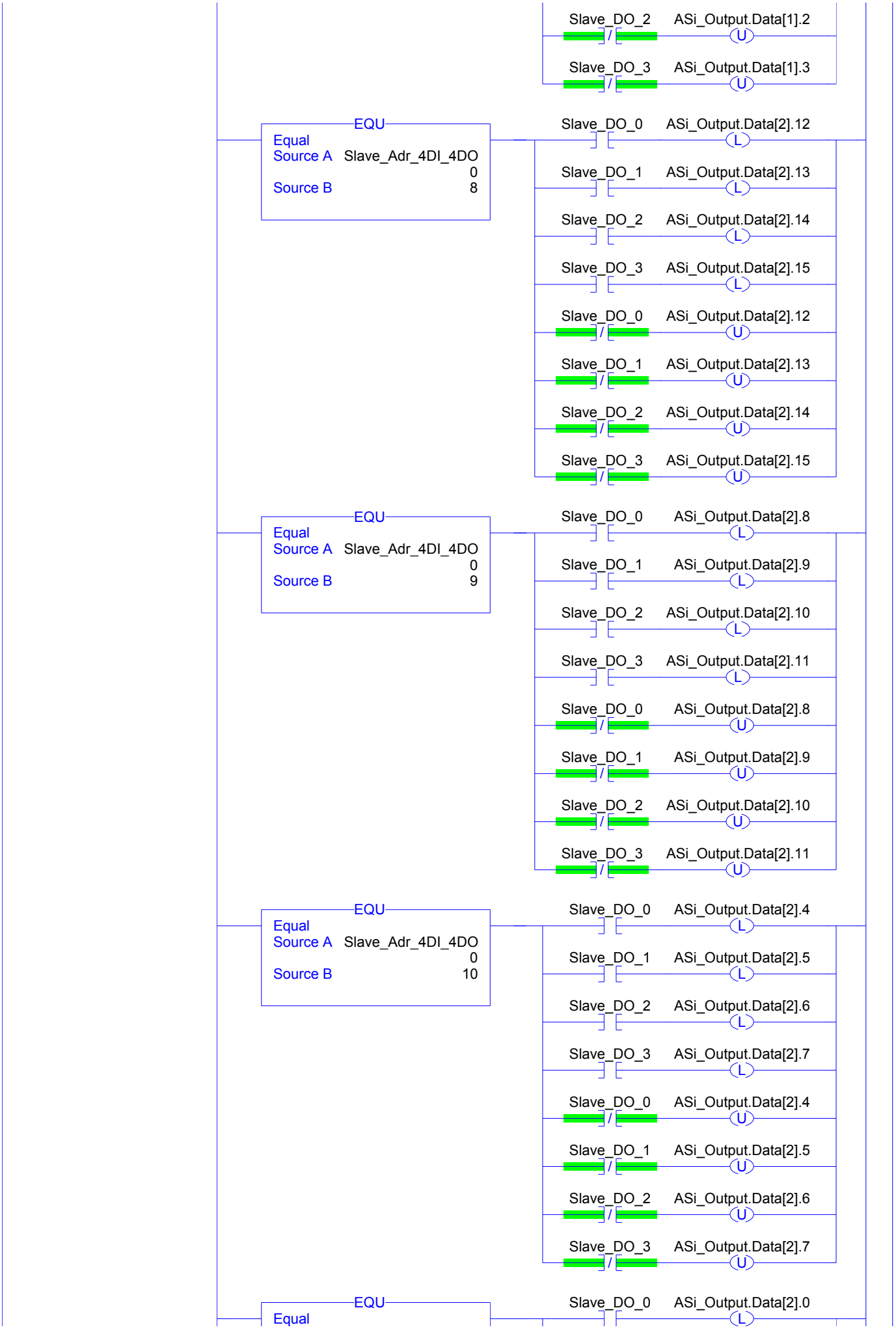
Slave_DO_2 0 BOOL _ZZZ_WRITE_4DO
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read/Write
Slave_DO_2 - _ZZZ_WRITE_4DO/Logic - 0(XIC), 0(XIO), 1(XIC), 1(XIO)

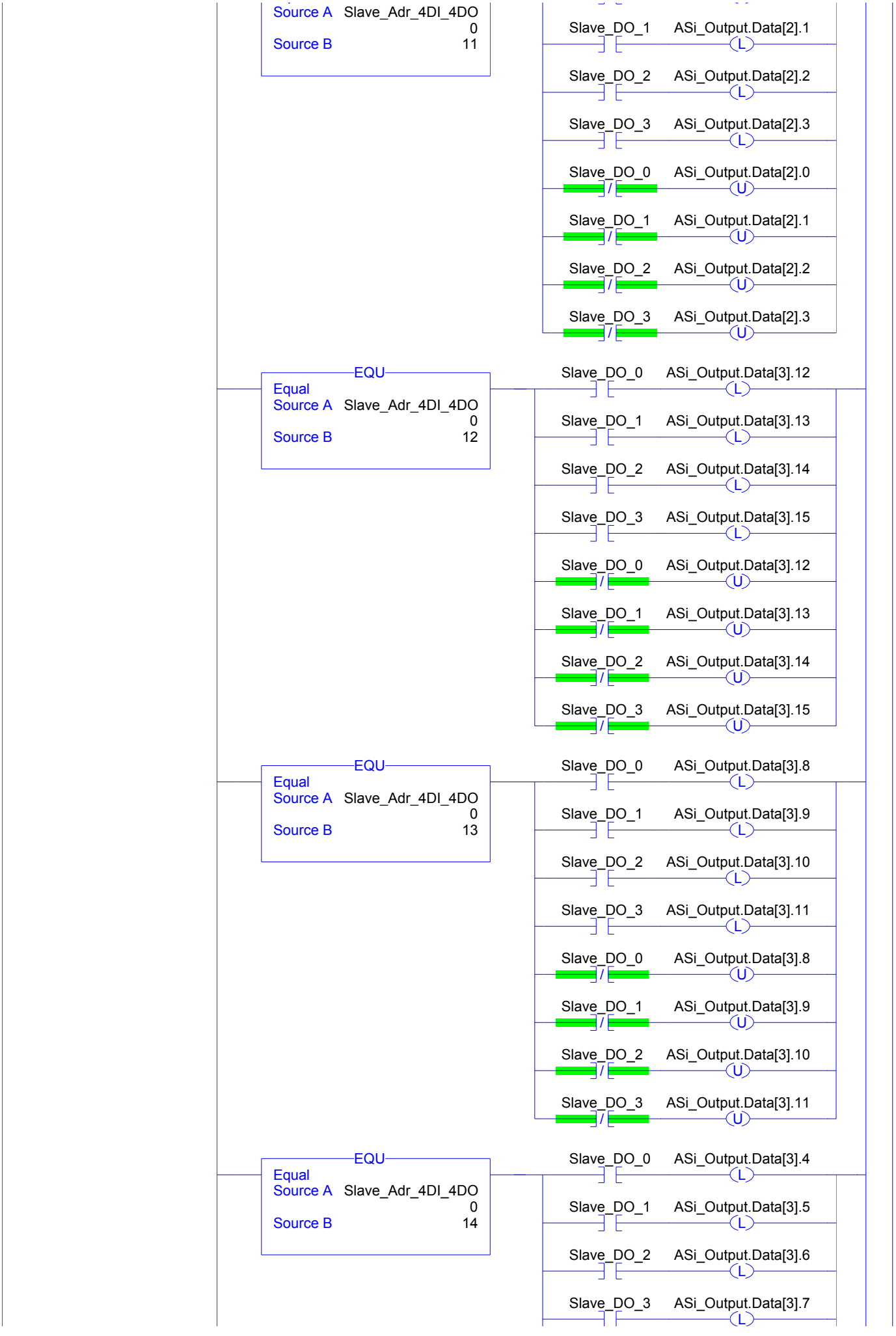
Slave_DO_3 0 BOOL _ZZZ_WRITE_4DO
Usage: Input Parameter
Required: Yes
Visible: Yes
External Access: Read Only
Slave_DO_3 - _ZZZ_WRITE_4DO/Logic - 0(XIC), 0(XIO), 1(XIC), 1(XIO)

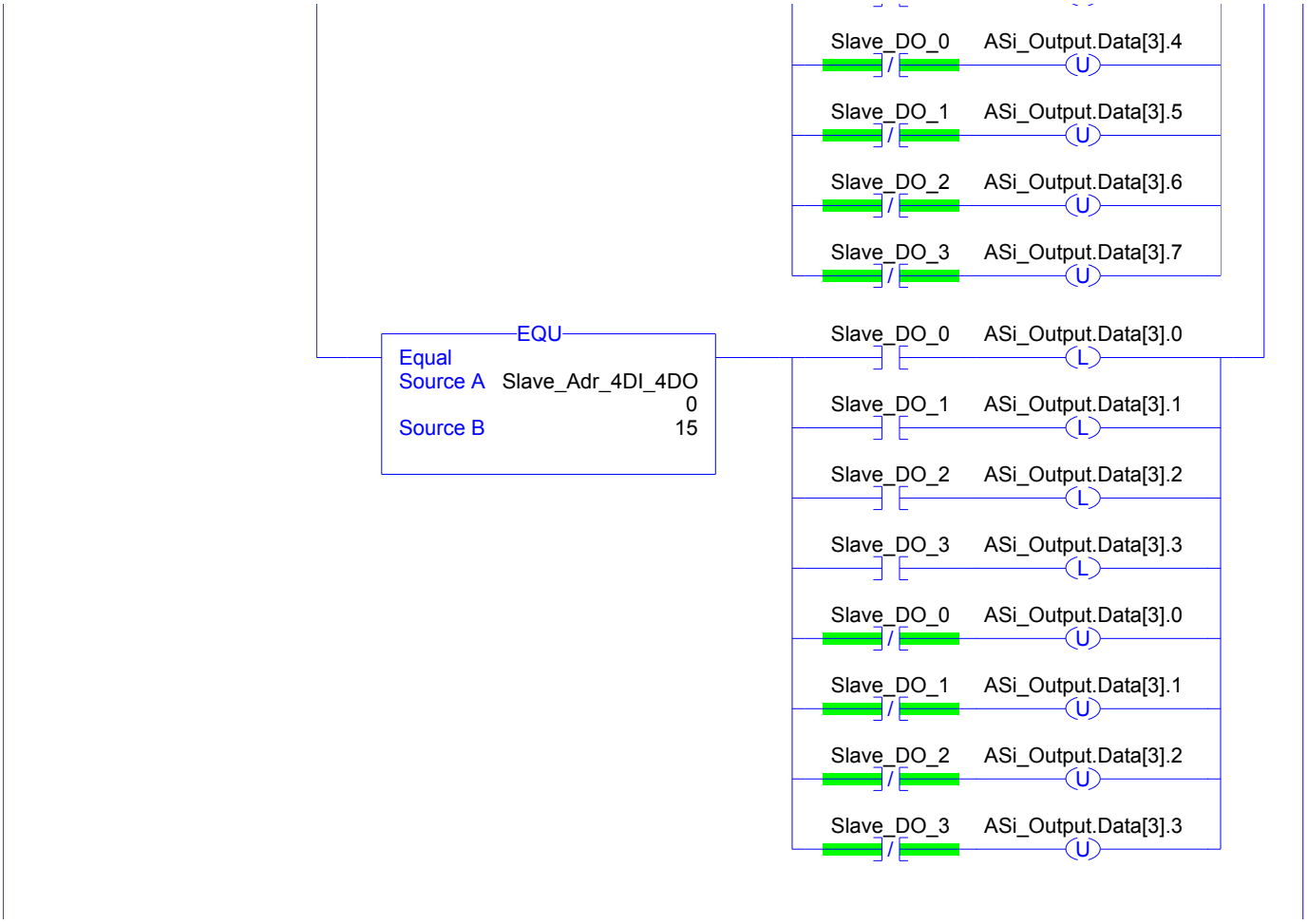
Name	Default	Data Type	Scope
No Tags Exist			

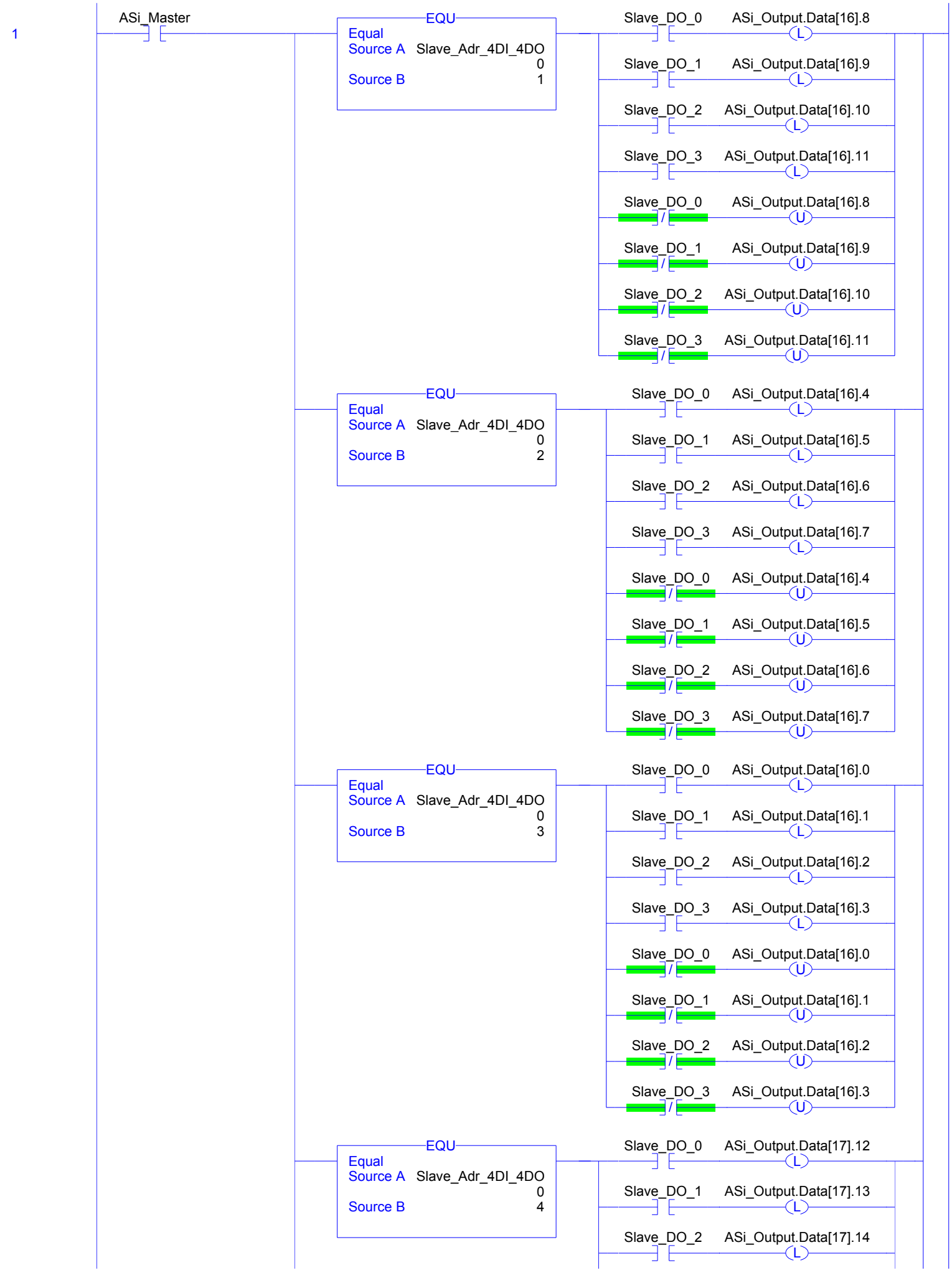

0
ASi_Master
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 1
Slave_DO_0 ASi_Output.Data[0].8 (L)
Slave_DO_1 ASi_Output.Data[0].9 (L)
Slave_DO_2 ASi_Output.Data[0].10 (L)
Slave_DO_3 ASi_Output.Data[0].11 (L)
Slave_DO_0 ASi_Output.Data[0].8 (U)
Slave_DO_1 ASi_Output.Data[0].9 (U)
Slave_DO_2 ASi_Output.Data[0].10 (U)
Slave_DO_3 ASi_Output.Data[0].11 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 2
Slave_DO_0 ASi_Output.Data[0].4 (L)
Slave_DO_1 ASi_Output.Data[0].5 (L)
Slave_DO_2 ASi_Output.Data[0].6 (L)
Slave_DO_3 ASi_Output.Data[0].7 (L)
Slave_DO_0 ASi_Output.Data[0].4 (U)
Slave_DO_1 ASi_Output.Data[0].5 (U)
Slave_DO_2 ASi_Output.Data[0].6 (U)
Slave_DO_3 ASi_Output.Data[0].7 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 3
Slave_DO_0 ASi_Output.Data[0].0 (L)
Slave_DO_1 ASi_Output.Data[0].1 (L)
Slave_DO_2 ASi_Output.Data[0].2 (L)
Slave_DO_3 ASi_Output.Data[0].3 (L)
Slave_DO_0 ASi_Output.Data[0].0 (U)
Slave_DO_1 ASi_Output.Data[0].1 (U)
Slave_DO_2 ASi_Output.Data[0].2 (U)
Slave_DO_3 ASi_Output.Data[0].3 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 4
Slave_DO_0 ASi_Output.Data[1].12 (L)
Slave_DO_1 ASi_Output.Data[1].13 (L)
Slave_DO_2 ASi_Output.Data[1].14 (L)

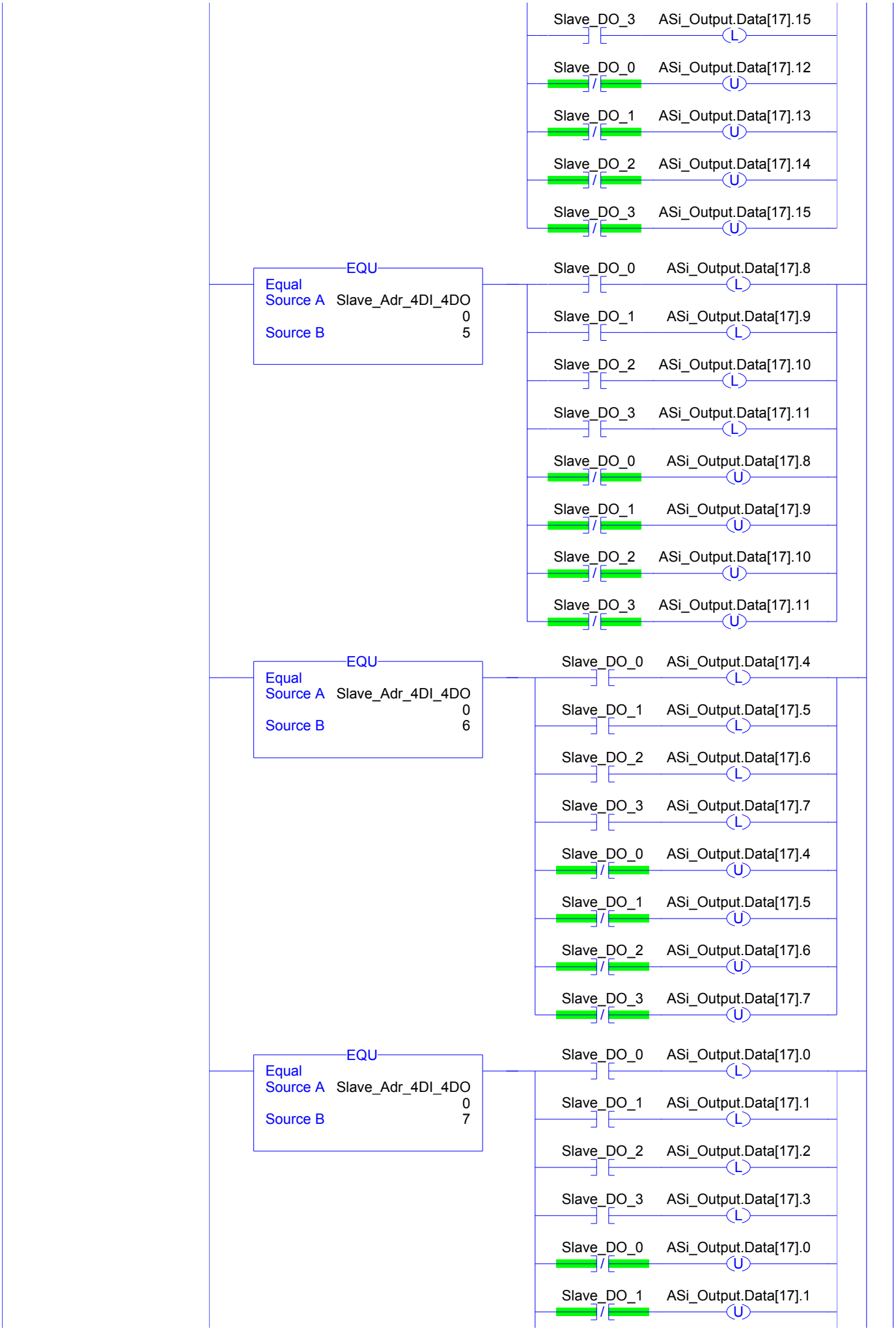
Slave_DO_3 ASi_Output.Data[1].15 (L)
Slave_DO_0 ASi_Output.Data[1].12 (U)
Slave_DO_1 ASi_Output.Data[1].13 (U)
Slave_DO_2 ASi_Output.Data[1].14 (U)
Slave_DO_3 ASi_Output.Data[1].15 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 5
Slave_DO_0 ASi_Output.Data[1].8 (L)
Slave_DO_1 ASi_Output.Data[1].9 (L)
Slave_DO_2 ASi_Output.Data[1].10 (L)
Slave_DO_3 ASi_Output.Data[1].11 (L)
Slave_DO_0 ASi_Output.Data[1].8 (U)
Slave_DO_1 ASi_Output.Data[1].9 (U)
Slave_DO_2 ASi_Output.Data[1].10 (U)
Slave_DO_3 ASi_Output.Data[1].11 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 6
Slave_DO_0 ASi_Output.Data[1].4 (L)
Slave_DO_1 ASi_Output.Data[1].5 (L)
Slave_DO_2 ASi_Output.Data[1].6 (L)
Slave_DO_3 ASi_Output.Data[1].7 (L)
Slave_DO_0 ASi_Output.Data[1].4 (U)
Slave_DO_1 ASi_Output.Data[1].5 (U)
Slave_DO_2 ASi_Output.Data[1].6 (U)
Slave_DO_3 ASi_Output.Data[1].7 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 7
Slave_DO_0 ASi_Output.Data[1].0 (L)
Slave_DO_1 ASi_Output.Data[1].1 (L)
Slave_DO_2 ASi_Output.Data[1].2 (L)
Slave_DO_3 ASi_Output.Data[1].3 (L)
Slave_DO_0 ASi_Output.Data[1].0 (U)
Slave_DO_1 ASi_Output.Data[1].1 (U)

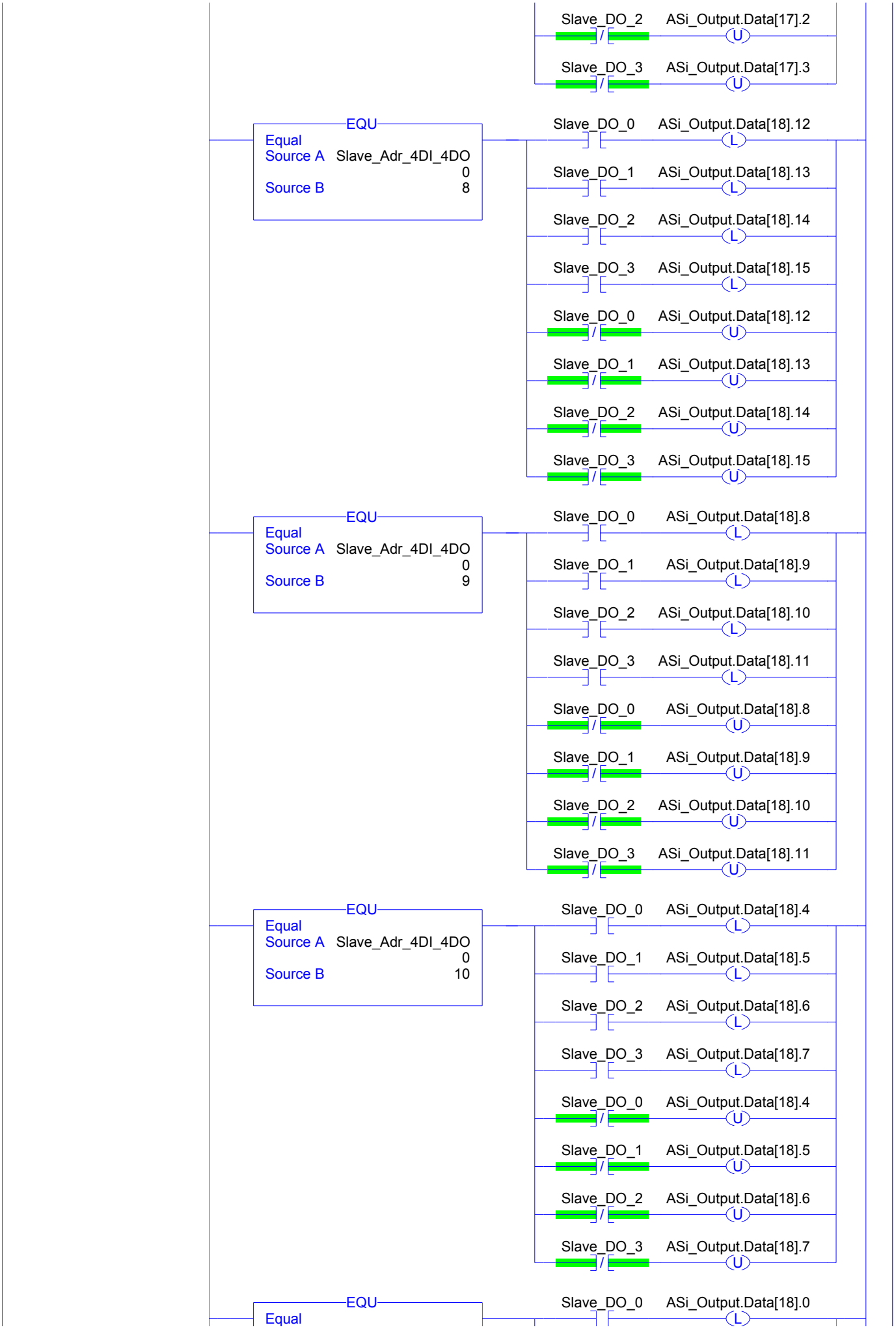

Slave_DO_2 ASi_Output.Data[1].2 (U)
Slave_DO_3 ASi_Output.Data[1].3 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 8
Slave_DO_0 ASi_Output.Data[2].12 (L)
Slave_DO_1 ASi_Output.Data[2].13 (L)
Slave_DO_2 ASi_Output.Data[2].14 (L)
Slave_DO_3 ASi_Output.Data[2].15 (L)
Slave_DO_0 ASi_Output.Data[2].12 (U)
Slave_DO_1 ASi_Output.Data[2].13 (U)
Slave_DO_2 ASi_Output.Data[2].14 (U)
Slave_DO_3 ASi_Output.Data[2].15 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 9
Slave_DO_0 ASi_Output.Data[2].8 (L)
Slave_DO_1 ASi_Output.Data[2].9 (L)
Slave_DO_2 ASi_Output.Data[2].10 (L)
Slave_DO_3 ASi_Output.Data[2].11 (L)
Slave_DO_0 ASi_Output.Data[2].8 (U)
Slave_DO_1 ASi_Output.Data[2].9 (U)
Slave_DO_2 ASi_Output.Data[2].10 (U)
Slave_DO_3 ASi_Output.Data[2].11 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 10
Slave_DO_0 ASi_Output.Data[2].4 (L)
Slave_DO_1 ASi_Output.Data[2].5 (L)
Slave_DO_2 ASi_Output.Data[2].6 (L)
Slave_DO_3 ASi_Output.Data[2].7 (L)
Slave_DO_0 ASi_Output.Data[2].4 (U)
Slave_DO_1 ASi_Output.Data[2].5 (U)
Slave_DO_2 ASi_Output.Data[2].6 (U)
Slave_DO_3 ASi_Output.Data[2].7 (U)
EQU
Equal
Slave_DO_0 ASi_Output.Data[2].0 (L)

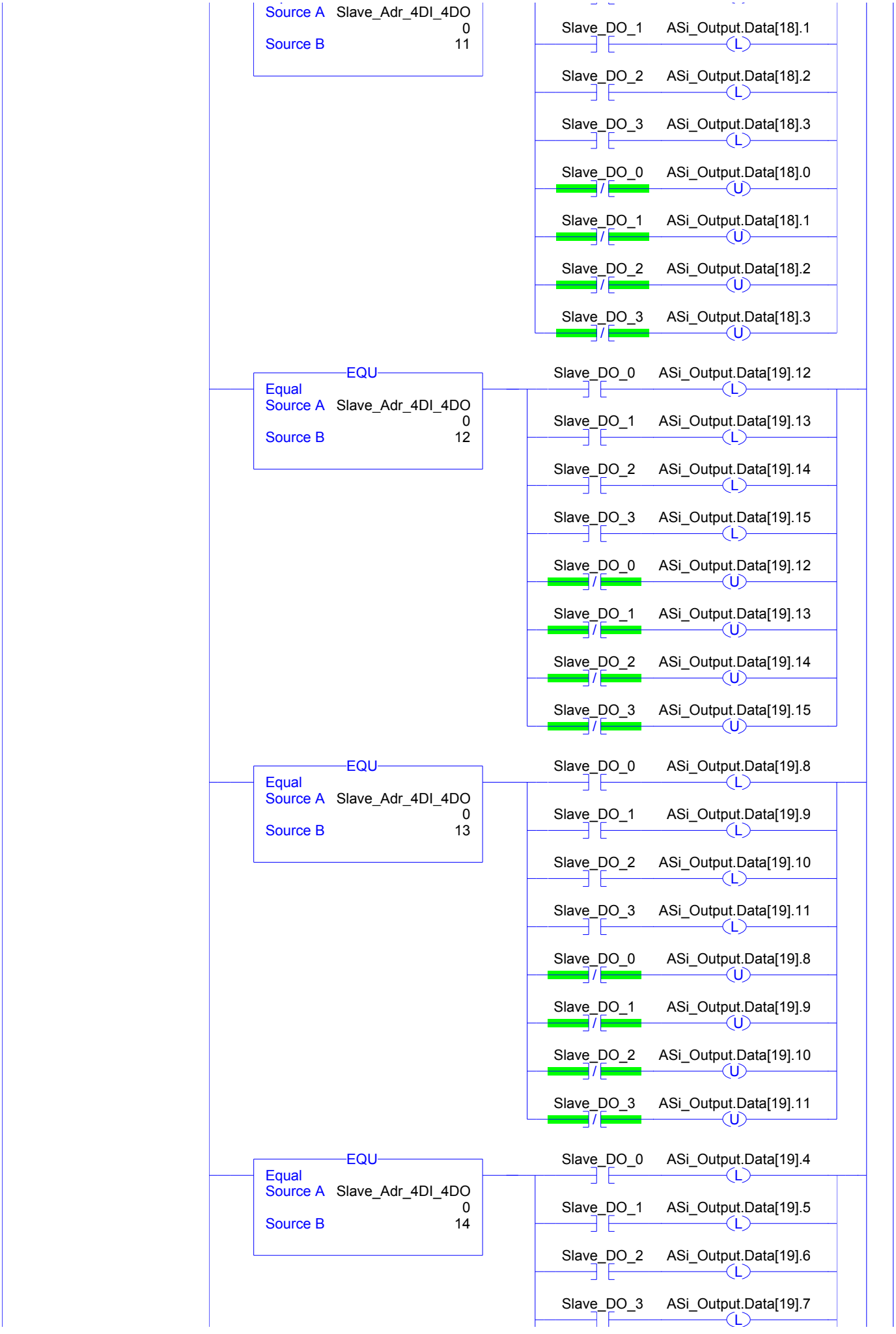

Source A Slave_Adr_4DI_4DO
0
Source B
11
Slave_DO_1 ASi_Output.Data[2].1
Slave_DO_2 ASi_Output.Data[2].2
Slave_DO_3 ASi_Output.Data[2].3
Slave_DO_0 ASi_Output.Data[2].0
Slave_DO_1 ASi_Output.Data[2].1
Slave_DO_2 ASi_Output.Data[2].2
Slave_DO_3 ASi_Output.Data[2].3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
12
Slave_DO_0 ASi_Output.Data[3].12
Slave_DO_1 ASi_Output.Data[3].13
Slave_DO_2 ASi_Output.Data[3].14
Slave_DO_3 ASi_Output.Data[3].15
Slave_DO_0 ASi_Output.Data[3].12
Slave_DO_1 ASi_Output.Data[3].13
Slave_DO_2 ASi_Output.Data[3].14
Slave_DO_3 ASi_Output.Data[3].15
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
13
Slave_DO_0 ASi_Output.Data[3].8
Slave_DO_1 ASi_Output.Data[3].9
Slave_DO_2 ASi_Output.Data[3].10
Slave_DO_3 ASi_Output.Data[3].11
Slave_DO_0 ASi_Output.Data[3].8
Slave_DO_1 ASi_Output.Data[3].9
Slave_DO_2 ASi_Output.Data[3].10
Slave_DO_3 ASi_Output.Data[3].11
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
14
Slave_DO_0 ASi_Output.Data[3].4
Slave_DO_1 ASi_Output.Data[3].5
Slave_DO_2 ASi_Output.Data[3].6
Slave_DO_3 ASi_Output.Data[3].7


Slave_DO_0 ASi_Output.Data[3].4
U
Slave_DO_1 ASi_Output.Data[3].5
U
Slave_DO_2 ASi_Output.Data[3].6
U
Slave_DO_3 ASi_Output.Data[3].7
U
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B
15
Slave_DO_0 ASi_Output.Data[3].0
L
Slave_DO_1 ASi_Output.Data[3].1
L
Slave_DO_2 ASi_Output.Data[3].2
L
Slave_DO_3 ASi_Output.Data[3].3
L
Slave_DO_0 ASi_Output.Data[3].0
U
Slave_DO_1 ASi_Output.Data[3].1
U
Slave_DO_2 ASi_Output.Data[3].2
U
Slave_DO_3 ASi_Output.Data[3].3
U


1
ASi_Master
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 1
Slave_DO_0 ASi_Output.Data[16].8 (L)
Slave_DO_1 ASi_Output.Data[16].9 (L)
Slave_DO_2 ASi_Output.Data[16].10 (L)
Slave_DO_3 ASi_Output.Data[16].11 (L)
Slave_DO_0 ASi_Output.Data[16].8 (U)
Slave_DO_1 ASi_Output.Data[16].9 (U)
Slave_DO_2 ASi_Output.Data[16].10 (U)
Slave_DO_3 ASi_Output.Data[16].11 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 2
Slave_DO_0 ASi_Output.Data[16].4 (L)
Slave_DO_1 ASi_Output.Data[16].5 (L)
Slave_DO_2 ASi_Output.Data[16].6 (L)
Slave_DO_3 ASi_Output.Data[16].7 (L)
Slave_DO_0 ASi_Output.Data[16].4 (U)
Slave_DO_1 ASi_Output.Data[16].5 (U)
Slave_DO_2 ASi_Output.Data[16].6 (U)
Slave_DO_3 ASi_Output.Data[16].7 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 3
Slave_DO_0 ASi_Output.Data[16].0 (L)
Slave_DO_1 ASi_Output.Data[16].1 (L)
Slave_DO_2 ASi_Output.Data[16].2 (L)
Slave_DO_3 ASi_Output.Data[16].3 (L)
Slave_DO_0 ASi_Output.Data[16].0 (U)
Slave_DO_1 ASi_Output.Data[16].1 (U)
Slave_DO_2 ASi_Output.Data[16].2 (U)
Slave_DO_3 ASi_Output.Data[16].3 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 4
Slave_DO_0 ASi_Output.Data[17].12 (L)
Slave_DO_1 ASi_Output.Data[17].13 (L)
Slave_DO_2 ASi_Output.Data[17].14 (L)


Slave_DO_3 ASi_Output.Data[17].15 L
Slave_DO_0 ASi_Output.Data[17].12 U
Slave_DO_1 ASi_Output.Data[17].13 U
Slave_DO_2 ASi_Output.Data[17].14 U
Slave_DO_3 ASi_Output.Data[17].15 U
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 5
Slave_DO_0 ASi_Output.Data[17].8 L
Slave_DO_1 ASi_Output.Data[17].9 L
Slave_DO_2 ASi_Output.Data[17].10 L
Slave_DO_3 ASi_Output.Data[17].11 L
Slave_DO_0 ASi_Output.Data[17].8 U
Slave_DO_1 ASi_Output.Data[17].9 U
Slave_DO_2 ASi_Output.Data[17].10 U
Slave_DO_3 ASi_Output.Data[17].11 U
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 6
Slave_DO_0 ASi_Output.Data[17].4 L
Slave_DO_1 ASi_Output.Data[17].5 L
Slave_DO_2 ASi_Output.Data[17].6 L
Slave_DO_3 ASi_Output.Data[17].7 L
Slave_DO_0 ASi_Output.Data[17].4 U
Slave_DO_1 ASi_Output.Data[17].5 U
Slave_DO_2 ASi_Output.Data[17].6 U
Slave_DO_3 ASi_Output.Data[17].7 U
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 7
Slave_DO_0 ASi_Output.Data[17].0 L
Slave_DO_1 ASi_Output.Data[17].1 L
Slave_DO_2 ASi_Output.Data[17].2 L
Slave_DO_3 ASi_Output.Data[17].3 L
Slave_DO_0 ASi_Output.Data[17].0 U
Slave_DO_1 ASi_Output.Data[17].1 U


Slave_DO_2 ASi_Output.Data[17].2 (U)
Slave_DO_3 ASi_Output.Data[17].3 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 8
Slave_DO_0 ASi_Output.Data[18].12 (L)
Slave_DO_1 ASi_Output.Data[18].13 (L)
Slave_DO_2 ASi_Output.Data[18].14 (L)
Slave_DO_3 ASi_Output.Data[18].15 (L)
Slave_DO_0 ASi_Output.Data[18].12 (U)
Slave_DO_1 ASi_Output.Data[18].13 (U)
Slave_DO_2 ASi_Output.Data[18].14 (U)
Slave_DO_3 ASi_Output.Data[18].15 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 9
Slave_DO_0 ASi_Output.Data[18].8 (L)
Slave_DO_1 ASi_Output.Data[18].9 (L)
Slave_DO_2 ASi_Output.Data[18].10 (L)
Slave_DO_3 ASi_Output.Data[18].11 (L)
Slave_DO_0 ASi_Output.Data[18].8 (U)
Slave_DO_1 ASi_Output.Data[18].9 (U)
Slave_DO_2 ASi_Output.Data[18].10 (U)
Slave_DO_3 ASi_Output.Data[18].11 (U)
EQU
Equal
Source A Slave_Adr_4DI_4DO 0
Source B 10
Slave_DO_0 ASi_Output.Data[18].4 (L)
Slave_DO_1 ASi_Output.Data[18].5 (L)
Slave_DO_2 ASi_Output.Data[18].6 (L)
Slave_DO_3 ASi_Output.Data[18].7 (L)
Slave_DO_0 ASi_Output.Data[18].4 (U)
Slave_DO_1 ASi_Output.Data[18].5 (U)
Slave_DO_2 ASi_Output.Data[18].6 (U)
Slave_DO_3 ASi_Output.Data[18].7 (U)
EQU
Equal
Slave_DO_0 ASi_Output.Data[18].0 (L)


Source A Slave_Adr_4DI_4DO
0
Source B 11
Slave_DO_1 ASi_Output.Data[18].1
Slave_DO_2 ASi_Output.Data[18].2
Slave_DO_3 ASi_Output.Data[18].3
Slave_DO_0 ASi_Output.Data[18].0
Slave_DO_1 ASi_Output.Data[18].1
Slave_DO_2 ASi_Output.Data[18].2
Slave_DO_3 ASi_Output.Data[18].3
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B 12
Slave_DO_0 ASi_Output.Data[19].12
Slave_DO_1 ASi_Output.Data[19].13
Slave_DO_2 ASi_Output.Data[19].14
Slave_DO_3 ASi_Output.Data[19].15
Slave_DO_0 ASi_Output.Data[19].12
Slave_DO_1 ASi_Output.Data[19].13
Slave_DO_2 ASi_Output.Data[19].14
Slave_DO_3 ASi_Output.Data[19].15
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B 13
Slave_DO_0 ASi_Output.Data[19].8
Slave_DO_1 ASi_Output.Data[19].9
Slave_DO_2 ASi_Output.Data[19].10
Slave_DO_3 ASi_Output.Data[19].11
Slave_DO_0 ASi_Output.Data[19].8
Slave_DO_1 ASi_Output.Data[19].9
Slave_DO_2 ASi_Output.Data[19].10
Slave_DO_3 ASi_Output.Data[19].11
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B 14
Slave_DO_0 ASi_Output.Data[19].4
Slave_DO_1 ASi_Output.Data[19].5
Slave_DO_2 ASi_Output.Data[19].6
Slave_DO_3 ASi_Output.Data[19].7

Slave_DO_0 ASi_Output.Data[19].4
U
Slave_DO_1 ASi_Output.Data[19].5
U
Slave_DO_2 ASi_Output.Data[19].6
U
Slave_DO_3 ASi_Output.Data[19].7
U
EQU
Equal
Source A Slave_Adr_4DI_4DO
0
Source B 15
Slave_DO_0 ASi_Output.Data[19].0
L
Slave_DO_1 ASi_Output.Data[19].1
L
Slave_DO_2 ASi_Output.Data[19].2
L
Slave_DO_3 ASi_Output.Data[19].3
L
Slave_DO_0 ASi_Output.Data[19].0
U
Slave_DO_1 ASi_Output.Data[19].1
U
Slave_DO_2 ASi_Output.Data[19].2
U
Slave_DO_3 ASi_Output.Data[19].3
U
(End)

Data type Name: A_KABINA

Description:
Obsluha komunikace kabiny

Size: 472 byte(s)

Name	Data Type	Style	Description
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter
ASi_Master	BOOL	Decimal	Volba ASi-Mastera
Slave1_Adr_4DI_4DO	DINT	Decimal	Adresa prvního 4DI/4DO slavu
Slave2_Adr_4DI_4DO	DINT	Decimal	Adresa druhého 4DI/4DO slavu
Slave3_Adr_Zatizeni	DINT	Decimal	Adresa snímače zatížení
Slave4_Adr_Vent_Osv	DINT	Decimal	Adresa slavu ovládajícího osvětlení a ventialci
Cislo_patra	DINT	Decimal	Číslo patra odesílané do kabiny
SmerD	BOOL	Decimal	Směr jízdy "NAHORU" odesílaný do kabiny
SmerN	BOOL	Decimal	Směr jízdy "DOLU" odesílaný do kabiny
Motor_Stav	BOOL	Decimal	Zpětné hlášení motoru 0 - Stojí 1 - Jede
Disp_Err	BOOL	Decimal	Zobrazení poruchového stavu "Err" na displeji
Osvetleni	BOOL	Decimal	Povel pro zapnutí osvětlení
Ventilace	BOOL	Decimal	Povel pro zapnutí ventilace
Tlacika_kabina	DINT	Decimal	Přichozí zmáčkutá tlačítka uvnitř kabiny
Stop	BOOL	Decimal	Signalizace "Stop" tlačítka v kabině
Zatizeni	INT	Decimal	Hodnota snímače zatížení
Zvonek	BOOL	Decimal	Signalizece "Zvonku" (Komunikačního tlačítka)
Snimac2	BOOL	Decimal	Signalizace Snímače 1
Snimac1	BOOL	Decimal	Signalizace Snímače 2

External Access
Read Only
Read Only
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write
Read/Write

Data type Name: A_OVLADANI_MOTORU

Description:
Ovládání motoru výtahu

Size: 60 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
ASi_Master	BOOL	Decimal	Volba ASi-Mastera	Read/Write
Slave_Adr_4DI_4DO	DINT	Decimal	Adresa Slavu ovládajícího frekvenční měnič	Read/Write
Slave_Adr_A_out	DINT	Decimal	Adresa Slavu nastavující rychlost motoru	Read/Write
Slave_Kanal_A_out	DINT	Decimal	Volba kanálu anologového výstupního slavu	Read/Write
Motor_smer	BOOL	Decimal	Volba směru jízdy motoru 0 - Dolů 1 - Nahoru	Read/Write
Motor_rychlost	DINT	Decimal	Volba rychlosti jizdy motoru (0- 20000)	Read/Write
Motor_chod	BOOL	Decimal	Zapnutí chodu motoru	Read/Write
ZH_Motor_Stav	BOOL	Decimal	Zpětné hlášení motor v chodu	Read/Write
ZH_Smer_D	BOOL	Decimal	Zpětné hlášení směru jízdy "Dolů"	Read/Write
ZH_Smer_N	BOOL	Decimal	Zpětné hlášení směru jízdy "Nahoru"	Read/Write
ZH_Rychlost	DINT	Decimal	Aktualni rychlost v mm/s	Read/Write

Data type Name: A_PATRO_X

Description:
Ovládaní komunikace s panely v patrech

Size: 192 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
ASi_Master	BOOL	Decimal	Vyber ASi Mastru 0 0 M1 1 M2	Read/Write
Slave_Adr_4DI_4DO	DINT	Decimal	Adresa Slavu 4DI/4DO	Read/Write
Cislo_patra	DINT	Decimal	Číslo patra odesílané do kabiny	Read/Write
SmerD	BOOL	Decimal	Směr jízdy "NAHORU" odesílaný do kabiny	Read/Write
SmerN	BOOL	Decimal	Směr jízdy "DOLU" odesílaný do kabiny	Read/Write
Motor_Stav	BOOL	Decimal	Zpětné hlášení motoru 0 - Stojí 1 - Jede	Read/Write
Disp_Err	BOOL	Decimal	Zobrazení poruchového stavu "Err" na displeji	Read/Write
Tlacitko_Nahoru	BOOL	Decimal	Signalizace zmáknutého tlačítka pro požadavek jízdy "Nahoru"	Read/Write
Tlacitko_Dolu	BOOL	Decimal	Signalizace zmáknutého tlačítka pro požadavek jízdy "Dolů"	Read/Write

Data type Name: B_ALGORITMUS

Description:

Size: 24 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
Cislo_patra	DINT	Decimal		Read/Write
Snimac_1	BOOL	Decimal		Read/Write
Snimac_2	BOOL	Decimal		Read/Write
Snimac_zatizeni	DINT	Decimal		Read/Write
ZH_MOT	BOOL	Decimal		Read/Write
Tlacitka_kabina	DINT	Decimal		Read/Write
Tlacitka_nahoru	DINT	Decimal		Read/Write
Tlacitka_dolu	DINT	Decimal		Read/Write
MOT_Smer	BOOL	Decimal		Read/Write
hold	BOOL	Decimal	Zadrzeni po zmene patra	Read/Write

Data type Name: B_DOJEZD

Description:
Povel pro zastavení kabiny v následujícím patře.

Size: 8 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
Rychlost_Dojezdu	DINT	Decimal		Read/Write
Snimac1	BOOL	Decimal		Read/Write
Snimac2	BOOL	Decimal		Read/Write

Data type Name: B_INIT_KABINA

Description:
Inicializace kabiny. Kabina sjede do prvního patra a zinicializuje proměnné

Size: 16 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
SNIMAC_1	BOOL	Decimal		Read/Write
SNIMAC_2	BOOL	Decimal		Read/Write
Cislo_Patra	DINT	Decimal		Read Only
MOT_RYCHLOST	DINT	Decimal	Ovládání motoru	Read Only
MOT_SMER	BOOL	Decimal	Ovládání motoru	Read Only
MOT_START	BOOL	Decimal	Ovládání motoru	Read Only

Data type Name: B_ROZJEZD

Description:
Stará se o rozjezd kabiny, kontroluje zdali není kabina přetížená a pak se rozjede.

Size: 40 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
Smer_Jizdy	BOOL	Decimal	Určuje směr jízdy kabiny	Read/Write
Rychlost1	DINT	Decimal	Rozjezdová rychlost	Read/Write
Rychlost2	DINT	Decimal	Plná rychlost kabiny	Read/Write
Snimac1	BOOL	Decimal		Read/Write
Snimac2	BOOL	Decimal		Read/Write
Snimac_zatizeni	INT	Decimal		Read/Write

Data type Name: B_Stop_Kabina

Description:

Size: 8 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
Stop_kabina	BOOL	Decimal		Read/Write

Data type Name: GET_LCS

Description:
Seznam poškozených slavů.

Size: 24 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
Response_instruction	INT	Hex	Address instruction from ASi	None
ASi_choose	SINT	Decimal	Choose output of the ASi Master (for BWU 1488 0 or 1)	Read/Write

Data type Name: _K_DATA_PRO_KABINU

Description:

Size: 60 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
Cislo_patra	DINT	Decimal		Read/Write
SmerN	BOOL	Decimal		Read/Write
SmerD	BOOL	Decimal		Read/Write
Motor_Stav	BOOL	Decimal		Read/Write
Disp_Err	BOOL	Decimal		Read/Write
TELEGRAM	INT	Decimal		Read Only
Zatizeni_kabiny	INT	Decimal		Read/Write

Data type Name: _K_INICIALIZACE_KOMUNIKACE

Description:

Size: 4 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
Init_OK	BOOL	Decimal		Read/Write
K_S0	BOOL	Decimal		Read/Write
K_S1	BOOL	Decimal		Read/Write
K_S2	BOOL	Decimal		Read/Write
K_S3	BOOL	Decimal		Read/Write
K_S4	BOOL	Decimal		Read/Write
K_S5	BOOL	Decimal		Read/Write
K_S6	BOOL	Decimal		Read/Write
Slave1_in_0	BOOL	Decimal		Read/Write
Slave1_in_1	BOOL	Decimal		Read/Write
Slave1_in_2	BOOL	Decimal		Read/Write

Data type Name: _K_KABINA_INSIDE

Description:

Size: 164 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
TELEGRAM	INT	Decimal		Read/Write
Slave1_in_0	BOOL	Decimal		Read/Write
Slave1_in_1	BOOL	Decimal		Read/Write
Slave1_in_2	BOOL	Decimal		Read/Write
Slave1_in_3	BOOL	Decimal		Read/Write
Slave2_in_0	BOOL	Decimal		Read/Write
Slave2_in_1	BOOL	Decimal		Read/Write
Slave2_in_2	BOOL	Decimal		Read/Write
Slave2_in_3	BOOL	Decimal		Read/Write
Slave1_out_0	BOOL	Decimal		Read/Write
Slave1_out_1	BOOL	Decimal		Read/Write
Slave1_out_2	BOOL	Decimal		Read/Write
Slave1_out_3	BOOL	Decimal		Read/Write
Slave2_out_0	BOOL	Decimal		Read/Write
Slave2_out_1	BOOL	Decimal		Read/Write
Slave2_out_2	BOOL	Decimal		Read/Write
Slave2_out_3	BOOL	Decimal		Read/Write

Data type Name: _K_PARITA_PRICHOZICH_DAT

Description:

Size: 128 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
Prichozi_data	DINT	Decimal		Read/Write
Paritak_vporadku	BOOL	Decimal		Read Only

Data type Name: _K_PRICHOZI_DATA

Description:

Size: 12 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
K_DATA_PRICHOZI	DINT	Decimal		Read/Write
PARITA_OK	BOOL	Decimal		Read/Write
Slave1_in_3	BOOL	Decimal		Read/Write
Slave2_in_3	BOOL	Decimal		Read/Write
K_TLACITKA	DINT	Decimal		Read/Write
K_SNIMAC1	BOOL	Decimal		Read/Write
K_SNIMAC2	BOOL	Decimal		Read/Write
K_STOP	BOOL	Decimal		Read/Write
K_ZVONEK	BOOL	Decimal		Read/Write

Data type Name: _K_ZATIZENI

Description:

Size: 8 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
Slave3_in_0	BOOL	Decimal		Read/Write
Slave3_in_1	BOOL	Decimal		Read/Write
Zatizeni	INT	Decimal		Read/Write

Data type Name: _P_DATA_PRO_PATRA

Description:

Size: 56 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
Cislo_patra	DINT	Decimal		Read/Write
SmerN	BOOL	Decimal		Read/Write
SmerD	BOOL	Decimal		Read/Write
Motor_Stav	BOOL	Decimal		Read/Write
Disp_Err	BOOL	Decimal		Read/Write
TELEGRAM	INT	Decimal		Read Only

Data type Name: _P_PATRO_INSIDE

Description:

Size: 104 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
SLAVE_DATA	INT	Decimal		Read/Write
SLAVE_B0	BOOL	Decimal		Read/Write
SLAVE_B1	BOOL	Decimal		Read/Write
SLAVE_B2	BOOL	Decimal		Read/Write
SLAVE_BO0	BOOL	Decimal		Read Only
SLAVE_BO1	BOOL	Decimal		Read Only
SLAVE_BO2	BOOL	Decimal		Read Only
SLAVE_BO3	BOOL	Decimal		Read Only
SLAVE_NAHORU	BOOL	Decimal		Read Only
SLAVE_DOLU	BOOL	Decimal		Read Only

Data type Name: _ZZZ_BITOVY_XOR

Description:
Provede bitový XOR

Size: 4 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
IN1	BOOL	Decimal		Read/Write
IN2	BOOL	Decimal		Read/Write
OUT	BOOL	Decimal		Read Only

Data type Name: _ZZZ_PARITA_ODCHOZICH_DAT

Description:
Doplnuje paritní bit, aby byla parita SUDA

Size: 44 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
Data_bez_parity	INT	Decimal		Read/Write
Data_s_paritou	INT	Decimal		Read/Write

Data type Name: _ZZZ_READ_1DI

Description:
Cteni 1DI z slavu 4DI do maximali adresy 15!

Size: 20 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
ASi_Master	BOOL	Decimal		Read/Write
Slave_Address	DINT	Decimal	Adresa Slavu	Read/Write
Slave_Bit	DINT	Decimal	Bit slavu (0-3)	Read/Write
Slave_DI_ret	BOOL	Decimal		Read/Write

Data type Name: _ZZZ_READ_4DI

Description:
Cteni 4DI z slavu 4DI/4DO do maximali adresy 15!

Size: 8 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
ASi_Master	BOOL	Decimal		Read/Write
Slave_Adr_4DI_4DO	DINT	Decimal		Read/Write
Slave_DI_0	BOOL	Decimal		Read/Write
Slave_DI_1	BOOL	Decimal		Read/Write
Slave_DI_2	BOOL	Decimal		Read/Write
Slave_DI_3	BOOL	Decimal		Read Only

Data type Name: _ZZZ_WRITE_1AO

Description:
Zapíše hodnotu na daný analogový výstup

Size: 16 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
Adresa	DINT	Decimal	Adresa analogového slavu v rozsahu 10-20	Read/Write
Kanal	DINT	Decimal	Číslo pripojeneného kanálu 1-4	Read/Write
Hodnota	DINT	Decimal	Hodnota, která má být zapsána na výstup	Read/Write
ASi_Master	BOOL	Decimal	Volba ASi Masteru	Read/Write

Data type Name: _ZZZ_WRITE_4DO

Description:
Zapis 4DI na slavu 4DI/4DO do maximali adresy 15!

Size: 8 byte(s)

Name	Data Type	Style	Description	External
EnableIn	BOOL	Decimal	Enable Input - System Defined Parameter	Read Only
EnableOut	BOOL	Decimal	Enable Output - System Defined Parameter	Read Only
ASi_Master	BOOL	Decimal		Read/Write
Slave_Adr_4DI_4DO	DINT	Decimal		Read/Write
Slave_DO_0	BOOL	Decimal		Read/Write
Slave_DO_1	BOOL	Decimal		Read/Write
Slave_DO_2	BOOL	Decimal		Read/Write
Slave_DO_3	BOOL	Decimal		Read Only

Data type Name: STRING

Description:

Size: 88 byte(s)

Name	Data Type	Style	Description	External
LEN	DINT	Decimal		Read/Write
DATA	SINT[82]	ASCII		Read/Write

1756 Backplane, 1756-A4 : Local Modules

Local: [0] 1756-L63 Vytah

Type:	1756-L63 ControlLogix5563 Controller	Parent:	Local
Vendor:	Allen-Bradley	Vendor ID:	1
Slot:	0	Electronic Keying:	Exact Match
Revision:	20.13	Status:	Standby
Module Fault:	Offline	Inhibit Flag	Off

Local: [3] 1756-MODULE ASI_modul

Type:	1756-MODULE Generic 1756 Module	Parent:	Local
Vendor:	Allen-Bradley	Vendor ID:	1
Slot:	3	Electronic Keying:	Disabled
Revision:	1.1	Status:	Standby
Module Fault:	Offline	Inhibit Flag	Off
Use Unicast:	n/a		

Module Defined Configuration Tag	Value	Data Type
Local:3:C		AB:1756_MODULE:C:0
.Data		SINT[400]

Vytah
Controller Organizer Listing 1
Tag Listing....4
MainTask
MainProgram
MainRoutine
Ladder Diagram 105
MOD0_Manualni_rizeni
Ladder Diagram 108
MOD1_Automat
Ladder Diagram 109
MOD2_SIM
Ladder Diagram 114
MOD_Statistika
Ladder Diagram 120
Pro_Vizu
Ladder Diagram 122
Rizeni
Ladder Diagram 128
Add-On Instruction Signature Listing
Add-On Instructions
A_KABINA
Instruction Definition 131
Parameter Listing....133
Local Tag Listing....136
Logic Routine 142
A_OVLADANI_MOTORU
Instruction Definition 146
Parameter Listing....148
Local Tag Listing....150
Logic Routine 152
A_PATRO_X
Instruction Definition 156
Parameter Listing....158
Local Tag Listing....160
Logic Routine 162
B_ALGORITMUS
Instruction Definition 164
Parameter Listing....166
Local Tag Listing....168
Logic Routine 169
B_DOJEZD
Instruction Definition 183
Parameter Listing....184
Local Tag Listing....185
Logic Routine 186
B_INIT_KABINA
Instruction Definition 187
Parameter Listing....189
Local Tag Listing....190
Logic Routine 191
B_ROZJEZD
Instruction Definition 193
Parameter Listing....195
Local Tag Listing....197
Logic Routine 198
B_Stop_Kabina
Instruction Definition 199
Parameter Listing....200
Local Tag Listing....201
Logic Routine 202
GET_LCS
Instruction Definition 203
Parameter Listing....204
Local Tag Listing....205
Logic Routine 206
_K_DATA_PRO_KABINU
Instruction Definition 208

Parameter Listing 209
Local Tag Listing 210
Logic Routine 211

_K_INICIALIZACE_KOMUNIKACE
Instruction Definition 213
Parameter Listing 215
Local Tag Listing 217
Logic Routine 218

_K_KABINA_INSIDE
Instruction Definition 219
Parameter Listing 222
Local Tag Listing 226
Logic Routine 228

_K_PARITA_PRICHOZICH_DAT
Instruction Definition 237
Parameter Listing 238
Local Tag Listing 240
Logic Routine 247

_K_PRICHOZI_DATA
Instruction Definition 252
Parameter Listing 254
Local Tag Listing 256
Logic Routine 257

_K_ZATIZENI
Instruction Definition 258
Parameter Listing 259
Local Tag Listing 260
Logic Routine 261

_P_DATA_PRO_PATRA
Instruction Definition 262
Parameter Listing 263
Local Tag Listing 264
Logic Routine 265

_P_PATRO_INSIDE
Instruction Definition 266
Parameter Listing 268
Local Tag Listing 270
Logic Routine 271

_ZZZ_BITOVY_XOR
Instruction Definition 276
Parameter Listing 277
Local Tag Listing 278
Logic Routine 279

_ZZZ_PARITA_ODCHOZICH_DAT
Instruction Definition 280
Parameter Listing 281
Local Tag Listing 282
Logic Routine 285

_ZZZ_READ_1DI
Instruction Definition 286
Parameter Listing 287
Local Tag Listing 288
Logic Routine 289

_ZZZ_READ_4DI
Instruction Definition 290
Parameter Listing 292
Local Tag Listing 297
Logic Routine 298

_ZZZ_WRITE_1AO
Instruction Definition 308
Parameter Listing 309
Local Tag Listing 313
Logic Routine 314

_ZZZ_WRITE_4DO
Instruction Definition 338
Parameter Listing 340
Local Tag Listing 345
Logic Routine 346

Data Types
Add-On-Defined Data Type 356
Strings 380
Module Properties
1756 Backplane, 1756-A4 : Local Modules 381